0.1 Przetwornica 12V na HV

0.1.1 Wybór układu scalonego

Wybrano układ LM3488 produkcji Texas Instruments, który jest układem przeznaczonym do budowy przetwornic typu Boost oraz Flyback. Jest to układ high efficiency, co jest powodem dla którego został wybrany.

0.1.2 Założenia projektowe

• Napięcie wejściowe: 12V

• Napięcie wyjściowe: 130-220V

• Prąd wyjściowy: 20mA

• 0.1V tetnienia napięcia wyjściowego

• Częstotliwość przełączania: 400kHz

Jako początkowe założenie przyjęto częstotliwość przełączania 400kHz zgodnie z domyślną wartością w nocie katalogowej układu, ale możliwe jest zwiększanie częstotliwości do 1MHz, co pozwala na zmniejszenie rozmiarów cewki oraz kondensatorów, natomiast może to pogorszyć sprawność układu, ponieważ według noty katalogowej wraz ze wzrostem częstotliwości spada wzmocnienie układu, co przekłada się na mniejszą sprawność.

0.1.3 Dobór cewki

Oszacowano wartość prądu cewki na podstawie założonego prądu wyjściowego:

$$I_l = \frac{V_{out} \cdot I_{out}}{V_{in}} = \frac{220 \cdot 0.02}{12} \approx 0.36$$
A (1)

Dodatkowe 30% prądu wyjściowego zostało dodane jako tętnienia prądu, co pozwala oszacować wartość maksymalnego prądu cewki:

$$I_{peak} = (1+0.3) \cdot I_l = 1.3 \cdot 0.36 \approx 0.468$$
A (2)

Wynika z tego, że potrzebna jest cewka o prądzie przewodzenia większym niż 0.5A.

Obliczono wypełnienie PWM, na podstawie wzoru:

$$D_{220} = \frac{V_{out} - V_{in}}{V_{out}} = \frac{220 - 12}{220} \approx 0.945$$
 (3)

$$D_{130} = \frac{V_{out} - V_{in}}{V_{out}} = \frac{130 - 12}{130} \approx 0.908 \tag{4}$$

Zgodnie z notą katalogową układu LM3488, cewka powinna mieć wartość określaną wzorem:

$$L > \frac{D(1-D)V_{in}}{2f_{sw}I_{out}} \tag{5}$$

Według dokumentacji I_{out} podczas obliczeń powinno stanowić 30% minimalnej wartości prądu wyjściowego:

$$I_{out} = 0.3 \cdot 20 \text{mA} = 6 \text{mA} \tag{6}$$

Dla napięcia wyjściowego 220V oraz napięcia wejściowego 12V oraz częstotliwości 400kHz otrzymano wartość cewki:

$$L_{220} > \frac{0.945 \cdot (1 - 0.945) \cdot 12}{2 \cdot 400000 \cdot 0.006} \approx 128.9 \mu H \tag{7}$$

Natomiast dla napięcia wyjściowego 130V oraz napięcia wejściowego 12V oraz częstotliwości 400kHz otrzymano wartość cewki:

$$L_{130} > \frac{0.908 \cdot (1 - 0.908) \cdot 12}{2 \cdot 400000 \cdot 0.006} \approx 209.5 \mu H$$
 (8)

Napotkano problem z doborem cewki, ponieważ nie udało się znaleźć w sklepie cewki o wartości powyżej 200μH w rozsądnej cenie i odpowiednich rozmiarach. Dlatego zdecydowano się na zastosowanie cewki o wartości 180μH, która jest najbliższą wartością dostępną w sklepie. Wartość graniczna prądu cewki wynosi 0.9A, co jest wystarczającym zapasem prądowym.

W celu osiągnięcia założonego zakresu napięcia wyjściowego z użyciem wybranej cewki, zdecydowano się na zwiększanie częstotliwości przełączania do 500kHz. Obliczono wartość cewki dla napięcia wyjściowego 130V oraz napięcia wejściowego 12V oraz częstotliwości 500kHz:

$$L_{220} > \frac{0.945 \cdot (1 - 0.945) \cdot 12}{2 \cdot 500000 \cdot 0.006} \approx 103.1 \mu H$$
 (9)

$$L_{130} > \frac{0.908 \cdot (1 - 0.908) \cdot 12}{2 \cdot 500000 \cdot 0.006} \approx 167.6 \mu H$$
 (10)

Z obliczeń wynika, że zwiększanie częstotliwości pozwala na zmniejszenie wartości cewki, co pozwala na zastosowanie cewki o wartości 180μH.

0.1.4 Dobór kondensatorów

Według zaleceń z noty katalogowej w przetwornicy powinny być zastosowane kondensatory o jak najniższym ESR, dlatego odrzucono kondensatory elektrolityczne na rzecz kondensatorów ceramicznych, które mają bardzo niski ESR, tak mały że producent nie podaje tej wartości w notach katalogowych, gdyż jest ona zbyt mała by miała znaczenie.

Jednak problem jest znalezienie kondensatorów ceramicznych dla wysokich napięć, mimo tego został znaleziony kondensator ceramiczny o wartości 2.2μF i napięciu pracy do 250V.

W obliczeniach należy uwzględnić spadek pojemności kondensatora wraz ze wzrostem napięcia. Wartości spadku pojemności dla kondensatora ceramicznego odczytano z następującego wykresu:

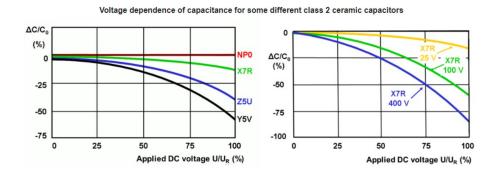


Figure 0.1: Spadek pojemności kondensatora ceramicznego wraz ze wzrostem napięcia

Wybrany kondensator jest klasy 2, wykonany z materiału X7R, co oznacza, że jego pojemność spadnie w przybliżeniu o 30% dla napięcia 220V. Zdecydowano się na zastosowanie 2 kondensatorów

o wartości 2.2μF połączonych równolegle w celu zminimalizowania tętnień napięcia wyjściowego. Ostatecznie pojemność oszacowana na:

$$C_{220} = 2 \cdot (1 - 0.3) \cdot 2.2 \mu F = 3.08 \mu F$$
 (11)

Obliczono tętnienia dla dobranych wartości kondensatorów:

$$\Delta V_{220} = \frac{V_{out}}{2 \cdot \frac{V_{out}}{I_{out}} \cdot C} \cdot \frac{D}{f_{sw}} = \frac{220}{2 \cdot \frac{220}{0.02} \cdot 3.08 \mu F} \cdot \frac{0.945}{500000} \approx 6.1 \text{mV}$$
 (12)

$$\Delta V_{130} = \frac{V_{out}}{2 \cdot \frac{V_{out}}{I_{out}} \cdot C} \cdot \frac{D}{f_{sw}} = \frac{130}{2 \cdot \frac{130}{0.02} \cdot 3.08 \mu F} \cdot \frac{0.908}{500000} \approx 5.89 \text{mV}$$
 (13)

Wartości tętnień jest mniejsza niż założone 0.1V, co oznacza, że dobrano odpowiednie wartości kondensatorów.

0.1.5 Dobór diody

Oszacowano prąd diody na podstawie wzoru z noty katalogowej:

$$I_d = \frac{I_{out}}{1 - D} + \Delta I_{out} = \frac{0.02}{1 - 0.945} + 0.006 \approx 0.37$$
A (14)

Dioda powina mieć prąd przewodzenia większy niż 0.4A oraz być szybką diodą shottky'ego, by zminimalizować straty w układzie.

Zdecydowano się na zastosowanie diody ES1G firmy Onsemi, która jest diodą super szybką, o prądzie przewodzenia 1A, co jest wystarczające dla tego zastosowania. Dioda ta ma maksymalne napięcie wsteczne 400V, co jest wystarczające.

0.1.6 Dobór tranzystora

Można założyć że prąd tranzystora to prąd cewki, czyli 0.468A. Zgodnie z noty katalogowej tranzystor powinien mieć następujące parametry:

- Napięcie minimalnie drain-source: 250V
- Jak najmniejszy $R_{DS(on)}$
- Prąd przewodzenia większy niż 0.5A
- Niskie napięcie progowe V_{TH}
- Jak najmniejszy ładunek bramki
- Wymaganego prąd bramki mniejszego niż 1A

Zdecydowano się na zastosowanie tranzystora N-Channel MOSFET TPH5200FNH firmy Toshiba, który ma następujące parametry:

• Napięcie drain-source: 250V

• $R_{DS(on)}$: $44\text{m}\Omega$

• Prąd przewodzenia: 26A

• Napięcie progowe: 2V

• Ładunek bramki: 22nC

• Rozpraszana moc: 2.5W

Prąd potrzebny na załączenie tranzystora można obliczyć na podstawie wzoru:

$$I_g = Q_g \cdot f_{sw} = 22 \text{nC} \cdot 500000 = 11 \text{mA}$$
 (15)

Tranzystor ten spełnia wszystkie założenia, a także ma bardzo niskie $R_{DS(on)}$, co pozwala na zminimalizowanie strat w układzie.

Moc wydzielana na tranzystorze można obliczyć na podstawie wzoru:

$$P_{mos} = I_l^2 \cdot R_{DS(on)} = 0.468^2 \cdot 0.044 \approx 0.01$$
 (16)

Moc jest bardzo niska, co oznacza, że tranzystor nie będzie się nagrzewał, a także nie będzie wymagał radiatora.

0.1.7 Schemat

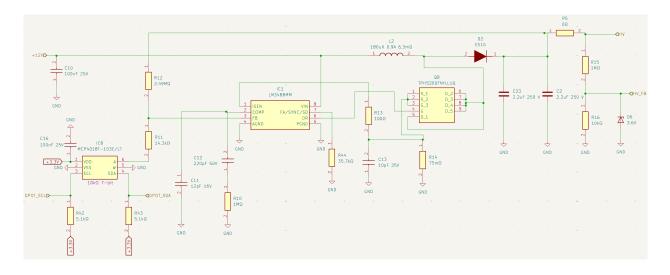


Figure 0.2: Schemat złącza DC-Plug