TPM 安全芯片设计与实现

樊亚军, 刘久文

(北京航空航天大学电子信息工程学院、北京 100083)

【摘 要】随着互连网的迅猛发展,对信息安全的要求越来越高,TCG组织提出了基于 TPM 安全芯片的可信计算平 台概念。文章描述了基于 TCG 规范所设计的 TPM 安全芯片的体系结构及其核心固件功能模块,包括平台安全信任 链的建立、平台身份认证实现及安全权限管理。

【关键词】TCG, TPM, 密码, 认证

【中图分类号】TP309

【文献标识码】A

【文章编号】1009-8054(2007) 06-0136-02

Design and Implementation of TPM Security Chip

FAN Yajun, LIU Jiuwen

(School of Electronic Information Engineering of BeiHang University, Beijing 100083, China)

[Abstract] Along with the development of Internet, Information Security is becoming more and more important. The Trusted Computing Group established an open specification for an improved computing platform. This paper describes system structure of TPM is explained, based on TCG specification. How to implement the function core of TPM including platform integrity measurement and reporting, platform identity authentication and entities' authorization.

[Keywords] TCG; TPM; Credential; authentication

引言

随着互连网的高速发展,像病毒、蠕虫等对信息设备的 威胁破坏也在与日俱增,各方面的压力都迫使大家去寻找一 种更加基本、应用更加广泛的安全系统来保护数据的私有性 和完整性。1999年,可信计算平台联盟(TCPA)宣布成立,它 是一个致力于推出跨平台的安全体系结构标准的非赢利性组 织,在2003年改组为TCG组织,其提出的可信计算就是涉 及到怎样确认一个平台对另一个平台是可信任的, 根本目的 就是将数据与特定程序、用户或者平台绑定。可信计算平台 的核心便是 TPM(Trusted Platform Module)安全芯片。

TPM安全芯片的体系结构

TPM安全芯片是从体系结构的更底层进行更高级的安

收稿日期: 2006-12-18

作者简介: 樊亚军, 1982年生, 在读硕士, 主要从事信息安全、 嵌入式系统方面的研究。刘久文, 1962年生, 副教授, 主要从 事机载数据总线技术、测控技术、嵌入式系统方面的研究。

全防护,是一种硬件级的安全保护。TPM 将敏感数据存放 在芯片内部和PC其它组件隔离的存储器内,任何软件攻击 方式都是无效的。安全芯片还具备对整个PC系统进行完整 性测量的能力,对被黑客软件攻击篡改的PC系统都可以采 取必要的自我保护措施。另外, TPM 安全芯片中还有相当 于身份证的唯一身份识别号,该身份证无法被其他人复制, 因而可用于网上身份认证。这些都比传统的以软件为基础 附加密钥技术的安全保护来得更加安全可靠。为了从更底 层保护计算机系统, TPM 必须先于计算机的 BIOS 和操作 系统工作, 并且不能使用计算机内存和硬盘等一些容易被 外部攻击的公用部件,另外还必须提供一套独立的安全操 作中所必备的密码学运算逻辑[II]。该 TPM 安全芯片内部体 系结构如图1所示。

密码学协处理器是该 TPM 安全芯片中最重要的部件, 主要功能模块有:随机数生成器、密钥生成器、SHA 引擎、 HMAC引擎、对称加密算法引擎和非对称加密算法引擎。随 机数生成器负责产生各种运算所需的随机数。密钥生成器负 责生成对称密钥和非对称密钥对,对密钥的使用是严格受限 的,每个密钥都有其使用范围。SHA 引擎负责完成基本的 Hash运算,该TPM支持SHA-1和SHA-256,它们的输出 长度分别是 160 比特和 256 比特。HMAC 引擎依赖于 SHA 引擎,用于确认报文数据的正确性,它可以发现数据或者命令流在传输过程中是否发生错误或者被篡改。对称加密算法引擎实现 AES、DES运算,出于安全性考虑,它们只供 TPM 内部使用,不对外提供服务。非对称加密算法引擎实现 RSA 运算,提供对内对外的数字签名功能,内部存储和传输数据的加解密功能,TCG推荐的密钥长度为2048 比特以,该 TPM 可支持 512/768/1024/2048 比特,其公开密钥取定为:e=0x10001。该 CPU 是基于 51 核的单指令周期的 8 位微处理器,它主要负责解析并通过合理调度资源来执行来自 LPC接口的 TPM 命令流。

NVRAM用于存储每个TPM的唯一身份标识符、TPM 敏感状态、密钥和16个PCR(Platform Configure Register, 平台配置寄存器)。PCR里面存放的数据是TPM测量得到的当前平台状态单向散列数据。在TCG规范里面并没有特别指定TPM对外的通信接口类型,而是由特定平台决定的,对于PC而言就是采用LPC总线。电源检测部件帮助TPM在平台电源状态发生变化的时候采取适当的措施。

3 TPM 安全芯片的特色功能块实现

作为可信计算平台的核心控制部件,TPM安全芯片必须依据TCG规范提供最基本的核心功能块:平台完整性度量和信任链建立,平台身份认证,硬件级密码学运算和密钥保护。

TCG推出的是一种全新的安全系统方案。它从整个平台的基础开始,从系统启动之处开始,在系统的启动过程中会首先执行一个不可打断的整个平台信任链建立序列[3],它从最低层的硬件开始逐级信任,下一级都会对处于它上面的一级进行完整性检测并向TPM作完整性报告,只有在被确认了安全性以后才可以进一步将信任链往上推。图2演示了系统启动时经过一系列受保护的测量报告动作后建立的信任链,其中Hash Code表示对特定信息块进行单向散列运算,Store Hash表示将先前计算得到的散列值存储到TPM中受保护的PCR寄存器中,Pass Control表示将信任关系传递

给下一级,触动下一级开始启动工作,括号中的数字顺序表示信任链建立的次序。TCG 规范中采用了两种身份验证方式:基于 CA(证书颁发机构)的身份验证和直接匿名身份验证。

基于 CA 的身份验证实现机制是这样的:每个 TPM 都有唯一的背书密钥(EK),它是一对 RSA 密钥,TPM 在第三方信任机构(CA)注册其背书密钥的签名。当验证者需要 TPM 可信模块证明其可信性时,TPM 生成另一对 RSA 密钥 AIK(Attestation Identity Key),用自己的 EK 证书证明 AIK 的公钥代表这个模块可信后将其发送到 CA,CA 检测到这个 EK 后认为是可信模块并生成 AIK 签署证书给 TPM,最后 TPM 将这个 AIK 签署证书提交给验证方以证明自己的合法身份。

基于 CA 的身份验证的最大缺点就是每次验证都需要 CA 的参与,一旦失去了 CA 的可信性,整个 AIK 证书和 EK 之间的关系就都会被泄露。所以在TCG 规范 1.2 版本中提出 了直接匿名认证 DAA(Direct Anonymous Attestation),它 可以被看成是一个组签名的过程,对于最终的签名没有办法 打开但又足以证明对于某个特定 RSA 公钥该 TPM 拥有相应 的私钥,而且还可以检测出其它非法 TPM,这是来自于零知识证明的概念,它可以证明自己是个合法的 TPM,但从这个证明过程中外界是不能推出这个 TPM 的任何私有信息。该 TPM 便是采用直接匿名身份验证方式。简单来说,首先生成一对用于 DAA 的 RSA 密钥对,再生成一对用于 身份认证的 AIK 密钥对,然后用背书密钥 EK 和 DAA 私有密钥对 AIK 公钥进行组签名并将信息发送给验证者,最后验证者根据已知的 EK 证书和 DAA 公开密钥对 TPM 发送过来的信息进行认证及确认其是否为可信任的来源。

硬件级密码学运算和密钥保护主要是依靠独立的密码学协处理器和独立的 NVRAM 来保障,另外对于 TPM 的固件来说也有一套严格的软件协议来保障密码学功能模块和密钥的安全使用,这主要涉及权限管理,在该TPM 中依赖委托机制和授权协议来达成此目的。

TPM的委托机制是用在想赋予特定实体部分但不是全部

所有者权限的情况下。TPM所有者通过 创建新的授权值,并委托部分所有者权 限给这个新授权值。委托的使用模型是 用新授权值代替TPM Owner Token来 启动 DSAP 授权会话。在 TPM 中靠 TPM_DELEGATE 表格掌握 TPM 的委

Pass Control (9) Pass Control (12) LPC 接口 电源检测 Hash Code (10) Hash Code (7) Pass Control (6) OS Loade os Application GPIO 密码学协 处理器 CPU Store Hash (11) Hash Code (4) Store Hash (8) BIOS NVRAM X र्र COTM Pass Control (3) BIOS ROOT TPM RAM FLASH BLOCK 图1 TMP系统结构 图 2 信任链建立序列

(下转第140页)