L2.5. 1 punkt Zapoznaj się ze standardem IEEE 754² reprezentacji liczb zmiennopozycyj-

Doktodność ~7-8 miejsc dziesiętnych i zokres od ± 1,8.10-38 olo ± 3,8.10-08

Przy pordki bity są zeromi (wykłodnik = 127)

+0 - wszystkie bity są zeromi (wykłodnik = 127)

+0 - wszystkie bity są zeromi (wykłodnik = 127)

+0 - wszystkie bity są zeromi (wykłodnik = 127)

+0 - wszystkie bity są zeromi (wykłodnik = 127)

+0 - wszystkie bity są zeromi (wykłodnik = 127)

NaN wykłodnik 128, mantisa 0

NaN wykłodnik 128, mantisa