

1. Net Group

即 wire

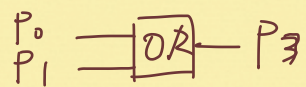
wire p0, p1; 申明

wire p3;

assign p3 = p0 | p1;

这句话可以理解为一块实现了 OR 运算的 74 chips

我们定义了它的输入: p0, p1. 以及输出 p3



基本 operators:  $\sim$  (NOT),  $\&$  (and),  $|$  (or),  $\wedge$  (xor)

2. Variable Group  
 即 reg.