



# YC3126 开发板 使用说明手册

Yichip Microelectronics

©2014

**Revision History**

Version	Date	Author	Description
V1.0	2021-05-28	Chenaihe	Initial version

**Confidentiality Level:****confidential**

## 1、目的

描述 YC3126 开发板的硬件资源、使用说明及注意事项。

## 2、硬件资源

## 2.1 封装

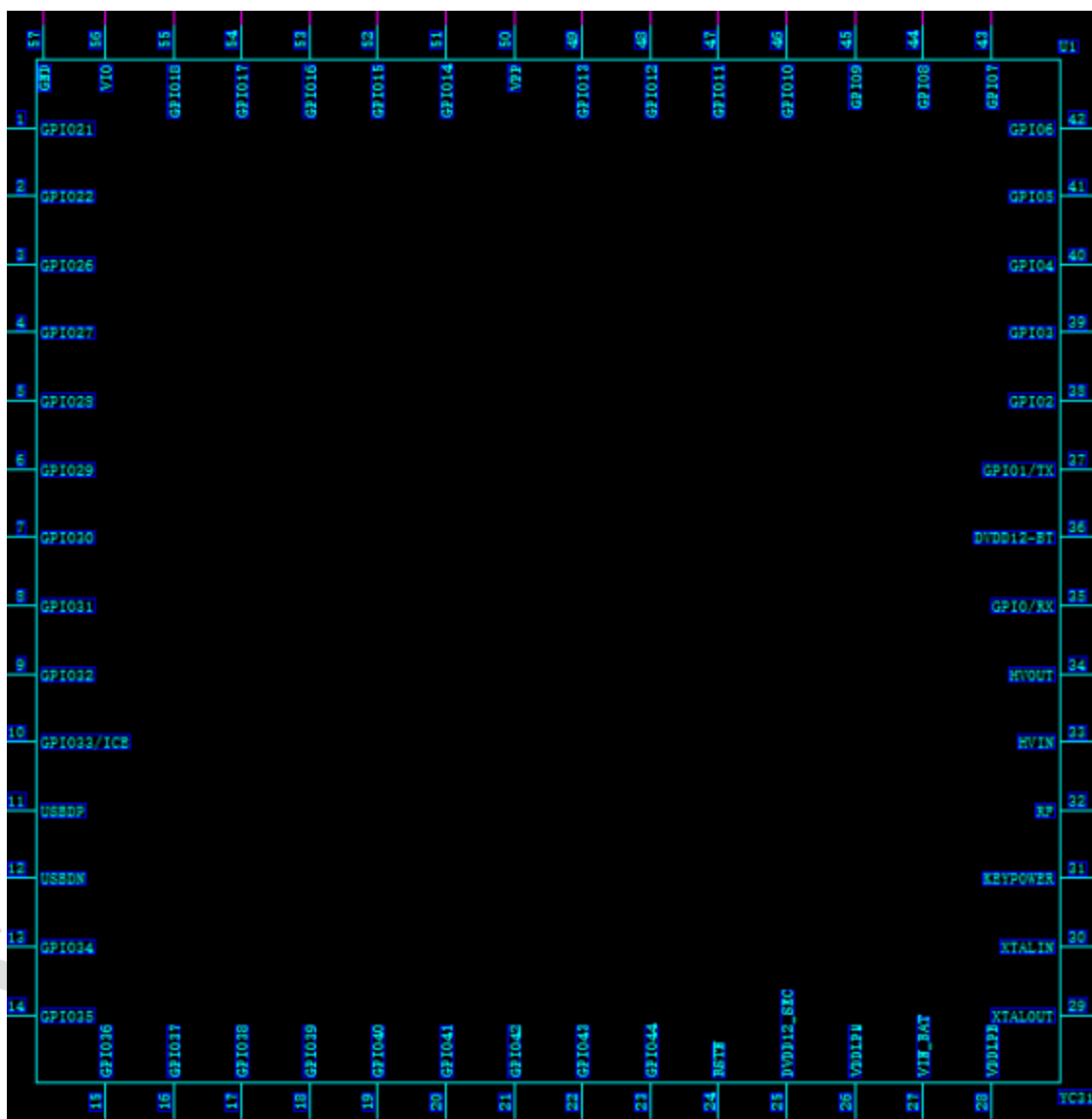


图 1

说明:

芯片 27 脚 VBAT, 34 脚 HVOUT, 56 脚 VIO 需供 3.3V 电源正常工作。同时 25 脚 DVDD, 26 脚 VDDBAT, 28 脚 VDDLBP, 36 脚 VDDBT 会输出 1.2V。芯片异常首先排除上述电源是否正常。HVIN 为芯片 HVLDO 输入 (3.6-5V), POWERKEY 接高 (3.3-5V) 可激活 HVLDO。HVOUT 为输出, HVLDO 输出 3.3V 可为芯片供电。

## 2.2 开发板环境

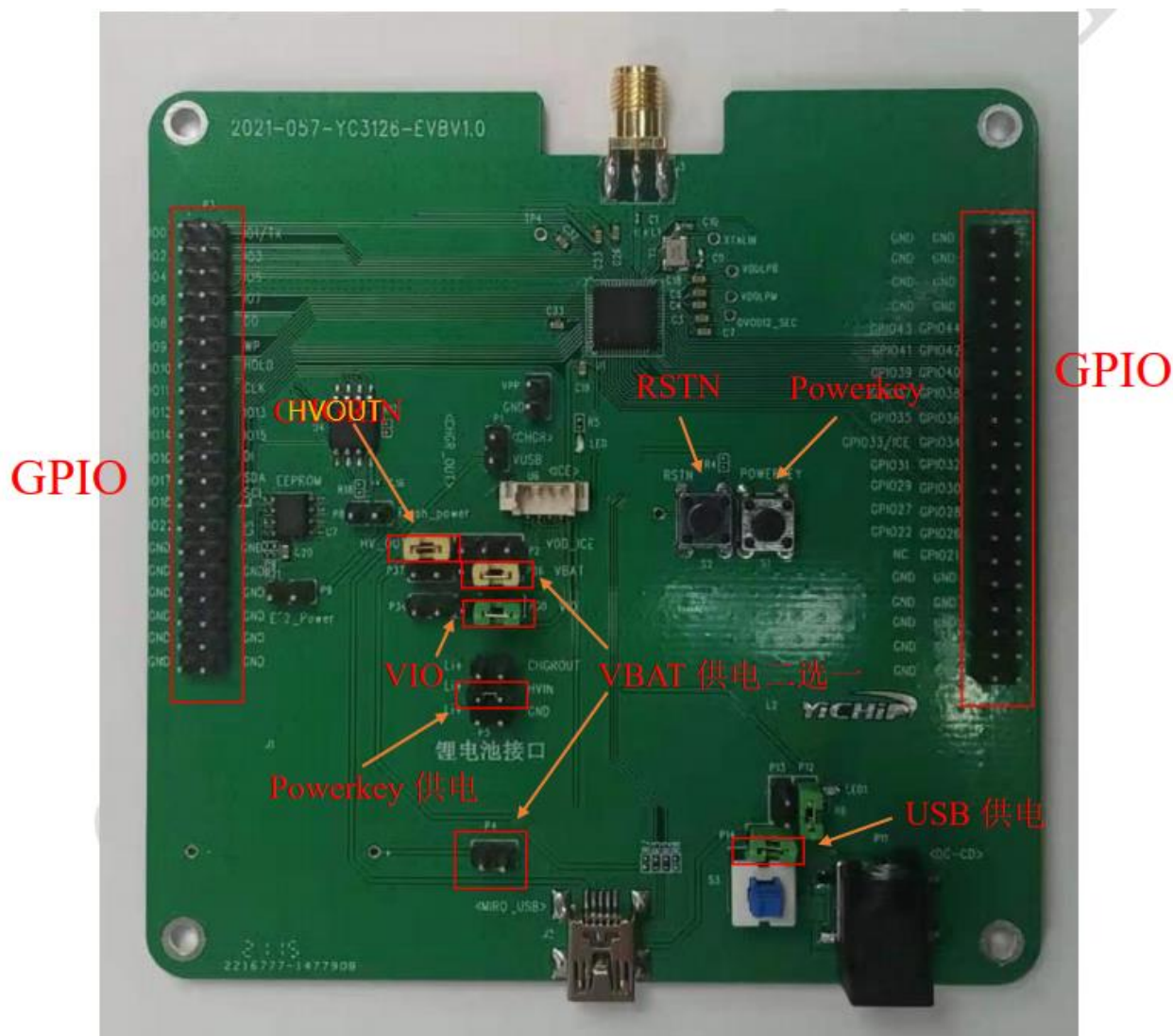


图 2

下载说明：芯片支持串口下载，需要 USB 转 UART 工具，如 CH340G, CP2102 等。GPIO0 为 RX，GPIO1 为 TX。开发板上电，下载串口连线接好后，电脑下载软件点击开始下载，出现连接中按 RSTN。详情如图 3。

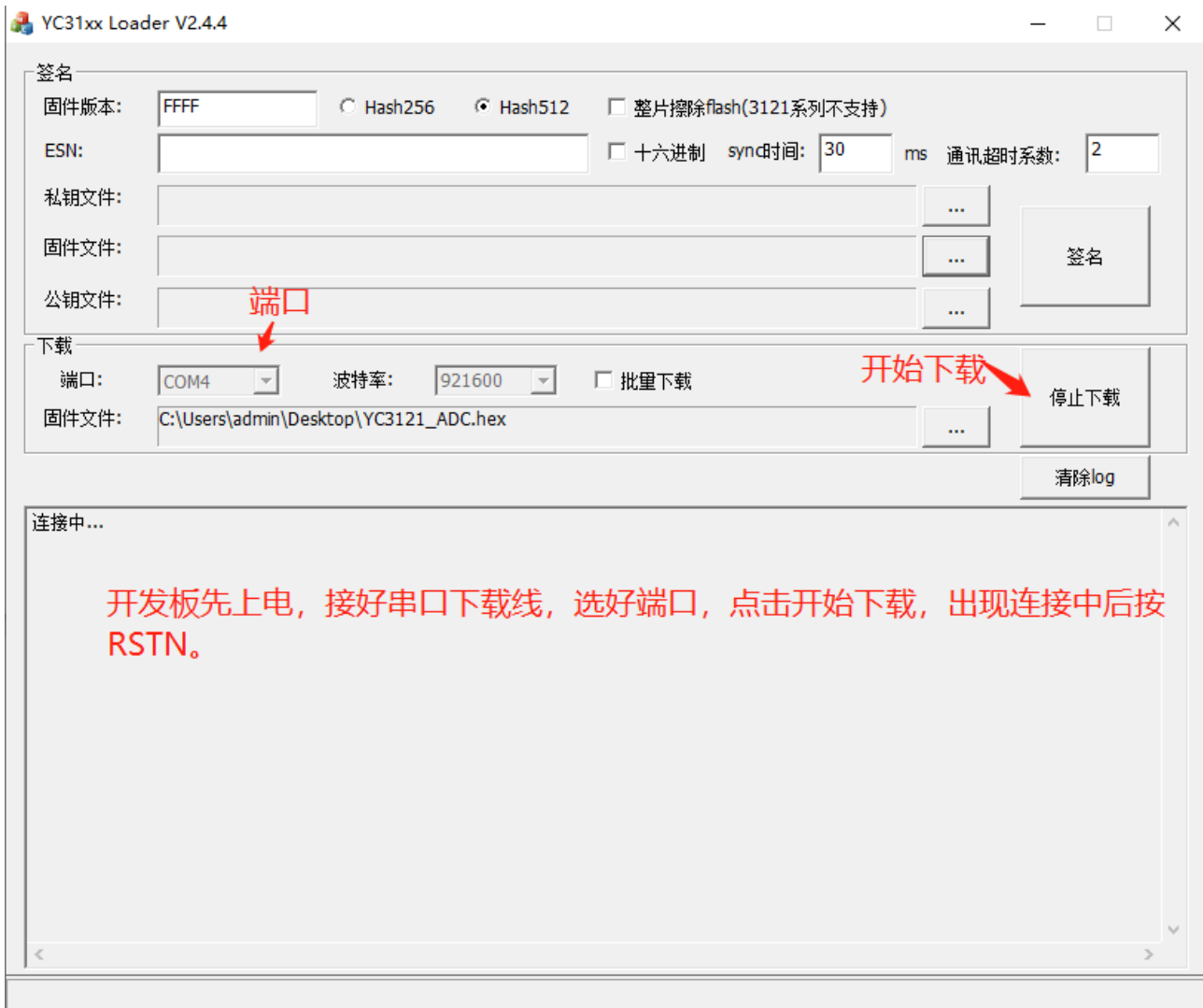


图 3