



EVB 板使用说明

Yichip Microelectronics

Revision History

Version	Date	Author	Description
V1.0	2020-12-1	Chenaihe	Initial version

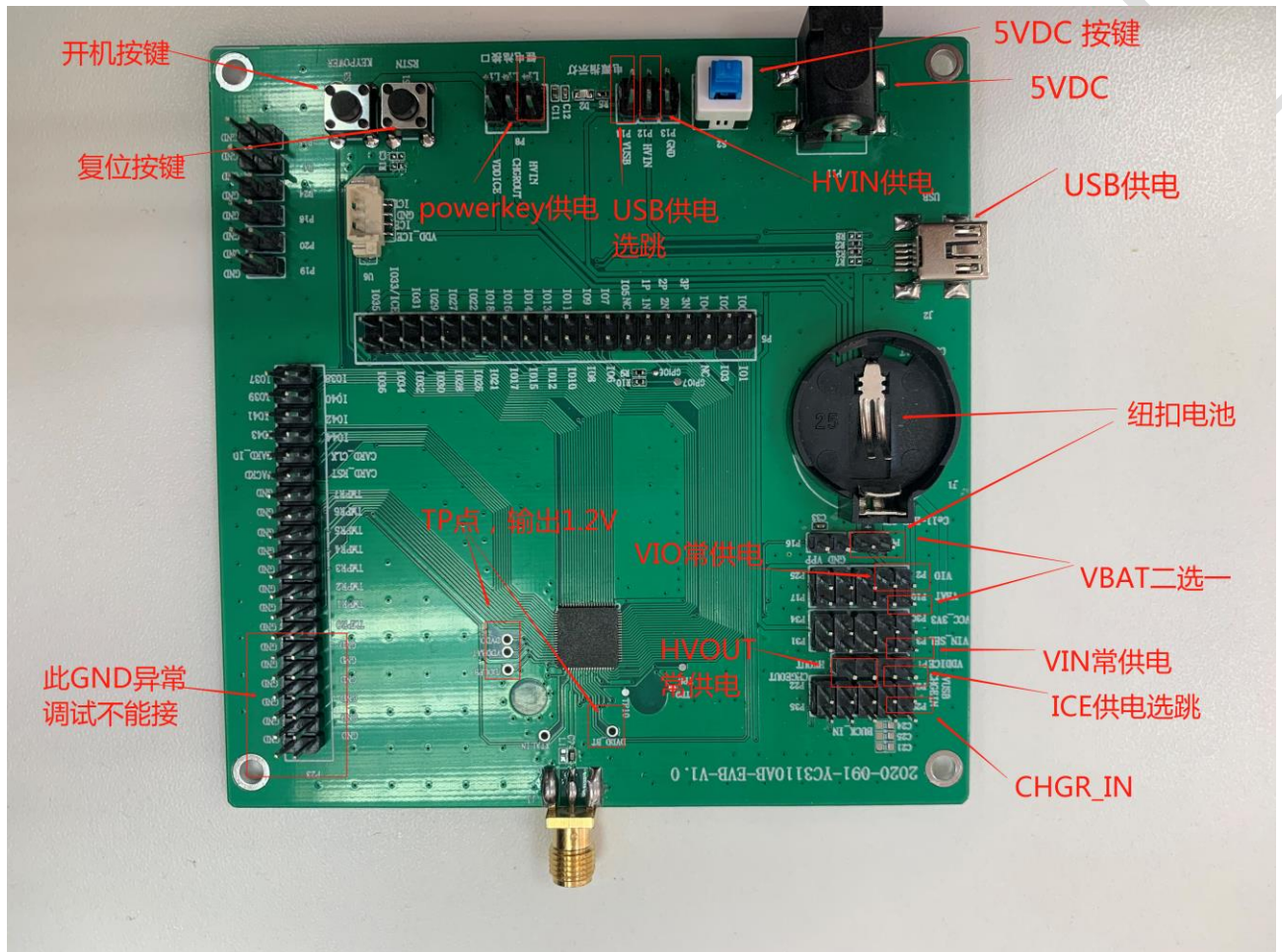
Confidentiality Level:

Confidential

1, 目的

为客户尽快熟悉并使用 EVB, 特此说明。

2, 开发板环境



说明: 芯片 39 脚 VBAT, 46 脚 HVOOUT, 47 脚 VIN, 80 脚 VIO 需供 3.3V 电源正常工作。

同时 37 脚 DVDD, 38 脚 VDDBAT, 40 脚 VDDLBP, 50 脚 VDDBT 会输出 1.2V。

芯片异常首先排除上述电源是否正常。

HVIN 为芯片 HVLDO 输入 (3.6-5V), HVOOUT 为输出, CHGR_IN 上电 (4-5V) 芯片开机, HVLDO 输出 3.3V 可为芯片供电, CHGR_IN 不接, POWERKEY 接高 (3.3-5V) 也可激活 HVLDO。

3, 开发板供电选择。

4.1 USB 供电，直接开机接法如下图。

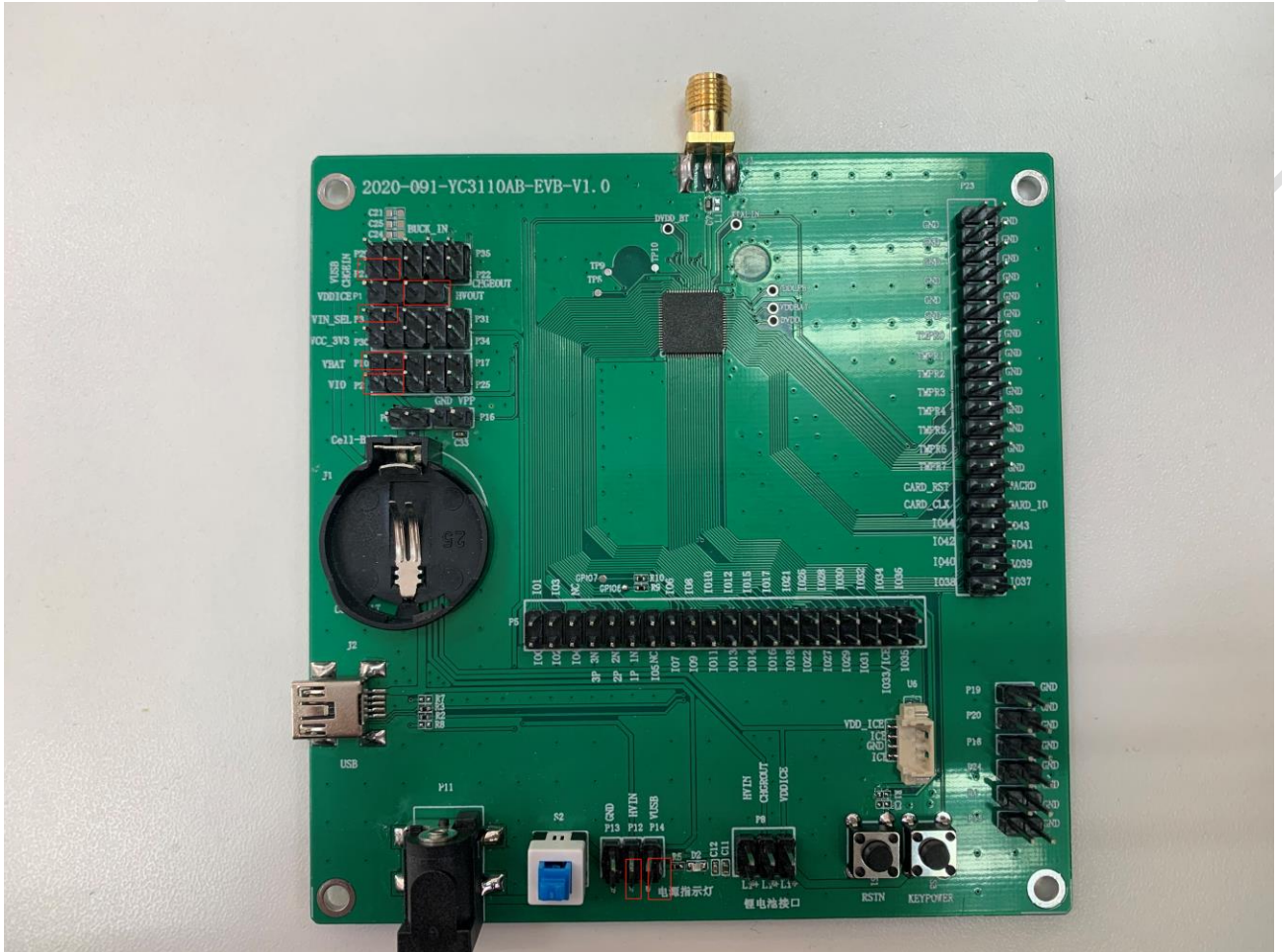
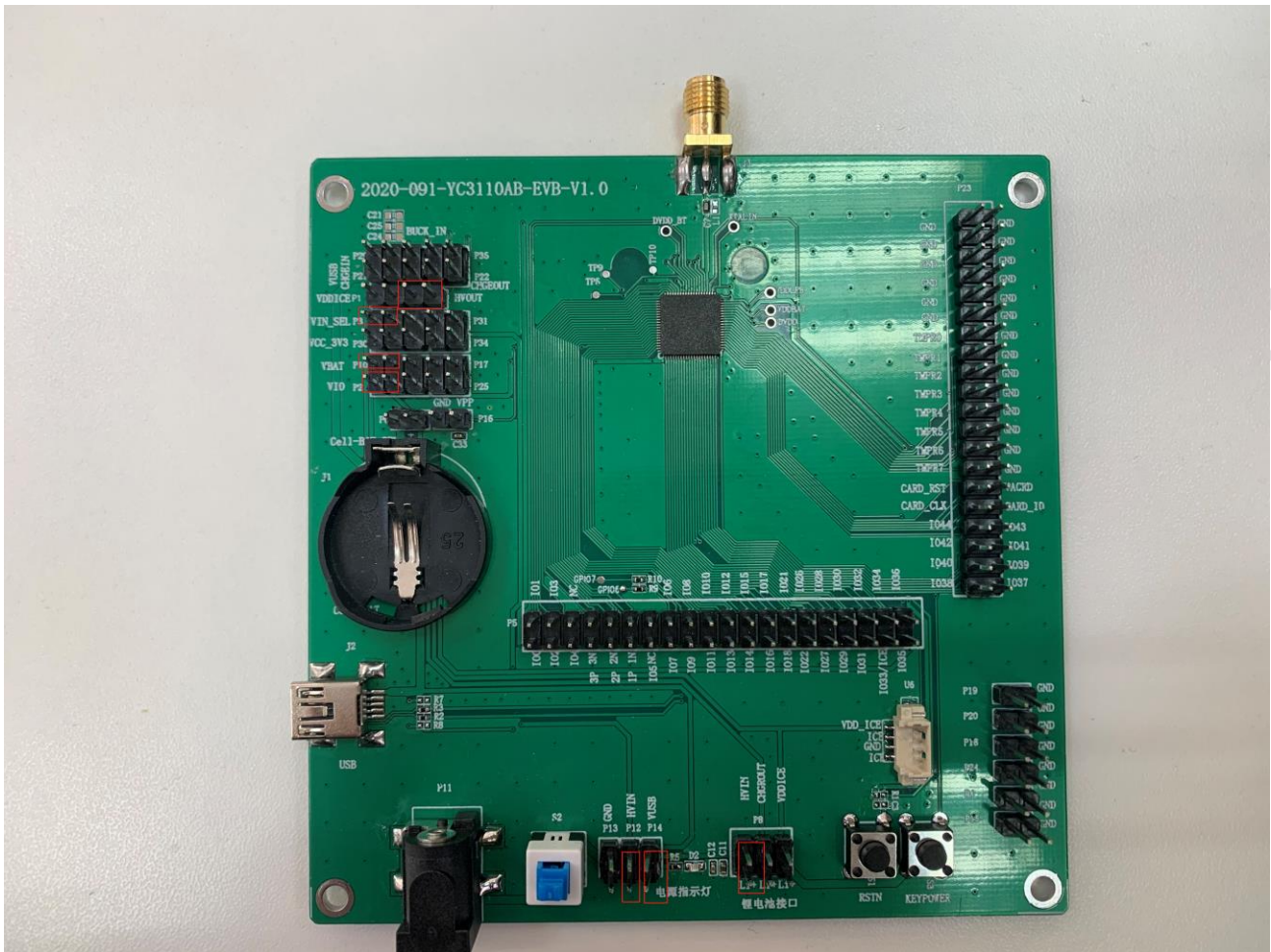
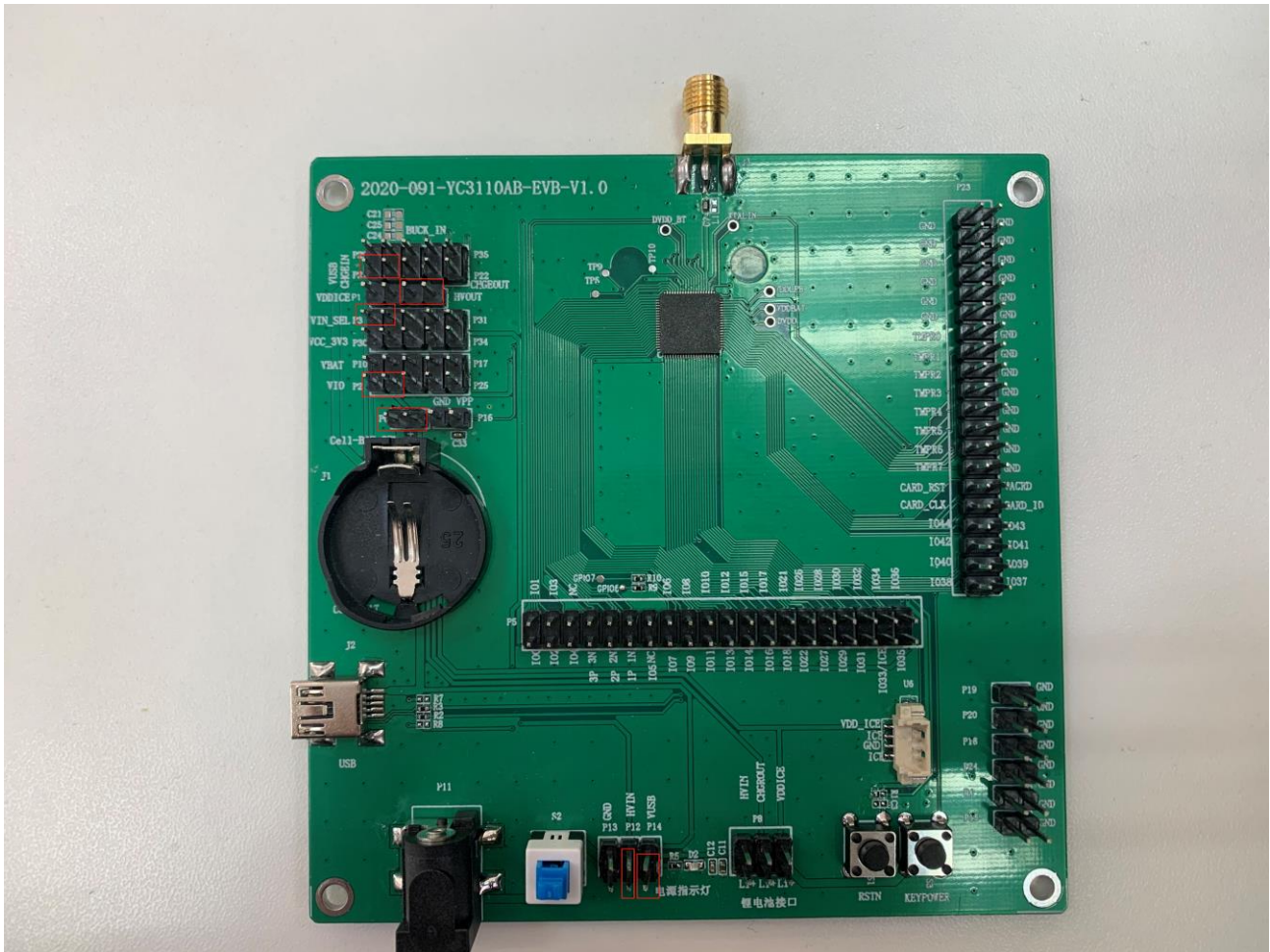


图 1 USB 插入开机

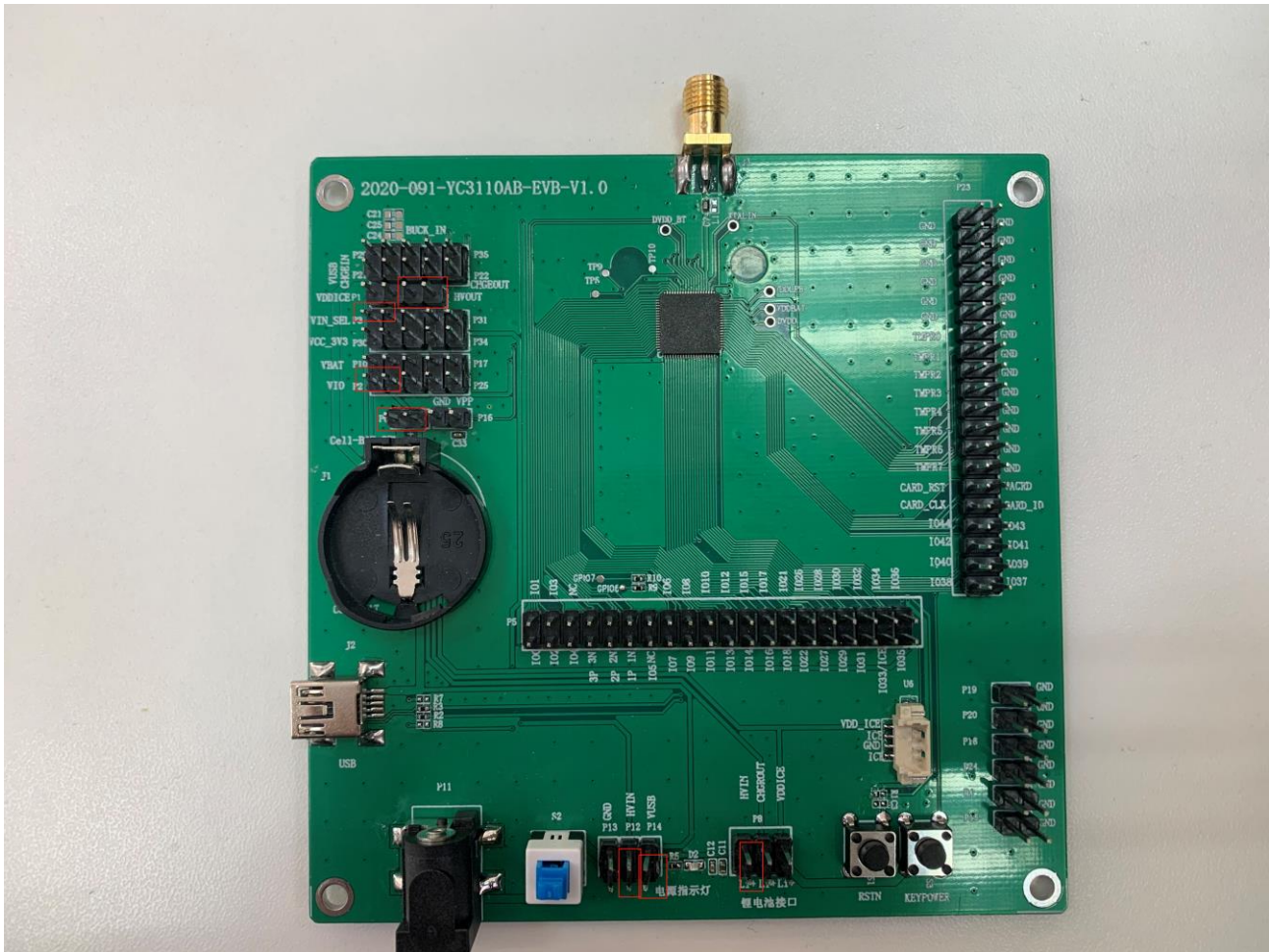
4.2 USB 供电，按 powerkey 开机接法如下图。



4.3 VBAT 选用纽扣电池供电，插 USB 直接开机接法如下图。



4.4 VBAT 选用纽扣电池供电，插 USB 按 powerkey 开机接法如下图。



注意，选用 5V DC 供电接法与 USB 供电一样，按键需按下。