

## STEP 02

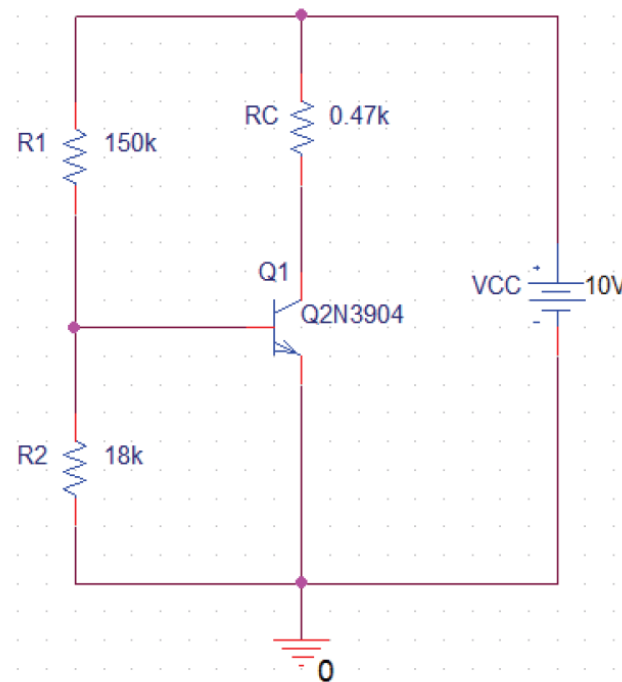
# PSPICE 시뮬레이션하기



## 시뮬레이션 6-1 | NPN형 BJT의 전압분배 바이어스 회로 해석하기

예비 보고서 ► [표 6-2] 작성

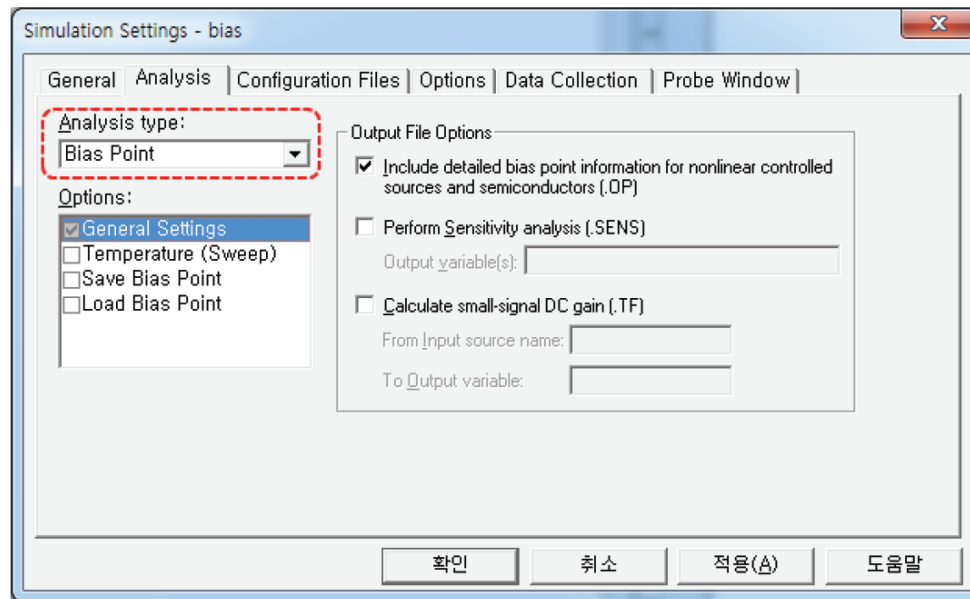
### 1 회로도 입력



(a) 시뮬레이션 회로

# PSPICE 시뮬레이션하기

## 2 시뮬레이션 설정

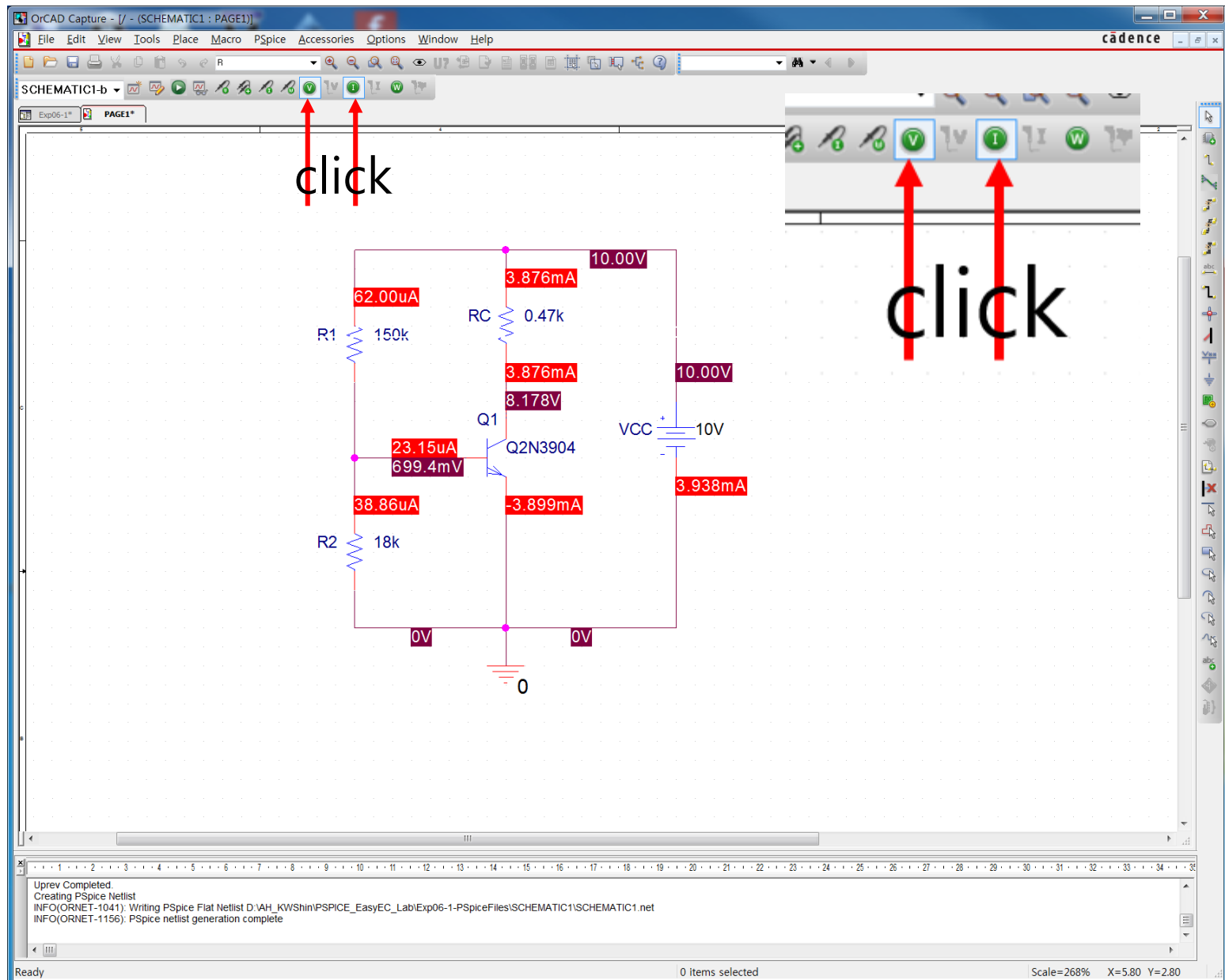


(b) 시뮬레이션 설정(Bias Point)

## 3 시뮬레이션 실행



# PSPICE 시뮬레이션하기 - 시뮬레이션 결과



## 시뮬레이션 6-2 | PNP형 BJT의 전압분배 바이어스 회로 해석하기

예비 보고서 ► [표 6-3] 작성

- 1 회로도 입력
- 2 시뮬레이션 설정
- 3 시뮬레이션 실행

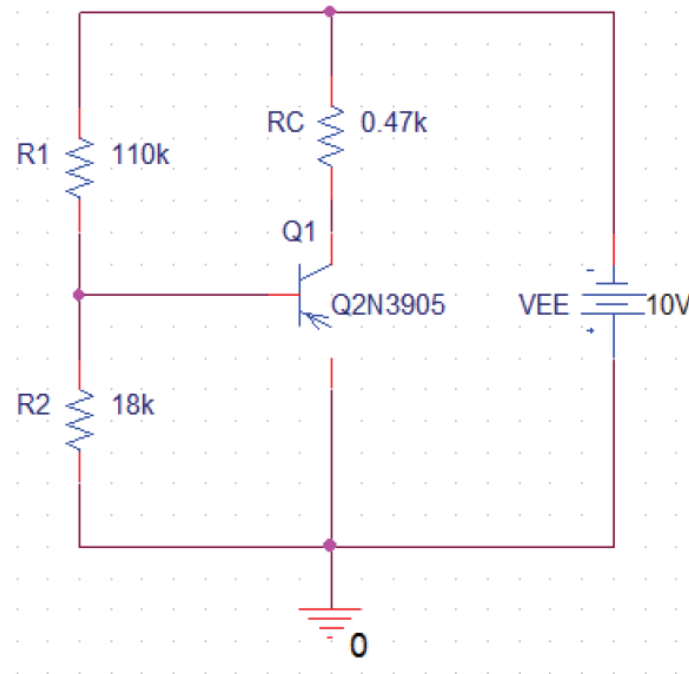
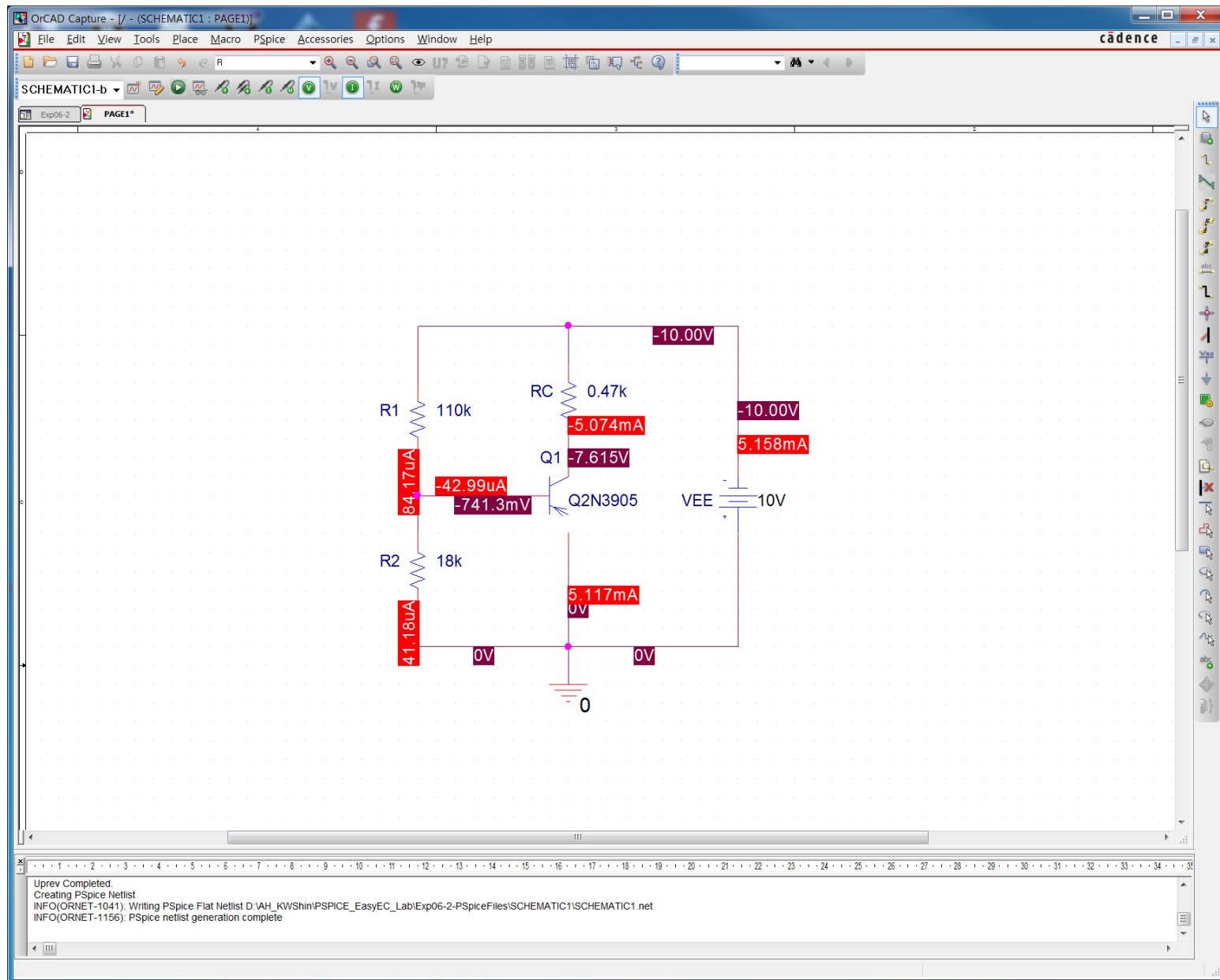


그림 6-4 PNP형 BJT의 전압분배 바이어스 회로 시뮬레이션

# PSPICE 시뮬레이션하기 - 시뮬레이션 결과



# PSPICE 시뮬레이션하기

## 시뮬레이션 6-3 | NPN형 BJT의 자기 바이어스 회로 해석하기

예비 보고서 ▶ [표 6-4] 작성

1 회로도 입력

2 시뮬레이션 설정

3 시뮬레이션 실행

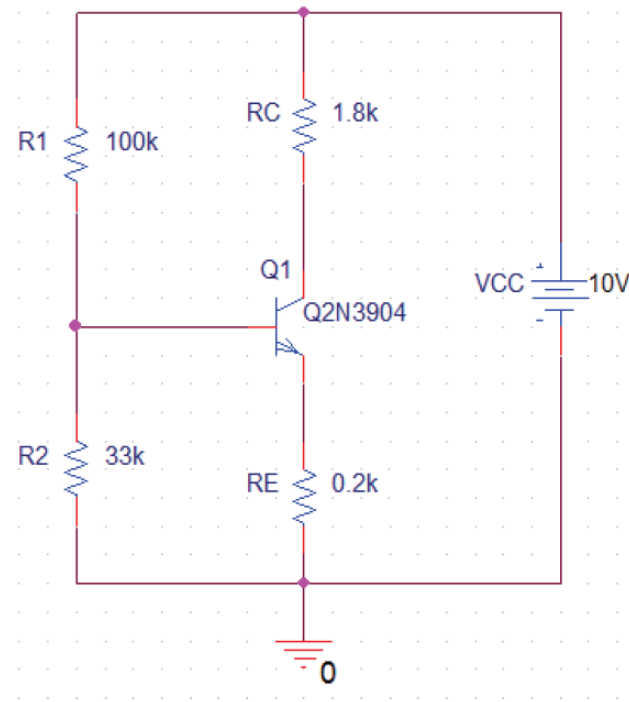
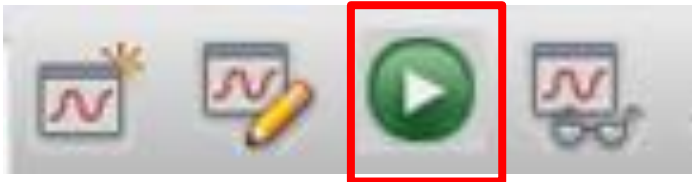
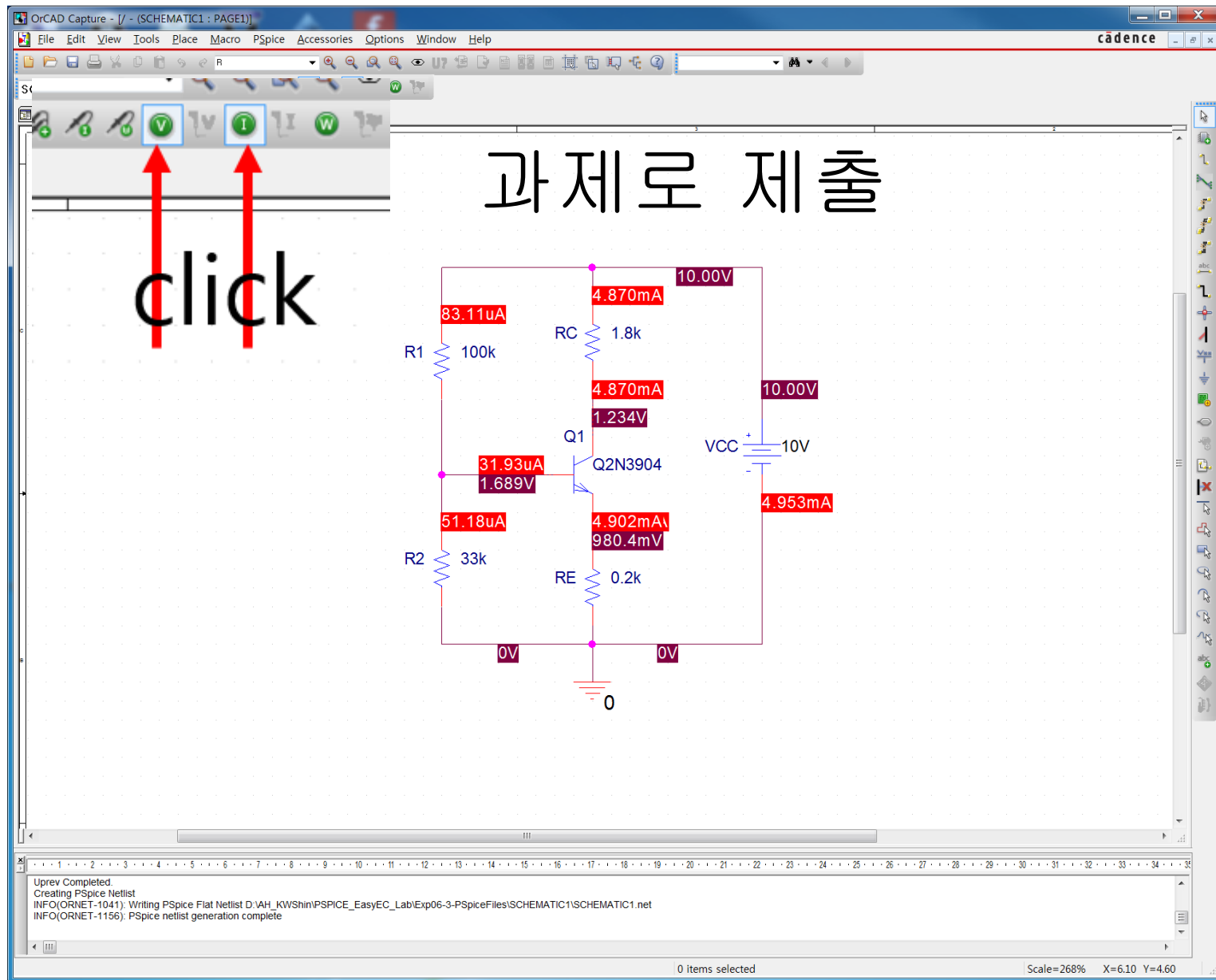


그림 6-5 NPN형 BJT의 자기 바이어스 회로 시뮬레이션

# PSPICE 시뮬레이션하기 - 시뮬레이션 결과





## 시뮬레이션 6-4 | PNP형 BJT의 자기 바이어스 회로 해석하기

예비 보고서 ► [표 6-5] 작성

- 1 회로도 입력
- 2 시뮬레이션 설정
- 3 시뮬레이션 실행

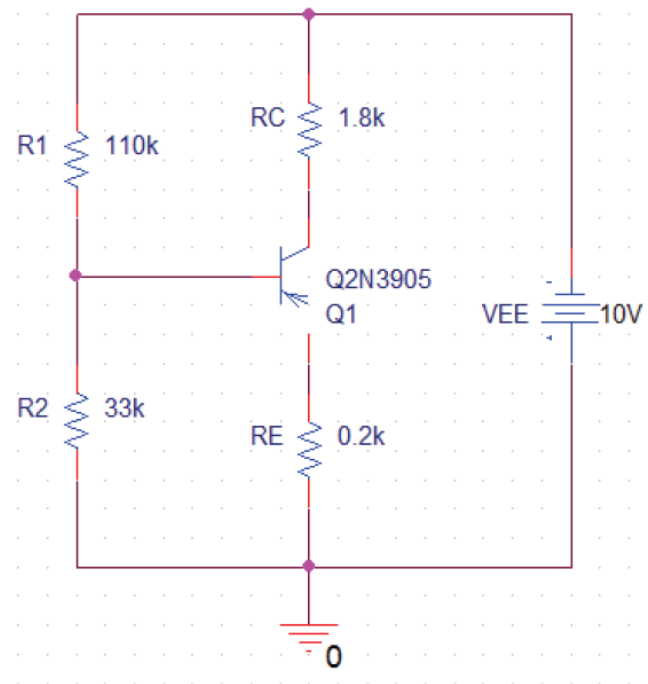


그림 6-6 PNP형 BJT의 자기 바이어스 회로 시뮬레이션

# PSPICE 시뮬레이션하기 - 시뮬레이션 결과

