PSpice를 이용한 회로 시뮬레이션

PN 접합 다이오드의 전류-전압 특성 해석하기

실험 주제 / 실험 장비

3.1 실험 주제

- PSpice 프로그램을 다운로드하여 컴퓨터에 설치한다.
- PSpice의 기본적인 사용법을 익힌다.
- PSpice로 간단한 실험 회로를 시뮬레이션해본다.

3.2 실험 장비

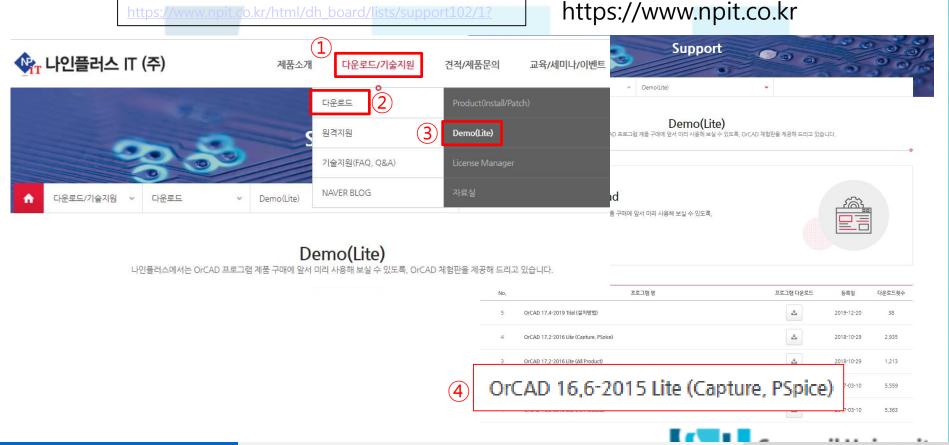
실험 기기 PSpice 프로그램(OrCAD 16.6 Demo)

실습용 컴퓨터

■ PSpice 란?

- 전자회로의 동작 검증(시뮬레이션)용 프로그램
- Professional Spice(Simulation Program with Integrated Circuit Emphasis)
- 1972년 : 미국 UC 버클리에서 Spice 개발(워크스테이션 용)
- 1984년: MicroSim 사에서 PSpice 개발(PC용, DOS 운영체제)
- 1992년 : 윈도우 버전 개발(GUI : Graphic User Interface)
- 1998년 : OrCAD 사에서 PSpice 인수
- 2000년 : Cadence 사에서 OrCAD 인수
- 현재: OrCAD의 회로 작성 프로그램(Capture), PCB 설계 프로그램 (PCB Editor) 와 함께 패키지로 공급
- 2016년 현재 16.6 버전 제공

- PSpice 설치
 - PSpice가 포함된 OrCAD 16.6 Demo 프로그램
 - → 노드(Node) 75개, 트랜지스터 20개, 디지털 부품 65개 이내
 - OrCAD 16.6 Demo 프로그램 다운 받기(나인플러스IT(주) 홈페이지)

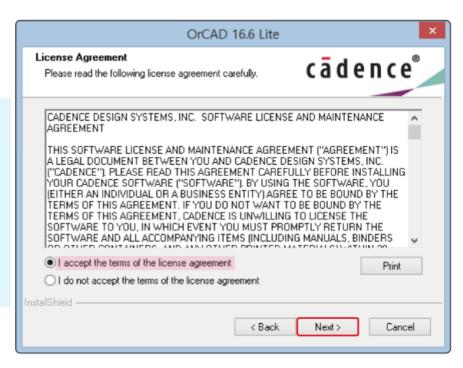


University

■ PSpice 설치



프로그램 설치 시작 설치파일을 실행하면 설치가 시작된다. [Next] 버튼을 클릭한다.

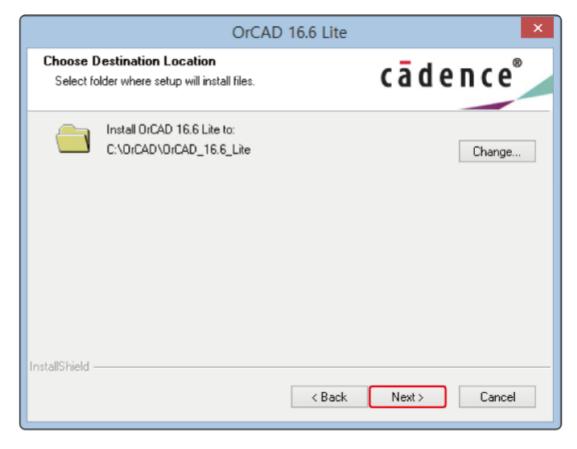


② 라이선스 동의 (License Agreement)

'I accept the terms of the license agreement'를 선택한 후 [Next] 버튼을 클릭한다.

University

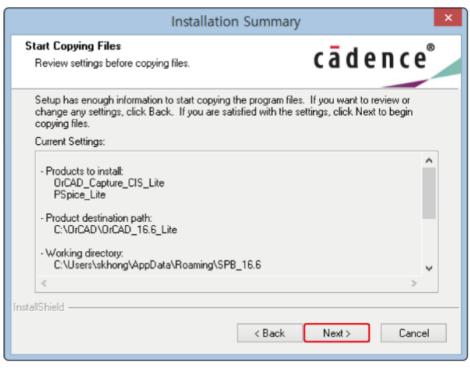
■ PSpice 설치

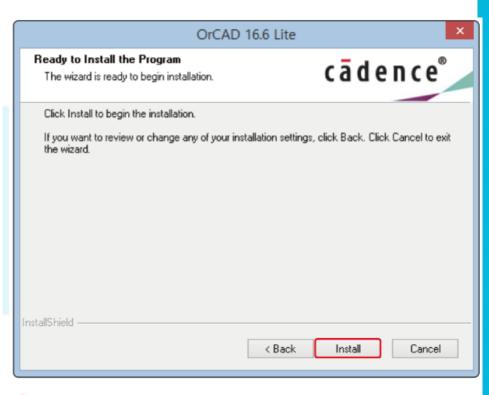


③ 프로그램을 설치할 폴더 선택 기본적으로 'C:\OrCAD\OrCAD_16,6_Lite' 폴더에 설치된다. [Change...] 버튼을 클릭하여 폴더를 변경할 수 있다.

University

■ PSpice 설치

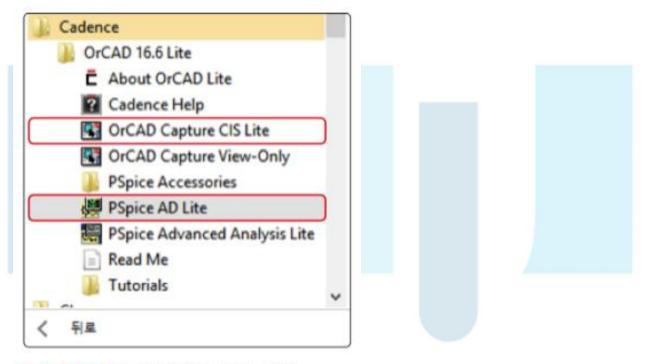




설치 정보 확인설치 정보를 확인하고, [Next] 버튼을 클릭한다.

5 프로그램 설치
[Install] 버튼을 클릭하여 프로그램을 설치한다.

- PSpice 설치
 - 설치완료 : 윈도우 시작 메뉴에 프로그램 폴더 등록(그림 참조)



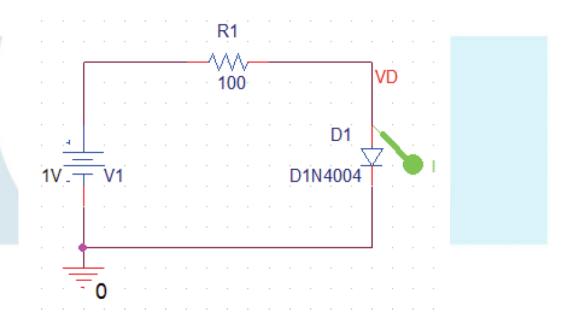
[그림 3-3] 프로그램의 설치 확인

University

시뮬레이션 1-1 | PN 접합 다이오드의 전류-전압 특성 해석하기

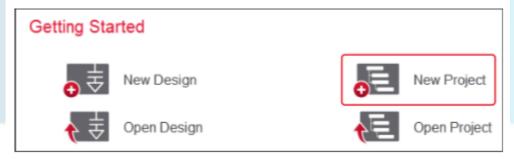
예비 보고서 ▶ [표 1-1], [그림 1-8] 작성

회로도 입력



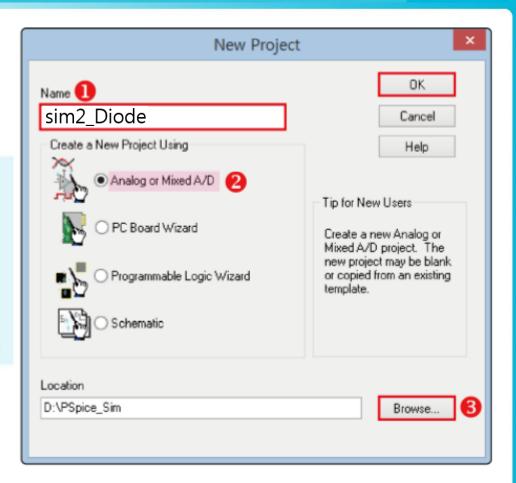
(a) 시뮬레이션 회로

- 시뮬레이션 결과
 - 회로도 작성
 - 새로운 프로젝트의 시작
 - ▶ OrCAD Capure CIS Lite 실행 → 시작 페이지 → New Project



[그림 3-5] 설계 시작(시작 페이지)

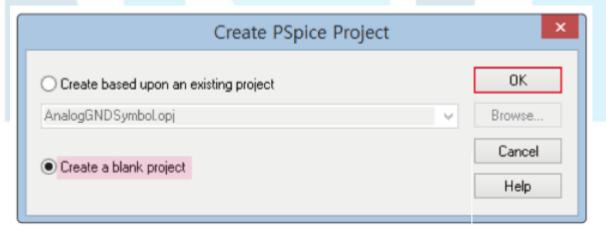
- 시뮬레이션 결과
 - 회로도 작성
 - New Project 설정창
 - 프로젝트 이름 입력 🚹
 - Analog or Mixed 선택 2
 - 저장 경로와 폴더 지정 3



[그림 3-6] 'New Project' 설정창

University

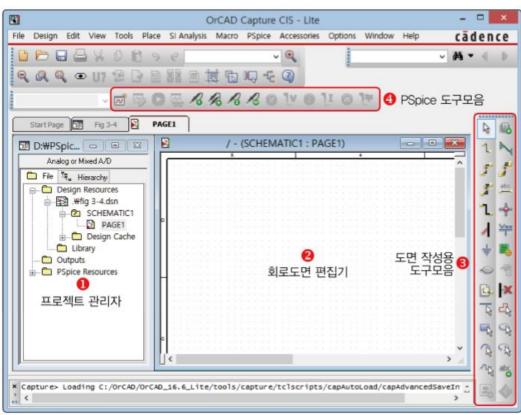
- 시뮬레이션 결과
 - 회로도 작성
 - 프로젝트의 시작
 - 기존의 프로젝트를 바탕으로 추가로 작업(Create based upon ~)
 - 완전히 새로운 프로젝트 시작(Create a blank ~)



[그림 3-7] 프로젝트 시작

- 시뮬레이션 결과
 - 회로도 작성
 - OrCAD Caputure의 기본 화면



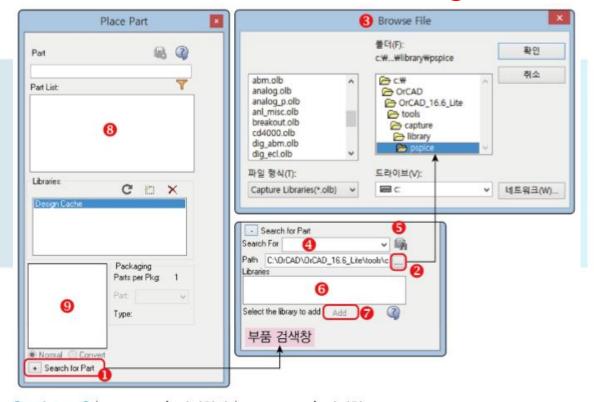


[그림 3-8] OrCAD Capture의 기본 화면

- 시뮬레이션 결과
 - 회로도 작성
 - 도면 작성용 도구모음



- 시뮬레이션 결과
 - 회로도 작성
 - Place Part 설정 창 : 부품을 찾기 위하여 'Search for Part 🕧 선택



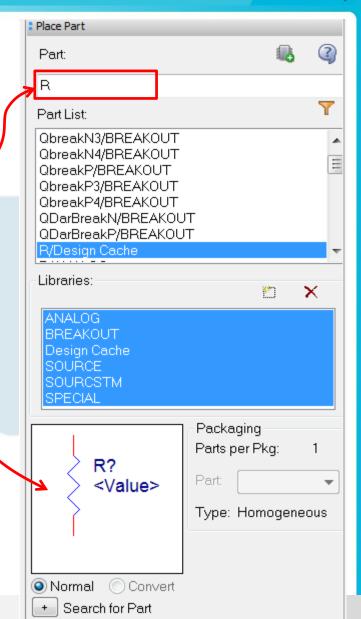
[그림 3-10] 'Place Part' 설정창과 'Browse File' 설정창

University

- 시뮬레이션 결과
 - 회로도 작성
 - Place Part 설정 창(부품 R 검색 결과)
 - 라이브러리 표시 🚹
 - 라이브러리에 포함된 부품 🕗
 - 선택된 부품의 기호 🔞

검색창에 'R' 입력하면—— 아래에 저항 기호가 나온다 Enter 치고

마우스를 화면으로 이동하면 부품이 마우스포인터를 따라 움직인다. 마우스를 클릭하고 ESC 키를 누르면 부품이 배치가 된다.

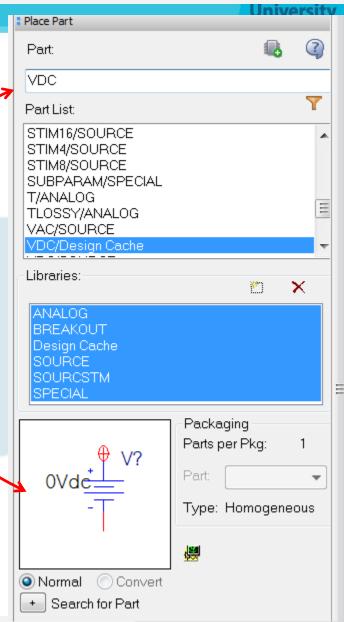


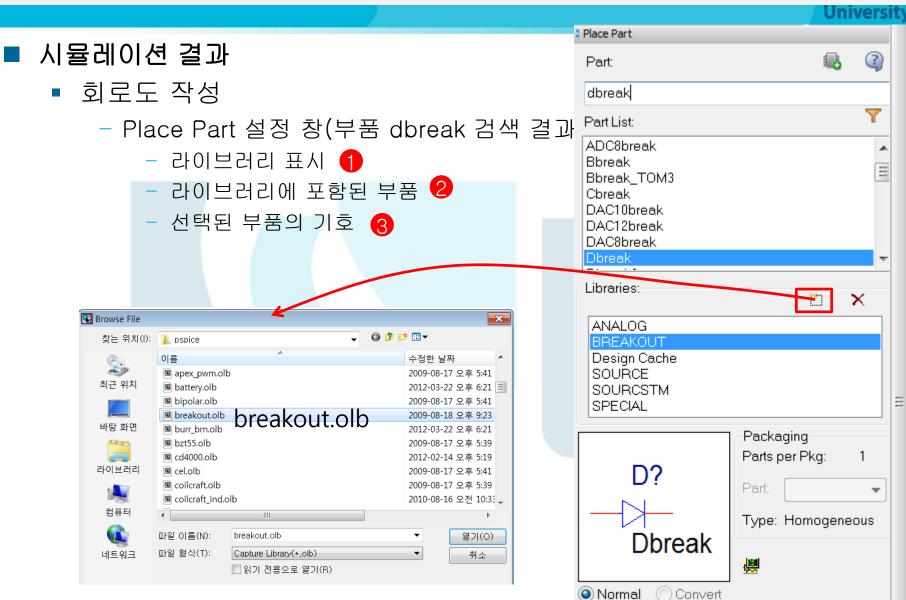
- 시뮬레이션 결과
 - 회로도 작성
 - Place Part 설정 창(부품 VDC 검색 결과
 - 라이브러리 표시 🕧
 - 라이브러리에 포함된 부품 🕗
 - 선택된 부품의 기호 🔞

검색창에 'VDC' 입력하면 아래에 전원 기호가 나온다 Enter 치고 마우스를 화면으로 이동하면 부품이 마우스포인터를 따라 움직인다.

마우스를 클릭하고 ESC 키를

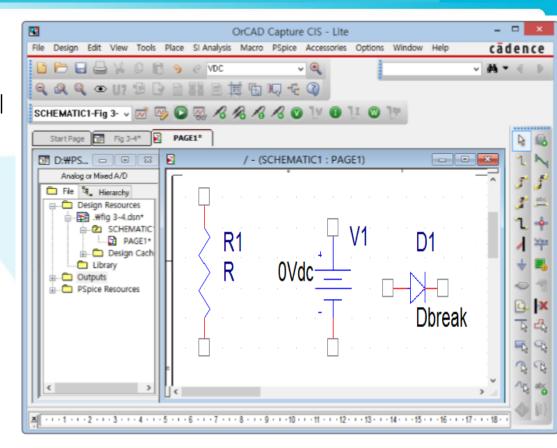
누르면 부품이 배치가 된다.





Search for Part

- 시뮬레이션 결과
 - 회로도 작성
 - 저항과 직류전원 그리기
 - 저항(R1)
 - 직류전원(V1)
 - DIODE (D1)



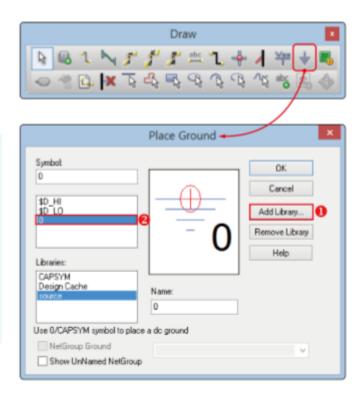
[그림 3-12] 저항($R1 \sim R4$)과 직류전원(V1) 입력

University

- 시뮬레이션 결과
 - 회로도 작성
 - 접지 입력
 - 미 입력 시 오류 발생

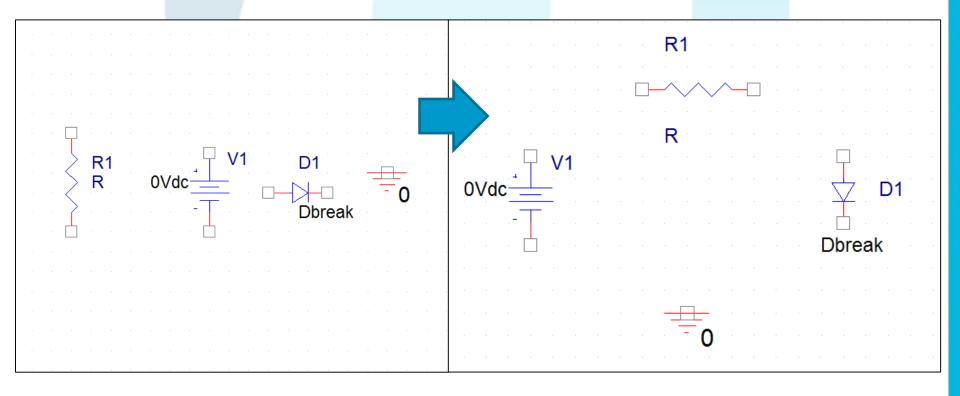
(Node N**** is floating)

- 도구모음에서 'Place Ground' 선택



[그림 3-13] 접지 입력

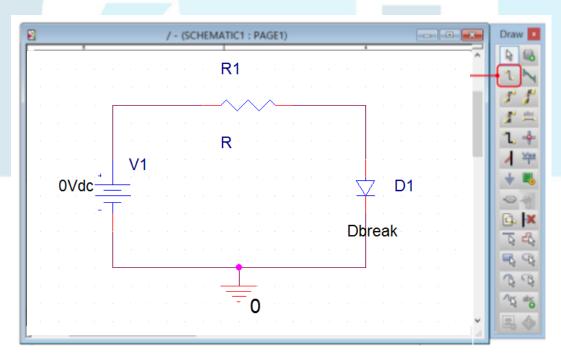
- 시뮬레이션 결과
 - 회로도 작성
 - 부품배치 마우스 왼쪽키를 클릭하면 부품이 선택된다, 마우스 왼쪽키를 누르고 드래그하여 원하는 위치에 놓는다.
 - 부품을 클릭하여 부품을 선택한 후 'R'키를 누르면 부품이 회전한다.



University

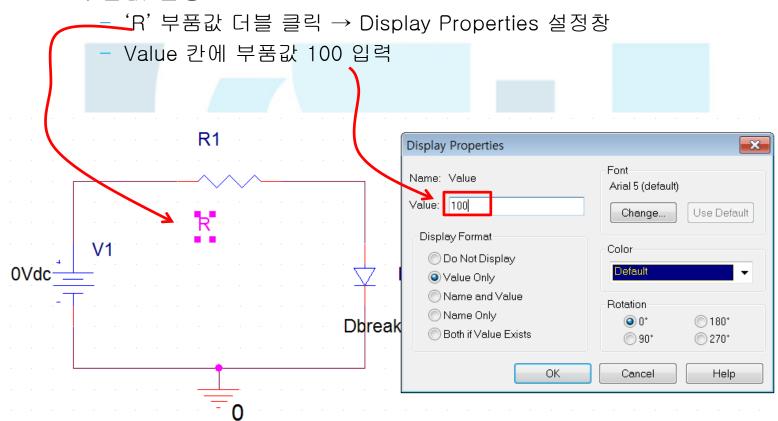
- 시뮬레이션 결과
 - 회로도 작성
 - 배선 입력
 - 도구모음에서 'Place Wire' 선택

'W'키를 누르고 연결할 부분을 각각 클릭하면 배선이 이루어진다.

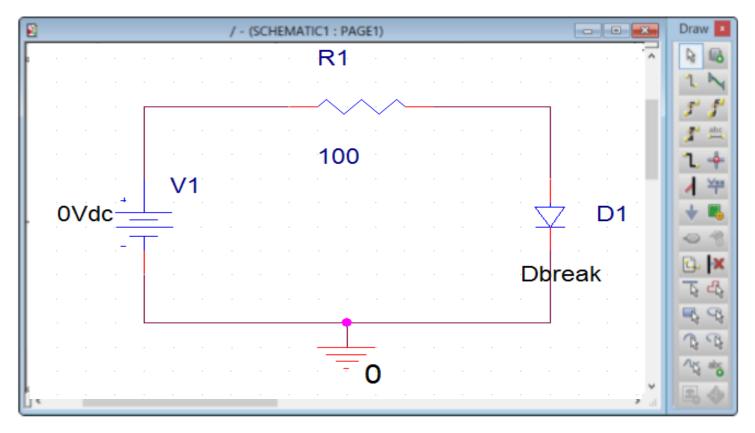


[그림 3-14] 배선 입력

- 시뮬레이션 결과
 - 회로도 작성
 - 부품값 변경

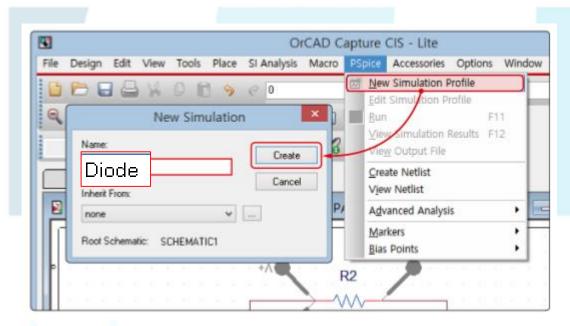


- 시뮬레이션 결과
 - 회로도 작성
 - 완성된 시뮬레이션 회로



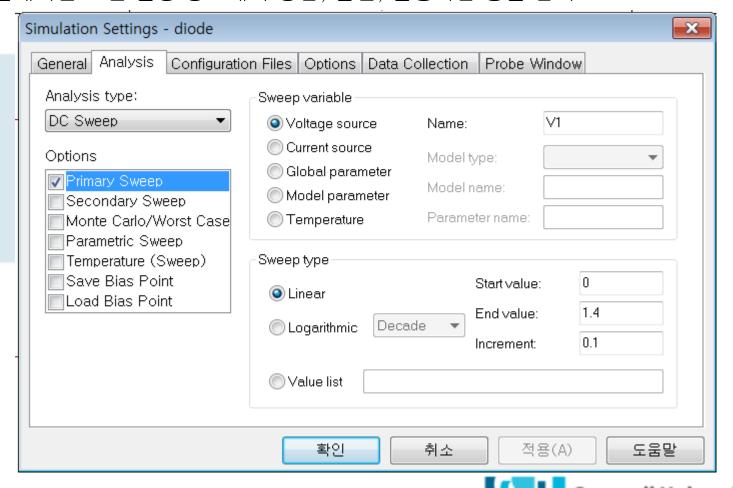
[그림 3-16] 최종적으로 완성된 시뮬레이션 회로

- 시뮬레이션 결과
 - PSpice 시뮬레이션
 - 시뮬레이션 조건 설정 : PSpice → New Simulation Profile 선택
 - 시뮬레이션 이름 입력 후 'Create' 선택

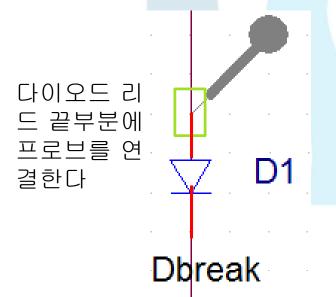


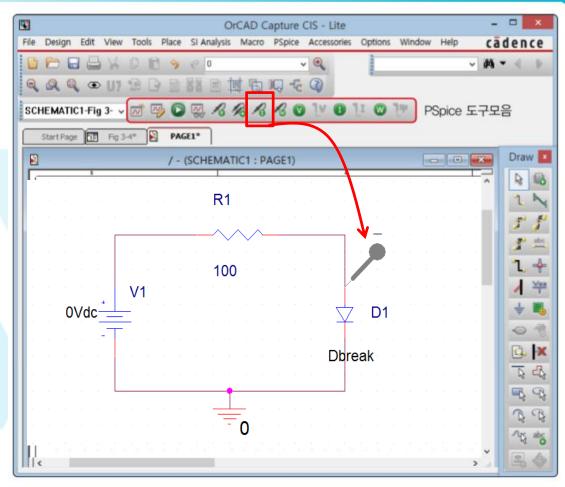
[그림 3-17] 시뮬레이션 시작

- 시뮬레이션 결과
 - PSpice 시뮬레이션
 - 시뮬레이션 조건 설정 창 : 해석 방법, 옵션, 실행시간 등을 입력



- 시뮬레이션 결과
 - PSpice 시뮬레이션
 - 회로에 전류 측정 프로브 ☑ 붙이기 (실제 실험처럼 회로 연결을 끊을 필요 없음)

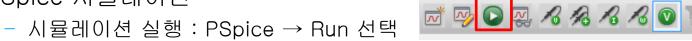




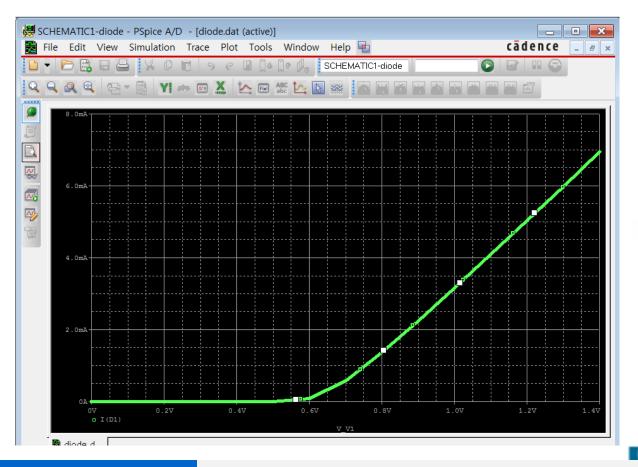
[그림 3-19] 측정용 프로브 붙이기

University

- 시뮬레이션 결과
 - PSpice 시뮬레이션



- 시뮬레이션 결과 : 그래프가 표시된 PSpice 기본 화면이 표시됨



X축 V1 전압 Y축 D1 전류

PSpice 기본 화면

University

■ 시뮬레이션 결과

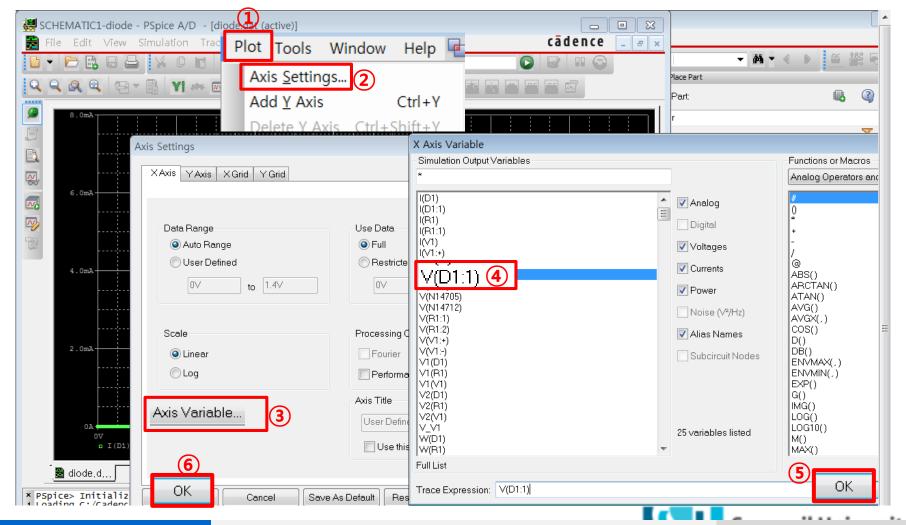
123456

■ 시뮬레이션 결과 X축 변환하기

X축 V1 전압 Y축 D1 전류

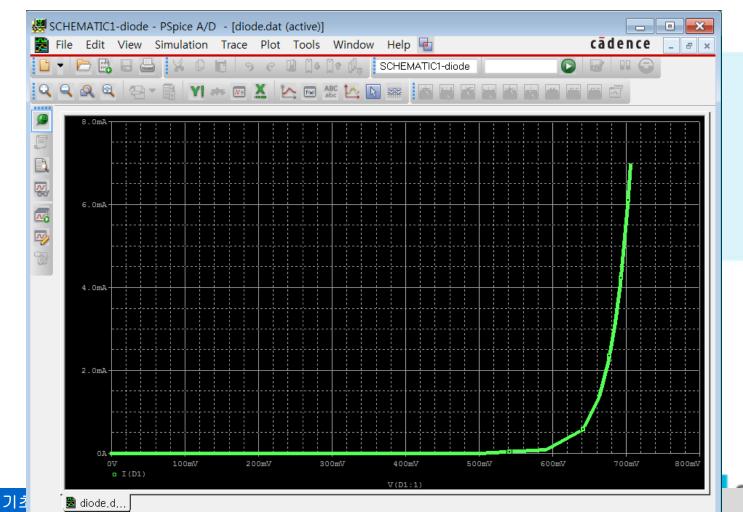


X축 D1 전압 Y축 D1 전류



University

- 시뮬레이션 결과
 - X축 V1전압에서 D1 전압으로 수정후 결과
 - D1전입 0.7V에서 부터 급격히 전류 증가

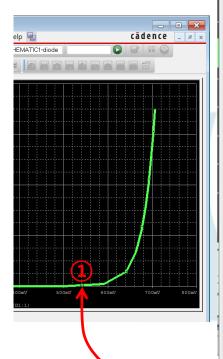


X축 D1 전압 Y축 D1 전류

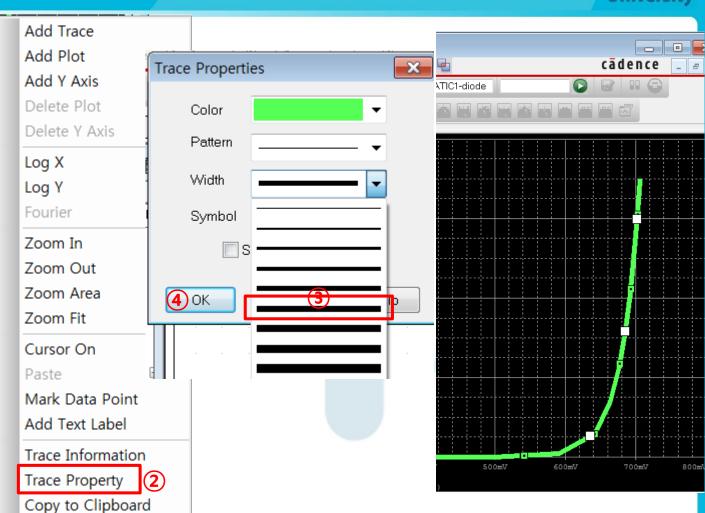
Hide Trace

Show All Traces Hide All Traces University

■ 시뮬레이션 결과 그



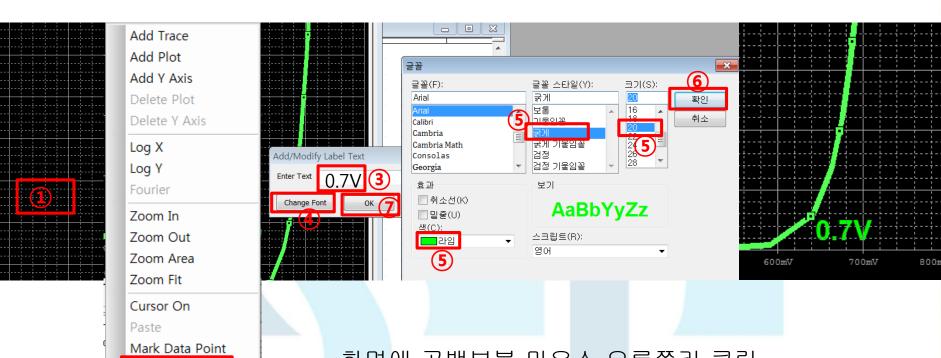
마우스로 선 선택 마우스 오른쪽키 클릭 Trace Property 선택 Width에서 굵기 선택



제출시 선을 굵게하여 제출할 것

그래프 화면에 글자 입력하기

University



화면에 공백부분 마우스 오른쪽키 클릭 Add Text Label 선택. 텍스트 입력(0.7V) Change Font 선택 글꼴 스타일 '굵게' 크기 20정도 선택, 색 선택 후 확인 텍스트가 마우스 움직임에 따라 다닌다. 적절한 위치에 클릭

Add Text Label

Show All Traces

Hide All Traces

과제 제출 양식

과제 제목, 소속등 기입, 그래프 선 굵게(20), 그래프 설명 추가 스마트캠퍼스 과제란에 아래 와같이 화면 캡처하여(*.png) 올릴 것

