

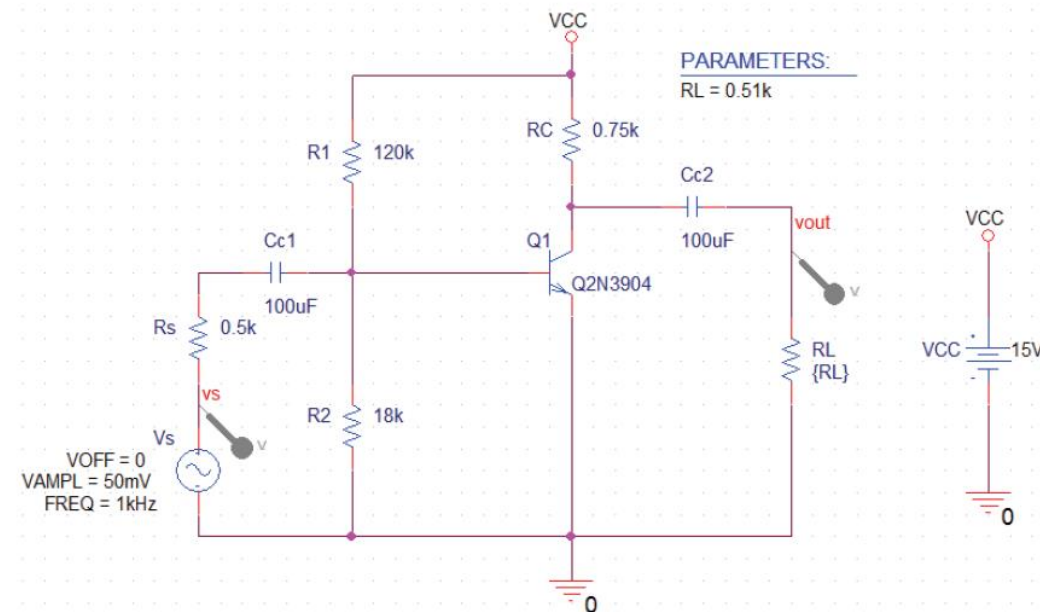
STEP 02

# PSPICE 시뮬레이션하기

## 시뮬레이션 7-1 | NPN형 BJT 공통이미터 증폭기 해석하기

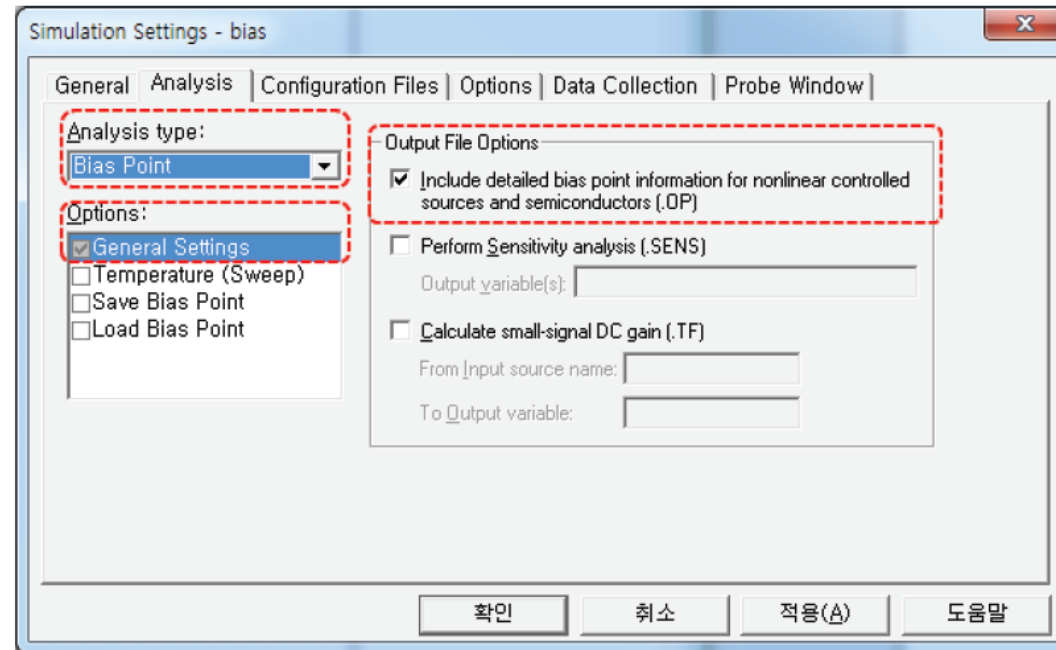
예비 보고서 ▶ [표 7-1], [그림 7-6] 작성

### 1 회로도 입력



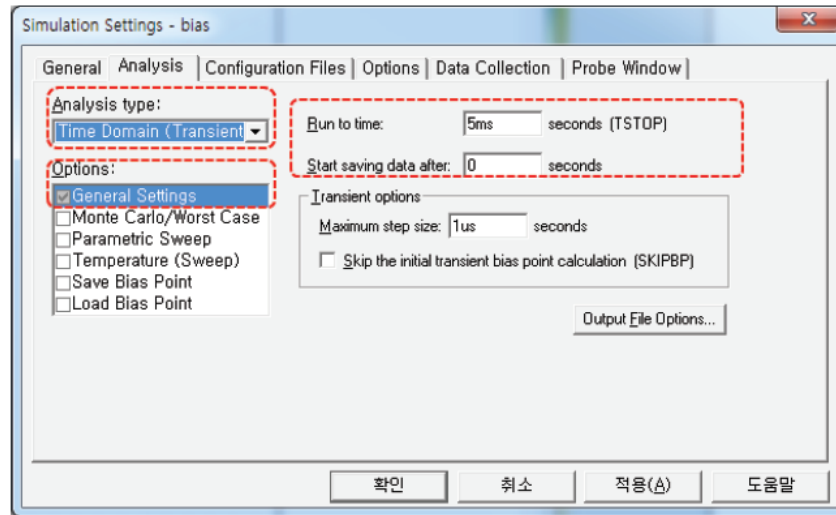
(a) 시뮬레이션 회로

## 2 DC 바이어스 해석

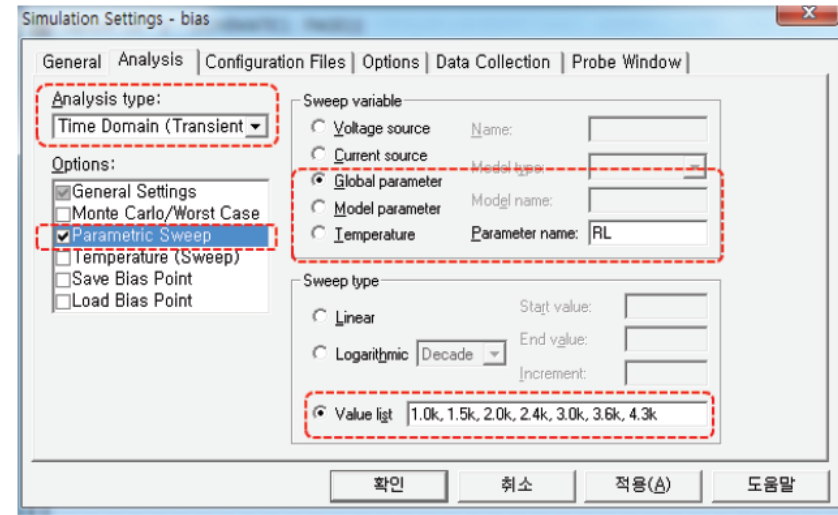


(b) 시뮬레이션 설정(Bias Point)

## 3 시뮬레이션 설정



(c) 시뮬레이션 설정(Transient 해석)



(d) 시뮬레이션 설정(Parametric Sweep)

그림 7-2 NPN형 BJT 공통이미터 증폭기의 시뮬레이션

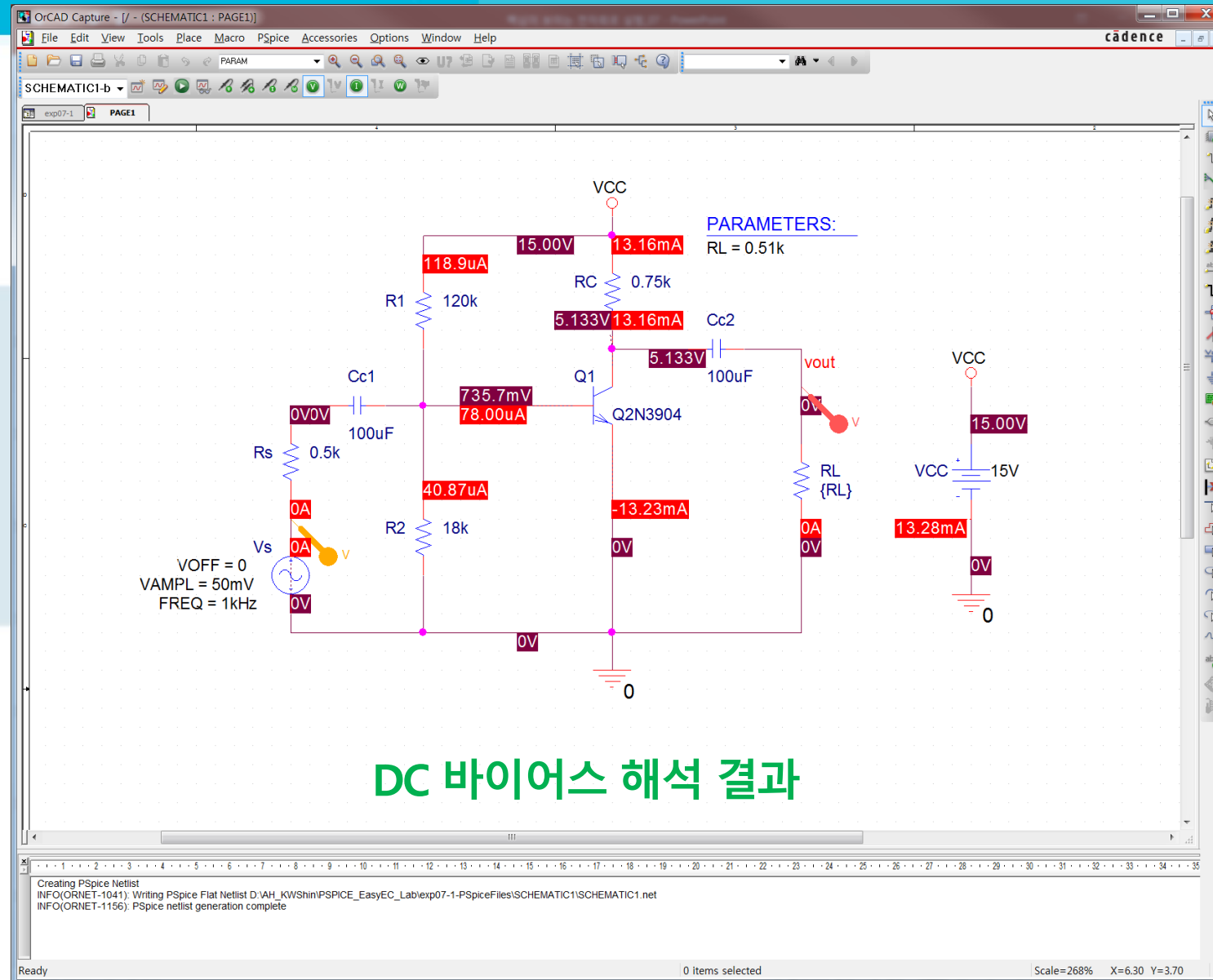
## 4 시뮬레이션 실행

시뮬레이션 결과 창에서 Cursor를 이용해 첨두-첨두값 측정하기



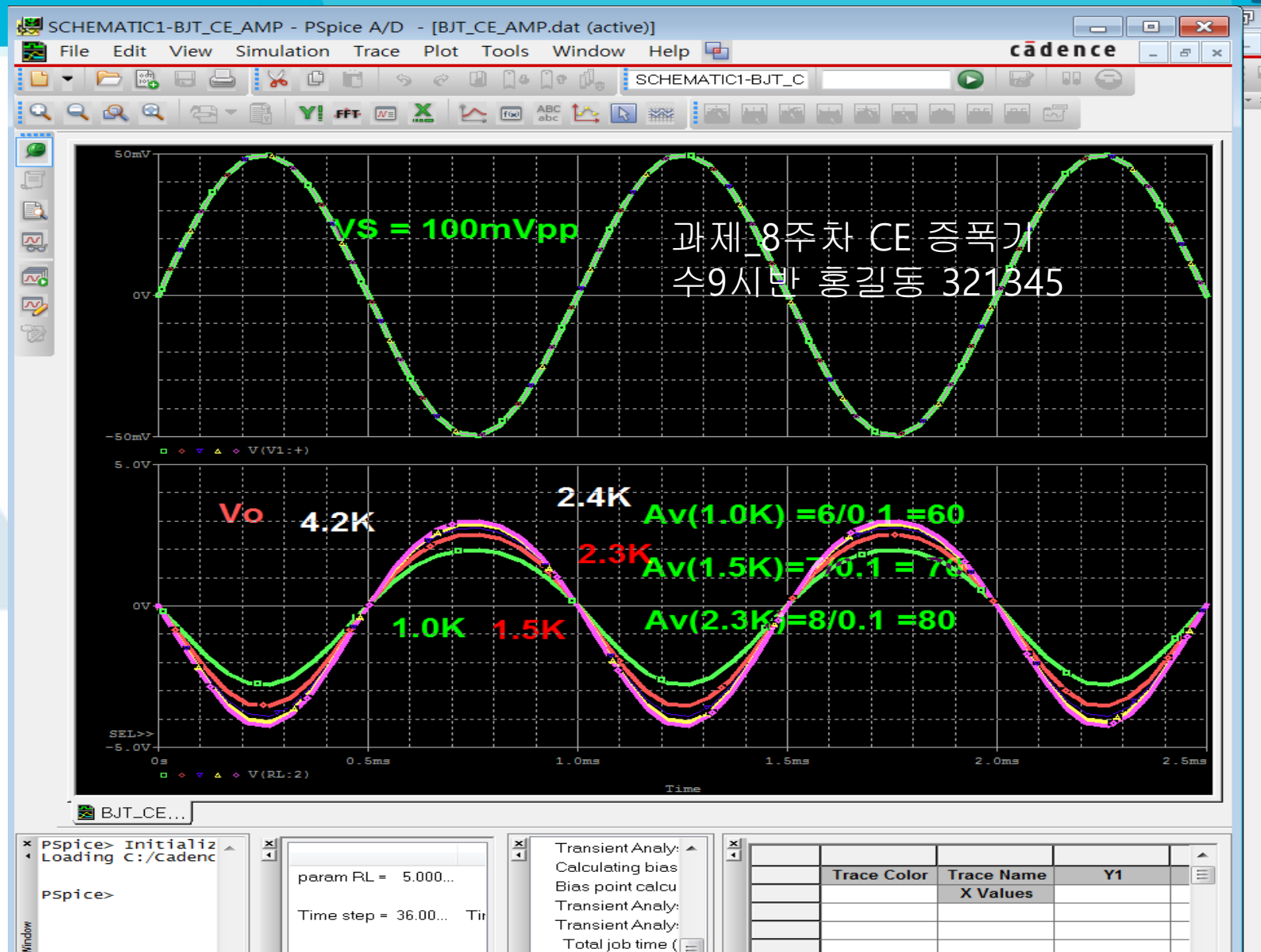
- ① 시뮬레이션 결과 창에서 Cursor를 활성화시킨다.
- ② 측정하고자 하는 파형을 선택한다.
- ③ Cursor Peak 아이콘을 클릭하면, 신호의 최댓값 위치로 Cursor가 이동한다.
- ④ Mark Label 아이콘을 클릭하면, Cursor가 위치한 곳의 첨두값이 표시된다.
- ⑤ Cursor Trough 아이콘을 클릭하면, 신호의 최솟값 위치로 Cursor가 이동한다.
- ⑥ Mark Label 아이콘을 클릭하면, Cursor가 위치한 곳의 첨두값이 표시된다.

# PSPICE 시뮬레이션하기 – 시뮬레이션 결과



# PSPICE 시뮬레이션하기 - 시뮬레이션 결과 제출 바랍니다.

과제\_8주차 결과 제출



## 시뮬레이션 7-2 | PNP형 BJT 공통이미터 증폭기 해석하기

예비 보고서 ▶ [표 7-2], [그림 7-7] 작성

### 1 회로도 입력

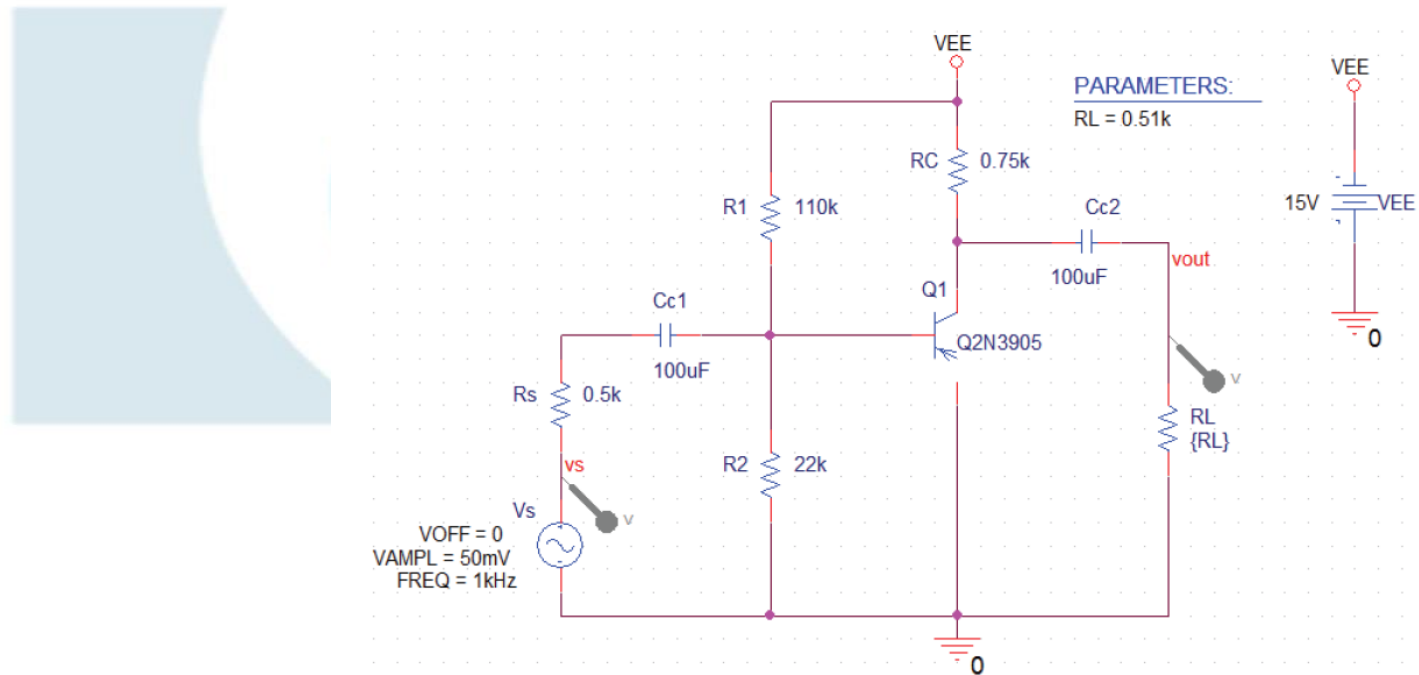


그림 7-3 PNP형 BJT 공통이미터 증폭기의 시뮬레이션



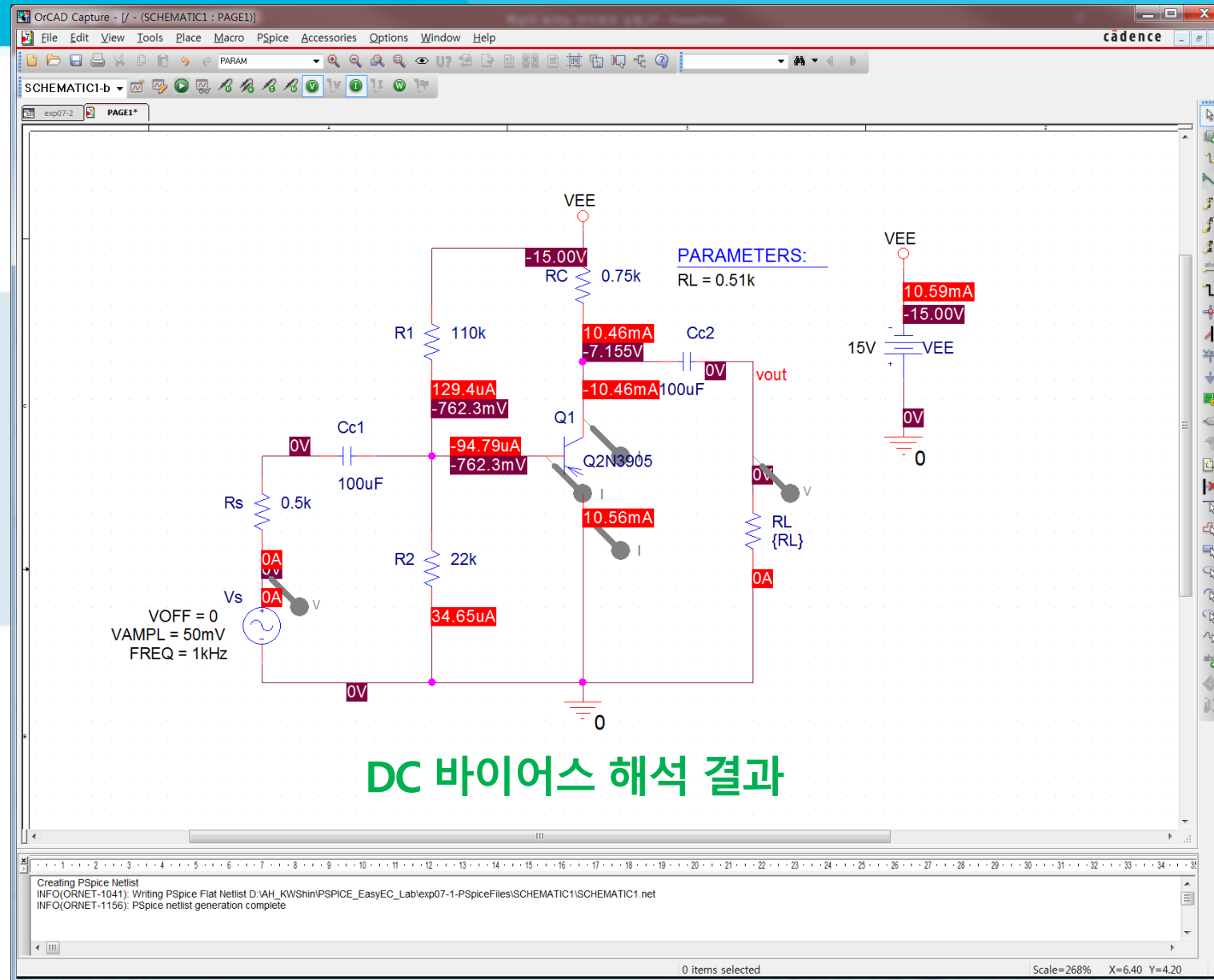
2 DC 바이어스 해석

3 시뮬레이션 설정

4 시뮬레이션 실행



# PSPICE 시뮬레이션하기 - 시뮬레이션 결과



# PSPICE 시뮬레이션하기 - 시뮬레이션 결과

