

## STEP 02

# PSPICE 시뮬레이션하기

## 시뮬레이션 9-1 | N-채널 MOSFET의 $I_D - V_{DS}$ 특성 해석하기

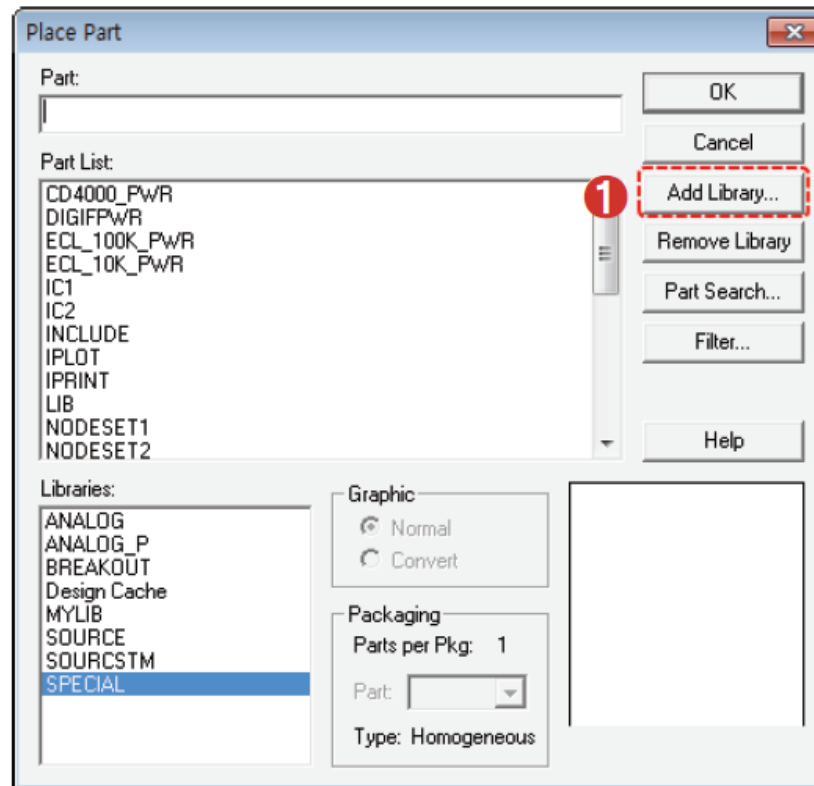
예비 보고서 ▶ [표 9-2], [그림 9-10] 작성

### 1 회로도 입력

#### 회로도 편집기에서 라이브러리 추가 및 MOSFET 삽입하기

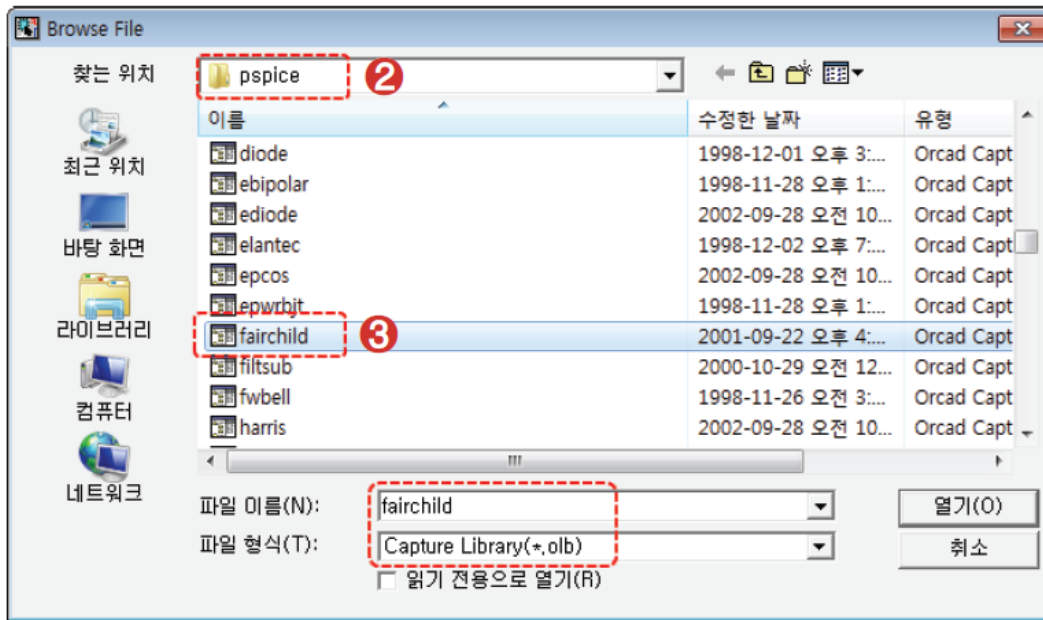


- ① 회로도 편집기 메뉴에서 Place의 Part를 실행하면 Place Part 창이 나타난다.
- ② Place Part 창에서 Add Library 버튼을 클릭한다.
- ③ PSPICE 폴더에서 Fairchild 라이브러리를 선택하고, 열기 버튼을 클릭한다.
- ④ Place Part 창의 Libraries에서 Fairchild를 지정한다.
- ⑤ Part List에서 2N7000 N-채널 MOSFET를 선택하여 회로도에 삽입한다.

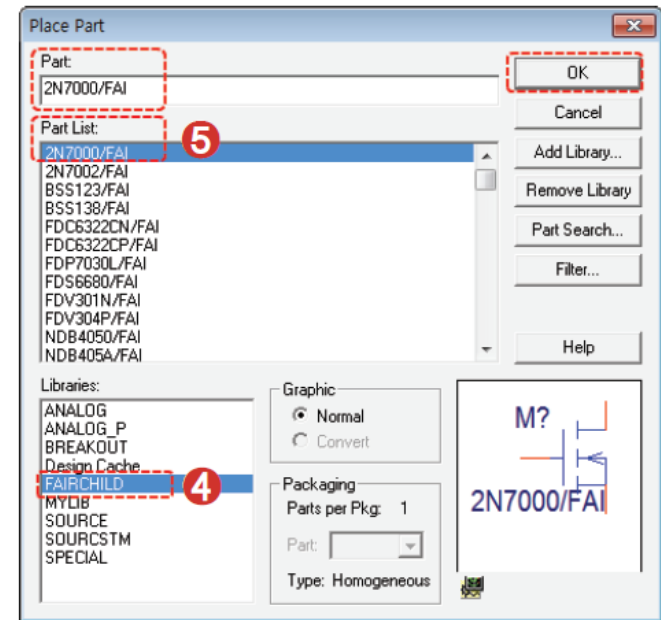


(b) Place Part 창에서 Add Library 실행

2N7000FA 부품이 없는 경우 MbreakN3 사용하시기 바랍니다.



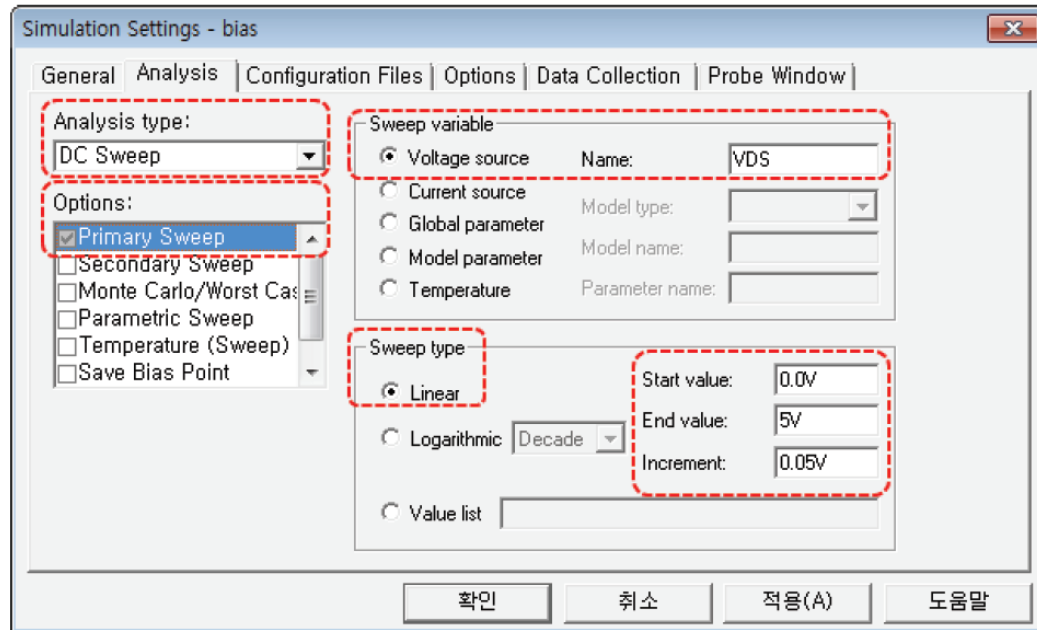
(c) Fairchild Library 추가



(d) 2N7000 소자 삽입

2N7000FA 부품이 없는 경우 MbreakN3 사용하시기 바랍니다.

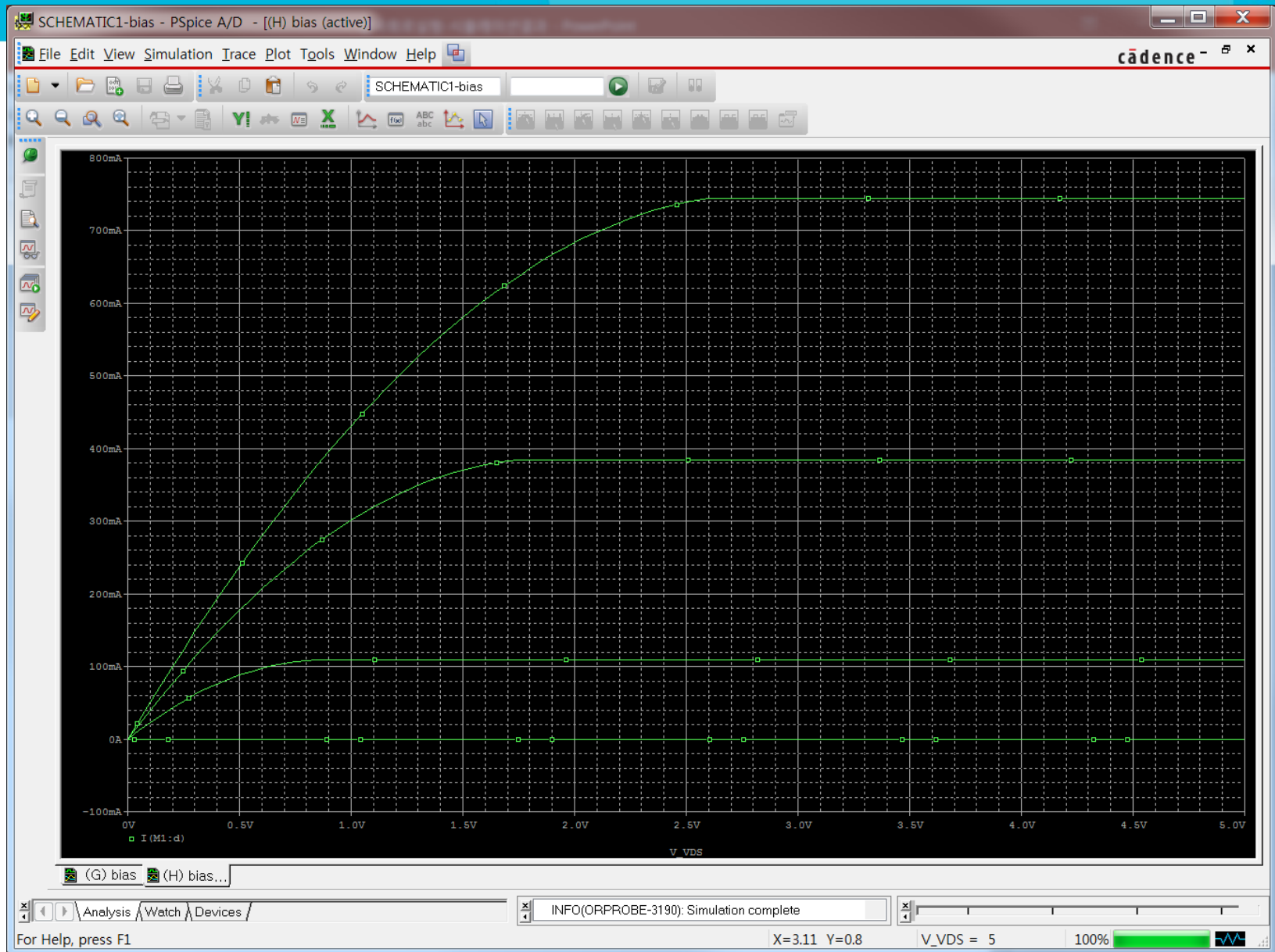
## 2 시뮬레이션 설정



(e) 시뮬레이션 설정(Primary Sweep)

## 3 시뮬레이션 실행

# PSPICE 시뮬레이션하기 – 시뮬레이션 결과 ( $I_D - V_{DS}$ 특성)



# PSPICE 시뮬레이션하기 – 시뮬레이션 결과 ( $I_D - V_{GS}$ 특성)

