

# 회로망해석

- project : pspice -

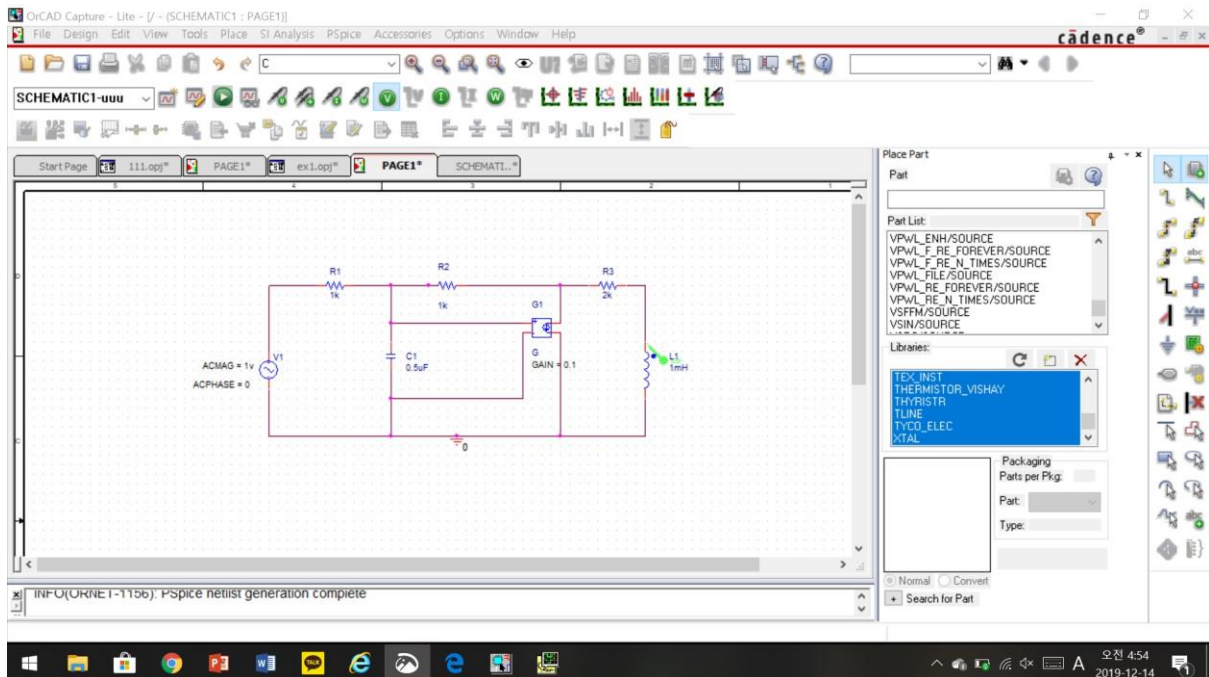
전자정보공학부 전자전공

회로망해석 홍순기교수님 목금반

20180474 남아리

배정된 소자 값: 7번 ( $R1 = 1000\ \Omega$ ,  $R2 = 1000\ \Omega$ ,  $R3 = 2000\ \Omega$ ,  $k=0.1$ ,  $C = 0.5\mu F$ ,  $V_s=1\angle 0$ ,  $L=1mH$ )

## 1. 피스파이스로 설계한 회로



## 2. Bode Plot (Phase)



### 3. Bode Plot (Magnitude)



### 4. 회로에 대한 설명 및 역할

- 수동필터를 설계하였습니다. 원하는 주파수는 통과시키고 다른 주파수는 제거하거나 낮추도록 설계된 회로입니다.
- 주파수 응답(회로의 역할)은 Low Pass filter 입니다. I의 bode plot을 보면 low frequency는 통과시키다가 약 7KHz가 되었을 때부터 점차 감소하는 모습을 볼 수 있습니다.