

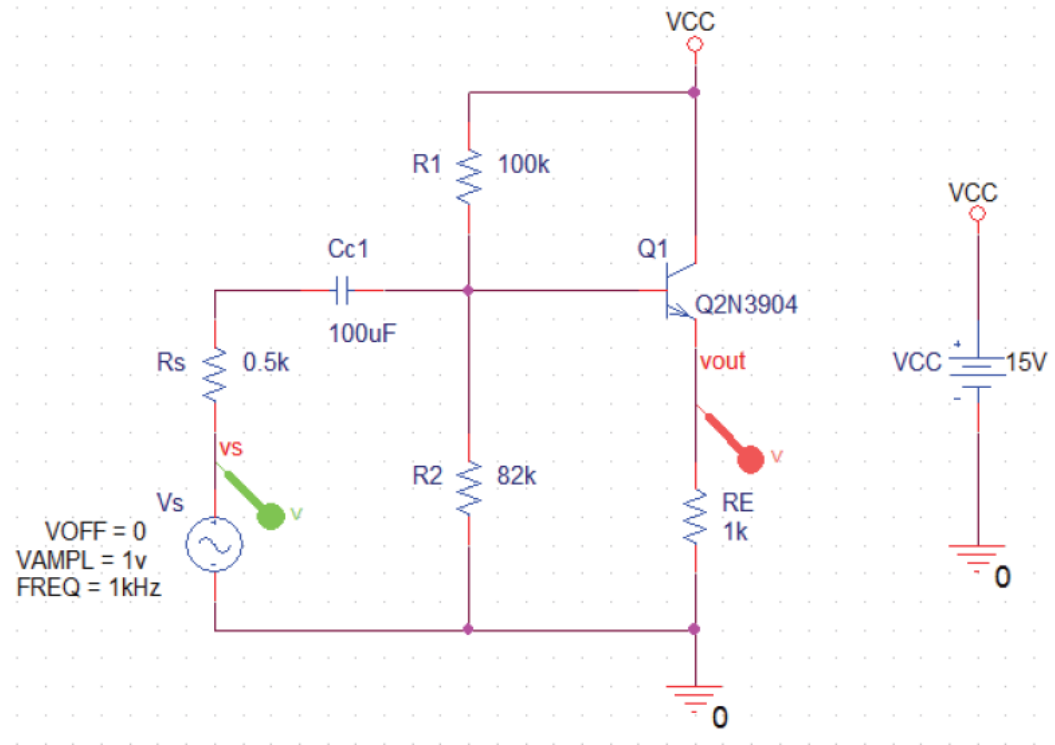
STEP 02

PSPICE 시뮬레이션하기

시뮬레이션 8-1 | NPN형 BJT 공통컬렉터 증폭기 해석하기

예비 보고서 ▶ [표 8-1], [그림 8-6] 작성

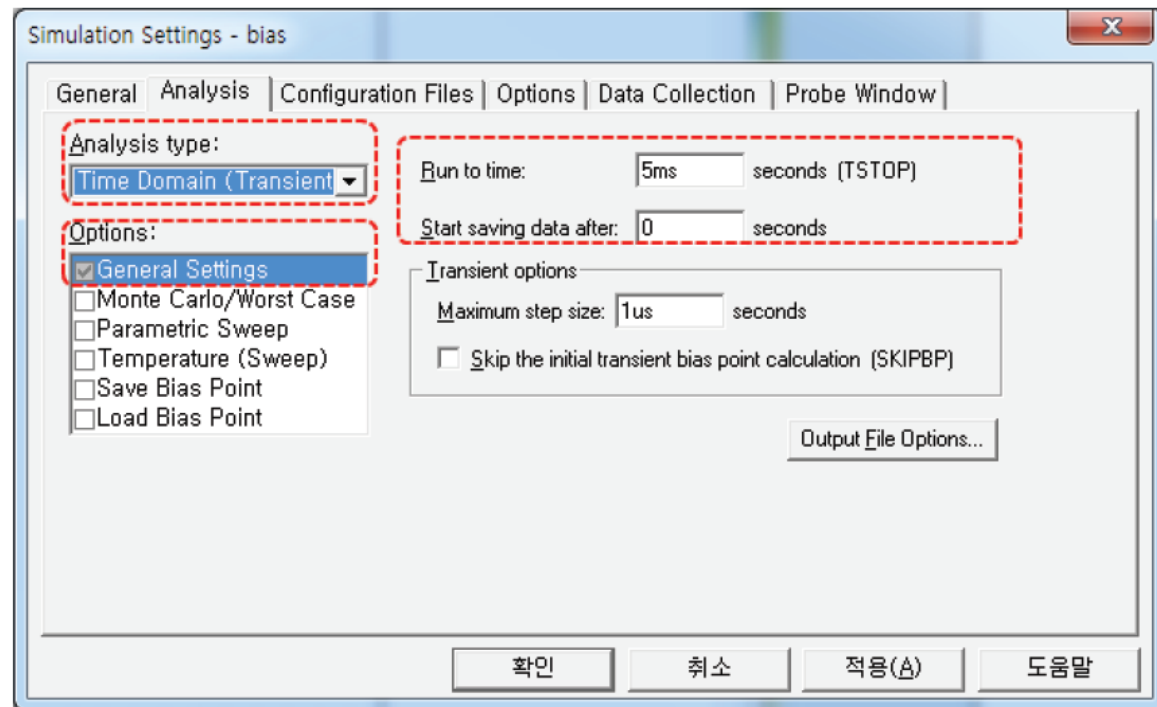
1 회로도 입력



(a) 시뮬레이션 회로

2 DC 바이어스 해석

3 시뮬레이션 설정

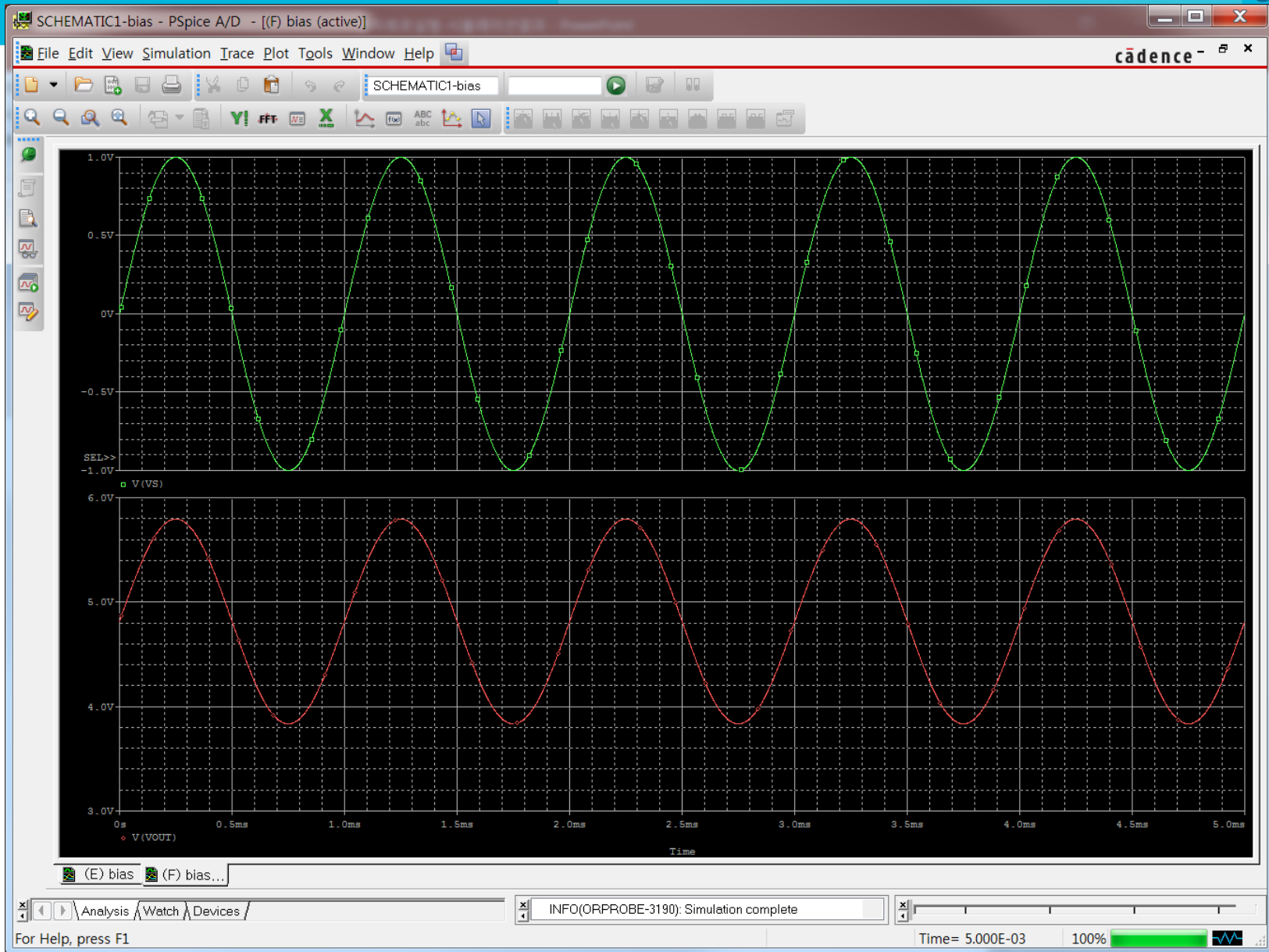


(b) 시뮬레이션 설정(Transient 해석)

그림 8-2 NPN형 BJT 공통컬렉터 증폭기 회로의 시뮬레이션

4 시뮬레이션 실행

PSPICE 시뮬레이션하기 - 시뮬레이션 결과



시뮬레이션 8-2 | PNP형 BJT 공통컬렉터 증폭기 해석하기

예비 보고서 ▶ [표 8-2], [그림 8-7] 작성

1 회로도 입력

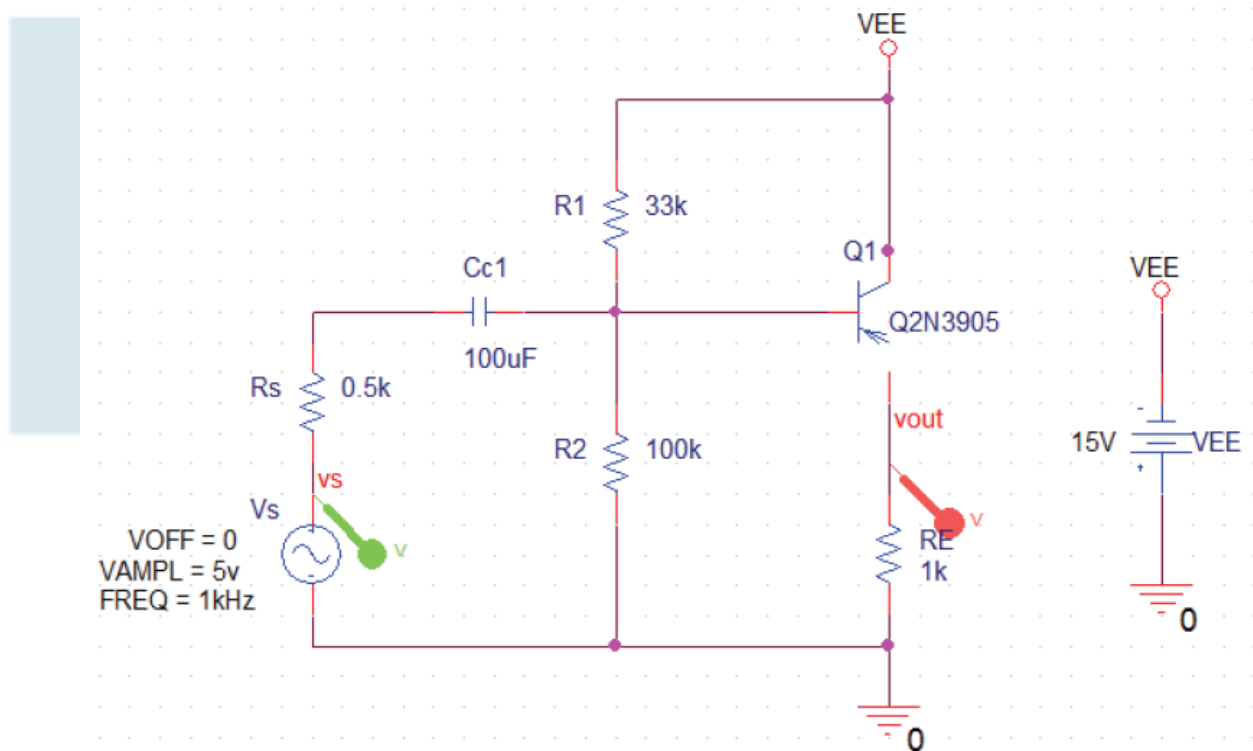


그림 8-3 PNP형 BJT 공통컬렉터 증폭기 회로의 시뮬레이션

2 DC 바이어스 해석

3 시뮬레이션 설정

4 시뮬레이션 실행

PSPICE 시뮬레이션하기 - 시뮬레이션 결과

