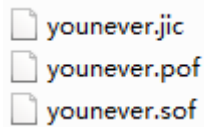


younever_v1.2 下载教程（仅用于测试）

1、编译好的程序会生成可下载的文件，接下来将生成文件通过 USB-blaster 为 FPGA 编程



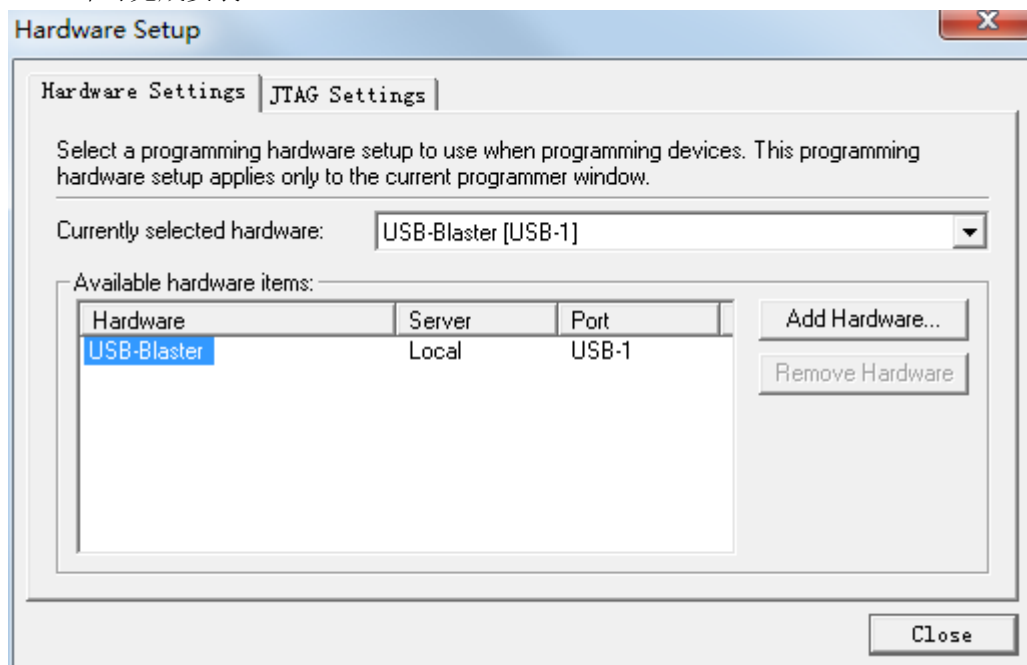
2、打开 quartus ii 9.0 ，看到快捷工具栏：



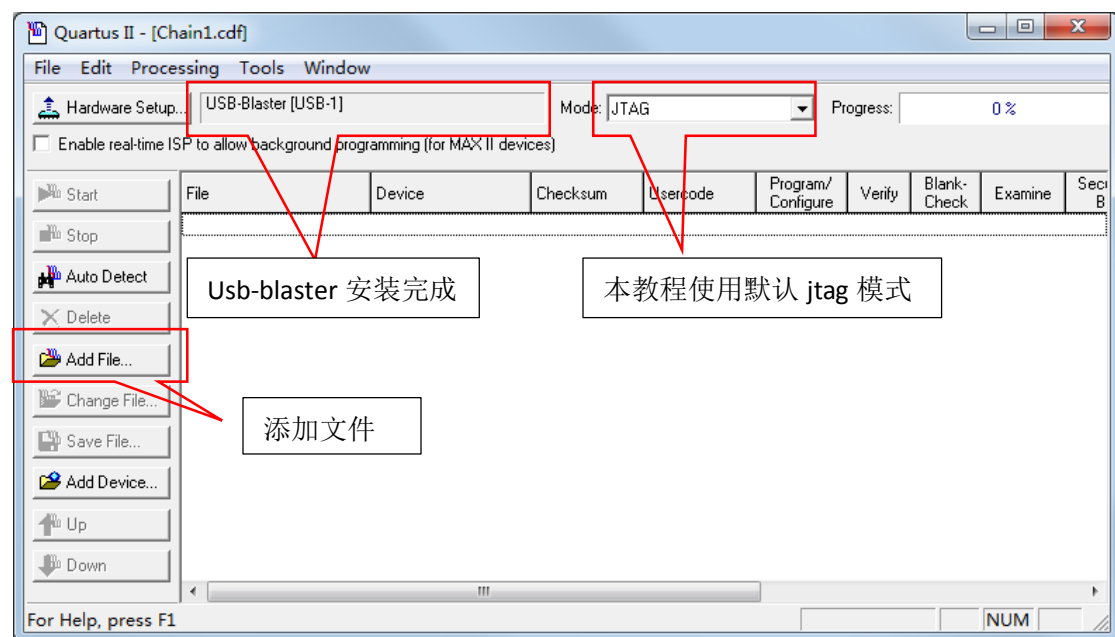
3、按照《USB-blaster 驱动安装教程》安装完 usb-blaster 驱动，点击下载按钮会出现以下窗口：



4、点击进入 hardware setup 之后双击 usb-blaster（或者下拉选项选择对应下载器），点击 close 即可完成安装：



- 5、安装完 usb-blaster 之后添加需要下载程序（当编译完程序再打开程序下载按钮是，该步骤可以忽略，软件自动选择当前工程可下载程序）：



- 6、调试中使用 sof 后缀的文件，直接下载到 FPGA 中，掉电会被自动清除，如果完成作品，需要掉电后重启可以再次看到作品效果，请选择 jic 文件下载指配置芯片中去，上电重新加载进 FPGA（使用说明中会详细介绍），点击 start 按钮，开始编程，当 progress 进度条 100%时，表示下载成功，第一个图为加载了 jic 文件后的，在 configure 打勾，第二个图为加载了 sof 文件的。

