| 설계 제목 | 엘리베이터 운행의 효율적인 알고리즘 분석과 시뮬레이터 및 모니터링 프로그램 개발 | | | | | | | | |
|-------|---|--|--|--|--|--|--|--|--|
| 설계자 | 강재원, 김경민, 이경호 | | | | | | | | |
| 기간 | 2020 년 2 월 6 일 목요일 - 2020 년 2 월 16 일 일요일 (6, 7 주차 결산) | | | | | | | | |
| 장소 | 충무로 스타벅스 | | | | | | | | |
| 논의 내용 | 해당 기간 중 팀원 간 논의한 내용을 정리한다. - 각자의 코드 리뷰 및 어려운 점 공유 @강재원 - Cost comparing algorithm: 시연을 통해 작동 방식 설명 | | | | | | | | |

| | ■ 대기 시간의 선형적 합 vs 지수 함수를 이용한 합 ■ 상황 별로 심리적인 요소를 고려하여 가중한 대기 시간은 구현이 어려움을 인지 | | | | | | | | | |
|-------|---|--|--|--|--|--|--|--|--|--|
| | | | | | | | | | | |
| | ■ 대기 시간의 총합이 적은 것이 모든 이용자의 만족으로 이어지지 않음을 인지 | | | | | | | | | |
| | 지난 주 이후 진행된 사항을 간단히 정리한다. | | | | | | | | | |
| 진행 내용 | - Odd even split algorithm 완료 | | | | | | | | | |
| | - High low split algorithm 완료 | | | | | | | | | |
| | - binary allocation algorithm 완료 | | | | | | | | | |
| | - direction split algorithm 종료 | | | | | | | | | |
| | - Cost comparing algorithm 개발 진행 중 | | | | | | | | | |
| | - 소모전력 동역학적 모델링 | | | | | | | | | |
| 진행 계획 | 다음 주까지 진행할 사항을 간단히 정리한다. | | | | | | | | | |
| | - 2월 26일(8주차 회의) 전까지 각자 맡은 일을 종료 | | | | | | | | | |
| | @강재원 | | | | | | | | | |
| | 1. Cost comparing algorithm 개발완료 | | | | | | | | | |
| | 2. 소모전력 측정 알고리즘 구현 | | | | | | | | | |
| | @김경민 | | | | | | | | | |
| | 1. 새로운 algorithm 구상 및 개발 착수 | | | | | | | | | |
| | 2. PCB 납땜 작업 및 테스트 마무리 작업 | | | | | | | | | |
| | @이경호 | | | | | | | | | |
| | 1. 새로운 algorithm 구상 및 개발 착수 | | | | | | | | | |
| | - 3D 프린터로 예비 버튼부품 출력 후 실제 보드와 호환이 되는지 check | | | | | | | | | |
| | - 테스트를 위한 시뮬레이션 상황 정의 (20.02.19 온라인 회의 통해 진행) | | | | | | | | | |
| 데모 내용 | 해당 기간 중 진행한 내용을 바탕으로 데모가 가능한 사항을 정리한다. | | | | | | | | | |
| | _ | | | | | | | | | |

Gant Chart

| 프로젝트 시작일 : 12/30 | 1 주차 | 2 주차 | 3 주차 | 4 주차 | 5 주차 | 6 주차 | 7 주차 | 8 주차 | 9 주차 |
|------------------|------|------|------|------|------|------|------|------|------|
| | 1/6 | 1/13 | 1/20 | 1/27 | 2/3 | 2/10 | 2/17 | 2/24 | 2/29 |
| 현장답사 | | | | | | | | | |
| | | | | | | | | | |
| 자료조사 | | | | | | | | | |
| | | | | | | | | | |
| 보드/펌웨어 조사 | | | | | | | | | |
| | | | | | | | | | |
| PCB 설계 | | | | | | | | | |
| | | | | | | | | | |
| 펌웨어 코딩 | | | | li . | li . | | | | |
| Button Board 모델링 | | | | | | | | | |
| button bound 128 | | | | | l | | | | |
| GUI 구현 | | | | | | | | | |
| | | | | | | | | | |
| 알고리즘 기본 포맷 설계 | | | | li . | li . | | | | |
| | | | | | | | | | |
| 내부 메인 알고리즘 코딩 | | | | | | | | | |
| | | | | | | | | | |
| 알고리즘 평가 및 분석 | | | | | | | | | |
| | | | | | | | | | |
| 최종 시연 및 보고서 작성 | | | | | | | | | |
| | | | | | | | | | |

: 진행계획 : 진행상황