**判断下列说法是否正确，如果错误，简要说明原因。**

1. **世界上第一台通用电子计算机ENIAC诞生于1946年，它用二进制数表示数据和指令。**

错误。ENIAC采用的是十进制数表示

2. **第一代计算机的主要特征是采用了冯.若依曼结构。**

正确

3. **IBM System/360计算机是最早采用总线结构的计算机。**

错误。PDP-8计算机**是最早采用总线结构的计算机。**

4. **在第二代计算机中因逻辑元件和主存储器采用了晶体管，其体积缩小，性能提高了。**

错误。第二代计算机中主存采用的是磁芯存储器。

5. **冯.若依曼提出了计算机的基本组成包括中央处理器、主存储器和输入输出设备。**

错误。冯.若伊曼提出的IAS结构还没有中央处理器的概念。

6. 编写好的程序事先存储在磁盘中，执行时从磁盘逐条指令读取到CPU中**。**

错误。程序执行时是从主存中逐条指令读取到CPU中。

7. **高级程序语言源程序通过ISA转换成计算机硬件可执行的机器语言程序。**

错误。高级语言程序是通过编译程序转换成机器语言程序。

8. **汇编程序是由汇编语言编写的源程序，计算机硬件不能直接执行。**

错误。汇编程序是系统程序，不是指用汇编语言编写的源程序。

9. 使用**计算机的”最终用户”需要掌握至少一门高级程序语言。**

错误。“最终用户”是使用应用程序的人，不是编写应用程序的人。

10. **指标MIPS是指每秒执行多少百万条定点数指令，反映机器对定点数处理的速度。**

正确。

11. **指标MFLOPS是指每秒执行多少百万条浮点数指令，反映机器对浮点数处理的速度。**

错误。**MFLOPS是指每秒处理的浮点数处理的次数，不是指令条数。**

**12. 若计算机A和B的CPI分别为2和3，说明计算机A比计算机B的程序执行速度快。**

**错误。单看CPI不能反映计算机执行速度，还要看时钟周期的长度。**

**13.** IEEE754标准的浮点数表示中, 阶码用移码表示，尾数用补码表示。

**错误。尾数是用原码表示。**

**14. 对于一个2字节数据，在小端方式计算机中该数据的地址就是较小的地址，而在大端方式计算机中是较大的地址。**

错误。无论大端方式还是小端方式，多字节数据的存储地址都是最小的一个地址。

15. 计算机的应用程序员必须熟悉计算机指令集体系结构ISA。

**错误。应用程序员不需要熟悉ISA，只有系统程序员cai 必须熟悉ISA。**

**16.** 在移码表示中，正数的最高为1，负数的最高位为0。

正确。

**17.** 把一个n位长补码的最高位变反就是该数的n位长标准移码。

正确

**18.** 在IEEE754标准的规格化浮点数表示中，尾数M表示的大小范围是1<|M|≤2。

错误。尾数可以取全0，所表示的大小为1，表示范围为1≤|M|<2。

19. 西文的字符数量少，因此显示字库就是ASCII码表。

**错误。所有的文字的显示字库采用的是字模点阵码或轮廓描述码。**

**20.** 系统管理员工作在指令集体系结构ISA层面。

错误。系统管理员是工作在操作系统层面。