

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

**ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 1**

1. Общая характеристика и классификация информационных систем и технических средств ИС.

2. Архитектура 16-разрядных процессоров.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

**ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 2**

1. Способы и инструментальные средства преобразования цифровых сигналов в аналоговые. ЦАП на основе суммирования токов с весовыми резисторами и резисторными матрицами типа R-2R.

2. Устройство и функционирование 16-разрядного процессора.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 3

1. Способы преобразования аналоговых величин в цифровые. Дискретизация и квантование сигналов.

2. Регистры 16-разрядного процессора и система команд.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 4

1. АЦП последовательного счета. Схема и принцип функционирования.

2. Команды работы со строками. Программа пересылки массива.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 5

1. АЦП поразрядным уравниванием и параллельного типов.

2. Команды арифметических и логических операций.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 6

1. Обобщенная структурная схема компьютера, виды архитектур и форматы машинных слов.

2. Способы адресации памяти и устройств ввода/вывода.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 7

1. Архитектура 8-разрядного однокристального микропроцессора.

2. Структура и функционирование 16-разрядной микро-ЭВМ.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 8

1. Функционирование и временные диаграммы 8-разрядного микропроцессора.

2. Защита памяти в процессорах второго и последующих поколений.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

**ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 9**

1. Система команд 8-разрядного микропроцессора. Команды пересылки данных.

2. Работа процессора в защищенном режиме.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

**ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 10**

1. Команды и программирование арифметических и логических операций.

2. Поддержка многозадачности и виртуальной памяти в ЭВМ.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 11

1. Программирование операций ввода/вывода данных. Подключение порта к шине процессора.

2. Архитектура 16-разрядного процессора второго поколения.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 12

1. Устройство и функционирование шинных формирователей и буферных регистров.

2. Особенности архитектуры 32-разрядных процессоров. Страничная организация памяти.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 13

1. Устройство и функционирования контроллера прерываний.

2. Архитектура суперскалярных процессоров типа Pentium.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 14

1. Устройство и функционирование контроллера прямого доступа в память.

2. Архитектуры 64-разрядных процессоров.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 15

1. Подключение клавиатуры к микропроцессору. Программа определения нажатия любой клавиши.

2. Архитектура многоядерных процессоров.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 16

1. Подключение устройств статической индикации к микропроцессору.

2. Обобщенная структурная схема компьютера. Состав и устройство системной платы.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)



Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 17

1. Подключение устройств динамической индикации к микропроцессору.

2. Клавиатура компьютера и ее взаимодействие с процессором.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 127

1. Схема организации памяти компьютера и основные параметры ОЗУ.

2. Видеосистема компьютера. Принцип функционирования ЖК-монитора.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 20

1. Статические ОЗУ с произвольным доступом.

2. Подключение порта вывода данных к шине микропроцессора. Команды косвенной адресации портов.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 20

1. ОЗУ динамического типа, схема и принцип действия.

2. Последовательный интерфейс USB. Общая характеристика, сигналы и форматы данных, виды транзакций.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 21

1. Постоянные и перепрограммируемые запоминающие устройства.

2. Особенности построения классических и импульсных источников питания компьютеров.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 22

1. Архитектура 8-разрядного микропроцессора и его функционирование.

2. Видеосистема компьютера. Принцип функционирования ЖК-монитора.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Учебная дисциплина Технические средства информационных систем

**ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 23**

1. Функционирование и временные диаграммы работы 16-разрядного микропроцессора.

2. Кэш-память и ее организация.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление 09.03.02 Семестр 5  
Изучаемый предмет Технические средства информационных систем

**ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 24**

1. Устройство и функционирование шинных формирователей и буферных регистров.  
Схема подключения порта ввода к шине микропроцессора.

2. Команды арифметических и логических операций.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от « 27 » ноября 2020 г.

Зав.кафедрой Шумейко И.П. Экзаменатор Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)

Севастопольский государственный университет

Направление \_\_\_\_\_ 09.03.02 \_\_\_\_\_ Семестр \_\_\_\_\_ 5 \_\_\_\_\_  
Учебная дисциплина \_\_\_\_\_ **Технические средства информационных систем** \_\_\_\_\_

**ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ №** \_\_\_\_\_ 25 \_\_\_\_\_

1. Устройство и функционирование контроллера прямого доступа в память.

2. Способы адресации памяти и устройств ввода/вывода.

Билет рассмотрен и утвержден на заседании кафедры «Информационные системы»  
протокол № 5 от «27» ноября 2020 г.

Зав.кафедрой \_\_\_\_\_ Шумейко И.П. \_\_\_\_\_ Экзаменатор \_\_\_\_\_ Чернега В.С.  
(подпись) (фамилия, инициалы) (подпись) (фамилия, инициалы)