

先睹为快：迷你CPU项目效果演示

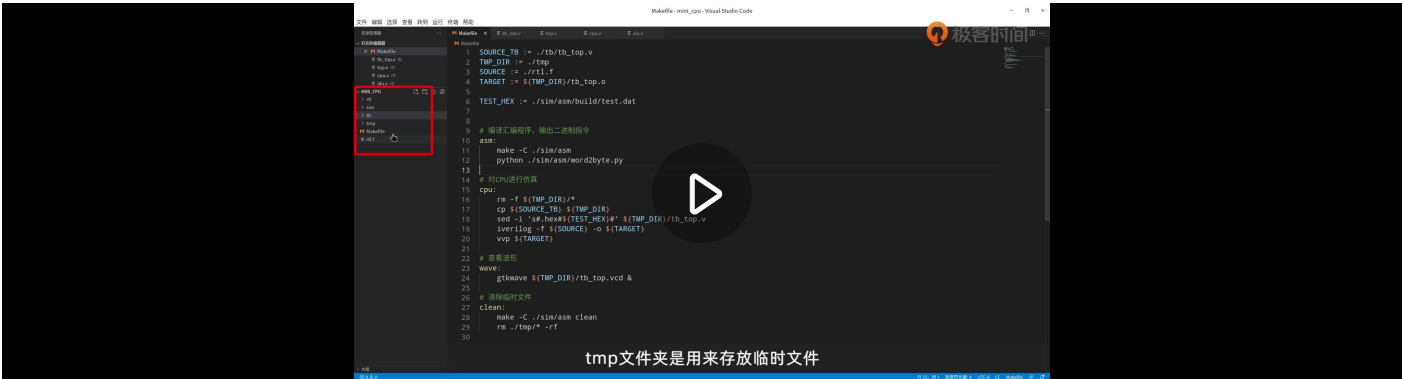
2022-09-29 LMOS 来自北京



《计算机基础实战课》

你好，我是 LMOS。

这个模块里，我们将一起设计一个迷你 RISC-V 处理器。我准备了演示视频，让你先睹为快，看看我们最后做出的迷你 CPU 长什么样子。



看了视频，你有什么感受呢？先别急着动手敲代码，我们接下来会通过九节课的时间，从 Verilog 语言讲起，然后再进行迷你 CPU 的设计和实现。

希望通过这一阶段的学习，为你铺垫一些硬件的基础知识，也给你推开 RISC-V 的一扇窗。一起加油，希望在后面的留言区看到你的身影。

分享给需要的人，Ta购买本课程，你将得 20 元

生成海报并分享

👍 赞 2 💡 提建议

© 版权归极客邦科技所有，未经许可不得传播售卖。页面已增加防盗追踪，如有侵权极客邦将依法追究其法律责任。

上一篇 02 | RISC特性与发展：RISC-V凭什么成为“半导体行业的Linux”？

下一篇 03 | 硬件语言筑基（一）：从硬件语言开启手写CPU之旅

精选留言 (1)

写留言

头像



2022-10-09 来自福建

老师你好，运行make asm后显示make[1]: riscv32-unknown-elf-as: 没有那个文件或目录
什么原因呢

