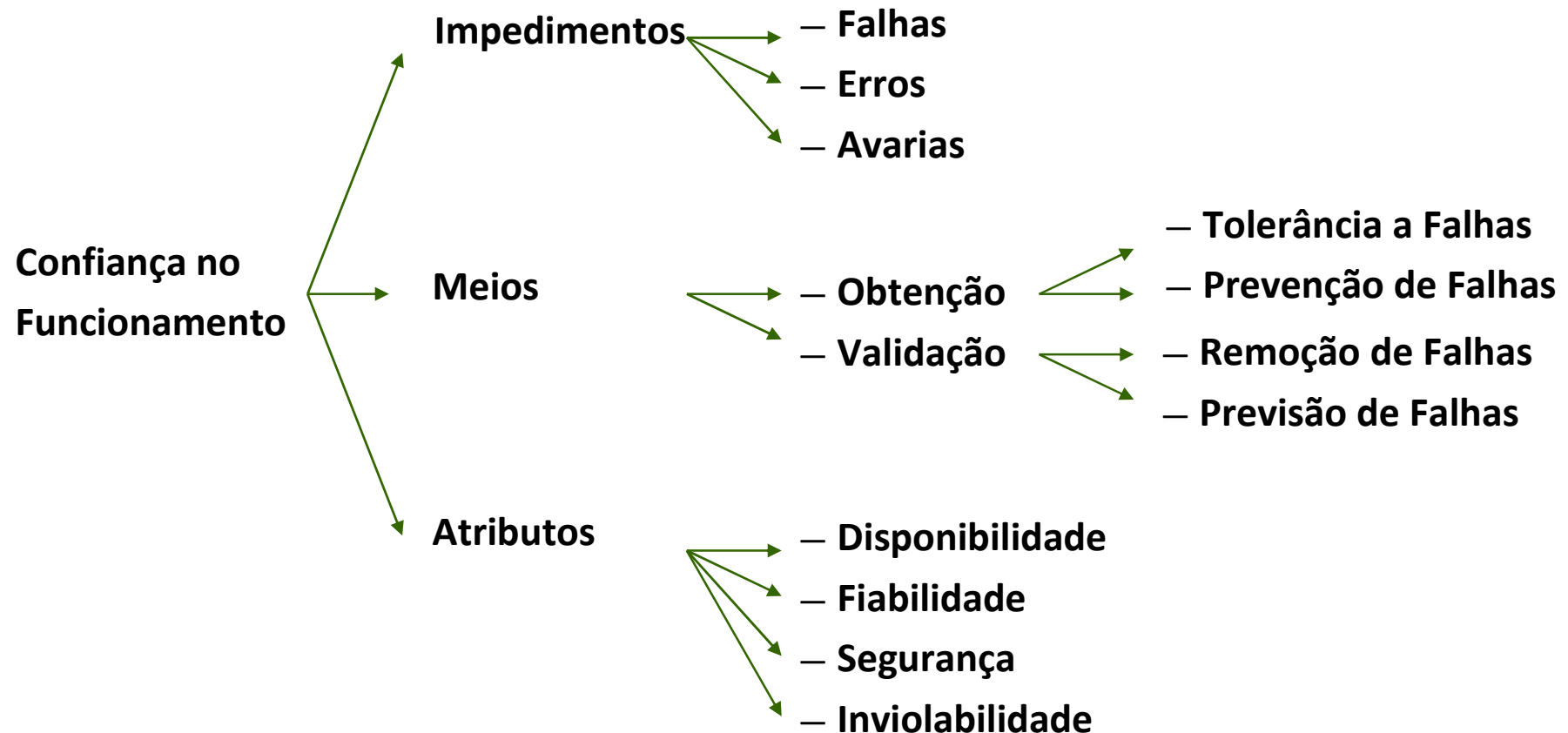


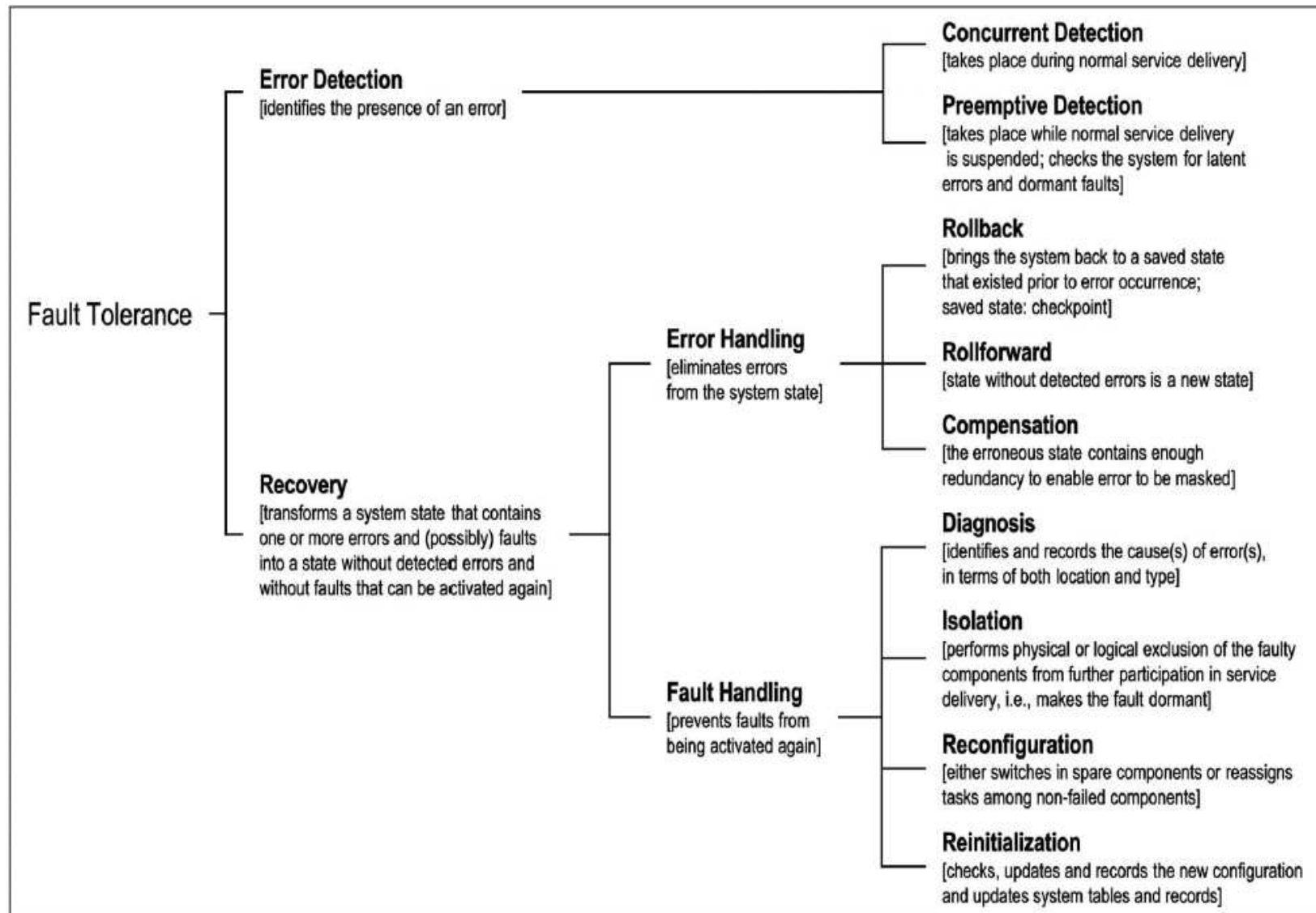
# Tolerância a Falhas

## Introdução



- ❑ Dependência entre os meios para a Obtenção e a Validação da Confiança no Funcionamento:
  - o Prevenção de falhas
  - o Tolerância a falhas
  - o Remoção de falhas
  - o Previsão de falhas

# Tolerância a falhas: visão geral



- ❑ Etapas da tolerância a falhas:
  1. O Processamento de Erros visa eliminar os erros de um sistema computacional, se possível antes da ocorrência de uma avaria
  2. O Tratamento de Falhas destina-se a impedir a reactivação das falhas.

## ❑ Processamento de Erros

### 1. Detecção de erros:

- o permite que o estado erróneo seja identificado como tal
- o Quando se recorre à recuperação de erros, o estado erróneo necessita de ser identificado com sendo erróneo, antes de ser substituído.

### 2. Diagnóstico de erros:

- o permite a avaliação dos danos causados pelo erro detectado, ou por erros propagados antes da detecção

### 3. Recuperação de erros:

- o onde um estado erróneo é substituído por um estado livre de erros (para trás, para a frente, compensação).

## ❑ Recuperação de erros:

### – Recuperação para trás

- o Consiste em fazer o sistema voltar a um estado pelo qual o sistema já passou anteriormente, antes da ocorrência do erro;
- o Envolve a definição de pontos de recuperação, para os quais o estado do processo pode posteriormente ser restaurado.

### – Recuperação para a frente

- o Consiste em procurar um novo estado a partir do qual o sistema possa funcionar (frequentemente em modo degradado).

### – Compensação

- o Onde o estado erróneo contém redundância suficiente para permitir que o serviço(s) prestado a partir de um estado erróneo esteja contudo isento de erros.

## ❑ Tratamento de Falhas

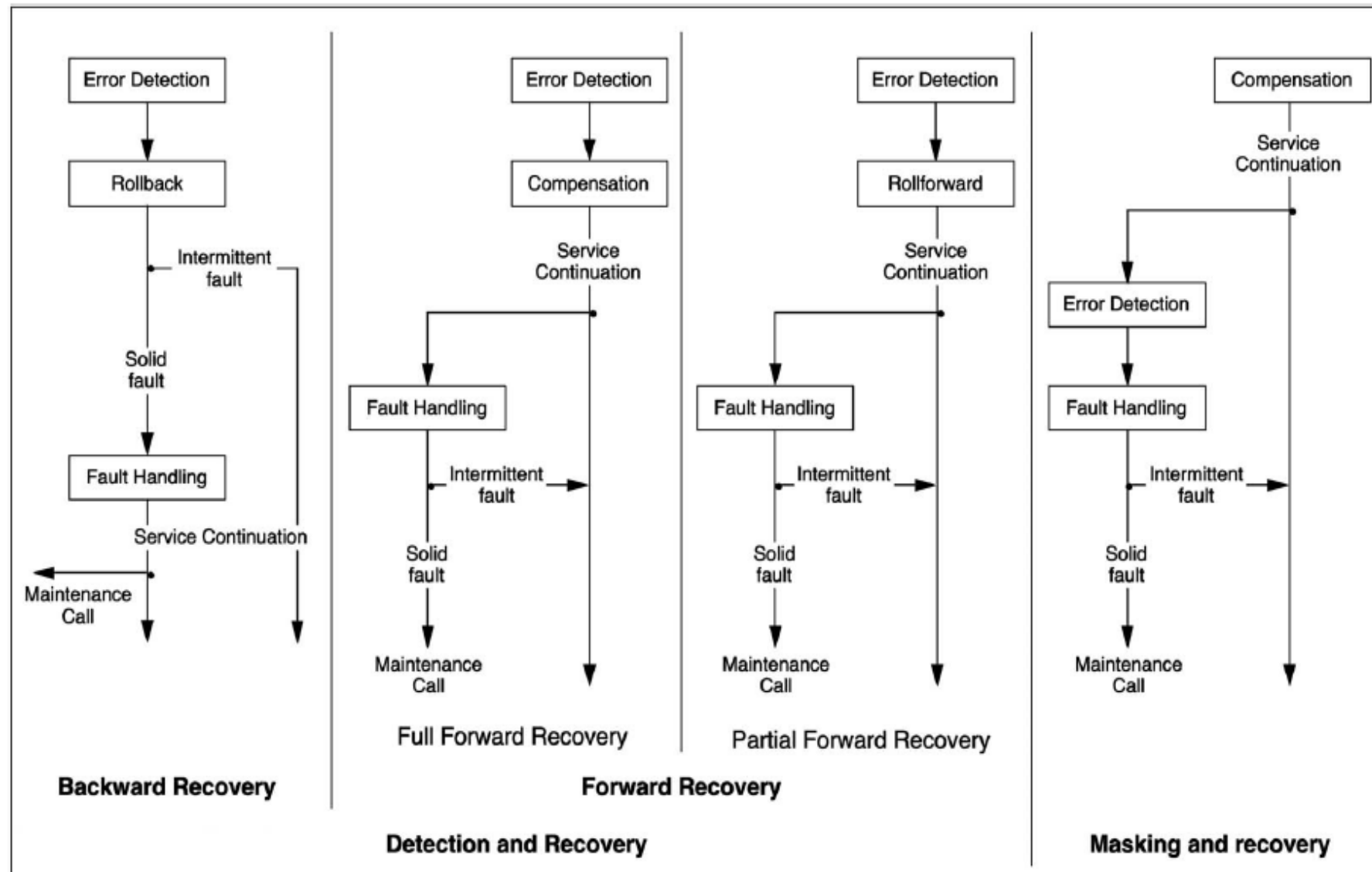
- Primeiro passo  $\Rightarrow$  Diagnóstico das falhas
  - o determinação da causa(s) do erro(s), tanto em termos de localização como em termos de natureza.
- Segundo passo  $\Rightarrow$  Desactivação de falhas
  - o Prevenir que a(s) falha(s) sejam de novo activadas, tornando-a(s) passiva(s).
  - o Por exemplo, removendo o componente considerado como defeituoso de execuções seguintes.



## □ Cobertura da Tolerância a Falhas

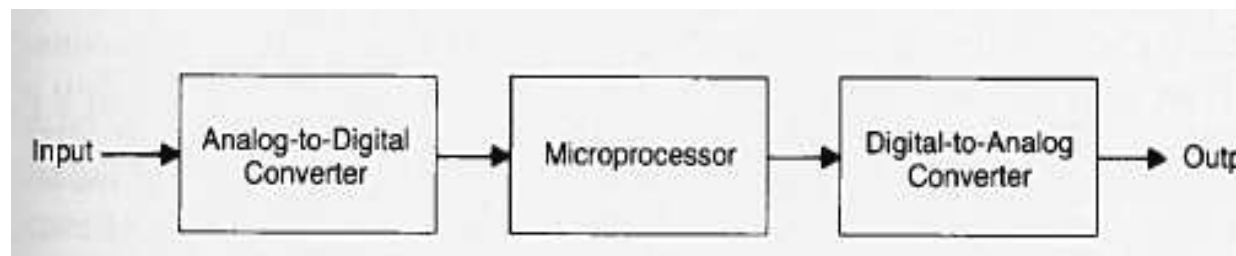
- As classes de falhas que podem ser toleradas dependem das hipóteses de falhas que são consideradas na fase de concepção.
  - o Um exemplo poderá ser considerar a tolerância a falhas físicas e a tolerância a falhas de concepção.
- Esta Cobertura nunca é total devido a:
  - o falhas de concepção afectando os mecanismos de tolerância a falhas no que respeita às hipóteses de falhas efectuadas durante a concepção (falta de cobertura da manipulação de falhas e erros);
  - o hipóteses de falhas que diferem das falhas que realmente acontecem durante a operação do sistema (falta de cobertura dos modos de falha).

# Tolerância a falhas: resumo das técnicas



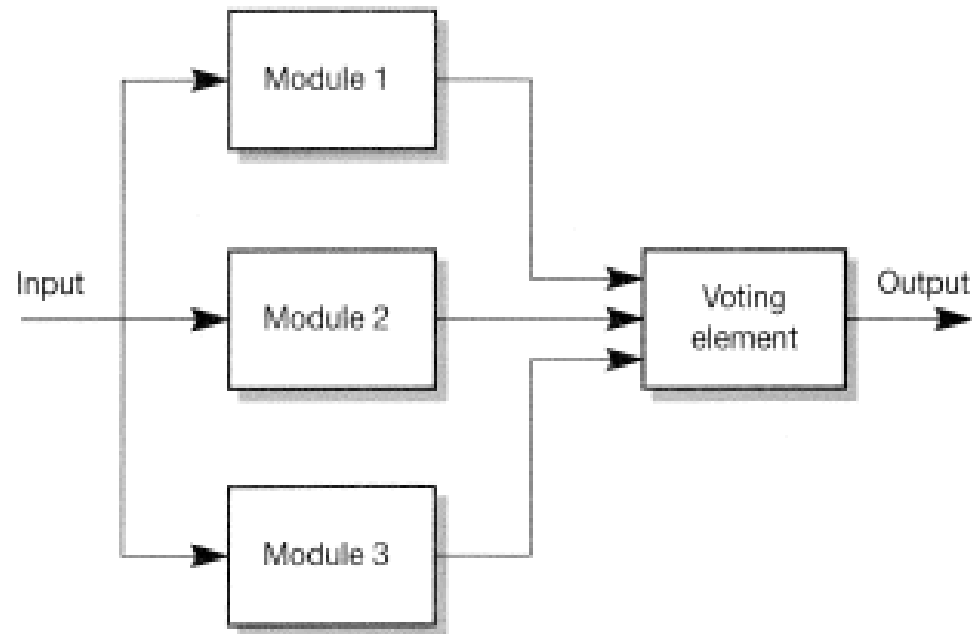
## ❑ Sistema de aquisição de dados

- Teste de *overflow* dos dados adquiridos
- Execução dupla (em instantes diferentes) das tarefas
- Armazenamento de dados (na memória) utilizando um bit extra de paridade



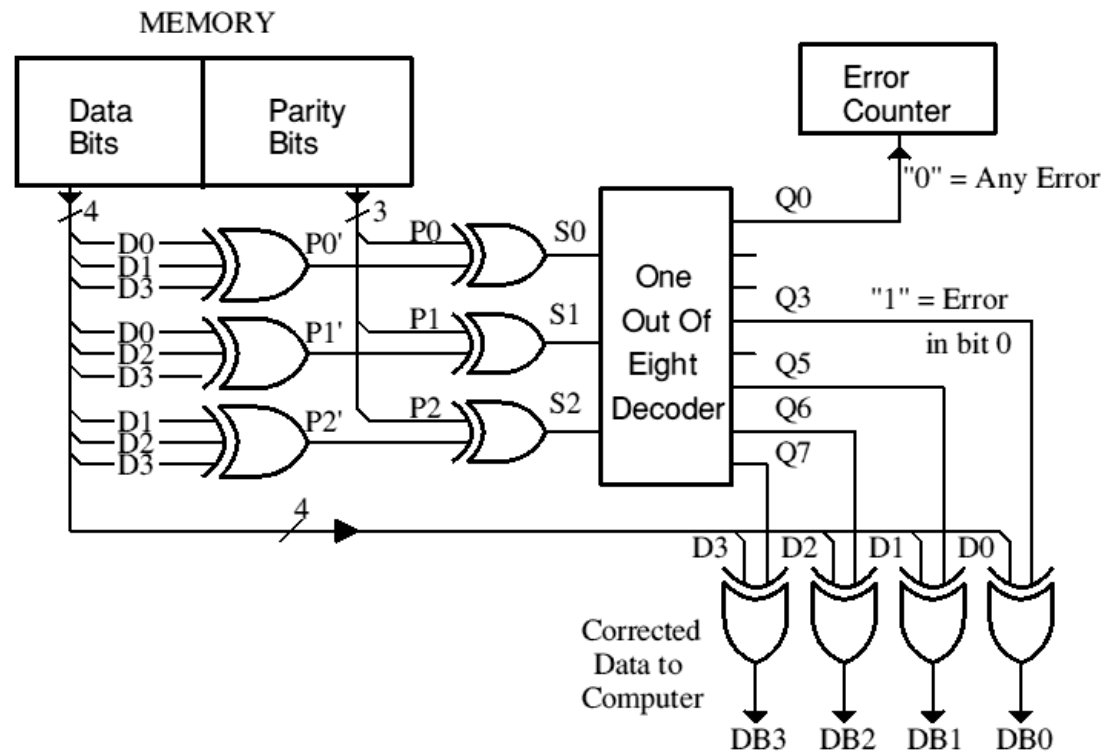
## ❑ Redundância de Hardware

- Utilização de módulos de hardware suplementares;
- Exemplo: Arquitectura TMR (“Triple Modular Redundancy”).



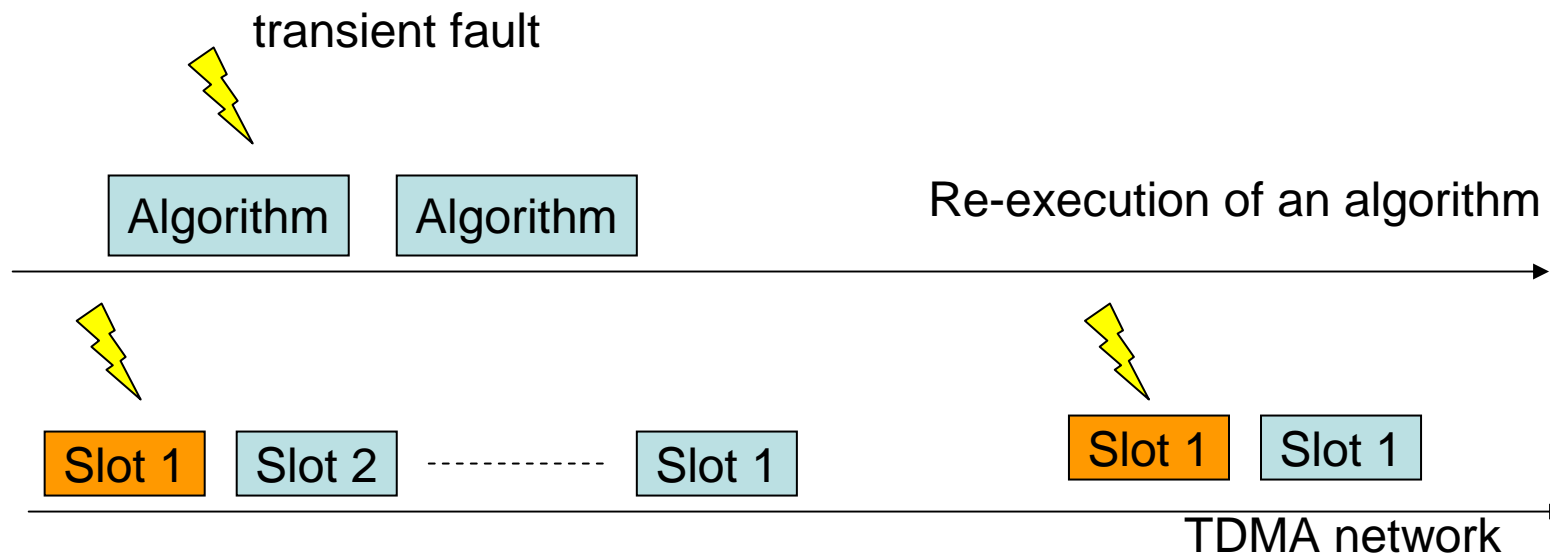
## ❑ Redundância de Informação

- Utilização de informação suplementar, destinada a detectar ou tolerar falhas;
  - o Exemplo, códigos de CRC, bits de paridade, “checksums”.



## □ Redundância Temporal

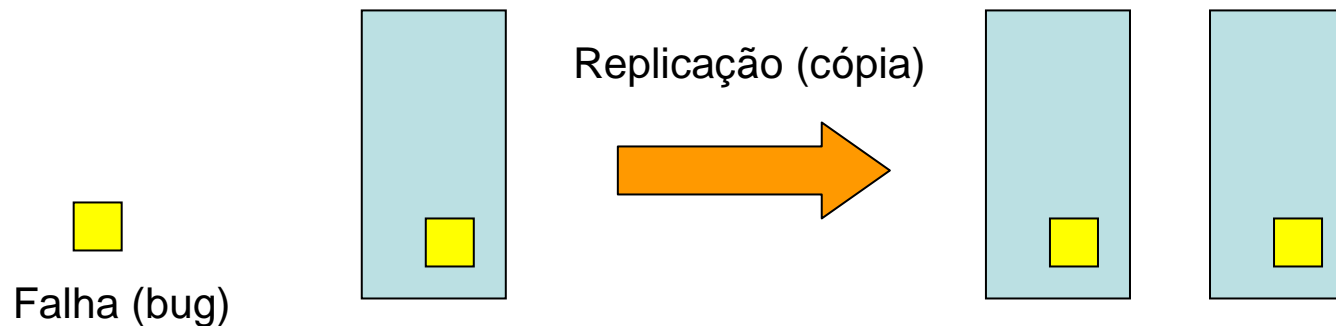
- Utilização de “tempo”, para além do requerido para implementar uma dada função, destinada a detectar ou tolerar falhas;
- Pode ser implementada sob a forma de:
  - o repetição de cálculos e comparação de resultados;
  - o repetição de envio de mensagens e comparação de valores.



## ❑ Redundância de Software

- Utilização de módulos de software suplementares, para além dos que seriam necessários no caso de um funcionamento sem falhas.

## ❑ Replicar o SW nem sempre é uma boa abordagem...



- ❑ Erros de concepção e implementação estão presentes em todas as cópias
- ❑ Solução: diversidade+ redundância

- ❑ “Safety-Critical Computer Systems”, Neil Storey, Addison Wesley, 1996
  - Capítulo 6
- ❑ Documentação de apoio nos conteúdos da disciplina