

# **Homework4 Description**

**2022/10/17**

**Hao Limin**

**[haolimin01@sjtu.edu.cn](mailto:haolimin01@sjtu.edu.cn)**

**Dept of Micro/Nano Electronics  
Shanghai Jiao Tong University**

**Last Update: 2022/10/17**

# Test Bench 0

```
1 TestBench0 for Homework4 - Stamp Example
2 * 2022 EDA course testbench netlist
3
4 R1 1 2 200
5 R2 2 0 100
6
7 .op
8 .end
9
10 *      MNA Matrix
11 *      [ 0.01  0.  -0.01 ]
12 *      [ 0.    0.005 -0.005]
13 *      [-0.01 -0.005  0.015]
14 *
15 *      RHS Vector
16 *      [0.]
17 *      [0.]
18 *      [0.]
19
```

包含 0-th row and col

Test bench 0 仅做测试使用，不需要提交结果

# Test Bench 1, 2, 3, 4

1. 在hw3的基础上完成，即需要有 GUI 和 Parser;
2. 需要给出 **节点名 和 编号** 对应关系; (nodename: id)
3. 提供 Stamp 结果，**不要求解**;
4. DC, AC 仿真时，可以只提供几次 Stamp 后结果;
5. 自己判断结果是否正确，**TA不提供正确结果**;
6. 分数：TB-ckt-1 (4分), TB-ckt-2 (4分), TB-ckt-3 (1分), TB-ckt-4 (1分);
7. 只提交pdf文件 (不需要提交代码)，包含：重要代码截图、GUI截图、节点名和编号对应关系、Stamp结果、遇到的问题以及解决方案，命名格式 中文姓名\_HW4.pdf;
8. Hw4 截止提交时间：2022/10/20 23:59