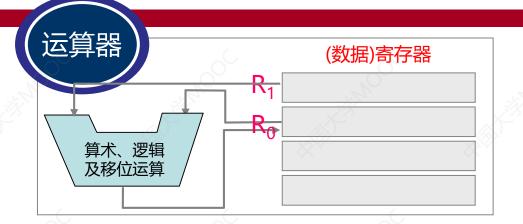
第8讲 机器程序是如何被执行的 ——台典型计算机

战渡臣

哈尔滨工业大学计算学部教学委员会主任 国家教学名师

18686783018, dechen@hit.edu.cn



- □(数据)寄存器
- □算术逻辑部件

 $R_0 = R_1 \theta R_0$

(赋值, R₀既是一个操作数, 又保存运算结果)。 其中θ为算术、逻辑及移位运算符

为什么要如此 设计呢?减少 指令的长度

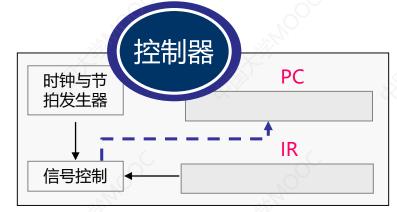
树个操作数都在存储器中:只需给出一个存储单元地址

000011 0000001010



运算器

一台典型的计算机



将要执行哪一个程序,则将该程序的地址送 给PC。否则PC值自动 加1,按顺序执行

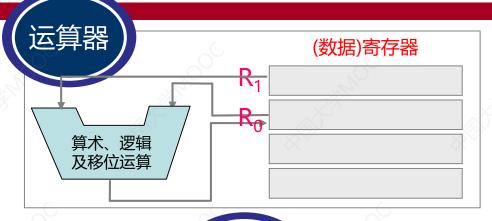
控制器

- □程序计数器PC
- □指令寄存器IR
- □信号控制器—发出控制信号
- □时钟与节拍发生器—控制操作次序

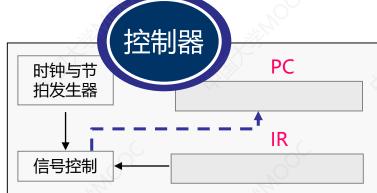
注:

PC:程序计数器---存储下一要执行指令的地址

IR: 指令寄存器---存储当前指令内容

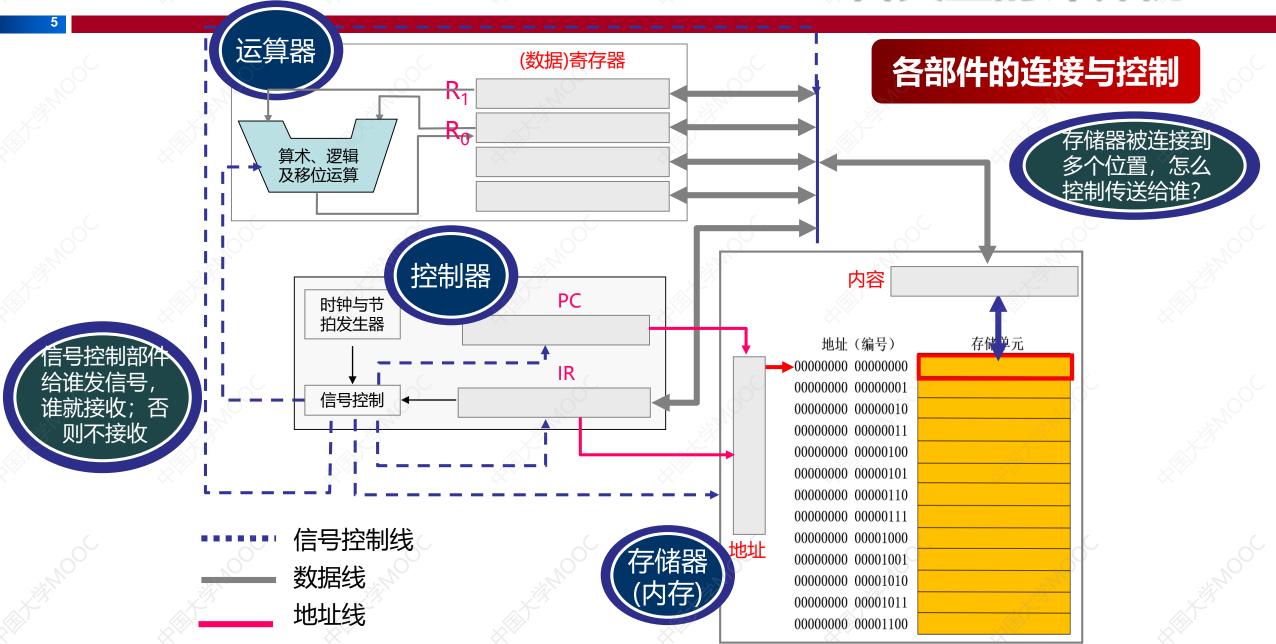


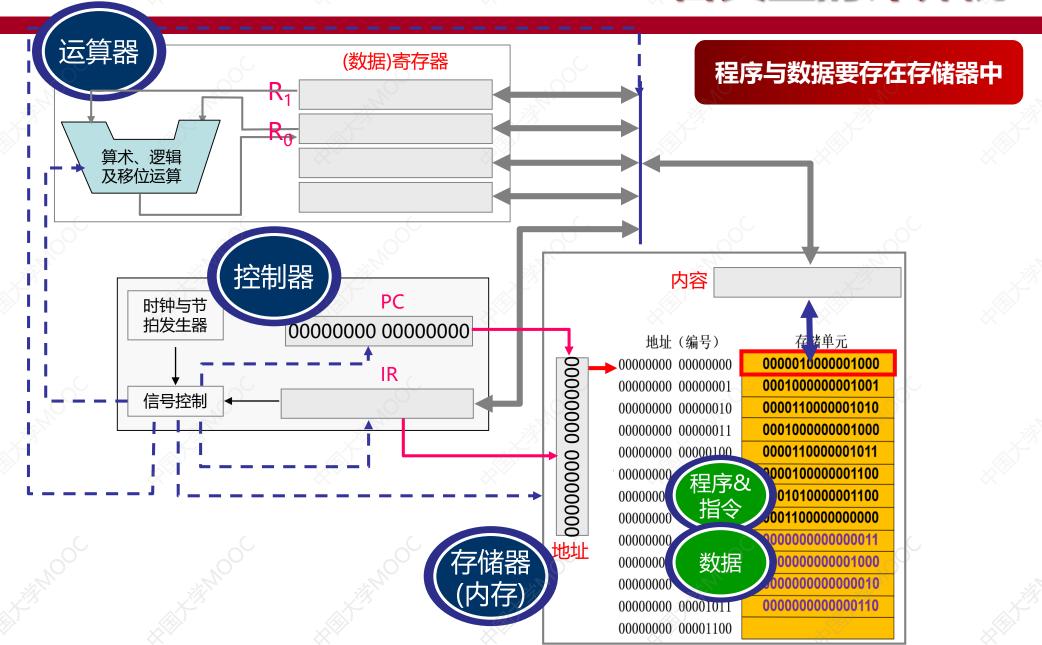
存储器



□存储单元地址 □存储单元内容

一台典型的计算机





节拍信号T₁ (信号灯)

发往部件2的条件

信号 (单双号)

发出者发往部件2的

信号(行驶车辆)

一台典型的计算机

- ◆不同的指令,由一组不同的电信号构成。有些电信号需要按次序完成。
- ◆最小的时间区隔单位--时钟周期。不同的时钟周期状态称为节拍。
- ◆多个节拍构成一个机器周期。一条指令占用一个或多个机器周期。
- ◆同一指令的电信号在时钟与节拍的控制下按次序产生与传输。

成功发往部

件2的信号

时钟周期、

节拍与

机器周期

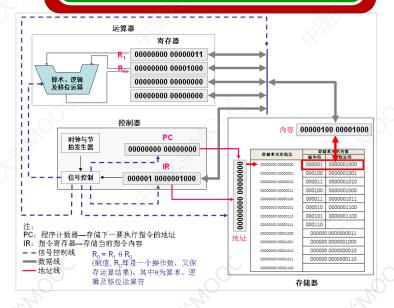
(行驶车辆)

&

时钟周期 CLK 发送指令 发送指令 地址给存 地址给存 储器(下 取出存储 取出存储 器中指令 器中指令 给控制器: 给控制器 控制器解 控制器解 T_2 -析指令码 析指令码 指令码控 制相关动 指令码控 制相关对 作执行 $T_1 \quad T_2 \quad T_3$ 机器周期

指令执行

指令执行的信号化--即在节拍 控制下有序地发出各种电信号



问: 机器的 "主频" 指的是什么?

一台典型的计算机

计算机各部件内部的简单构成关系

运算器

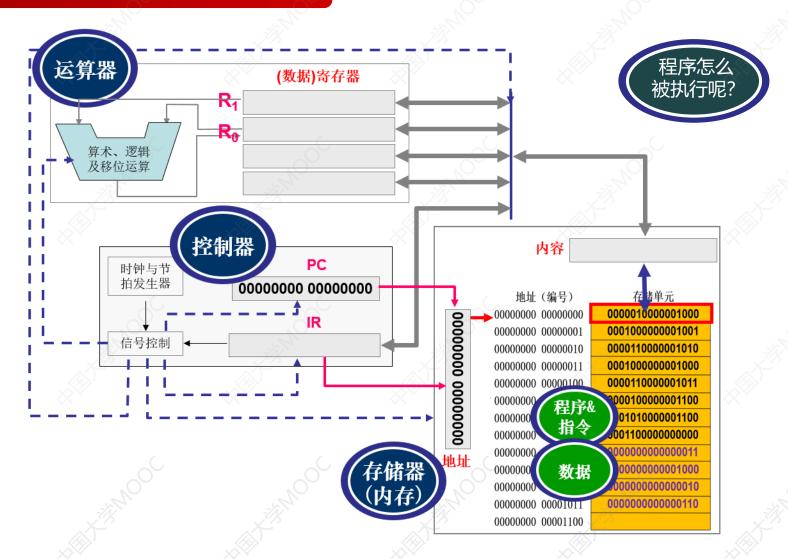
- □寄存器
- □算术逻辑部件

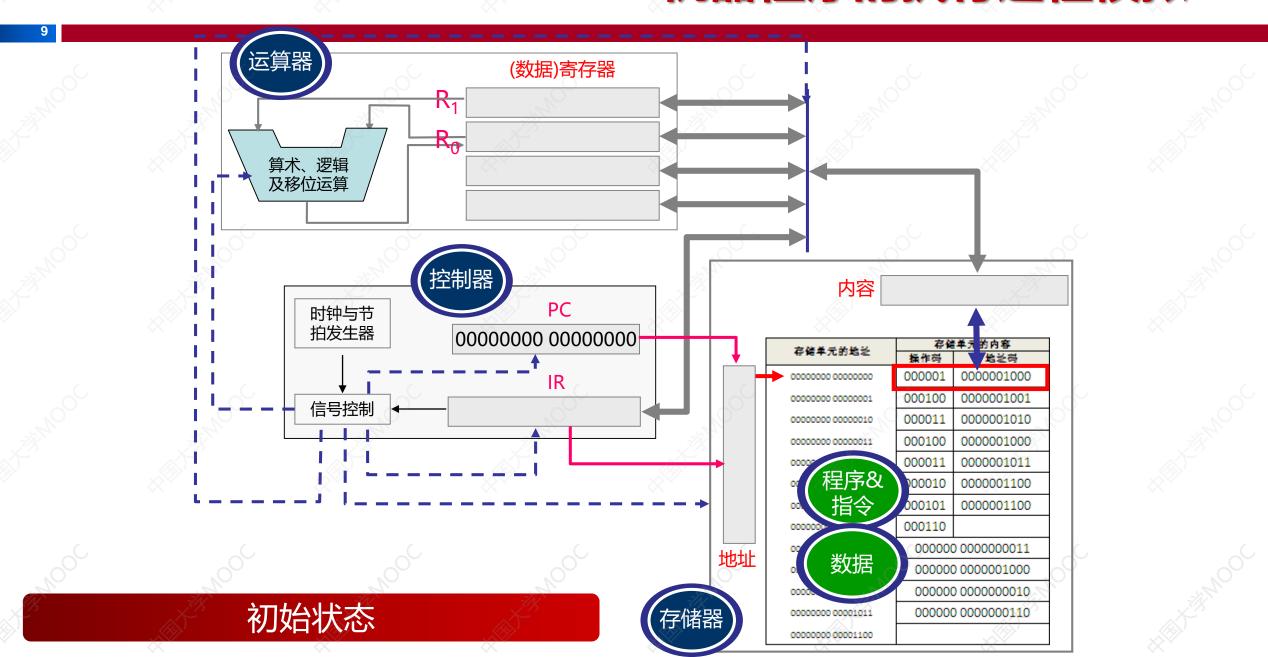
控制器

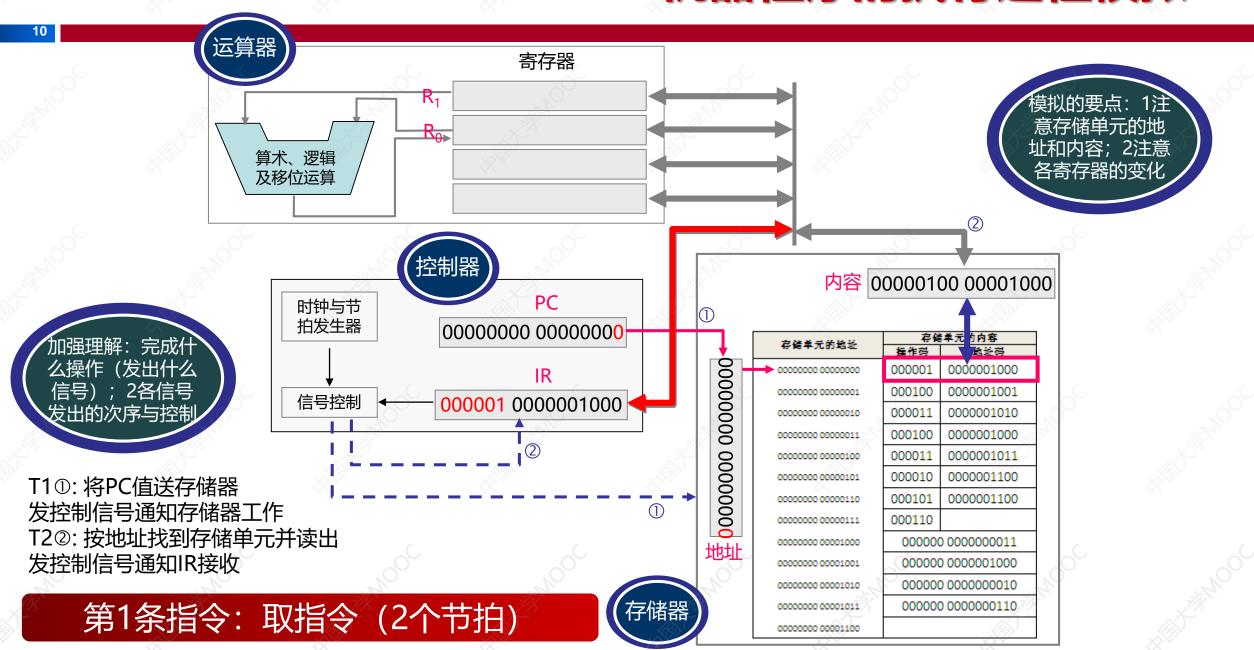
- □程序计数器PC
- □指令寄存器
- □信号控制器
- □时钟与节拍发生器

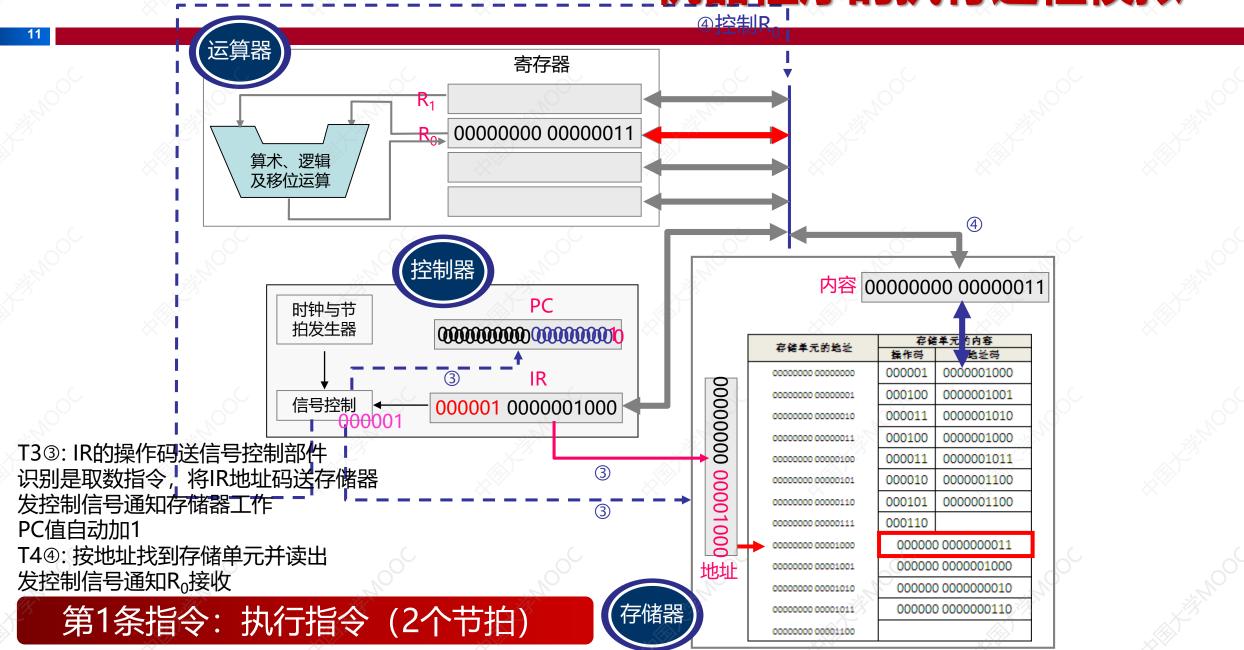
存储器

- □存储单元地址
- □存储单元内容

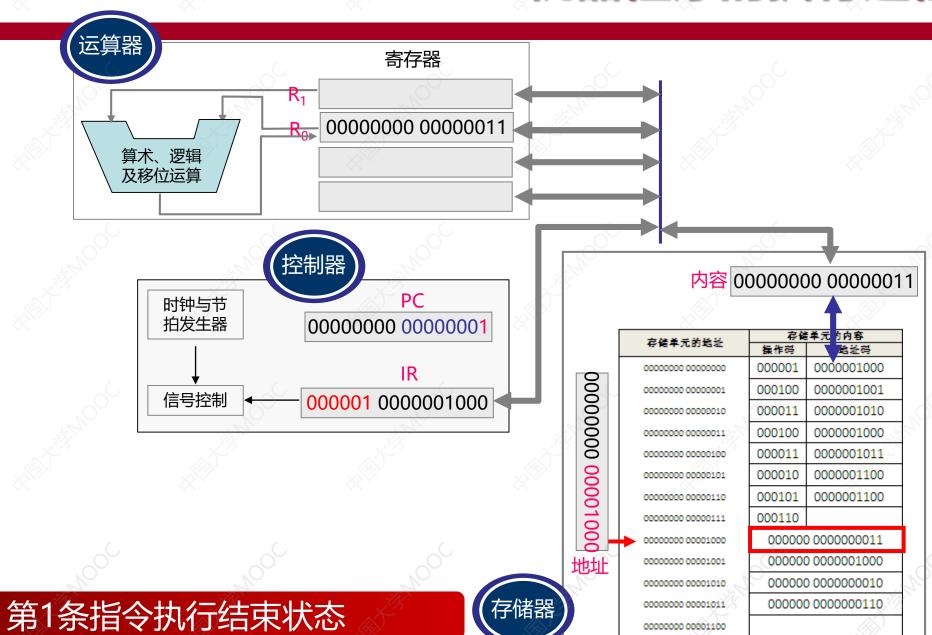


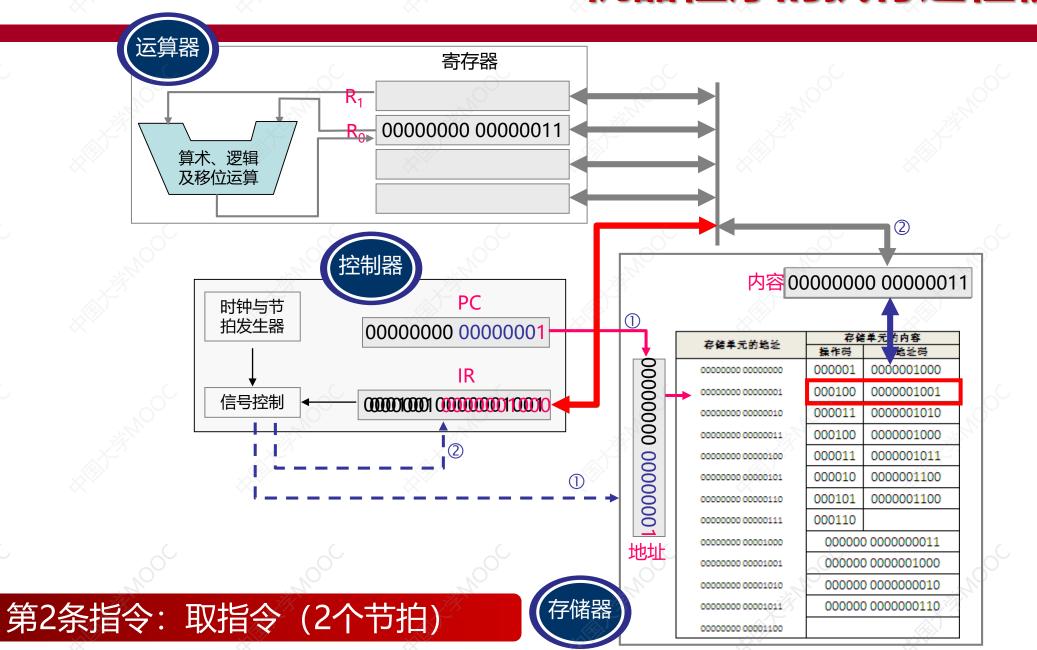


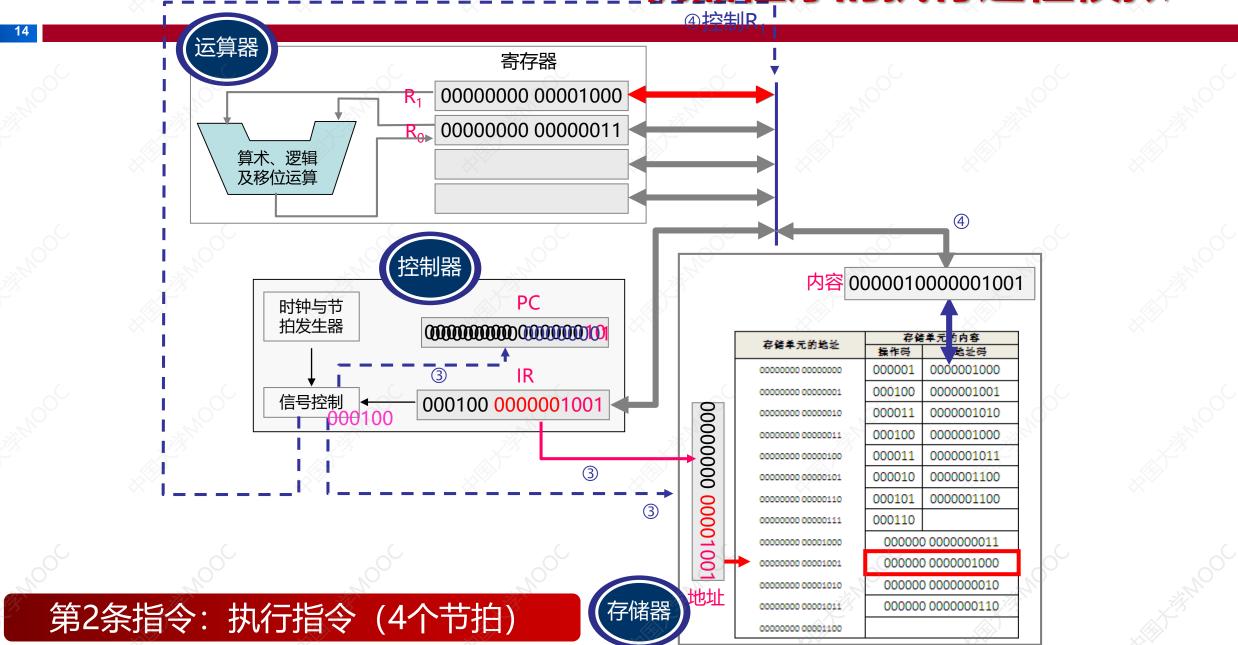


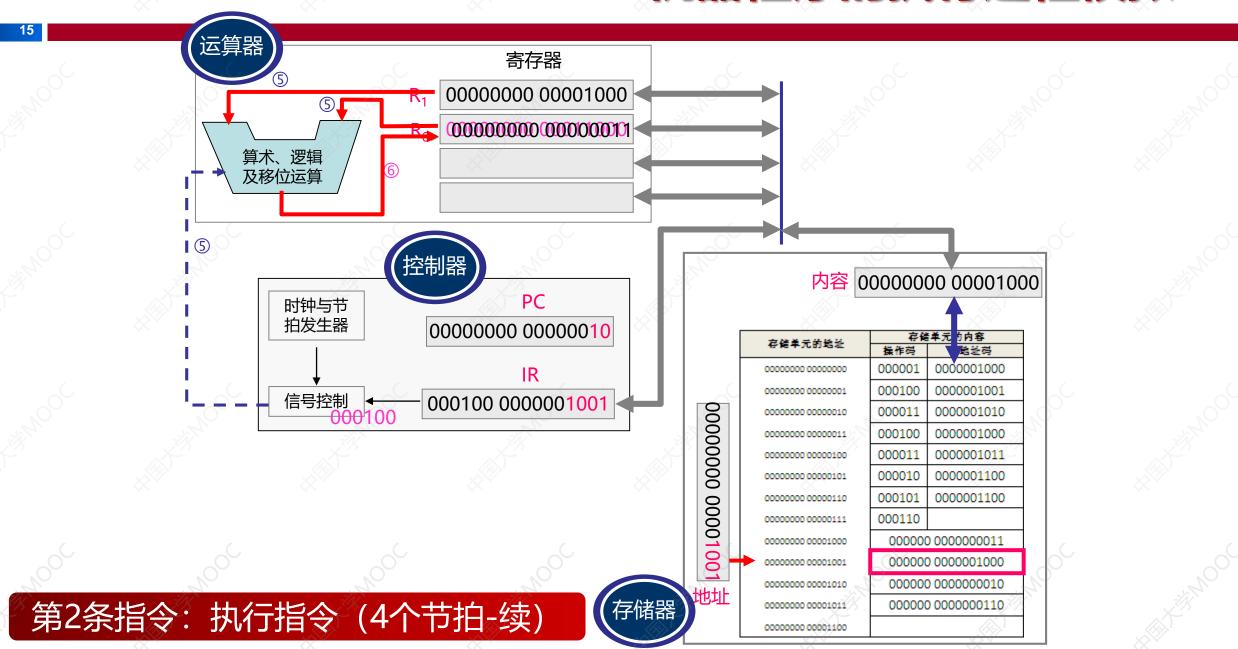












机器程序是如何被执行的

小结

