

Rockchip

I²C 开发指南

发布版本:1.00

日期:2016.06

前言

概述

产品版本

芯片名称	内核版本
RK3399	Linux4.4

读者对象

本文档（本指南）主要适用于以下工程师：

技术支持工程师

软件开发工程师

修订记录

日期	版本	作者	修改说明
2016-06-29	V1.0	WDC	

目录

1	Rockchip I ² C 功能特点	1-1
2	DTS 节点配置	2-1
3	代码使用 I ² C 接口:	3-1
4	常见问题	4-1

1 Rockchip I²C 功能特点

I²C (Inter—Integrated Circuit) 总线是由 PHILIPS 公司开发的两线式串行总线，用于连接微控制器及其外围设备；I²C 总线控制器支持主模式作为桥之间 AMBA 协议和泛型 I²C 总线系统。

Rockchip I²C 控制器支持下列功能：

- 项目兼容 I²C 总线
- 支持主模式下的 I²C 总线
- 软件可编程时钟频率和传输速率高达 1000Kbit/秒
- 支持 7 位和 10 位寻址模式
- 中断或轮询驱动多个字节数据传输
- 时钟拉伸和等待状态

2 DTS 节点配置

DTS 节点配置可参考 kernel 文件：

Documentation/devicetree/bindings/i2c/i2c-rk3x.txt

需要配置项：

1. I2C 速率配置：一般配置 400k，100k(默认，可不填)，200k，1000k；

400k 示例：

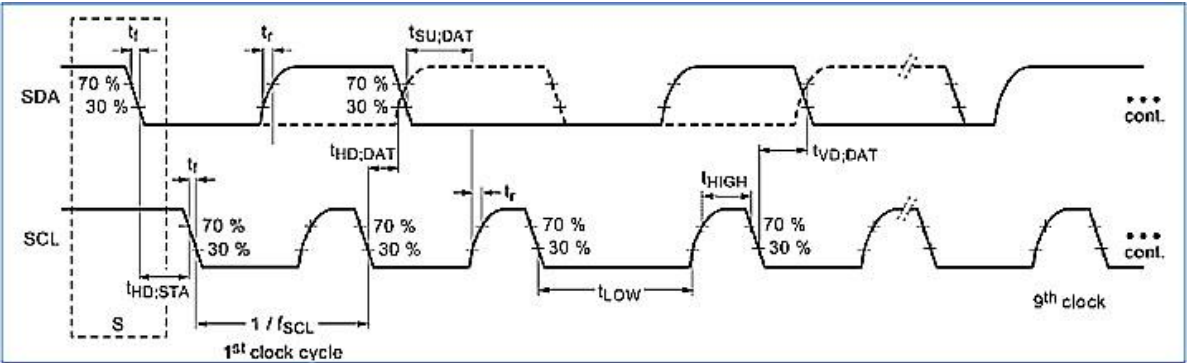
clock-frequency = <400000>;

2. i2c_clk 上升沿时间，下降沿时间；

当需要 I²C 速率配置超过 100k 时，i2c_clk 上升沿和下降沿时间一定需要通过示波器测量得出；因为 I²C 协议标准里面对上升沿和下降沿时间有规定要求特别是上升沿时间，如果超过了协议规定的最大值，则 I²C 通讯可能失败，下面是协议里面规定的最大最小值范围：

Symbol	Parameter	Standard-mode		Fast-mode		Fast-mode Plus		unit
		Min	Max	Min	Max	Min	Max	
fSCL	SCL clock frequency		100		400		1000	KHZ
Tr	rise time of both SDA and SCL signals		1000	20	300		120	ns
Tf	fall time of both SDA and SCL signals		300	20× (VDD/5.5V)	300	20× (VDD/5.5V)	300	ns

上升沿 Tr，下降沿 Tf，分别取 30%~70%的波形时间：



3. 以上两项不配置则将默认按上升沿和下降沿的 max 值来计算，得到的 CLK 速度将近 90k。默认使用 100k 的 max 值是 1000ns，基本上大多数硬件都是符合的，所以可以不填，如果要求不高的话。

4. I2C1+es8316 codec 示例说明，需要 I²C 时钟 400k，示波器所测得 Tr=164ns，Tf=15ns：

```
&i2c1 {
    status = "okay";
    i2c-scl-rising-time-ns = <164>;
    i2c-scl-falling-time-ns = <15>;
    clock-frequency = <400000>;

    es8316: es8316@10 {
        #sound-dai-cells = <0>;
        compatible = "everest,es8316";
        reg = <0x10>;
        clocks = <&cru SCLK_I2S_8CH_OUT>;
    }
}
```

```
        clock-names = "mclk";  
        spk-con-gpio = <&gpio0 11 GPIO_ACTIVE_HIGH>;  
        hp-det-gpio = <&gpio4 28 GPIO_ACTIVE_LOW>;  
    };  
};
```

3 代码使用 I²C 接口：

首先驱动文件所在 kernel 位置：drivers/i2c/busses/i2c-rk3x.c;

读数据使用示例：

```
static int i2c_read_bytes(struct i2c_client *client,
                          u8 cmd, u8 *data, u8 data_len)
{
    struct i2c_msg msgs[2];
    int ret;
    u8 *buffer;

    buffer = kzalloc(data_len, GFP_KERNEL);
    if (!buffer)
        return -ENOMEM;;

    msgs[0].addr = client->addr;
    msgs[0].flags = client->flags;
    msgs[0].len = 1;
    msgs[0].buf = &cmd;

    msgs[1].addr = client->addr;
    msgs[1].flags = client->flags | I2C_M_RD;
    msgs[1].len = data_len;
    msgs[1].buf = buffer;

    ret = i2c_transfer(client->adapter, msgs, ARRAY_SIZE(msgs));
    if (ret < 0)
        dev_err(&client->adapter->dev, "i2c read failed\n");
    else
        memcpy(data, buffer, data_len);

    kfree(buffer);
    return ret;
}
```

写数据使用示例：

```
static int i2c_write_bytes(struct i2c_client *client,
                           u8 cmd, u8 *data, u8 data_len)
{
    struct i2c_msg msgs[1];
    u8 *buffer;
    int ret = 0;

    buffer = kzalloc(data_len + 1, GFP_KERNEL);
    if (!buffer)
```

```
        return -ENOMEM;

    buffer[0] = cmd;
    memcpy(buffer + 1, data, data_len);

    msgs[0].addr = client->addr;
    msgs[0].flags = client->flags;
    msgs[0].len = data_len + 1;
    msgs[0].buf = buffer;

    ret = i2c_transfer(client->adapter, msgs, ARRAY_SIZE(msgs));
    if (ret < 0)
        dev_err(&client->adapter->dev, "i2c write failed\n");

    kfree(buffer);
    return ret;
}
```


4 常见问题

1. 当有这种 log: "timeout, ipd: 0x00, state: 1"出现时, 请检查硬件上拉是否给电;
2. 如果调用 i2c_transfer 返回值为-6 时候, 表示为 NACK 错误, 即对方设备无应答响应, 这种情况一般为外设的问题, 常见的有以下几种情况:
 - I2C 地址错误, 解决方法是测量 I²C 波形, 确认是否 I²C 设备地址错误;
 - I2C slave 设备不处于正常工作状态, 比如未给电, 错误的上电时序等;
 - 时序不符合 I2C slave 设备所要求也会产生 Nack 信号, 比如下面的第三点;
3. 当外设对于读时序要求中间是 stop 信号不是 repeat start 信号的时候, 需要调用两次 i2c_transfer, I²C read 拆分成两次, 修改如下:

```
static int i2c_read_bytes(struct i2c_client *client,
                          u8 cmd, u8 *data, u8 data_len)
{
    struct i2c_msg msgs[2];
    int ret;
    u8 *buffer;

    buffer = kzalloc(data_len, GFP_KERNEL);
    if (!buffer)
        return -ENOMEM;;

    msgs[0].addr = client->addr;
    msgs[0].flags = client->flags;
    msgs[0].len = 1;
    msgs[0].buf = &cmd;
    ret = i2c_transfer(client->adapter, msgs, 1);
    if (ret < 0) {
        dev_err(&client->adapter->dev, "i2c read failed\n");
        kfree(buffer);
        return ret;
    }

    msgs[1].addr = client->addr;
    msgs[1].flags = client->flags | I2C_M_RD;
    msgs[1].len = data_len;
    msgs[1].buf = buffer;

    ret = i2c_transfer(client->adapter, &msgs[1], 1);
    if (ret < 0)
        dev_err(&client->adapter->dev, "i2c read failed\n");
    else
        memcpy(data, buffer, data_len);

    kfree(buffer);
}
```

```
        return ret;  
    }
```