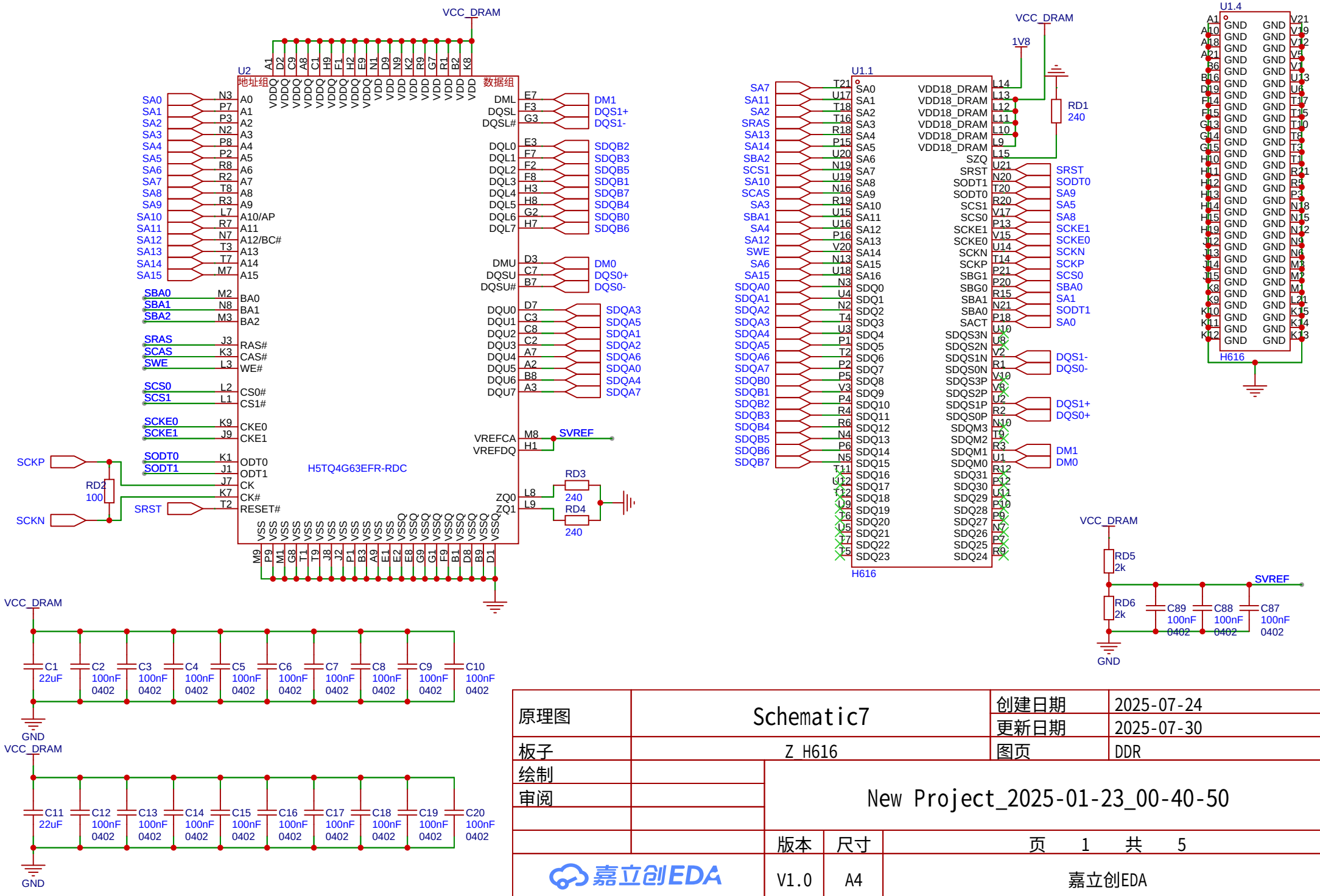
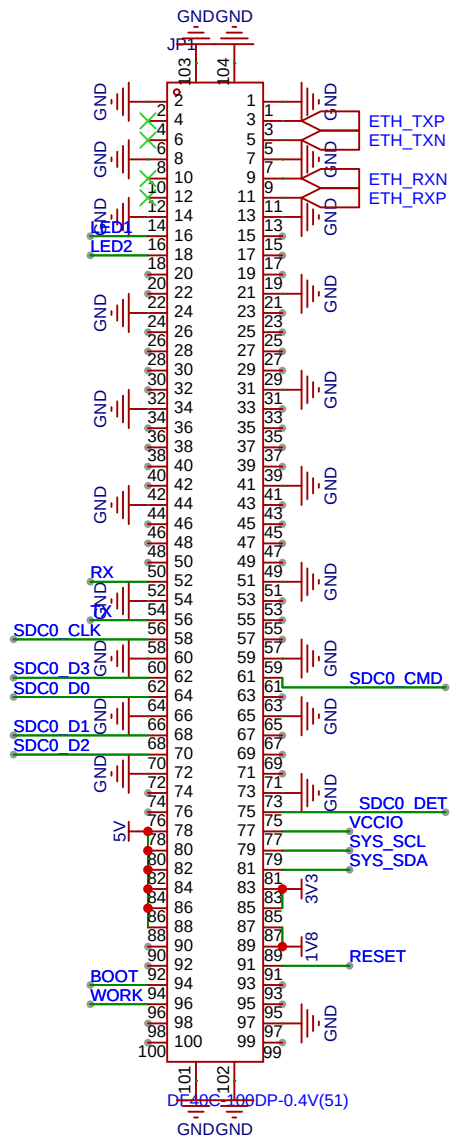
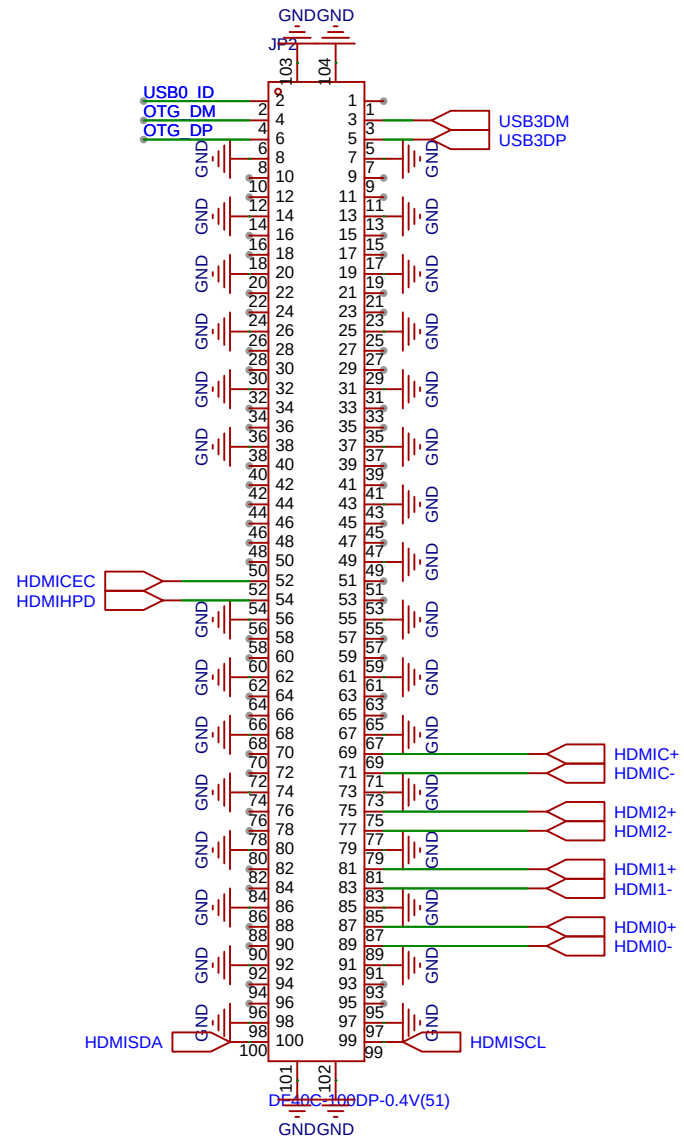
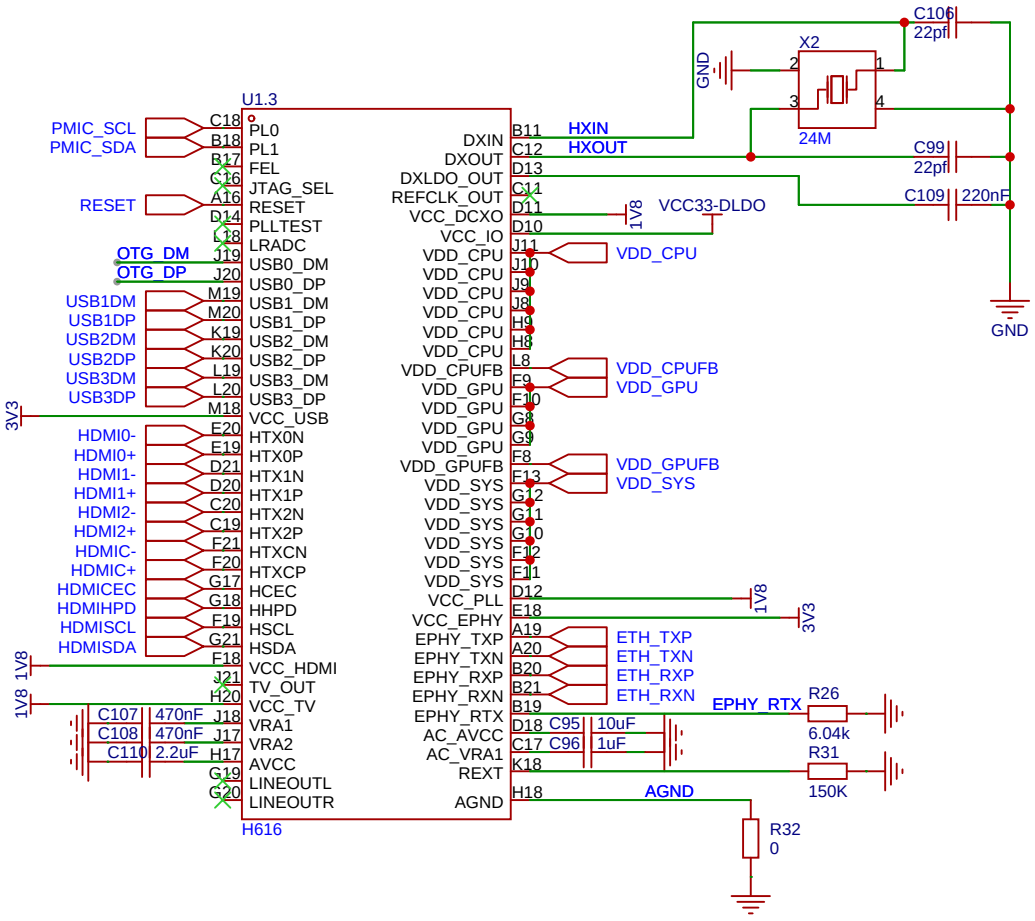


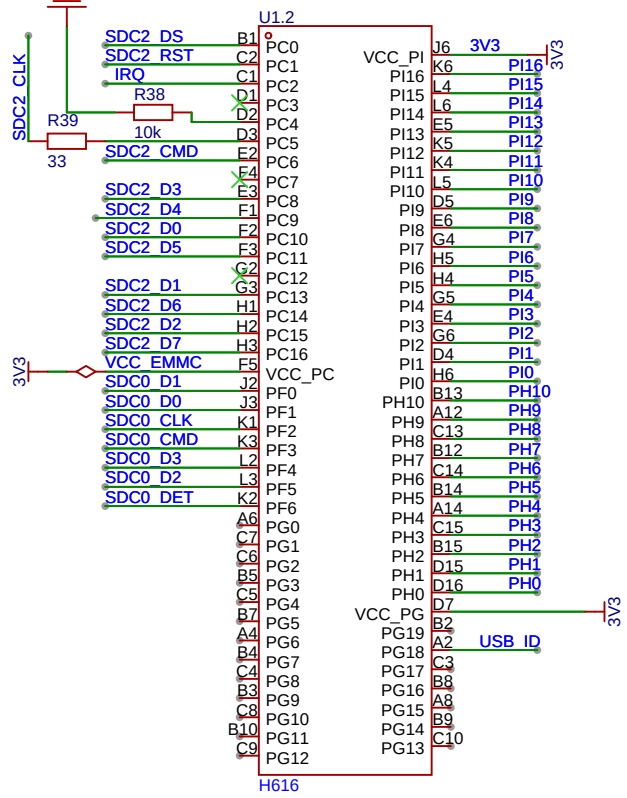
原理图	Schematic7	创建日期	2025-07-24
		更新日期	2025-07-30
板子	Z_H616	图页	DDR
绘制			
审阅			
	New Project_2025-01-23_00-40-50		
		版本	尺寸
		V1.0	A4
嘉立创EDA		页 1 共 5	
		嘉立创EDA	

原理图	Schematic7	创建日期	2025-07-24
		更新日期	2025-07-30
板子	Z H616	图页	GPIO
绘制		New Project_2025-01-23_00-40-50	
审阅			
		版本	尺寸	页 2 共 5
嘉立创EDA		V1.0	A4	嘉立创EDA

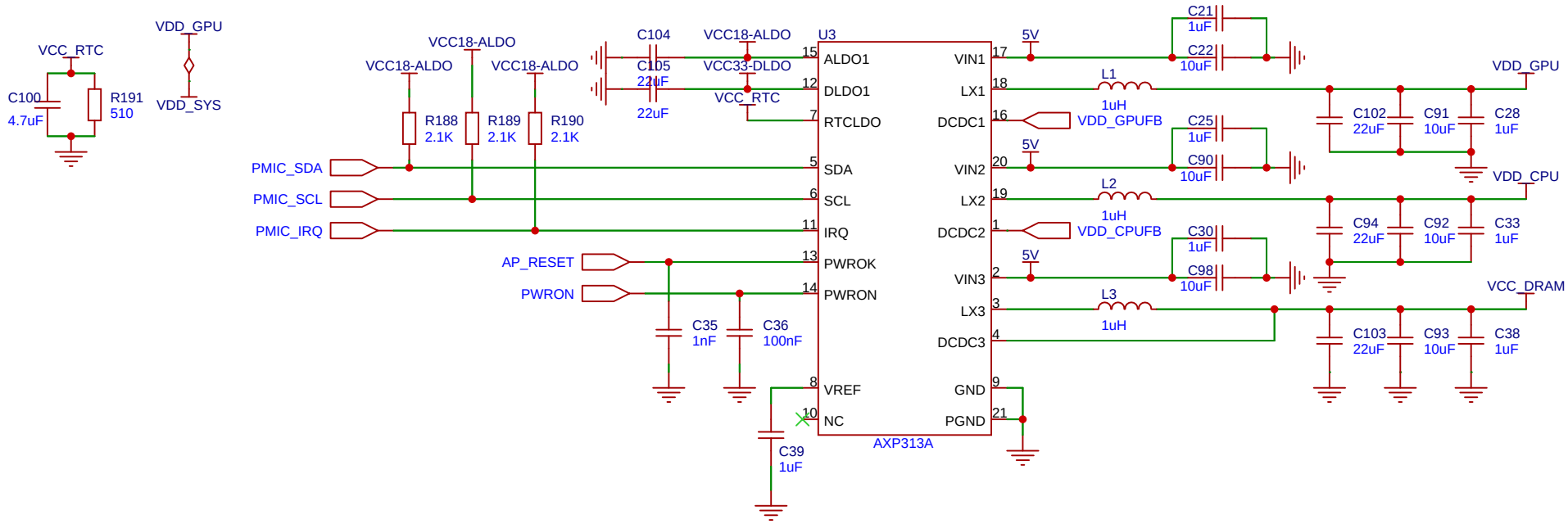




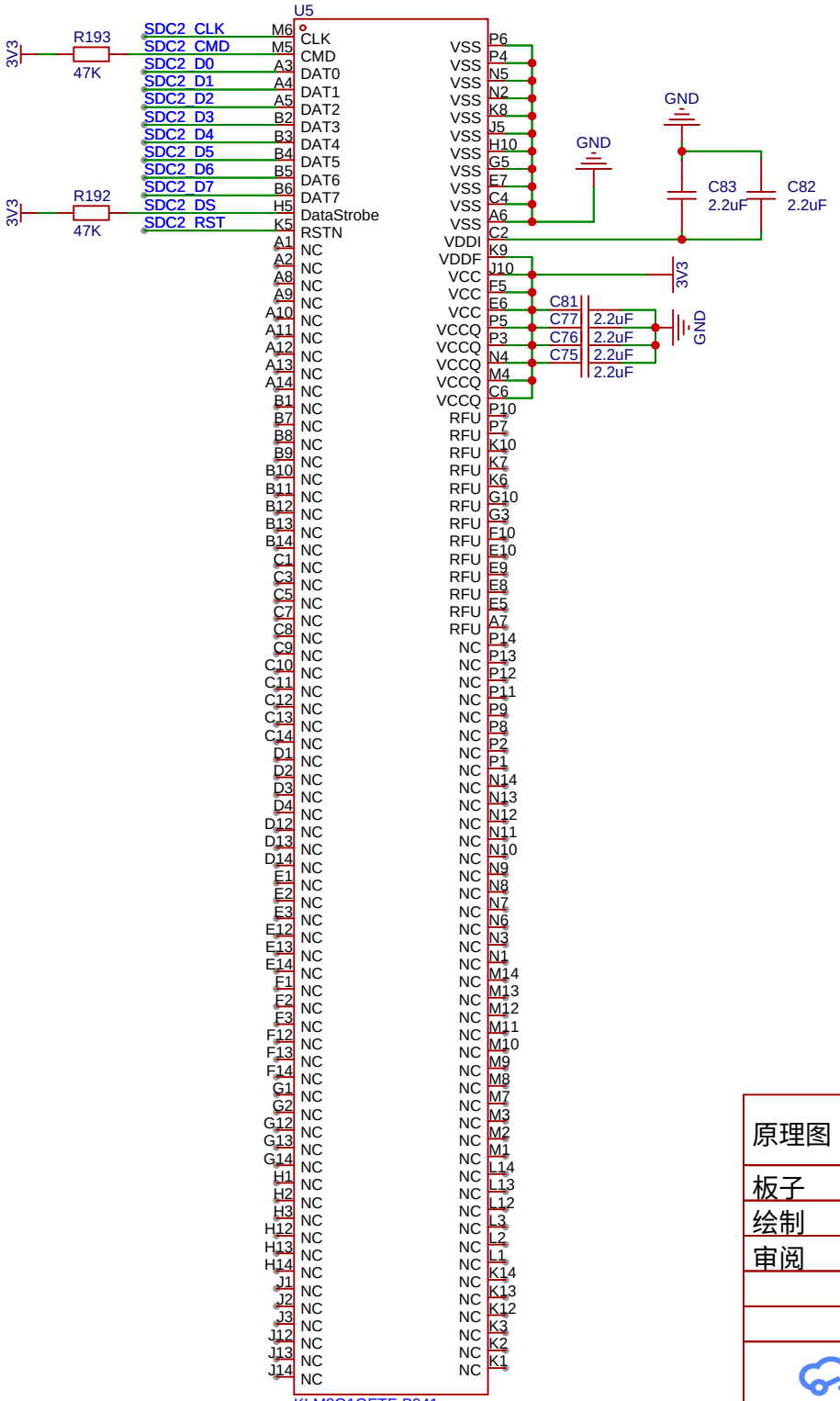




原理图	Schematic7	创建日期	2025-07-24
		更新日期	2025-07-30
板子	Z_H616	图页	10
绘制		New Project_2025-01-23_00-40-50	
审阅			
		版本	尺寸
		V1.0	A4
嘉立创EDA		页 3 共 5	
		嘉立创EDA	



原理图	Schematic7	创建日期	2025-07-24
		更新日期	2025-07-28
板子	Z H616	图页	PWR
绘制		New Project_2025-01-23_00-40-50	
审阅			
		版本	尺寸	页 4 共 5
嘉立创EDA		V1.0	A4	嘉立创EDA



原理图	Schematic7	创建日期	2025-07-28
		更新日期	2025-07-28
板子	Z H616	图页	EMMC
绘制		New Project_2025-01-23_00-40-50	
审阅			
		版本	尺寸
嘉立创EDA		V1.0	A4
		页 5 共 5	
		嘉立创EDA	