clock的初始化

in drivers/clk/pegmatite/clkgate.c

```
CLK_OF_DECLARE(pegmatite_clkgate, "marvell,pegmatite-clkgate", of_pegmatite_clkgate_setup);
```

in include/linux/clk-provider.h

```
#define CLK_OF_DECLARE(name, compat, fn) OF_DECLARE_1(clk, name, compat, fn)
```

in include/of.h

也就是定义了如下code

```
typedef void (of_init_fn_1)(struct device_node );
static void __init of_pegmatite_clkgate_setup(struct device_node *node)
```

of_pegmatite_clkgate_setup是of_init_fn_1 type的function pointer。

上面的macro也就是定义了一个struct of_device_id的variable

```
1.
       * Struct used for matching a device
       */
3.
4.
      struct of_device_id
5.
6.
          char
                  name[32];
7.
          char
                 type[32];
8.
          char
                  compatible[128];
9.
          const void *data;
10.
      };
11.
      struct of_device_id __of_table_pegmatite_clkgate
12.
13.
14.
          .compatible = "marvell,pegmatite-clkgate",
15.
          .data = of pegmatite clkgate setup,
16.
      };
```

该variable被放置与 __section(__clk_of_table) 中。

在vmlinux.S kernel链接脚本中

```
.init.data : {
      *(.init.data) *(.meminit.data) *(.init.rodata) *(.meminit.rodata) . = ALIG
2.
    N(8); __clk_of_table = .; *(__clk_of_table) *(__clk_of_table_end) . = ALIGN(
    8); __reservedmem_of_table = .; *(__reservedmem_of_table) *(__reservedmem_of
     ksrc_of_table_end) . = ALIGN(8); __cpu_method_of_table = .; *(__cpu_method_o
    f_table) *(__cpu_method_of_table_end) . = ALIGN(32); __dtb_start = .; *(.dtb
    .init.rodata) dtb end = .; . = ALIGN(8); irqchip of table = .; *( irqch
    ip_of_table) *(__irqchip_of_table_end)
3.
      . = ALIGN(16); __setup_start = .; *(.init.setup) __setup_end = .;
4.
       __initcall_start = .; *(.initcallearly.init) __initcall0_start = .; *(.ini
    tcall0.init) *(.initcall0s.init) __initcall1_start = .; *(.initcall1.init) *
    (.initcall1s.init) __initcall2_start = .; *(.initcall2.init) *(.initcall2s.i
    nit) __initcall3_start = .; *(.initcall3.init) *(.initcall3s.init) __initcal
    14_start = .; *(.initcall4.init) *(.initcall4s.init) __initcall5_start = .;
    llrootfs.init) *(.initcallrootfss.init) initcall6 start = .; *(.initcall6.
    init) *(.initcall6s.init) __initcall7_start = .; *(.initcall7.init) *(.initc
    all7s.init) __initcall_end = .;
5.
      __con_initcall_start = .; *(.con_initcall.init) __con_initcall_end = .;
6.
      __security_initcall_start = .; *(.security_initcall.init) __security_initc
    all_end = .;
      . = ALIGN(4); __initramfs_start = .; *(.init.ramfs) . = ALIGN(8); *(.init.
7.
    ramfs.info)
8.
     }
```

所有在section "__clk_of_table"中的variable都会被放置在一起,组成一个struct of_device_id array,用 clk of table symbol来指向,效果就像下面的code。

```
struct of_device_id __clk_of_table[];
```

每一个 CLK_OF_DECLARE macro 就是该array的一个成员,并且都是被初始化过的。

其实在include/linux/clk-provider.h中就输出了该array的symbol。

```
extern struct of_device_id __clk_of_table;
```

kernel对整个clock的初始化

in init/main.c/start_kernel()

```
time_init();
```

in arch/arm/kernel/time.c

```
void __init time_init(void)
1.
2.
3.
          if (machine_desc->init_time) {
              machine_desc->init_time();
4.
5.
          } else {
      #ifdef CONFIG_COMMON_CLK
6.
              of_clk_init(NULL);
      #endif
8.
9.
              clocksource_of_init();
10.
          }
      }
11.
```

in drivers/clk/clk.c

```
1.
2.
       * of_clk_init() - Scan and init clock providers from the DT
       * @matches: array of compatible values and init functions for providers.
3.
4.
5.
       * This function scans the device tree for matching clock providers
       * and calls their initialization functions. It also does it by trying
6.
       * to follow the dependencies.
7.
8.
       */
9.
      void __init of_clk_init(const struct of_device_id *matches)
10.
11.
          const struct of_device_id *match;
12.
          struct device node *np;
13.
          struct clock_provider *clk_provider, *next;
14.
          bool is init done;
15.
          bool force = false;
16.
17.
          if (!matches)
18.
              matches = &__clk_of_table;
19.
20.
          /* First prepare the list of the clocks providers */
          for_each_matching_node_and_match(np, matches, &match) {
21.
              struct clock_provider *parent =
22.
23.
                  kzalloc(sizeof(struct clock_provider), GFP_KERNEL);
24.
25.
              parent->clk_init_cb = match->data;
26.
              parent->np = np;
27.
              list_add_tail(&parent->node, &clk_provider_list);
28.
          }
29.
30.
          while (!list_empty(&clk_provider_list)) {
31.
              is init done = false;
32.
              list_for_each_entry_safe(clk_provider, next,
33.
                           &clk_provider_list, node) {
34.
                  if (force | parent_ready(clk_provider->np)) {
35.
36.
                       clk_provider->clk_init_cb(clk_provider->np);
37.
                       of clk set defaults(clk provider->np, true);
38.
                       list_del(&clk_provider->node);
39.
40.
                       kfree(clk_provider);
41.
                       is_init_done = true;
42.
                  }
43.
              }
44.
45.
46.
               * We didn't manage to initialize any of the
47.
               * remaining providers during the last loop, so now we
48.
               * initialize all the remaining ones unconditionally
49.
               * in case the clock parent was not mandatory
               */
50.
51.
              if (!is init done)
52.
                  force = true;
53.
          }
```

由于clock之间有father-child的依赖关系,所以上面的code要处理之。father必然要先于child被初始化。

1

把__clk_of_table[] array中的每个成员中的"compatible" string与device tree中的node 的"compatible"

property比较,以找到对应的device node,然后链入clk_provider_list global list中。

```
static LIST_HEAD(clk_provider_list);
```

enumerate the list可以获得所有当前系统注册的所有clock的信息。当然the list的存在是很短暂的。

2

enumerate clk_provider_list,处理一个node就删除之。

3

要处理父子之间的依赖关系

(4)

调用各个clock module提供的初始化函数,比如 of_pegmatite_clkgate_setup() 由于clock module的初始化比较早,所以显然并不是所有kernel function都能调用的。如果相应moudle的初始化在clock framework

之后,显然它输出的function就不能被调用。

(5)

最早对clock的设置是在这时候。

对应driver中对设备相关的clock的设定(类似如下code)其实是 第二次 的设定了。

```
1.
          clk = clk_get(&pdev->dev, NULL);
2.
          if(IS_ERR(clk))
 3.
4.
               err = PTR_ERR(clk);
               dev_dbg(&pdev->dev, "fail to get clock!\n");
5.
6.
               goto err_handling_3;
          }
8.
9.
          if(clk prepare enable(clk))
10.
11.
               dev_dbg(&pdev->dev, "fail to prepare clock!\n");
12.
              clk_put(clk);
               goto err_handling_2;
13.
14.
          }
```