

G2 memory controller的初始化是在miniloader中。

BootROM code在SoC的internal rom中,而BootROM的data stack则位于0xD101,7FFF中(都是内置的SRAM)

miniloader被BootROM载入到0xd0f08800 ( LCM所在 )

所以BootROM与miniloader的运行都不依赖与DDR memory.

in miniloader/source/main/main\_entry.c

```
initialize_DDR(board_type);
```

只有在initialize\_DDR()后才可以load\_code\_images()。因为无论AP core 0运行的u-boot还是R4运行的threadx都被载入到DDR memory中。

u-boot ==> 0x08000000处即128M边界处。

threadx ==> 0x06000000处, 即96M边界处。