in Granite2 (88PA6270)

256个IO_PAD并不是连续,被分割成了3部分

IO PAD0 - IO PAD109

GAP1

IO_PAD110 - IO_PAD192

GAP1

IO PAD193 - IO PAD255

这造成了对应IO_PAD的configuration register的地址offset并不是简单的IO_PAD number * 4。

IO_PAD0 - IO_PAD109, number * 4

IO_PAD110 - IO_PAD192, GAP1 size + number * 4

IO_PAD193 - IO_PAD255, GAP1 size + GAP2 size + number * 4

in Gemstone2 (88PA6220)

192个IO_PAD并不是连续,被分割成了3部分

IO PAD0 - IO PAD86

GAP1

IO_PAD87 - IO_PAD158

GAP1

IO PAD159 - IO PAD191

在dts中设置pin configuration时一定要注意

在audio driver开发中已经上过当了