



计算机硬件系统设计



谭志虎

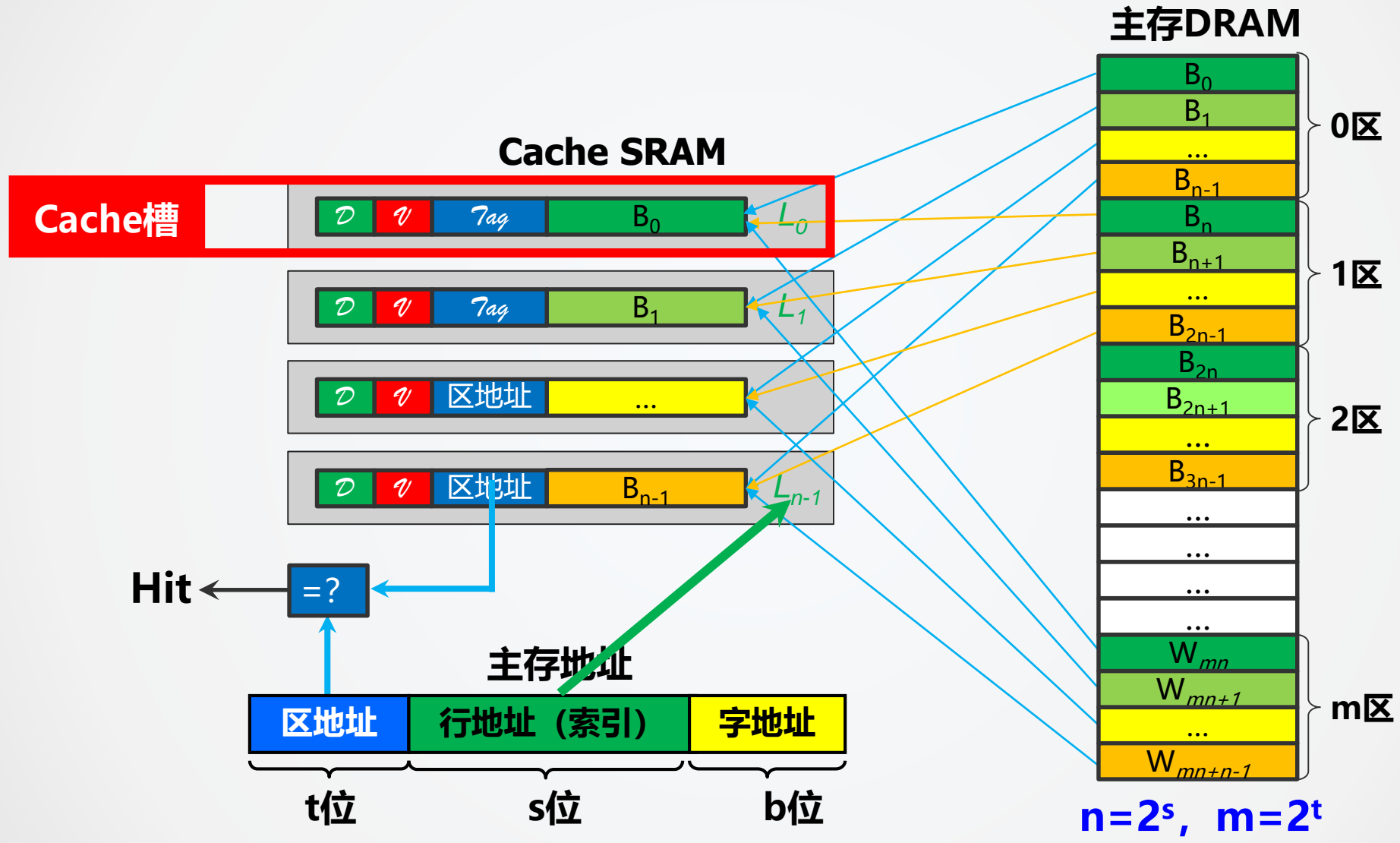


华中科技大学
计算机科学与技术学院
School of Computer Science & Technology, HUST

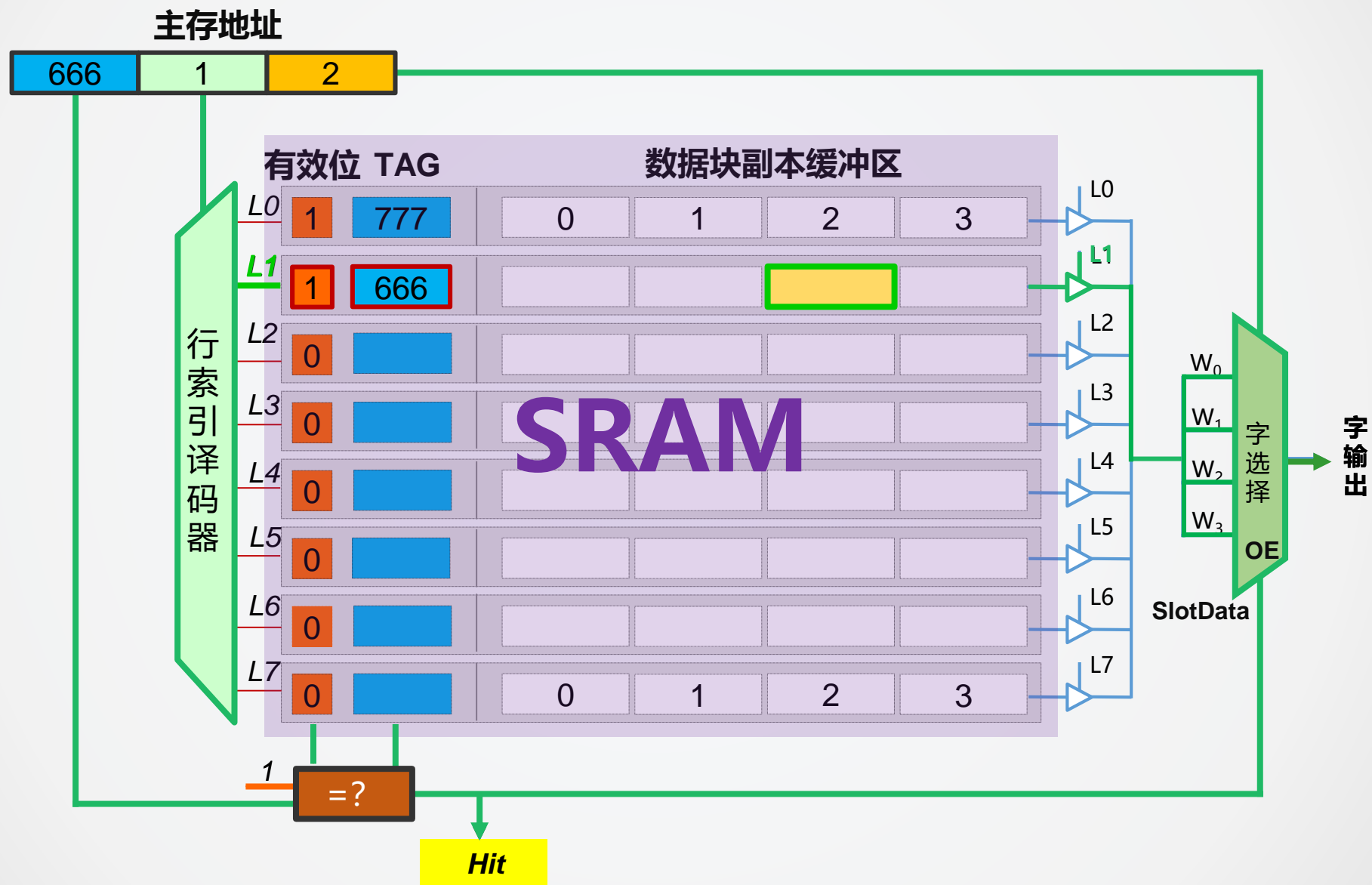
直接相联Cache逻辑实现

直接相联映射

Cache块号*i*, 共*n*块, 主存块号*j*, $i = j \bmod n$

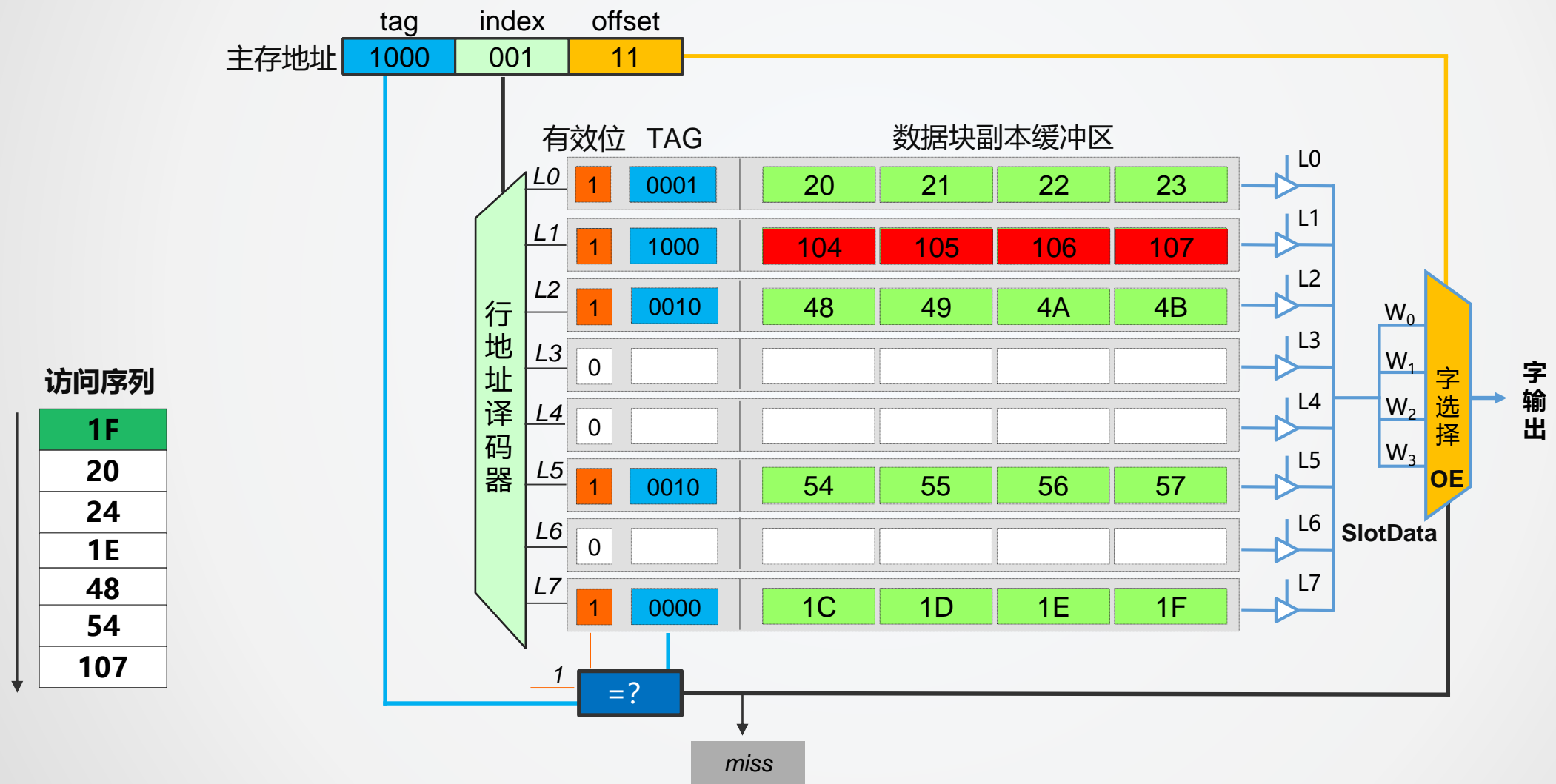


直接相联映射逻辑实现



直接相联映射载入过程

Cache 8行，块大小4W，主存 2^9 W Cache总容量 = (valid+标记位+标志位+副本容量) * 总行数





计算机硬件系统设计



谭志虎



下节课再见...

stan@hust.edu.cn

