



## 计算机硬件系统设计

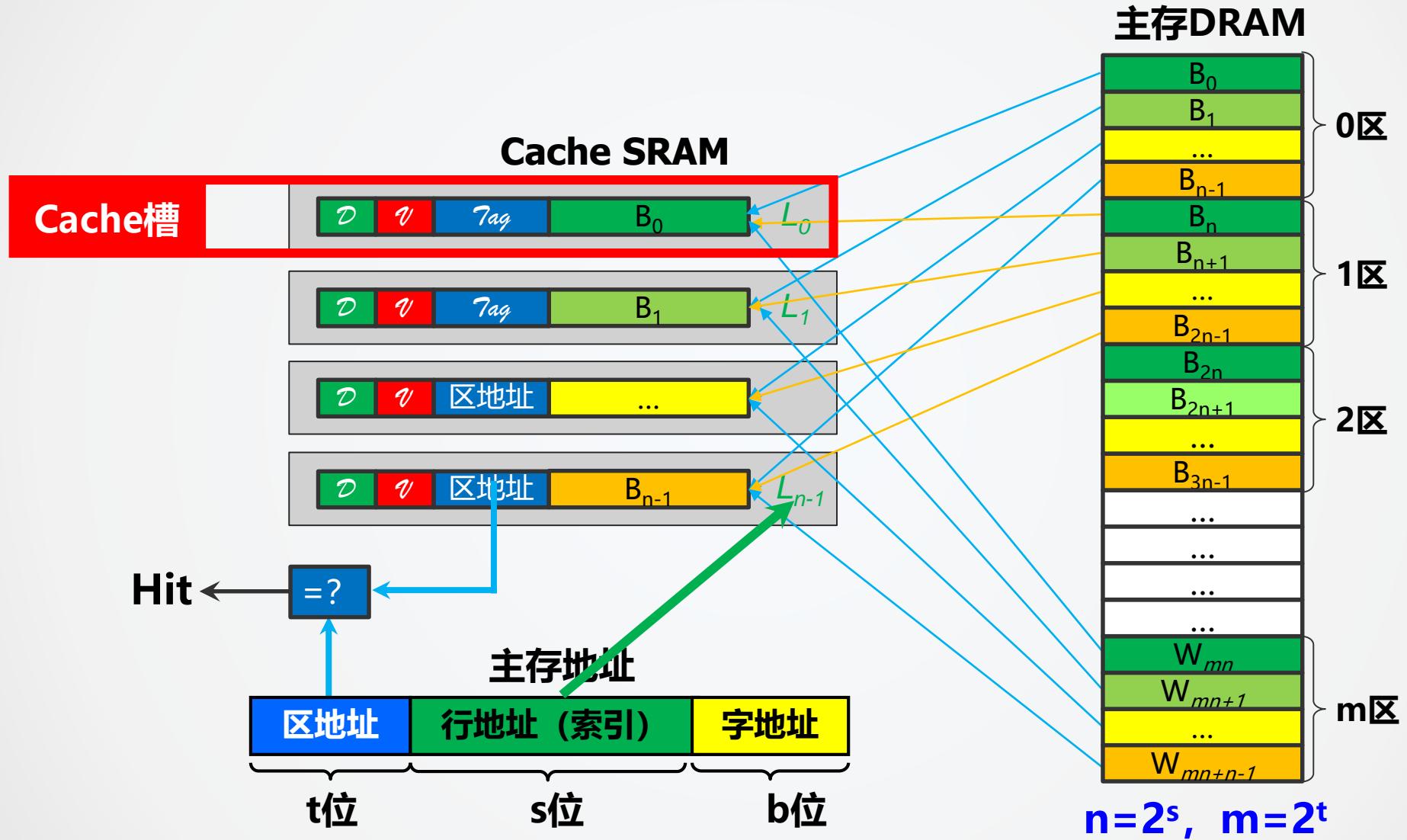


譚志虎

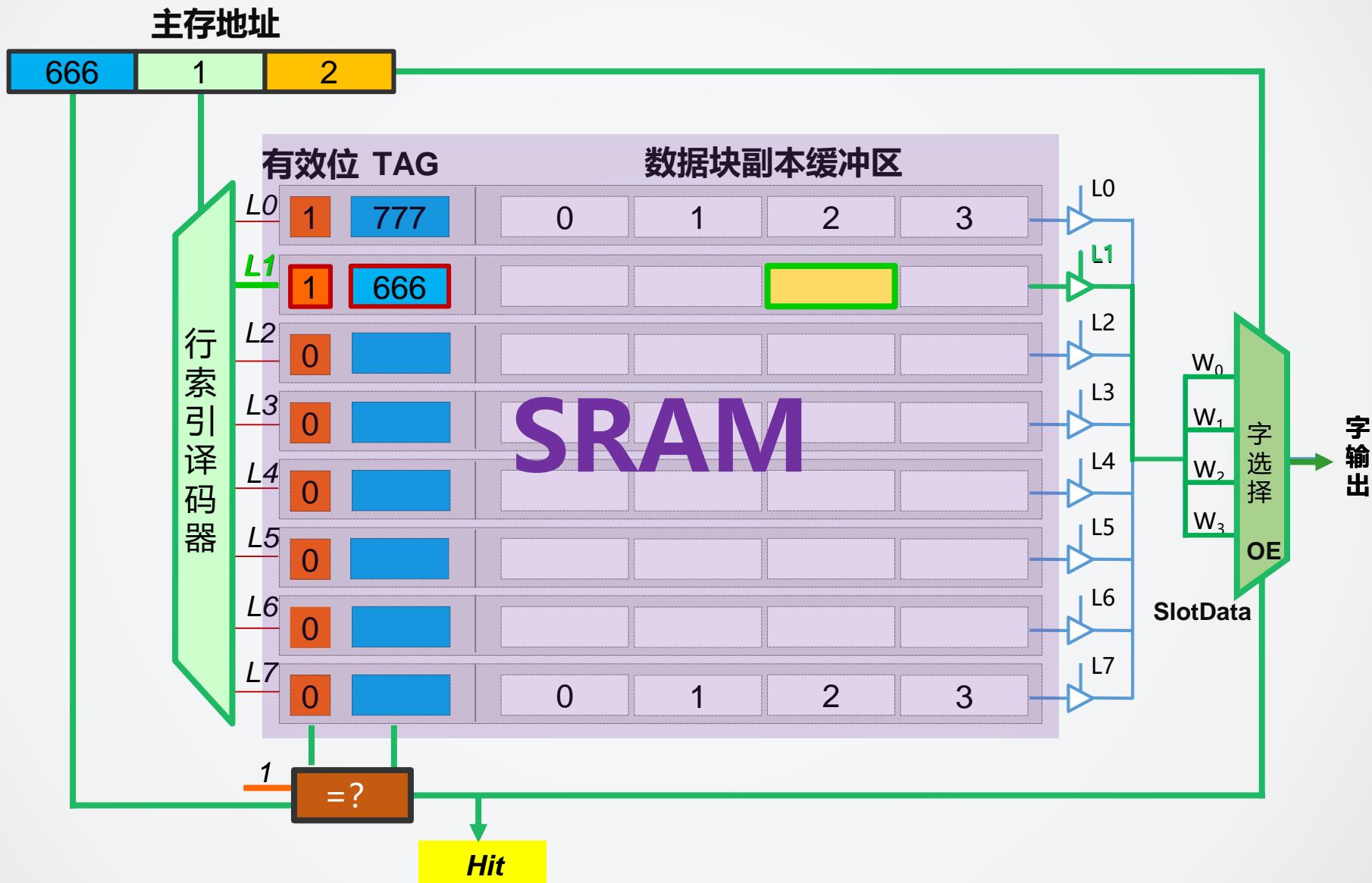
# 直接相联Cache逻辑实现

## 直接相联映射

Cache块号i, 共n块, 主存块号j,  $i=j \bmod n$

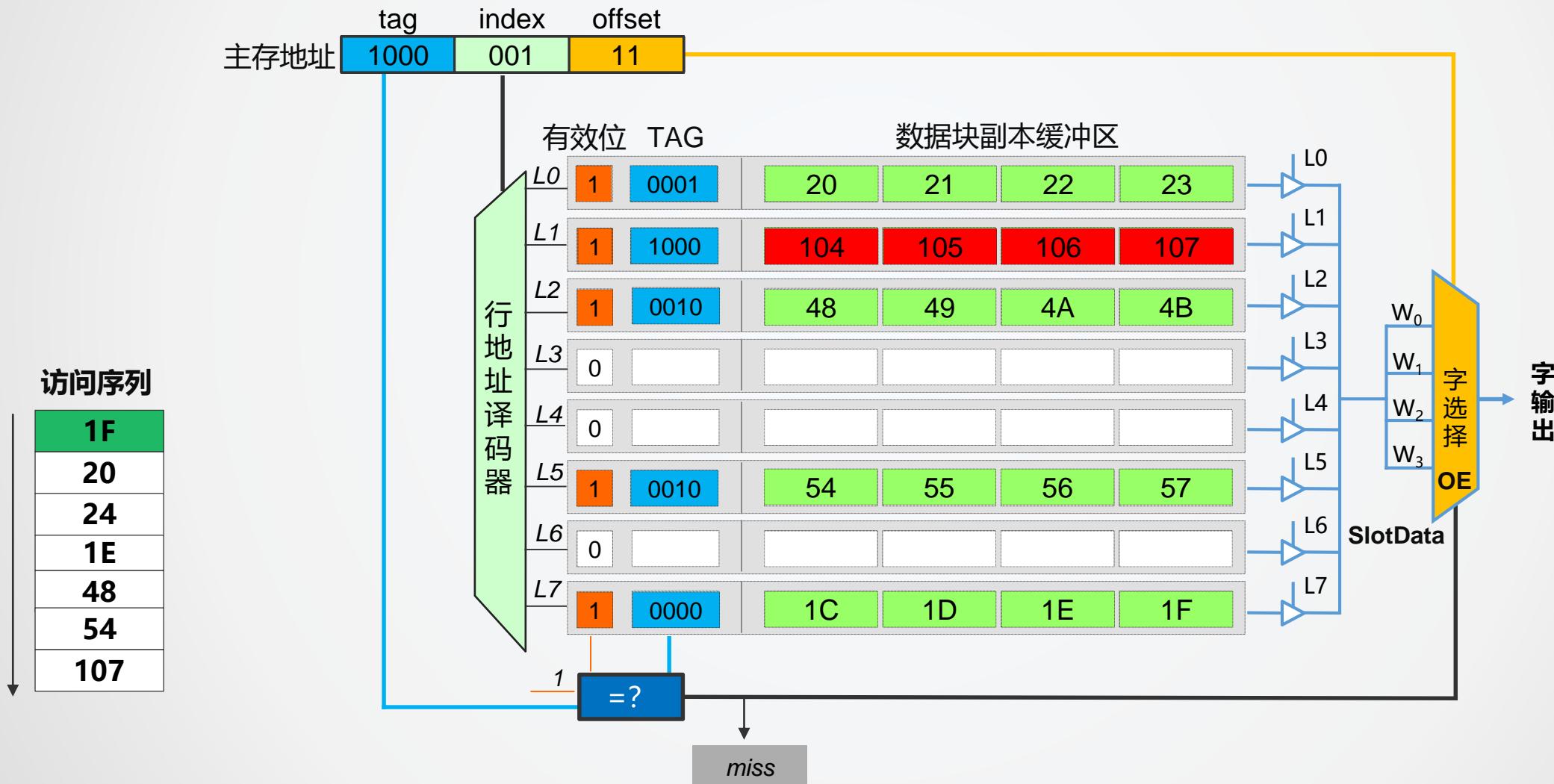


## 直接相联映射逻辑实现



# 直接相联映射载入过程

Cache 8行, 块大小4W, 主存 $2^9$  W Cache总容量= (valid+标记位+标志位+副本容量) \* 总行数





## 计算机硬件系统设计



譚志虎

下节课再见...

[stan@hust.edu.cn](mailto:stan@hust.edu.cn)

