

## U1A

## BANK 1

IO, (ASDO)	1	PIN1	ASDI
IO, (nCSO)	2	PIN2	nCS
	3	PIN3	
IO, LVDS15p (CRC_ERROR)	4	PIN4	
IO, LVDS15n (CLKUSR)	5	PIN5	
IO, LVDS14p	6	PIN6	
IO, LVDS14n	7	PIN8	
IO, LVDS13p, DQ1L0/	10	PIN10	
IO, LVDS13n, DQ1L1/	11	PIN11	
IO, LVDS12p, DQ1L2/	12	PIN12	
IO, LVDS12n, DQ1L3/	13	PIN13	
IO, VREFB1N0	14	PIN14	
IO, LVDS8p, (DPCLK0/DQS0L)/(DPCLK0/DQS0L)	15	PIN15	
IO, LVDS8n	30	PIN30	
IO, LVDS7p, (DPCLK1/DQS1L)/(DPCLK1/DQS1L)	31	PIN31	
IO, LVDS7n	33	PIN33	
IO, LVDS6n, DQ1L4/	34	PIN34	
IO, DQ1L5/	35	PIN35	
IO, LVDS5p, DQ1L6/	37	PIN37	
IO, VREFB1N1	39	PIN39	
IO, LVDS3n, DQ1L7/	40	PIN40	
IO, LVDS2p, DQ1L8/	41	PIN41	
IO, LVDS2n, (DM1L/BWS#1L)/	43	PIN43	
IO	44	PIN44	
IO, LVDS0p	45	PIN45	
IO, LVDS0n	46	PIN46	
IO	47	PIN47	
IO, PLL1_OUTp	48	PIN48	
IO, PLL1_OUTn			

EP2C8Q208C8

## U1D

## BANK 4

IO, LVDS77n (DEV_OE)	56	PIN56	
IO, LVDS77p, (DM1B/BWS#1B)/(DM1B1/BWS#1B1)	57	PIN57	
IO, LVDS76p, DQ1B8/DQ1B17	58	PIN58	
IO, LVDS76n, DQ1B7/DQ1B16	59	PIN59	
IO, LVDS75p, DQ1B6/DQ1B15	60	PIN60	
IO, LVDS75n, DQ1B5/DQ1B14	61	PIN61	
IO, LVDS74p, (DPCLK2/DQS1B)/(DPCLK2/DQS1B)	63	PIN63	
IO, LVDS74n	64	PIN64	
IO, VREFB4N1	67	PIN67	
IO, LVDS70p, DQ1B4/DQ1B13	68	PIN68	
IO, LVDS70n, DQ1B3/DQ1B12	69	PIN69	
IO, LVDS68p, DQ1B2/DQ1B11	70	PIN70	
IO, LVDS68n, DQ1B1/DQ1B10	72	PIN72	
IO, LVDS67p, DQ1B0/DQ1B9	74	PIN74	
IO, LVDS67n	75	PIN75	
IO, LVDS66p	76	PIN76	
IO, LVDS66n	77	PIN77	
IO	80	PIN80	
IO, LVDS64p	81	PIN81	
IO, LVDS64n	82	PIN82	
IO, LVDS63p, DM0B/(DM1B0/BWS#1B0)	84	PIN84	
IO, LVDS63n, /DQ1B8	86	PIN86	
IO, LVDS62p, DQ0B7/DQ1B7	87	PIN87	
IO, LVDS62n, DQ0B6/DQ1B6	88	PIN88	
IO, VREFB4N0	89	PIN89	
IO, LVDS61p, DQ0B5/DQ1B5	90	PIN90	
IO, LVDS61n, DQ0B4/DQ1B4	92	PIN92	
IO, LVDS60p, (DPCLK4/DQS0B)/(DPCLK4/DQS0B)	94	PIN94	
IO, LVDS60n	95	PIN95	
IO, DQ0B3/DQ1B3	96	PIN96	
IO, LVDS59p, DQ0B2/DQ1B2	97	PIN97	
IO, LVDS59n, DQ0B1/DQ1B1	99	PIN99	
IO, LVDS58p, DQ0B0/DQ1B0	101	PIN101	
IO, LVDS58n	102	PIN102	
IO, LVDS57p	103	PIN103	
IO, LVDS57n	104	PIN104	

EP2C8Q208C8

## U1B

## BANK 2

IO, LVDS37n	160	PIN160	
IO, LVDS37p, DQ0T0/DQ1T0	161	PIN161	
IO, LVDS36n, DQ0T1/DQ1T1	162	PIN162	
IO, LVDS36p, DQ0T2/DQ1T2	163	PIN163	
IO, LVDS35n, DQ0T3/DQ1T3	164	PIN164	
IO, LVDS35p, DQ0T4/DQ1T4	165	PIN165	
IO, LVDS34n	168	PIN168	
IO, LVDS34p, (DPCLK8/DQS0T)/(DPCLK8/DQS0T)	169	PIN169	
IO, VREFB2N0	170	PIN170	
IO, LVDS33n, DQ0T5/DQ1T5	171	PIN171	
IO, LVDS33p, DQ0T6/DQ1T6	173	PIN173	
IO, LVDS31n, DQ0T7/DQ1T7	175	PIN175	
IO, LVDS31p, /DQ1T8	176	PIN176	
IO, LVDS29n, DM0T/(DM1T0/BWS#1T0)	179	PIN179	
IO, LVDS29p	180	PIN180	
IO, LVDS28n	181	PIN181	
IO, LVDS28p	182	PIN182	
IO, LVDS26p, DQ1T0/DQ1T9	185	PIN185	
IO, LVDS25n	187	PIN187	
IO, LVDS25p, DQ1T1/DQ1T10	188	PIN188	
IO, LVDS24n, DQ1T2/DQ1T11	189	PIN189	
IO, LVDS24p, DQ1T3/DQ1T12	191	PIN191	
IO, VREFB2N1	192	PIN192	
IO, LVDS23n, DQ1T4/DQ1T13	193	PIN193	
IO, LVDS23p, DQ1T5/DQ1T14	195	PIN195	
IO, LVDS21n	197	PIN197	
IO, LVDS21p	198	PIN198	
IO, LVDS19n	199	PIN199	
IO, LVDS19p, (DPCLK10/DQS1T)/(DPCLK10/DQS1T)	200	PIN200	
IO, LVDS18n, DQ1T6/DQ1T15	201	PIN201	
IO, LVDS18p, DQ1T7/DQ1T16	203	PIN203	
IO, LVDS17p, DQ1T8/DQ1T17	205	PIN205	
IO, LVDS17n (DEV_CLRn)	206	PIN206	
IO, LVDS16p, (DM1T/BWS#1T)/(DM1T1/BWS#1T1)	207	PIN207	
IO, LVDS16n	208	PIN208	

EP2C8Q208C8

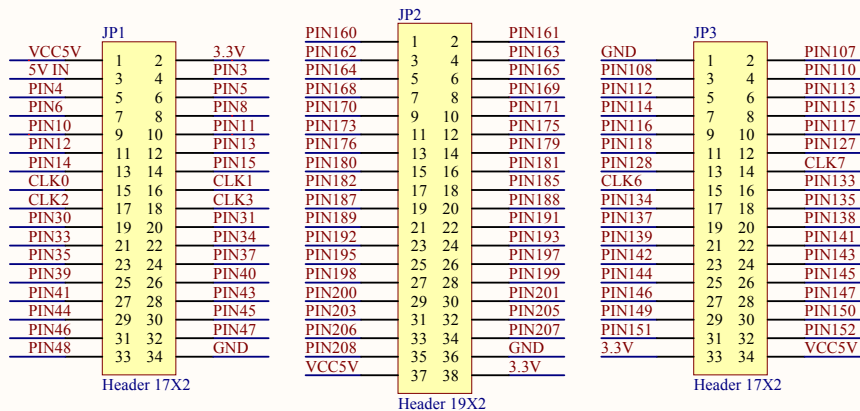
## U1C

## BANK 3

IO, LVDS56n	105	PIN105	
IO, LVDS56p, (DM1R/BWS#1R)/(DM1R1/BWS#1R1)	106	PIN106	
IO, LVDS54n (INIT_DONE)	107	PIN107	
IO, LVDS54p (nCEO)	108	PIN108	
IO, LVDS53n, DQ1R8/DQ1R17	110	PIN110	
IO, LVDS53p, DQ1R7/DQ1R16	112	PIN112	
IO, LVDS52n, DQ1R6/DQ1R15	113	PIN113	
IO, LVDS52p, DQ1R5/DQ1R14	114	PIN114	
IO, LVDS51n, DQ1R4/DQ1R13	115	PIN115	
IO, LVDS51p, DQ1R3/DQ1R12	116	PIN116	
IO, VREFB3N1	117	PIN117	
IO, DQ1R2/DQ1R11	118	PIN118	
IO, LVDS48n, DQ1R1/DQ1R10	127	PIN127	
IO, LVDS48p, (DPCLK6/DQS1R)/(DPCLK6/DQS1R)	128	PIN128	
IO, LVDS47n, DQ1R0/DQ1R9	133	PIN133	
IO, LVDS47p, (DPCLK7/DQS0R)/(DPCLK7/DQS0R)	134	PIN134	
IO, LVDS46n, DM0R/(DM1R0/BWS#1R0)	135	PIN135	
IO, LVDS46p, /DQ1R8	137	PIN137	
IO, LVDS45n, DQ0R7/DQ1R7	138	PIN138	
IO, LVDS45p, DQ0R6/DQ1R6	139	PIN139	
IO, LVDS44n, DQ0R5/DQ1R5	141	PIN141	
IO, LVDS44p, DQ0R4/DQ1R4	142	PIN142	
IO, LVDS42n, DQ0R3/DQ1R3	143	PIN143	
IO, LVDS42p, DQ0R2/DQ1R2	144	PIN144	
IO, VREFB3N0	145	PIN145	
IO, LVDS39n, DQ0R1/DQ1R1	146	PIN146	
IO, LVDS39p, DQ0R0/DQ1R0	147	PIN147	
IO, LVDS38n	149	PIN149	
IO, LVDS38p	150	PIN150	
IO, PLL2_OUTp	151	PIN151	
IO, PLL2_OUTn	152	PIN152	

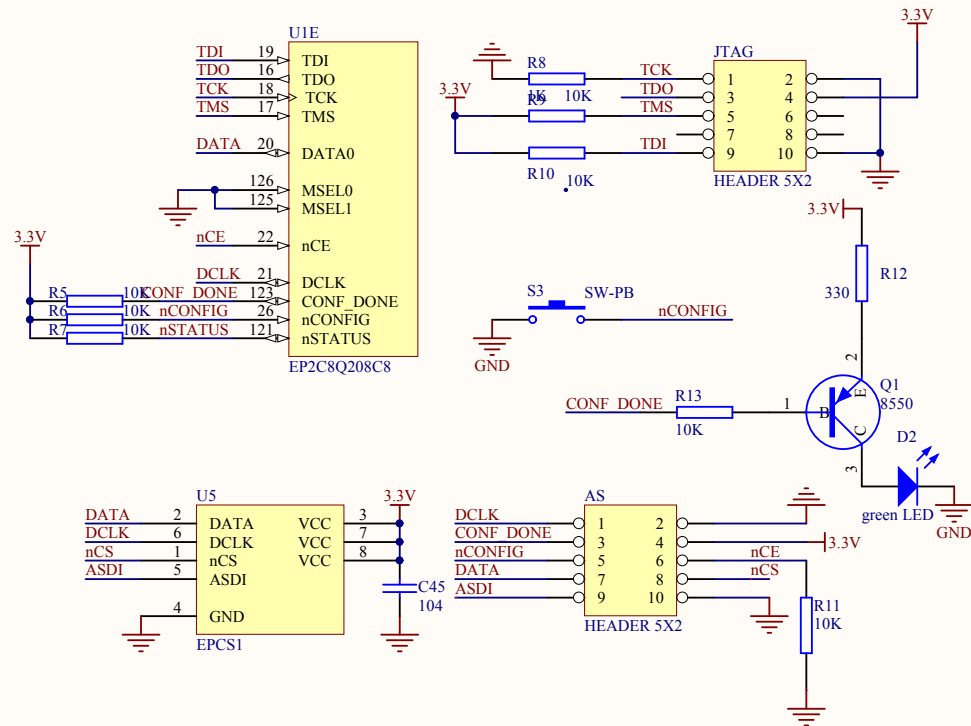
EP2C8Q208C8

Title		
Size	Number	Revision
A4		
Date:	2012-11-19	Sheet of
File:	E:\	Drawn By:

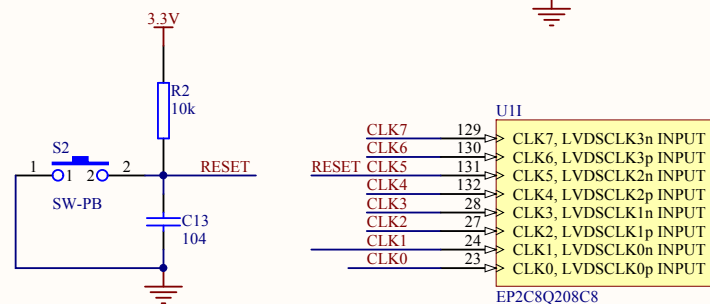
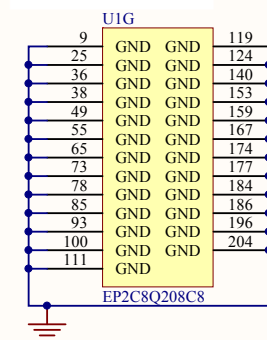
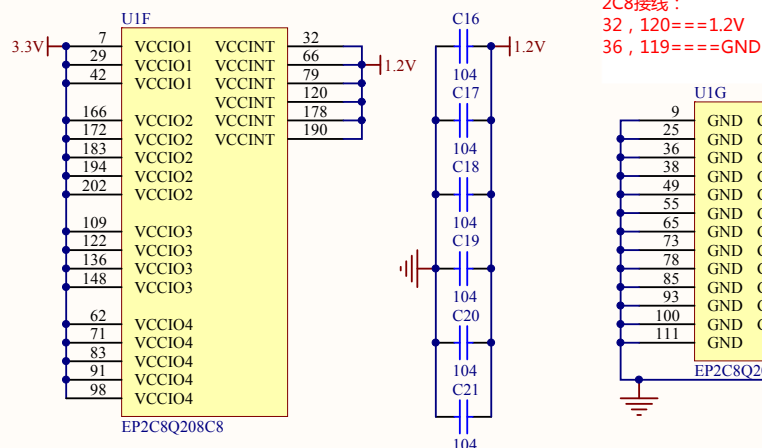
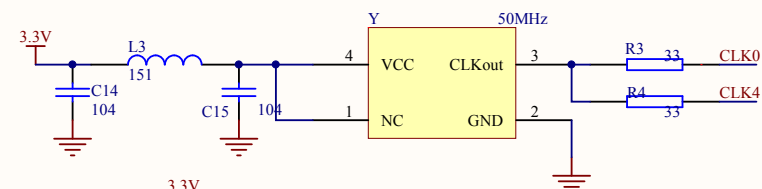
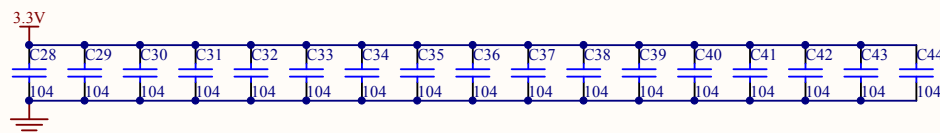
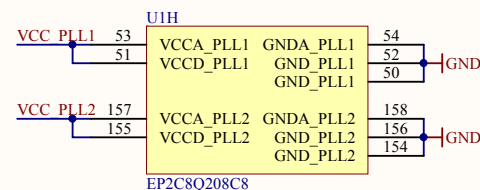
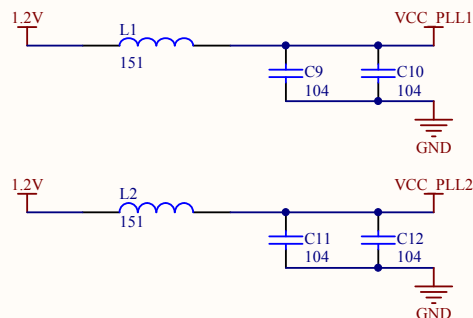
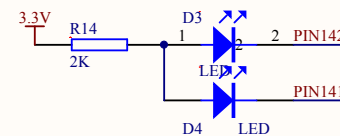


Title			
Size	Number		Revision
A4			
Date:	2012-11-19		Sheet of
File:	E:\	\\.\IO .SchDoc	Drawn By:





Title			
Size A4	Number		Revision
Date:	2012-11-19		Sheet of
File:	E:\	.\	.SchDoc
Drawn By:			



Title					
Size A4	Number				Revision
Date:	2012-11-19			Sheet of	
File:	E:\	L\	SchDoc	Drawn By:	