

情報科学概論 A 2017/06/23 第 10 回目 コンピュータの回路 - 加算器の仕組み

二進法の加算の復習

真理值表

A	В	答え		
		桁上がり	加算結果	
0	0			
0	1			
1	0			
1	1			

全加算器

全加算器の真理値表

入力			出力	
X	A	В	С	S
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		