Arquitectura de Computadores

Tema: Ciclo de una Instrucción.

Profesor: Manuel Olivares Ávila

Modelo de Von Neumann

- Datos e instrucciones se almacenan en memoria principal como números binarios.
- A menos que se indique lo contrario, los datos e instrucciones se almacenarán usando el acuerdo Little Endian Byte Order, el byte menos significativo del dato se ubica en la dirección más baja.

Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	0	1
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
 940	0	0	0		0	0	1	1
 940 941	0	0	0	 0	0	0	1 0	1 0
941	0	0	0	0	0	0	0	0

Modelo de Von Neumann

 Suponiendo que una instrucción está formada por 2 bytes (ver selección de la derecha), el byte más significativo se asocia con la dirección 301

00011001

mientras que el byte menos significativo se asocia con la dirección de memoria 300

01000000

 La instrucción finalmente sería: 0001100101000000 Address

300

301

302

303

304

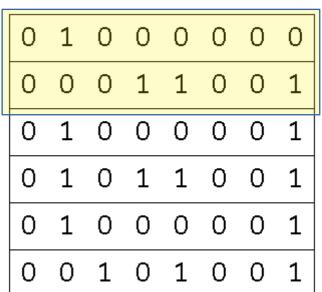
305

940

941

942

943



Data

...

...

 0
 0
 0
 0
 0
 1
 1

 0
 0
 0
 0
 0
 0
 0
 0

 0
 0
 0
 0
 0
 0
 1
 0

 0
 0
 0
 0
 0
 0
 0
 0

Modelo de Von Neumann

 De la misma forma, si los datos se representan con 2 bytes, el valor correcto para el dato destacado en azul corresponde a:

000000000000011

que escrito en hexadecimal quedaría:

0003

 Para abreviar la escritura de números binarios, se utiliza su equivalente en hexadecimal.

Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	0	1
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1

305

940

941

942

943

0 0 0 0 0 0

Instrucciones

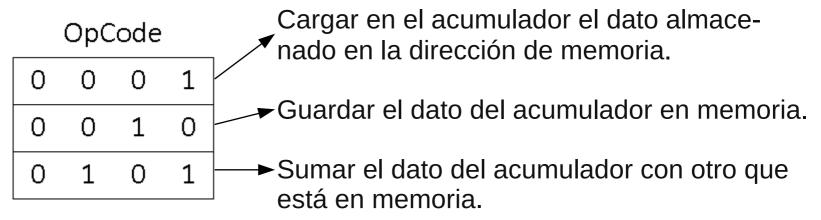
Format		ОрС	ode							Add	ress					
Instruction	0	0	0	1	1	0	0	1	0	1	0	0	0	0	0	0

- Cuando se capta una instrucción desde memoria, se debe hacer calzar con uno o más formatos previamente definidos.
- En el ejemplo, los cuatro bits más significativos corresponden al código de operación, y los restantes hacen referencia a una dirección de memoria.
- A la acción de separar el código de operación y los parámetros de una instrucción se denomina "Decodificación de la instrucción".

Instrucciones

Format		ОрС	ode							Add	ress					
Instruction	0	0	0	1	1	0	0	1	0	1	0	0	0	0	0	0

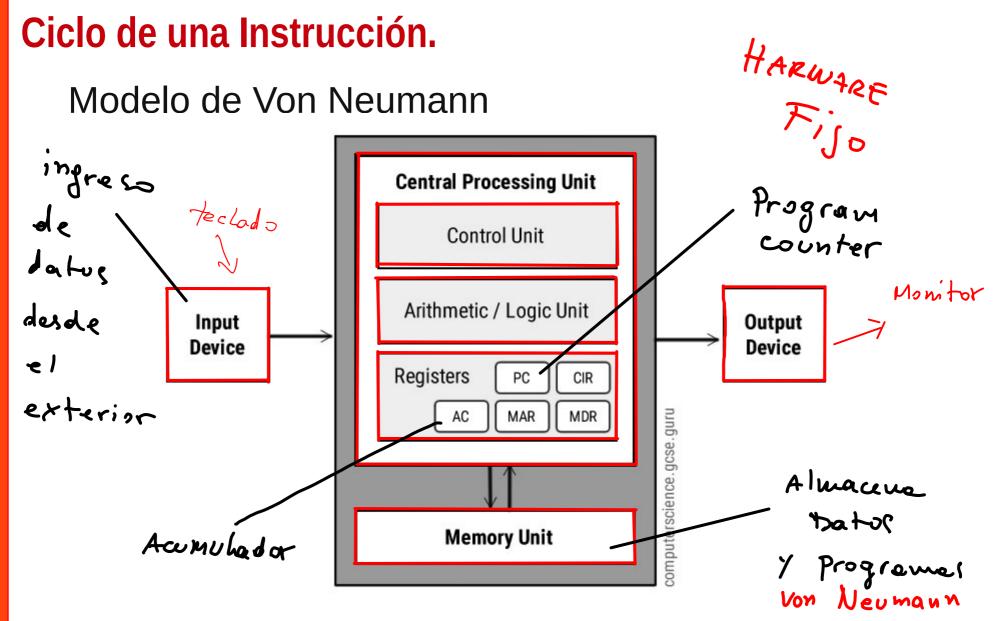
- En la etapa de diseño, se definen los códigos de operación admitidos para las diferentes funcionalidades que el computador realizará.
- Por ejemplo, se pueden definir los siguientes códigos de operación:



Instrucciones

Format		OpC	Code							Add	ress					
Instruction	0	0	0	1	1	0	0	1	0	1	0	0	0	0	0	0
		OpC	ode			_ C	arga	r en	el a	cum	ulad	or el	date	o aln	nace	<u>) – </u>
	0	0	0	1		na	ado e	en la	dire	ecció	n de	e me	mori	a.		
	0	0	1	0			uard			o de	I acı	ımul	adoı	r		
	0	1	0	1		er	n me	mor	ıa.							
							uma stá e				acun	nula	dor d	con d	otro (que

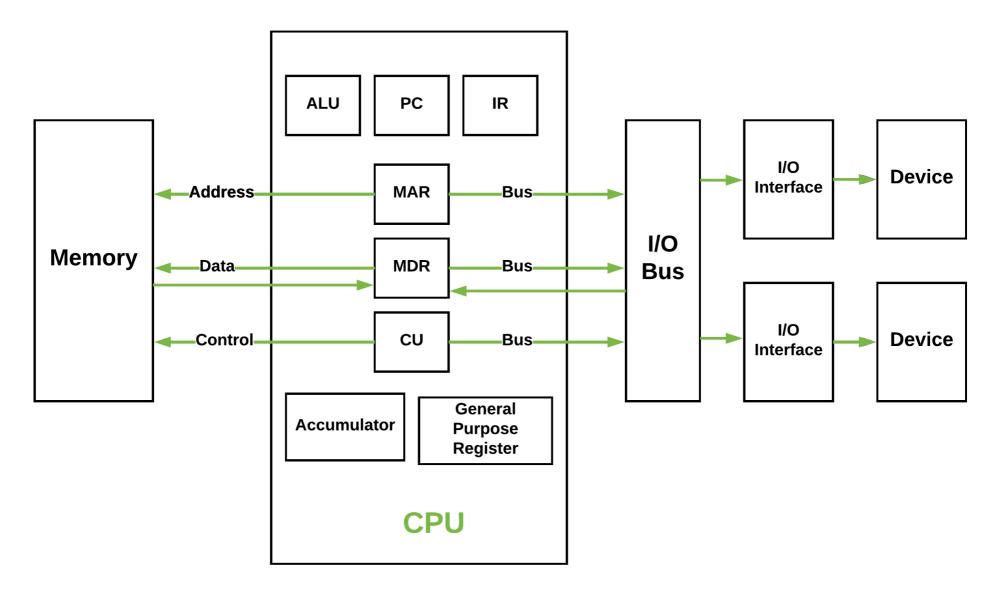
 En el ejemplo, se cargará en el acumulador el dato almacenado en la dirección de memoria 940.



PC: Program Counter; CIR = IR: Instruction Register; AC = AX: Accumulator

MAR: Memory Address Register; MDR = MBR: Memory Data Register

Modelo de Von Neumann



Programa

 Un Programa es una secuencia de instrucciones que realizan un procesamiento para obtener un resultado.

Por ejemplo, la zona destaca da corresponde a un programa....

■ El procesamiento de las instrucciones del programa se realizan mediante el "Ciclo de ⁹⁴⁰ una Instrucción"

 Este ciclo se inicia cuando el computador se enciende y ter-⁹⁴³ mina cuando se apaga.

 0
 1
 0
 0
 0
 0
 0
 0

 0
 0
 0
 1
 1
 0
 0
 1

 0
 1
 0
 0
 0
 0
 0
 1

 0
 1
 0
 1
 1
 0
 0
 1

 0
 1
 0
 0
 0
 0
 0
 1

Data

Address

300

301

302

303

304

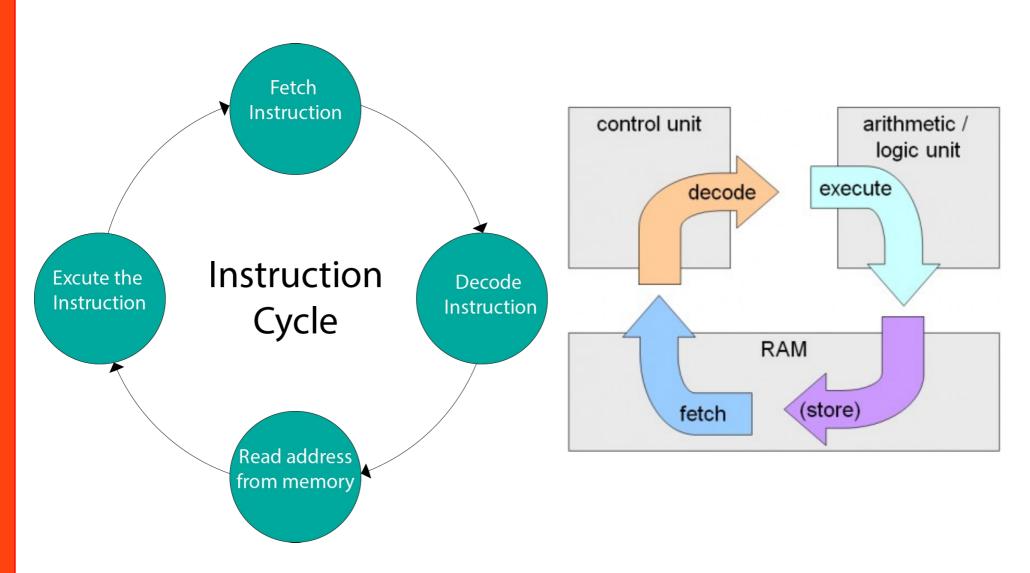
•••

••

•••

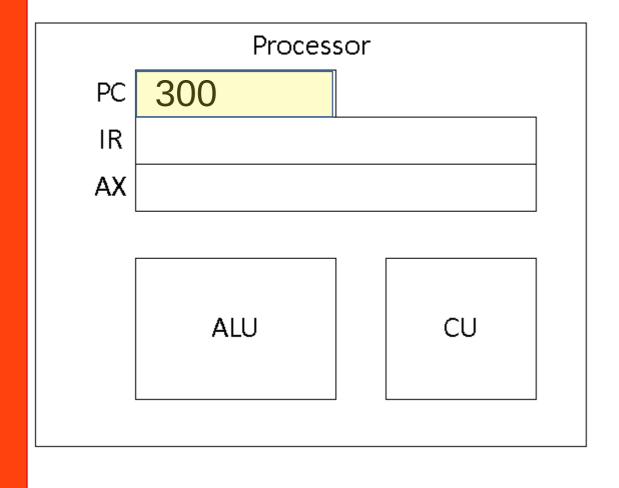
0	0	0	0	0	0	1	1
0	0	0	0	0	0	0	0
0	0	0	0	0	0	1	0
0	0	0	0	0	0	0	0

Ciclo de una Instrucción



Ciclo de una Instrucción

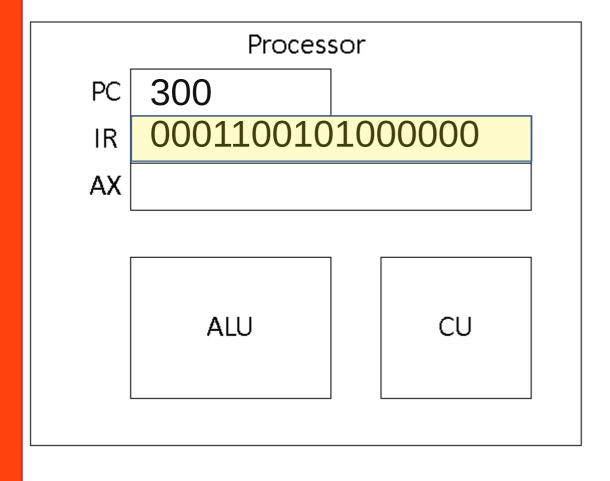
INICIO



Address				Da	ıta			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

Fetch Instruction (Captación)



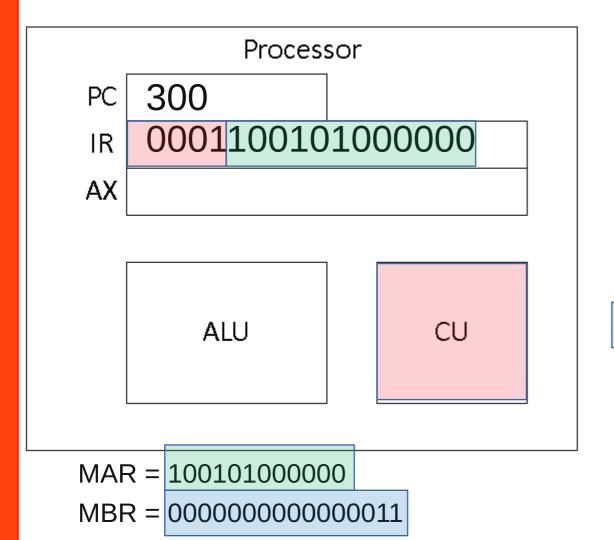
Address				Da	ıta			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción. Address Data Ciclo de una Instrucción 300 0 0 301 Decode Instruction (Decodificación) 303 Processor 304 300 PC 0001100101000000 305 IR AX940 ALU CU 941 942

O001 Cargar en el acumulador el dato 943 almacenado en la dirección de memoria.

Ciclo de una Instrucción

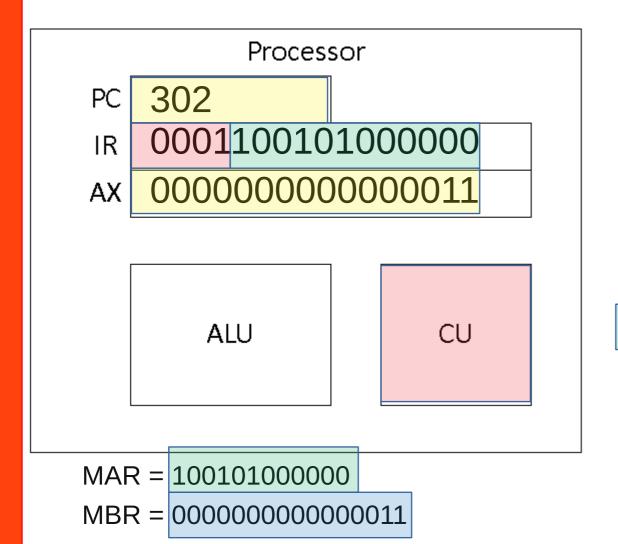
Read Data (Obtener dato)



A	ddress				Da	ita			
	300	0	1	0	0	0	0	0	0
	301	0	0	0	1	1	0	0	1
	302	0	1	0	0	0	0	1	0
	303	0	1	0	1	1	0	0	1
	304	0	1	0	0	0	0	0	1
	305	0	0	1	0	1	0	0	1
	•••								
	940	0	0	0	0	0	0	1	1
	941	0	0	0	0	0	0	0	0
	942	0	0	0	0	0	0	1	0
	943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

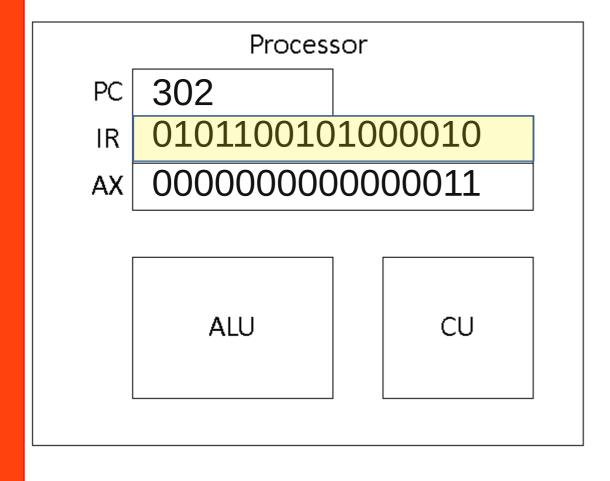
Execute Instruction (Ejecutar)



ddress				Da	ıta			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

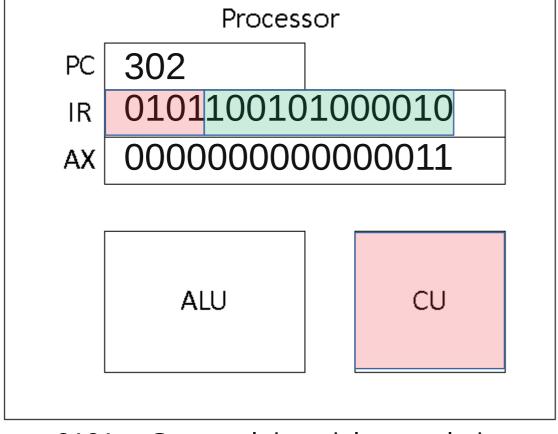
Fetch Instruction (Captación)



Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

Decode Instruction (Decodifica

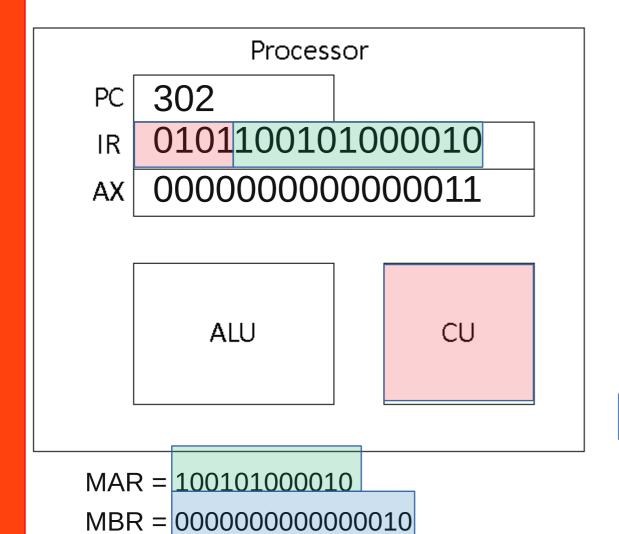


Sumar el dato del acumulador con otro que está en memoria.

Address				Da	ıta			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

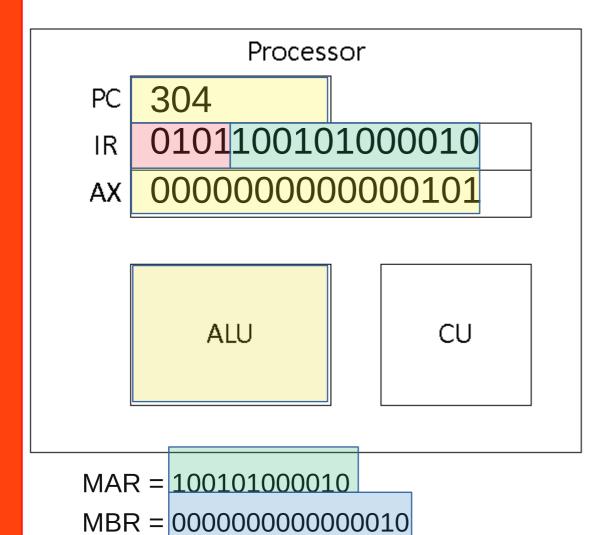
Read Data (Obtener dato)



Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

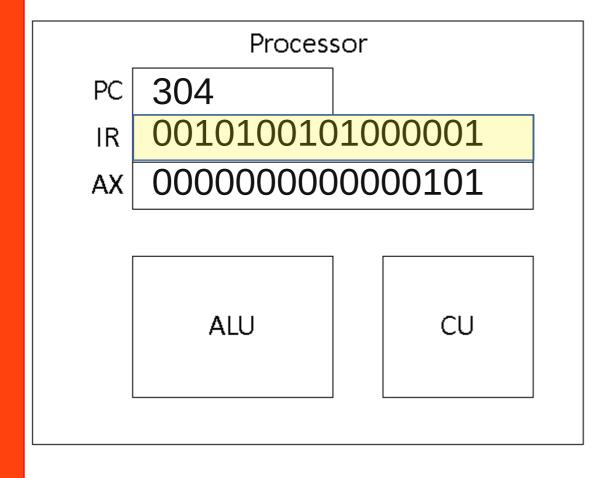
Execute Instruction (Ejecutar)



Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

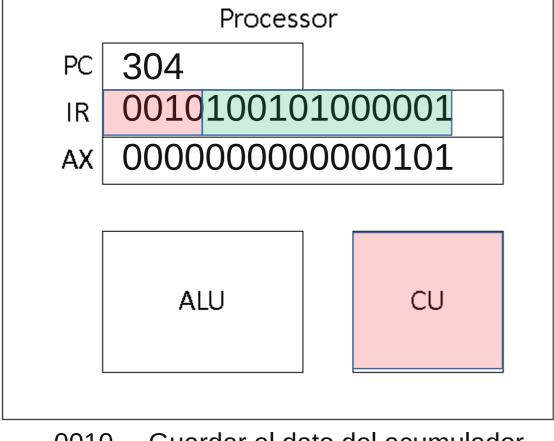
Fetch Instruction (Captación)



Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

Decode Instruction (Decodifica

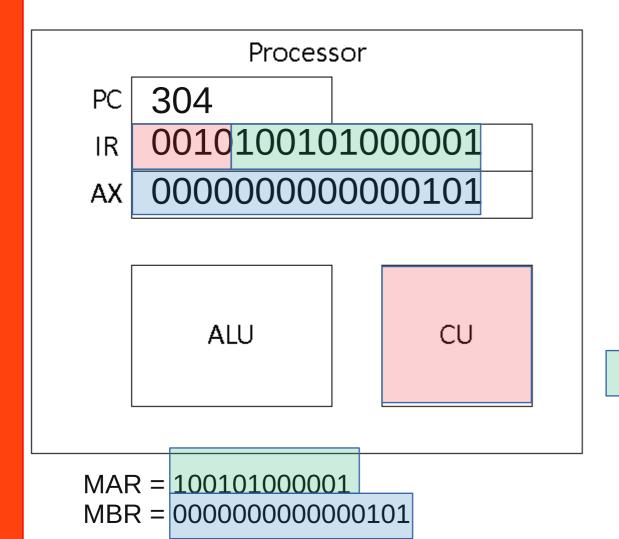


Guardar el dato del acumulador en memoria.

Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

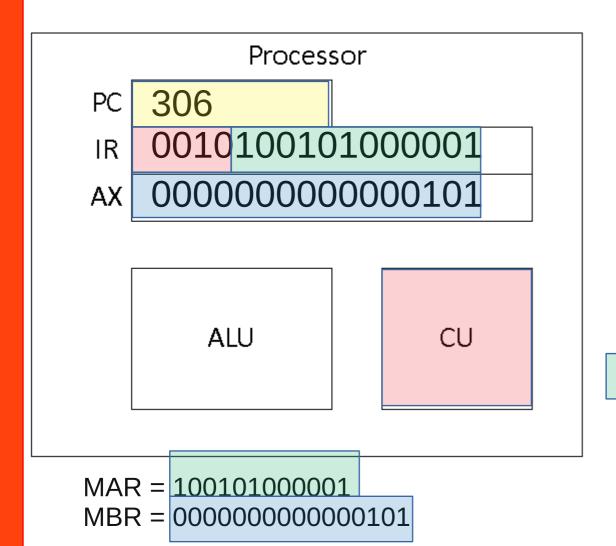
Read Data (Obtener dato)



Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	0	0	0
942	0	0	0	0	0	0	1	0
943	0	0	0	0	0	0	0	0

Ciclo de una Instrucción

Execute Instruction (Ejecutar)



Address				Da	ita			
300	0	1	0	0	0	0	0	0
301	0	0	0	1	1	0	0	1
302	0	1	0	0	0	0	1	0
303	0	1	0	1	1	0	0	1
304	0	1	0	0	0	0	0	1
305	0	0	1	0	1	0	0	1
•••								
940	0	0	0	0	0	0	1	1
941	0	0	0	0	0	1	0	1
942	0	0	0	0	0	0	0	0
943	0	0	0	0	0	0	0	0