

[Página Principal](#) / [Mis cursos](#) / [22023ISS0841G1](#) / [Actividades evaluativas](#) / [Quiz01- Ver 02](#)

Comenzado el	jueves, 10 de agosto de 2023, 19:09
Estado	Finalizado
Finalizado en	jueves, 10 de agosto de 2023, 19:40
Tiempo empleado	31 minutos 13 segundos
Puntos	15,5/20,0
Calificación	3,9 de 5,0 (77,6%)

Pregunta **1**

Finalizado

Se puntúa 0,5 sobre 1,0

Son dos argumentos de una instrucción tipo J

Seleccione una o más de una:

- ☒ a. Función
- ☒ b. Address (Dirección)
- ☐ c. Opcode
- ☐ d. RT
- ☐ e. RS

Pregunta **2**

Finalizado

Se puntúa 1,0 sobre 1,0

Un compilador es un programa informático que traduce un programa escrito en lenguaje de maquina a un lenguaje de programación de alto nivel. Se utiliza para que el procesador pueda interpretar las instrucciones generadas por un usuario final y obtener el resultado esperado.

Seleccione una:

- ☐ Verdadero
- ☒ Falso

Pregunta **3**

Finalizado

Se puntúa 1,0 sobre 1,0

La función de algunos de los registros MIPS es:

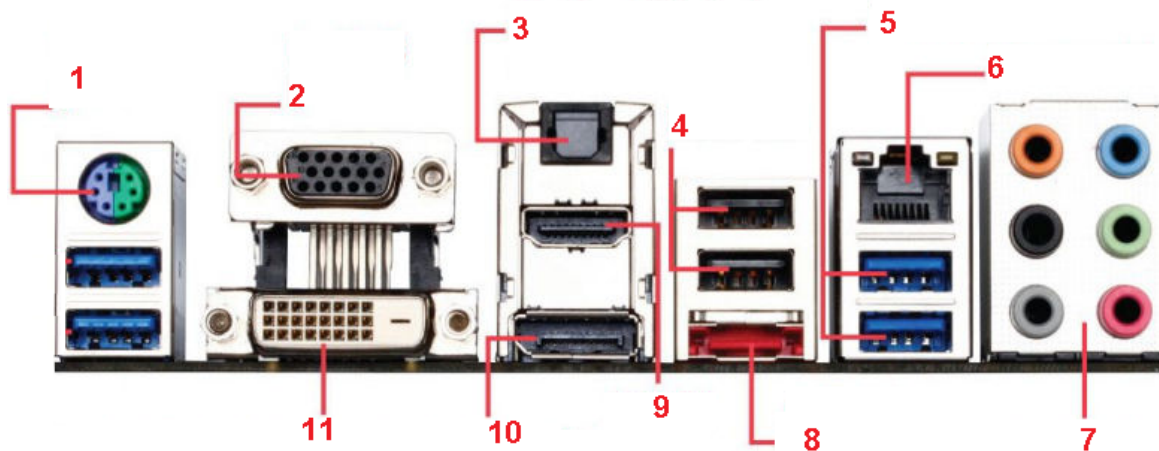
\$a0 a \$a3	Usados para argumentos en subprogramas
\$ra	Dirección de retorno
\$sp	Puntero de pila (Stack Pointer)
\$s0 a \$s7	Usados en llamados a subprogramas
\$zero	Valor constante 0
\$t0 a \$t9	Usados como registros temporales

Pregunta 4

Finalizado

Se puntúa 0,8 sobre 1,0

Identifique los puertos de la board



- | | |
|----|------------------------|
| 1 | PS2 |
| 2 | VGA Port |
| 3 | Salida óptica de audio |
| 4 | Puertos USB 2.0 |
| 5 | Puertos USB 3.0 |
| 6 | Puerto LAN |
| 7 | Conexiones de audio |
| 8 | External SATA |
| 9 | HDMI |
| 10 | DVI Port |
| 11 | Display Port |

Pregunta **5**

Finalizado

Se puntúa 1,0 sobre 1,0

Es un circuito integrado que controla las funciones de acceso desde y hasta el microprocesador, las unidades de video AGP o PCI-Express, vídeo integrado (cuando es el caso) y la memoria RAM. Su función principal es la de controlar el funcionamiento del bus del procesador, la memoria y el puerto AGP o PCI-Express. Llamado en algunos casos el chipset.

Seleccione una:

- ☐ a. Southbridge
- ☒ b. Northbridge
- ☐ c. Coprocesador 1
- ☐ d. Unidad de Control
- ☐ e. Microcontrolador
- ☐ f. Ninguna de las opciones es valida
- ☐ g. Microprocesador

Pregunta **6**

Finalizado

Se puntúa 0,0 sobre 1,0

Los registros Hi y Lo en una arquitectura MIPS son usados para:

Seleccione una:

- ☐ a. Son de uso exclusivo del stack pointer
- ☒ b. Para almacenar el resultado de la multiplicación y la división en la FPU
- ☐ c. Como almacenamiento temporal para el program counter
- ☐ d. Como registros de 64 bits, para operaciones con operandos dobleword
- ☐ e. Ninguna opción es valida

Pregunta **7**

Finalizado

Se puntúa 0,7 sobre 1,0

Son tres tipos unidades de almacenamiento

Seleccione una o más de una:

- ☐ a. Teclados
- ☐ b. Disco de estado estatico
- ☒ c. USB
- ☒ d. Unidades externas de almacenamiento
- ☒ e. Hard Disk
- ☐ f. Impresoras
- ☐ g. Blue Ray Disc

Pregunta **8**

Finalizado

Se puntúa 1,0 sobre 1,0

Los tipos de instrucción para una arquitectura MIPS son usados para:

Seleccione una:

- ☐ a. Tipo R -> Registros, Tipo I -> Intermedios, Tipo J -> Saltos
- ☐ b. Tipo R -> Rotación, Tipo I -> Inmediatos, Tipo J -> Saltos
- ☒ c. Tipo R -> Registros, Tipo I -> Inmediatos, Tipo J -> Saltos
- ☐ d. Tipo R -> Respuestas, Tipo I -> Intermedios, Tipo J -> Saltos
- ☐ e. Tipo R -> Registros, Tipo I -> Inmediatos, Tipo J -> Yuxtaposición

Pregunta 9

Finalizado

Se puntúa 0,7 sobre 1,0

Estas funciones son realizadas por:

Permitir el almacenamiento de datos de entrada, de todas las instrucciones de programa y el almacenamiento de resultados

Random Acces Memory

Se usa para realizar operaciones de cálculo lógico, aritméticas en enteros y valores en representación de punto flotante

Registros de la CPU

Usados para la interconexión de unidades y transferencia de datos, instrucciones y resultados

Buses de datos

Permitir el almacenamiento del contexto de las instrucciones y los datos que se estan ejecutando

Unidades de cálculo

Usados para permitir el ingreso y salida de instrucciones, resultados, datos de entrada e información para ser almacenada

Dispositivos de entrada y salida

Es usado para la interpretación y ejecución de instrucciones. También es usado para la ejecución y generación de señales de control para la habilitación de las operaciones

Unidad de control

Pregunta 10

Finalizado

Se puntúa 1,0 sobre 1,0

La interfaz se caracteriza por que la imagen generada en la pantalla es de tipo analógico. El conector utilizado típicamente se llama DB15 y se encarga de separar las señales que forma la imagen.

Pregunta 11

Finalizado

Se puntúa 1,0 sobre 1,0

COMPLETE. La es la parte encargada de procesar los datos. Las operaciones que realiza son de tipo aritmético: suma, resta, multiplicación y división; y de tipo lógico: igual, mayor que o menor que, entre otras.

Pregunta 12

Finalizado

Se puntúa 1,0 sobre 1,0

El número 0x1F4 se encuentra en formato hexadecimal. ¿Cuál es su representación en sistema binario?

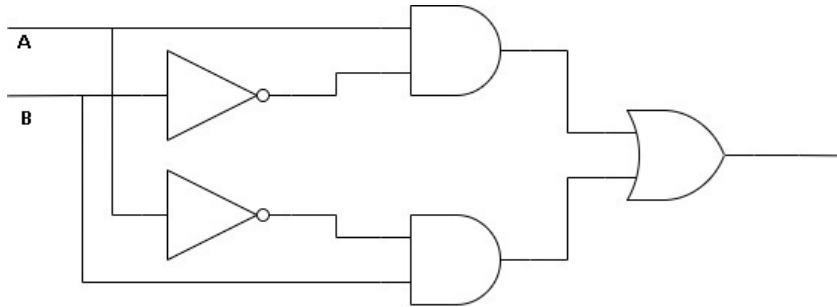
Respuesta:

Pregunta **13**

Finalizado

Se puntúa 1,0 sobre 1,0

La función digital del circuito que se muestra en la imagen es



- ☐ a. $AA'B + B'BA$
- ☐ b. $A + B$
- ☐ c. Ninguna opción es valida
- ☒ d. $A'B + AB'$
- ☐ e. $AB + AB$

Pregunta **14**

Finalizado

Se puntúa 1,0 sobre 1,0

Si se desea tener un mayor control del procesador y los periféricos, lo adecuado es programar en un lenguaje cercano a la maquina como lo es el lenguaje ensamblador o assembler

Seleccione una:

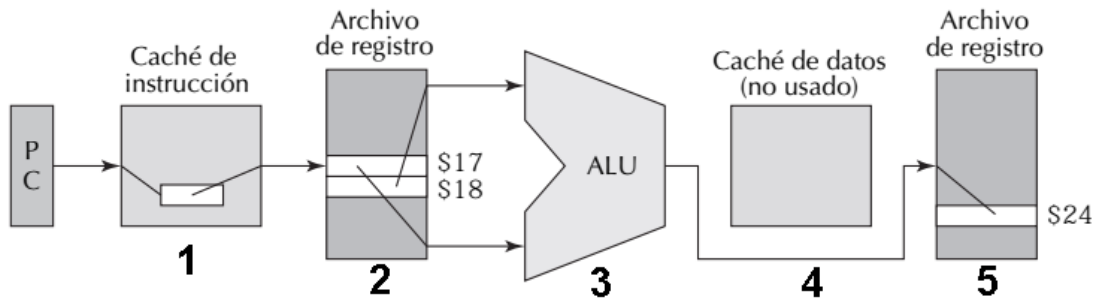
- ☒ Verdadero
- ☐ Falso

Pregunta **15**

Finalizado

Se puntúa 0,2 sobre 1,0

Identifique los pasos de ejecución de una instrucción típica en MIPS



2 Escritura de registros

3 Operación

5 Lectura/Almacenamiento de datos

4 Fetch de instrucción

1 Lectura de registro

Pregunta **16**

Finalizado

Se puntúa 0,0 sobre 1,0

Las instrucciones tipo I de una arquitectura MIPS, se caracterizan por usar tres registros de la CPU y un valor inmediato para ser evaluado

Seleccione una:

☒ Verdadero☐ Falso

Pregunta **17**

Finalizado

Se puntúa 1,0 sobre 1,0

Es un componente electrónico usado para realizar los procesos lógicos a través de la interpretación de las instrucciones de un programa informático mediante la realización de las operaciones básicas aritméticas, lógicas y de entrada/salida del sistema

Seleccione una:

- ☐ a. Control Peripheral Unit
- ☐ b. Microperipheral
- ☒ c. Unidad Central de Procesamiento
- ☐ d. Ninguna opción es valida
- ☐ e. Unidad Periferica de Control
- ☐ f. Unidad Principal de Control

Pregunta **18**

Finalizado

Se puntúa 0,7 sobre 1,0

Son tres elementos de una arquitectura tipo MIPS

Seleccione una o más de una:

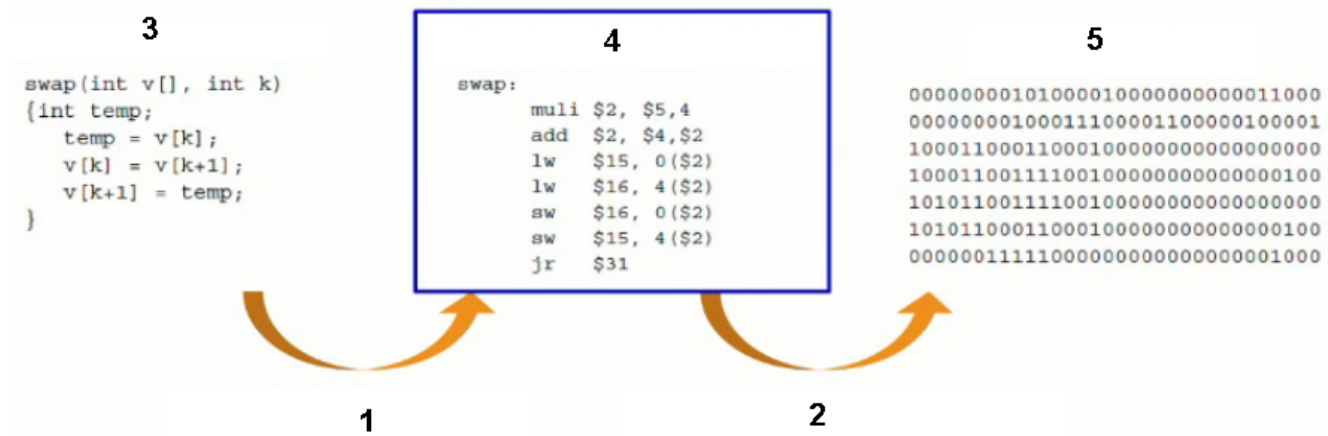
- ☒ a. CPU
- ☐ b. Monitor LCD
- ☐ c. Disco Duro
- ☐ d. Memoria
- ☐ e. GPU
- ☒ f. FPU
- ☒ g. Unidad de multiplexación de estados aritmeticos

Pregunta **19**

Finalizado

Se puntúa 1,0 sobre 1,0

En el proceso de diseño de software para un microcontrolador y un microprocesador se pasan por varias etapas las cuales son:



- 2 Ensamblado
- 3 Lenguaje en Alto Nivel
- 1 Compilación
- 4 Lenguaje Ensamblador
- 5 Lenguaje de Maquina

Pregunta **20**

Finalizado

Se puntúa 1,0 sobre 1,0

El sistema de representación de números fraccionarios utilizado por un sistema computacional se conoce como:

- ☐ a. Entero signado
- ☒ b. Punto flotante
- ☐ c. Punto fijo entero
- ☐ d. Sistema binario en base 10
- ☐ e. Ninguna opción es valida

Ir a...

Examen Parcial Practico 2023-2 (15%) ►