Министерство образования и науки Российской Федерации Федеральное агентство по образованию Ярославский государственный университет им. П.Г. Демидова

К.С. Артемов, Н.Л. Солдатова

ОСНОВЫ СХЕМОТЕХНИКИ

Учебное пособие

УДК 621.375.4 ББК 3 844 А 86

Рекомендовано

Редакционно-издательским советом университета в качестве учебного издания. План 2005 года

Рецензенты:

доктор физ.-мат- наук, ведущий сотрудник ИМИ РАН А.В. Проказников;

Научно-производственная фирма по разработке и внедрению технологий системной интеграции

Артемов, К.С., Солдатова, Н.Л.

Основы схемотехники: учеб. пособие / К.С. Артемов, К 86 Н.Л. Солдатова; Яросл. гос. ун-т. – Ярославль: ЯрГУ, 2005. 215 с.

ISBN 5-8397-0388-5

Излагаются основы теории транзисторных усилительных устройств от простейших каскадов до операционных усилителей.

Предназначено для студентов, обучающихся по направлению 5504 Телекоммуникация и будет полезно также студентам специальности 013800 Радиофизика и электроника (дисциплина «Основы схемотехники», блок ОПД), очной и заочной форм обучения.

УДК 621.375.4 ББК 3 844

- © Ярославский государственный университет, 2005
- © К.С. Артемов, Н.Л. Солдатова, 2005

ISBN 5-8397-0388-5

Предисловие

Учебное пособие предполагает знание студентами физических основ электроники, принципа действия и параметров диодов и транзисторов.

Авторы рассматривают данное учебное пособие как дополнение к учебной литературе по основам аналоговой электроники. Мы не ставили цели охватить все разделы аналоговой схемотехники. В книге достаточно подробно описаны лишь основные усилительные каскады на одном-двух транзисторах. В заключительной части представлено введение в теорию и практику операционных усилителей. К каждой главе даются вопросы и задания для самоконтроля. Отдельной частью выделены задачи, которые позволят закрепить теоретические знания и дадут навыки построения и расчета схем основных усилительных каскадов. В большинстве задач приводятся решения, что существенно облегчит освоение материала студентами, особенно при заочной форме обучения.

В соответствии с программой дисциплины «Основы схемотехники» такие вопросы, как оконечные усилительные каскады, обратная связь в аналоговых электронных устройствах, не вошли в данное пособие, но подробно изучаются в лабораторном практикуме. В лабораторном практикуме широко применяется также компьютерное моделирование в среде Electronics WORKBENCH. Для облегчения освоения этой программы в Приложении 1 к пособию даны методические указания «Знакомство с программой схемотехнического моделирования EWB v 5.12».

Глава I. Усилительные каскады на биполярных транзисторах

1.1. Статический режим усилительного каскада

1.1.1. Выбор рабочей точки

Транзистор в целом является нелинейным элементом. Поэтому для использования его в качестве линейного усилительного элемента необходимо задать рабочую точку транзистора. Рассмотрим на примере усилительного каскада по схеме с общим эмиттером. Все построения показаны на рисунке 1.1.

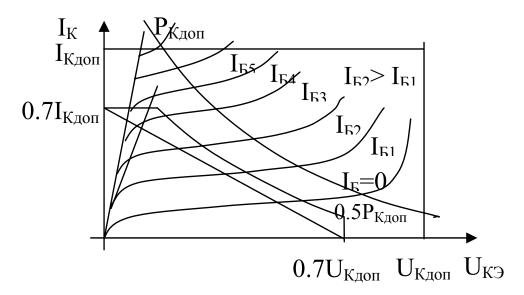


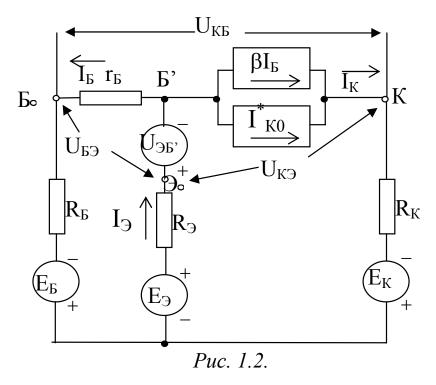
Рис. 1.1.
Определение области усилительного режима по выходным BAX транзистора

Область усилительного режима ограничена предельно допустимыми значениями тока коллектора $I_{K\partial on}$, напряжения коллектор — эмиттер $U_{K\partial \partial on}$ и допустимой мощностью рассеяния на коллекторе $P_{K\partial on}$ (даются в справочниках по транзисторам). Для

большей надежности рабочую область иногда еще больше ограничивают уровнями $0.7\,I_{K\partial on}$, $0.7\,U_{K\partial \partial on}$ и $0.5\,P_{K\partial on}$. Снизу отсекаются характеристики, параметр которых - ток базы - соответствует нелинейному участку входных BAX характеристик транзистора. Слева исключаются нелинейные участки переходной области, в которой транзистор начинает входить в режим насыщения.

В обрисованной зоне ставится точка — рабочая точка транзистора. Выбор местоположения точки зависит от назначения усилительного каскада (рассмотрим позже). Пусть это будет точка A. Поставив рабочую точку, мы можем определить все ее координаты: $I_{KA}; U_{K\ni A}; I_{EA}$. По входным ВАХ можно найти $U_{E\ni A}$, а зная соотношения между токами и между напряжениями транзистора, вычислить все недостающие параметры рабочей точки - $I_{\ni A}, U_{KEA}$.

В окрестности рабочей точки определяют все физические и h-параметры транзистора, которые необходимы для расчетов усилительного каскада на переменном токе.



Обобщенная эквивалентная схема усилительного каскада на постоянном токе

1.1.2. Обеспечение рабочей точки

В самом общем случае рабочую точку транзистора можно задать с помощью резисторов и источников э.д.с постоянного тока, включенных в цепи электродов транзистора. Эквивалентная схема такой цепи показана на рисунке 1.2. Полярность источников смещения, а также направления токов взяты для p-n-p-транзистора. Постоянное падение напряжения на эмиттерном переходе заменено эквивалентным генератором $U_{\mathcal{D}\mathcal{E}'}$.

Рассмотрим входной контур. По закону Кирхгофа (обход по току базы из точки E):

$$I_B r_{\delta} + I_B R_B + I_{\mathfrak{I}} R_{\mathfrak{I}} = E_B + E_{\mathfrak{I}} - U_{\mathfrak{I}}$$
.

Заменив ток эмиттера по формуле $I_{\mathcal{G}} = I_K + I_B$, получим:

$$I_{B}r_{\delta} + I_{B}R_{B} + I_{K}R_{\Im} + I_{B}R_{\Im} =$$

$$= E_{B} + E_{\Im} - U_{\Im B'}.$$

В этой формуле есть «неудобное» напряжение $U_{\mathcal{I}B'}$, которое невозможно измерить. Но его можно вычислить, если взять напряжение между базой и эмиттером: $U_{\mathcal{I}B} = U_{\mathcal{I}B'} + I_{\mathcal{I}B}R_{\mathcal{I}B}$. Откуда

$$U_{\Im B}' = U_{\Im B} - I_B R_B.$$

Подставим в основное выражение и найдем ток базы:

$$I_{B} = \frac{E_{\Im} + E_{B} - U_{\Im B}}{R_{B} + R_{\Im}} - \frac{R_{\Im}}{R_{B} + R_{\Im}} I_{K}.$$

Обозначим:

$$R_{\mathcal{I}} + R_{\mathcal{E}} = R_{\mathcal{I}}; \frac{R_{\mathcal{I}}}{R_{\mathcal{E}} + R_{\mathcal{I}}} = \gamma_{\mathcal{E}}; E_{\mathcal{I}} + E_{\mathcal{E}} = E_{\mathcal{I}}.$$

Получим:

$$I_{B} = \frac{E_{\Im B} - U_{\Im B}}{R_{\Im B}} - \gamma_{\delta} I_{K}.$$

Из выражения видно, что ток базы состоит из двух составляющих – тока базовой цепи входного контура и части тока кол-

лектора. γ_{δ} - коэффициент токораспределения базы, показывающий, какая часть тока коллектора ответвляется в базу. Подставим ток базы в формулу тока коллектора $I_K = \beta I_E + I_{K0}^*$:

$$I_K = \beta \frac{E_{\Im B} - U_{\Im B}}{R_{\Im B}} - \beta \gamma_{\delta} I_K + I_{K0}^*.$$

Откуда

$$I_K(1+\beta\gamma_{\delta}) = \beta \frac{E_{\Im E} - U_{\Im E}}{R_{\Im E}} + I_{K0}^*,$$

и окончательно

$$I_K = \frac{\left[\beta \left(E_{\Im E} - U_{\Im E}\right) / R_{\Im E}\right] + I_{K0}^*}{1 + \beta \gamma_{\delta}}.$$
(1.1)

Таким образом, ток коллектора может быть определен, если известны параметры транзистора и элементы эмиттерно-базовой цепи. E_K и R_K не оказывают влияния на ток коллектора. Это справедливо, так как коллекторный ток образуется токами генераторов βI_δ и I_{K0}^* , которые присутствуют в выражении I_K .

Связь между E_K и R_K можно найти, если рассмотреть другой контур, например цепь коллектор-эмиттер. С учетом знаков, сохраняя обход по току базы, получим:

$$-E_{K} = -I_{K}R_{K} + U_{K\Im} + E_{\Im} - I_{\Im}R_{\Im},$$
 (*) или через большой контур:

$$-E_K = -I_K R_K + U_{K\!B} - E_B + I_B R_B$$
.

Первое выражение применяют для каскада по схеме с общим эмиттером, а второе — для схемы с общей базой. Эти уравнения носят название *уравнений нагрузочных прямых*.

 $E_{\mathfrak{I}}-I_{\mathfrak{I}}R_{\mathfrak{I}}=U_{\mathfrak{I}}$ - напряжение на эмиттере транзистора относительно общего провода. $-E_{\mathcal{E}}+I_{\mathcal{E}}R_{\mathcal{E}}=U_{\mathcal{E}}$ - напряжение на базе относительно общего провода.

Уравнение нагрузочной прямой вместе с уравнением тока коллектора образуют систему уравнений, определяющих рабочую точку транзистора. В систему входят известные параметры рабочей точки $(I_K, I_{\mathcal{I}}, U_{K\mathcal{I}}, U_{\mathcal{I}\mathcal{B}})$, справочные данные транзистора (β, I_{K0}^*) , а также неизвестные элементы схемы - $E_{\mathcal{I}}$, $E_{\mathcal{E}}$, $E_{\mathcal{E}}$, $R_{\mathcal{I}}$, $R_{\mathcal{E}}$, $R_{$

го два, то четыре из них надо задать, а остальные два получатся в результате решения системы уравнений.

1.1.3. Температурная стабильность рабочей точки

Рабочая точка транзистора меняется с температурой. Основные причины этого — зависимость I_{K0}^* , β , $U_{\mathcal{I}B}$ от температуры. Их изменение приводит к изменению тока коллектора. Оценим это изменение.

$$\begin{split} I_K &= \beta I_B + I_{K0}^* = \beta I_B + (1+\beta)I_{K0}. \\ \Delta I_K &= \Delta \beta I_B + \beta \Delta I_B + (1+\beta)\Delta I_{K0} + \Delta \beta I_{K0}. \end{split}$$

Из выражения $I_{B}=\frac{E_{\supset B}-U_{\supset B}}{R_{\supset B}}-\gamma_{\delta}I_{K}$ найдем приращение то-ка базы:

$$\Delta I_{E} = -\frac{\Delta U_{\Im E}}{R_{\Im E}} - \gamma_{\delta} \Delta I_{K}.$$

Подставим это в выражение ΔI_K и решим его относительно ΔI_K .

$$\Delta I_K = \frac{\beta}{1 + \beta \gamma_{\delta}} \left[\frac{\Delta I_{K0}}{\alpha} - \frac{\Delta U_{\mathcal{B}E}}{R_{\mathcal{B}E}} + \left(I_E + I_{K0} \right) \frac{\Delta \beta}{\beta} \right]. \tag{1.1a}$$
 Обозначим

$$\frac{\beta}{1+\beta\gamma_{\delta}}=S,$$

а выражение в квадратных скобках - через ΔI_T . Тогда получим: $\Delta I_K = S \cdot \Delta I_T$. Из ΔI_K следует, что температурные изменения I_{K0}^* , β , $U_{\ni E}$ умножаются на коэффициент S. Отсюда название S – коэффициент температурной нестабильности. Оценим его предельные значения. Из формулы S следует, что он зависит от коэффициента токораспределения базы $\gamma_{\delta} = R_{\ni}/(R_{\ni} + R_{E})$. Если $R_{\ni} >> R_{E}$, то $\gamma_{\delta} = 1$, $S = \frac{\beta}{1+\beta} = \alpha$. Если $R_{\ni} << R_{E}$, то $\gamma_{\delta} = 0$, а $S = \beta$. Итак, $S_{\text{мин}} = \alpha$, а $S_{\text{макс}} = \beta$. Обычно считается достаточным $R_{\ni}/R_{E} = 0.5...1$. Тогда $\gamma_{\delta} = 0.3...0.5$ и S = 2...3. Для случая $\beta >> 1$ можно найти связь между сопротивлениями и S:

$$\frac{R_{\mathfrak{I}}}{R_{\mathcal{B}}} \approx \frac{1}{S-1}.$$

В формуле ΔI_K основной вклад вносит первый член, то есть $\Delta I_{K0}/\alpha$, поэтому $\Delta I_K \approx S\Delta I_{K0}/\alpha$. При $\alpha \approx 1$ $\Delta I_K = S\Delta I_{K0}$. Таким образом, второе определение коэффициента температурной нестабильности будет:

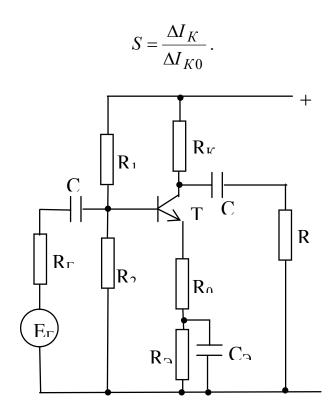


Рис. 1.3. Обеспечение рабочей точки транзистора

Относительное изменение тока коллектора будет равно:

$$\frac{\Delta I_K}{I_K} = \frac{-\Delta U_{\Im B} + \left(\frac{\Delta I_{K0}}{\alpha} + I_B \frac{\Delta \beta}{\beta}\right) R_{\Im B}}{E_{\Im B} + I_{K0} R_{\Im B} - U_{\Im B}}.$$

Отсюда следует, что относительное изменение коллекторного тока не зависит от соотношения R_{\Im} и R_{B} , то есть от S, а зависит от суммарного резистора $R_{\Im B}$.

Таким образом, рассмотрение температурной стабильности рабочей точки транзистора от элементов схемы показывает, что на их выбор накладываются ограничения. Первое — на соотношение резисторов R_{\Im} и R_{\Im} , а второе - на их суммарную величину R_{\Im} .

Существует еще одно ограничение на выбор резистора R_{E} . Оно не связано с температурной стабильностью, а вытекает из работы каскада на переменном токе. Для того чтобы R_{E} не влияло на усилительные свойства каскада, его выбирают из условия: $R_{E} >> R_{BX}$, где R_{BX} - входное сопротивление каскада. Это ограничение часто является основным.

1.1.4. Обеспечение рабочей точки транзистора с учетом зависимости его параметров от температуры

Рассмотрим на примере самой распространенной схемы обеспечения рабочей точки, которая показана на рисунке 1.3. В ней отсутствует источник $E_{\mathfrak{I}}$, а вместо источника э.д.с базовой цепи включен эквивалентный — резистивный делитель источника питания E_K . Поэтому для данной схемы

$$E_{\mathcal{I}B} = E_B = E_K \frac{R_2}{R_1 + R_2}.$$

Сопротивления R_1 и R_2 через источник питания E_K включены параллельно (обозначим условно как $R_1 \parallel R_2$), то есть $R_B = R_1 \parallel R_2$.

Мы имели исходное уравнение тока коллектора (1.1). С учетом температурных зависимостей параметров транзистора получили уравнение (1.1а). Из него можно найти, например, R_{\ni} , задав ΔI_K и R_E . Изменение тока коллектора задают из условия $\Delta I_K \leq \Delta I_{K\partial on}$, где $\Delta I_{K\partial on}$ - некоторое допустимое изменение тока коллектора, которое мы определим позже. R_E можно задать из условия $R_E >> R_{BX}$. Итак, из формулы (1.1а) получим:

$$R_{\mathcal{J}} \ge \frac{\alpha \left(\Delta I_{K\partial on} \cdot R_{\mathcal{B}} - \Delta U_{\mathcal{J}\mathcal{B}}\right)}{\Delta I_{K\partial on} - \left[\Delta I_{K0} + \frac{I_{\mathcal{B}}\Delta \beta}{1+\beta}\right]} - R_{\mathcal{B}}.$$
(1.2)

Если задать $R_{\mathfrak{I}}$ из условия $U_{\mathfrak{I}} = I_{\mathfrak{I}} \cdot R_{\mathfrak{I}}$, а $\Delta I_K \leq \Delta I_{K\partial on}$, то

$$R_{B} \leq \frac{\beta \left(\Delta I_{K\partial on} \cdot R_{\mathcal{I}} + \Delta U_{B\mathcal{I}}\right)}{\left(1 + \beta\right) \left[\Delta I_{K0} + \frac{I_{\mathcal{I}}\Delta \beta}{\left(1 + \beta\right)^{2}}\right] - \Delta I_{K\partial on}} - R_{\mathcal{I}}.$$
(1.3)

Выбор $\Delta I_{K\partial on}$ проводят из условия

$$I_{K\partial on} - I_{KA} \ge \Delta I_{K\partial on} \ge \Delta I_{K0} + I_{E} \frac{\Delta \beta}{1+\beta}.$$
 (1.4)

Напомню, что $I_B = I_{\mathcal{F}}/(1+\beta)$. Левая часть неравенства — ограничение изменения тока коллектора под действием сигнала, поступающего на вход усилительного каскада. Правая часть неравенства определяется температурными изменениями параметров транзистора.

Зная R_{\Im} и R_{B} можно теперь найти резисторы R_{1} и R_{2} . Из рисунка 1.2 (см. параграф 1.1.2) относительно базы транзистора имеем две параллельные ветви с одинаковыми напряжениями: $E_{B} - I_{B}R_{B} = U_{\Im B} + I_{\Im}R_{\Im}$. Подставим значение E_{B} :

$$E_K \frac{R_2}{R_1 + R_2} - I_B R_B = U_{\Im B} + I_{\Im} R_{\Im}.$$

Дополним первый член единичной дробью R_1 / R_1 . Получим:

$$E_K R_B \frac{1}{R_1} - I_B R_B = U_{\mathcal{I}B} + I_{\mathcal{I}} R_{\mathcal{I}}.$$

Откуда

$$R_1 = \frac{E_K R_B}{U_{2B} + I_2 R_2 + I_B R_B}. (1.5)$$

Так как $\frac{1}{R_E} = \frac{1}{R_1} + \frac{1}{R_2}$, то

$$R_2 = \frac{R_1 \cdot R_B}{R_1 - R_B}. (1.6)$$

Остается записать уравнение нагрузочной прямой. Из (*) (см. 1.1.2) для нашей схемы усилительного каскада ($E_{\Im}=0$) и транзистора p-n-p-типа получим: $-E_K=-I_KR_K+U_{K\Im}-I_{\Im}R_{\Im}$. Для того чтобы не привязываться к типу проводимости транзистора, можно записать так:

$$E_K = I_K R_K + |U_{K9}| + I_9 R_9, (1.7)$$

ИЛИ

$$E_K = I_K R_K + |U_{K\Im}| + U_{\Im}.$$
 (1.7a)

1.1.5. Порядок расчета усилительного каскада на постоянном токе

Расчет каскада связан с условиями технического задания (ТЗ), требования которого определяются назначением усилителя. Например, ТЗ на усилитель звуковых частот содержит следующие пункты:

- 1) назначение;
- 2) выходные данные: $P_{BbIX_{HOM}}$, $U_{BbIX_{HOM}}$, R_H , R_{BbIX} , схему выхода (симметричный или несимметричный);
- 3) максимально допустимый коэффициент нелинейных искажений;
 - 4) диапазон рабочих частот;
 - 5) уровень искажений на граничных частотах усилителя;
- 6) входные данные: $E_{\Gamma EH_{HOM}}$, $R_{\Gamma EH}$, схему выхода (симметричный, несимметричный);
 - 7) границы температурного диапазона, то есть $T_{\textit{мин}}$ и $T_{\textit{макс}}$;
 - 8) вид и напряжение источника питания, общий полюс.

ТЗ на широкополосный усилитель содержит дополнительные пункты. Например, емкость нагрузки (задается C_H), наличие или отсутствие постоянной составляющей на выходе, динамический диапазон входных сигналов.

ТЗ на импульсный усилитель имеет дополнительные пункты: параметры выходного импульса (амплитуда выходного напряжения); полное сопротивление нагрузки, полярность выходного сигнала и наличие постоянной составляющей, длительность импульса; переходные искажения (длительность фронта и среза, величину выброса, коэффициент спада вершины).

Для нас пока из ТЗ необходимы данные, связанные с расчетом рабочей точки транзистора. Последовательность здесь следующая.

1. Выясняем задачу:

- 1) частоту или полосу усиливаемых частот;
- 2) мощность;
- 3) коэффициент усиления или (и) $U_{\it BMX}$;
- 4) температурный диапазон $\Delta T = T_{макс} T_{мин}$;
- 5) сопротивления R_{BX} и R_{BbIX} ;
- 6) сопротивление нагрузки;
- 7) коэффициент нестабильности S (если он задан).

Оцениваем, в состоянии ли мы решить задачу с помощью только одного каскада или это должен быть многокаскадный усилитель. Если можем, то определяем схему включения транзистора. Если не можем, то оцениваем число каскадов и схемы включения транзисторов. Например, если заданы большие входное сопротивление и коэффициент усиления по напряжению, то необходимо сначала обеспечить R_{BX} , поставив каскад с общим коллектором, а потом получить усиление по напряжению на каскаде с общим эмиттером. Пусть задача решается только с помощью каскада с общим эмиттером.

2. Подбираем транзистор:

- 1) по типу проводимости в соответствии с общим полюсом источника питания (p-n-p) или n-p-n;
- 2) по частотному диапазону для обеспечения верхней граничной частоты усилителя f_B (при этом граничная частота коэффициента передачи тока базы транзистора должна удовлетворять условию $f_{\beta} > f_B$);
- 3) по температурному диапазону для выбора материала транзистора (германий, кремний, арсенид галлия);
 - 4) по мощности (малой, средней, большой);
 - 5) по шумам, если требуется малошумящий каскад.
- 3. Снимаем ВАХ транзистора или пользуемся справочными данными. Обрисовываем рабочую область. Задаем рабочую точку. Определяем координаты рабочей точки $(U_{K\Im},I_K,U_{B\Im},I_E)$. В окрестности рабочей точки находим физические или h-параметры транзистора.
- **4.** *Проверяем, удовлетворяет ли рабочая точка условию:* $U_{K\ni} + U_m < U_{K\ni\partial on}$, то есть предельному режиму по напряжению. При необходимости корректируем положение рабочей точки.

5. Находим изменения всех величин, входящих в ΔI_K .

Определяем приращение обратного тока коллектора: $\Delta I_{K0} = I_{K0_{T_{MAKC}}} - I_{K0_{T_{MUH}}} \approx I_{K0_{T_{MAKC}}} \quad \text{При вычислениях используем}$ формулу температурной зависимости обратного тока реального диода: $I_{K0}(T) = I_{K0}(T_{\kappa OMH}) 2^{\Delta T/T^*}, \text{ где } \text{ T}^* \text{ - температура удвоения}.$

Находим изменения β (или h_{213}) с температурой по справочнику по транзисторам или по формуле, указанной в методичке по расчету усилительных каскадов.

Вычисляем $\Delta U_{E\Im} = \left| U_{E\Im_{T_{MAKC}}} - U_{E\Im_{T_{MUH}}} \right|$. Из выражения $U_{E\Im} = \varphi_T \ln(1 + I_{\Im} / I_{\Im 0})$, при условии $I_{\Im} >> I_{\Im 0}$ (нормальное включение транзистора) получим: $U_{E\Im} = \varphi_T \ln(I_{\Im} / I_{\Im 0})$. Тогда при T_{MAKC} получим:

$$U_{\mathit{Б}\mathit{Э}\mathit{TMAKC}} = \varphi_{\mathit{TMAKC}} \ln \frac{I_{\mathit{9}}}{I_{\mathit{90}\mathit{TMAKC}}}; \ U_{\mathit{B}\mathit{9}\mathit{TMUH}} = \varphi_{\mathit{TMUH}} \ln \frac{I_{\mathit{9}}}{I_{\mathit{90}\mathit{TMUH}}}.$$

Можно в диапазоне температур $T=\pm 50^0\,C$ воспользоваться простым алгоритмом: $\Delta U_{B\Im}\cong \varepsilon\cdot \Delta {\rm T}$, где $\varepsilon=1.5\,$ мВ/град.

6. Вычисляем левую и правую части формулы (1.4) и задаем $\Delta I_{K\partial on}$.

Здесь следует отметить, что выбор $\Delta I_{K\partial on}$ определяется ТЗ. Если каскад должен работать как предварительный, малосигнальный, то условием малого сигнала принято считать $\Delta I_K = 0.1...0.2I_{KA}$, где I_{KA} - ток коллектора в рабочей точке. Если требуется получить большие амплитуды тока или напряжения, то это – режим большого сигнала: $\Delta I_K = 0.1...0.2I_{KMakc}$.

- **7.** Задаем R_{E} по условию $R_{E} >> R_{BX}$, например, в 2....5 раз.
- **8.** *Находим* R_{\ni} *по формуле (1.2).*
- **9.** Проверяем соответствие найденных сопротивлений заданному коэффициенту нестабильности **S.** При необходимости корректируем их значения.
- 10. По формулам (1.5) и (1.6) при заданном E_K находим R_1 и R_2 .
- 11. Так как мы задали E_K , то по формуле (1.7) определяем R_K . Если E_K не задано, то задается R_K . Принято его задавать так:

 $R_K = 3...5R_H$. В этом случае при работе на переменном токе все определяет как меньший нагрузочный резистор. Возвращаемся к ВАХ, строим динамическую нагрузочную прямую и проверяем обеспечение требуемого напряжения U_m .

Для случая малых сигналов и когда не предъявляется требований по температурной нестабильности, можно упростить расчет и в формуле (1.7) принять

$$I_{\mathcal{A}}R_{\mathcal{A}} = U_{\mathcal{A}} = 0.1...0.3E_K.$$
 (1.8)

Тогда $|U_{K\Im}| + I_K R_K = 0.9...0.7 E_K$.

При упрощенных расчетах (в режиме малого сигнала) сопротивление R_{B} может быть найдено по-иному. Ток делителя I_{∂} выбирают из условия $I_{\partial}=2...5I_{EA}$, чтобы можно было переключать входным сигналом весь этот ток в базу, то есть иметь запас по току делителя. В формуле I_{EA} - ток базы в рабочей точке. Для базы транзистора $I_{\partial}R_{2}=U_{B}=U_{E\partial A}+U_{\partial}$. Если задать U_{∂} по условию (1.8), то можно определить

$$R_2 = \frac{U_{\mathcal{I}} + U_{\mathcal{E}\mathcal{I}A}}{I_{\partial}}.$$

Значение резистора R_1 находят при заданном R_E по формуле

$$R_1 = \frac{R_B R_2}{R_B + R_2} \,.$$

1.1.6. Некоторые практические схемы термостабилизации и термокомпенсации

Схемы с температурной стабилизацией

Наиболее часто используемая на практике схема обеспечения режима каскада ОЭ (типичная схема) приведена на рисунке 1.3. В данном случае $R_{\delta} = R_1 \parallel R_2$, где $R_1 \parallel R_2$ - параллельное соединение резисторов.

Пусть $R_0=0$. Принцип стабилизации заключается в том, что делитель R_1-R_2 задает потенциал базы U_{δ} . Ток эмиттера, протекая через резистор $R_{\mathfrak{g}}$, создает напряжение $U_{\mathfrak{g}}$ на эмиттере транзистора. Разность напряжений U_{δ} и $U_{\mathfrak{g}}$ задает напряжение $U_{\delta\mathfrak{g}}$ и, следовательно, I_{δ} транзистора.

С увеличением температуры растет I_{κ} , растет и $I_{\mathfrak{g}} = I_{\kappa} + I_{\mathfrak{g}}$. Увеличивается $U_{\mathfrak{g}}$ при неизменном $U_{\mathfrak{g}}$. $U_{\mathfrak{g}\mathfrak{g}}$ уменьшается, уменьшается мощность, рассеиваемая коллектором транзистора, уменьшается температура и, наконец, уменьшается $I_{\mathfrak{g}}$. Иначе говоря, происходит стабилизация рабочей точки.

Можно физический процесс стабилизации трактовать с точки зрения отрицательной обратной связи. Вызванное любыми причинами увеличение тока эмиттера создает на R_9 падение напряжения $\Delta U_9 = R_9 \Delta I_9$, которое обратной полярностью (плюс на n-базу, а минус — на p-эмиттер) прикладывается к базе через R_2 и эмиттеру транзистора. Транзистор призакрывается, а изменения ΔI_9 уничтожаются. В этих условиях ток $I_9 = U_9 / R_9$ не может сильно меняться за счет отрицательной обратной связи по постоянному току.

Чем меньше сопротивление делителя R_1-R_2 , тем лучше стабилизация, однако очень низкоомный делитель R_1-R_2 вызывает большой расход мощности от источника питания и шунтирует входное сопротивление каскада. Поэтому обычно делают $\frac{R_1}{R_2} \approx R_9$ или больше. Выбор величины R_9 ограничен падением напряжения I_3R_3 .

Температурная компенсация режима предусматривает применение в схеме нелинейных элементов, параметры которых определенным образом зависят от температуры. Требуемая стабильность работы достигается без больших потерь энергии в цепях стабилизации. В качестве элементов термокомпенсации могут быть использованы терморезисторы, полупроводниковые диоды, транзисторы.

При использовании терморезистора он включается вместо обычного сопротивления в делитель базы, его сопротивление при нормальной температуре таково, что через коллектор протекает

требуемый ток покоя. С повышением температуры сопротивление терморезистора уменьшается, уменьшается напряжение между базой и эмиттером, вследствие чего ток покоя коллектора остается постоянным. С помощью термокомпенсации можно не только обеспечить неизменность тока I_{κ} , но даже добиться уменьшения его при повышении температуры (S < 0). Для идеальной компенсации необходимо знать реальную зависимость I_{κ} от температуры при $U_{\kappa} = const$ и под нее подобрать зависимость сопротивления терморезистора от температуры. Это можно получить комбинацией линейных резисторов с терморезистором.

Терморезисторы обладают неодинаковой с транзистором температурной инерционностью и температурной зависимостью сопротивления. Лучшие результаты можно получить, применяя в качестве термочувствительного элемента полупроводниковый диод или эмиттерный переход транзистора. В такой схеме диод предназначен для компенсации температурного сдвига входной характеристики транзистора, так как с ростом температуры падение напряжения на диоде в прямом направлении уменьшается, а следовательно, уменьшается напряжение смещения во входной цепи. Для компенсации обратного тока коллектора можно применять диод, включаемый в обратной полярности параллельно резистору R_2 . Обратный ток диода компенсирует обратный ток коллектора транзистора.

Вопросы и задания для самопроверки к главе I

- 1. Почему задают рабочую точку транзистора?
- 2. Какие токи и напряжения определяют режим транзистора?
- 3. Перечислите ограничения, накладываемые на определение рабочей области транзистора.
- 4. Обрисуйте общий подход к решению задачи по обеспечению единственности рабочей точки транзистора.
- 5. Нарисуйте обобщенную схему обеспечения рабочей точки транзистора.
 - 6. Напишите уравнения Кирхгофа для контуров.
- 7. Какими элементами схемы задается ток коллектора транзистора?

- 8. Как вы понимаете понятие коэффициента токораспределения базы?
- 9. Вспомните температурную зависимость параметров транзистора с разными схемами включения.
- 10. К чему приводит температурная нестабильность параметров транзистора?
- 11. Какой смысл заложен в понятие коэффициента температурной нестабильности? От чего он зависит? В каких пределах может изменяться?
- 12. Почему вводятся ограничения на выбор резисторов в базовой и эмиттерной цепях транзисторов?
- 13. Пользуясь теорией обратной связи, попытайтесь объяснить работу резистора в цепи эмиттера.
- 14. Объясните работу резистора в цепи эмиттера и делителя в базовой цепи в качестве элементов температурной стабилизации.
- 15. Как делитель базовой цепи стабилизирует рабочую точку по режиму?

Глава II. Усилительный каскад по схеме с общим эмиттером

2.1. Общий подход

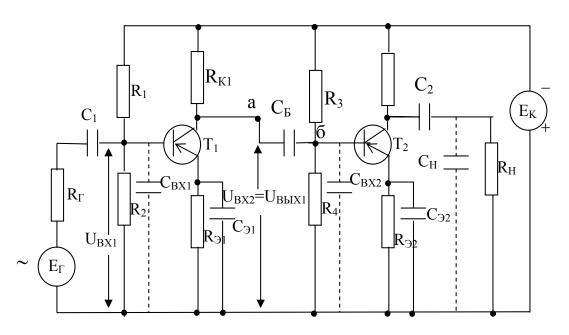


Рис. 2.1. Двухкаскадный усилитель

Типовая схема двухкаскадного усилителя показана на рисунке 2.1. Режим по постоянному току задается источником питания E_K , внутреннее сопротивление которого можно считать равным нулю, резистивными делителями в цепях баз транзисторов R_1, R_2 и R_3, R_4 и нагрузочными резисторами R_{K1}, R_{K2} и R_{91}, R_{92} . Последние два служат для температурной стабилизации рабочей точки транзистора. Для исключения обратной связи на переменном токе эти резисторы шунтируются конденсаторами большой емкости C_{91} и C_{92} . C_{ex1} - емкость монтажа, то есть емкость соединительных проводов, резисторов и др. Обычно эта паразитная емкость пренебрежимо мала и учитывается только на очень высоких частотах. При переходе к эквивалентной схеме конденсатор C_1 можно считать включенным параллельно C_{ex1} через R_{Γ} . Аналогично включены конденсаторы C_{E} и C_{ex2} . Емкость C_{H}

обычно является паразитной емкостью. Конденсатор C_1 разделяет генератор и первый каскад, построенный на транзисторе T1, C_2 разделяет второй каскад на транзисторе T2 и нагрузку R_H , а C_B каскады между собой по постоянному току. На переменном токе конденсаторы работают как соединительные элементы. Отсюда происходит название усилителя — «усилитель с RC-связями». При расчетах разделительные конденсаторы обычно относят к последующему каскаду.

Мощность резисторов рассчитывается исходя из мощности, выделяющейся на них в режиме покоя, то есть при отсутствии входного сигнала. При этом обычно берется полуторный запас.

Разделительные конденсаторы обычно имеют большую емкость и являются, как правило, полярными. Правило включения такое. Рассмотрим на примере $C_{\mathcal{B}}$. Напряжение на коллекторе T1 обычно больше, чем на базе T2. Поэтому полюс левой обкладки конденсатора должен совпадать с одноименным полюсом источника питания, а правый — с полярностью общего провода схемы. Аналогично включаются полярные конденсаторы в цепях эмиттеров транзисторов. Рабочие напряжения разделительных конденсаторов должны быть не меньше, чем полуторное напряжение источника питания в, а конденсаторы в эмиттерных цепях — в полтора раза больше напряжения на эмиттерах транзисторов.

Каскад на T2 по отношению к каскаду на T1 является нагрузкой R_H или, в общем случае, \dot{Z}_H . Каскад на T1 по отношению к каскаду на T2 является генератором с э.д.с E_{\varGamma} и сопротивлением R_{\varGamma} . Таким образом, любой многокаскадный усилитель можно рассматривать покаскадно.

Рассмотрим усилительный каскад по схеме с общим эмиттером, показанный на рисунке 2.4. Резистор R_0 номиналом несколько десятков Ом выделен из резистора $R_{\mathfrak{I}}$, рассчитанного на постоянном токе: $R_0 + R_{\mathfrak{I}} = R_{\mathfrak{I}}$. Он не зашунтирован конденсатором и, с точки зрения теории цепей, выполняет роль элемента цепи отрицательной обратной связи по току.

Определение усилительных параметров каскада проводят раздельно для трех диапазонов частот — низших, средних и высших. Параметры каскада можно определить с разной степенью точности. Для начала будем пренебрегать внутренней обратной

связью транзистора по напряжению, то есть считать, что $\mu_{\ni K} \cdot K_u << 1$. Это обычно выполняется, так как $\mu_{\ni K}$ не превышает 10^{-4} , а K_u однокаскадного усилителя не более 100.

2.2. Область средних частот

Для этой области считается, что емкости C_1 , C_2 , C_3 бесконечно большие, а емкость коллекторного перехода незначительна. По этой причине R_3 оказывается зашунтированным емкостью C_3 и в работе не участвует. Будем пренебрегать обратным током коллекторного перехода, а также считать, что $r_{\kappa}^* = \infty$. Тогда эквивалентная схема будет такой, как показано на рисунке 2.5. Резисторы базового делителя через источник питания соединены параллельно. Пунктир означает, что, если выполняется условие $R_{\mathcal{B}} = R_1 // R_2 >> R_{ex}$, то на переменном токе делитель в работе не участвует.

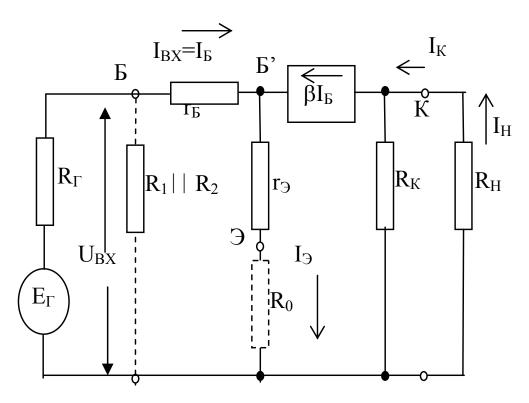


Рис. 2.2 Эквивалентная схема каскада ОЭ в области средних частот

2.2.1. Входное сопротивление

$$\begin{split} R_{ex} = & \frac{U_{ex}}{I_{ex}} \,. \\ U_{ex} = & I_B R_B + I_{\mathcal{I}} (r_{\mathcal{I}} + R_0) = I_B R_B + (1 + \beta) I_B (r_B + R_0) = \\ & I_B \big[r_B + (1 + \beta) (r_{\mathcal{I}} + R_0) \big]. \end{split}$$

Здесь применено $I_{\Im} = (1 + \beta)I_{B}$, а также то, что по эквивалентной схеме $R_{K} \parallel R_{H} \parallel (r_{\Im} + R_{0})$, а при параллельном соединении напряжения на ветках равны и общее сопротивление определяется меньшим, то есть $r_{\Im} + R_{0}$. Откуда

$$R_{\theta x} = r_{E} + (1 + \beta)(r_{A} + R_{0}). \tag{2.1}$$

Из формулы следует, что R_0 значительно увеличивает входное сопротивление. Если при расчете каскада на постоянном токе выбрано $R_E = 2...5R_{ex}$, то следует уточнить входное сопротивление:

$$R_{exo\delta uu} = R_{E} \parallel R_{ex}$$
.

2.2.2. Выходное сопротивление

$$R_{\rm bbix} = \frac{U_{\rm bbix}}{I_{\rm bbix}}.$$

$$U_{\rm bbix} = I_{\rm bbix} R_K = I_K R_K \text{, так как } I_{\rm bbix} = I_K \text{.}$$

И, окончательно, $R_{ebix} = R_K$.

2.2.3. Коэффициент передачи по напряжению

$$K_U = \frac{U_{\text{вых}}}{E_{\Gamma}}.$$

В ламповых усилителях и усилителях на униполярных транзисторах обычно $R_{\Gamma} << R_{ex}$ и тогда $U_{ex} = E_{\Gamma}$. Для биполярных транзисторов $R_{\Gamma} \le R_{ex}$, и, таким образом, $U_{ex} \ne E_{\Gamma}$.

Из эквивалентной схемы

$$\begin{split} \boldsymbol{U}_{\textit{Bblx}} &= \boldsymbol{I}_{\textit{Bblx}} \boldsymbol{R}_{\textit{Hnep}} \,, \; \boldsymbol{I}_{\textit{Bblx}} = \boldsymbol{I}_{K} = \beta \boldsymbol{I}_{B} \,, \; \boldsymbol{R}_{\textit{Hnep}} = \boldsymbol{R}_{K} \parallel \boldsymbol{R}_{H} \,, \\ \boldsymbol{U}_{\textit{Bblx}} &= -\beta \boldsymbol{I}_{B} \cdot \boldsymbol{R}_{K} \parallel \boldsymbol{R}_{H} \,. \end{split}$$

Знак минус говорит о том, что фаза выходного тока относительно входного сдвинута на 180^{0} .

Э.д.с генератора подается на резистивный делитель из R_{Γ} и R_{ex} , а снимается входное напряжение с R_{ex} . По Кирхгофу для входного контура: $E_{\Gamma} = I_{E}(R_{\Gamma} + R_{ex})$, откуда $I_{E} = E_{\Gamma} / (R_{\Gamma} + R_{ex})$. Подставив полученные выражения в коэффициент передачи, получим:

$$K_U = -\beta \frac{R_K \parallel R_H}{R_L + R_{ex}}.$$
 (2.2)

Максимум будет при $R\Gamma=0$ (идеальный генератор) и $R_H=\infty$ (холостой ход на выходе): $K_{Uxx}=-\beta R_K \ / R_{ex}\approx -R_K \ / r_{\Im}$. Если в цепи эмиттера присутствует незашунтированный резистор R_0 , то $K_{Uxx}\approx -R_K \ / (r_{\Im}+R_0)\approx -R_K \ / R_0$, при $R_0>>r_{\Im}$. В этом случае $K_{U_{xx}}$ не зависит от транзистора. Во всех случаях R_0 существенно уменьшает коэффициент передачи.

Существует еще одна форма записи коэффициента передачи – как произведение коэффициентов передачи:

$$K_U = -K_{Uxx} \cdot \xi_{U_{\theta x}} \xi_{U_{\theta b t} x}. \tag{2.2a}$$

Коэффициент входа (передача от генератора в каскад) $\xi_{U_{\rm BX}}$, коэффициент выхода (передача от каскада в нагрузку) $\xi_{U_{\rm BMX}}$:

$$\xi_{U_{6X}} = \frac{R_{ex}}{R_{ex} + R_{\Gamma}}, \; \xi_{U_{eblx}} = \frac{R_{H}}{R_{H} + R_{eblx}} = \frac{R_{H}}{R_{H} + R_{K}}.$$

Можно доказать, что (2.2) и (2.2а) - одно и то же. Из них также следует, что, так как обычно β , R_{Γ} , R_{ex} , R_{H} считаются заданными по Т3, то единственный путь увеличения коэффициента передачи — увеличение R_{K} .

Рассмотрим некоторые частные случаи.

1) Пусть нагрузкой является аналогичный каскад. Считаем, что $R_{\varGamma} >> R_{\rm gr}$. Тогда

$$K_U = -\beta \frac{R_K \parallel R_H}{R_{ex}}.$$

Так как для нашего случая нагрузкой является входное сопротивление следующего каскада, то

$$K_U = -\beta \frac{R_K || R_H}{R_H} = -\beta \frac{1}{R_K} \cdot \frac{R_K R_H}{R_K + R_H} = -\beta \frac{R_K}{R_K + R_H}.$$

Если при расчете каскада на постоянном токе берется $R_K = 2...5R_H$, то $K_U = \frac{2}{3}\beta...\frac{5}{6}\beta$.

2) Промежуточный каскад. Для него $R_{\Gamma}=R_{_{\!\mathit{e}\!\mathit{b}\!\mathit{l}\!\mathit{X}}}=R_{_{\!\mathit{K}}};\ R_{_{\!\mathit{H}}}=R_{_{\!\mathit{e}\!\mathit{X}}}.$ Тогда

$$K_{U} = -\beta \frac{R_{K} || R_{H}}{R_{\Gamma} + R_{ex}} = -\beta \frac{R_{K}}{R_{K} + R_{H}} \cdot \frac{R_{H}}{R_{\Gamma} + R_{ex}} = -\beta \frac{R_{K} R_{H}}{(R_{K} + R_{H})(R_{K} + R_{H})}.$$

Если
$$R_K = 2R_H$$
, то $K_U = \frac{2}{9}\beta$, если $R_K = 5R_H$, то $K_U = \frac{1}{5}\beta$.

Подводя итог, можно сказать, что коэффициент передачи каскада существенно зависит он нагрузки и генератора.

2.2.4. Коэффициент передачи тока

По определению

$$K_I = I_H / I_{\Gamma},$$

а для идеального генератора $R_{\Gamma}=\infty$, $K_I=I_H/I_{ex}$. Эквивалентная схема входной части усилительного каскада показана на рис.2.3,a. Из нее $I_{\Gamma}=I_{E}+I_{R_{\Gamma}}$. $I_{R_{\Gamma}}=I_{\Gamma}-I_{E}$. Так как $R_{\Gamma}\parallel R_{ex}$, то $U_{R_{\Gamma}}=U_{R_{ex}}$, или через токи: $I_{R_{\Gamma}}R_{\Gamma}=I_{E}R_{ex}$. Подставим $I_{R_{\Gamma}}$, получим $(I_{\Gamma}-I_{E})R_{\Gamma}=I_{E}R_{ex}$. Отсюда, раскрыв скобки, можно найти

$$I_{\varGamma}=I_{B}\,rac{R_{\varGamma}+R_{ex}}{R_{\varGamma}}$$
, или $I_{B}=I_{\varGamma}\,rac{R_{\varGamma}}{R_{\varGamma}+R_{ex}}$.

На рисунке 2.36 дана эквивалентная схема выходной цепи (рис. 2.36). Как видим, она подобна эквивалентной схеме входной цепи. Из подобия линейных эквивалентных схем следует подобие уравнений, описывающих схемы, то есть, взяв выражения I_{Γ} и $I_{\mathcal{B}}$, проведя замену по схеме выходной цепи, получим:

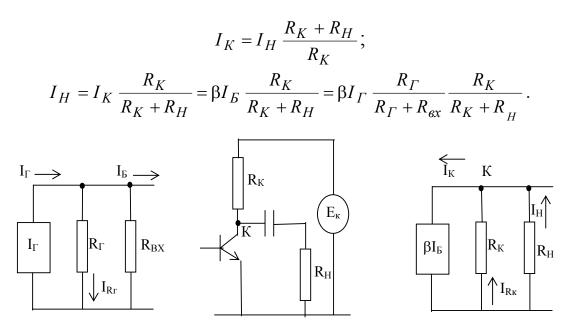


Рис. 2.3. Эквивалентная схема входной части каскада с генератором тока (а), выходная часть усилителя (б), эквивалентная схема усилительного каскада (в)

Подставим это в формулу коэффициента передачи каскада по току, получим:

$$K_I = -\frac{I_H}{I_\Gamma} = -\beta \frac{R_\Gamma}{R_\Gamma + R_{ex}} \cdot \frac{R_K}{R_K + R_H}.$$
 (2.3)

Знак минус говорит об инверсии фазы выходного тока по отношению к фазе входного тока.

Максимум будет при идеальном генераторе $R_{\Gamma} = \infty$ и тогда, когда нагрузка не ограничивает тока каскада, то есть в режиме короткого замыкания $R_H = 0$. Получим $K_{I_{\kappa 3}} = -\beta$. Легко заметить, что в формуле (2.3) первая дробь — коэффициент входа, а вторая — коэффициент выхода по току. Тогда вторая форма записи будет:

$$K_I = K_{I_{\kappa 3}} \xi_{I_{\kappa \kappa}} \xi_{I_{\kappa b l \kappa}}$$
.

2.3. Внутренняя обратная связь

Рассматривая работу каскада на постоянном токе, мы получили из обобщенной эквивалентной схемы для тока базы:

$$I_{B}=rac{E_{\mathcal{B}B}-U_{\mathcal{B}B}}{R_{\mathcal{B}B}}-\gamma_{\mathcal{G}}I_{K}$$
, где $\gamma_{\mathcal{G}}=rac{R_{\mathcal{G}}}{R_{\mathcal{G}}+R_{B}}$.

Введем обозначение

$$I_B' = \frac{E_{\mathcal{I}B} - U_{\mathcal{I}B}}{R_{\mathcal{I}B}}$$
,

получим $I_{B}=I_{B}^{'}-\gamma_{\delta}I_{K}=I_{B}^{'}-\gamma_{\delta}\cdot\beta I_{B}$. Откуда

$$I_{B} + \gamma_{\delta} \beta I_{B} = I_{B}'; I_{B} (1 + \beta \gamma_{\delta}) = I_{B}'; I_{B} = \frac{I_{B}'}{1 + \beta \gamma_{\delta}}.$$

Подставим в ток коллектора:

$$I_K = \beta I_E = \frac{\beta}{1 + \beta \gamma_{\delta}} I_E.$$

Из формулы следует, что если внутренняя обратная связь отсутствует ($\gamma_{\delta}=0$), то $I_{K}=\beta\,I_{\delta}$. Если же внутренняя обратная связь есть, то она уменьшает коэффициент передачи тока базы β в $1+\beta\gamma_{\delta}$ раз. Такое поведение характерно для отрицательной обратной связи.

Естественно предположить, что на переменном токе обратная связь присутствует тоже. Количественно она оценивается по-иному, так как на переменном токе работают другие резисторы. R_{\Im} и R_{B} не входят в эквивалентную схему для средних частот, но подключается генератор, работают дифференциальное сопротивление эмиттерного перехода и объемное сопротивление базы. В результате

$$\gamma_{\delta} = \frac{r_{\Im}}{R_{\varGamma} + r_{\delta} + r_{\Im}}.$$

Если в схеме есть незашунтированный резистор в цепи эмиттера, то он добавляется во всех формулах к сопротивлению эмиттерного перехода:

$$\gamma_{\delta} = \frac{r_{\Im} + R_0}{R_{\varGamma} + r_{\delta} + r_{\Im} + R_0}.$$

Если $R_{\Gamma}=0$, то получим $\gamma_{\delta_0}=\frac{r_{\Im}}{r_{\delta}+r_{\Im}}$ - коэффициент токораспределения транзистора на переменном токе.

Возвращаясь к параметрам каскада K_U , K_I , R_{ex} , можно учесть влияние на них обратной связи. Но сначала будем считать, что обратная связь по току отсутствует. Тогда эквивалентная схема будет такой, как на рисунке 2.4, то есть входная и выходная цепи не связаны.

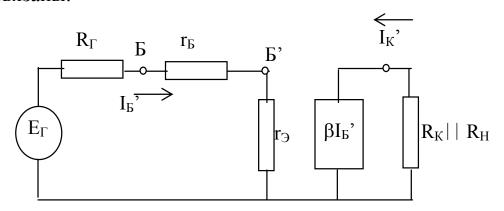


Рис.2.4. Эквивалентная схема усилительного каскада без учета внутренней обратной связи по току

Найдем входное сопротивление: $R_{ex} = U_{ex} / I_{ex}$; $I_{ex} = I_B'$; $U_{ex} = I_B' (r_0 + r_2)$. Тогда $R_{ex} = r_0 + r_2$. Известно, что отрицательная обратная связь по току увеличивает входное сопротивление. Поэтому, учитывая полученное в начале этого параграфа, получим:

$$R_{exOC} = (r_{\delta} + r_{\beta})(1 + \beta \gamma_{\delta 0}). \tag{2.4}$$

Найдем коэффициент передачи по току без обратной связи.

$$K_{U} = \frac{U_{\text{\tiny BblX}}}{E_{\varGamma}} = \frac{I_{K}^{'} \left(R_{K} \parallel R_{H}\right)}{I_{B}^{'} \left(R_{\varGamma} + r_{\delta} + r_{\Im}\right)} = \frac{\beta I_{B}^{'} \left(R_{K} \parallel R_{H}\right)}{I_{B}^{'} \left(R_{\varGamma} + r_{\delta} + r_{\Im}\right)} = -\beta \frac{R_{K} \parallel R_{H}}{R_{\varGamma} + r_{\delta} + r_{\Im}}.$$

Учтем обратную связь:

$$K_{UOC} = -\frac{\beta}{1 + \beta \gamma_{\delta}} \cdot \frac{R_K \parallel R_H}{R_{\Gamma} + r_{\delta} + r_{\gamma}}.$$
 (2.5)

Знак минус – учет фазового сдвига.

Определим коэффициент передачи по току без обратной связи.

$$K_{I} = \frac{I_{H}}{I_{\Gamma}}; \ I_{\Gamma} = I_{B}^{'} \ \frac{R_{\Gamma} + R_{ex}}{R_{\Gamma}}; \ R_{ex} = r_{\delta} + r_{\Im};$$

$$I_{H} = I_{K}^{'} \ \frac{R_{K}}{R_{K} + R_{H}} = \beta I_{B}^{'} \frac{R_{K}}{R_{K} + R_{H}}.$$

Подставим в K_I :

$$K_{I} = -\beta \frac{R_{K}R_{\Gamma}}{\left(R_{K} + R_{H}\right)\left(R_{\Gamma} + r_{\delta} + r_{\Im}\right)}.$$

Учтем обратную связь:

$$K_I = -\frac{\beta}{1 + \beta \gamma_{\delta}} \cdot \frac{R_K R_{\Gamma}}{(R_K + R_H)(R_{\Gamma} + r_{\delta} + r_{\gamma})}.$$
 (2.6)

Отличаются ли выражения (2.4 - 2.6) от (2.1 - 2.3)? Проверим на входном сопротивлении. По (2.4) $R_{exOC} = (r_6 + r_9)(1 + \beta \gamma_{60}) = /$ подставим $\gamma_{60}/=(r_6 + r_9)(1 + \beta r_9/(r_6 + r_9)) = /$ раскроем скобки/ $=r_6 + r_9 + \beta r_9 = r_6 + (1 + \beta)r_9$. Иными словами, (2.1) и (2.4) — одно и то же. Аналогично можно доказать и равенство коэффициентов передачи каскада.

Выходное сопротивление каскада уточнять не надо, так как оно не содержит коэффициента передачи транзистора по току β .

Таким образом, усилительные параметры каскада можно описывать двумя способами: с внутренней обратной связью и без нее. Это два адекватных метода. Однако формулы с учетом обратной связи более физичны для усилителей на биполярных транзисторах, чем во втором случае.

2.4 Уточнение усилительных параметров

2.4.1. Учет дифференциального сопротивления коллекторного перехода

Рассматривая усилительный каскад, мы ввели упрощение - $r_{\kappa}^* = \infty$.

У ральных транзисторов r_{κ}^* зависит от режима и конечно по времени. Геометрически это выражается изменением наклона выходных характеристик транзистора при изменении напряжения на коллекторе и при смене тока базы. Особенно нельзя пренебрегать сопротивлением коллекторного перехода в режиме большого сигнала, когда r_{κ}^* меняется существенно. Эквивалентная схема усилительного каскада на n-p-n-транзисторе с учетом r_{κ}^* показана на рисунке 2.5.

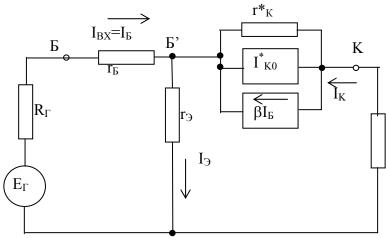


Рис. 2.5. Эквивалентная схема каскада ОЭ c учетом r_{κ}^{*}

Пусть I_{K0}^* мал. Мы видим, что ток коллектора разветвляется на ток βI_{E} (есть связь входа и выхода — как бы полезная часть) и часть, ответвляющуюся в r_{κ}^* . Причем эта вторая часть зависит от r_{κ}^* . Влияние r_{κ}^* учитывают введя понятие коэффициента токораспределения коллекторной цепи γ_{κ}^* , который показывает, какая доля тока поступает во внешнюю цепь коллектора (остальная часть ответвляется в r_{κ}^*), то есть

$$\gamma_{\kappa}^* = \frac{I_K}{\beta I_E} \,. \tag{*}$$

Через резисторы:

$$\gamma_{\kappa}^{*} = \frac{r_{\kappa}^{*}}{r_{\kappa}^{*} + \left[R_{K} // R_{H} + r_{\Im} // \left(R_{\Gamma} + r_{\delta} \right) \right]} \cong \frac{r_{\kappa}^{*}}{r_{\kappa}^{*} + R_{K} // R_{H}}, \tag{2.7}$$

так как $R_K // R_H >> r_9 // (R_\Gamma + r_6)$.

Из (*): $I_K = \gamma_\kappa^* \beta I_E$ можно рассматривать $\beta \gamma_\kappa^*$ как эквивалентный статический коэффициент передачи тока базы в цепь коллектора, то есть $\beta_{0e} = \beta \gamma_\kappa^*$. Из выражения видно, что учет дифференциального сопротивления коллекторного перехода приводит к уменьшению коэффициента передачи тока базы транзистора.

Подставляя β_{0e} в выражения (2.1)-(2.3) или в (2.4)-(2.6) вместо коэффициента передачи β , получим уточненные формулы R_{ex} , K_U , K_I .

2.4.2. Выходное сопротивление

Из эквивалентной схемы каскада (рис. 2.6) видно, что так как $r_{\kappa}^* \neq \infty$, то оно с целой цепью резиэмиттерносторов базовой цепи включается параллельно резистору R_K . Понеобходимо ЭТОМУ уточнить $R_{вых}$. Известно, что выходное сопротивление опре-

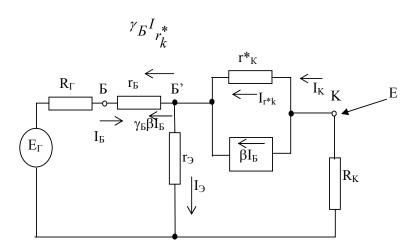


Рис. 2.6. Эквивалентная схема каскада ОЭ для определения точного значения выходного сопротивления

деляется при отключенной нагрузке в режиме холостого хода на входе ($E_{\Gamma}=0$), но генератор подключен к схеме. Следовательно,

 $\beta I_{E} = 0$ и ток коллектора равен нулю. Для запуска транзистора подадим на коллектор некоторое напряжение E. Под действием его в коллекторной цепи потечет ток

$$I = I_{R_K} + I_{r_K^*} + \beta I_{\mathcal{B}}, \text{ где } I_{R_K} = \frac{E}{R_K}, I_{r_K^*} = \frac{E}{r_{\kappa}^*},$$

а $\beta I_{\mathcal{B}}$ - неизвестен. В формуле $I_{r_{\kappa}^*}$ пренебрегаем из-за малости сопротивлением $r_{\mathcal{B}} \parallel (r_{\mathcal{B}} + R_{\mathcal{F}})$, которое на эквивалентной схеме включено последовательно с r_{κ}^* .

Ток базы будем рассматривать как сумму частей токов I_{\Im} , $I_{r_{\kappa}}$ и $I_{r_{\kappa}}$, ответвляющихся в базу. Тогда по Кирхгофу для узла токов $E^{'}$ I_{E} + $\gamma_{\delta}I_{r_{\kappa}}$ + $\gamma_{\delta}\beta I_{E}$ - $\gamma_{\delta}I_{\Im}$ = 0. Ток эмиттера обусловлен обратной связью транзистора по напряжению и мал по величине: $I_{\Im} = E \cdot \mu_{\Im K} / r_{\Im}$, тем более, что мы в самом начале договорились $\mu_{\Im K}$ не учитывать. С учетом γ_{δ} вклад I_{\Im} значительно меньше двух других составляющих тока базы. Коэффициент γ_{δ} показывает, какая часть того или другого тока ответвляется в базу. Из уравнения Кирхгофа

$$I_{E} = \frac{\gamma_{\delta} I_{r_{\kappa}^{*}}}{1 + \beta \gamma_{\delta}}.$$

Знак минус (направление тока) опущен. Вернемся к формуле тока, обусловленного источником E, и подставим все составляющие:

$$I = \frac{E}{R_K} + \frac{E}{r_K^*} + \frac{\beta \gamma_{\tilde{o}} E}{r_K^* (1 + \beta \gamma_{\tilde{o}})}.$$

Делим обе части на Е. Получим:

$$\frac{I}{E} = \frac{1}{R_{\text{Bbl}X}} = \frac{1}{R_K} + \frac{1}{r_K^*} + \frac{\beta \gamma_{\delta}}{r_K^* (1 + \beta \gamma_{\delta})}.$$

Сравнивая две первые дроби, отметим, что $\frac{1}{R_K} >> \frac{1}{r_\kappa^*}$. Пусть также для простоты $\beta \gamma_\delta \cong 1$ в числителе третьей дроби, хотя это и не всегда выполняется. Тогда получим:

$$\frac{1}{R_{\text{Gblx}}} = \frac{1}{R_K} + \frac{1}{r_{\kappa}^* (1 + \beta \gamma_{\delta})},$$

откуда

$$R_{\text{Bblx}} = R_K \parallel \left(r_{\kappa}^* \left(1 + \beta \gamma_{\tilde{o}} \right) \right). \tag{2.8}$$

Если определить выходное сопротивление со стороны R_K (до $R \kappa$), то

$$R_{\theta b l XT} = r_{\kappa}^* (1 + \beta \gamma_{\delta}). \tag{2.8a}$$

Формулу (2.8a) используют в схемотехнике, когда транзисторный каскад выполняет роль нагрузки (динамическая нагрузка). Особенно широко динамическая нагрузка используется в полупроводниковых интегральных микросхемах.

Оценим выходное сопротивление. Оно зависит через γ_{δ} от сопротивления источника сигнала. Максимум будет тогда, когда на входе стоит идеальный генератор напряжения $(R_{\Gamma} = 0)$, а минимум - при идеальном генераторе тока $(R_{\Gamma} = \infty)$.

2.4.3. Учет внутренней обратной связи по напряжению

Это последнее уточнение. Мы ранее ввели упрощение, что если $\mu_{\mathcal{I}\!\!K} << K_U^{-1}$, то влиянием обратной связи по напряжению можно пренебречь. Если же неравенство не выполняется, то по теории цепей обратной связи получим:

$$K_{U_{OOU}} = \frac{K_U}{1 + \mu_{2K} \cdot K_U}$$
.

2.5. Каскад в области больших времен и низших частот

Здесь речь пойдет о передаче усилителем очень низких частот или о передаче вершины импульсов. Вопрос о передаче

фронта и среза импульса не стоит, так как конденсаторы $C_{1,}$ $C_{2,}$ C_{3} не успевают зарядиться (фронт) и разрядиться (срез). Конденсаторы влияют на передачу вершины импульса. Поэтому в эквивалентной схеме усилительного каскада в этой частотной области они должны быть представлены (рис. 2.7).

Введем упрощения. Будем пренебрегать из-за малости емкостью коллекторного перехода, обратным током коллекторного пе-Считаем, рехода. что базовый делидиффе- R_{F} И ренциальное сопротивление коллек-

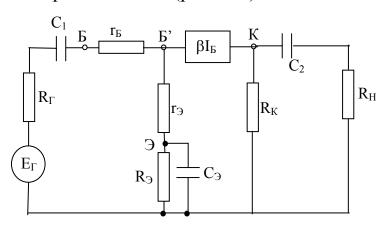


Рис. 2.7. Эквивалентная схема каскада ОЭ в области низших частот и больших времен

торного перехода не влияют на работу каскада. Вклад емкостей рассмотрим последовательно.

Считаем, что C_2 , C_3 бесконечно большие. Остается только C_1 . В начальный момент времени она не успевает зарядиться, и выходные ток и напряжения будут такими же, как в области средних частот. В дальнейшем емкость начинает заряжаться, забирает на себя часть тока, и на выходе ток и, следовательно, напряжение уменьшаются. При прекращении действия входного сигнала емкость начинает разряжаться. Токи заряда и разряда C_1 определяются резисторами R_Γ и R_{ex} . Таким образом, мы имеем входную RC - цепь, постоянная времени которой $\tau_{H1} = C_1(R_\Gamma + R_{ex})$.

Теперь считаем, что $C_1, C_{\mathfrak{I}}$ бесконечно большие. Тогда постоянная времени выходной цепи

$$\tau_{H2} = C_2(R_{Bblx} + R_H) = C_2(R_K + R_H).$$

Аналогично рассуждая, получим постоянную времени эмиттерной цепи:

$$\tau_{H\ni} = C_{\ni}(r_{\ni} + R_{\ni}) \approx C_{\ni}R_{\ni}.$$

Точное равенство справедливо для микрорежима.

Из теории линейных RC-цепей известно, что коэффициент передачи зависит от времени. Эта зависимость — nepexodhan xa- pakmepucmuka: $K_U(t) = K_{U0}e^{-t/\tau_H}$, где K_{U0} - коэффициент передачи в области средних частот. В момент t=0 $K_U(0)=K_{U0}$. С ростом времени коэффициент передачи по напряжению уменьшается по экспоненциальному закону. Спад будет тем меньше, чем больше постоянная времени. В этой частотной области общая постоянная времени каскада равна:

$$\frac{1}{\tau_H} = \frac{1}{\tau_{H1}} + \frac{1}{\tau_{H2}} + \frac{1}{\tau_{H3}}.$$

Из формулы следует, что если постоянные времени разные, то переходная характеристика определяется меньшей постоянной времени. Если постоянные времени одинаковые, то учитывается их общий вклад.

Постоянная времени связана с нижней граничной часто-той:

$$\tau_H = \frac{1}{\omega_H} = \frac{1}{2\pi f_H} \,.$$

Комплексный коэффициент передачи по напряжению равен:

$$K_U(j\omega) = \frac{K_{U0}}{1 + \frac{1}{j\omega\tau_H}} = \frac{K_{U0}}{1 - j\frac{\omega_H}{\omega}}.$$

Модуль коэффициента передачи, или *амплитудно-частотная характеристика* (АЧХ) для области нижних частот, описывается формулой:

$$|K_U(j\omega)| = K_U(\omega) = \frac{K_{U0}}{\sqrt{1 + (\omega_H/\omega)^2}}.$$

Взяв аргумент комплексного коэффициента передачи, получим его *фазочастомную характеристику* (ФЧХ). Следует отметить, что из-за приближенной формулы $K_U(j\omega)$ получается уменьшенный фазовый сдвиг. Так, при $\omega = \omega_H$ запаздывание вы-

ходного напряжения от входного по формуле ФЧХ составляет 45°. Реальный сдвиг равен 57°.

Таким образом, из формул переходного процесса и АЧХ следует, что, чем больше постоянная времени, тем короче переходный процесс и ниже граничная частота каскада. В реальных условиях увеличить постоянную времени можно только за счет емкостей. Действительно, увеличить постоянную времени входной цепи за счет резисторов нельзя, так как R_{Γ} задан по Т3, а R_{ex} определяет усилительные свойства каскада в основной области частот — средней. Увеличивать τ_{H2} за счет R_{K} и τ_{H3} за счет R_{3} нельзя, так как это приведет к трудностям обеспечения рабочей точки транзистора на постоянном токе, а R_{H} считается заданным по Т3. Что касается сравнительных величин емкостей, то так как обычно $r_{3}+R_{3} << R_{K}+R_{H}$ и $r_{3}+R_{3} << R_{\Gamma}+R_{ex}$, то при равных постоянных времени, к чему обычно стремятся, получается, что $C_{3} >> C_{1}$ и $C_{3} >> C_{2}$. Обычно соотношение этих емкостей равно 10:1.

Постоянная времени в этой частотной области влияет на форму выходного импульса. Вводится понятие коэффициента спада вершины импульса: $\delta \cong \frac{\tau_u}{t_{cn}}$, где τ_u - длительность входного импульса, а t_{cn} - время спада вершины импульса. По определению

$$t_{cn} = \left(\sum_{i=1}^{m} \frac{1}{\tau_{Hi}}\right)^{-1}.$$

При равных постоянных времени $\tau_{cn} = \tau_H \ / \ m$. Общая граничная частота равна $\omega_{HO} \approx \sum\limits_{i=1}^m \omega_{Hi}$, а при равенстве постоянных времени - $\omega_{HO} = m\omega_H$. Для нашего каскада с тремя постоянными времени m=3 получим: $\omega_{HO} = 3\omega_H$; $t_{cn} = \tau_H \ / 3$.

В усилителях, работающих со сложными сигналами, частотные гармоники ниже граничной частоты будут передаваться с амплитудными и фазовыми искажениями. Количественно это характеризуют коэффициентом частотных искажений:

$$M_{H} = \frac{K_{U0}}{\left|\dot{K}_{U}\right|} = 20 \ln \left(\frac{K_{U0}}{\left|\dot{K}_{U}\right|}\right) = \frac{K_{U0}}{\sqrt{1 + \left(f/f_{H}\right)^{2}}} = \sqrt{1 + \left(\frac{f}{f_{H}}\right)^{2}}.$$

2.6. Каскад в области малых времен и высших частот

Здесь речь пойдет о передаче фронта импульса или очень высоких частот. Эквивалентная схема каскада для этой частотной области дана на рисунке 2.8. Так как частоты очень большие, то емкости C_1, C_2, C_3 дают бесконечно малые емкостные сопротивления, и их не учитывают. Барьерная емкость эмиттерного перехода мала и в работе не участвует. Диф-

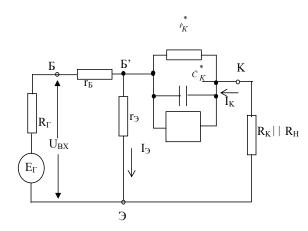


Рис. 2.8. Эквивалентная схема каскада ОЭ в области высших частот и малых времен

фузионная емкость эмиттерного перехода не учитывается, так как считаем, что от частоты зависит коэффициент переноса и, таким образом, коэффициент передачи по току транзистора (β - комплексный). Емкость и дифференциальное сопротивление коллекторного перехода также зависят от частоты. Базовый делитель шунтируется входным сопротивлением и в работе не участвует. Уточним эквивалентный коэффициент передачи β_{oe} :

$$\beta_{oe}(j\omega) = \frac{\beta_{oe}}{1+j\omega\tau_{oe}}, \text{ где } \beta_{oe} = \beta_0\gamma_k^*, \ \gamma_k^* = \frac{r_k^*}{r_k^* + R_K \parallel R_H}.$$

В формуле комплексного коэффициента передачи тока ввели эквивалентную постоянную времени, которая в отличие от области средних частот определяется теперь двумя постоянными вре-

мени — коллекторной цепи и коэффициентом передачи: $\tau_{oe} = \tau_{\beta}^{'} + \tau_{k}^{'}, \ \text{где} \ \tau_{\beta}^{'} = \gamma_{k}^{*} \cdot \tau_{\beta} \ \text{и} \ \tau_{k}^{'} = \left(1 - \gamma_{k}^{*}\right) \tau_{k} \ \text{. Вспомним также, что}$ $\tau_{\beta} = \tau_{\alpha} \left(1 + \beta\right), \ \tau_{k} = C_{k} \left(r_{k} \parallel R_{K} \parallel R_{H}\right), \ \tau_{\pi}^{*} = C_{k}^{*} r_{k}^{*} = C_{k} r_{k} = \tau_{k} \ .$

Теперь рассмотрим усилительный каскад. По теории цепей переходная характеристика усилителя в области высших частот описывается следующим образом: $K_U(t) = K_{U0} \left(1 - e^{-t/\tau_B}\right)$, где K_{U0} - коэффициент передачи усилительного каскада в области средних частот, а τ_B - постоянная времени каскада в области высших частот. Комплексный коэффициент передачи по напряжению каскада равен:

$$K_U(j\omega) = \dot{K}_U = \frac{K_{U0}}{1 + j\frac{\omega}{\omega_B}}.$$

Модуль этого выражения даст АЧХ, а аргумент — ФЧХ усилителя. Известно также, что $\omega_B = 1/\tau_B$. Для транзисторного каскада постоянная времени τ_B определяется простой следующей формулой:

$$\tau_B = \frac{\tau_{oe}}{1 + \beta_{oe} \gamma_{\tilde{o}}} \approx \frac{\tau_{oe}}{\beta_{oe} \gamma_{\tilde{o}}},$$

так как обычно $\beta_{oe}\gamma_{\bar{o}} >> 1$.

Найдем явный вид τ_B .

$$\tau_{oe} = \tau_{\beta}' + \tau_{k}' = \tau_{\beta}' = \gamma_{k}^{*} \cdot \tau_{\beta} + \tau_{k}' = (1 - \gamma_{k}^{*})\tau_{k}.$$

Подставим γ_k^* .

$$\tau_{oe} = \frac{r_k^* \tau_{\beta}}{r_k^* + R_K \parallel R_H} + \tau_k \left(1 - \frac{r_k^*}{r_k^* + R_K \parallel R_H} \right).$$

Приводим выражение в скобках к общему знаменателю:

$$\tau_{oe} = \frac{r_k^* \tau_{\beta}}{r_k^* + R_K \parallel R_H} + \frac{\tau_k R_K \parallel R_H}{r_k^* + R_K \parallel R_H}.$$

Вынесем r_k^* и подставим $\tau_k/r_k^* = C_k^*$, затем заменим $\tau_\beta = \tau_\alpha (1+\beta)$, вынесем $(1+\beta)$ и после этого заменим $C_k^*/(1+\beta)$ на C_k :

$$\tau_{oe} = \frac{r_k^*}{r_k^* + R_K \parallel R_H} \left[\tau_{\beta} + C_k^* (R_K \parallel R_H) \right] = \frac{r_k^* (1 + \beta)}{r_k^* + R_K \parallel R_H} \left[\tau_{\alpha} + C_k (R_K \parallel R_H) \right]$$

Считаем $\beta >> 1$ и заменим дробь перед скобками на β_{oe} . Получим:

$$\beta_{oe}[\tau_{\alpha} + C_k(R_K \parallel R_H)] = \tau_{oe}.$$

Подставим в τ_B :

$$\tau_{B} = \frac{\tau_{oe}}{\beta_{oe}\gamma_{\delta}} = \frac{\beta_{oe}\left[\tau_{\alpha} + C_{k}\left(R_{K} \parallel R_{H}\right)\right]}{\beta_{oe}\gamma_{\delta}} = \frac{1}{\gamma_{\delta}}\left(\tau_{\alpha} + C_{k}\left(R_{K} \parallel R_{H}\right)\right).$$

По этой формуле можно найти верхнюю граничную частоту каскада

$$f_B = \frac{\omega_B}{2\pi} = \frac{1}{2\pi\tau_B} \, .$$

Оценим влияние генератора и нагрузки на частотные свойства каскада. $\gamma_{\delta} = \frac{r_{\Im}}{R_{\Gamma} + r_{\Im} + r_{\delta}}$. Чем меньше R_{Γ} , тем больше γ_{δ} и меньше τ_{B} . Следовательно, чем идеальнее генератор напряжения, тем больше коэффициент передачи K_{U0} , выше граничная частота и быстрее заканчивается переходный процесс. Влияние нагрузки проявляется через γ_{k}^{*} . При $R_{K} \parallel R_{H} << r_{k}^{*}$ получаем $\gamma_{k}^{*} = 1$, $\beta_{oe} = \beta \gamma_{k}^{*} = \beta$, $\tau_{\beta}^{'} = \gamma_{k}^{*} \tau_{\beta} = \tau_{\beta}$, $\tau_{k}^{'} = \left(1 - \gamma_{k}^{*}\right) \tau_{k} = 0$, $\tau_{oe} = \tau_{\beta}$. Применительно к импульсам это означает уменьшение длительности фронта выходного импульса.

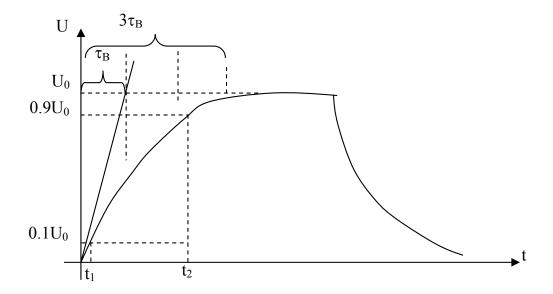


Рис. 2.9. Определение времени нарастания фронта импульса по осциллограмме выходного напряжения

Поясним последнее. Пусть напряжение на выходе каскада меняется по закону $U(t) = U_0 \Big(1 - e^{-t/\tau_B} \Big)$. Раскроем скобки, прологарифмируем и найдем время: $t = \tau_B \ln \frac{U_0}{U_0 - U}$. Рассмотрим график выходного процесса (рис. 2.9), если на входе действует однополярный прямоугольный импульс. Переходный процесс заканчивается приблизительно за время $t = 3\tau_B$. Действительно, $e^{-3} \approx 0.05$ и $U(3\tau_B) \approx U_0$. Длительность фронта (время нарастания фронта) определяется как $t_\phi = t_2 - t_1$, то есть временем изменения напряжения от 0,1 до 0,9 U_0 . Для нашего случая

$$t_1 = \tau_B \ln \frac{U_0}{U_0 - 0.1U_0} = \tau_B \ln \frac{10}{9}$$
; $t_2 = \tau_B \ln \frac{U_0}{U_0 - 0.9U_0} = \tau_B \ln 10$.

Найдем время нарастания фронта импульса:

$$t_{\phi} = \tau_B \left(\ln 10 - \ln \frac{10}{9} \right) = \tau_B \ln 9 = 2.2 \tau_B.$$

Итак,

$$t_{\phi}=t_{_{H}}=2,2\tau_{B}=2,2\frac{\tau_{_{\beta}}^{'}+\tau_{_{k}}^{'}}{1+\beta_{oe}\gamma_{_{\delta}}}.$$
 При $R_{K}\parallel R_{H}<< r_{k}^{*}$ получим: $\beta_{oe}=\beta$, $\tau_{_{\beta}}^{'}=\tau_{_{\beta}}$, $\tau_{_{k}}^{'}=0$. Тогда
$$t_{_{H}}=2,2\frac{\tau_{_{\beta}}}{1+\beta_{oe}\gamma_{_{\delta}}}\,.$$

Иными словами, получается минимальное время нарастания фронта импульса. Выражение времени нарастания можно связать с верхней граничной частотой:

$$t_{_H} = 2.2\tau_{_B} = 2.2\frac{1}{\omega_{_B}}; \ t_{_H}\omega_{_B} = 2.2; \ 2\pi f_{_B} \cdot t_{_H} = 2.2; \ f_{_B}t_{_H} \cong 0.35.$$

Этим соотношением можно пользоваться, если требуется найти f_B или $t_{\scriptscriptstyle H}$.

В области высших частот следует учитывать частотную зависимость входного сопротивления, формулу которого можно получить из (2.4), если заменить β_0 на $\beta_{oe}(j\omega)$:

$$\beta_{oe}(j\omega) = \frac{\beta_{oe}}{1 + j\omega/\omega_{oe}}, \ \dot{Z}_{ex} = Z(j\omega) = (r_{\tilde{o}} + r_{\tilde{e}}) \left(1 + \frac{\beta_{oe}\gamma_{\tilde{o}}}{1 + j\omega/\omega_{oe}}\right),$$

где

$$\omega_{oe} = \frac{1}{\tau_{oe}}; \ \tau_{oe} = \beta_{oe} [\tau_{\alpha} + C_{\kappa} (R_K // R_H)].$$

Из формулы видно, что, чем больше внутренняя обратная связь (отрицательная) по току, тем больше входное сопротивление. С ростом частоты модуль входного сопротивление уменьшается и стремится к минимальному значению $\left|Z_{\textit{ex}_{\textit{мин}}}\right| = r_{\textit{6}} + r_{\textit{3}}$. Из формулы $\dot{Z}_{\textit{ex}}$ можно получить АЧХ и ФЧХ входного сопротивления.

В усилителях, работающих со сложными сигналами, составляющие сигнала (гармоники) больше верхней граничной частоты будут усиливаться с амплитудными и фазовыми искажениями. Количественно это характеризуют коэффициентом частотных искажений:

$$M_{B} = \frac{K_{U0}}{\left|\dot{K}_{U}\right|} = 20 \ln \left(\frac{K_{U0}}{\left|\dot{K}_{U}\right|}\right) = \frac{K_{U0}}{\frac{K_{U0}}{\sqrt{1 + (f/f_{B})^{2}}}} = \sqrt{1 + \left(\frac{f}{f_{B}}\right)^{2}}.$$

2.7. Добротность каскада

В усилительной технике применяется понятие *площадь уси- ления*, или по-иному - *добротность* каскада. По определению добротность - это:

$$D = K_{U0} \cdot f_B$$
 или $D = \frac{K_{U0}}{t_H}$.

Первая формула используется в усилителях переменного тока, а вторая - в импульсных. По своей физической сути добротность характеризует предельные возможности усиления каскада. Явный вид второй формулы при условии $\gamma_{\delta}\beta_{oe}>>1$ и при подстановке коэффициента передачи по напряжению в области средних частот и времени нарастания фронта импульса будет:

$$D = 0.45 \frac{\beta_{oe}}{\tau_{\beta}' + \tau_{\kappa}'} \cdot \frac{R_K \parallel R_H}{R_{\Gamma} + r_{\delta} + r_{\vartheta}}.$$

Рассмотрим частные случаи. При $R_K \parallel R_H << r_\kappa^*$, то есть $\gamma_\kappa^* = 1$, $\beta_{oe} = \beta$, $\tau_\beta^{'} = \tau_\beta$ и $\tau_\kappa^{'} << \tau_\beta$ получим:

$$D \cong \frac{0.45}{\tau_\alpha} \cdot \frac{R_K \: /\!/\: R_H}{R_\Gamma \: + r_{\tilde{o}} \: + r_{\Im}} \: .$$

При $R_K \parallel R_H >> r_\kappa^*$ получим $\gamma_\kappa^* = 0$, $\tau_\beta^{'} = 0$,

$$\tau_{\kappa}' = C_{\kappa}^* \left(R_K \parallel R_H \parallel r_{\kappa}^* \right) = \tau_{\kappa} \left(1 - \gamma_{\kappa}^* \right) = \tau_{\kappa} = C_{\kappa} r_{\kappa}.$$

Применим также $C_{\kappa}^* = C_{\kappa}(1+\beta) \approx C_{\kappa}\beta$. Тогда:

$$D = 0.45 \frac{\beta_{oe}}{\tau_{\beta}^{'} + \tau_{\kappa}^{'}} \cdot \frac{R_{K} \parallel R_{H}}{R_{\Gamma} + r_{\delta} + r_{\vartheta}} = 0.45 \frac{\beta \cdot \gamma_{\kappa}^{*}}{\tau_{\kappa}^{'}} \frac{R_{K} \parallel R_{H}}{R_{\Gamma} + r_{\delta} + r_{\vartheta}} =$$

$$= 0.45 \frac{\beta \cdot r_{\kappa}^{*} R_{K} \parallel R_{H}}{\left(r_{\kappa}^{*} + R_{K} \parallel R_{H}\right) C_{\kappa}^{*} \cdot r_{\kappa}^{*} \left(R_{\Gamma} + r_{\delta} + r_{\vartheta}\right)} = 0.45 \frac{\beta}{R_{K} \parallel R_{H}} \frac{R_{K} \parallel R_{H}}{C_{\kappa}^{*} \left(R_{\Gamma} + r_{\delta} + r_{\vartheta}\right)} =$$

$$= \frac{0.45\beta}{C_{\kappa} \beta \left(R_{\Gamma} + r_{\delta} + r_{\vartheta}\right)} = \frac{0.45}{C_{\kappa} \left(R_{\Gamma} + r_{\delta} + r_{\vartheta}\right)}.$$

Для идеального генератора $R_{\Gamma} = 0$ получим добротность транзистора:

$$D_0 = \frac{0.45}{C_{\kappa}(r_{\tilde{o}} + r_{\mathcal{D}})}.$$

Обычно $r_{\tilde{o}} >> r_{\mathfrak{I}}$. Тогда $D_0 \approx \frac{0.45}{C_{\kappa} r_{\tilde{o}}}$. Выражение в знаменате-

ле – постоянная времени цепи обратной связи транзистора (дается в справочниках по транзисторам).

Для промежуточного каскада, когда $R_{\varGamma}=R_{eblx}=R_{K}$ при $R_{H}=\infty$

$$D \approx \frac{0.45}{\tau_{\alpha} + C_{\kappa} R_K} \frac{R_K}{R_K + r_{\delta} + r_{\Im}}.$$

Максимум этой функции будет при

$$R_K = R_{Konm} = \sqrt{\frac{\tau_{\alpha}}{C_{\kappa}}} (r_{\delta} + r_{\beta}),$$

и он равен:

$$D_{\text{MAKC}} \cong \frac{0.45}{C_{\kappa} (r_{\delta} + r_{\Im})} \frac{1}{1 + \sqrt{\tau_{\alpha} / [C_{\kappa} (r_{\delta} + r_{\Im})]}}.$$

Значение R_{Konm} рекомендуют рассчитывать в многокаскадных усилителях.

Существует также ряд схемных решений, позволяющих увеличить площадь усиления каскада как за счет подъема коэффициента усиления по напряжению в области высших, так и в области низших частот. Например, емкостная (RC) коллекторная низкочастотная коррекция, высокочастотная емкостная эмиттерная коррекция, и т. д. Со всеми этими вопросами можно подробнее ознакомиться в литературе по широкополосным усилителям.

Вопросы и задания для самопроверки к главе II

- 1. Почему многокаскадный усилитель с разделительными конденсаторами называется каскадом с *RC*-связями?
- 2. В чем состоит подход к рассмотрению многокаскадных усилителей?
- 3. Что Вы можете сказать о точности определения усилительных параметров каскада на биполярном транзисторе в схеме с общим эмиттером (ОЭ)?
 - 4. Выведите R_{ex} , R_{eux} , K_u , K_i , K_p для области средних частот.
- 5. Определите возможные значения K_u , если каскад работает от аналогичного, на аналогичный, являясь промежуточным.
- 6. Охарактеризуйте частотные свойства каскада. Что влияет на K_{μ} в области низших, а что в области высших частот?
 - 7. Как влияет каскад на передачу импульсных сигналов?
 - 8. Какой смысл вложен в термин «площадь усиления»?
 - 9. Как влияют нагрузка и генератор на добротность каскада?
- 10. Получите выражение для $R_{\text{вых}}$ с учетом дифференциального сопротивления коллекторного перехода.
- 11. Выведите параметры усилительного каскада для области средних частот с учетом внутренней обратной связи по току.
- 12. Как влияет внутренняя обратная связь транзистора по напряжению на усилительные параметры каскада?
- 13. Напишите формулы усилительных параметров каскада, как это принято в теории цепей.

Глава III. Другие однотранзисторные усилительные каскады с RC-связями

3.1. Эмиттерный повторитель

Схема простого эмиттерного повторителя (ЭП) показана на рисунке 3.1а. Название объясняется тем, что выходное напряжение практически совпадает с входным по величине и отсутствует фазовый сдвиг (инверсия фазы). Эквивалентная схема для области средних частот представлена на рисунке 3.16. Считаем, что нагрузка чисто активная. Резистор R_{\ni} выполняет роль нагрузки на постоянном токе. Базовый ток задается делителем на резисторах R_1 и R_2 . Иногда резистор R_2 в схему не ставят вообще с целью повышения входного сопротивления. Поскольку резистор в цепи коллектора отсутствует, напряжение источника питания делится между транзистором и R_{\Im} , резистор может быть выбран достаточно большим. Следовательно может быть получена высокая температурная стабильность каскада (S = 4...5). Расчет каскада на постоянном токе аналогичен расчету схемы с общим эмиттером. Базовый делитель задается из условия: $R_E = R_1 // R_2 >> R_{ex}$. По этой причине он отсутствует в эквивалентной схеме. Направление токов соответствует транзистору n-p-n. Определим основные усилительные параметры.

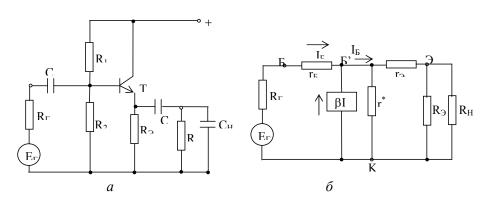


Рис. 3.1. Эмиттерный повторитель (а) и его эквивалентная схема для области средних частот (б)

Входное сопромивление $R_{ex} = U_{ex} / I_{ex}$. Входное напряжение приложено к резистору r_{δ} и цепи $r_{\kappa}^{*} \parallel (r_{\Im} + R_{\Im} \parallel R_{H})$. По первому резистору течет ток I_{B} , по второму $I_{B} + \beta I_{B}$. Тогда $U_{ex} = I_{B}r_{\delta} + (1+\beta)I_{B} \left[r_{\kappa}^{*} \parallel (r_{\Im} + R_{\Im} \parallel R_{H})\right]$. Так как $I_{ex} = I_{B}$, то

$$R_{ex} = r_{\delta} + (1 + \beta) \left[r_{\kappa}^{*} \| (r_{\Im} + R_{\Im} \| R_{H}) \right].$$
 (3.1)

Для оптимального режима работы транзистора (не микрорежим) $r_{\Im} << R_{\Im} \parallel R_H$ и

$$R_{\theta x} = r_{\delta} + (1 + \beta)(r_{\kappa} \parallel R_{\Im} \parallel R_{H}),$$

или приближенно:

$$R_{ex} \approx (1 + \beta)(r_{\kappa} \parallel R_{\ni} \parallel R_{H}).$$

Максимум будет при условии холостого хода на выходе $(R_H = \infty)$ и $r_\kappa << R_\Im$, то есть $R_{ex} = (1+\beta)r_\kappa^* = r_\kappa$. Таким образом, входное сопротивление повторителя не может быть больше дифференциального сопротивления коллекторного перехода транзистора в схеме с общей базой. При работе в микрорежиме пренебрегать дифференциальным сопротивлением эмиттерного перехода нельзя. Для малых значений R_\Im , когда $r_\kappa^* >> R_\Im \parallel R_H$, $R_{ex} = (1+\beta)(R_\Im \parallel R_H)$. В самом общем случае $R_{ex\,oбu} = R_B \parallel R_{ex}$.

Коэффициент передачи по напряжению равен $K_U = U_{\text{вых}} / E_{\Gamma}$. Из эквивалентной схемы $U_{\text{вых}} = (1+\beta)I_{B} \left[r_{\kappa}^{*} \parallel (r_{9} + R_{9} \parallel R_{H}) \right]$. Найдем ток базы. На переменном токе по эквивалентной схеме сопротивление генератора включено последовательно с входным сопротивлением каскада. По Кирхгофу, $E_{\Gamma} = I_{B}R_{\Gamma} + I_{B}R_{\text{ex}}$, откуда $I_{B} = E_{\Gamma} / (R_{\Gamma} + R_{\text{ex}})$. Подставим ток базы в $U_{\text{вых}}$, разделим на E_{Γ} и получим коэффициент передачи:

$$K_{U} = \frac{(1+\beta)[r_{\kappa}^{*} \| (r_{\Im} + R_{\Im} \| R_{H})]}{R_{\Gamma} + r_{\delta} + (1+\beta)[r_{\kappa}^{*} \| (r_{\Im} + R_{\Im} \| R_{H})]}.$$
 (3.2)

В обычных условиях (не микрорежим) $r_{\Im} << R_{\Im} \parallel R_{H}$ и

$$K_{U} = \frac{\left(1+\beta\right)\left(r_{\kappa}^{*} \parallel R_{\ni} \parallel R_{H}\right)}{R_{\Gamma} + r_{\delta} + \left(1+\beta\right)\left(r_{\kappa}^{*} \parallel R_{\ni} \parallel R_{H}\right)}.$$

Из выражений следует, что K_U зависит от R_Γ и суммарной нагрузки $R_{\ni} \parallel R_H$, а по величине он меньше единицы. Максимум получается в режиме холостого хода на выходе $(R_{\ni} // R_H \to \infty)$ и при идеальном генераторе $(R_{\Gamma} = 0)$:

$$K_U = \frac{(1+\beta)r_{\kappa}^*}{r_{\tilde{o}} + (1+\beta)r_{\kappa}^*} = \frac{r_{\kappa}}{r_{\tilde{o}} + r_{\kappa}}.$$

Получили, что коэффициент передачи каскада равен коэффициенту передачи транзистора по напряжению.

В другом частном случае, когда $r_{\kappa}^{*} >> R_{\Im} \parallel R_{H}$ получим (без расшифровки входного) сопротивления:

$$K_U = \frac{(1+\beta)(R_{\mathcal{F}} \parallel R_H)}{R_{\Gamma} + R_{ex}}.$$

Коэффициент передачи по току равен $K_I = I_H / I_{\Gamma}$. Так как мы рассматриваем передачу тока, то воспользуемся эквивалентной схемой рисунка 3.2, где для простоты пренебрегли сопротивлением эмиттерного перехода.

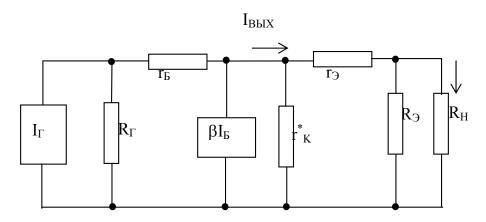


Рис. 3.2. Эквивалентная схема повторителя для определения коэффициента передачи по току

Обозначим $r_{\kappa}^* \parallel R_{\ni} = R$. Тогда $I_{\theta b i x} = I_R + I_H$, $U_{R_H} = U_R$, $I_H R_H = I_R \Big(R_{\ni} \parallel r_{\kappa}^* \Big)$. Подставим в последнее $I_R = I_{\theta b i x} - I_H$, расшифруем R и найдем ток нагрузки:

$$I_H = I_{\text{Bbix}} \frac{R_{\mathcal{T}} \parallel r_{\kappa}^*}{R_H + R_{\mathcal{T}} \parallel r_{\kappa}^*}.$$

Так как выходной ток - это ток эмиттера, а $I_{\ni} = (1 + \beta)I_{B}$, то

$$I_H = I_B (1 + \beta) \frac{R_{\ni} \| r_{\kappa}^*}{R_H + R_{\ni} \| r_{\kappa}^*}.$$

Воспользуемся выражением тока базы, полученным ранее, $I_{E} = I_{\Gamma} \, \frac{R_{\Gamma}}{R_{\Gamma} + R_{ex}}$. Подставим его в ток нагрузки и, поделив на ток генератора, получим:

$$K_{I} = (1 + \beta) \frac{R_{\Gamma}}{R_{\Gamma} + R_{ex}} \frac{R_{\Im} \parallel r_{\kappa}^{*}}{R_{H} + R_{\Im} \parallel r_{\kappa}^{*}}.$$
 (3.3)

Если $\beta >> 1$, то коэффициент передачи $K_I > 0$.

Максимум будет, если генератор тока идеальный $R_{\Gamma} = \infty$ и в режиме короткого замыкания на выходе ($R_H = 0$): $K_{I_{MAKC}} \cong \beta + 1$.

Таким образом, эмиттерный повторитель может использоваться как усилитель тока или как усилитель мощности.

Выходное сопромивление найдем в несколько этапов. Сначала найдем сопротивление в точке \mathcal{B}' (рис. 3.3). На переменном токе генератор э.д.с подключен к каскаду через разделительный конденсатор, а выходное сопротивление определяется в режиме холостого хода на входе. Для запуска схемы приложим к участку $\mathcal{B}' - K$ вспомогательное напряжение U. При этом потечет ток

$$I = I_1 + I_2 + I_3 : I_1 = I_B = \frac{U}{R_{\Gamma} + r_{\delta}}, \ I_2 = \beta I_B = \frac{\beta U}{R_{\Gamma} + r_{\delta}}, \ I_3 = \frac{U}{r_{\kappa}^*}.$$

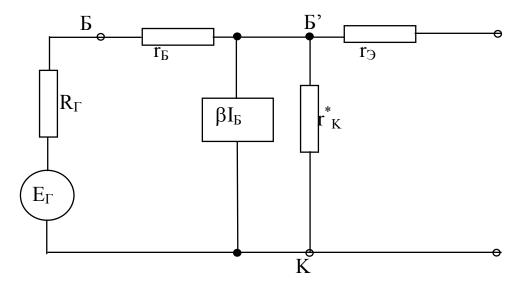


Рис.3.3. Эквивалентная схема повторителя для определения выходного сопротивления

Выходное сопротивление в точке Э будет равно:

$$\begin{split} R_{6blX}^{'} &= r_{\mathcal{T}} + \frac{U}{I} = \\ &= r_{\mathcal{T}} + \frac{U}{U \left(\frac{1}{R_{\Gamma} + r_{\delta}} + \frac{\beta}{R_{\Gamma} + r_{\delta}} + \frac{1}{r_{\kappa}^{*}} \right)} = \\ &= r_{\mathcal{T}} + \frac{1}{\frac{1 + \beta}{R_{\Gamma} + r_{\delta}} + \frac{1}{r_{\kappa}^{*}}} = r_{\mathcal{T}} + \left(\frac{R_{\Gamma} + r_{\delta}}{1 + \beta} \| r_{\kappa}^{*} \right). \end{split}$$

Подключим параллельно $R_{\mathit{ebix}}^{'}$ резистор $R_{\mathfrak{F}}$.

Получим $R_{вых} = R_{вых}^{'} \parallel R_{\ni}$. Подставим $R_{выx}^{'}$.

$$R_{\text{Bblx}} = \left[r_{\mathcal{T}} + \left(\frac{R_{\Gamma} + r_{\delta}}{1 + \beta} \| r_{\kappa}^* \right) \right] \| R_{\mathcal{T}}.$$

Так как $\frac{R_{\Gamma} + r_{\tilde{0}}}{1+\beta} >> r_{\kappa}^*$, то

$$R_{\text{Bblx}} \cong \left(\frac{R_{\Gamma} + r_{\delta}}{1 + \beta} + r_{\mathcal{F}}\right) || R_{\mathcal{F}}|.$$

Поскольку $\left(\frac{R_{\varGamma}+r_{\delta}}{1+\beta}+r_{\Im}\right)$ << R_{\Im} , то окончательно имеем

$$R_{eblx} = r_{\mathfrak{I}} + \frac{R_{\varGamma} + r_{\tilde{0}}}{1 + \beta}.$$

Выходное сопротивление зависит от сопротивления источника сигнала и растет с увеличением R_{Γ} .

Минимальное сопротивление получается при $R_{\Gamma}=0$:

$$R_{\text{выхмин}} = \frac{r_{\tilde{o}}}{1+\beta}.$$

Выходное сопротивление повторителя обычно лежит в пределах от долей и единиц до одной-двух сотен Ом.

Динамический диапазон входных сигналов у эмиттерного повторителя самый большой из всех усилительных каскадов. Объясняется это тем, что потенциал эмиттера из-за того, что $R_{\mathfrak{I}}$ значительно превышает сопротивление участка база-эмиттер, практически повторяет потенциал базы, то есть входной сигнал. Принято считать, что верхний предел равен условно E_K –1 В. Нижний предел определяется условием $r_{\mathfrak{I}} << R_{\mathfrak{I}} \parallel R_H$. Сопротивление эмиттерного перехода и нагрузочные резисторы образуют резистивный делитель напряжения, коэффициент передачи которого при невыполнении условия становится существенно меньше единицы.

Частотные и временные свойства повторителя в области больших времен и низших частот не отличаются от других усилительных каскадов Можно воспользоваться формулами схемы с общим эмиттером, подставив в них значения входного и выходного сопротивлений эмиттерного повторителя.

В области высших частот и малых времен повторитель существенно отличается от схемы с общим эмиттером. Основной параметр повторителя — входное сопротивление зависит от частоты. Комплексный входной импеданс записывается так [1]:

$$\begin{split} Z_{ex}(j\omega) &= \frac{R_{ex}}{1 + j\omega/\omega_B} \text{, где } \omega_B = \left(\tau_{\beta}^{'} + \tau_K^{'} + \tau_{H3}^{'}\right)^{-1}, \\ \tau_{\beta}^{'} &= \gamma_k^* \tau_{\beta}, \ \tau_k^{'} = \left(1 - \gamma_k^*\right) \tau_k = \left(1 - \gamma_k^*\right) C_k^* r_k^* = \left(1 - \gamma_k^*\right) C_k r_k, \ \tau_{H3}^{'} = \tau_{H3} \gamma_k^*, \\ \tau_{H3} &= C_H \left(R_3 \parallel R_H\right), \ \gamma_k^* = \frac{r_k^*}{r_k^* + R_3 \parallel R_H} \,. \end{split}$$

Эмиттерные повторители могут применяться как согласующие каскады (малое выходное и большое входное сопротивления) или как усилители мощности.

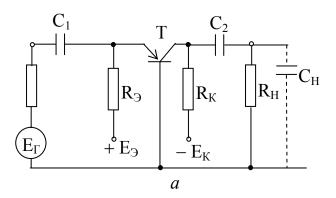
3.2. Каскад с эмиттерным входом

На рисунке 3.4a показана принципиальная, а на рисунке 3.46 - эквивалентная схема для области средних частот. Как видно, транзистор включен по схеме с общей базой. На эквивалентной схеме отсутствует резистор R_{\ni} . По аналогии с R_{E} в схеме с общим эмиттером он выбирается из условия $R_{\ni} >> R_{ex}$ и не влияет на работу каскада на переменном токе.

По схеме $r_{\delta} \| (r_{\kappa} + R_{K} \| R_{H}), \text{ a при}$ параллельном соединении общее сопротивление определяет меньшее, то есть сопротивление базы транзистора. Входная цепь будет состоять, таким обра-30M ИЗ резисторов $R_{\Gamma}, r_{\Im}, r_{\delta}$. Найдем входсопротивление. $R_{ex} = U_{ex} / I_{ex}, \quad I_{ex} = I_{\mathcal{I}},$ $U_{ex} = I_{\ni} r_{\ni} + I_{\scriptscriptstyle B} r_{\scriptscriptstyle \delta}$. Вспомним, ЧТО $I_{\mathcal{B}} = (1 - \alpha)I_{\mathcal{A}}$. Тогда $R_{ex} = r_{\mathcal{F}} + (1 - \alpha)r_{\tilde{o}}.$

Из формулы следует, что входное сопротивление каскада мало.

Вывод формулы



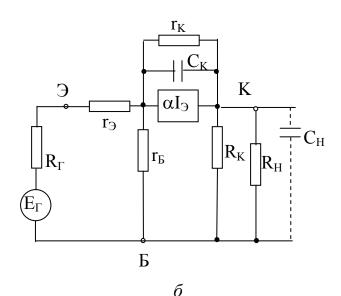


Рис. 3.4. Каскад с эмиттерным входом (а) и его эквивалентная схема для области средних частот (б)

входного сопротивления можно было бы не проводить, так как структурное подобие схем ОЭ и ОБ позволяет во всех выражениях схемы с общим эмиттером просто провести замену:

$$\beta \to -\alpha$$
, $r_{\Im} \to r_{\delta}$, $r_{\delta} \to r_{\Im}$, $r_{\kappa}^* \to r_{\kappa}$.

Коэффициенты передачи по напряжению и току в схемах ОЭ и ОБ:

$$\begin{split} K_{UO\Im} = -\beta \frac{R_K \parallel / R_H}{R_\Gamma + R_{exO\Im}}, \ K_{UOB} = \alpha \frac{R_K \parallel R_H}{R_\Gamma + R_{exOB}}. \\ K_{IO\Im} = -\beta \frac{R_\Gamma}{R_\Gamma + R_{exO\Im}} \cdot \frac{R_K}{R_K + R_H}. \ K_{IOB} = \alpha \frac{R_\Gamma}{R_\Gamma + R_{exOB}} \cdot \frac{R_K}{R_K + R_H}. \end{split}$$

В обеих схемах $R_{вых} = R_K$.

Из формулы коэффициента передачи тока схемы ОБ следует, что K_I <1, а многокаскадные усилители вообще не имеют смысла. Действительно, пусть $R_H = \infty$, что является лучшим случаем для передачи напряжения. Пусть генератором для него является такой же каскад, то есть $R_\Gamma = R_{gblx} = R_K$. Тогда

$$K_U = \alpha \frac{R_K /\!/ R_H}{R_\Gamma + R_{exOB}} = \alpha \frac{R_K}{R_K + R_{exOB}} < 1.$$

В схеме ОБ как и в схеме ОЭ существует внутренняя обратная связь (ОС) по току. Поэтому есть и вторая форма записи основных усилительных параметров каскада — с учетом внутренней обратной связи. Однако в отличие от схемы ОЭ ОС будет не отрицательной, а положительной. В схеме ОЭ

$$R_{ex} = (r_{\tilde{o}} + r_{\Im}) (1 + \beta \gamma_{\tilde{o}0}).$$

В схеме ОБ

$$R_{ex} = (r_{\delta} + r_{\beta})(1 - \alpha \gamma_{\beta 0}), \ \gamma_{\beta} = \frac{r_{\delta}}{R_{\Gamma} + r_{\delta} + r_{\beta}},$$

а если $R_{\Gamma} = 0$, то $\gamma_{\ni 0} = r_{\delta} / (r_{\delta} + r_{\ni})$. Чем больше $\gamma_{\delta 0}$, тем больше $R_{exO\ni}$ (ОС отрицательная). Чем больше $\gamma_{\ni 0}$, тем меньше $R_{exO\ni}$ (ОС положительная). В схемах ОЭ и ОБ:

$$K_{UO\ni} = -\frac{\beta}{1+\beta\gamma_{\delta}} \cdot \frac{R_K \parallel R_H}{R_{\Gamma} + r_{\delta} + r_{\ni}}, \ K_{UOS} = \frac{\alpha}{1-\alpha\gamma_{\ni}} \cdot \frac{R_K \parallel R_H}{R_{\Gamma} + r_{\delta} + r_{\ni}}.$$

С ростом обратной связи в схеме ОЭ K_U уменьшается, а в схеме ОБ растет. В схеме ОЭ

$$K_I = -\frac{\beta}{1 + \beta \gamma_E} \cdot \frac{R_\Gamma}{R_\Gamma + r_0 + r_2} \cdot \frac{R_K}{R_K + R_H},$$

в схеме ОБ

$$K_I = \frac{\alpha}{1 - \alpha \gamma_{\mathcal{I}}} \cdot \frac{R_{\Gamma}}{R_{\Gamma} + r_{\tilde{0}} + r_{\mathcal{I}}} \cdot \frac{R_K}{R_K + R_H} \,.$$

Точное значение выходного сопротивления с учетом обратной связи в схемах ОЭ и ОБ:

$$R_{eblxO\Im} = R_K \parallel \left[r_{\kappa}^* (1 + \beta \gamma_{\delta}) \right], \ R_{eblxOB} = R_K \parallel \left[r_{\kappa}^* (1 - \alpha \gamma_{\Im}) \right].$$

В области больших времен и низших частот различия в схемах ОБ и ОЭ практически нет. В области малых времен и высших частот схема ОБ имеет лучшие характеристики. Действительно,

$$\varpi_{BO\ni} = \frac{1 + \beta_{oe} \gamma_{\delta}}{\dot{\tau}_{\beta} + \dot{\tau}_{\kappa}}.$$

Вспомним, что

$$\beta_{oe} = \beta \gamma_{\kappa}^* = \beta \frac{r_{\kappa}^*}{r_{\kappa}^* + R_{\kappa} \parallel R_H}.$$

Заменим r_{κ}^* на r_{κ} , а β на α . Получим

$$\alpha_{oe} = \alpha \gamma_{\kappa} = \alpha \frac{r_{\kappa}}{r_{\kappa} + R_{K} \parallel R_{H}}.$$

Так как $r_{\kappa} >> R_K \parallel R_H$, то $\gamma_{\kappa} = 1$, а $\alpha_{oe} = \alpha$. Вернемся к верхней граничной частоте и проведем замену, чтобы перейти к схеме ОБ. Получим

$$\omega_{BOE} = \frac{1 - \gamma_{\mathcal{F}}}{\dot{\tau_{\alpha}} + \dot{\tau_{\kappa}}}, \; \text{где } \dot{\tau_{\kappa}} \approx C_K (R_K \parallel R_H), \; \dot{\tau_{\alpha}} = \tau_{\alpha}.$$

Время нарастания фронта импульса $t_H = 2.2 \tau_B = 2.2 / \omega_B$.

АЧХ, ФЧХ и переходная характеристика записываются по общим формулам усилительных каскадов. Следует только отметить, что схема ОБ имеет существенную особенность, состоящую в том, что входное сопротивление имеет не емкостный, как в схемах ОЭ и ОК, а индуктивный характер. Действительно, с ростом частоты коэффициент передачи α уменьшается, а входное сопротивление растет.

3.3. Фазоинверсный каскад

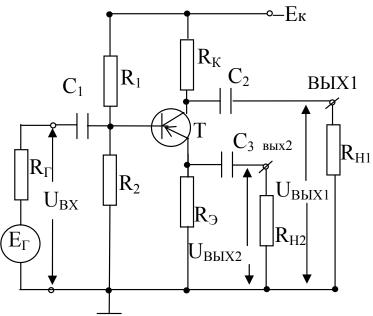


Рис.3.5. Фазоинверсный каскад

Фазоинверсный каскад предназначен для получения сразу двух выходных сигналов, имеющих сдвиг по фазе в 180° . Принципиальная схема каскада показана на рисунке 3.5. По выходу 1 транзистор работает по схеме с общим эмиттером и дает фазовый сдвиг на π . По выходу 2 имеем эмиттерный повторитель, не дающий фазового сдвига.

Рассмотрим основные усилительные параметры. $R_{ex.oбu_{\!\!\!/}}=R_1 \ /\!/ \ R_{ex}$;

$$R_{ex} = r_{\delta} + (1 + \beta)(r_{\Im} + R_{\Im} // R_{H2})$$
. Обычно $r_{\Im} << R_{\Im} // R_{H2}$ и тогда

$$\begin{split} R_{ex.o \delta u \mu} &= R_1 \, / / \, R_2 \, / / \big[r_{\delta} \, + \big(1 + \beta \big) (R_{\Im} \, / / \, R_{H2}) \big]. \\ K_{U1} &= -\beta \frac{R_K \, / \! / \, R_{H1}}{R_{\varGamma} \, + R_{ex}}. \quad K_{U2} \cong \frac{\big(1 + \beta \big) R_{\Im} \, / \! / \, R_{H2}}{R_{\varGamma} \, + R_{ex}} \, . \end{split}$$

Здесь имеется в виду, что $r_{\kappa}^* >> R_{\Im} /\!/ R_H$. При $\beta(R_K /\!/ R_{H1}) = (1+\beta)(R_{\Im} /\!/ R_{H2})$ получим $K_{U1} = K_{U2}$. Так как во входное сопротивление входит $(1+\beta)(R_{\Im} /\!/ R_{H2})$, то $K_{U1} = K_{U2} < 1$. Таким образом, выбрав $R_K = R_{\Im}$ и $R_{H1} = R_{H2}$, при $\beta >> 1$ получим $K_{U1} = K_{U2}$.

3.4. Усилители на полевых транзисторах

Существует 3 усилительные схемы на транзисторах – с общим истоком (ОИ), общим стоком (ОС), общим затвором (ОЗ).

Последняя схема из-за низкого входного сопротивления применяется редко.

3.4.1. Усилительный каскад ОИ

Каскад построен на транзисторе МДП со встроенным каналом n-типа.

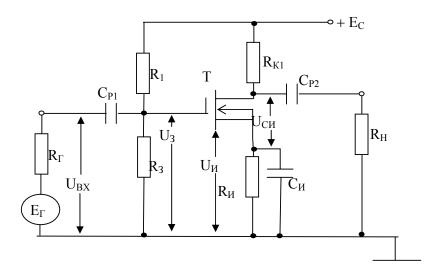


Рис. 3.6. Усилительный каскад на униполярном транзисторе по схеме с общим истоком

Транзистор может работать в режиме обогащения и обеднения канала, то есть на затвор может подаваться даже без R_1 двух-

полярное напряжение. По этой же причине под U_{3u} на всех BAX понимаются как положительные, так и отрицательные значения U_{3u} , а также и нулевое.

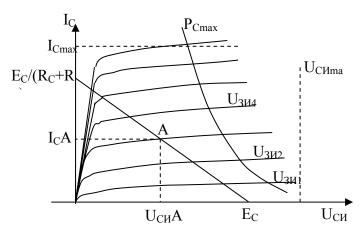


Рис. 3.7. Выходные BAX униполярного транзистора со статической нагрузочной прямой и заданной рабочей точкой (т. A)

Элементы R_3 , R_1 и R_u предназначены для задания рабочей точки. Резистор R_u служит для стабилизации режима каскада (обратная связь на постоянном токе) аналогично каскаду ОЭ (термостабилизация и уменьшение влияния разброса параметров транзисторов).

 $C_{\text{и}}$ шунтирует R_{u} на переменном токе.

Обеспечение режима работы как и у биполярного транзистора. Учет $P_{c\ max},\ U_{cu\ max}\ u\ I_{c\ max}.$

Нагрузочная прямая на постоянном токе строится по точкам с координатами I_c =0, U_{cu} = E_c ; U_{cu} =0, I_c = E_c /(R_c + R_u).

Динамическая прямая мало отличается от статической

 $R_{H^{\sim}} = R_c \parallel R_H$, а так как нагрузкой обычно является каскад на МОП, имеющий большее входное сопротивление, то $R_{H^{\sim}} \approx R_c$.

Наименьшая ошибка такого приближения получается в режиме усиления малых сигналов.

Если каскад работает в режиме усиления малых сигналов, то возможно задание рабочей точки при $U_{3u} < 0$ и поэтому резистор R_I вообще можно не ставить, так как необходимое напряжение по величине и знаку получается за счет тока истока через R_u .

Условие выбора сопротивления в цепи истока $R_u = U_{3uA} / I_{cA}$.

Резистор в цепи затвора R_3 соединяет затвор общим проводом и на постоянном токе создает напряжение на истоке относительно затвора.

Однако R_3 не любое, а выбирается много меньше R_{ex} . Причины такого выбора: 1) уменьшается температурная нестабильность, 2) уменьшается влияние разброса параметров транзистора на входное сопротивление каскада (то есть разные входные сопротивления транзистора шунтируются более точным резистором R_3).

Обычно R_3 равен 1-2 МОм.

Если необходим каскад с повышенной термостабильностью, то Rн берут больше U_{3uA}/I_{cA} и, следовательно, обязательно повышают потенциал затвора путем включения в схему R_I .

Условия выбора R₁:

$$U_{3uA} = -U_{uA} + U_3 = -I_{cA}R_u + E_c \frac{R_3}{R_3 + R_1}$$

(здесь $U_{uA} = -I_{uA}R_u$, но так как ${\rm I_3}{=}0$, то ${\rm I_u}{=}{\rm I_c}$), откуда

$$R_1 = \frac{E_c R_3}{U_{uA} + U_{3uA}} - R_3,$$

 $U_{\it 3uA}$ выбираем из ВАХ (вольтамперных характеристик) транзистора.

 ${\bf B}$ формуле неизвестно U_{uA} , и его определяют из условия:

$$E_c = U_{cuA} + U_{uA} + I_{cA}R_c \,.$$

Значение R_c выбирают так: $R_c = 0.05 \div 0.15 \, \mathrm{r_c}$. Он влияет на частотные свойства в области высших частот.

Аналогично каскаду ОЭ R_u увеличивает стабильность, но и требует увеличения напряжения питания. Поэтому обычно величину R_u выбирают исходя из обеспечения U_{uA} = 0,1...0,3 E_c . Тогда вся остальная цепь от истока до E_c будет соответствовать 0,9...0,7 E_c или

$$E_c = \frac{U_{cuA} + I_{cA}R_c}{0.9 \div 0.7}.$$

Если $U_{3uA} > 0$, то рабочая точка при наличии R_u задается делителем папряжения R_1R_3 . Такое задание обязательно для транзисторов с индуцированным каналом.

Для р-канала формулы остаются такими же, с той лишь разницей, что знак U_3 будет другим.

Рассмотрим усилительные параметры.

Считаем, что C_p не влияет на работу (область средних частот).

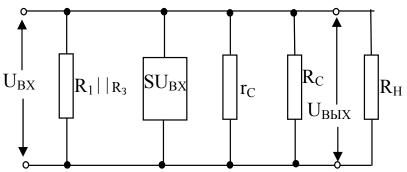


Рис. 3.8.Эквивалентная схема усилительного каскада на полевом транзисторе для области средних частот

Обозначим $R_c \parallel R_H = R_{H^{\sim}}$.

Обычно $R_{\Gamma} \ll R_{ex}$ и, следовательно, $U_{ex} = E_{\Gamma}$.

Емкости C_p и C_u велики, и сопротивления по переменному току их малы.

$$K_u = \frac{U_{eblx}}{U_{ex}} = \frac{SU_{ex}(r_c \parallel R_{H^{\sim}})}{U_{ex}} = S\frac{r_c R_{H^{\sim}}}{r_c + R_{H^{\sim}}}.$$

 $\mathit{Sr}_{c} = \mu$ - статический коэффициент усиления транзистора по напряжению.

$$K_u = \frac{\mu R_{H^{\sim}}}{r_c + R_{H^{\sim}}}.$$

Если нагрузка аналогичный каскад, то

$$R_{H^{\sim}} = R_c \parallel R_{ex} \approx R_c$$
,

так как R_{ex} велико.

 \mathbf{C} другой стороны $R_c << r_c$ и тогда

$$K_u = \mu S(r_c \parallel R_{H^{\sim}}) = S(r_c \parallel R_c) = SR_c = K_u.$$

 $R_{ex}=R_1\parallel R_3\parallel R_{exT}$. Здесь R_{exT} - входное сопротивление транзистора. Так как $R_{exT}{=}10^9...10^{13}$ Ом, то $R_{ex}=R_1\parallel R_3$, $R_{eblx}=R_c\parallel r_c\approx R_c$.

3.4.2. Каскад с общим истоком

Каскад ОС называют также истоковым повторителем.

По постоянному току аналогично с ОИ.

Нагрузка на постоянном токе R_u , на переменном токе

$$\begin{split} R_u \parallel R_{\scriptscriptstyle H} &= R_{\scriptscriptstyle H\sim} \,. \\ R_{\scriptscriptstyle \theta X} &= R_1 \parallel R_3 \parallel R_{\scriptscriptstyle \theta X} T \,. \end{split}$$

 $R_{\rm exT}$ - входное сопротивление транзистора. $R_{exT} = 10^9 - 10^{13}$ Ом, сле-

довательно,

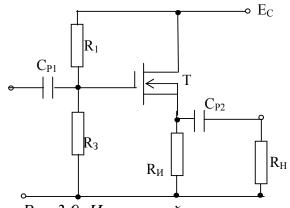


Рис.3.9. Истоковый повторитель

$$R_{ex} = R_1 || R_3$$
.

Коэффициент передачи по напряжению

$$K_u = \frac{U_{вых}}{U_{вx}}.$$

$$U_{вых} = I_{вых}r_c \parallel R_u \parallel R_H. \ I_{вых} = I_u = I_c \text{, так как } I_3 = 0.$$

$$U_{вых} = I_c r_c \parallel R_u \parallel R_H = SU_{3u}r_c \parallel R_u \parallel R_H.$$

Входное напряжение

$$\begin{split} U_{ex} &= U_{3u} + U_{eblx} = [1 + S(r_c \parallel R_u \parallel R_H)] U_{3u} \,. \\ K_u &= \frac{S \cdot R_u \parallel R_H \parallel r_c}{1 + S \cdot r_c \parallel R_u \parallel R_H} \approx \frac{S \cdot R_u \parallel R_H}{1 + S \cdot R_u \parallel R_H} < 1 \,. \end{split}$$

Здесь считаем (?), что $r_c >> R_u \parallel R_H$.

Если нагрузкой является каскад на биполярном транзисторе, то $R_{\scriptscriptstyle H} >> R_{\scriptscriptstyle U}$, и тогда

$$K_u = \frac{SR_u}{1 + SR_u}.$$

Выходное сопротивление

$$\begin{split} R_{\rm выx} = & \frac{U_{\rm выx}}{I_{\rm выx}} \,. \\ \text{Из } K_u = & \frac{U_{\rm выx}}{U_{\rm ex}} \,, \; U_{\rm выx} = & K_u \cdot U_{\rm ex}. \\ R_{\rm выx} = & \frac{K_u U_{\rm ex}}{I_{\rm выx}} = & \frac{K_u}{S} \,, \; \text{так как} \; \frac{U_{\rm ex}}{I_{\rm выx}} = & \frac{1}{S} \,. \end{split}$$

Подставим K_{u} :

$$K_u = \frac{SR_u}{(1 + SR_u)S} = \frac{R_u}{1 + SR_u}$$
, так как обычно $SR_u >> 1$, то $R_{eblx} = \frac{1}{S}$.

Вопросы и задания для самопроверки к главе III

- 1. По аналогии с каскадом ОЭ проведите расчет эмиттерного повторителя (ЭП) на постоянном токе.
- 2. Для области средних частот выведите формулы основных усилительных параметров ЭП.
- 3. Что Вы можете сказать о частотных свойствах повторителя?
- 4. Выведите формулы для задания рабочей точки транзистора в схеме усилителя с эмиттерным входом.
- 5. Нарисуйте эквивалентную схему усилительного каскада с эмиттерным входом и выведите формулы основных усилительных параметров.
- 6. Что Вы можете сказать о внутренней обратной связи по току транзистора ОБ и ее влиянии на свойства каскада?
- 7. Как влияет дифференциальное сопротивление коллекторного перехода на усилительные параметры?
- 8. Сравните частотные свойства каскадов по схемам ОЭ, ОК, ОБ.
- 9. Нарисуйте принципиальную схему усилительного каскада на униполярном транзисторе с управляющим переходом и каналом n-типа при включении его по схеме с общим истоком (ОИ).
- 10. Получите формулы для расчета каскада (п.9) на постоянном токе.
- 11. Нарисуйте принципиальную электрическую схему каскада с общим истоком. Рассчитайте ее на постоянном токе.
- 12. Построив эквивалентную схему истокового повторителя для области средних частот, выведите основные усилительные параметры.
- 13. Охарактеризуйте требования, предъявляемые к фазоинверсному каскаду.
- 14. Дайте сравнительную характеристику каскадов на униполярных и биполярных транзисторах.

Глава IV. Двухтранзисторные усилительные каскады

4.1. Составной транзистор

Простое включение транзистора по схеме ОЭ, ОБ или ОК не всегда удовлетворяет разработчиков аппаратуры по каким-либо параметрам. Поэтому стали соединять транзисторы между собой без дополнительных пассивных элементов (резисторов, реактивных элементов). Простейшие соединения — это включение двух транзисторов по одной схеме: ОК-ОК, ОЭ-ОЭ, ОБ-ОБ. Такие схемы называют составными *транзисторами*, или *схемами Дарлингтона*.

Последующие разработки — это соединение транзисторов по разным схемам: ОЭ-ОБ, ОЭ-ОК, ОБ-ОК, ОБ-ОЭ, ОК-ОЭ, ОК-ОБ. Такие схемы называются *каскодами*. Практикуют как последовательное, так и параллельное включение транзисторов в каскод относительно источника питания.

Часто в схемах используют параллельное включение двух и более транзисторов или так называемый «параллельный» транзистор. Обычно «параллельный» транзистор используют для увеличения входной мощности.

В микроэлектронике получило широкое распространение соединение транзисторов с разной проводимостью. Их называют композитными транзисторами. Пример композитного транзистора:

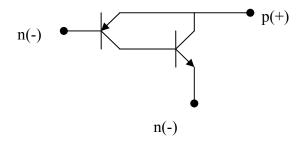


Рис. 4.1. Композитный транзистор

Мы рассмотрим схему Дарлингтона, составной транзистор по схеме ОЭ.

Пусть меняется ток базы dI_{δ} . Ясно, что $dI_{\delta} = dI_{\delta l}$. Изменение тока базы вызовет изменение тока I_{ϑ} , то есть $dI_{\vartheta l}$ причем $dI_{\vartheta l} = dI_{\delta 2}$.

По закону Кирхгофа для транзистора $I_{_3} = I_{_6} + I_{_K}$. Из формулы $I_{_K} = \beta I_{_6} + I_{_K0}^* + \frac{U_{_K}}{*}$ считая, что второй и третий члены малы, полу-

чим $I_{\kappa} = \beta I_{\delta}$. Подставим в ток эмиттера

$$I_9 = I_6 + \beta I_6 = I_6(1+\beta)$$
.

Для нашего случая:

$$\begin{split} dI_{_{\partial I}} &= (I + \beta_{I}) dI_{\delta I} = dI_{\delta 2} \\ dI_{_{K}} &= dI_{_{K I}} + dI_{_{K 2}} = \beta_{I} dI_{\delta I} + \beta_{2} dI_{\delta 2} = \beta_{I} dI_{\delta I} + \beta_{2} (I + \beta_{I}) dI_{\delta I}, \\ \frac{dI_{_{K}}}{dI_{\delta 1}} &= \frac{dI_{_{K}}}{dI_{\delta}} = \beta_{1} + \beta_{2} + \beta_{1}\beta_{2} = \beta_{\Sigma} \ \text{ или } \beta_{\Sigma} \cong \beta_{1}\beta_{2} \,. \end{split}$$

Пример: $\beta_1 = \beta_2 = 50 \ \beta_{\Sigma} = 2500$.

Возвращаясь к схеме, видим, что $I_{\mathfrak{I} l} = I_{\mathfrak{G} l}$. Выходной ток одного транзистора является входным током другого, то есть транзисторы работают в разных режимах. Второй транзистор должен быть более мощным, чем первый. Если же они одинаковы, то для нормальной работы второго транзистора необходимо, чтобы первый транзистор работал в микрорежиме.

Conpomuвление базы составного транзистора можно считать равным $r_{\delta l}$, то есть

$$r_{\tilde{o}_{\Sigma}} = r_{\tilde{o}_{1}}$$

 $Conpomus_{\it nehue}$ эмиттерного перехода $r_{\rm 9_{\Sigma}}$ найдем из выражения для

$$h_{119} = \frac{U_{69}}{I_6} \bigg|_{U_{\kappa} = 0}$$

где $h_{\rm l\, l\, 9}$ - входное сопротивление при коротком замыкании на выходе.

Из теории транзисторов $h_{119} = r_{\delta} + r_{9}(1+\beta)$. Отсюда, приписав знак Σ :

$$r_{9_{\Sigma}} = \frac{h_{119} - r_{6_{\Sigma}}}{1 + \beta_{\Sigma}}.$$

Остается определить h_{119} для составного транзистора. Из эквивалентной схемы входное сопротивление h_{119} при коротком замыкании найдем исходя из U_6 :

$$\begin{split} U_{\delta} &= I_{\delta} \big[r_{\delta 1} + (r_{91} + r_{\delta 2})(1 + \beta_{1}) + r_{92}(1 + \beta_{2})(1 + \beta_{1}) \big], \\ I_{9} &= I_{92} = (1 + \beta_{2})I_{\delta 2} = (1 + \beta_{2})I_{91} = (1 + \beta_{2})(1 + \beta_{1})I_{\delta 1}, \\ h_{119} &= \frac{U_{\delta}}{I_{\delta}} = r_{\delta 1} + (r_{91} + r_{\delta 2})(1 + \beta_{1}) + r_{92}(1 + \beta_{2})(1 + \beta_{1}), \\ r_{9\Sigma} &= \frac{(r_{91} + r_{\delta 2})(1 + \beta_{1}) + r_{92}(1 + \beta_{2})(1 + \beta_{1})}{1 + \beta_{1} + \beta_{2} + \beta_{1}\beta_{2}} = \frac{(1 + \beta_{1})\big[r_{91} + r_{\delta 2} + r_{92}(1 + \beta_{2})\big]}{(1 + \beta_{1})\big(1 + \beta_{2}\big)}, \\ 1 + \beta_{1} + \beta_{2}(1 + \beta_{1}) = \big(1 + \beta_{1}\big)\big(1 + \beta_{2}\big), \\ r_{9\Sigma} &= \frac{r_{91}}{1 + \beta_{2}} + \frac{r_{\delta 2}}{1 + \beta_{2}} + r_{92}. \end{split}$$

Вспомним, что

$$r_{92} = \frac{\varphi_{\Gamma}}{I_{92}} = \frac{\varphi_{\Gamma}}{(1+\beta_1)(1+\beta_2)I_{\tilde{\theta}}},$$

a

$$\frac{r_{31}}{1+\beta_2} = \frac{\varphi_{\Gamma}}{I_{31}(1+\beta_2)} = \frac{\varphi_{\Gamma}}{(1+\beta_1)(1+\beta_2)I_{\delta}}.$$

Мы видим, что первый и третий члены одинаковы, и имеем право записать:

$$r_{9\Sigma} = \frac{r_{62}}{1 + \beta_2} + 2r_{92}..$$

Пример. $I_6 = 20$ мкА, $\beta_1 = \beta_2 = 50$, $r_{62} = 150$ Ом.

$$\begin{split} r_{9_{\Sigma}} &= \frac{r_{62}}{1+\beta_2} + 2\frac{\varphi_{\Gamma}}{I_{92}} = \frac{r_{62}}{1+\beta_2} + 2\frac{\varphi_{\Gamma}}{\left(1+\beta_2\right)I_{91}} = \frac{r_{62}}{1+\beta_2} + 2\frac{\varphi_{\Gamma}}{\left(1+\beta_1\right)\left(1+\beta_2\right)I_{6}}. \\ r_{9_{\Sigma}} &= \frac{150}{50} + \frac{2\cdot25\cdot10^{-3}}{50\cdot50\cdot20\cdot10^{-6}} = 3 + 1 = 4[Oma] \end{split}$$

Иначе говоря, $r_{9_{\Sigma}}$ - мало. Найдем $r_{\kappa_{\Sigma}}$

Воспользуемся параметром

$$h_{22} = \frac{I_2}{U_2} \bigg|_{I_2 = 0}.$$

Известно, что для схемы ОЭ

$$h_{22} = \frac{1}{r_{\kappa}^* + r_{_{9}}} \approx \frac{1}{r_{\kappa}^*}, \text{ ИЛИ } r_{\kappa_{\Sigma}}^* = \frac{1}{h_{22}}.$$

Из эквивалентной схемы составного транзистора I_{κ} складывается из четырех токов (не считая $I_{\kappa_0}^*$): из токов через $r_{\kappa 1}^*$ и $r_{\kappa 2}^*$ и токов генераторов.

$$\begin{split} I_{_{K}} &= I_{_{r_{_{K}1}^{*}}} + I_{_{\mathcal{O}1}}\beta_{1} + I_{_{r_{_{K}2}^{*}}} + I_{_{\mathcal{O}2}}\beta_{2}\,, \\ &\quad \text{T.K.}\, I_{_{\mathcal{O}}} = I_{_{\mathcal{O}1}} = 0\,, \\ I_{_{K}} &= I_{_{r_{_{K}1}^{*}}} + I_{_{r_{_{K}2}^{*}}} + I_{_{\mathcal{O}2}}\beta_{2}\,, \\ I_{_{r_{_{K}1}^{*}}} &= I_{_{\mathcal{O}2}} = I_{_{\mathcal{O}1}}\,, \\ I_{_{K}} &= I_{_{r_{_{K}1}^{*}}} + I_{_{r_{_{K}2}^{*}}} + I_{_{r_{_{K}1}^{*}}}\beta_{2} = I_{_{r_{_{K}1}^{*}}}(1 + \beta_{2}) + I_{_{r_{_{K}2}^{*}}}\,. \end{split}$$

Выразим токи через напряжения и сопротивления, причем будем пренебрегать r_{92} , так как оно включено последовательно с большим $r_{\kappa 1}^*$ и $r_{\kappa 2}^*$.

Тогда все напряжение U_{κ} приложено к двум параллельным цепям:

Первая - $r_{\kappa 1}^* \rightarrow r_{\mathfrak{I}} \rightarrow r_{\mathfrak{I}}$

Вторая - $r_{\kappa 2}^*$.

Иными словами, мы можем записать:

$$I_{r_{\kappa2}} = \frac{U_{\kappa}}{r_{\kappa2}^*}; I_{r_{\kappa2}^*} = \frac{U_{\kappa}}{r_{\kappa1}^* + r_{\mathfrak{I}1} + r_{\mathfrak{I}2}}$$
 Подставим в I_{κ}
$$I_{\kappa} = \frac{U_{\kappa}}{r_{\kappa2}^*} + \frac{(1+\beta_2)U_{\kappa}}{r_{\kappa1}^* + r_{\mathfrak{I}1} + r_{\mathfrak{I}2}},$$
 откуда
$$\frac{I_{\kappa}}{U_{\kappa}} = \frac{1}{r_{\kappa2}^*} = \frac{1}{r_{\kappa2}^*} + \frac{1+\beta_2}{r_{\kappa1}^* + r_{\mathfrak{I}1} + r_{\mathfrak{I}2}},$$
 упростим, $r_{\kappa1}^* >> r_{\mathfrak{I}1} + r_{\mathfrak{I}2}$
$$r_{\kappa2}^* = r_{\kappa2}^* \parallel \frac{r_{\kappa1}^*}{1+\beta_2}$$

Так как у нас две параллельные ветки, то напряжения в этих цепях одинаковы, а токи разные, а именно I_{3l} и I_{32} , причем $I_{32} = I_{62}(1+\beta_2) = I_{3l}(1+\beta_2)$, то есть I_{32} в $(1+\beta_2)$ раза больше I_{3l} , а резисторы, наоборот, должны иметь обратное соотношение во второй цепи, резисторы в $(1+\beta_2)$ раза должны быть меньше, или

$$r_{\kappa 2}^* = \frac{r_{\kappa 1}^*}{1 + \beta_2},$$

тогда

$$r_{\kappa_{\Sigma}}^* = rac{r_{\kappa 1}^*}{2(1+eta_2)}$$
 или , $r_{\kappa_{\Sigma}}^* = rac{r_{\kappa 1}^*}{2(1+eta_1)},$

так как обычно $\beta_I = \beta_2$. То же, но через $r_{\kappa 2}^*$:

$$r_{\kappa_{\Sigma}}^* = \frac{r_{\kappa 2}^*}{2} \dots$$

Обратный ток составного транзистора.

Он складывается из трех токов:

$$I_{\kappa 0_{\Sigma}}^{*} = I_{\kappa 0_{1}}^{*} + I_{\kappa 0_{2}}^{*} + \beta_{2} I_{\kappa 0_{1}}^{*} = I_{\kappa 0_{2}}^{*} + (1 + \beta_{2}) I_{\kappa 0_{1}}^{*},.$$
 (*)

Действительно,

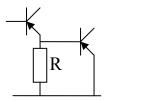
$$I_{62} = I_{91}, I_{91} = I_{\kappa 1} + I_{61} = \beta I_{61} + I_{\kappa 0_1}^* + I_{61}.$$

 $I_{\kappa 0_1}^*$ является входным током второго транзистора и, следовательно, он усиливается вторым транзистором в β_2 раз.

Из формулы следует, что если транзисторы однотипны, то второе слагаемое в (*) больше, если второй транзистор более мощный, то $I_{\kappa 0}^*$, сравним со вторым членом.

Зависимость от температуры.

 $I_{\kappa 0_{\Sigma}}^*$ подчиняется общим законам, то есть необходимо помнить температуру удвоения Т* (10°С). Однако, из-за второго члена в целом $I_{\kappa 0_{\Sigma}}^*$ оказывается бо́льшим. Для уменьшения влияния $I_{\kappa 0_{\Sigma}}^*$ используют кремниевые транзисторы. Иногда применяют схемные решения, например:



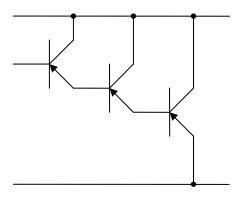
Puc. 4.2

Однако в последнем случае уменьшается усиление составного транзистора. Но все же резистор ставят для облегчения режима работы второго транзистора, если они однотипные.

Достоинства: уменьшение $I_{\kappa 0_{\Sigma}}^*$ за счет второго члена, облегчается режим работы второго транзистора.

Частотные свойства составного транзистора в равной степени определяются обоими транзисторами. Если граничная частота коэффициента усиления второго меньше, чем первого, то граничная частота составного транзистора определяется меньшей граничной частотой.

Число транзисторов в схеме Дарлингтона может быть больше двух.



Puc. 4.3

Составной транзистор нашел очень широкое применение: стабилизаторы напряжения и тока, повторители, безтрансформаторные усилительные каскады (усилители мощности), интегральные схемы (операционные усилители), и т.д.

4.2. Сложные повторители

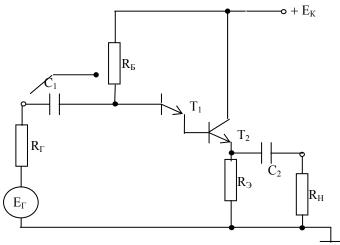
Основное достоинство эмиттерного повторителя $(Э\Pi)$ — это большое входное сопротивление, которое позволяет использовать $Э\Pi$ для согласования многокаскадных усилителей, в качестве буферных каскадов.

Однако величина входного сопротивления простого ЭП ограничена сверху. Поэтому разработчики аппаратуры нашли способ существенно улучшить характеристики ЭП путем различных схемных решений.

$$R_{6x} = r_{\tilde{0}} + (1 + \beta)(r_{\kappa}^* || R_{9} || R_{H}).$$

Из формулы R_{ex} видно, что есть два пути увеличения сопротивления — β и r_{κ}^* . R_{9} увеличивать значительно нельзя, так как возникают трудности обеспечения режима по постоянному току $(E_{\kappa}=U_{\kappa 9}+I_{9}R_{9})$.

4.2.1. ЭП на составном транзисторе



Puc. 4.4. Эмиттерный повторитель на составном транзисторе

Это принципиальная схема, в которой цепь обеспечения рабочей точки первого транзистора обозначена резистором RБ.

Входное сопротивление второго транзистора является нагрузкой первого. В схеме нет делителя в базовой цепи второго транзистора, но он и не нужен, так как рабочая точка первого транзистора задает постоянный выходной ток эмиттера первого транзистора такой величины, что второй транзистор работает в режиме усиления (режим A) автоматически.

Известно, что $\beta_{\Sigma} \cong \beta_1 \beta_2$, а так как обычно $R_{ex2} > r_{\kappa 1}^*$, то R_{ex} усилителя близко к $r_{\kappa 1}$. Точное значение таково: $R_{ex \max} \cong \frac{r_{\kappa 1}}{2}$.

Мы видим, что максимальное входное сопротивление приблизительно такое же, как у простого ЭП, но оно может быть получено при меньшем значении $R_9||R_H$. Намного ближе к единице и K_H , (не ниже 0,995).

Результирующее выходное сопротивление сложного ЭП.

 $R_{вых} \approx 2r_{92}$, а для одинаковых токов эмиттеров транзисторов $R_{вых} \approx r_{92} = r_{91}$. Получить это сопротивление можно путем включения между базой и «землей» второго транзистора резистора R (речь идет об одинаковом режиме транзисторов при включении резистора).

Переходные и частотные свойства сложного ЭП аналогичны свойствам составного транзистора по схеме ОК и определяются меньшими граничными частотами, то есть при разных по мощности транзисторах все определяется более мощным, имеющим худшие частотные свойства.

Недостатком схемы следует считать сильную зависимость R_{ex} от температуры из-за зависимости β и r_{κ}^* от температуры, причем эта зависимость значительно сильнее выражена, чем у простого $\Im\Pi$.

4.2.2. ЭП с внутренней обратной связью

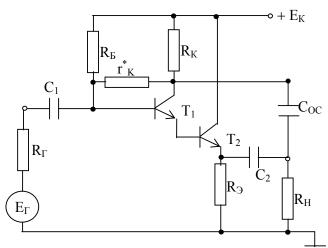


Рис. 4.5. Эмиттерный повторитель с внутренней обратной связью

Резистор $r_{\kappa 1}^*$ показывает дифференциальное сопротивление коллекторного перехода первого транзистора.

Напряжение на коллекторе Т1 меняют так, чтобы к $r_{\kappa 1}^*$ было приложено минимальное (в идеальном случае нулевое) напряжение. Ток через $r_{\kappa 1}^*$ не будет уменьшаться, что равносильно увеличению $r_{\kappa 1}^*$. Для реализации этой идеи в цепь первого транзистора включают резистор $R_{\kappa l}$ и на коллектор транзистора подают переменную составляющую выходного напряжения. Конденсатор большой емкости служит, таким образом, для компенсации напряжения на r_{κ}^* первого транзистора.

Количественно получается

$$r_{\kappa 1 \ni \kappa \kappa}^* = \frac{r_{\kappa 1}^*}{1 - K_{\nu}},$$

а так как K_u составного ЭП близок к единице, то налицо существенное увеличение R_{ex} за счет $r_{\kappa 1 \ni \kappa e}^*$.

При достаточно больших $R_9 \parallel R_H$ такая схема обеспечивает R_{ex} до 100 МОм.

Схеме присущи некоторые недостатки. В частности, она имеет частотные свойства хуже, чем ЭП на составном транзисторе. Это объясняется запаздыванием обратной связи на высоких частотах.

Второй недостаток — трудность обеспечения рабочей точки первого транзистора. Так как R_{ex} очень большое, то ясно, что R_{61} должно быть еще больше. Но здесь возникает противоречие. Вопервых, увеличение R_{δ} ухудшает стабильность схемы (а составной повторитель очень чувствителен к температуре), а во-вторых, большое R_{δ} не обеспечит достаточный ток базы первого транзистора.

4.2.3. ЭП с динамической нагрузкой

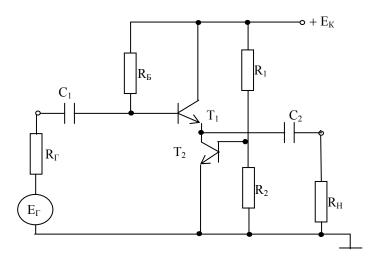


Рис. 4.6. Эмиттерный повторитель с динамической нагрузкой

Ток второго транзистора определяется только током базы и практически не зависит от напряжения на коллекторе. Следовательно, сопротивление второго транзистора на переменном токе

велико (близко к r_{κ}^{*}) (точное значение смотрите в главе II (2.4.2.): $R_{\rm Bblx} = r_{\kappa}^{*}(1+\beta\cdot\gamma_{\delta})$).

Зная номинальный ток $I_{\kappa I}$ и β_2 , находим $I_{\delta 2}$ и затем

$$R_{\tilde{o}} = \frac{E_{\kappa}}{I_{\tilde{o}2}}.$$

На постоянном токе сопротивление второго транзистора невелико и никаких трудностей с обеспечением режима первого транзистора не возникает.

Оценим R_{ex} для ЭП с динамической нагрузкой.

Пусть $R_H = \infty$.

Получим $R_{ex} = r_{\tilde{o}} + (1+\beta)(r_{\kappa 1}^* \parallel R_{_{9}} \parallel R_{_{H}}) =$

[пренебрегаем r_{δ}]

$$=(1+\beta)(r_{\kappa 1}^* || R_{2})=$$

[у нас R_9 это $R_{выхT_2} = r_{\kappa}^* (1 + \beta \cdot \gamma_{\delta})$]

$$= (1+\beta) \left\{ r_{\kappa_1}^* \parallel \left[r_{\kappa_2}^* (1+\beta \cdot \gamma_{\delta}) \right] \right\} =$$

[для простоты можно считать, что $R_{выхT_2} \approx r_{\kappa 2}^*$]

$$=(1+\beta)(r_{\kappa 1}^* || r_{\kappa 2}^*)=$$

[так как транзисторы одинаковы и работают в одном режиме $(I_{\ni 1} = I_{\kappa 2})$, то $r_{\kappa 1}^* = r_{\kappa 2}^*$]

$$=(1+\beta)(r_{\kappa}^{*} || r_{\kappa}^{*}) = \frac{1+\beta}{2}r_{\kappa}^{*} =$$

[так как $(1+\beta)r_{\kappa}^* = r_{\kappa}$]

$$=\frac{r_{\kappa}}{2}$$
.

Мы видим, что использование динамической нагрузки существенно увеличивает входное сопротивление $Э\Pi$.

4.3. Каскад с эмиттерной связью

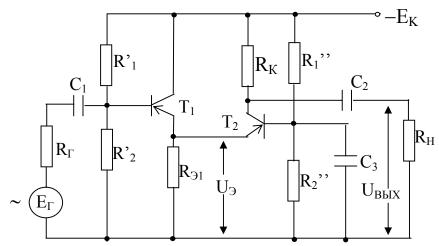


Рис. 4.7. Каскад с эмиттерной связью

Усилитель содержит каскады ОК и ОБ. Сигнал снимается с эмиттера первого транзистора и подается на эмиттер второго эмиттерная связка. Считаем транзисторы одинаковыми: $\beta_1 = \beta_2 = \beta$, и т.д. На переменном токе R_9 в работе не участвует, и его можно положить равным бесконечности ($R_9 = \infty$). Действительно: пусть увеличится ток I_9 первого транзистора, тогда увеличится потенциал эмиттеров первого и второго транзисторов и уменьшится разность потенциалов Б-Э второго транзистора. В результате уменьшится ток базы и эмиттера второго транзистора, и в целом общий ток через резистор R_9 под действием сигнала не изменяется.

Для простоты будем считать, что $r_{\kappa}^* = \infty (r_{\kappa} \text{ тем более}).$

В области средних частот C_1 и C_2 в работе не участвуют.

 $R_{\delta 1} = R_1' \parallel R_2'' >> R_{ex1}$ и, таким образом, в работе не участвует.

 R_{62} на переменном токе зашунтировано конденсатором Сз $(R_{62} = R_1'' \parallel R_2'')$ и в работе тоже не участвует.

Все емкости и R_{61} и R_{62} следует учитывать в области малых частот и больших времен. При этом в формулу R_{ex2} они должны быть включены последовательно с r_6 .

В общем случае коэффициент усиления многокаскадного усилителя определяется произведением коэффициентов усиления каскадов:

$$K_{u_{\Sigma}} = K_1 K_2 ... K_n$$

Для эмиттерного повторителя воспользуемся формулой (3.2):

$$K'_{u} = \frac{(1+\beta)(r_{\kappa}^{*} \parallel R_{_{9}} \parallel R_{_{H1}})}{R_{\Gamma} + r_{\delta} + (1+\beta)[r_{\kappa}^{*} \parallel (r_{_{2}} + R_{_{3}} \parallel R_{_{H1}})]} =$$

[учтем $r_{\kappa}^* = \infty$ и $R_9 = \infty$]

$$= \frac{(1+\beta)R_{H1}}{R_{\Gamma} + r_{\delta} + (1+\beta)(r_{9} + R_{H1})}.$$

Нагрузкой первого транзистора является входное сопротивление второго:

$$R_{\mu 1} = R_{\alpha x2} = r_{2} + (1 - \alpha)r_{6}$$
.

В этом выражении последовательно с r_{δ} включен делитель $R_{\delta 2}$.

$$R_{_{\rm HI}} = r_{_{9}} + \frac{1}{1+\beta} r_{_{6}}$$
 - заменим (1- α) на $\frac{1}{1+\beta}$.

Подставим вместо R_{H} его значение, то есть R_{HI} :

$$K'_{u} = \frac{r_{\delta} + (1+\beta)r_{2}}{R_{\Gamma} + 2[r_{\delta} + (1+\beta)r_{2}]}.$$

Знаменатель:

$$R_{\Gamma} + r_{\delta} + (1+\beta)(r_{3} + r_{3} + \frac{r_{\delta}}{1+\beta}) = R_{\Gamma} + r_{\delta} + 2r_{3}(1+\beta) + r_{\delta} =$$

$$= R_{\Gamma} + 2[r_{\delta} + (1+\beta)r_{3}]$$

В общем виде

$$K'_u = \frac{U_{\mathfrak{I}}}{E_{\Gamma}}.$$

Замечание. По эквивалентной схеме первого каскада следует, что $R_{\Gamma} \parallel R_{\delta 1} = R_1' \parallel R_2'$. Но так как $R_{\delta 1}$ выбирается из условия $R_{\delta 1} >> R_{ex}$, то влиянием $R_{\delta 1}$ на коэффициент передачи можно пренебречь, как и для однокаскадного усилителя.

Коэффициент передачи второго каскада найдем по формуле K_u схемы ОБ:

$$K_u = \alpha \frac{R_K \parallel R_H}{R_{\Gamma} + R_{\rho X}}.$$

Уточним ее для нашего случая. Так как в формуле K'_u мы учли R_{ex2} , то есть учли передачу сигнала от первого каскада ко второму, то вторично это делать нельзя. Мы должны положить для $K_{u_{OE}}$ R_{Γ} =0.

Раскроем R_{ex} :

$$K_{u}'' = \frac{\alpha(R_{\kappa} \parallel R_{u})}{r_{_{3}} + (1 - \alpha)r_{_{\delta}}} =$$
[заменим α на β . $\alpha = \frac{\beta}{1 + \beta}, 1 - \alpha = \frac{1}{1 + \beta}$]
$$= \frac{\beta(R_{\kappa} \parallel R_{u})}{(1 + \beta)r_{_{3}} + (1 + \beta)\frac{1}{1 + \beta}r_{_{\delta}}} = \frac{\beta(R_{\kappa} \parallel R_{u})}{r_{_{\delta}} + (1 + \beta)r_{_{3}}}.$$

В общем виде

$$K_u'' = \frac{U_{\text{вых}}}{U_{\text{9}}},$$

то есть $U_{\mathfrak{p}}$ - входное для ОБ.

И окончательно

$$K_{u} = K'_{u}K''_{u} = \frac{U_{_{9}}}{E_{_{\Gamma}}} \frac{U_{_{6blx}}}{U_{_{9}}} = \frac{r_{_{6}} + (1+\beta)r_{_{9}}}{R_{_{\Gamma}} + 2[r_{_{6}} + (1+\beta)r_{_{9}}]} \times \frac{\beta(R_{_{\kappa}} \parallel R_{_{H}})}{r_{_{6}} + (1+\beta)r_{_{9}}} = \frac{\beta(R_{_{\kappa}} \parallel R_{_{H}})}{R_{_{\Gamma}} + 2[r_{_{6}} + (1+\beta)r_{_{9}}]}$$

Выходное сопротивление связки равно $\approx R_{\kappa}$ и обычно достаточно велико.

Входное сопротивление определяется как

$$R_{ex} = (1 + \beta)(r_{\kappa}^* \parallel R_{\ni} \parallel R_{H}) =$$

[для нашего случая]

$$= r_{\delta} (1 + \beta) \left\{ r_{\kappa}^{*} \parallel \left[\underbrace{(r_{9} + R_{9})}_{R_{9}} \parallel \underbrace{(r_{9} + \frac{r_{\delta}}{1 + \beta})}_{R_{n}} \right] \right\} =$$

[учитывая, что r_{κ}^{*} велико и $r_{9} + R_{9} >> r_{9} + \frac{r_{6}}{1+\beta}$]

$$= r_{\delta} + (1+\beta)(r_{3} + \frac{r_{\delta}}{1+\beta}) = r_{\delta} + (1+\beta)r_{3} + r_{\delta} = 2r_{\delta} + (1+\beta)r_{3} = R_{ex}.$$

Таким образом, R_{ex} сравнительно невелико (по отношению к каскаду ОК).

В итоге R_{BX} практически совпадает с RBX схемы с ОЭ.

Недостатком эмиттерной связки является узкий динамический диапазон входных сигналов. Действительно, так как потенциал базы T_2 фиксирован и напряжение на эмиттерных переходах равно U_{950} , то увеличение потенциала базы T_1 больше, чем на U_{950} приведет к запиранию транзистора T_2 , а уменьшение на такую же величину приведет к запиранию T_1 . Реальные сигналы для германиевых транзисторов не могут быть больше 0.1-0.2B, а для кремниевых 0.4-0.5B. Одновременно приходится очень тщательно выравнивать потенциалы баз T_1 и T_2 , ибо в противном случае возможно запирание одного из транзисторов.

Эмиттерная связка не дает фазового сдвига сигнала и используется тогда, когда необходимо обеспечить большое входное сопротивление и для смещения относительно друг друга уровней постоянных составляющих входного и выходного напряжений. Кроме того, так как обе схемы — высокочастотные, то эмиттерная связка используется в ВЧ-каскадах.

Еще одно достоинство состоит в том, что малое сопротивление схемы ОБ практически отключает нагрузку всего каскада от источника сигнала. В качестве нагрузки может быть использован колебательный контур, сопротивление которого может меняться от больших значений до нуля в зависимости от частоты. Это изменение не будет влиять на E_{Γ} .

4.4. Каскод

Если характеризовать усилительные свойства транзисторов, то можно сказать, что они превосходят усилительные параметры электронных ламп (по крутизне). Однако транзисторы имеют и значительную внутреннюю обратную связь. Напомню, что внутренняя обратная связь влияет не только на параметры в области средних частот ($R_{\rm BX}$, $K_{\rm U}$), но и на их частотную зависимость. В результате внутренняя обратная связь приводит к существенным фазовым сдвигам и вызывает неустойчивую работу усилителя (возбуждение). Поэтому разработчики аппаратуры стали искать методы борьбы с внутренней обратной связью. Оказалось, что использование двухтранзисторных усилительных элементов позволяет уменьшить внутреннюю обратную связь при такой же или большей крутизне. Примером такой схемы является каскадное включение схем ОЭ – ОБ, или так называемый *каскод*. Это

«классический» каскод. В настоящее время в литературе встречаются под именем каскода и другие связки транзисторных каскадов.

Существуют последовательное и параллельное включение транзисторов по отношению к источнику питания, то есть последовательный и параллельный каскод.

Рассмотрим параллельный каскод ОЭ – ОБ.

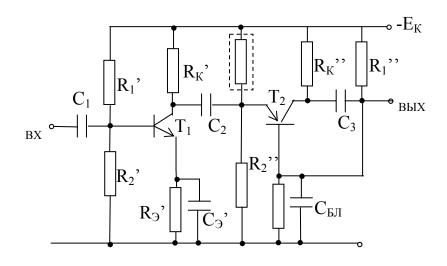


Рис. 4.8. Параллельный каскод

В эмиттерной цепи T_2 можно не ставить резистивный делитель, а оставить нижний по схеме резистор, тогда на постоянном токе $U_9 = 0$ и для работы транзистора потенциал базы мы поднимаем делителем $R_1^{"}$ и $R_2^{"}$, обеспечивая прямое смещение эмиттерного перехода.

Так как эмиттер T_2 не подключен по постоянному току к источнику, то на его базу подается смещение от делителя $R_1^{"}R_2^{"}$. По переменному току база T_2 заземлена через $C_{\text{БЛ}}$. $C_{9}^{'}$ и $R_{9}^{'}$ - схема стабилизации режима T_1 .

Чаще используется последовательный каскод.

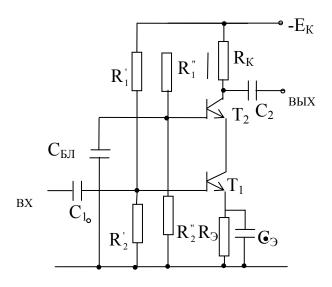
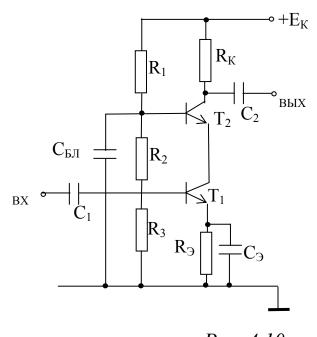


Рис. 4.9. Последовательный каскод

Возможно и такое включение.



Puc. 4.10

Здесь рабочая точка Т1 и Т2 задана общим делителем.

Найдем усилительные параметры схемы (рис. 4.9). Пусть Ku = Uh/Uвх. Для простоты считаем $r^*_{K1} = r^*_{K2} = \infty$. Базовые делители в работе не участвуют, транзисторы одного типа. Из схемы видно, что $I_{\kappa 1} = I_{32}$.

$$\begin{split} U_{_{BX}} &= I_{61}[r_{6} + (1+\beta)r_{_{9}}] = I_{61}*R_{_{BX}}.\\ U_{_{BMX}} &= I_{_{K2}}(R_{_{K}}\!/\!/R_{_{H}}) = \alpha\beta\ I_{61}(R_{_{K}}\!/\!/R_{_{H}}). \end{split}$$

Здесь
$$\mathbf{I}_{\kappa 2}=\alpha~\mathbf{I}_{32}=\alpha~\mathbf{I}_{\kappa 1}=\alpha\beta~\mathbf{I}_{6}.$$

$$K_{U}=-\alpha\beta\frac{R_{k}~//R_{H}}{R_{er}}~.$$

Знак (-) показывает, что входной сигнал проинвертирован схемой ОЭ.

Для реального генератора (Rг отлично от нуля):

$$\begin{split} K_{_{\rm I\! I}} &= {\rm U_{_{BbIX}}}/{\rm E_{_{\rm I\! I}}}, \\ {\rm E_{_{\rm I\! I}}} &= {\rm I_{_{BX}}}({\rm R_{_{\rm I\! I}}} + {\rm R_{_{BX}}}) = {\rm I_{61}}({\rm R_{_{\rm I\! I}}} + {\rm R_{_{BX}}}), \\ K_{U} &= -\alpha\beta\frac{R_k \ /\!/ R_{_{\it H\! I\! I}}}{R_{_{_{\it I\! I\! I}}} + R_{_{\it BX}}}. \end{split}$$

Входное сопротивление каскада равно R_{BX} схемы ОЭ. Выходное сопротивление равно R_{K} , (как в схеме с ОБ).

Достоинством транзисторной каскадной схемы является практически полная независимость ее входного сопротивления от сопротивления нагрузки: изменение в 100 - 1000 раз меньше, чем в схеме ОЭ. Это свойство позволяет использовать каскод в многокаскадных резонансных усилителях.

В многокаскадных усилителях частотные свойства определяются каскадом с наихудшими параметрами. В каскоде это схема ОЭ.

Входное сопротивление схемы ОЭ имеет емкостной характер и зависит от нагрузки. Наличие схемы ОБ с индуктивным характером входного сопротивления (нагрузка схемы ОЭ) уменьшает эквивалентную емкость входного каскада, частично нейтрализует ее. В целом получается увеличение по сравнению со схемой ОЭ граничной частоты и площади усиления.

Для получения большой величины выходного сигнала T_2 берут с высоким рабочим напряжениями (U_{KB}). Этот транзистор может иметь небольшую граничную частоту коэффициента передачи α (f_{α}). T_1 , определяющий частотные свойства каскода выбирают с высокой граничной частотой коэффициента передачи β . Такие транзисторы имеют обычно малые напряжения Uкэ. Напряжение питания при этом не делят поровну, как у одинаковых транзисторов.

Каскодные схемы используют в узкополосных резонансных усилителях (УПЧ, УВЧ, смесители и т.д.) и в импульсной технике. Для коррекции каскода используют обычно эмиттерную RC или индуктивную ВЧ-коррекции.

По своим свойствам каскод как целое можно считать транзисторным аналогом вакуумных тетродов и пентодов.

4.5. Фазоинверсный каскад на эмиттерной связке

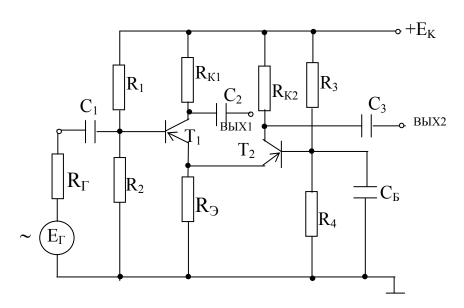


Рис. 4.11. Фазоинверсный каскад

В схему эмиттерной связки добавляется резистор $R_{\kappa 1}$ и выход через конденсатор (вых. 1).

По первому выходу получается усилительный каскад по схеме ОЭ, по второму выходу — эмиттерная связка. Так как каскад ОЭ инвертирует фазу входного сигнала, а связка не инвертирует, получаем на выходе два противофазных сигнала.

Достоинства схемы, во-первых, в том, что каскад не просто выдает противофазные сигналы как фазоинвертор на одном транзисторе, но и усиливает входной сигнал. Во-вторых, получается более близкое входное сопротивление каналов.

Предлагаем читателю самостоятельно найти основные усилительные параметры фазоинвертора и определить условия получения равенства коэффициентов усиления каналов.

Вопросы и задания для самопроверки к главе IV

- 1. Нарисуйте принципиальную и эквивалентную схемы составного транзистора ОЭ–ОЭ.
- 2. Дайте характеристику (достоинства и недостатки) параметров схемы Дарлингтона.
- 3. Попробуйте вывести коэффициент передачи по току составного транзистора ОЭ–ОБ.
- 4. Назовите принципиальные возможности улучшения параметров эмиттерного повторителя. Проиллюстрируйте это на примерах.
- 5. Нарисуйте эквивалентную схему для области средних частот эмиттерной связки.
- 6. Выведите усилительные параметры связки для области средних частот.
 - 7. В чем достоинства и недостатки эмиттерной связки?
 - 8. Дайте характеристику каскодного усилителя.
- 9. Выведите усилительные параметры каскода для области средних частот.
- 10. Охарактеризуйте фазоинверсный каскад, построенный по двухтранзисторной схеме.

Глава V. Усилители постоянного тока

5.1. Общие сведения

Усилители, способные усиливать сигнал, меняющийся сколько угодно медленно во времени, называются усилителями постоянного тока (УПТ).

По принципу действия УПТ можно разделить на УПТ прямого усиления и УПТ с преобразованием частоты сигнала.

Рассмотрим сначала первый тип усилителей. В связи с тем, что УПТ должен усиливать как переменные, так и постоянные составляющие сигнала, связь между каскадами может быть только непосредственная или гальваническая. Применение реактивных элементов исключается.

В качестве примера рассмотрим трехкаскадный УПТ на транзисторах по схеме ОЭ. Для простоты считаем, что транзисторы однотипные, то есть работают в одинаковом режиме.

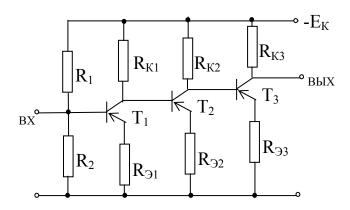


Рис. 5.1. Трехкаскадный усилитель постоянного тока

Резисторы в цепях эмиттеров стабилизируют рабочую точку каскадов, выполняют роль элементов цепи отрицательной обратной связи по сигналу, то есть уменьшают усиление каскада, но увеличивают $R_{\rm BX}$ и динамический диапазон усиливаемых сигналов. Одновременно они обеспечивают необходимую разность потенциалов БЭ транзисторов для работы их в активном режиме. Наличие резисторов обязательно, так как, например, на базу T_2 подается постоянный потенциал (даже в отсутствие сигнала) с

коллектора T_1 . Следовательно, чтобы потенциал БЭ T_2 был равен для Si-транзисторов, например 0,65B, необходимо поднять потенциал эмиттера T_2 почти до уровня потенциала коллектора T_1 , что можно сделать, лишь увеличивая R_{92} по сравнению с R_{91} . Делитель в цепи базы можно у T_2 и T_3 не ставить, он необходим лишь на входе.

Следует отметить, что многокаскадные усилители данного типа не имеют смысла. Вспомним K_U схемы ОЭ, когда в цепи эмиттера стоит незашунтированный резистор. Для больших $R_{\rm Э}$, то есть когда $R_{\rm Э} >> r_{\rm Э}$:

$$|\mathbf{K}_{\mathbf{U}}| = \frac{\mathbf{R}_{\mathbf{K}}}{\mathbf{R}_{\mathbf{S}}}$$
.

Увеличивая $R_{\ni 2}$ и уменьшая R_{K2} , мы получаем, что $K_{U2} << K_{U1}$, а $K_{U3} << K_{U2}$, и т.д., то есть в итоге $K_{U\Sigma} <1$.

Устранить обратную связь по сигналу переменного тока и поднять усиление в каскадах можно, используя вместо резисторов R_{\Im} стабилитроны с соответствующим напряжением стабилизации.

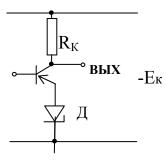


Рис. 5.2. Схема сдвига постоянного уровня на стабилитроне

Такое решение обеспечивает $K_{U2} < K_{U1}, \ K_{U3} < K_{U2}$ и т.д., но все равно в итоге будет $K_{U\Sigma} < 1$, так как уменьшится R_K .

Возможно и такое компромиссное решение, более гибкое.

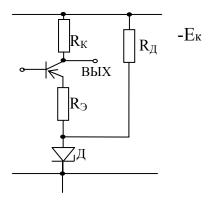


Рис. 5.3. Комбинированная схема сдвига

 $R_{\rm J}$ обеспечивает режим стабилизации диода, а $R_{\rm J}$ расширяет возможности, дополняет $U_{\rm CT}$ до необходимого потенциала эмиттера. Одновременно резистор обеспечивает динамический диапазон и входное сопротивление каскада. При этом не надо забывать, что режимный ток T должен соответствовать току диода в режиме стабилизации при максимальном сигнале на входе. Что касается усилителей мощности, то сказанное выше к ним не относится из-за того, что в каждом последующем каскаде ставится более мощный транзистор, чем в предыдущем, и с совершенно другими рабочими напряжениями. Возможны и другие варианты УПТ.

Рассмотрим один каскад УПТ.

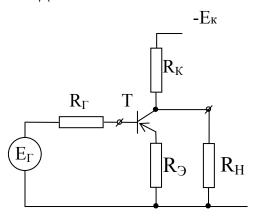


Рис. 5.4. Однокаскадный УПТ

Здесь не показана базовая цепь обеспечения режима транзистора (для простоты). Из схемы видно, что у каскада с генератором и нагрузкой непосредственная связь. Значит, ток базы Т (режимный) протекает через генератор и влияет на его работу. Составляющая коллекторного тока в режиме покоя попадает в цепь

нагрузки, и даже в отсутствие сигнала на входе мы имеем постоянный уровень на выходе.

Устранить эти явления можно следующим образом — включить в цепь нагрузки и генератора компенсирующие ЭДС $E_{\rm H}$ и $E_{\rm B}$ с полярностью, указанной на схеме (для p-n-p транзистора).

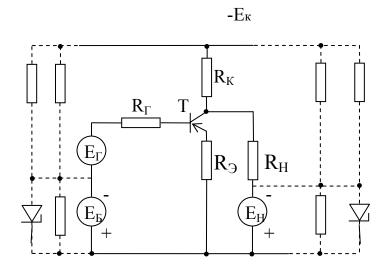


Рис. 5.5. Варианты компенсации постоянного уровня на входе и выходе УПТ

 $E_{\rm B}$ обеспечивает необходимый режим транзистора. Практически реализовать вспомогательные генераторы можно с помощью резистивных делителей или делителей резистор — стабилитрон. Из-за того, что стабилитрон на переменном токе имеет малое сопротивление в режиме стабилизации, генератор E_{Γ} оказывается заземленным. В случае резисторов E_{Γ} не заземляется. Поэтому, какую конкретно схему, выбрать зависит от того, заземляется или нет E_{Γ} по техническим условиям.

Недостаток этой схемы (входной цепи) в том, что через генератор E_{Γ} течет сравнительно большой постоянный ток. Поэтому делают так: рабочую точку транзистора задают с помощью стандартной схемы (делитель R_1 и R_2), а часть базового тока, протекающую через источник сигнала, компенсируют вспомогательным источником $E_{\rm b}$, который может быть реализован, как в предыдущем случае.

В последнее время широко стали использовать УПТ с питанием от двухполярных источников.

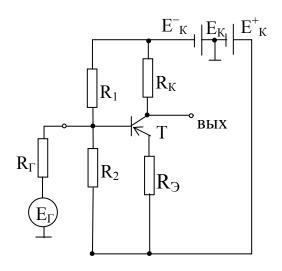


Рис. 5.6. УПТ с двухполярным источником питания со средней точкой

В этом случае генератор автоматически оказывается заземленным (искусственная средняя точка базы). Однако эта схема не устраняет постоянного напряжения на нагрузке, и требуется ее компенсировать. В принципе, разработаны схемы, обеспечивающие нулевой потенциал на нагрузке – схема сдвига постоянного уровня, которую мы рассмотрим в разделе «Операционные усилители».

5.2. Температурный дрейф

При недостаточной стабильности напряжения источников питания и электрических параметров схем (нагрев, старение элементов) на выходе усилителя постоянного тока прямого усиления появляется напряжение при отсутствии сигнала на его входе. Это явление называют *дрейфом нуля*. Дрейф нуля оценивают в единицах напряжения за единицу времени (например, мВ/ч).

Напряжение дрейфа в УПТ во времени имеет как медленно меняющееся, так и беспорядочно меняющееся напряжение на выходе. Основную роль в появлении дрейфа играет температурная зависимость параметров транзистора.

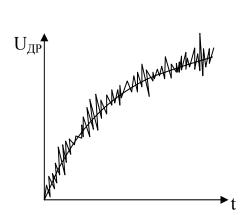


Рис. 5.7. График зависимости напряжения дрейфа УПТ от времени

Если рассмотреть приведенный дрейф, то есть напряжение дрейфа на выходе, деленное на коэффициент усиления усилителя, то оказывается, что изменение температуры на 10° вызывает приведенный дрейф (напряжения) порядка 20 мВ. Такой же дрейф получается при изменении напряжения источника питания на 1 – 2 В.

Если дрейф, вызванный питанием, легко устранить путем использования стабилизированных источников, то с температурным дрейфом бороться сложнее.

Перейдем к количественной оценке.

Любое изменение параметров схемы приводит в итоге к изменению тока коллектора транзистора δI_K . Протекая через R_K , этот ток создает напряжение

 $\delta U_{K} = \delta I_{K} R_{K}$. Поделив это напряжение на $|K_{U}|$, получим приведенный дрейф в виде входного напряжения.

$$\delta U_{BX} = \frac{\delta U_{K}}{|K_{II}|}$$
.

Изменение тока коллектора определяется изменением коллекторного тока от температуры и от коэффициента нестабильности схемы:

$$\delta I_K = S \delta I_T$$
.

Если S=1, то $\delta I_K=\delta I_T$, то есть δI_T имеет смысл теплового дрейфового тока.

Выражение для δI_T мы получали, когда рассматривали режим каскада ОЭ на постоянном токе.

Отличие лишь в том, что УПТ работает и на переменном токе, то есть мы должны учитывать r_{κ}^{*} и его изменение.

Напомню, что:

1 член – прирост обратного тока I_{K0} ,

2 член – изменение тока в цепи база – эмиттер,

3 член – изменение тока за счет изменения β.

В формуле:

 I_{K0} – для схемы ОБ,

 $R_{\text{ЭБ}}$ — суммарный резистор эмиттерной и базовой цепи, то есть $r_{\text{Э}},\,r_{\text{Б}},\,R_{\text{Э}},\,R\text{Б}$ и $R_{\Gamma},$

 γ_{K}^{*} – коэффициент токораспределения (для схемы ОЭ),

 r_{K} и Δr_{K} – дифференциальное сопротивление (схема ОБ) и его изменение,

$$E = E_K + \gamma_{\mathcal{E}} E_{\mathcal{E}} + \gamma_{\mathcal{E}} E_{\mathcal{E}}$$

Выражение δI_T дает возможность выявить меры борьбы с дрейфом. Например, подбор транзисторов по $I_{\kappa_0}^*$, то есть чем меньше $I_{\kappa_0}^*$, тем лучше.

Для усилительного каскада по схеме ОЭ мы имели:

$$K_U = -\frac{\beta_{oe}}{1 + \beta_{oe}\gamma_E} * \frac{R_K // R_H}{R_\Gamma + r_{\tilde{o}} + r_{\vartheta}}.$$

Для УПТ мы должны формулу уточнить, учитывая $R_{\text{-}}$ и $R_{\text{-}}$ и $R_{\text{-}}$

$$K_{U} = -\frac{\beta_{oe}}{1 + \beta_{oe}\gamma_{E}} * \frac{R_{K} // R_{H}}{R_{E} + R_{A}} = -\frac{\beta_{oe}}{1 + \beta_{oe}\gamma_{E}} * \frac{R_{K} // R_{H}}{R_{A}}.$$

Под $R_{\rm B}$ понимают $R_{\rm \Gamma} + r_{\rm B} + R_{\rm B}$, под $R_{\rm B} = r_{\rm B} + R_{\rm B}$.

Одновременно $\frac{\beta_{oe}}{1+\beta_{oe}\gamma_E}$ для УПТ имеет смысл коэффициента нестабильности S.

Таким образом,
$$K_U = -S \frac{R_K /\!/ R_H}{R_{\supset E}}$$
, а для $R_H = \infty$ $K_U = -S \frac{R_K}{R_{\supset E}}$;
$$\delta U_{\rm ex} = \frac{\delta U_{\rm k}}{|K_U|} = \frac{S \cdot \delta I_T \cdot R_K}{S \cdot R_K} \cdot R_{\supset E} = \delta I_T \cdot R_{\supset E} \,.$$

 $\delta U_{\kappa} = S \; \delta I_T \; R\kappa$ показывает, что дрейф нуля зависит от $\gamma_{\rm B}$, то есть от соотношения резисторов $R_{\rm B}$ и $R_{\rm B}$. Таким образом, приведенный дрейф не зависит от коэффициента нестабильности S и тем меньше, чем меньше суммарный резистор эмиттерно-базовой цепи. Здесь мы имеем полную аналогию со стабильностью рабочей точки транзистора.

Анализ функции δU_{BX} показывает, что $\delta U_{BX\,MIN} = |\Delta U_{36}|,$

то есть путем различных ухищрений можно свести дрейф к изменению потенциала ЭБ.

Оказалось, что напряжение ЭБ связано с температурой

$$\Delta U_{3B} = \epsilon \Delta T$$
,

где ϵ - коэффициент, показывающий изменение $U_{3\delta}$ при изменении температуры на один градус.

 $\varepsilon \cong 1,6$ мВ/град (можно считать 1,5 мВ/град).

Если, например, УПТ работает в диапазоне $\Delta T = 100^\circ$ (например от -40° до +60°C), то $\Delta U_{\rm ЭБ} = 1,6*100 = 160$ мВ.

Иначе говоря, изменение ΔT на 100° вызывает изменение потенциала БЭ, равное действию сигнала в $160 \mathrm{mB}$.

Напряжение дрейфа можно перевести в ток, если разделить его на входное сопротивление каскада. Например, при приведенном дрейфе 0,2B в диапазоне $\pm 60^{\circ}$ C и $R_{BX} = 1$ кОм, приведенный дрейф будет $\frac{0.2}{1*10^3} = 2*10^{-4}$ А .

5.3. Методы борьбы с дрейфом

1. Применение отрицательной обратной связи (OOC). С выхода усилителя в отсутствие сигнала напряжение подается на вход сдвинутым по фазе на 180°. Коэффициент передачи цепи ОС задается, например, делителем.

Этим способом можно устранить (уменьшить) дрейф всех каскадов кроме первого. Поэтому к первому каскаду предъявляются особые требования по стабильности. Дополнительно следует строить УПТ с четным числом каскадов.

2. Термокомпенсация. Этот вопрос подробно рассматривается в лабораторном практикуме.

Приведем пример схемы термокомпенсации для двухтактного усилителя мощности.

 T_1 и \mathcal{L}_1 , \mathcal{L}_2 — задают смещения на базах T_2 и T_3 в пределах 1,2 - 1,5 В (режим AB). Терморезистор R крепят на радиаторе одного из выходных Т. При нагревании Т греется терморезистор, сопротивление его уменьшается и шунтируются диоды \mathcal{L}_1 и \mathcal{L}_2 . В результате T_2 и T_3 переходят в режим Б, их ток покоя уменьшается, уменьшается температура и увеличивается сопротивление R - возврат в режим AБ.

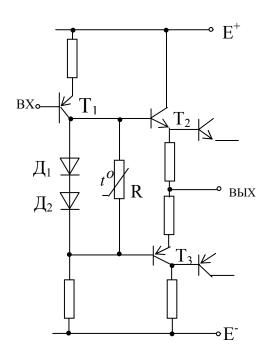


Рис. 5.8. Двухтактный усилитель мощности с элементом термокомпенсации

Недостаток этой схемы – разная температурная зависимость параметров транзисторов и R. Поэтому чаще используют вместо резистора транзистор.

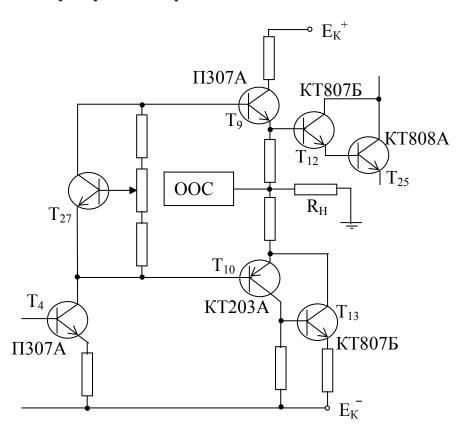


Рис. 5.9. Пример температурной компенсации на транзисторе

Данная схема температурной компенсации применена в усилительно-коммутационном устройстве «Радиотехника-020-стерео». В схеме опущены узлы и элементы, не относящиеся к температурной компенсации.

Усилитель мощности представляет собой УПТ. Предоконечный каскад собран на транзисторе T_4 , фазоинверсные каскады на транзисторах T_9 и T_{10} и оконечные каскады на транзисторах T_{12} - T_{25} и T_{13} - T_{26} (T_{26} на схеме не показан). В схеме применен двухполярный источник питания, что позволило применить на входе заземленный генератор. Цепочка ООС служит для компенсации постоянной составляющей тока через нагрузку $R_{\rm H}$. Роль термокомпенсирующего элемента выполняет транзистор T_{27} . Он устанавливается на радиаторе оконечных транзисторов. При повышении температуры радиаторов сопротивление транзистора уменьшается, а так как он включен в коллекторную цепь транзи-

стора T_4 , то уменьшается сопротивление коллекторной цепи T_4 . Из характеристик транзистора с нагрузкой известно, что уменьшение R_K ведет к уменьшению I_K и к уменьшению мощности, выделяющейся на оконечных транзисторах и в итоге к уменьшению температуры радиаторов. Сопротивление T_{27} увеличивается, базовый ток фазоинверсных каскадов растет, и т.д.

В этой схеме применена компенсация дрейфа и с помощью ООС, о которой говорилось раньше.

3. Усилители с модуляцией сигнала.

Применение температурной компенсации не устраняет полностью дрейф нуля. В усилителях существует градиент температуры, приводящий к дрейфу, который не всегда возможно учесть при проектировании схем термокомпенсации. Элементы схемы обладают тепловой инертностью, что также затрудняет решение задачи устранения дрейфа.

С другой стороны, термокомпенсация не устраняет временного дрейфа из-за случайности процесса.

Еще одной проблемой усилителей постоянного тока являются низкочастотные шумы. Спектр низкочастотных шумов усиливается УПТ и нередко оказывается более существенным, чем температурный дрейф. Выход был найден — преобразование постоянного тока в переменный или в общем случае преобразование частоты. Блок-схема усилителя показана на рисунке 5.10.

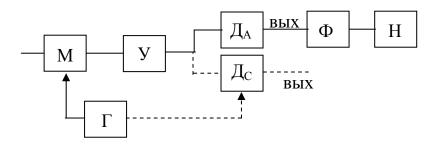
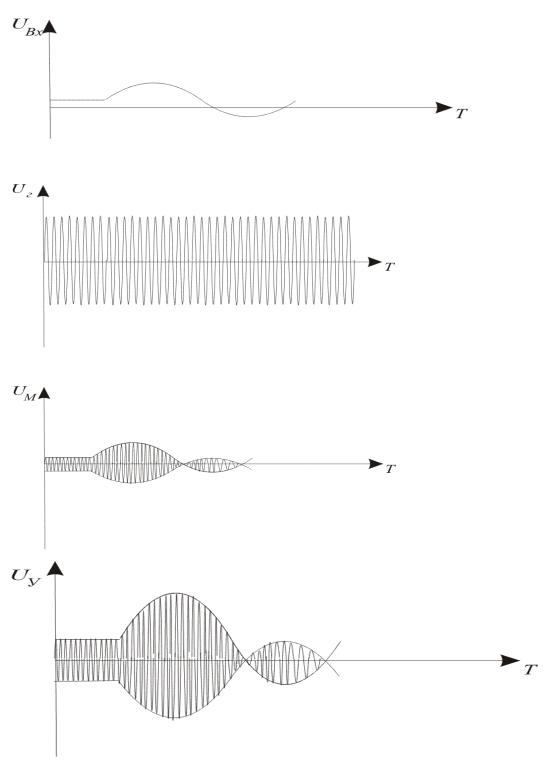


Рис. 5.10. Блок-схема усилителя с преобразованием частоты

Работа заключается в следующем. Входной сигнал $U_{\rm Bx}(t)$ с помощью модулятора М преобразуется в сигнал переменного тока с несущей частотой ω , которая по законам модуляции должна быть по крайней мере в 5 - 10 раз больше верхней частоты спектра сигнала. Далее эта частота усиливается усилителем переменного тока (У), а затем преобразуется в сигнал постоянного тока с

помощью детектора. На рисунке показан сигнал на выходе асинхронного $Д_{A}$ и синхронного Q_{C} детекторов. Остается только отфильтровать высокочастотное заполнение с помощью фильтра низких частот. Q_{C} нагрузка.



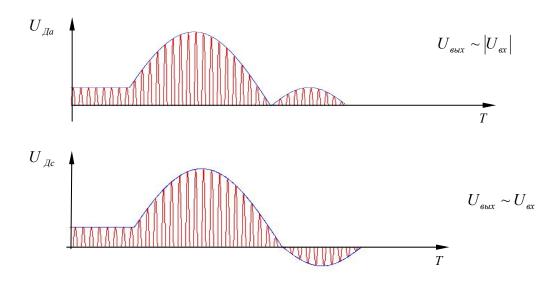


Рис. 5.11. Осциллограммы напряжений усилителя М-ДМ

Достоинства такой системы следующие. Усилитель переменного тока не имеет собственного дрейфа и не передает его от каскада к каскаду. В связи с тем, что нижняя граничная частота отлична от нуля уменьшается общий уровень шумов на выходе. Недостатком усилителей, которые называют М-ДМ (или МОДЕМ), является высокая частота модуляции (при большом спектре частот входного сигнала) и необходимость в стабильном генераторе.

На выходе усилителя несущей частоты установлены демодуляторы. Это в простейшем случае двухполупериодный детектор \mathcal{L}_{A} . Во втором случае синхронный детектор \mathcal{L}_{C} позволяет восстановить фазу входного сигнала.

5.4. Дифференциальный каскад

Усилитель с симметрично выполненным входом, реагирующий на разность напряжений, приложенных к зажимам Bx_1 и Bx_2 , называется $\partial u \phi \phi$ еренциальным, или разностным.

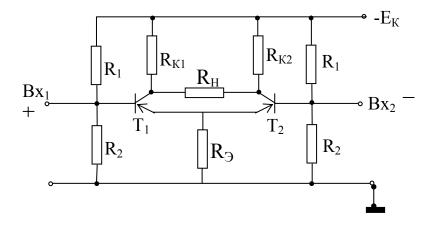


Рис. 5.12. Дифференциальный каскад

Действительно, если сигналы одной частоты и фазы, но разной амплитуды подавать на входы, то токи через нагрузку от двух транзисторов будут направлены в разные стороны, то есть произойдет вычитание усиленных сигналов.

Если задать полярность входного сигнала от T_1 как положительную (при положительной полярности сигнала), то такой вход называют *неинвертирующим*. Ясно, что положительный сигнал на T_2 даст на выходе противоположное направление тока, и, следовательно, напряжение и Bx_2 можно назвать *инвертирующим*. Таким образом, какой вход - инвертирующий (-), а какой - неинвертирующий (+) — понятие для дифференциального каскада условное.

В различной литературе дифференциальный каскад называют параллельно-балансным каскадом, мостовым каскадом. В настоящее время самое распространенное название — дифференциальный каскад.

Дифференциальный каскад симметричен. Симметрия — уменьшает дрейф нуля. Чем ближе параметры T_1 и T_2 , их базовые цепи и R_{K1} и R_{K2} , тем меньше дрейф.

$$\delta I_{K1} R_{K1} \cong \delta I_{K2} R_{K2}$$
;

$$\frac{R_{_{K1}}}{R_{_{K2}}} \cong \frac{\delta I_{_{K2}}}{\delta I_{_{K1}}} \!=\! \frac{\delta I_{_{T2}}}{\delta I_{_{T1}}} \,. \label{eq:R_K2}$$

Для идеального дифференциального каскада знак (=).

Эти соотношения позволяют проводить балансировку дифференциального каскада. Если δI_T разные, то подбором R_{K1} и R_{K2} можно получить условие балансировки.

В реальных схемах такой метод применяется редко. Чаще для уменьшения дрейфа используют так называемые эмиттерные связки.

Последовательная связка

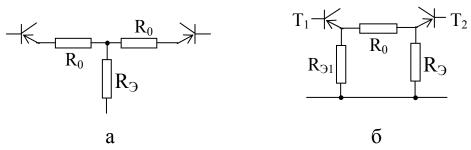


Рис. 5.13. Схемы последовательной (а) и параллельной эмиттерных связок (б)

В ней R_0 составляет несколько сотен Oм, то есть $R_0 >> r_3$. Тем самым влияние r_3 на дрейф становится пренебрежимо мало. Вовторых, R_0 как бы выравнивает разные r_{31} и r_{32} , и таким образом уменьшает дрейф. В-третьих, R_0 увеличивает динамический диапазон входных сигналов. Если в каскаде с эмиттерной связью диапазон входных сигналов не может быть больше $2U_{E3}$, то в дифференциальном каскаде к U_{E3} следует приплюсовать падение напряжения на R_0 , и тогда диапазон будет $2(U_{E3} + I_{31}R_0)$. R_0 может быть выполнен как потенциометр.

Параллельная связка

Связка используется в том случае, если R_0 выполняет роль нагрузки, например в случае балансного повторителя.

Вернемся к первоначальной схеме. Если транзисторы одинаковые и каскады симметричны, то при любом большом значении их дрейфа потенциалы коллекторов изменяются на одинаковую величину, а напряжение на нагрузке остается неизменным. То же получается, если на Bx_1 и Bx_2 подаются синфазные сигналы, то есть имеющие одинаковую амплитуду и фазу. Для получения

между коллекторами транзисторов полезного усиливаемого сигнала необходимо подавать его на базы транзисторов в противоположных фазах. Такой сигнал называется *парафазным*, или *дифференциальным*. В этом случае напряжение на выходе определяется только входным сигналом и не зависит от дрейфа нуля, то есть от синфазного сигнала.

В реальных дифференциальных каскадах избежать синфазных сигналов на выходе нельзя, так как невозможно добиться абсолютной симметрии плеч дифференциального каскада, но все же величина дрейфа оказывается значительно меньше, чем дрейф в УПТ прямого действия. Применяя балансировку связки, можно еще больше ослабить влияние дрейфа. Особая роль в этом принадлежит резистору в цепи эмиттеров R_{\ni} . Сопротивление R_{\ni} создает в цепях каждого транзистора отрицательную обратную связь, которая уменьшает усиление синфазных компонент и, следовательно, дрейф усилителя. Сигнал парафазный не создает на R_Э дополнительного напряжения и R_Э в процессе передачи дифференциальным каскадом дифференциальных сигналов не участвует. Действительно, отрицательная часть дифференциального сигнала открывает, например, первый транзистор, увеличивая ток эмиттера Т₁, положительная же часть закрывает Т₂, уменьшая его ток эмиттера точно на такую же величину. В результате итоговый ток через R_{\ni} остается постоянным. Это эквивалентно равенству R_Э для дифференциальных сигналов бесконечности.

Bывод: R_{\ni} не влияет на дифференциальный сигнал и уменьшает синфазные. Чем больше R_{\ni} , тем лучше. Но существует предел — обеспечение рабочей точки транзисторов T_1 и T_2 в соответствии с уравнением нагрузочной прямой:

$$E_{K}$$
= $I_{K1}R_{K1}+U_{K31}+2I_{31}R_{3}-$ для T_{1} или
$$E_{K}$$
= $I_{K2}R_{K2}+U_{K32}+2I_{32}R_{3}-$ для $T_{2}.$

Выход из этого положения — замена резистора на диод (ста-билитрон), однако чаще вместо R_{\ni} используется так называемый генератор стабильного тока (ГСТ).

5.4.1. Генератор стабильного тока

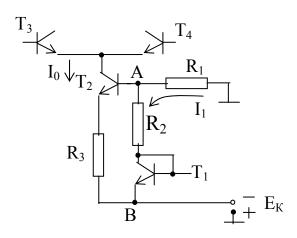


Рис. 5.14. Генератор стабильного тока

Суммарный ток эмиттеров транзисторов дифференциального каскада равен току коллектора T_2 . T_1 , T_2 и R_1 , R_2 , R_3 – Γ СТ. T_1 в диодном включении служит для стабилизации рабочей точки T_2 (термокомпенсация). Найдем напряжение между точками A и B. Если пренебречь током базы T_2 , что совершенно обосновано, так как $I_{\text{ЭТ2}} >> I_{\text{БТ2}}$, и принять, что

$$I_{\ni 2} = I_{K2} = I_0 = I_{\ni 3} + I_{\ni 4},$$

то можно записать

$$U_{B32} + I_0 R_3 = I_1 R_2 + U_{B31} \tag{*}$$

где

$$I_1 = \frac{E_K - U_{E31}}{R_1 + R_2} \approx \frac{E_K}{R_1 + R_2}.$$

Это из $E_K = U_{БЭ1} + I_1 R_2 + I_1 R_1$ и так как $E_K >> U_{БЭ1}$.

Из (*) находим
$$I_0 = \frac{I_1 R_2 + (U_{691} - U_{692})}{R_3}$$
.

При
$$I_1R_2 >> (U_{\text{БЭ1}} - U_{\text{БЭ2}})$$
 получим $I_0 = I_1 \frac{R_2}{R_3}$.

Существуют различные схемные варианты ГСТ, но главное, что ток I_{\Im} целиком и полностью определяется ГСТ. Выходное сопротивление ГСТ близко к величине r_K^* , то есть достаточно велико. А если T_3 и T_4 работают еще в микрорежиме, то $R_{BMX\ \Gamma CT}$ мо-

жет быть более 10 МОм. На постоянном токе сопротивление ГСТ определяется рабочей точкой T_2 и, следовательно, мало. ГСТ называют также отражателем тока. Отношение резисторов можно считать как бы коэффициентом «отражения». При равенстве $R_2 = R_3$ получим коэффициент «отражения» 1, что является аналогом зеркала в оптике. По этой причине ГСТ с $R_2 = R_3$ называют токовым зеркалом. Существуют различные варианты схемных решений ГСТ.

В общем случае:

$$\begin{split} U_{\delta_{2}} - U_{\delta_{2}} &= \varphi_{T} \Bigg[\ln \frac{I_{1}}{I_{S_{2}}} - \ln \frac{I_{0}}{I_{S_{1}}} \Bigg] = \varphi_{T} \Bigg(\ln \frac{I_{1} - I_{S_{1}}}{I_{0} \cdot I_{S_{2}}} \Bigg) = \\ &= \varphi_{T} \Bigg(\ln \frac{I_{1}}{I_{0}} + \ln \frac{I_{S_{1}}}{I_{S_{2}}} \Bigg). \end{split}$$

Возможны следующие варианты:

1. Когда выполняется неравенство:

$$U_{69_2}$$
 – U_{69_1} << I_1R_2 .

Тогда получаем, что

$$I_0 = I_1 \frac{R_2}{R_3}$$
.

При условии, что $R_2 = R_1 \Rightarrow I_0 = I_1$. И мы имеем «Токовое зеркало». Ток I_1 задается условием:

$$E_k = I_1 R_2 + U_{69} + I_1 R_1$$

т.е. из вольтамперных характеристик транзистора задаем рабочую точку, т.е. $I_{\scriptscriptstyle 1}$ и $U_{\scriptscriptstyle 69_2}$. $E_{\scriptscriptstyle k}$ задано по техническому заданию.

$$U_k = I_1(R_2 - R_1)$$
.

2. Случай особо малых (микро) токов.

Этот случай обеспечивается условием R_2 = 0 (иначе наличие R_2 ≠ 0 не обеспечивает входного тока), тогда при условии, что

$$\ln \frac{I_{s_1}}{I_{s_2}} << \ln \frac{I_{s_1}}{I_{s_0}},$$

получим трансцендентное уравнение $I_0 = \frac{\varphi_T}{R_2} \ln \frac{I_1}{I_0}$.

Приближенно можно считать, что

$$I_0 \approx \sqrt{\left(\frac{\varphi_T}{R_3}\right)} I_1$$

т.е. управление током I_0 затруднительно. Например, I_1 = 0,5мA, I_0 = 10мкA, что справедливо при R_3 = 10кОм. При этом $U_{\delta_2}-U_{\delta_1}\approx 100\,\mathrm{MB}$

3. Случай $R_2 = R_3 = 0$.

Он дает экономию площади кристалла. В этом случае оказывается, что отношение токов $I_{\scriptscriptstyle 0}/I_{\scriptscriptstyle 1}$ пропорционально отношению обратных токов, т.е.

$$\frac{I_0}{I_1} = \frac{I_{S_1}}{I_{S_2}},$$

а так как обратные токи - токи утечки, и они прямо пропорциональны площади переходов, то $I_0 = I_1(S_1/S_2)$, где S - площадь эмиттерных переходов. Этот случай имеет преимущества при приблизительном равенстве I_0 и I_1 . Если $I_0 \neq I_1$, то приходится получать соотношение токов за счет увеличения площади переходов.

5.4.2. Характеристики (параметры) ДК

Если подать на выходы ДК дифференциальный сигнал, то на нагрузке R_{H} будут протекать токи одного направления, и мы получим усиленный дифференцированный сигнал. Если ДК реальный, то в отсутствии сигнала через нагрузку течет ток, который накладывается на ток, обусловленный дифференциальным сигналом (со знаком + или -). В результате выходной дифференцированный сигнал окажется измененным. Мы можем сказать, что дифференцированный сигнал усиливается как бы дифференциально и синфазно одновременно. Очевидно, что коэффициенты этих усилений будут разные. Аналогично можно рассмотреть и прохождение синфазных сигналов через ДК (это обозначается через КД и ДС).

Математически это можно записать так:

$$U_{\rm \tiny GBIX.C} = K_{\rm \tiny CC} U_{\rm \tiny GX.C} + K_{\rm \tiny CA} U_{\rm \tiny GX.A} \; , \label{eq:U_GBIX.C}$$

$$U_{{\scriptscriptstyle \it BbIX}, {\mathcal A}} = K_{{\mathcal A}{\mathcal C}} U_{{\scriptscriptstyle \it BX}, {\mathcal C}} + K_{{\mathcal A}{\mathcal A}} U_{{\scriptscriptstyle \it \it BX}, {\mathcal A}}$$
 .

Мы имеем как бы 4 усилителя со своими коэффициентами передачи по напряжению. У коэффициента К первый индекс - усилитель, второй - сигнал.

 $K_{\rm ДД}$ - коэффициент передачи дифференциальным усилителем дифференциального сигнала.

 K_{cc} - коэффициент передачи синфазным усилителем синфазного сигнала.

 $K_{{
m AC}}$ - коэффициент передачи синфазным усилителем дифференциального сигнала.

 $K_{\rm CZ}$ - коэффициент передачи дифференциальным усилителем синфазного сигнала.

Для идеального ДК $K_{C\!A} = K_{A\!C} = 0$. Усиление синфазных и дифференциальных сигналов в идеальных усилителях происходит независимо, так как стремятся получить как можно более симметричную схему, поэтому $K_{A\!C}$ и $K_{C\!A}$ оказываются малы (<< 1).

Рассмотрим основные коэффициенты $K_{D\!\!\!/\!\!\!/}$ и $K_{C\!C}$. Дифференциальный коэффициент усиления $K_{D\!\!\!/\!\!\!/}$ в дальнейшем будем обозначать просто $K_{Z\!\!\!/}$, а $K_{C\!\!\!\!/\!\!\!/}$ - просто $K_{C\!\!\!\!/}$.

Пусть на входы ДК подаются некоторые ΔU_{δ_1} , и ΔU_{δ_2} , имеющие синфазный и парафазный сигналы. Для синфазного сигнала U_{exc} можно считать B_{x_1} и B_{x_2} объединенными. Для парафазного сигнала половина его (например, положительная) подается на вход первый, а вторая (отрицательная) половина - на второй вход.

Аналитически:

$$\begin{split} \Delta U_{\delta_{\mathrm{l}}} &= U_{\mathrm{ex.C}} + \frac{1}{2} U_{\mathrm{ex.\partial}} \,, \\ \Delta U_{\delta_{\mathrm{l}}} &= U_{\mathrm{ex.C}} + \frac{1}{2} U_{\mathrm{ex.\mathcal{A}}} \,. \end{split}$$

Так как $U_{\epsilon x.C}$ подаются на цепочки $r_{\delta_1} - r_{s_1} - R_s$ и $r_{\delta_2} - r_{s_2} - R_s$ в которых $R_s << r_{\delta 1} + r_{s_1}$, то можно считать, что $U_{\epsilon x.C}$ подается на общий резистор R_s .

На коллекторах транзисторов получим изменения коллекторного напряжения относительно первоначального ΔU_{κ_0} . Синфазный сигнал вызывает одинаковое приращение потенциалов коллекторов.

Если сигнал снимается с коллектора одного транзистора на нагрузку (в этом случае получается несимметричный выход и можно использовать заземленную нагрузку), то половина дифференциального сигнала на заземленной нагрузке теряется. Для устранения этого недостатка используют специальные схемы, которые называются схемами перехода к несимметричному выходу.

Определим коэффициент передачи по напряжению К_{UД}.

Для дифференциальных сигналов ДК можно рассматривать как обычную схему ОЭ, в которой сопротивление нагрузки равно $\frac{1}{2}R_H$ (R_H как бы разделено между плечами ДК). Не учитывается R_3 :

$$K_{U\partial} = \frac{\beta_{oe}}{1 + \beta_{oe}\gamma_{o}} \frac{R_{K}ll(R_{H} \frac{1}{2})}{R_{r} + r_{o} + r_{o}},$$

так как обычно $\beta_{oe} \gamma_{o} >> 1$, то

$$K_{U\partial} = -\frac{1}{\gamma_{\delta}} \frac{R_K ll \left(R_H \frac{1}{2}\right)}{R_r + r_{\delta} + r_{\delta}}.$$

Если используется последовательная связка, то

$$K_{Uo} = -\frac{1}{\gamma_{o}} \frac{R_{K} ll(R_{H} \frac{1}{2})}{R_{r} + r_{o} + r_{o}} = \left(\gamma_{o} = \frac{r_{o} + R_{o}}{R_{r} + r_{o} + r_{o} + R_{o}}\right) = -\frac{R_{K} ll(\frac{1}{2} R_{H})}{r_{o} + R_{o}}.$$

В случае $R_0 >> r_9$

$$K_{U\partial} - \frac{R_K ll \left(\frac{1}{2} R_H\right)}{r_2 + R_0}$$
.

В режиме холостого хода или при работе на высокоомную нагрузку $R_{\!\scriptscriptstyle H} >> R_{\!\scriptscriptstyle K}$

$$K_{U\partial} = -\frac{R_K}{R_0}.$$

Из формулы следует, что увеличивать K_U можно путем введения эквивалентного R_K , то есть динамической нагрузки.

Для сигналов нагрузка будет общая, но надо учесть $R_{_{3}}$

$$K_{UC} = -\frac{\beta_{oe}}{1 + \beta_{oe}\gamma_{o}} \frac{R_{K}llR_{H}}{R_{r} + r_{o} + r_{o} + R_{o}}.$$

Уточним выражение. Так как синфазный сигнал практически выделяется на $R_{_{9}}$, то считаем $R_{_{H}}=\infty$, а также так как $R_{_{9}}$ стремит-

ся сделать как можно больше, то $\gamma_{\bf 6} \approx 1$ и, согласно $\beta_{{\bf 0e}} \gamma_{\bf 6} >> 1$, получим

$$\begin{split} \gamma_{\delta} &= \frac{r_{_{9}} + R_{_{0}}}{R_{_{r}} + r_{_{0}} + r_{_{9}} + R_{_{0}}}, \\ K_{UC} &= -\frac{\beta_{oe}}{1 + \beta_{oe} \gamma_{_{0}}} \frac{R_{_{K}} l l R_{_{H}}}{R_{_{r}} + r_{_{0}} + r_{_{9}} + R_{_{9}}}, \end{split}$$

подставляем $\gamma_{\delta} = -\frac{R_K}{r_2 + R_2} \approx -\frac{R_K}{R_2}$.

Остается уточнить $R_{\scriptscriptstyle K}$. Для синфазных сигналов $R_{\scriptscriptstyle K_1} l l R_{\scriptscriptstyle K_2}$ и окончательно

$$K_{UC} = -\frac{R_K}{2R_3}.$$

Для ДК с последовательной связкой эмиттерная цепь будет $r_{_{9}}-R_{_{0}}+R_{_{9}}$.

Отношения коэффициентов K_{Uo} и K_{UC} называют коэффициентом ослабления (коэффициентом подавления) синфазной составляющей. Для случая ДК с последовательной связкой

$$K_{II} = \frac{K_{U\partial}}{K_{Uc}} = \frac{R_{\kappa} 2R_{9}}{R_{0}R_{H}} = \frac{2R_{9}}{R_{0}}.$$

Его чаще выражают в децибелах:

$$K_{II} = 20e\partial \frac{K_{U\partial}}{K_{IIc}}$$
.

Для простейшего ДК K_{Π} составляет 50 - 60 дБ. K_{Π} имеет большое значение с точки зрения помехоустойчивости. Помехи и наводки действуют сразу на два входа, то есть по своей сути являются синфазными сигналами, и, чем больше K_{Π} , тем помехоустойчивей ДК и последующая цепь.

Входные сопротивления

Так как дифференциальный сигнал поступает на 2 каскада ОЭ, то входное сопротивление R_{ex} равно удвоеному R_{ex} каскада ОЭ:

$$R_{ex.\mathcal{I}} = 2[r_{o} + (1+\beta)r_{o}].$$

При наличии последовательной эмиттерной связки

$$R_{ex.\mathcal{I}} = 2[r_6 + (1+\beta)(r_9 + R_0)].$$

Пример: $\beta = 100$, $r_3 = 25$ Ом, $r_6 = 150$ Ом, $R_{ex.J.} = 5.35$ кОм.

Существенно увеличить $R_{ex\!/\!\!\!/}$ можно при работе T_1 и T_2 в микрорежиме (рост $r_{_3}$) или используя схему Дарлингтона. Например: если, $I_{_3}$ = 50 мкА, β = 2000, то $r_{_3}$ = 0,5 κ Oм и $R_{ex\!/\!\!\!/}$ \cong 2MOм .

Из формул следуют пути увеличения R_{ex} :

- микрорежим (за счет $r_{_{9}}$);
- «супербета» транзистора (за счет β);
- составной транзистор в каждом плече ДК (схема Дарлингтона).

Входное сопротивление для синфазной составляющей равно

$$R_{\text{ex.}C} = r_{\delta} + (1+\beta)(r_{\beta} + R_{0}) \approx \beta R_{\beta}$$

или в другой форме:

$$\overline{R}_{ex.C} = (r_6 + r_9 + R_9)(1 + \beta_{oe}\gamma_{6o}) \approx \beta_{oe}R_9.$$

Сравнивая $R_{\rm ex.\it{I}}$ и $R_{\rm ex.\it{C}}$, видим, что $R_{\rm ex.\it{C}} >> R_{\rm ex.\it{I}}$ из-за $R_{\rm s} >> R_{\rm 0}$ или $R_{\rm s} >> r_{\rm s}$.

Выходное сопротивление

 $R_{\rm\scriptscriptstyle obs} \cong 2R_{\rm\scriptscriptstyle K}$ (без учета $r_{\scriptscriptstyle\scriptscriptstyle K}$ *)

Для синфазных сигналов, так как нагрузка бездействует ($R_{\scriptscriptstyle K} \approx \infty$),

$$R_{\mathrm{BMX.C}} \cong R_{\mathrm{K}}$$
 .

Начальный разбаланс входного напряжения

Даже при самой тщательной подборке элементов ДК и настройки добиться полной балансировки его не удается. Старение элементов, изменение температуры приводит к появлению на входе напряжения. Если его привести ко входу, поделив на K_{υ} ДК, то получим, что разбалансу усилителя соответствует некоторый мнимый дифференциальный сигнал, который называют напряжением смещения нуля или начальным разбалансом входного напряжения. Другими словами, подавая на вход ДК сигнал этой величины, но противоположного знака, мы сбалансируем ДК.

Потенциал коллектора взят без сигнала на входе. Знак «0» означает, что

$$U_{cm} = \frac{U K_1}{K} - \frac{U K_2}{K} = U_{\delta_{9_1}} - U_{\delta_{9_2}}.$$

Воспользуемся ВАХ характеристикой идеального транзистора

$$U_{\mathfrak{g}} = \varphi \operatorname{ln} \frac{I_{\mathfrak{g}}}{I_{\mathfrak{g}_{0}}^{|}}$$

и сигнал, что $I_{_{\mathfrak{I}_{0}}}^{|}=I_{_{\mathfrak{I}_{0}}}$.

Напомним, что $I_{_{9_0}}^{|}$ - обратный ток эмиттера при $U_{_K}=0$, $(U_{_9}<0)$ $(|U_{_9}|>>\varphi_{_t})$

 I_{s_0} - обратный ток эмиттера при $I_K=0$, $(|U_s|>>\varphi_t)$.

Получим:

$$U_{\scriptscriptstyle CM} = \varphi_{\scriptscriptstyle t} \ln \frac{I_{\scriptscriptstyle 9_{0_2}}}{I_{\scriptscriptstyle 9_{0_1}}}.$$

Из формулы следует, что если, например, обратные токи эмиттеров транзисторов отличаются на 20%, то это соответствует начальному разбалансу $\approx 5 \, \mathrm{mB}$.

 $U_{\scriptscriptstyle {\it CM}}$ зависит от температуры через $\varphi_{\scriptscriptstyle {\it t}}$. Эту зависимость характеризуют температурной чувствительностью начального разбаланса

$$E_{U_{CM}} = \frac{U_{CM}}{T}.$$

Например: при $T=300^{\circ} K$ и $U_{CM}=5mB$, $E_{U_{CM}}=17 \frac{M\kappa B}{2pao}$.

Чем меньше начальный разбаланс, тем меньше $E_{U_{CM}}$ и тем меньше будет влиять температура на разбалансировку каскада. Следует отметить, что выражение для $E_{U_{CM}}$ справедливо лишь для $U_{CM} > 1mB$.

Пусть $U_{\scriptscriptstyle \it CM}$ = 1mB , $\varphi_{\scriptscriptstyle \it t}$ = 25 мВ. Подставим их в $U_{\scriptscriptstyle \it CM}$.

$$1 = 25 \ln \frac{I_{9_{0_2}}}{Y_{9_{0_1}}}; \frac{1}{25} = \ln \frac{I_{9_{0_2}}}{I_{9_{0_1}}}; 0,04 = \ln \frac{I_{9_{0_2}}}{I_{9_{0_1}}}; e^{0,04} \cong 1,04 = \frac{I_{9_{0_2}}}{I_{9_{0_1}}}; I_{9_{0_2}} = 1,04I_{9_{0_1}};$$

$$\Delta I_9 = I_{9_{0_2}} - I_{9_{0_1}} = 0,04I_{9_{0_1}}.$$

Если, например, $I_{_{9_{0_1}}}=5\cdot 10^{-7}\,A$, то $\Delta I_{_9}=0.2\cdot 10^{-7}\,A$ и $I_{_{9_{0_2}}}=4.8\cdot 10^{-7}$.

Если $U_{CM} > 1mB$, то разбаланс обусловлен не обратными токами эмиттеров (их можно считать одинаковыми), а разбросом R_{K} . В этом случае:

$$U_{CM} = 2\varphi_t \frac{\Delta R_K}{R_K}.$$

Например, если $\frac{\Delta R_K}{R_K} = 0.02$ получаем при $T = 300^{\circ} K$ $U_{CM} \approx 1 mB$.

Таким образом, на напряжение смещения нуля основное влияние оказывает разброс обратных токов эмиттеров транзисторов и разборос значений резисторов коллекторных цепей. По сравнению с этими параметрами (элементами) влияние на U_{CM} коэффициент передачи β , $r_{\!\scriptscriptstyle K}^*$ и др. значительно меньше.

Разностный входной ток

(ток смещения), (разбаланс входных токов)

$$\Delta I_{ex} = I_{\delta_1} - I_{\delta_2} = \frac{I_{K_1}}{\beta_1} - \frac{I_{K_2}}{\beta_2}.$$

Смысл ΔI_{ex} в том, что, протекая по сопротивлению источника сигнала $R_{\Gamma\partial}$, он создает на $R_{\Gamma\partial}$ падение напряжения $\Delta I_{ex}R_{\Gamma\partial}$, что равносильно напряжению смещения, то есть ложному сигналу.

Из выражения $\Delta I_{\rm ex}$ видно, что даже если выровнять токи I_{K_1} и I_{K_2} , то на $\Delta I_{\rm ex}$ влияет разброс β .

В этом случае:

$$\Delta I_{ex} = \left(\frac{1}{\beta_1} - \frac{1}{\beta_2}\right) I_K = \frac{\beta_2 - \beta_1}{\beta_1 \cdot \beta_2} I_K = \frac{\Delta \beta}{\beta_1 \cdot \beta_2} I_K.$$

Средний входной ток

$$I_{\text{ex.cp.}} = \frac{1}{2} \left(I_{\delta_1} + I_{\delta_2} \right) = \frac{1}{2} \left(\frac{I_{K_1}}{\beta_1} + \frac{I_{K_2}}{\beta_2} \right) = . \ \Pi$$
ри $I_{K_1} = I_{K_2} \ I_K = \frac{\beta_1 + \beta_2}{2} \cdot \frac{I_K}{\beta_1 \cdot \beta_2} \, .$

Если заменить $\beta_1 \cdot \beta_2$ на среднее значение $\overline{\beta}$, а $\frac{\beta_1 + \beta_2}{2} = \overline{\beta}$ по определению, то

$$Y_{ex.cp.} = \overline{\beta} \frac{I_K}{\overline{\beta} \cdot \overline{\beta}} = \frac{I_K}{\overline{\beta}}.$$

Смысл $I_{\textit{вх.ср.}}$ - протекая по источнику $R_{\textit{Гс}}$ он создает на нем падение напряжения, равносильно действию на входе синфазного сигнала. $\Delta I_{\textit{ех}}$ характеризует ДК с точки зрения дифференциальных сигналов (эквивалент разбаланса напряжений), а $I_{\textit{ех.ср.}}$ - с точки зрения синфазных сигналов.

Возвращаясь к ΔI_{ex} :

$$\Delta I_{ex} = \frac{\Delta \beta}{\beta_1 \cdot \beta_2} I_K = \frac{\Delta \beta}{\overline{\beta} \cdot \overline{\beta}} I_K = \frac{\Delta \beta}{\overline{\beta}} \cdot \frac{I_K}{\overline{\beta}} = \frac{\Delta \beta}{\overline{\beta}} \cdot I_{ex.cp.}.$$

Следует отметить, что вывод связи между $\Delta I_{\it ex}$ и $I_{\it ex.cp.}$ - приближенный вывод.

В связи с тем, что β зависит от температуры, ввели параметр - температурную чувствительность токов.

$$\mathcal{E}I_{_{ex.cp.}} = \left(\frac{1}{\beta} \cdot \frac{d\beta}{dT}\right) I_{ex.cp.} = BI_{ex.cp.},$$
 где $B = \frac{1}{\beta} \cdot \frac{d\beta}{dT}$;

$$\varepsilon \Delta I_{\text{ex.}} = \left(\frac{1}{\beta} \cdot \frac{d\beta}{dT}\right) \Delta I_{\text{ex.}} = B \Delta I_{\text{ex.}}.$$

По данным литературы $B = (-1,5) \dots (-1)\%$ /град. в диапазоне от -60 до 0^{0} C, а в диапазоне от 0 до $+125^{0}$ C меняется от (-1) до (-0,5))%/ 0 C.

Коротко о частотных свойствах ДК

Поскольку ДК рассматривается как усилитель постоянного тока, нет смысла говорить о его работе в области низших частот и больших времен. В области высших частот и малых времен ДК ведет себя для дифференциальных и синфазных сигналов поразному. Для дифференциальных сигналов ДК можно рассматривать как схему с общим эмиттером с применением всех полученных ранее формул, характеризующих частотные и переходные свойства схемы ОЭ. Для синфазных сигналов во всех выражени-

ях частотных и временных характеристик следует учитывать сопротивление в цепи эмиттеров транзисторов ДК. Из-за $R_{\scriptscriptstyle 3}$ частотные свойства ДК для синфазных и парафазных сигналов получаются очень разными.

Предлагаем читателю самостоятельно проследить влияние $R_{\scriptscriptstyle 3}$ на коэффициент токораспределения базы и далее на частотные свойства и переходный процесс в ДК.

5.5. Аналоговый умножитель двух сигналов

На линейном устройстве, каким является дифференциальный каскад, провести умножение нельзя. Однако, если ДК дополнить небольшой схемой, как показано на рисунке 5.15,

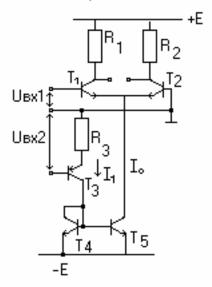


Рис. 5.15. Интегральный умножитель

Дифференциальный каскад выполнен на транзисторах T_1 и T_2 с резистивными нагрузками R_1 и R_2 . Транзистор T_2 включен по схеме с общей базой. ДК запускается от генератора стабильного тока на транзисторах T_3 и T_4 в диодном включении, транзисторе T_5 и резисторе R_3 . Если бы потенциал базы транзистора T_3 был зафиксирован, то мы получили бы чистый ГСТ. В умножителе база транзистора T_3 используется для подачи второго сигнала. Этот сигнал меняет ток I_{δ_3} , который меняет ток I_{κ_3} и, таким образом, задающий ток I_1 генератора стабильного тока. Транзистор I_5 вырабатывает меняющийся ток I_0 , питающий транзисторы дифференциального каскада. Вход 1 является второй точкой управления транзисторами I_1 и I_2 .

Рассмотрим математику процесса.

$$U_{\text{\tiny BblX}} = I_{\text{\tiny K}} R_{\text{\tiny H}} = \beta I_{\text{\tiny G_1}} R_{\text{\tiny H}} = \beta I_{\text{\tiny BX_1}} R_{\text{\tiny H}} = \beta \frac{U_{\text{\tiny BX_1}}}{R_{\text{\tiny BX_1}}} \cdot R_{\text{\tiny H}};$$

$$R_{ex_1} = r_{\delta} + (1 + \beta)r_{3} = r_{\delta} + (1 + \beta)\frac{\varphi_T}{I_{3}} \approx \beta \frac{\varphi_T}{I_{3}}.$$

Подставим $R_{\mbox{\tiny ext}_1}$ в вырежение для определения $U_{\mbox{\tiny ebbx}}$:

$$U_{\text{\tiny BMX}} = I \frac{U_{\text{\tiny EX}_1}}{\varphi_T} \cdot R_{\text{\tiny H}}$$

Генератор стабильного тока питает оба транзистора дифференциального каскада.

Следовательно, $I_{9} = \frac{1}{2}I_{0}$. Тогда получим, что

$$U_{\text{Bblx}} = \frac{I_0}{2} \frac{U_{\text{Bk}_1}}{\varphi_T} \cdot R_{\text{H}}.$$

Найдем I_0 . Для этого сигнала определим I_1 .

$$I_{1}=I_{K_{3}} \cong I_{3_{3}}; I_{3_{3}}=(1+\beta)I_{\delta_{N_{0}}}=(1+\beta)I_{\epsilon x_{2}};$$

$$I_{\epsilon x_{2}}=\frac{U_{\epsilon x_{2}}}{R_{\epsilon x_{2}}}; R_{\epsilon x_{2}}=r_{\delta}+(1+\beta)(r_{3}+R_{3})\approx\beta\cdot R_{3};$$

$$I_{1}=(1+\beta)\cdot\frac{U_{\epsilon x_{2}}}{R_{\epsilon x_{2}}}=(1+\beta)\cdot\frac{U_{\epsilon x_{2}}}{R_{3}}\approx\frac{U_{\epsilon x_{2}}}{R_{3}}.$$

Мы считаем, что все транзисторы однотипные и имеют одинаковые коэффициенты передачи тока базы β .

$$I_0 = \frac{I_1}{K}$$
, где K - коэффициент отражения тока I_1 .

В интегральной схемотехнике K определяется соотношением площадей эмиттерных переходов транзисторов T_4 и T_5 .

Подставим I_1 в I_0 .

Получим:

$$I_0 = \frac{U_{ex_2}}{R_3 K}.$$

Найдем $U_{\mathit{вых}}$:

$$U_{\text{\tiny GBJX}} = \frac{U_{\text{\tiny BX}_2}}{2R_3K} \frac{U_{\text{\tiny BX}_1}}{\varphi_{\text{\tiny T}}} \cdot R_{\text{\tiny H}}.$$

Введем обозначение:

$$\frac{R_H}{2R_3K\varphi_T} = A.$$

Получим, что

$$U_{\text{esix}} = A \cdot U_{\text{ex}_1} \cdot U_{\text{ex}_2}$$
.

Из формулы видно, что выходное напряжение с некоторым коэффициентом A, который можно задавать пропорционально произведению входных сигналов $U_{\rm ext}$ и $U_{\rm ext}$.

Вопросы и задания для самопроверки к главе V

- 1. Дайте определение усилителя постоянного тока (УПТ).
- 2. Перечислите недостатки УПТ прямого действия и методы их устранения.
- 3. Назовите причины дрейфа нуля УПТ. Как влияют элементы схемы на температурный дрейф?
- 4. В чем достоинство дифференциального каскада (ДК), как УПТ?
 - 5. Дайте характеристику сигналов, с которыми работает ДК.
- 6. Проведите сравнение усилительных параметров ДК для синфазных и дифференциальных сигналов. В чем причины отличия их друг от друга?
 - 7. Что такое ГСТ, «токовое зеркало», «отражатель тока»?
 - 8. В чем преимущество ДК с ГСТ от обычного ДК?
 - 9. Охарактеризуйте точностные параметры ДК.
- 10. Сравните частотные свойства ДК для дифференциальных и синфазных сигналов.
- 11. Приведите примеры схем балансировки ДК. Что дает использование эмиттерных связок?
 - 12. По какому принципу называют (обозначают) входы ДК?

Глава VI. Операционный усилитель

Операционный усилитель (ОУ) — усилитель, совершающий определенную операцию над входным сигналом. Название связано с применением ОУ на их ранней стадии развития в решающих устройствах для выполнения математических операций. Современный ОУ имеет громадное применение во многих областях электроники: усилители, фильтры, генераторы, компараторы, стабилизаторы и т.д. Такое широкое применение стало возможным благодаря микроэлектронике.

Операционный усилитель относится к усилителям постоянного тока.

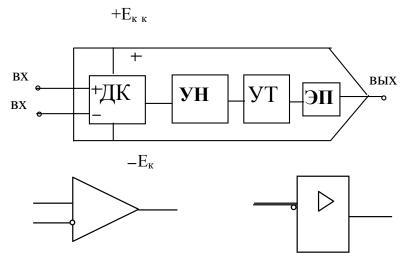


Рис. 6.1. Блок-схема операционного усилителя и его обозначения на схемах

На условных обозначениях ОУ слева – входы, справа – выход.

Входы — инвертирующий (-) и неивертирующий (+). При подаче сигнала на (+) вход на выходе получается сигнал такой же полярности, а при подачи сигнала на (-) вход полярность входного сигнала меняется на противоположный.

Входы ОУ могут использоваться как симметричные, так и несимметричные. Генератор может включаться к обоим входам

сразу — симметричный вход, или два генератора заземленных к двум входам, или заземленный генератор включается на один вход, а на второй вход сигнал не подается.

Выход ОУ – несимметричный, используется заземленная нагрузка.

6.1. Схемотехника ОУ

В настоящее время существует большое число разнообразных ОУ, однако блок-схема ОУ имеет целый ряд общих элементов. На входе ОУ стоит дифференциальный каскад (ДК), далее следует каскад усиления по напряжению (УН) по току (УТ), и на выходе ставится эмиттерный повторитель. ЭП обычно двухтактный. В целом получается усилитель постоянного тока (УПТ) с большим коэффициентом усиления. Идеальный ОУ имеет $K_U = \infty$. В дальнейшем коэффициент усиления ОУ по напряжению будет обозначатся — K_0 . Для обеспечения режима ОУ используется двухполярный источник питания со средней точкой.

Кроме простых ДК используют сложные схемы.

6.1.1. ДК по схеме Дарлингтона

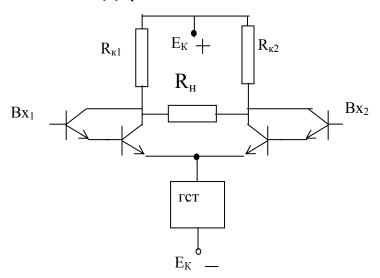


Рис. 6.2. Дифференциальный каскад на составных транзисторах

В данной схеме используется основное достоинство схемы Дарлингтона $\beta = \beta_1 \cdot \beta_2$. Оно обеспечивает большой коэффициент передачи по напряжению. Еще больше коэффициент передачи можно поднять, если использовать «супербета»-транзисторы. Если первые транзисторы плеч ДК работают в микрорежиме, но получаются большие дифференциальные сопротивления эмиттерных переходов этих транзисторов и, следовательно, очень большое входное сопротивление ДК. Сильная температурная зависимость обратных токов коллекторных переходов и других параметров транзисторов не играет роли, лишь бы все в плечах менялось одинаково.

В эмиттерных цепях транзисторов ДК обычно вместо резистора ставят ГСТ, который запускает транзисторы ДК, освобождая базовые цепи для подключения сигнальных, а не вспомогательных цепей, отслеживает помехи за счет большой своей динамической нагрузки.

6.1.2. ДК с динамической нагрузкой

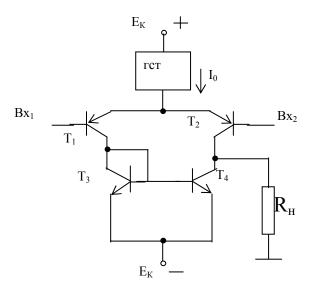


Рис. 6.3. Дифференциальный каскад с динамической нагрузкой

Каскад показан на рисунке 6.3. T_3 в диодном включении Э-КБ обеспечивает температурную стабилизацию рабочей точки транзистора T_4 .

Пусть ток I_0 ГСТ переключился весь в T_1 . T_3 - T_4 - «токовое зеркало» и, следовательно, через нагрузку в коллекторной цепи T_4 потечет весь ток I_0 . T_2 в этом случае — динамическая нагрузка T_4 .

Если ток I_0 переключить весь в T_2 , то T_4 работает как динамическая нагрузка (большое сопротивление) и весь ток T_2 потечет в R_H .

Кроме выигрыша в K_U из-за динамической нагрузки, это один из способов перехода к несимметричному выходу и получения полного дифференциального сигнала на нагрузке

6.1.3. ДК по схеме эмиттерной связки

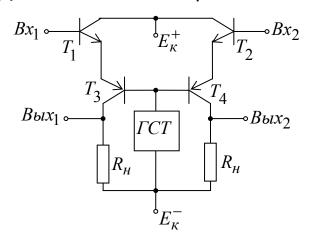


Рис. 6.4. Дифференциальный каскад по схеме эмиттерной связки

На входе ДК стоит схема с общим коллектором ОК, что обеспечивает большое $R_{\rm ex}$. $T_{\rm 3}$ и $T_{\rm 4}$ - p-n-p-типа — схемы ОБ.

Под R_H можно понимать в том числе и динамические нагрузки. ГСТ обеспечивает режим ОБ T_3 и T_4 . T_1 и T_2 , работая на малое $R_{\rm ex}$ ОБ, обеспечивая усиление по току, раскачивают T_3 и T_4 . T_3 и T_4 , работая на динамическую нагрузку, обеспечивают большое усиление по напряжению.

Свойства эмиттерной связки были подробно рассмотрены в главе III.

6.1.4. ДК по каскодной схеме

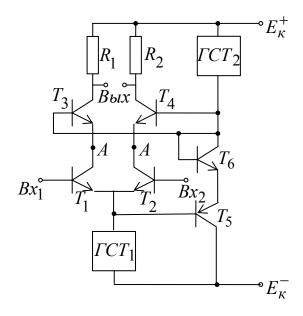


Рис. 6.5. Дифференциальный каскад по каскодной схеме

На рисунке 6.5 показана принципиальная схема устройства. T_1 - T_3 и T_2 - T_4 - каскоды. T_3 и T_4 - схемы ОБ - обеспечивают режим с помощью Γ С T_2 . T_1 и T_2 работают в режиме КЗ и дают усиление по току.

ДК запускается с помощью $\Gamma C T_2$ и то есть на базах T_1 и T_0 нулевой потенциал никаких базовых делителей не ставят.

 T_3 и T_4 дают усиление по напряжению. Можно T_1 и T_2 - «супербета», а T_3 и T_4 - «высоковольтные».

Запуск каскодных плеч ДК осуществляется $\Gamma C T_1$. Режим ОБ транзисторов T_3 и T_4 обеспечивает $\Gamma C T_2$. Транзисторы T_1 и T_2 , работая на малое входное сопротивление транзисторов T_3 и T_4 , выполняют роль усилителей тока.

Свойство входных транзисторов каскода — независимость напряжений на коллекторах от входного сигнала (см. тему «Каскод») — позволяет использовать «супербета»-транзистор. В качестве T_3 и T_4 в этом случае могут быть выбраны высоковольтные транзисторы, что обеспечивает получение в целом схемой очень больших коэффициентов передачи по напряжению.

Кроме того, $\Gamma C T_1$ по отношению T_1 и T_2 - динамическая нагрузка для синфазных сигналов. Они отслеживаются на эмиттере

 T_1 и T_2 и поступают на базу T_5 - схема ОК. T_5 через диод T_6 подает сигнал на коллектора T_1 и T_2 и далее через повторители T_3 и T_4 . В точке А встречаются с одной стороны прошедший через T_1 и T_3 проинвертированный синфазный сигнал, а с другой стороны - непроинвертированный сигнал с Γ С T_1 . В т. А происходит противофазное сложение и почти полное отслеживание синфазных сигналов.

Итак, $\Gamma C T_1 - T_5 - T_6 - T_3$ и T_4 - схема отслеживания синфазного сигнала. Из-за режима КЗ на выходе T_1 и T_2 перепад напряжений $K \mathcal{P}_1$ и $K \mathcal{P}_2$ не зависит от входных сигналов. Следовательно, и ослабляется влияние емкостей коллекторных переходов T_1 и T_2 на частотные свойства ДК.

Но в схеме есть и недостаток — триггерный режим. Так как есть обратная связь T_5 - T_6 - T_3 - T_4 , возможен переход ДК в такое состояние. Когда одно плечо ДК входит в режим насыщения, а другое — в режим отсечки. Такое устойчивое состояние характерно для работы бистабильного генератора прямоугольных импульсов — триггера с эмиттерными связями. Вывести ДК из устойчивого состояния можно тоько путем выключения питания.

6.1.5. Схема перехода к несимметричному (заземленному) выходу

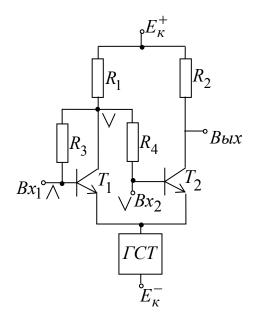


Рис. 6.6. Схема перехода к несимметричному выходу

Рассмотрим рисунок 6.6.

Транзистор T_1 усиливает входной ток и инвертирует его сразу. Часть этого выходного коллекторного тока через резистор R_3 поступает вновь на вход, где происходит противофазное сложение токов. С точки зрения теории цепей мы имеем инвертирующий усилитель со стопроцентной отрицательной обратной связью. В целом, T_1 работает как «единичный инвертор» входного сигнала. Проинвертированный без усиления сигнал, с Bx_1 через R_4 поступает на Bx_2 , где в «фазе» встречается со второй частью дифференциального сигнала. Происходит синфазное сложение, или по-другому - удвоение половины дифференциального сигнала. Таким образом, T_2 усиливает полный дифференциальный сигнал, который можно подавать с коллектора T_2 на заземленную нагрузку.

6.1.6. Выходная схема

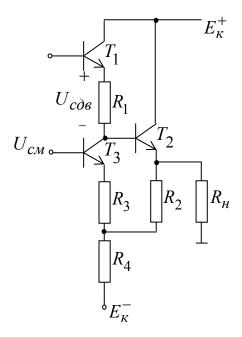


Рис. 6.7. Схема выходного каскада операционного усилителя

Пример выходной схемы показан на рисунке 6.7.

 T_1 и T_2 - составной транзистор — работает как сложный эмиттерный повторитель.

 T_3 работает как выходной транзистор ГСТ и создает на R_1 напряжение сдвига постоянного уровня U_{cos} .

Сигнал проходит T_1 и T_2 и поступает на R_n и делитель R_2 и R_4 . С делителя сигнал поступает через R_3 на эмиттер T_3 - схема ОБ. То есть T_2 - T_3 - эмиттерная связка, которая не дает инверсии фазы сигнала. Сигнал с транзистора T_4 встречается в фазе на базе T_2 с сигналом, усиленным связкой. Получается положительная обратная связь (ПОС). Делитель R_2 - R_4 обеспечивает малый коэффициент обратной связи (K_{Uoo} = 2···5). Таким образом, усилитель не возбуждается. Такое построение выходной схемы с одной стороны обеспечивает дополнительный коэффициент усиления операционного усилителя по напряжению, с другой стороны - обеспечивает сдвиг постоянного уровня выходного сигнала на нулевой потенциал схемы и позволяет использовать заземленную нагрузку и, наконец, дает усилитель мощности для увеличения нагрузочной способности ОУ.

6.1.7. Схема защиты ОУ

В связи с тем, что транзисторы, на которых строятся ОУ, имеют предельные режимы работы, разработаны схемы защиты входа и выхода ОУ от перегрузок. Защита ОУ по входу обеспечивается, например, диодными ограничителями. Между базами входных транзисторов ДК ставят два параллельно включенных диода так, чтобы анод одного и катод другого попадали в один токовый узел. Такая схема обеспечивает ограничение сигнала любой полярности на уровне напряжения прямосмещенного диода (менее 1 Вольта). Вместо диодов используются транзисторы в диодном включении. Ограничители предотвращают перегрузку входных транзисторов по напряжению как для синфазных, так и для дифференциальных сигналов.

Защита по выходу ОУ в простейшем случае сводится к предотвращению короткого замыкания в нагрузке. Из рисунка 6.7 видно, что в режиме КЗ нагрузки ток транзистора T_2 ничем не ограничен. Транзистор войдет в режим теплового пробоя. Для предотвращения выхода транзистора из строя последовательно с ОУ на его выход ставится ограничитель тока — резистор. Номинал резистора обычно указывается в типовой схеме включения ОУ.

6.2. Параметры ОУ

ОУ характеризуется усилительными, входными, выходными, энергетическими, дрейфовыми, частотными и скоростными параметрами.

Важнейшими характеристиками ОУ являются амплитудные (передаточные) характеристики.

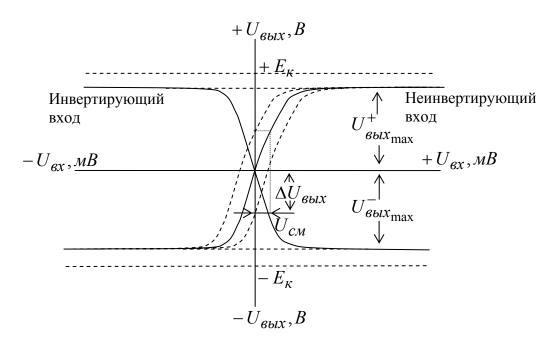


Рис. 6.8. Передаточная характеристика операционного усилителя

Характеристики снимают при подаче сигнала на один из входов при нулевом сигнале на другом.

При подаче на вход достаточно большого сигнала Т шага ЭП окажется в режиме насыщения и выходное напряжение не зависит от входного. Это горизонтальные участки. Им соответствуют напряжения $U_{\scriptscriptstyle 6bix.\, max}^{\scriptscriptstyle +}$ и $U_{\scriptscriptstyle 6bix.\, min}^{\scriptscriptstyle -}$. Эти напряжения близки к напряжению источников питания.

Наклонным участкам (линейным) соответствует пропорциональная зависимость выходного напряжения от входного. Угол наклона участка определяется коэффициентом усиления ОУ по напряжению.

$$K_0 = \frac{\Delta U_{\text{\tiny BblX}}}{\Delta U_{\text{\tiny ext}}} \, .$$

Для различных типов ОУ K_0 составляет от нескольких сотен до сотен тысяч и более.

Для идеального ОУ $K_0 = \infty$ при подаче сигнала на один вход и при нулевом потенциале на другом получить конечное значение напряжения на выходе можно лишь при бесконечно малом значении входного напряжения. Иными словами, мы получаем, что в этом случае разность потенциалов между входами идеального ОУ равна или одинакова. Такое свойство входов назвали *виртуальным* (фактическим) нулем. Основываясь на этом свойстве, существенно упрощается задача определения параметров ОУ, охваченного цепями обратной связи.

Из передаточных характеристик следует, что при $U_{\rm ex}=0$ получается $U_{\rm ebbx}=0$, то есть графики проходят через ноль. Такое состояние ОУ называется балансом ОУ. Для реальных ОУ это состояние не выполняется и наблюдается разбаланс. Обусловлен он реальностью входного ДК. Основная причина разбаланса ОУ — это разброс обратных токов эмиттеров транзисторов, разброс значений резисторов $R_{\rm k}$. В результате мы имеем напряжение смещения нуля $U_{\rm cm}$ и $\Delta U_{\rm ebbx}$. Естественно, что характеристика может быть смещена не только вправо, но и влево.

Зависимость от температуры вызывает температурный дрейф напряжения смещения нуля и температурный дрейф выходного напряжения.

Наличие на входе ДК обуславливает и такие дрейфовые параметры или параметры ОУ как УПТ, как *средний входной ток и разностный входной ток*. Протекая по источникам сигнала, они создают мнимые синфазные и дифференциальные сигналы, которые усиливаются ОУ и поступают на вход. Основная причина этих токов — разброс коэффициентов усиления транзисторов по току входного ДК. В реальных схемах, если используется лишь один вход ДК, то второй должен быть заземлен через резистор, равный по величине резистору сигнального канала.

Если входные токи (+) и (-) входов ОУ одинаковые, то резисторы в базовых цепях не равны, на входах ОУ образуется мнимый входной дифференциальный сигнал, то есть наблюдается разбаланс ОУ.

В целом же наличие разностного входного тока, среднего входного тока и напряжения смещения нуля заставляет в обязательном порядке дополнять ОУ элементами, предназначенными для начальной балансировки ОУ. Для конкретного типа ОУ существуют конкретные, типовые схемы балансировки. Кратко рассмотрим другие параметры ОУ.

Максимальное дифференциальное входное напряжение — оно обусловлено предельным напряжением превышение которого вызовет пробой эмиттерного перехода входных транзисторов.

Коэффициент ослабления синфазного сигнала K_{occ}

- параметр аналогичный параметру ДК.

Входное сопротивление

- обусловленно схемой входного ДК и режимом его работы. Например, если во входном ДК по схеме ОЭ стоят составные «супербета» транзисторы, из которых первый работает в микрорежиме, то $R_{\rm sr}$ может доходить до сотен Ом.

Выходное сопротивление

- обусловлено сопротивлением выходного эмиттерного повторителя и составляет для ОУ десятки и сотни Ом.

Максимальное выходное напряжение

- обусловлено напряжением насыщения выходных транзисторов и близко к E_K^{\pm} , то есть может составлять от 3 до 15 В.

Максимальный выходной ток

- определяется максимальным выходным током транзисторов эмиттерных повторителей.

К этим параметрам можно добавить *максимальный потребляемый ток и суммарную потребляемую мощность*.

Частотные параметры ОУ

- обусловлены наличием паразитных емкостей, а также зависимостью параметров транзисторов от частоты. АЧХ ОУ на рисунке 6.8.

$\mathbf{\Psi}$ астота среза f_{cp}

- частота с которой начинается спад амплитудной характеристики.

Граничная частома f_{ep} - частота, на которой коэффициент передачи K_0 уменьшается в $\sqrt{2}$ раз по определению граничной частоты.

Частома единичного усиления — частота, на которой $K_0 = 1$.

Более точно можно было бы рассмотреть комплексный коэффициент передачи и его модуль.

Полоса пропускания

- оценивают по f_{zp} .

В связи с тем, что ОУ имеет очень большие значения K_0 , в большинстве случаев для получения конечных сигналов (без насыщения или ограничения) используют цепи ООС. Однако из-за спада АЧХ и, соответственно, фазового сдвига K_0 на высоких частотах цепь ООС может стать цепью ПОС и привести к самовозбуждению ОУ. С другой стороны, любое многокаскадное устройство для предотвращения возбуждения требует организации цепей ООС для высоких частот. Количество цепей ООС обычно на 1 меньше числа усилительных каскадов. В некоторых ОУ эти цепи, называемые цепями коррекции вводят внутрь микросхем. В тех ОУ, где нет встроенных цепей ООС, их вводят навесным (внешним) монтажем. Тип цепей (RC – ,C - ,) и номиналы элементов обычно указывают в справочниках по ОУ. Усиление импульсных сигналов ОУ характеризуют динамическими параметрами.

- скорость нарастания выходного напряжения (скорость отклика);
- определяется по реакции ОУ на действие скачка напряжения на входе путем оценки отношения приращения выходного напряжения от уровня $0,1_{U_{\text{вых}}}$ до уровня $0,9_{U_{\text{вых}}}$ к времени этого изменения. Существующие типовые схемы включения ОУ позволяют дополнить его элементами, обеспечивающими скорость нарастания $V_{U_{\text{вых}}} = 0,1\cdots 100\,\dot{B}/\text{мкc}$.

Время установления выходного напряжения — время, за которое выходное напряжение меняется от 0,1 до $0,9\,U_{\scriptscriptstyle \it BbX}$.

 $t_{yCT} = 0.05 \cdots 2$ мкс для различных ОУ.

6.3. Неинвертирующее и инвертирующее включение ОУ

Использование ОУ основано на теории, предполагающей идеализацию операционного усилителя. Идеализация позволяет считать, что $K_0 = \infty$, $R_{\rm esc} = \infty$, $R_{\rm esc} = 0$. Очевидно, что при $K_0 = \infty$ построение, например, линейных устройств без цепей отрицательной обратной связи невозможно. С другой стороны, наличие инвертирующего и неинвертирующего входов дает возможность включать ОУ в схемы как инвертирующее устройство, так и устройство без инверсии. Рассмотрим эти включения.

В связи с тем, что идеальный ОУ имеет $K_o = \infty$, использование его в линейных цепях без цепей отрицательной обратной связи, ограничивающих K_0 , не представляется возможным.

6.3.1. Неинвертирующее включение ОУ

Схема включения показана на рис. унке 6.9а.

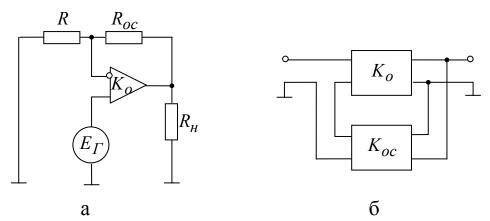


Рис. 6.9. Принципиальная (а) и эквивалентная (б) схемы неинвертирующего включения ОУ

Сигнал от генератора поступает на ОУ и далее на выход — R_{H} . Одновременно он поступает на делитель $R-R_{oc}$ и с него на инвертирующий вход. Этот сигнал обратной связи усиливается и инвертируется ОУ и в противофазе складывается с сигналом, поступившим на неинвертирующий вход. Таким образом, мы имеем дело с четырехполюсником (ОУ), охваченным цепью ООС (последовательная ООС по напряжению), со всеми вытекающими

последствиями (см. рис. 6.9б). Роль четырехполюсника ОС выполняет делитель $R-R_{oc}$.

$$K_u = \frac{K_o}{1 + K_o K_{oc}}; \ K_{oc} = \frac{R}{R_{oc} + R}; \ K_u = \frac{K_o}{1 + K_o \frac{R}{R_{oc} + R}}.$$

Если
$$K_o \frac{R}{R_{oc} + R} >> 1$$
, то $K_u = \frac{1}{\frac{R}{R_{oc} + R}} = 1 + \frac{R_{oc}}{R}$.

ООС влияет на входное сопротивление, увеличивая его в $(1+K_oK_{oc})$ раз, и в такое же количество уменьшая выходное сопротивление:

$$R_{\theta x} = R_{\theta x_{OV}} (1 + K_o K_{oc});$$

$$R_{\theta blx} = \frac{R_{\theta blx_{OV}}}{1 + K_{O}K_{OC}}.$$

Учитывая синфазные составляющие сигнала, получаем, что коэффициент усиления ОУ с учетом коэффициента ослабления синфазных сигналов $K_{ooc} = \frac{K_{u\partial}}{K_{uc}}$:

$$K_u = \left(1 + \frac{R_{oc}}{R}\right) \left(1 + \frac{1}{K_{ooc}}\right).$$

При
$$K_{ooc} = \infty$$
 $K_u = 1 + \frac{R_{oc}}{R}$.

Вместо резистора R можно взять импеданс Z:

$$K_u = 1 + \frac{Z_{oc}}{Z}.$$

В этом случае получается частотнозависимая передаточная функция усилителя. Возможны и другие варианты.

6.3.2. Инвертирующее включение

В случае инвертирующего включения ОУ (рис. 6.10a) R_{oc} пересчитываем на вход $R_{oc}' = \frac{R_{oc}}{1+K_o}$.

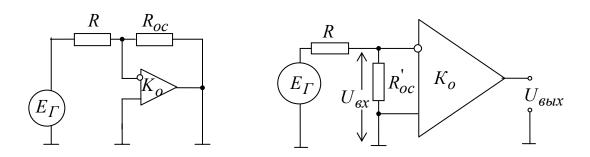


Рис. 6.10. Принципиальная (а) и эквивалентная (б) схемы инвертирующего включения ОУ

Схема переходит в новую (рис. 6.10б).

$$U_{\text{BbIX}} = U_{\text{BX}} K_{o};$$

$$U_{6x} = E_{\Gamma} \frac{R_{oc}'}{R + R_{oc}'} = \frac{E_{\Gamma} \frac{R_{oc}}{1 + K_o}}{R + \frac{R_{oc}}{1 + K_o}} = \frac{E_{\Gamma} R_{oc}}{R + RK_o + R_{oc}};$$

$$U_{\rm gblx} = \frac{E_{\Gamma} R_{oc} K_o}{R + R K_o + R_{oc}} \,. \label{eq:ubblx}$$

Выносим K_o из знаменателя: $U_{bblx} = \frac{E_{\Gamma} R_{oc}}{\frac{R}{K_o} + R + \frac{R_{oc}}{K_o}}$.

Подставим в $K_u = \frac{U_{вых}}{E_{\Gamma}}$.

Так как $K_o = \infty$,

$$K_u = -\frac{R_{oc}}{R}.$$

Знак "-" в последнем выражении означает инверсию фазы входного сигнала.

C учетом коэффициента ослабления синфазных сигналов K_{occ} :

$$K_u = -\frac{R_{oc}}{R} \left(1 + \frac{1}{K_{occ}} \right).$$

 $R_{ex} = R$ или, более точно, $R_{ex} = R + R_{oc}' = R + \frac{R_{oc}}{1 + K_o}$.

$$R_{6blX} = \frac{R_{6blX_{OV}}}{1 + K_{o}K_{oc}} = \frac{R_{6blX_{OV}}}{1 + K_{o}\frac{R}{R_{oc} + R}}.$$

Вместо резисторов R можно взять импеданс Z или любые другие комбинации активных и реактивных элементов.

На рисунке видно, что имеет место несимметричное включение по входу и выходу. Для простоты все служебные цепи (питание, балансировка, коррекция, защита) не приводятся. Найдем коэффициент передачи по напряжению

$$K_U = \frac{U_{\text{вых}}}{U_C}$$
.

Напряжение сигнала U_C подется на неинвертирующий вход. С выхода ОУ на инвертирующий вход поступает сигнал ОС. Он подается на делитель $R_{OC}-R$, а снимается с R.

Напряжение обратной связи

$$U_{OC} = U_{\rm\scriptscriptstyle Bblx} \, \frac{R}{R + R_{OC}} \; . \label{eq:UOC}$$

Здесь точнее надо брать модуль коэффициента передачи цепи обратной связи

$$\left| \frac{R}{R + R_{OC}} \right|$$
.

Воспользуемся свойством входов ОУ (виртуальный ноль). Можно записать, что

$$U_{OC} = U_C = U_{\text{\tiny BBLX}} \frac{R}{R + R_{OC}}.$$

И тогда

$$K_U = \frac{U_{\scriptscriptstyle BblX}}{U_{\scriptscriptstyle BblX}} \left(\frac{R}{R+R_{\scriptscriptstyle OC}}\right) = \frac{R+R_{\scriptscriptstyle OC}}{R} = 1 + \frac{R_{\scriptscriptstyle OC}}{R} \; . \label{eq:KU}$$

Например, при R = 1 кОм, $R_{oc} = 10$ кОм, $K_U = 11$.

6.4. Импульсные схемы на основе ОУ

Операционный усилитель находит широкое применение при построении различных схем генерирования и обработки сигналов. К таким схемам относятся генераторы синусоидальных, прямоугольных, треугольных, пилообразных и более сложных по форме сигналов, ждущие мультивибраторы, компараторы, дискриминаторы амплитуды, формирователи импульсов и ряд других. В главе рассматриваются схемотехнические решения лишь некоторых из перечисленных устройств.

6.4.1. Аналоговые компараторы

Компаратор сравнивает напряжение сигнала на одном входе с опорным напряжением, поданным на его другой вход. При этом на выходе компаратора отрабатывается двоичный уровень напряжения, значение которого позволяет судить о том, больше или меньше напряжение исследуемого сигнала по отношению к опорному.

В качестве компаратора может быть использован операционный усилитель, на один из входов которого подан входной сигнал, а на другой – опорное напряжение (рис. 6.11).

Из передаточной характеристики ОУ (см. рис. 6.8) легко видеть, что если напряжение входного сигнала превосходит опорное напряжение, то на выходе ОУ устанавливается низкий уровень $U_{\text{нас}}^-$, определяемый отрицательным напряжением насыщения, в противном случае — высокий уровень $U_{\text{нас}}^+$ равный положительному напряжению насыщения. Операционный усилитель входит в насыщение всякий раз, когда разностный сигнал на его входах ($V_{\text{д}} = E_{\text{вх}} - E_{\text{оп}}$) по модулю превосходит некоторую величину

$$\varepsilon^{\pm} = \frac{\left| U_{\text{\tiny Hac}}^{\pm} \right|}{K_0} \,, \tag{6.1}$$

где K_0 - коэффициент усиления ОУ. Такой компаратор фактически определяет моменты равенства сигналов $(E_{\rm Bx}\pm\epsilon^\pm)$ и $E_{\rm on}$. При больших коэффициентах усиления ОУ величиной ϵ^\pm можно пренебречь. Так, если $K_0=10^5$, $U_{\rm hac}^\pm=\pm10~{\rm B}$, то $\epsilon^\pm=\pm10/10^5=\pm100~{\rm mkB}$.

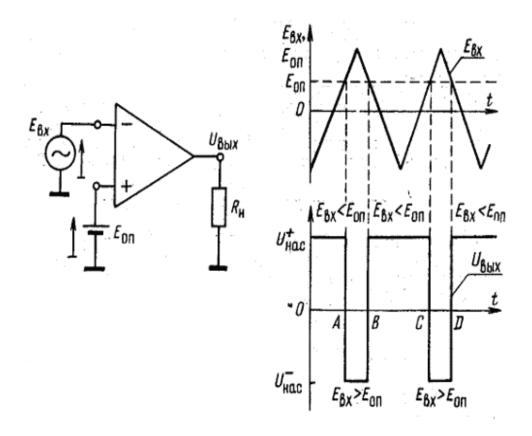


Рис. 6.11. Компаратор однополярных сигналов на ОУ

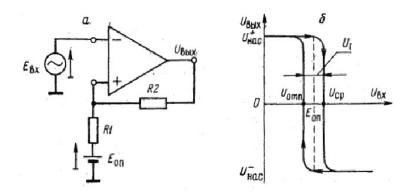
Рис. 6.12. Иллюстрация работы компаратора однополярных сигналов

На рисунке 6.12 приведены входной сигнал, постоянное опорное напряжение и отрабатываемый анализируемым компаратором выходной сигнал. На интервалах времени, когда $U_{\rm Bx} > E_{\rm OII}$ выходной сигнал равен $U_{\rm Hac}^-$. При $U_{\rm Bx} < E_{\rm OII}$ напряжение на выходе компаратора положительно и равно $U_{\rm Hac}^+$. Переход $U_{\rm Bbix}$ из одного состояния в другое определяет моменты равенства входного и опорного напряжений. Кроме того, этот переход показывает, в каком направлении $E_{\rm Bx}$ пересекает уровень опорного напряжения.

Так, изменение $U_{\text{вых}}$ от $U_{\text{нас}}^-$ до $U_{\text{нас}}^+$ говорит о том, что входной сигнал пересекает уровень опорного напряжения, уменьшаясь по величине.

В качестве компаратора может применяться и ОУ, на неинвертирующий вход которого подается исследуемый сигнал, а на инвертирующий — опорный. Выход такого компаратора будет в состоянии $U^+_{\text{нас}}$ когда $E_{\text{вх}} > E_{\text{оп}}$, и в состоянии $U^-_{\text{нас}}$, если $E_{\text{вх}} < E_{\text{оп}}$. Переход же из состояния $U^-_{\text{нас}}$ в состояние $U^+_{\text{нас}}$ происходит всякий раз, когда входной сигнал пересекает уровень опорного напряжения, увеличиваясь по величине.

В реальных схемах компараторов порог срабатывания отличается от значения E_{on} задаваемого источником опорного напряжения. Это отличие определяется суммарной величиной, слагаемыми которой являются найденная из (6.1) величина ϵ^{\pm} а также ошибки, возникающие за счет конечных входных токов ОУ, напряжения смещения, нуля e_{cm0} , синфазного сигнала, приведенного ко входу усилителя ΔU_c . Особенно велика абсолютная погрешность, вносимая синфазным входным сигналом, у компаратора однополярных сигналов при больших E_{on} .



6.13. Схема (а) компаратора с положительной обратной связью и его передаточная характеристика (б)

Рассмотренные компараторы обладают следующим существенным недостатком. В реальных ситуациях на входе компаратора действует, не только полезный сигнал, но и некоторый шум, который является, например, следствием неизбежных наводок на подводящих проводах (рис. 6.14a). На рисунке напряжение шумов условно изображено в виде генератора напряжения $E_{\rm m}$,

включенного последовательно с генератором полезного сигнала $E_{\rm Bx}$ Непосредственно на вход ОУ воздействует теперь суммарный сигнал. Хотя амплитуда помех существенно ниже амплитуды полезного сигнала, при приближении $E_{\rm Bx}$ к опорному напряжению будет наблюдаться многократное переключение компаратора, если только частота шума значительно превосходит частоту полезного сигнала.

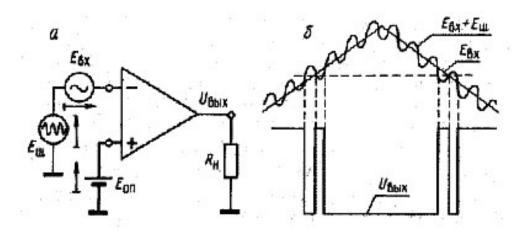


Рис. 6.14. Входные сигналы компаратора при воздействии помех (а) и возникающие ложные срабатывания (б)

В приведенной на рисунке 6.14б ситуации наблюдается четыре ложных срабатывания компаратора, вызванных наличием напряжения шума. С целью увеличения помехоустойчивости компаратора на ОУ в последнем реализуется положительная обратная связь (ПОС), которая осуществляется путем подачи на невход некоторой инвертирующий части напряжения (рис. 6.13). В предыдущих схемах компаратора уровень опорного напряжения предполагался фиксированным. В схеме компаратора с ПОС значение опорного напряжения, воздействующего непосредственно на неинвертирующий вход ОУ, зависит от состояния последнего. Если выход операционного усилителя находится в состоянии $U^+_{\text{нас}}$, то переключение компаратора в состояние $U^-_{\text{нас}}$ происходит при достижении входным напряжением некоторого значения U_{cp} (см. рис. 6.13б), называемого порогом срабатывания. Его величина определяется из соотношения

$$U_{cp} = E_{on} + \frac{U_{hac}^{+} - E_{on}}{1 + R_{2} / R_{1}}$$
(6.2)

Переключение компаратора из состояния $U_{\text{нас}}^-$ в состояние $U_{\text{нас}}^+$ происходит лишь при уменьшении напряжения входного сигнала до величины $U_{\text{отп}}$, называемой порогом отпускания. Значение порога отпускания определяется выражением

$$U_{omn} = E_{on} + \frac{U_{hac}^{-} - E_{on}}{1 + R_2 / R_1}$$
 (6.3)

в котором предполагается, что $U_{\text{нас}}^-<0$. На основании (6.2) и (6.3) легко определить зону гистерезиса

$$U_{c} = U_{cp} - U_{omn} = \frac{U_{nac}^{+} - U_{nac}^{-}}{1 + R_{2} / R_{1}}$$

Очевидно, что зона гистерезиса определяет величину помехоустойчивости схемы, поскольку возврат компаратора в предыдущее состояние произойдет только в том случае, если сигнал уменьшится на величину U_{Γ} . В схемах компараторов с ПОС при значительных уровнях помех отсутствуют ложные срабатывания (рис. 6.15).

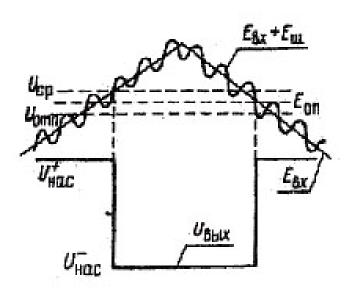


Рис. 6.15. Отработка выходного напряжения компаратором с ПОС при наличии помех

Наряду с повышением помехоустойчивости компаратора положительная обратная связь приводит к увеличению скорости его переключения за счет возникновения регенеративного процесса. Пусть, например, $E_{\rm Bx} < U_{\rm cp}$. Тогда дифференциальный сигнал на входе ОУ $V_{\rm A} < 0$ ($V_{\rm A} = E_{\rm Bx} - U_{\rm cp}$) и $U_{\rm Bыx} = U_{\rm hac}^{+}$. Если теперь $E_{\rm Bx}$ ста-

нет несколько больше U_{cp} , то дифференциальный сигнал изменит знак (V_{π} станет больше 0) и ОУ начнет переключаться в противоположное состояние. Теперь часть $U_{вых}$, подаваемая на вход ОУ, станет меньшей, вследствие чего V_{π} еще больше возрастет, что приведет к еще большему изменению и т.д. Благодаря ПОС в схеме как только начинает изменяться $U_{вых}$ возникает регенеративный процесс. В итоге схема переключается в состояние $U_{вых} = U_{hac}^-$. По аналогии можно пояснить переход компаратора из состояния, U_{hac}^- в состояние U_{hac}^+ .

Хотя компараторы легко реализуются на одном ОУ, в интегральной схемотехнике часто используются и специально разработанные микросхемы компараторов, которые по сравнению с компараторами на ОУ имеют ряд преимуществ. Прежде всего, они характеризуются существенно большей скоростью переключения. Это достигается благодаря специальным схемотехническим приемам, обеспечивающим быстрый выход каскада из режима насыщения. Кроме того, выходной сигнал компаратора изменяется в пределах, позволяющих непосредственно управлять логическими элементами.

6.4.2. Мультивибраторы

Операционные усилители удобно использовать при построении мультивибраторов, работающих как в ждущем, так и в автоколебательном режимах.

На рисунке 6.16 приведена схема генератора сигналов прямоугольной формы (автоколебательного мультивибратора), который реализован на основе компаратора на ОУ с положительной обратной связью. Пороги срабатывания U_{cp} и отпускания U_{orn} такого компаратора соответственно равны

$$U_{cp} = \frac{U_{\mu ac}^{+} R_{1}}{R_{1} + R_{2}} > 0; (6.4)$$

$$U_{omn} = \frac{U_{hac}^{-} R_{1}}{R_{1} + R_{2}} < 0. {(6.5)}$$

Операционный усилитель в этой схеме охвачен отрицательной обратной связью, реализованной с помощью пассивной интегрирующей RC-цепи.

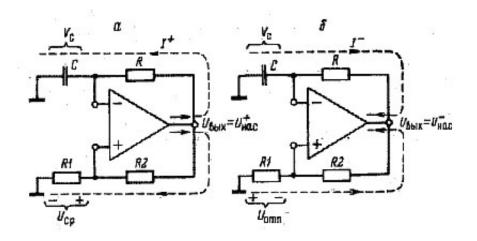


Рис. 6.16. Направления токов автоколебательного мультивибратора для полупериодов t_1 (a) и t_2 (б)

Работа схемы сводится к следующему. Когда $U_{\text{вых}} = U_{\text{нас}}^{+}$ (рис. 6.16а), происходит заряд конденсатора С с постоянной времени τ =RC. До тех пор, пока напряжение на конденсаторе V_C остается ниже порога срабатывания компаратора $U_{\text{ср}}$, определяемого из (6.4), на его выходе сохраняется значение $U_{\text{нас}}^+$. Как только V_{C} сравнивается с порогом срабатывания U_{cp} , происходит переброс компаратора в состояние $U_{\text{вых}} = U_{\text{нас}}^-$. На неинвертирующем входе ОУ устанавливается отрицательное напряжение, равное порогу отпускания, определяемому из (6.5). С этого момента начинается перезаряд конденсатора (с той же постоянной времени) который стремится к величине $U_{\text{нас}}^-$ (рис. 6.16б). Начальное напряжение на конденсаторе равно порогу срабатывания U_{ср.} При достижении теперь напряжением $V_{\rm C}$ величины порога отпускания $U_{\text{отп}}$ компаратор возвращается в первоначальное состояние (рис. 6.16a), причем напряжение на конденсаторе равно $U_{\text{отп}}$. Конденсатор вновь будет перезаряжаться, стремясь к величине $U_{\ \ \text{нас}}^{^{+}}$. При достижении им порога $U_{\ \ \text{ср}}$ опять произойдет перерос компаратора, и т.д.

Проиллюстрируем работу мультивибратора в течение одного периода с помощью временной диаграммы (рис. 6.17). На рисунке штрихпунктирной линией обозначен сигнал U^+ на неинвертирующем входе ОУ (сигнал ПОС), сплошной линией — сигнал на инвертирующем входе U^- , который совпадает с напряжением на конденсаторе V_C , а также выходной сигнал мультивибратора. Период колебаний мультивибратора задается величиной $T = t_1 + t_2$.

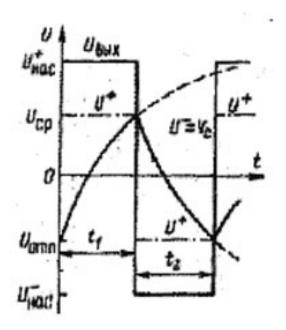


Рис. 6.17. Формы напряжений на входах ОУ и выходе мультивибратора

Интервал t_1 (t_2) определяется временем перезарядка конденсатора с постоянной времени $\tau=RC$ от значения $U_{\text{отп}}$ до $U_{\text{ср}}$ ($U_{\text{ср}}$ до $U_{\text{отп}}$). Эти величины нетрудно найти, воспользовавшись решением дифференциального уравнения

$$\frac{dV_C}{dt} = \frac{E - V_C}{RC} \tag{6.6}$$

при соответствующих начальных условиях:

$$V_C(t) = E + [V_C(0) - E] \cdot e^{\frac{-t}{RC}}$$
 (6.7)

Положив в (6.7) для полупериода t_1 значения $E=U_{\text{нас}}^+,V_c(0)=U_{\text{отп}},\ t=t_1,\ V_c(t_1)=U_{\text{ср}},\ a$ для полупериода $t_2-E=U_{\text{нас}}^-,\ t=t_2,\ V_c(0)=U_{\text{ср}},\ V_c(t_2)=U_{\text{отп}},\$ получим уравнения относительно t_1 и t_2 , из которых последние легко получить в виде

$$\begin{split} t_1 &= RC \cdot \ln \frac{\left(R_1 + R_2\right) U_{_{HAC}}^{^+} - R_1 U_{_{HAC}}^{^-}}{R_2 U_{_{HAC}}^{^+}} \,; \\ t_2 &= RC \cdot \ln \frac{\left(R_1 + R_2\right) U_{_{_{HAC}}}^{^-} - R_1 U_{_{_{HAC}}}^{^+}}{R_2 U_{_{_{_{HAC}}}}^{^-}} \,. \end{split}$$

Если $U^{+}_{\text{нас}} = -U^{-}_{\text{нас}}$, то $t_1 = t_2$ и период

$$T = 2RC \ln(1+2 R_1 / R_2).$$

Значения R_1 и R_2 можно выбрать из соотношения $R_2 = (e-1)R_1/2$ ($R_2 \sim 0.86/R_1$). Тогда T = 2RC.

Ждущий мультивибратор (часто его называют одновибратором) под действием входного сигнала запуска генерирует одиночный импульс заданной длительности. Схемы одновибраторов на основе ОУ могут быть получены из соответствующих схем автоколебательных мультивибраторов. Для этого необходимо последний «затормозить» в одном из его квазиустойчивых состояний, а также организовать цепь запуска (рис. 6.18).

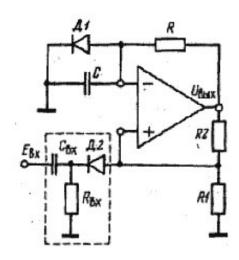


Рис. 6.18. Ждущий мультивибратор

На рисунке диод Д1 ограничивает возможность заряда конденсатора при $U_{\text{вых}} = U^{\dagger}_{\text{нас}}$. В этом случае напряжение на конденсаторе возрастает лишь до величины, определяемой падением напряжения на прямо смещенном диоде Д1 (~0,6 В). Если напряжение на неинвертирующем входе V^{\dagger} , передаваемое по цепи ЦОС, превосходит падение напряжения на диоде Д1, то схема будет находиться (сколь угодно долго) в устойчивом состоянии $U_{\text{вых}} = U^{\dagger}_{\text{нас}}$. Это так называемый ждущий режим одновибратора.

Цепь запуска одновибратора, состоящая из дифференцирующей $R_{\rm Bx}C_{\rm Bx}$ -цепи и диода Д2, предназначена для подачи входных сигналов произвольной длительности с целью перевода одновибратора в квазиустойчивое состояние. На выходе дифференцирующей цепи по переднему и заднему фронту запускающего сигнала формируются короткие разнополярные сигналы. Назначение

диода Д2 — пропускать на неинвертирующий вход ОУ лишь импульсы отрицательной полярности, которые и осуществляют переброс одновибратора. Если амплитуда входного сигнала превосходит величину порога срабатывания компаратора U_{cp} , то последний перебрасывается в противоположное (квазиустойчивое) состояние, так как напряжение на входе «+» ОУ станет ниже напряжения на его входе, «-».

С этого момента ждущий мультивибратор будет находиться в режиме выдержки. По цепи ПОС на входе «+» ОУ теперь установится отрицательное напряжение, определяющее порог отпускания компаратора. Диод Д1 в этом состоянии не влияет на процессы в схеме, поскольку он оказывается включенным в обратном направлении. Конденсатор С разряжается до 0 В и стремится далее перезарядиться до отрицательного напряжения $U_{\text{нас}}^-$. Как и в схеме автоколебательного мультивибратора, когда напряжение на конденсаторе по абсолютной величине станет чуть больше порога отпускания компаратора, ОУ переключится в состояние $U_{\text{вых}} = U_{\text{нас}}^+$. По цепи ПОС на входе «+» установится порог $U_{\text{ср}}$, а конденсатор С снова перезарядится лишь до напряжения, определяемого напряжением прямосмещенного диода Д1. Ждущий мультивибратор вернется в исходное устойчивое состояние.

Длительность выходного импульса τ ждущего мультивибратора можно определить, если положить в выражении (6.7) $t = \tau$, $E = U_{\text{нас}}^-, V_{\text{c}}(\tau) = R_1/(R_1 + R_2), V_{\text{c}}(0) = V_{\text{c0}}$. Тогда

$$\tau = RC \ln \left[\frac{U_{_{Hac}}^{-} - V_{_{C0}}}{U_{_{_{Hac}}}^{-}} \left(1 + \frac{R_{_{1}}}{R_{_{2}}} \right) \right], \tag{6.8}$$

где V_{c0} - падение напряжения на прямосмещенном диоде Д1 в ждущем режиме одновибратора.

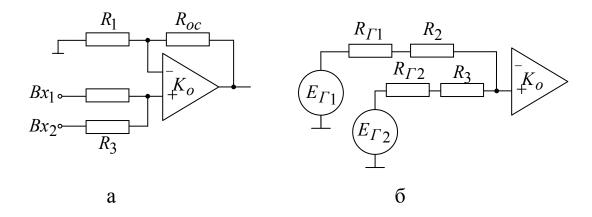
Предположим теперь, что $V_{c0} \sim 0$, а отношение сопротивлений R_1/R_2 выбрано достаточно малым ($R_1 << R_2$). Разложив при таких предположениях логарифмический член выражения $\tau = R \cdot C \cdot R_1/R_2$. Рассмотренная схема одновибратора по переднему фронту запускающего отрицательного импульса (либо по заднему фронту положительного импульса) генерировала сигнал отрицательной полярности. Чтобы получить ждущий мультивибратор, генерирующий положительный импульс по переднему фронту

положительного запускающего импульса (либо по заднему фронту отрицательного импульса), достаточно изменить лишь полярность включения диодов Д1 и Д2.

6.5. Примеры применения операционных усилителей

6.5.1. Неинвертирующий сумматор

Рассмотрим на конкретном примере (рис. 6.19а).



Puc. 6.19. Неинвертирующий сумматор, a) $R_1 = R_2 = R_3 = R_{oc} = 100 \ \kappa Om; \ б)$ полная схема входной цепи

Сигнал от генераторов поступает на неинвертирующий вход ОУ, поэтому коэффициент передачи операционного усилителя с цепью ООС будет:

$$K_u = 1 + \frac{R_{oc}}{R_1} = 2$$
.

Восстановим полную схему входной цепи (рисунке 6.19б).

Поскольку входное сопротивление ОУ близко к бесконечности, получается, что сигнал, например с первого генератора, поступает на резистивный делитель $R_{\Gamma 1}-R_2-R_3-R_{\Gamma 2}$, а снимается на входе с цепочки $R_3-R_{\Gamma 2}$. Пренебрегая сопротивлениями ис-

точников, получим коэффициент передачи делителя по первому сигналу:

$$K_2 = \frac{R_2}{R_2 + R_3} = 0.5.$$

Аналогично находится коэффициент передачи по второму сигналу:

$$K_2 = \frac{R_3}{R_2 + R_3} = 0.5$$
.

Общий коэффициент передачи сигнала на выходе по первому генератору $K = K_1 \cdot K_u = 1$, по второму: $K = K_2 \cdot K_u = 1$.

По принципу суперпозиции линейных цепей сигнал на выходе равен сумме входных сигналов.

Если входное сопротивление ОУ сравнимо с R_2 и R_3 , то коэффициент передачи, например по первому сигналу, будет:

$$K_{u} = \frac{R_{3} \| R_{ex_{OV}}}{R_{2} + R_{3} \| R_{ex_{OV}}},$$

$$R_{ex} = R_2 + R_3 \| R_{ex_{OY}}.$$

По такой же схеме может быть построен неинвертирующий сумматор-усилитель. Для этого следует увеличить отношение резисторов $\frac{R_{oc}}{R_1}$.

6.5.2. Дифференциальный усилитель

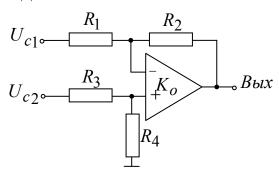
Дифференциальный усилитель показан на рисунке 6.20.

Коэффициент усиления по инвертирующему входу $K_u = \frac{R_{oc}}{R_1} = 10$, по неинвертирующему — $K_u = 1 + \frac{R_{oc}}{R_1} = 11$. Так как на неинвертирующем входе сигнал снимается с резистивного дели-

теля $R_2 - R_3$, имеющего коэффициент передачи $K_\partial = \frac{R_4}{R_3 + R_4} = \frac{10}{11}$, то общий коэффициент передачи усилителя получается равным:

$$K_{u_{o}\delta u_{i}} = K_{\partial} \cdot K_{u} = \frac{10}{11} \cdot 11 = 10,$$

то есть мы получаем равенство коэффициентов усиления по обо-им входам.



Puc. 6.20 Дифференциальный усилитель, $R_1 = R_3 = 1 \ \kappa O M$, $R_2 = R_4 = 10 \ \kappa O M$.

Попробуйте самостоятельно определить входные сопротивления схемы по обоим входам.

6.5.3. Резонансный усилитель

В резонансных усилителях используются так называемые «минимально-фазовые цепи», т.е. цепи, на частоте настройки которых имеются равный нулю коэффициент передачи и нулевой фазовый сдвиг.

При построении резонансных усилителей в качестве цепи, определяющей АЧХ, применяют двойной Т-мост, который включается на выход ОУ. Сигнал с моста поступает на инвертирующий вход, создавая отрицательную обратную связь. Коэффициент ООС определяется коэффициентом передачи моста.

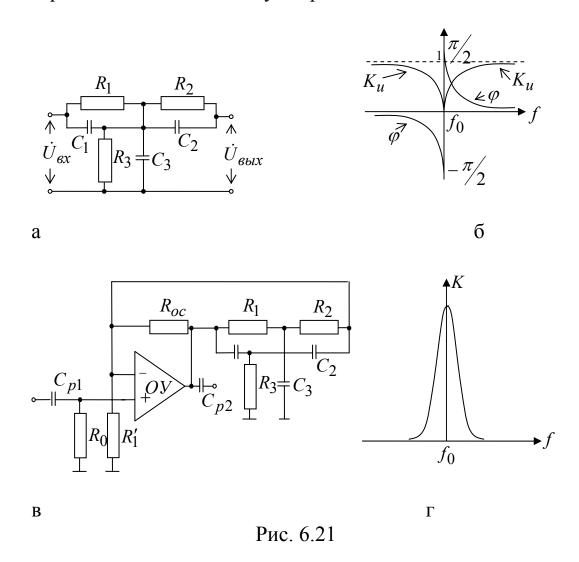
При подходе к некоторой частоте f_0 , коэффициент передачи схемы становится равен нулю, а при переходе через f_0 , меняет знак фазовый сдвиг коэффициента передачи. Частоту f_0 называют частотой настройки или частотой квазирезонанса. Однако резонансные свойства проявляются только при определенных значениях элементов цепи. Например, на рисунке 6.21а, при $R_1 = R$,

$$R_2=R$$
 , $R_3=rac{R}{2}$, $C_1=C$, $C_2=C$, $C_3=2C$ частота квазирезонанса $f_0=rac{1}{2\pi}\cdotrac{1}{RC}$.

На частоте f_0 мост не работает, ООС отсутствует, и общий коэффициент усиления схемы определяется лишь схемой неинвертирующего усилителя:

$$K_u = 1 + \frac{R_{OC}}{R_1}.$$

А если частота сигнала сильно отличается от f_0 , то коэффициент передачи моста стремится к единице, и мы получаем стопроцентную отрицательную обратную связь. Общий коэффициент передачи схемы в этом случае равен единице.



На рисунке 6.21г показана амплитудно-частотная характеристика коэффициента передачи квазирезонансного усилителя.

6.5.4. Генератор синусоидальных колебаний

Известно, что для построения генераторов на основе усилителей необходимо выполнение условий баланса фаз и баланса амплитуд:

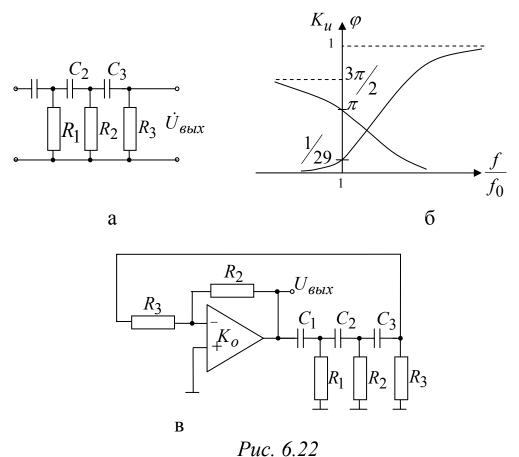
$$\varphi_y + \varphi_{oc} = 2\pi n,$$

$$\left| \dot{K}_y \right| \cdot \left| \dot{K}_{oc} \right| \ge 1,$$

где индексом «у» обозначены параметры усилителя, а индексом «ос» – параметры цепи обратной связи.

В области низких частот в качестве частотно-зависимых цепей используют RC-цепи (на низких частотах габариты LC-цепей возрастают). В усилителях, предназначенных для построения генераторов, выходной сигнал может находиться в противофазе с входным сигналом, и тогда, по первому условию баланса, частотно-зависимая RC-цепь должна давать фазовый сдвиг в 180° , то есть π .

Примером такой цепи является схема, изображенная на рисунке 6.22в.



Это трехзвенный Γ -образный RC-фильтр. Так как на одном звене невозможно получить фазовый сдвиг больше 90° , то цепь обычно состоит из трех или четырех звеньев. Если $C_1 = C_2 = C_3 = C$

и
$$R_1 = R_2 = R_3 = R$$
, то $f_0 = \frac{1}{2\pi} \cdot \frac{1}{\sqrt{6}RC} = \frac{1}{15.4RC}$.

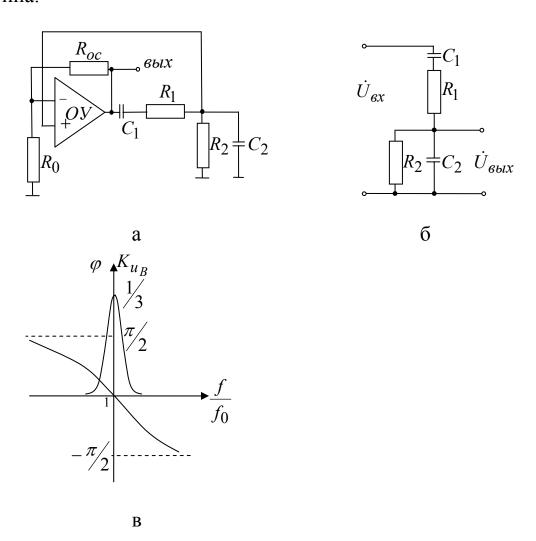
На частоте f_0 коэффициент передачи фильтра равен $K_{u_\phi}=\frac{1}{29}$. Для обеспечения баланса амплитуд необходимо, чтобы основной усилитель имел $K_u=\frac{R_{oc}}{R_1}\geq 29$.

Цепь ОС включается к инвертирующему входу. ОУ дает сдвиг фазы 180° и еще 180° дает RC-цепь. В целом получаем баланс фаз. Но есть существенная деталь: так как входы ОУ имеют практический (виртуальный) ноль (то есть потенциалы входов одинаковы), то на эквивалентной схеме мы получим $R_3 \| R_0$. Иначе говоря, для получения f_0 мы должны взять $R_1 = R_2 = R_3 \| R_0 = R$. В реальных схемах приходится подстраивать K_u путем замены R_{oc} на потенциометр или путем тщательного подбора R_{oc} для получения стабильной генерации. Также применяют генераторы со звеньями Γ -типа, в которых резисторы и емкости меняют местами. При этом $f_0 = \frac{1}{2.57RC}$ для одинаковых R и C. Первый тип генераторов обеспечивает самые низкие частоты, а второй — самые высокие. Для того чтобы изменить частоту генерации, необходимо одновременно менять все емкости или все резисторы трехзвенного Γ -фильтра.

Одним из недостатков генератора на Γ -RC-цепях является слабая избирательность фильтра. В результате, генерируемые колебания имеют значительные искажения формы сигнала, так как условие самовозбуждения выполняется не только для частоты настройки f_0 , но и близких к ней частот.

В качестве частотно-задающих цепей могут быть использованы цепи, не дающие фазового сдвига входного сигнала, имеющие нулевой сдвиг на частоте настройки (квазирезонанса) и максимальный коэффициент передачи. Это максимально-фазовые цепи. Примером такой цепи является мост Вина. На рисун-

ке 6.23б показана последовательно-параллельная схема моста Вина.



Puc. 6.23

На f_0 $\varphi=0$, а $K_{u_B}=\frac{1}{3}$ (см. рис. 6.23в). Так как нет фазового сдвига в цепи, то ОУ тоже не должен давать сдвига, и цепь ОС должна подключаться к неинвертирующему входу (рис. 6.23а). Для баланса амплитуд K_u должен быть не менее трех. Обычно $R_1=R_2=R$ и $C_1=C_2=C$, то есть $f_0=\frac{1}{2\pi}\cdot\frac{1}{RC}$. При разных значениях R и C $f_0=\frac{1}{2\pi}\cdot\frac{1}{\sqrt{R_1R_2C_1C_2}}$.

На базе ОУ возможно также построение других частотнозависимых схем, например фазовращателей, активных фильтров, и т.д.

Вопросы и задания для самопроверки к главе VI

- 1. Нарисуйте блок-схему операционного усилителя (ОУ).
- 2. Приведите примеры дифференциальных каскадов, используемых в ОУ. Что дает применение сложных ДК?
- 3. Почему в ОУ применяют схемы перехода к несимметричному выходу?
- 4. Нарисуйте принципиальную схему выходного эмиттерного повторителя. Объясните работу схемы сдвига постоянного уровня и схемы положительной обратной связи.
 - 5. Каким образом организуется защита входов и выхода ОУ?
 - 6. Дайте объяснение передаточной характеристики ОУ.
- 7. Перечислите основные усилительные параметры ОУ. Объясните, чем они определяются.
 - 8. Охарактеризуйте точностные параметры ОУ.
- 9. На примерах объясните частотные свойства и временные характеристики ОУ.
 - 10. Как понимать свойство виртуального поля ОУ?
- 11. Выведите формулы для инвертирующего и неинвертирующего включения операционного усилителя.
 - 12. Дайте определение аналогового компаратора.
- 13. Нарисуйте идеальную для реализации компаратора передаточную характеристику ОУ.
- 14. Обоснуйте целесообразность включения положительной обратной связи в практических схемах компараторов.
- 15. Почему часто на практике приходится ограничивать величину выходного напряжения компаратора?
- 16. Какие типы обратных связей используются в схеме автоколебательного мультивибратора?
 - 17. Чем определяется период колебаний мультивибратора?
- 18. Каким образом реализуется несимметричный автоколебательный мультивибратор?
- 19. Назовите назначение диодов Д1 и Д2 в схеме одновибратора.
- 20. Каким образом повлияет на работу схемы ждущего мультивибратора изменение полярности диода Д1?
- 21. Какой тип обратной связи образуется при подключении сопротивления между выходом и инвертирующим входом?

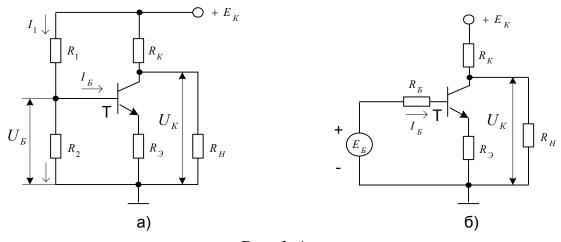
- 22. Какие два допущения используются при анализе схем на основе ОУ?
- 23. Перечислите достоинства и недостатки инвертирующего усилителя.
- 24. С какой целью в схему включается сопротивление $R_{\text{бал}}$ и каким образом выбирается его величина?
 - 25. Как определяется температурный дрейф усилителя?
- 26. Чем определяется минимальный уровень входных сигналов?
- 27. Каким образом определяется полезный диапазон частот, в пределах которого относительная погрешность расчета коэффициента усиления не превосходит заданную величину?
- 28. Перечислите, в каких случаях предпочтительно применение инвертирующего усилителя.
- 29. Назовите достоинства и недостатки неинвертирующего усилителя.
- 30. Чем определяется входное сопротивление у неинвертирующего усилителя?
- 31. Как определяется ошибка, создаваемая синфазным сигналом на входе?
- 32. Где предпочтительно применять неинвертирующий усилитель?
 - 33. Каково назначение дифференциального усилителя?
 - 34. Какой усилитель называют измерительным?

Задачи для самостоятельного решения

Задачи к главе І

Задача 1.1. В схеме, показанной на рисунке 1.4а, используется делитель в цепи базы транзистора, имеющего β = 49. Найти напряжение U_K , токи $\mathbf{I_{E}}$, $\mathbf{I_{K}}$ и $\mathbf{I_{3}}$, если R_1 = 100 κ OM; R_2 = 51 κ OM; R_K = 2 κ OM; R_3 = 0,51 κ OM; E_K = 15B.

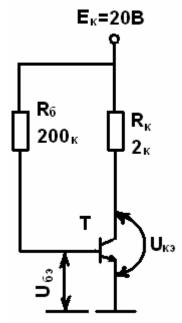
Подсказка. Преобразовать схему к виду, показанному на рисунке 1.4б.



Puc.1.4

Задача 1.2. Транзистор с коэффициентом передачи тока базы $\beta=49$ используется в схеме на рисунке 1.5. Определить напряжения $U_{E\Im}$ и $U_{K\Im}$ при $T=50^{\circ}\text{C}$, если при $T=20^{\circ}\text{C}$ обратные токи коллекторного и эмиттерного переходов одинаковы и равны 10° мкA, а температура удвоения обратного тока равна 10°C . $R_{\delta}=200\kappa Om; R_{\kappa}=2\kappa Om; E_{K}=20B$.

Подсказка.
$$U_{\text{БЭ}} \approx \varphi_T \ln \frac{I_{9}}{I_{90}}$$
.



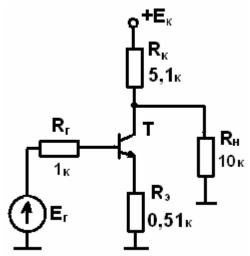
Puc. 1.5

Задача 1.3. Дана схема (рис. 1.6). Преобразовав ее, включив на выходе генератора тока ключ, найти напряжение на коллекторе при замкнутом и разомкнутом ключе K, если $R_{\kappa} = 5,1\kappa O_{M}$; $R_{\delta} = 10\kappa O_{M}$; $E_{\kappa} = 20B$, $E_{\delta} = 1B$. Транзистор имеет $\beta = 49$, а обратный ток коллекторного перехода 10мкА при $U_{KB} = 0$.

Задачи к главе II

Задача 2.1. В каскаде ОЭ (рис. 2.10) используется транзистор, у которого $h_{119} = 800$ Ом; $h_{129} = 5 \cdot 10^{-4}$; $h_{219} = 49$; $h_{229} = 80$ мкСм. Найти коэффициенты усиления по напряжению и по току, входное и выходное сопротивления если

 $R_{\Gamma}=1$ кОм; $R_{K}=5$,1кОм; $R_{9}=510$ Ом; $R_{H}=10$ кОм; Решить задачу с учетом и без учета r_{K}^{*} .



Puc. 2.10

Задача 2.2. Найти усилительные параметры каскада, показанного на рисунке 2.10, если он нагружен на аналогичный каскад и если генератором является такой же каскад.

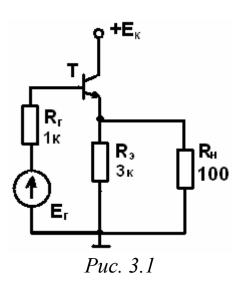
Задача 2.3. Найти коэффициент усиления K_U и верхнюю граничную частоту усилителя ОЭ (рис. 2.14), в котором использован транзистор со следующими параметрами: $\beta = 49$; $f_{h219} = 5$ МГц; $r_9 = 25$ Ом; $r_6 = 150$ Ом; $r_8^* = 30$ кОм; $C_K = 5$ пФ. Номиналы резисторов и рис. взять из задачи 2.1.

Задача 2.4. Для схемы (рис. 2.14.) найти нижнюю граничную частоту и постоянную времени делителя, если $C_1 = C_2 = 1$ мк Φ .

Задача 2.5. Для схемы задачи 2.3 определить частоты, на которых $M_B = M_H = 1,1$.

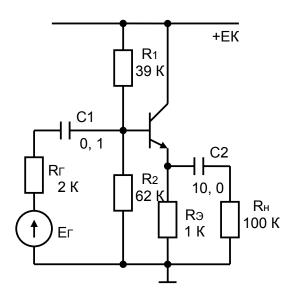
Задачи к главе III

Задача 3.1. Рассчитать входное сопротивление, коэффициенты усиления по напряжению, по току и по мощности, а также выходное сопротивление для схемы усилителя с общим коллектором (рис. 3.1), в которой использован транзистор со следующими характеристиками: $h_{216} = 0.985$; $h_{116} = 25$ Ом; $h_{126} = 0.2 \cdot 10^{-3}$, $h_{226} = 1$ мкСм. Остальные сведения о схеме приведены на рисунке 3.1.



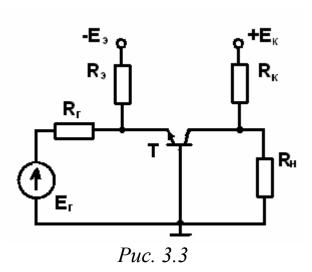
Задача 3.2. В усилительном каскаде с общим коллектором установлены разделительные конденсаторы (рис. 3.2). С₁ и С₂. Параметры транзисторов: $\beta = 80$; $r_9 = 5$ Ом, $r_6 = 50$ Ом, $r_6 = 10$ кОм.

Найти коэффициент передачи усилителя и сдвиг фазы выходного сигнала относительно входного синусоидального сигнала частотой 100 Гц.



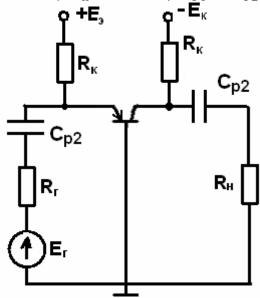
Puc. 3.2

Задача 3.3. В схеме с общей базой (рис. 3.3) элементы характеризуются следующим образом. Параметры транзистора: $h_{21B}=0.99;\ h_{12B}=10^{-4};\ h_{22B}=1\ \text{мкСм};\ h_{11B}=30\ \text{Ом}.$ Резисторы: $R_{9}=200\ \text{Ом};\ R_{K}=1\ \text{кОм};\ R_{H}=10\ \text{кОм};\ R_{\Gamma}=100\ \text{Ом}.$ Найти усилительные параметры $R_{\text{вх}},\ K_{\text{U}},\ K_{\text{I}},\ R_{\text{вых}}.$



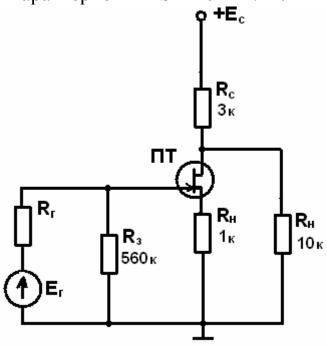
Задача 3.4. Какова верхняя граничная частота усилителя с общей базой (рис.3.4), в котором использован транзистор со сле-

дующими параметрами: $\alpha=0.98$; $f_{h21B}=5$ МГц; $r_{9}=25$ Ом; $r_{B}=150$ Ом; $r_{K}=1.5$ МОм; $C_{K}=5$ пФ? Элементы: $R_{r}=100$ Ом; $R_{9}=6.2$ кОм; $R_{K}=2$ кОм; $R_{H}=5$ кОм, $C_{\underline{P}1}=C_{P2}=1$ мкФ.



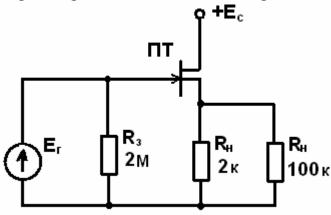
Puc. 3.4

Задача 3.5. На рисунке 3.5 представлен усилительный каскад с общим истоком (ОИ) на полевом транзисторе с р-п переходом. Определить усилительные параметры этой схемы, если крутизна стокозатворной характеристики S = 10 мA / B.



Puc. 3.5

Задача 3.6. В схеме истокового повторителя на полевом транзисторе с р-п переходом (рис. 3.6) использован транзистор с крутизной стокозатворной характеристики 12 мА / В. Определить усилительные параметры истокового повторителя.

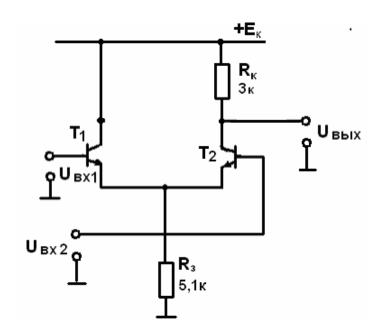


Puc. 3.6

Задачи к главе IV

Задача 4.1. Составьте эквивалентную схему эмиттерного повторителя на составном транзисторе. Что дает схема Дарлингтона?

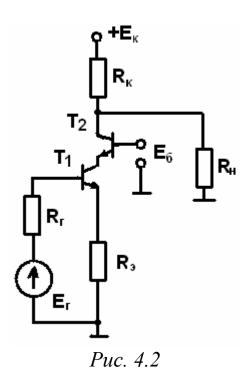
Задача 4.2. На рисунке 4.1 представлена схема с эмиттерной связью. Найти напряжение выходного сигнала, если транзисторы идентичны и имеют параметры: $\beta = 100$; $r_9 = 100$ Ом; $r_6 = 200$ Ом; $r_8 = 30$ кОм. Входные напряжения: $U_{Bx1} = +1$ B, а $U_{Bx2} = 1,1$ B.



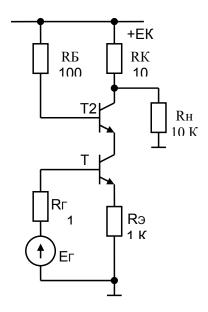
Puc. 4.1

Подсказка. В схеме усилителя два входа. Сигналы на выход идут разными путями. В линейных устройствах действует принцип суперпозиции.

Задача 4.3. На рисунке 4.2 предоставлен каскодный усилитель. Транзисторы T_1 и T_2 идентичны и имеют параметры: $\beta = 49$; $r_{\rm 3} = 10$ Ом; $r_{\rm 6} = 80$ Ом; $r_{\rm K} = 1$ Мом. Другие элементы схемы: $R_{\rm r} = 10$ кОм; $R_{\rm K} = 5,1$ кОм; $R_{\rm H} = 10$ кОм; $R_{\rm 9} = 200$ Ом. Определить усилительные параметры схемы: $K_{\rm U}$, $K_{\rm I}$ и $K_{\rm P}$.



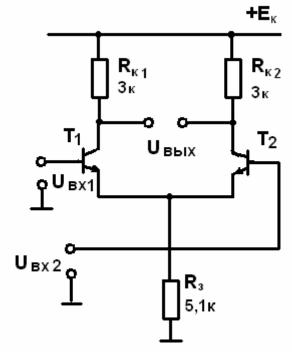
Задача 4.4. Каскодный усилитель построен (рис. 4.3) на однотипных транзисторах со следующими параметрами: $\alpha = 0.99$; $r_9 = 20$ Ом; $r_6 = 120$ Ом; $r_K = 2$ МОм; $f_\alpha = 200$ МГц; $C_K = 1$ пФ. Найти модуль коэффициента передачи на частоте 10 МГц.



Puc. 4.3

Задачи к главе V

Задача 5.1. На рисунке 5.1 представлена схема дифференциального усилителя. Транзисторы идентичны и имеют следующие параметры: $\beta = 100$; $r_{9} = 100$ Ом. Чему равно напряжение на нагрузке $R_{\rm H}$, если $U_{\rm BX1} = 1$ B, а $U_{\rm BX2} = 1,1$ B?



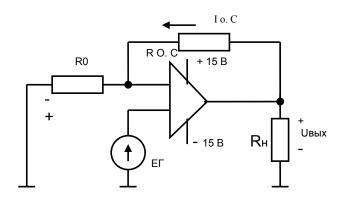
Puc. 5.1

Задача 5.2. В схеме, показанной на рисунке 5.1, плечи дифференциального усилителя неидентичны: $R_{K1} = 3$ кОм, $R_{K2} = 3,1$ кОм. Чему равно напряжение на выходе дифференциального усилителя при $U_{Bx} = +1$ B, $U_{Bx} = +1$ B?

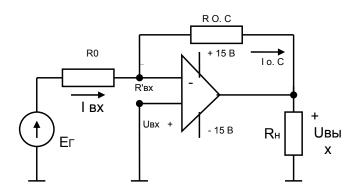
Задачи к главе VI

Задача 6.1. В схеме на рисунке 6.1 найти выходное напряжение $U_{\text{вых}}$ и ток в цепи обратной связи $I_{\text{о.с}}$ для двух значений E_{r} ; $E_{\text{r}1} = 0.2$ В и $E_{\text{r}2} = 1$ В. Найти предельное значение E_{r} пр определяющее границу линейности схемы.

Задача 6.2 В схеме на рисунке 6.1 используется операционный усилитель со следующими данными: коэффициент усиления $K_{OY} = 50 \ 10^3$; входное сопротивление $R_{\rm BXOY} = 1$ мОм; выходное сопротивление $R_{\rm BMXOY} = 100$ Ом. Параметры схемы: $R_0 = 5.1$ кОм; $R_{\rm H} = 10$ кОм. Найти усилительные параметры схемы – коэффициент усиления, входное и выходное сопротивления.

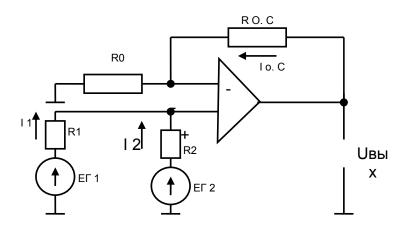


Puc. 6.1



Puc. 6.2

Задача 6.3. В схеме на рисунке 6.2 ОУ имеет $K_{OV} = 50 \cdot 10^3$, $R_{ex.OV} = 1MO_M$, $R_{ebx.OV} = 100O_M$, $R_0 = 5,1\kappa O_M$, $R_{oc} = 100\kappa O_M$, $R_H = 10\kappa O_M$. Найти коэффициент передачи усилителя, его входное и выходное сопротивления, сопротивление в точке A.

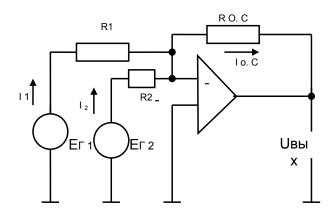


Puc. 6.3

Задача 6.4. В схеме на рисунке 6.3 $E_{r1} = E_{r2} = 18$ $R_1 = R_2 = 10\kappa O_M$; $R_{o.c} = 100\kappa O_M$. Чему равны напряжения на инвертирующем входе U_{IIX} и выходе U_{BMX} ? Чему равен ток в цепи обратной связи $I_{o.c}$? Считать операционный усилитель идеальным.

$$\Pi$$
одсказка. $I_{OC} = \frac{U_{GLIX} - U_{GX}}{R_{OC}}$.

Задача 6.5. В схеме на рисунке 6.4 E_{r1} = 1B; E_{r2} = -2B; R_1 = 10 kOm; R_2 = 20 кOm. Определитель напряжение на выходе $U_{вых}$ и ток в цепи обратной связи $I_{o.c.}$ Как изменится ток $I_{o.c.}$, если сопротивление $R_{o.c.}$ увеличится в двое?



Puc. 6.4

Задача 6.6. Дополните схему (рис. 6.1) такими элементами, чтобы получить неинвертирующий повторитель. Докажите, что $K_U=1$.

Примеры решения задач

Примеры решения задач к главе І

Задача 1.2. Транзистор с коэффициентом передачи тока базы $\beta = 49$ используется в схеме на рисунке 1.5. Определить напряжения $U_{E\Im}$ и $U_{K\Im}$ при T = 50°C, если при T = 20°C обратные токи коллекторного и эмиттерного переходов одинаковы и равны 10 мкA, а температура удвоения обратного тока равна 10°C.

Решение. Используя подсказку, приведенную в задаче 1.2 к главе I, вычислим сначала значения токов эмиттера и напряжения на коллекторном переходе в схеме при начальной температуре T = 20°C. Базовый ток для схемы, приведенной на рисунке 1.5, задается источником напряжения E_K и резистором в цепи базы R_B и будет равен

$$I_B \approx E_K / R_B = 20 / (200 \cdot 10^3) = 0.1 \text{ MA}.$$

Вычислим эмиттерный ток по формуле:

$$I_{3} = (1 + \beta)(I_{5} + I_{K0}).$$

Получим, что $I_9 = (1 + 49)(0,1 + 0,01) \times 10^{-3} = 5,5$ мА.

Вычислим напряжение на эмиттерном переходе транзистора:

$$U_{E9} \approx \varphi_T \ln \frac{I_9 + I_{90}}{I_{90}} \approx \varphi_T \ln \frac{I_9}{I_{90}} = 0,025 \ln \frac{5,5 \cdot 10^{-3}}{10 \cdot 10^{-6}} \approx 0,157 \text{ B.}.$$

Вычислим ток коллектора по формуле $I_K = \beta I_B + I_{K\ 0} \, (1+\beta)$ и получим

$$I_K = 49 \cdot 0.1 \cdot 10^{-3} + 10^{-5} \cdot 50 = 5.4 \text{ mA}.$$

Вычислим напряжение коллектор-эмиттер по формуле $U_{K\Im} = E_K - I_K R_K$ и получим:

$$U_{K9} = E_K - I_K R_K = 20 - 5.4 \cdot 2 = 9.2 B.$$

Проведем аналогичные вычисления для конечной температуры T = 50°C. Учитывая, что при увеличении температуры увели-

чиваются обратные токи переходов, воспользуемся следующей формулой $I_{K0}(T_2) = I_{30}(T_2) = I_0(T_1)2^{\Delta T/Ty}$,

где $\Delta T = T_2 - T_1 = 50 - 20 = 30$ °C; $T_y = 10$ °C – температура удвоения; $I_0(T_1)$ – значение теплового тока через переход при T_1 .

Подставив значения в формулу, получим значение обратного тока при новой температуре:

$$I_0(50^{\circ}\text{C}) = 10^{-5} \cdot 2^{30/10} = 80 \text{ MKA}.$$

Вычислим значение температурного потенциала ϕ_T :

$$\phi_T = T / 11600 = 323 / 11600 \approx 0,028 B.$$

Вычислим падение напряжения на эмиттерном переходе:

$$U_{E3} \approx 0.028 \ln \frac{5.5 \cdot 10^{-3} + 80 \cdot 10^{-6}}{80 \cdot 10^{-6}} \approx 0.119 \text{ B.}.$$

Видим, что напряжение на эмиттерном переходе уменьшилось. А значение тока коллектора будет равно

$$I_K = 4.9 \cdot 10^{-3} + 80 \cdot 10^{-6} \cdot 50 = 8.9 \text{ MA}.$$

С ростом коллекторного тока напряжение на участке коллектор-эмиттер уменьшается и будет равно

$$U_{K9} = 20 - 8.9 \cdot 2 = 2.2 \text{ B}.$$

Задача 1.4. В схеме, приведенной на рисунке 1.4а, транзистор имеет β = 49. Найти постоянное напряжение на коллекторе транзистора U_K , если R_1 = $100\kappa O_M$; R_2 = $51\kappa O_M$; R_K = $5,1\kappa O_M$; R_3 = $0,51\kappa O_M$; E_K = 20B.

Решение. Первым шагом попытаемся преобразовать схему к более удобному виду (см. на рис. 1.4б.) Из полученной схемы получим, что

$$E_{B} = E_{K}R_{2}/(R_{1} + R_{2})$$

$$R_{B} = R_{1}IIR_{2} = R_{1}R_{2}/(R_{1} + R_{2})$$

$$I_{B} = E_{B}/(R_{B} + (\beta + 1)R_{2}),$$

Чтобы найти постоянное напряжение на коллекторе транзистора, воспользуемся формулой $U_{\it K}=E_{\it K}-I_{\it K}R_{\it K}$.

Ток коллектора находим по формуле $I_{\scriptscriptstyle K}=\beta I_{\scriptscriptstyle B}+I_{\scriptscriptstyle KO}^*$, ток базы — по формуле, через вычисление $R_{\scriptscriptstyle B}..u.E_{\scriptscriptstyle B}$. Произведем вычисления:

$$\begin{split} R_{\scriptscriptstyle E} &= R_{\scriptscriptstyle 1} R_{\scriptscriptstyle 2} \, / (R_{\scriptscriptstyle 1} + R_{\scriptscriptstyle 2}) = 51*100 / (51+100)*10^3 = 33.8 \kappa O_{\scriptscriptstyle M}; \\ E_{\scriptscriptstyle E} &= E_{\scriptscriptstyle K} R_{\scriptscriptstyle 2} \, / (R_{\scriptscriptstyle 1} + R_{\scriptscriptstyle 2}) = 15*51*10^3 \, / \big[(51+100)*10^3 \big] = 5,066B. \\ I_{\scriptscriptstyle E} &= 5,066 \, / (33.8*10^3 + 50*0.51*10^3) = 0,085 \, \text{MA}. \end{split}$$

Итак, получили, что постоянное напряжение на базе транзистора равно:

$$U_{E} = E_{E} - I_{E}R_{E} = 5,066 - 0,085 * 33,8 = 2,193B$$
.

А ток коллектора равен:

$$I_K = \beta I_E + I_{KO}^* = 49 * 0.085 * 10^{-3} + 10 * 10^{-6} (1 + 49) = 4.665 \text{ mA}.$$

Получили, что постоянное напряжение на коллекторе равно:

$$U_K = E_K - I_K R_K = 20 - 4,665 * 5,1 = 15,7915B$$
.

Примеры решения задач к главе II

Задача 2.1. В каскаде ОЭ (рис. 2.11) используется транзистор, у которого $h_{119} = 800$ Ом; $h_{129} = 5 \cdot 10^{-4}$; $h_{219} = 49$; $h_{229} = 80$ мкСм. Найти коэффициенты усиления по напряжению и по току, входное и выходное сопротивления, если

$$R_{\Gamma} = 1\kappa O_{M}; R_{K} = 5,1\kappa O_{M}; R_{\Theta} = 510O_{M}; R_{H} = 10\kappa O_{M};$$

Решить задачу с учетом и без учета r_{κ}^* .

Решение. Для решения задачи воспользуемся следующими соотношениями:

$$\begin{split} K_{U} &= \text{-} \; \beta R_{K_{H}} \, / \, (R_{\Gamma} + R_{_{BX}}), \, R_{K_{H}} = R_{K} \, \| \; R_{_{H}} = R_{K} R_{_{H}} \, / \, (R_{K} + R_{_{H}}), \, R_{_{BbIX}} = R_{K} \\ & \| \; r_{_{K}}^{*} (1 + \beta \gamma_{_{B}}), \, \gamma_{_{B}} = R_{_{\mathcal{B}}} \, / \, (R_{_{\mathcal{B}}} + R_{_{\Gamma}}), \, R_{_{BX}} = r_{_{B}} + (r_{_{\mathcal{B}}} + R_{_{\mathcal{B}}})(1 + h_{_{21\mathcal{B}}}) = r_{_{B}} + \\ & r_{\mathcal{B}} (1 + h_{_{21\mathcal{B}}}) + R_{\mathcal{B}} (1 + h_{_{21\mathcal{B}}}), \; r_{_{B}} + r_{\mathcal{B}} (1 + h_{_{21\mathcal{B}}}) = h_{_{11\mathcal{B}}}. \end{split}$$

Вычислим $R_{BX} = h_{113} + (1 + h_{213}) R_{3.}$

Подставим параметры, приведенные в условии задачи и получим, что

$$R_{BX} = 800 + 49 \cdot 0.51 \cdot 10^3 = 25.8 \text{ kOm}.$$

Найдем выходное сопротивление

$$R_{\text{вых}} = R_{\text{K}} \parallel r_{\text{K}}^* (1 + \beta \gamma_{\text{B}}),$$

где $\gamma_{\rm B}=R_{\rm B}$ / $(R_{\rm B}+R_{\rm r})$ – коэффициент токораспределения в базе транзистора; $r_{\rm K}^*=1/h_{22{\rm B}}$ – дифференциальное сопротивление коллекторного перехода.

Подставим данные:

$$r_{\text{K}}^*(1+\beta\gamma_{\text{B}}) = \frac{1}{80\times 10^{\text{-}6}} \Bigg\lceil 1 + 48 \frac{0.51\times 10^3}{(1+5.1)\times 10^3} \Bigg\rceil \approx 200 \text{ kOm} \,.$$

Окончательно имеем, что

$$R_{\text{вых}} = 5.1 \cdot 10^3 \parallel 200 \cdot 10^3 = 5.1 \cdot 200 / (5.1 + 200) \cdot 10^3 \approx 4.9 \text{ кОм};$$
 $R_{\text{вых}} \approx R_{\text{K}}.$

Вычислим коэффициент передачи по напряжению K_U = - βR_{K_H} / $(R_{_{\Gamma}} + R_{_{BX}})$,

где β≈h_{21Э} – коэффициент передачи тока базы;

 $R_{K_H} = R_K \parallel R_{_H} = R_K R_{_H} \, / \, (R_K + R_{_H}) \, - \,$ эквивалентное сопротивление в цепи коллектора.

Получим, что

$$K_U = -48 \frac{5,1 \cdot 10}{5,1+10} 10^3 / [(1+25,8) \cdot 10^3] = -6,05$$
. Знак минус говорит об инверсии сигнала.

Рассчитаем коэффициент усиления по току

$$K_{I} = \beta \frac{R_{r}}{R_{r} + R_{r}} \frac{R_{K}}{R_{K} + R_{r}} = 48 \frac{10^{3}}{(1+25,8)\cdot 10^{3}} \frac{5,1\cdot 10^{3}}{(5,1+10)\cdot 10^{3}} = 0,6.$$

Задача 2.2. Найти усилительные параметры каскада, показанного на рисунке 2.11, если он нагружен на аналогичный каскад.

Решение. В качестве нагрузки усилительного каскада следует рассматривать входное сопротивление второго каскада. Из решения задачи 2.1 имеем, что

$$R_{H} = R_{BX2}$$
.

Рассчитаем коэффициенты усиления по току и напряжению, воспользовавшись вышеприведенными формулами. Получим, что:

$$K_{U} = -48 \frac{5,1 \cdot 25,8}{5,1+25,8} 10^{3} / [(1+25,8) \cdot 10^{3}] = -7,75;$$

$$K_{I} = 48 \frac{10^{3}}{(1+25,8) \cdot 10^{3}} \frac{5,1 \cdot 10^{3}}{(5,1+25,8) \cdot 10^{3}} \approx 0,3.$$

Задача 2.3. Найти коэффициент усиления K_U и верхнюю граничную частоту усилителя ОЭ (рис. 2.14), в котором использован транзистор со следующими параметрами: $\beta = 49$; $f_{h219} = 5$ МГц; $r_9 = 25$ Ом; $r_6 = 150$ Ом; $r_8^* = 30$ кОм; $C_K = 5$ пФ. Номиналы резисторов и рис. взять из задачи 2.1.

Решение. Воспользуемся определением верхней граничной частоты усилителя ОЭ. Знаем, что она может вычисляется через постоянную времени в области верхних частот:

$$f_B = 1 / (2\pi \tau_B)$$
; $\tau_B = (\tau_B + \tau_K) / (1 - \beta \gamma_B)$,

здесь $\gamma_{\text{Б}}=(r_{\text{Э}}+R_{\text{Э}})$ / $(R_{\text{F}}+r_{\text{Б}}+r_{\text{Э}}+R_{\text{Э}})$ – коэффициент токораспределения в цепи базы, $\tau_{\text{β}}=1$ / $\omega_{\text{β}}=1$ / $(2\pi\ f_{\text{h213}})$ - постоянная времени коэффициента передачи тока базы; $\tau_{\text{K}}=c_{\text{K}}^*$ $(r_{\text{K}}^*||R_{\text{KH}})$ – постоянная времени коллекторной цепи.

Вычислим $\tau_K = C_K^* (r_K^* || R_{KH}).$

Здесь $R_{KH} = (R_K \ R_H) \ / \ (R_K + R_H) = (3 \cdot 10) \ / \ (3 + 10) \cdot 10^3 \approx 2,3$ кОм, так как $r_K^* >> R_{KH}$, то $\tau_K \approx C_K^* R_{KH} = C_K (1 + \beta) R_{KH} = 5 \cdot 10^{-12} \cdot 50 \cdot 2,3 \cdot 10^3 \approx 0,58 \cdot 10^{-6}$ с.

$$\begin{split} \tau_{\beta} &= 1 \: / \: (2 \: \pi \: f_{h219}) = 1 \: / \: (2 \cdot 3,14 \cdot 100 \cdot 10^{3}) \approx 1,6 \cdot 10^{-6} \: c. \\ \gamma_{B} &= (25 + 510) \: / \: (10^{3} + 150 + 25 + 510) = 0,31. \\ \tau_{B} &= (1,6 + 0,58) \cdot 10^{-6} \: / \: (1 + 49 \cdot 0,31) \approx 0,13 \cdot 10^{-6} \: c. \end{split}$$

Найдем верхнюю граничную частоту усилителя

$$f_B = 1 / (2\pi\tau_B) = 1 / (2 \cdot 3.14 \cdot 0.13 \cdot 10^{-6}) \approx 1.22 \cdot 10^6 \, \Gamma$$
ц.

Вычислим коэффициент усиления по напряжению K_U по формуле

$$K_U = -\beta R_{KH} / (R_{\Gamma} + R_{BX}) = -(49 \cdot 2.3 \cdot 10^3) / [10^3 + 150 + (25 + 510)(1 + 49)] = -4.11.$$

Знак минус говорит об инверсии фазы.

Задача 2.6. Для условий, сформулированных в задаче 2.1, определить, в каких пределах изменяется выходное сопротивление каскада при изменении $R_{\rm BX}$ от нуля до бесконечности.

 $\begin{array}{lll} \textit{Решение}. & \textit{Воспользуемся} & \textit{следующим} & \textit{выражением:} \\ R_{\text{\tiny вых}} = & R_{\text{\tiny K}} \, \| \, r_{\text{\tiny K}}^* \bigg(1 + \beta \frac{r_9 + R_9}{r_{\text{\tiny K}} + R_{\text{\tiny F}} + r_9 + R_9} \bigg). \end{array}$

Мы знаем, что r_3 , r_6 и R_3 являются составными элементами входного сопротивления каскада. При $R_{\text{вх}} \to \infty$, формула принимает следующий вид:

$$R_{\text{bux}} = R_K \parallel r_{_K}^* (1 + \beta) = R_K \parallel r_{_K}.$$

При $R_{\text{вх}} \to 0$ получим, что $R_{\text{вых}} \approx R_K \parallel r_{\text{к}}^*$. При данных условиях видно, что выходное сопротивление каскада при изменении $R_{\text{вх}}$ от нуля до бесконечности приближается к R_K , но при $R_{\text{вх}} \to \infty$ это приближение точнее.

Примеры решения задач к главе III

Задача 3.5. На рисунке 3.5 представлен усилительный каскад с общим истоком (ОИ) на полевом транзисторе с р-п переходом. Определить усилительные параметры этой схемы, если крутизна стокозатворной характеристики S = 10 мA / B. Считаем, что S выражается в M / M , M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M / M в M г M в M / M в M г M в M / M в M г M г M

Решение. Для определения усилительных параметров каскада применим формулу $K_U = SR_{CH} / (1 + SR_U)$, которая справедлива, когда резистор R_U не зашунтирован блокировочным конденсатором. Воспользуемся формулами для определения входноего и выходного сопротивлениея схемы с общим истоком

 $R_{\text{вх}}=R_3\parallel[(R_{\text{вхИТ}}+R_{\text{И}})(1+SR_{\text{И}})],$ а также формулой для определения эквивалентного сопротивления в цепи стока $R_{\text{CH}}=R_{\text{C}}\parallel R_{\text{H}}$

Здесь $R_{\rm вxИT}$ — входное сопротивление полевого транзистора, достигающее на практике 10^8-10^9 Ом. Поскольку $R_3 << R_{\rm вxИT}$, можно записать

$$R_{\text{BX}} \approx R_3 = 560 \text{ kOm}.$$

Итак, коэффициент усиления равен:

$$K_{U} = 10 \frac{3 \cdot 10}{3 + 10} / (1 + 10 \cdot 1) = 2, 1.$$

Найдем выходное сопротивление схемы ОИ:

$$R_{\text{вых}} = R_{\text{C}} \parallel r_{\text{C}}.$$

Здесь r_C - дифференциальное сопротивление канала. Так как r_C достаточно велико и учитывая параллельное включение, можно считать, что $R_{\text{вых}} \approx R_C$.

Задача 3.6. В схеме истокового повторителя на полевом транзисторе с р-п переходом (рис. 3.6) использован транзистор с крутизной стокозатворной характеристики 12 мА / В. Определить усилительные параметры истокового повторителя.

Решение. Определим усилительные параметры каскада, используя следующие формулы: $K_U = [SU_{3H} (R_H \parallel R_H)] / [U_{3H} + SU_{3H} (R_H \parallel R_H)] = S (R_H \parallel R_H) / [1 + S(R_H \parallel R_H)], R_{BX} \approx R_3, R_{BMX} = R_H / (1 + SR_H), R_H \parallel R_H = (2 \cdot 0,1) / (2 + 0,1) = 0,095 кОм;$

Проведя соответствующие подстановки, получим, что:

$$K_U = (12 \cdot 0.095) / (1 + 12 \cdot 0.095) \approx 0.53.$$

Входное сопротивление истокового повторителя равно

$$R_{BX} \approx R_3 = 0.2 \text{ MOm}.$$

Найдем выходное сопротивление:

$$R_{BLIX} = R_{II} / (1 + SR_{II}) = 3 / (1 + 12 \cdot 3) = 0,081 \text{ kOm}.$$

Задача 3.7. Для схемы, описанной в задаче 3.3, найти усилительные параметры каскада, когда нагрузкой схемы служит аналогичный каскад.

Pешение. Из условия задачи имеем, что $R_{\rm H} \approx R_{\rm BX} = 26$ Ом. Найдем коэффициенты передачи по току и напряжению $K_{\rm U}$ и $K_{\rm I}$:

$$K_{U} = 0.99 \frac{10^{3} \parallel 26}{10^{2} + 26} = \frac{10^{3} \cdot 26/(10^{3} + 26)}{10^{3} + 26} 0.99 = 0.204;$$

 $K_{I} = 0.99 \frac{10^{2}}{10^{2} + 26} \frac{10^{3}}{10^{3} + 26} = 0.765.$

Задача 3.8. Определить верхнюю граничную частоту каскада ОБ (рис. 3.4), в котором использован транзистор со параметрами: $\alpha = 0.98$; $f_{h21B} = 10$ МГц; $r_9 = 25$ Ом; $r_B = 150$ Ом; $r_K = 1.5$ МОм; $C_K = 5$ пФ? Элементы: $R_\Gamma = 50$ Ом; $R_9 = 6.2$ кОм; $R_K = 2$ кОм; $R_H = 5$ кОм.

Решение. Воспользуемся формулами: $f_{\scriptscriptstyle B}$ = 1 / $(2\pi\tau_{\scriptscriptstyle B})$, где $f_{\scriptscriptstyle B}$ - верхняя граничная частота схемы ОБ, $\tau_{\scriptscriptstyle B}$ - постоянная времени в области верхних частот.

Знаем, что в схеме с ОБ транзистор реализует свои частотные свойства максимально. Верхняя граничная частота усилителя ОБ имеет пределом граничную частоту коэффициента передачи эмиттерного тока $f_{\alpha} \approx f_{h21B}$. Другим важным фактором, снижающим быстродействие транзистора, является C_K - емкость коллекторного перехода; $\tau_B = (\tau_{\alpha} + \tau_K) / (1 - \alpha \gamma_3)$,

где τ_{α} - постоянная времени коэффициента передачи α ;

 $au_{K} = C_{K} \left(R_{KH} \parallel r_{K} \right) -$ постоянная времени цепи коллектора;

 $\gamma_{\rm 3} = r_{\rm B} \, / \, (r_{\rm B} + R_{\rm r} + r_{\rm 3}) -$ коэффициент токораспределения в цепи эмиттера.

Найдем коэффициент токораспределения:

$$\gamma_{2} = 150 / (150 + 50 + 25) \approx 0.67.$$

Подсчитаем костоянную времени коллекторной цепи

$$\tau_{K} = C_{K} \left(R_{K_{H}} \parallel r_{K} \right) \approx C_{K} R_{K_{H}};$$

$$\begin{split} R_{KH} &= R_K \parallel R_{_H} = (2000 \cdot 5000) \, / \, (2000 + 5000) = 1,\!43 \cdot 10^3 \; \text{Om}; \\ \tau_K &= 5 \cdot 10^{\text{-}12} \cdot 1,\!43 \cdot 10^3 = 7,\!15 \cdot 10^{\text{-}9} = 7,\!15 \; \text{mc}. \end{split}$$

Постоянная времени коэффициента передачи α:

$$\tau_{\alpha} = 1 / (2 \pi f_{h21B}) = 1 / (2 \cdot 3.14 \cdot 10 \cdot 10^{6}) = 16.42 \cdot 10^{-9} c.$$

Постоянная времени усилителя в области верхних частот:

$$\tau_{\rm B} = (16.42 + 7.14) \cdot 10^{-9} / (1 - 0.98 \cdot 0.67) = 78.5 \cdot 10^{-9} \, \text{c}.$$

Найдем верхнюю граничную частоту усилителя:

$$f_B = 1 / (1 \cdot 3.14 \cdot 78.5 \cdot 10^{-9}) = 4.5 \cdot 10^6$$
.

Задача 3.9. Решить задачу 3.5 для случая, когда нагрузкой является аналогичный каскад.

Решение. Нагрузкой в схеме на рисунке 3.5 является входное сопротивление аналогичного каскада, составляющее сотни килоом, поэтому можно считать, что $R_C << R_H$. Решим задачу и получим, что:

$$R_{C_H} = R_C \parallel R_{_H} \approx R_C;$$

 $K_U = SR_C / (1 + SR_M) = 10.3 / (1 + 10.1) \approx 3.$

Задача 3.10. Определить коэффициент усиления схемы, представленной на рисунке 3.5, если отсутствует резистор $R_{\text{и}}$.

Решение. Так как $R_{\rm H} = 0$, то выражение для определения коэффициента усиления каскада примет вид, что:

$$K_U = SR_{CH}$$
.

Подставив значения, получим что:

$$K_U = SR_C = 10.3 = 30.$$

Примеры решения задач к главе IV

Задача 4.2. На рисунке 4.1 представлена схема с эмиттерной связью. Найти напряжение выходного сигнала, если транзисторы идентичны и имеют следующие параметры: $\beta = 100$; $r_3 = 100$ Ом; $r_6 = 200$ Ом; $r_8^* = 30$ кОм. Входные напряжения: $U_{BX1} = +1$ B, а $U_{BX2} = 1,1$ B.

Решение: Используя подсказку, приведенную в условии задачи к главе IV, применим принцип суперпозиции и получим, что

$$U_{\text{вых}} = U_{\text{вх1}} K_1 + U_{\text{вх2}} K_2.$$

Здесь

$$K_1 = U_{\text{вых}} / U_{\text{вх}1} |_{U_{\text{вх}2}=0}; K_2 = U_{\text{вых}} / U_{\text{вх}2} |_{U_{\text{вх}1}=0}.$$

Относительно сигнала $U_{вх2}$ схема является усилителем OЭ.

$$K_2 \approx -R_K / r_3 = -30.$$

По отношению к сигналу $U_{\text{вх1}}$ усилитель является двухкаскадной схемой ОК-ОБ. Тогда справедливо соотношение $K_1 = K_{\text{UOK}} \; K_{\text{UOБ}}.$

Здесь $K_{UOK} = (1+\beta)(R_9 \parallel r_9) / [r_B + (R_9 \parallel r_9) (1+\beta)] \approx 1,$ $K_{UOB} = \alpha R_K / R_{BX \ OB} \approx \alpha R_K / r_9.$

Будем считать, что $\alpha \approx 1$, тогда имеем, что $K_{UOB} \approx R_K / r_9 = (3 \cdot 10^3) / 100 = 30$.

Получим, что коэффициент усиления для $U_{\text{вх1}}$ будет равен $K_1 = 1 \cdot 30 = 30$.

Из решения следует, что $K_1 = K_2$, то есть коэффициенты усиления сигналов $U_{\text{вх1}}$ и $U_{\text{вх2}}$ равны, но $U_{\text{вх2}}$ инвертируется, а $U_{\text{вх1}}$ нет.

Амплитуда сигнала на выходе схемы с эмиттерной связью равна:

$$U_{BLIX} = 1.0 \cdot 30 + 1.1 \cdot (-30) = -3 B.$$

Задача 4.3. На рисунке 4.2 представлен каскодный усилитель. Транзисторы T_1 и T_2 идентичны и имеют параметры: β = 49; r_3 = 10 Ом; r_6 = 80 Ом; r_K = 1 Мом. Другие элементы схемы: R_r = 10 кОм; R_K = 5,1 кОм; R_H = 10 кОм; R_9 = 200 Ом. Определить усилительные параметры схемы: K_U , K_I и K_P .

Pешение. Для расчета применим следующие формулы: $R_{\rm BX} = r_{\rm B} + (r_{\rm B} + R_{\rm B})(1 + + \beta)$; $K_{\rm P} = K_{\rm U} K_{\rm I}$; $K_{\it U} = \beta_{\it I} \alpha_{\it I} \frac{R_{\it K} R_{\it H}}{R_{\it F} + R_{\it ex}}$; $K_{\it I} = K_{\it I_{\it I}} K_{\it I_{\it I_{\it I}}} = \beta \frac{R_{\it F}}{R_{\it F} + R_{\it ex}} \alpha \frac{R_{\it K}}{R_{\it K} + R_{\it H}}$.

Входное сопротивление схемы равно:

$$R_{BX} = 80 + (10 + 200)(1 + 49) = 10,58 \text{ kOm}.$$

Коэффициент усиления по току

$$K_I = K_{I1}K_{I2} = \beta \frac{R_r}{R_r + R_{nx}} \alpha \frac{R_K}{R_K + R_{nx}} = 49 \frac{10^3}{10^3 + 10.58 \cdot 10^3} 0.98 \frac{5.1 \cdot 10^3}{(5.1 + 10) \cdot 10^3} = 1.37.$$

Найдем коэффициент усиления по напряжению каскодного усилителя как усиление составного транзистора $T_1 - T_2$:

$$K_{_{\mathrm{U}}} = \beta_{_{1}}\alpha_{_{2}}\frac{R_{_{K}} \parallel R_{_{_{H}}}}{R_{_{_{\Gamma}}} + R_{_{_{BX}}}} = 49\frac{49}{1 + 49}\frac{5,1 \cdot 10^{^{3}} \cdot 10^{^{4}}}{(5,1 \cdot 10^{^{3}} + 10^{^{4}})(10^{^{4}} + 10,58 \cdot 10^{^{3}})} = 8,02.$$

Вычислим коэффициент усиления по мощности:

$$K_P = K_U K_I = 8,02 \cdot 1,37 = 10,99.$$

Задача 4.5. Для каскодной схемы, приведенной на рисунке 4.3а, обеспечить коэффициент усиления по напряжению $K_U = 4 \cdots 4,35$ в диапазоне рабочих частот от нуля до 10 МГц. Считать транзисторы однотипные со следующими параметрами: $\alpha = 0,99$; $r_3 = 20$ Ом; $r_6 = 120$ Ом; $r_K = 2$ МОм; $f_\alpha = 200$ МГц; $C_K = 1$ пФ?

Решение. Используя формулы K_{U0} = - $(\alpha \beta R_{KH})$ / $(R_{\Gamma} + R_{BX})$, где $R_{BX} = r_{B} + (r_{B} + r_{B})(1 + \beta)$, рассчитаем коэффициент усиления по напряжению для низких и средних частот.

$$\beta = \alpha / (1 - \alpha) = 0.99 / (1 - 0.99) = 99;$$

$$R_{\text{BX}} = 120 + (20 + 10^3)(1 + 99) = 102,12 \cdot 10^3 \text{ OM};$$

$$R_{\text{KH}} = R_{\text{K}} \parallel R_{\text{H}} = (10 \cdot 10) / (10 + 10) \cdot 10^3 = 5 \text{ kOM};$$

$$K_{\text{U0}} = -(0.99 \cdot 99 \cdot 5 \cdot 10^3) / (10^3 + 102,12 \cdot 10^3) \approx -4.75.$$

Определим постоянную времени каскада ОБ на транзисторе T_2 :

$$\begin{split} \tau_{\text{B OB}} &= \left(\tau_{\alpha} + \tau_{\text{K}}\right) / \left(1 - \alpha \gamma_{\Im}\right); \\ \tau_{\alpha} &= 1 / \left(2 \ \pi \ f_{\alpha}\right) = 1 / \left(2 \cdot 3,14 \cdot 200 \cdot 10^{6}\right) = 0,796 \cdot 10^{-9} \ c; \\ \tau_{K} &= C_{K} \, R_{K\text{H}} = 10^{-12} \cdot 5 \cdot 10^{3} = 5 \cdot 10^{-9} \ c; \\ \gamma_{\Im} &= \left(r_{B} + R_{B}\right) / \left(r_{\Im} + r_{K} + r_{B} + R_{B}\right) \approx R_{B} / \left(r_{K} + R_{B}\right) = 10^{5} / \left(2 \cdot 10^{6} + 10^{5}\right) = 0,0476; \\ \tau_{B OB} &= \left(0,796 + 5\right) \cdot 10^{-9} / \left(1 - 0,99 \cdot 0,0476\right) = 6,05 \cdot 10^{-9} \ c. \end{split}$$

Определим постоянную времени каскада ОЭ на первом транзисторе T_1 :

$$\begin{split} \tau_{_{B}\,O\Theta} &= (\tau_{\beta} + \tau_{K}) \, / \, (1 - \beta \gamma_{B}); \\ \tau_{\beta} &= \tau_{\alpha} \, (1 + \beta) = (1 + \beta) \, / \, (2 \, \pi \, f_{\alpha}) = (1 + 99) \, / \, (2 \cdot 3, 14 \cdot 200 \cdot 10^{6}) \approx \\ &\qquad \qquad 3, 18 \cdot 10^{-6} \, c; \end{split}$$

$$\tau_{K} = C_{K}^{*} R_{BX OB} = C_{K}^{*} \left[r_{9} + (r_{B} + R_{B}) / (1+\beta) \right] = 10^{-12} \cdot 100[20 + (120 + 10^{5}) / (1+99)] = 1,02 \cdot 10^{-7} c;$$

$$\gamma_{B} = (r_{9} + R_{9}) / (R_{\Gamma} + r_{B} + r_{9} + R_{9}) = (20 + 10^{3}) / (10^{3} + 120 + 20 + 10^{3}) \approx 0,48;$$

 $\tau_{\text{B O}9} = (0.08 + 0.102) \cdot 10^{-6} / (1 + 99 \cdot 0.48) \approx 3.75 \cdot 10^{-9} \text{ c.}$

Определим эквивалентную постоянную времени усилителя в области верхних частот

$$\tau_{_{B}} = \sqrt{\tau_{_{BOS}}^2 + \tau_{_{BOS}}^2} = \sqrt{3,75^2 + 6,05^2} = 7,11 \cdot 10^{-9} \text{ c.}.$$

Определим коэффициент усиления каскодного усилителя на частоте 10 МГц:

$$K_U(f) = K_{U0} / \sqrt{1 + (f/f_{\rm B})^2}$$
.

Здесь $f_{\scriptscriptstyle B}$ — верхняя граничная частота усилителя и равна $f_{\scriptscriptstyle B}=1/(2\pi\tau_{\scriptscriptstyle B})=1/(2\cdot 3,14\cdot 7,11\cdot 10^{-9})=22,4\cdot 10^6\,\Gamma$ ц.

Тогда для коэффициент усиления каскодного усилителя на частоте 10 МГц получаем, что $K_U(10\ \mathrm{M}\Gamma\mathrm{u}) = -4.75/\sqrt{1+(10/22,4)^2} = -4.33$.

Примеры решения задач к главе V

Задача 5.1. На рисунке 5.1 представлена схема дифференциального усилителя. Транзисторы идентичны и имеют следующие параметры: $\beta = 100$; $r_3 = 100$ Ом. Чему равно напряжение на нагрузке $R_{\rm H}$, если $U_{\rm BX1} = 1$ B, а $U_{\rm BX2} = 1,1$ B?

Решение. 1. Выражение для вычисления сигнала на выходе дифференциального усилителя имеет вид $U_{\text{вых}} = K_{\text{д}}$ $\Delta U = K_{\text{д}} \left(U_{\text{вх2}} - U_{\text{вх1}} \right)$ и прямо пропорционален разностному значению входных напряжений, которое определяется как дифференциальный сигнал:

Здесь
$$K_{_{\mathrm{J}}} = \frac{2\beta R_{_{\mathrm{K}}}}{R_{_{\mathrm{r}}} + R_{_{\mathrm{Bx}}}} = \frac{2\beta R_{_{\mathrm{K}}}}{R_{_{\mathrm{r}}} + \left[r_{_{\mathrm{B}}} + r_{_{\mathrm{B}}}\left(1 + \beta\right)\right]} -$$
коэффициент усиления

дифференциального сигнала.

Для интегральных схем, работающих в микрорежиме, характерно высокое сопротивления r_3 . В следствии этого формулу для определения коэффициента усиления дифференциального сигнала можно преобразовать и считать, что:

$$K_{_{\rm J}} \approx \frac{R_{_{\rm K}}}{r_{_{\rm O}}}$$
.

Найдем
$$K_{\pi}$$
: $K_{\pi} \approx \frac{3 \cdot 10^3}{100} = 30$.

Значение сигнала на выходе дифференциального усилителя будет равно

$$U_{BMX,\pi} = 30 (1,1-1,0) = 3 B.$$

К появлению выходной синфазной ошибки может привести наличие двух совпадающих по фазе (синфазных) сигналов. Эта ошибка обусловлена приращениями токов в коллекторных цепях транзисторов T_1 и T_2 :

$$U_{\text{BMX}} = U_{\text{BX. c}} K_{c2} - U_{\text{BX. c}} K_{c1} = U_{\text{BX. c}} (K_{c2} - K_{c1}),$$

где $U_{\text{вх. c}}$ равно меньшему из двух входных сигналов.

Коэффициент усиления синфазного сигнала для каждого из плеч дифференциального усилителя определяется следующим выражением:

$$K_{c} = \frac{\beta R_{K}}{R_{r} + r_{b} + (r_{3} + 2R_{3})(1+\beta)} \approx \frac{R_{K}}{2R_{3}} = \frac{3 \cdot 10^{3}}{2 \cdot 5, 1 \cdot 10^{3}} \approx 0,29.$$

В случае идентичности плеч (что соответствует условию задачи) коэффициенты усиления синфазных сигналов в обоих плечах одинаковы, и, следовательно, в нашем случае выходная синфазная ошибка равно нулю.

Задача 5.3. Чему равно напряжение на выходе дифференциального усилителя при значениях входных сигналов $U_{\text{вх 1}} = +1 \text{B}$, $U_{\text{вх 2}} = +1,1 \text{B}$ при условии, что плечи дифференциального усилителя, в схеме, показанной на рисунке 5.1, неидентичны: $R_{\text{K1}} = 3 \text{ кОм}, R_{\text{K2}} = 3,1 \text{ кОм}.$

Решение. Воспользуемся выражением для вычисления коэффициента усиления дифференциального сигнала в случае разности номиналов резисторов $K_{_{\rm I\! I}} = \frac{R_{_{\rm K1}} + R_{_{\rm K2}}}{2r_{_{\rm 9}}}$,

здесь в качестве коллекторного резистора следует брать среднее значение $R_{\rm K1}$ и $R_{\rm K2}$

Напряжение на выходе дифференциального усилителя без учета выходной синфазной ошибки будет равно:

$$U_{\text{вых.д}} = 0.1 \frac{(3+3.1) \cdot 10^3}{2 \cdot 100} = 3.05 \text{ B.}.$$

В отличие от только что рассмотренной задачи 5.1 для дифференциального усилителя с идентичными плечами выходное дифференциальное напряжение усилителя задачи 5.3 отличается на 0,05 В. Величину этой разности будем рассматривать как выходную дифференциальную ошибку, обусловленную асимметрией плеч.

Посчитаем выходную синфазную ошибку на выходе дифференциального усилителя:

$$U_{_{\text{BbIX. c}}} = U_{_{\text{BX. c}}} \left(K_{_{\text{c2}}} \text{-} K_{_{\text{c1}}} \right) \approx U_{_{\text{BX. c}}} \left(\frac{R_{_{\text{K2}}}}{2R_{_{\text{2}}}} \text{-} \frac{R_{_{\text{K1}}}}{2R_{_{\text{2}}}} \right) = U_{_{\text{BX. c}}} \frac{\Delta R_{_{\text{K}}}}{2R_{_{\text{2}}}} = 1,0 \frac{(3,1\text{-}3,0) \cdot 10^3}{2 \cdot 5,1 \cdot 10^3} \approx 0,01 \text{ B.}.$$

Подсчитаем суммарное выходное напряжение дифференциального усилителя. Оно составит 3,05 + 0,01=3,06 В. Синфазную ошибку можно уменьшить, увеличивая R_{\ni} . Ясно, что при $R_{\ni} \to \infty$ синфазная ошибка стремится к нулю.

Примеры решения задач к главе VI

Задача 6.4. В схеме на рисунке 6.3 $E_{r1} = E_{r2} = 1B$ $R_1 = R_2 = 10\kappa Om$; $R_0 = 20\kappa Om$; $R_{o.c} = 100\kappa Om$. Определить значения напряжений на инвертирующем входе U_{nx} и выходе $U_{вых}$ Чему равен ток в цепи обратной связи $I_{o.c}$? При условии, что операционный усилитель идеальный.

Решение. Рассмотрим схему. Это - неинвертирующий сумматор. Сумма токов, отбираемых от источников E_{r1} и E_{r2} , равна нулю, так как неинвертирующий вход тока не потребляет. Можно записать, что

$$I_1 + I_2 = (E_{r1} - U_{ex}^-)/R_1 + (E_{r2} - U_{ex}^+)/R_2 = 0$$
.

Так как в данной схеме выполняется условие равенства напряжений E_{r1} и E_{r2} и сопротивлений R_1 и R_2 , то от источников отбираются одинаковые токи I_1 и I_2 . Такое возможно только лишь при выполнении условия, что $I_1 = I_2 = 0$, или $U_{bx}^+ = E_{r1} = E_{r2} = 1B$.

Так как операционный усилитель находится в линейном режиме, то напряжение $U_{\it ex}^- = U_{\it ex}^+ = 1B$.

Вычислим напряжение на выходе и ток в цепи обратной связи неинвертирующего сумматора:

$$\begin{split} U_{\rm \tiny Bblx} &= U_{\rm \tiny Bkl}^+ \left(1 + R_{\rm \tiny \it oc} \, / R_{\rm \tiny \it o}\right) = 1 \! \left(1 + 100 / 20\right) = 6B \, . \\ I_{\rm \tiny \it oc} &= \! \left(U_{\rm \tiny \it Bblx} - U_{\rm \tiny \it oc}^-\right) \! / R_{\rm \tiny \it oc} = \! \left(6 - 1\right) \, \, / 100 = 0.05 \text{MA} = 50 \text{MKA}. \, . \end{split}$$

Задача 6.5. В схеме на рисунке 6.4 E_{r1} = 1B; E_{r2} = -2B; R_1 = 10 kOm; R_2 =20 кОм. Определитель напряжение на выходе $U_{вых}$ и ток в цепи обратной связи $I_{o.c.}$ Как изменится ток $I_{o.c.}$, если сопротивление $R_{o.c.}$ увеличится в двое?

Решение. Схема на рисунке 6.4 представляет собой инвертирующий сумматор с разными масштабными коэффициентами слагаемых напряжений. Определим напряжение на выходе $U_{\text{вых}}$ и ток в цепи обратной связи $I_{\text{o.c.}}$

$$\begin{split} U_{\rm \tiny Bblx} &= -E_{r1}R_{oc}/R_1 - E_{r2}\,R_{oc}/R_2 = -1\cdot 20/10 - \left(-2\right)\cdot 20/20 = -2 + 2 = 0 \; . \\ I_{oc} &= \left(U_{\rm \tiny Bblx} - U_{\rm \tiny ex}^-\right)\!/R_{oc} = 0 \; . \end{split}$$

Из результата проведенных вычислений видно, что при увеличении $R_{o.c}$ ток в цепи обратной связи $I_{o.c}$ останется равным 0.

Задача 6.7. В схеме, приведенной на рисунке 6.1, используется операционный усилитель со следующими данными: коэффициент усиления $K_{OY} = 50 \ 10^3$; входное сопротивление $R_{\rm BXOY} = 1$ мОм; выходное сопротивление -

 $R_{\rm выхОУ} = 100$ Ом. Параметры схемы: $R_0 = 5.1 \, \rm kOm$; $R_{\rm H} = 10 \, \rm kOm$. Найти усилительные параметры схемы — коэффициент усиления, входное и выходное сопротивления.

Решение. Приведенная на рисунке 6.1 схема называется неинвертирующим усилителем. В данной схеме используется последовательная отрицательная обратная связь по напряжению, так как напряжение обратной связи U_{0C} пропорциональное входному напряжению связи $U_{вых}$ включено встречно усиливаемому сигналу E_{r}

Вычислим входное сопротивление для схемы с ПООС по напряжению по формуле: $R_{ex} = R_{exOV} \left(1 + K_{OV} \chi \right)$; .

здесь
$$\chi = R_0 / (R_0 + R_{oc}) = 5.1/1(00 + 5.1) \approx 0.05$$
 МОм.

Итак, получили: $R_{ex} = 10^6 (1 + 50 \cdot 10^3 \cdot 0.05) = 2.5 \cdot 10^3$ Мом.

Определим выходное сопротивление усилителя:

$$R_{\text{BLX}} = R_{\text{BLXOY}} (1 + K_{OY} \chi) = 100 / (1 + 50 \cdot 10^3 \cdot 0.05) = 100 / (2.5 \cdot 10^3) = 0.04 \text{ OM}.$$

Так как сопротивление $R_{\rm H} = 10$ кОм значительно больше выходного сопротивления схемы, оно на расчет не влияет.

Вычислим коэффициент усиления усилителя по формуле:

$$K_U = U_{\text{gal}}/E_r = 1 + R_{oc}/R_0 = 1 + 100/5.1 = 20.6$$
.

Задача 6.8. В схеме на рисунке 6.1 найти предельное значение E_{r} пр, определяющее границу линейности схемы, выходное напряжение $U_{вых}$ и ток в цепи обратной связи $I_{o.c}$ для двух значений E_r ; $E_{r1} = 0.2$ В и $E_{r2} = 1$ В.

Решение: Найдем значения $U_{\text{вых}}$ и $I_{\text{о,c}}$ по формулам:

$$U_{\text{BBLX}} = K_U \cdot E_r$$
; $I_{\text{oc}} = U_{\text{BBLX}} / (R_{\text{oc}} + R_0)$.

Здесь следует обратить внимание на то, что входное сопротивление операционного усилителя со стороны инвертирующего входа велико и сопротивление R_0 им не шунтируется.

Если $E_r = E_{r\beta} = 0.2$ В, то $U_{sbx} = 20.6 \cdot 0.2 = 4.12$ В, и ток в цепи обратной связи $I_{0.6}$ и равен:

$$I_{oc} = 4.12/(100 + 5.1) = 0.04 \text{ MA}.$$

Если выполняется условие: $E_r = E_{r2} = 1B$, то, казалось бы, что $U_{\text{вых}} = 20,6 \cdot 1 = 20,6 \, B$. Но мы знаем, что $U_{\text{вых}}$ не может быть больше чем $U_{\text{вых}} = 14 \, B$, что на $1 \, B$ по абсолютной величине меньше значения напряжения питания $E_r = +15B$ или $E_2 = -15B$.

Следовательно, в этом случае $U_{\text{вых}} = -14 \text{ B}$. И тогда ток в цепи обратной связи $I_{\text{o.c}}$ равен: $I_{\text{oc}} = 14/(100 + 5,1) = 0,13 \text{ B}$.

Найдем предельное значение $E_{\rm r}$ пр, определяющее границу линейности схемы, $E_{\it rnn}=U_{\it nac}/K_{\it U}=14/20.6\approx0.69$.

Знакомство с программой схемотехнического моделирования electronics workbench v.5.12

Цель работы: Познакомить студентов с программой схемотехнического моделирования EWB в объёме, необходимом для последующего выполнения лабораторных работ по дисциплине «Основы схемотехники» и достаточном для дальнейшего самостоятельного более глубокого овладения этой программой. Показать студентам современный технический уровень средств, предназначенных для схемотехнического моделирования, и универсальность применения персональных компьютеров для решения самых разнообразных задач.

Приборы и материалы: ПК и дискета.

Краткая теория: Данная программа была разработана фирмой Interactive Image Technologces в 1989 году. Особенностью программы EWB является наличие контрольно-измерительных приборов, по внешнему виду, органам управления и характеристикам максимально приближенных к их промышленным аналогам, что способствует приобретению практических навыков работы наиболее распространенными радиоизмерительными приборами: мультиметром, осциллографом, генератором функций, генератором слова, логическим пробником, анализатором спектра, измерителем АЧХ и ФЧХ. Созданная сравнительно недавно 5-я версия программы EWB работает с операционной системой Windows 95/98 и другими, более поздними, версиями, занимает на жестком диске около 16 Мбайт, обладает преемственностью, то есть все схемы, созданные в версиях 3.0 и 4.1, могут быть промоделированы в 5-й версии, обладает совместимостью с программой P-Spice. Работа программы осуществляется в виде характерных для Windows окон, управление можно осуществлять с клавиатуры и с помощью мышки, что определяет высокие эргономические качества программы и не требует квалификации программиста у пользователя.

Теперь несколько слов о сложностях и недостатках, присущих программному обеспечению. Программа EWB все подписи выдает на английском языке и требует, чтобы все пояснения к

схемам в окно «Description» вводились тоже на английском языке, что требует от пользователя хорошего знания английского языка. В книге В.И. Карлащук «Электронная лаборатория на IBM РС. Программа Electronics Workbench и ее применение» автор пишет, что русифицированных версий данной программы не существует.

Следует также обратить внимание на то, что в числах, обозначающих дроби, целая часть отделяется от дробной точкой, как это принято в англоязычных странах, а не запятой, как это принято в России.

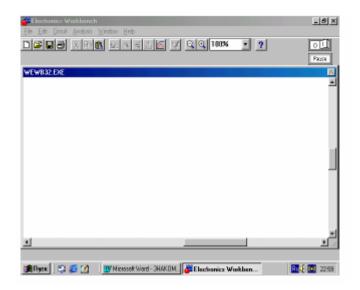
Кроме того, надо иметь в виду, что в каталогах EWB в названиях операционных усилителей нет греческой буквы « μ » (мю). Она заменяется буквой «U». Поэтому ОУ называется соответственно μ A709 – UA709, μ A741 – UA741, и т.д.

Значительные трудности возникают при использовании отечественных активных радиоэлементов (диоды, транзисторы, операционные усилители). Для того чтобы моделировать радиоэлектронные устройства с отечественными активными элементами, необходимо сначала подобрать аналогичный импортный элемент, а затем переименовать файл, озаглавив его латинскими буквами и цифрами, например KT315V, и сохранив. При этом необходимо учитывать, что точных аналогов нет. То же касается и операционных усилителей. Подобранные таким образом импортные аналоги отечественных ОУ могут в некоторых схемах и не заработать, как и, наоборот, отечественные аналоги импортных ОУ.

Следует отметить и то обстоятельство, что в программе

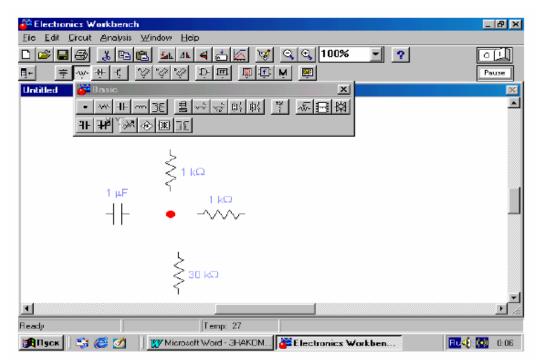
EWB нет моделей варикапов и нет частотомера. Для установки пятой версии программы EWB требуется машина с процессором не ниже 486 (можно без математического сопроцессора) с операционной системой Windows 95/98 и другими, более поздними, версиями, 16 Мб свободного пространства на жёстком диске.

Запускается программа EWB двойным щелчком левой кнопки мышки по ярлыку на «Рабочем столе» или «Пуск» > «Программы» > «Electronics Workbench». После этого на экране должна появиться жёлтая картинка, затем прямоугольник с надписью «Could not open file» (не открыть ли нам файл). Имеется в виду файл запуска WEWB32.EXE. Надо нажать «ОК», и после этого запуск программы EWB будет завершён.

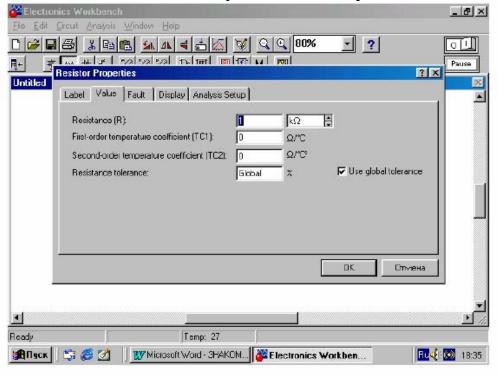


Так выглядит рабочее окно программы EWB. На «Панели инструментов» расположены кнопки меню радиоэлементов «Sources» (источники питания), «Basic» (пассивные), «Diodes» (диоды), «Transistors» (транзисторы), «Analog Ics» (аналоговые микросхемы, то есть операционные усилители), «Mixed Ics» (смешанные аналого — цифровые микросхемы), «Digital Ics» (цифровые микросхемы), «Indicators» (индикаторы), радиоизмерительных приборов «Instruments» и некоторые другие.

Теперь следует потренироваться в соединении выводов радиоэлементов в узле схемы. Для этого надо вытащить на рабочее поле экрана четыре любые радиодетали из вышеперечиленых меню «Панели инструментов». Меню раскрываются щелчком левой кнопки мышки по соответствующей кнопке панели. Нужный элемент тащится на рабочее поле при нажатой левой кнопке мышки.



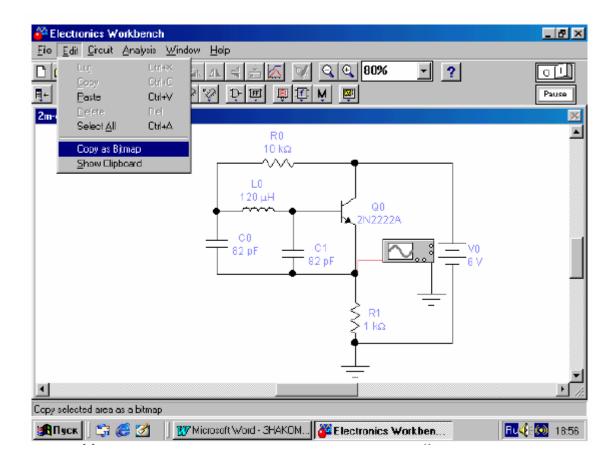
Выделенный красным цветом (активизированный) радиоэлемент на рабочем поле также можно поворачивать на угол 90° либо кнопкой «Rotate» (повернуть) на «Панели инструментов», либо надо вызвать контекстное меню щелчком правой кнопки мышки по значку нужной радиодетали и выбрать в нём левой кнопкой пункт «Rotate». Параметры радиоэлементов задаются в специальном окне при выборе в контекстном меню пункта «Component properties» (параметры компонентов) или в «Строке меню» из меню «Circuits» выбрать данный пункт.



Удаление активированного радиоэлемента производится либо кнопкой «Cut» (вырезать) на «Панели инструментов», либо выбрав аналогичный пункт меню «Edit» (правка) или в контекстном меню. Значки соединяемых радиоэлементов расставляются вокруг предполагаемого узла свободными выводами в соответствующую сторону. В позицию узла мышкой подтаскивается точка таким образом, чтобы расстояния от точки до выводов радиоэлементов были около 1 см. Далее тянем из точки мышкой к выводу радиоэлемента проводник, который захватывается появляющейся на конце вывода второй точкой, после чего вторая точка исчезает, что свидетельствует о том, что произошло соединение. Таким способом соединяют точку с остальными выводами. Свидетельством правильного соединения является чёрный цвет точки в узле. Белое продолжение проводника, перечёркивающее точку говорит о том, что соединения не произошло. Также следует заметить, что соединяемая точка в узле должна быть в момент проведения процедуры соединения чёрного цвета (пассивной). Если на будет красной (активной), то при попытке провести мышкой проводник из узла в сторону вывода радиоэлемента узел сдвинется и соединение не получится. Если расстояние от узла до вывода слишком маленькое, то соединение также не получится.

Можно соединять, наоборот, выводы с узлом, но здесь есть риск захвата протягиваемого от вывода к точке проводника не той стороной точки, к которой тянешь проводник, а соседней. Таким образом, проводники могут оказаться перекручены вокруг точки.

Очень важным моментом является возможность программы EWB копировать созданные в ней схемы в текстовый редактор Word через буфер обмена. Для выполнения этой процедуры следует нажать в «строке меню» кнопку «Edit»(правка), после чего выскочит меню, в котором надо выбрать пункт «Copy as Bitmap» (копировать в буфер обмена) и щёлкнуть по нему левой кнопкой мышки.

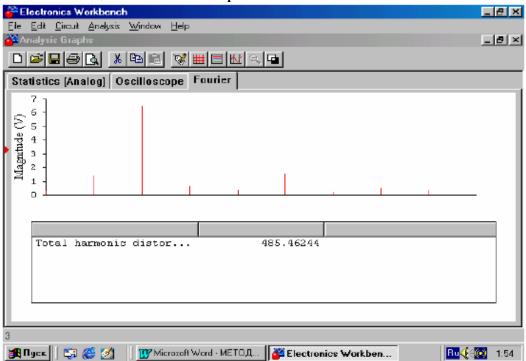


На экране появится крестик, который, натягиваясь по диагонали на изображение схемы и при этом расширяясь, позволяет выделить нужную часть схемы или всю её. После этого надо отпустить кнопку мышки, и содержимое экрана внутри рамки окажется в буфере обмена. Далее надо открыть Word и нажать «Правка» > «Вставить». Содержимое буфера будет вставлено в документ Word. Это очень удобно при создании отчётов по лабораторным работам. При желании можно скопировать в буфер обмена и экспортировать в Word изображение либо всего экрана (клавиша «Print Screen»), либо только активного окна (ALT+ «Print Screen»).

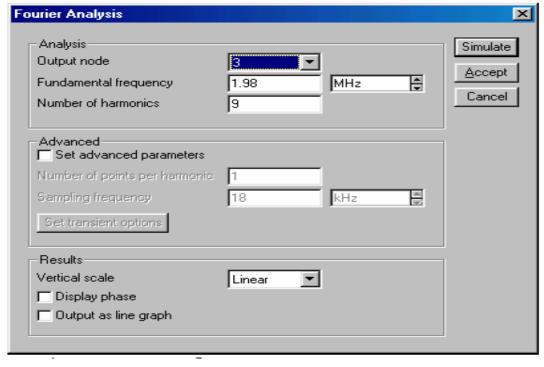
Необходимо обязательно познакомиться с виртуальными радиоизмерительными приборами программы EWB окнами для их настройки. Кроме того, что на панели инструментов имеются ярлычки мультиметра, генератора функций, генератора слова, осциллографа, измерителя АЧХ и ФЧХ (Bode plotter, по имени изобретателя данного прибора – американского инженера Боуда, не путать с телеграфным аппаратом Бодо), которые можно двигать мышкой по экрану и подключать к схемам, в меню «Analysis» (анализ) можно выбрать и в соответствующих окнах настроить

нужные опции следующих видов анализа: AC-frequency (анализ режимов схемы по переменному току, alternating current — переменный ток), DC-operating point (анализ по постоянному току, direct current — постоянный ток), Transient (анализ переходных процессов), Fourier... (спектральный анализ Фурье), Monte-Carlo (статистический анализ Монте-Карло).

Так выглядит окно спектрального анализа.



А здесь настраиваются параметры спектрального анализа.

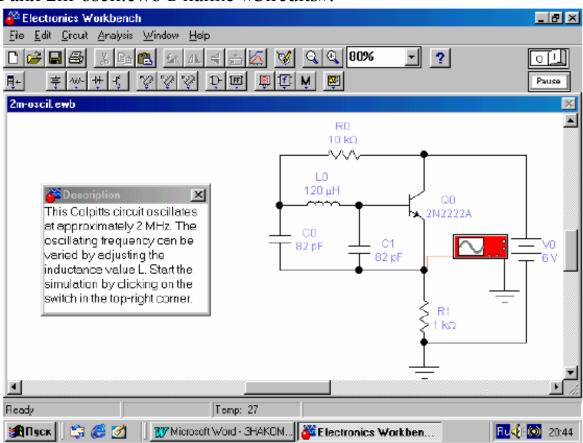


Аналогично обстоит дело и с другими радиоизмерительными приборами.

На этом завершим наше краткое знакомство с программой Electronics Workbench v.5.12. Для более глубокого освоения рекомендуется установить программу EWB на своём компьютере и пользоваться соответствующей литературой.

Порядок выполнения работы. Загрузить с жёсткого диска С:\ программу EWB в оперативную память компьютера одним из перечисленных выше способов. Ознакомиться с пунктами меню из «Строки меню», поочерёдно раскрывая меню щелчком левой кнопки мышки и с кнопками и меню радиоэлементов на «Панели инструментов». Вытащить мышкой из меню «Basic» несколько узловых точек, резисторов, конденсаторов и соединить их между собой так, чтобы в узлах сходилось по 3-4 вывода (проводника). Теперь поварьируйте параметры соединённых радиоэлементов. Представьте результаты преподавателю.

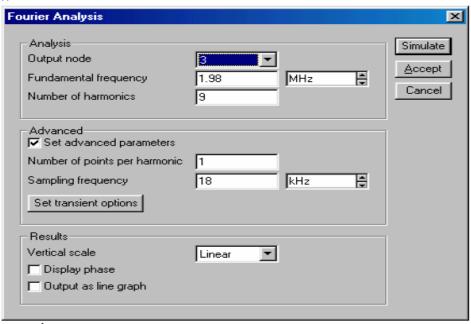
Откройте файл генератора Колпитца (ёмкостная трёхточка). Файл 2m-oscil.ewb в папке «Circuits».



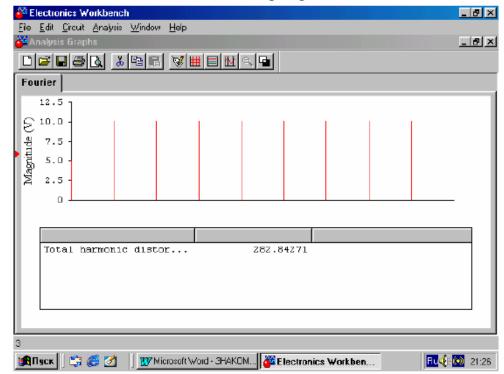
Нажав мышкой на выключатель в правом верхнем углу экрана, запустите процесс симуляции. Активируйте осциллограф,

щёлкнув по его значку на схеме правой кнопкой мышки и выбрав в появившемся контекстном меню пункт «Ореп» (открыть). Установите удобные для наблюдения сигнала параметры развёртки и вертикального отклонения электронного луча и смещение по осям X и Y с помощью кнопок на передней панели осциллографа. После этого, нажав кнопку «Ехрапд» (расширить), разверните осциллограф в полный экран.

Так выглядит панель настройки параметров спектрального анализа.



А так должна выглядеть спектрограмма.



Теперь исследуйте гармонический спектр сигнала.

Частота выдаваемого генератором Колпитца сигнала составляет 1,98 МГц. Она рассчитывается по формуле $f_0 = \frac{1}{2\pi\sqrt{(L_kC_k)}}$, где $C_k = C_1 \ C_2 \ /(C_1 + C_2)$. Изменив номинал индуктивности L, поменяйте частоту генерации.

Сохранив на дискете схемы, осциллограммы и спектрограммы для оформления отчёта, закройте программу EWB, не сохраняя внесённых Вами изменений в схему генератора Колпитца, и выключите компьютер.

Контрольные вопросы

- 1. Перечислите основные характеристики программы EWB 5-й версии,
- 2. Назовите минимальные требования к компьютеру, на который можно установить программу EWB v.5.12.
- 3. Где находится папка «Схемы», содержащая файлы схем устройств, предназначенных для выполнения данного цикла лабораторных работ?
- 4. Каковы особенности процесса соединения проводников в узлах схемы?
- 5. Какие активные и пассивные радиоэлементы имеются на панели инструментов программы EWB и как задаются их параметры ?
- 6. Какие радиоизмерительные приборы имеются на панели инструментов программы EWB и как задаются их настройки?
- 7. Что можно скопировать из программы EWB в буфер обмена, и какие это создаёт удобства?

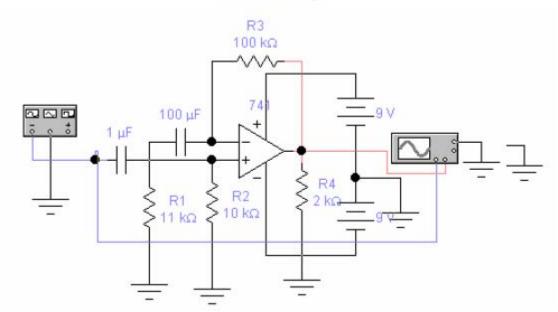
Исследование неинвертирующего усилителя с применением EWB

Цель работы: Познакомиться с работой неинвертирующего усилителя переменного напряжения на базе операционного усилителя. Приобрести навыки компьютерного моделирования этого элемента радиоэлектронных устройств с помощью программы EWB.

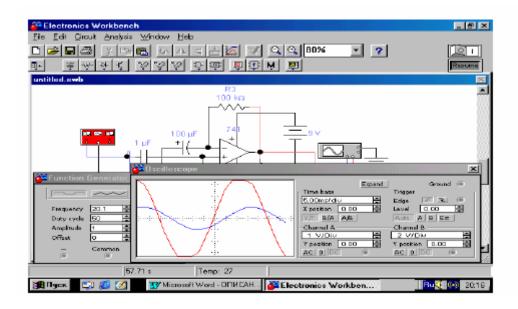
Приборы и материалы: ПК, дискета 3,5".

Краткая теория. В схеме усилителя напряжения переменного тока, приведённой на данной картинке, сигнал подаётся на неинвертирующий вход операционного усилителя µA741 (140УД7). Схема является неинвертирующим усилителем, коэффициент усиления которого в пределах полосы пропускания равен

$$K_{y\pi} = 1 + \frac{R_3}{R_1}$$



Вид усилителя в окне программы EWB.



Основные характеристики любого усилителя следующие:

Полоса пропускания – диапазон частот выходного сигнала, в пределах которого по краям уровень усиленного сигнала снижается не более чем на

$$\frac{1}{\sqrt{2}} = 0.7$$

AЧХ – амплитудно-частотная характеристика показывает зависимость амплитуды выходного сигнала от частоты, то есть зависимость коэффициента усиления от частоты.

ФЧХ – фазо-частотная характеристика показывает зависимость угла фазового сдвига выходного сигнала по отношению к входному от частоты.

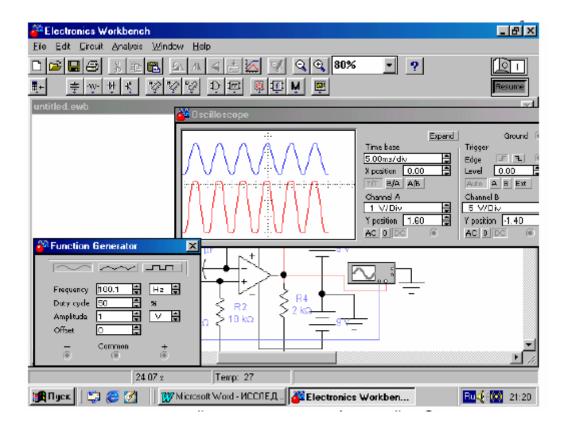
Коэффициент нелинейных искажений (гармоник) — это искажения, вызванные появлением в выходном сигнале высших гармоник, которых не было в спектре входного сигнала. Это обусловлено нелинейностью BAX активных элементов в усилителях. Вычисляется по формуле

$$K_{\text{MW}} = \frac{\sqrt{(U_2^2 + U_3^2 + ... + U_n^2)}}{U_1^2} 100\%$$

где U1 – амплитуда основного колебания, U2, U3...Un – амплитуды высших гармоник.

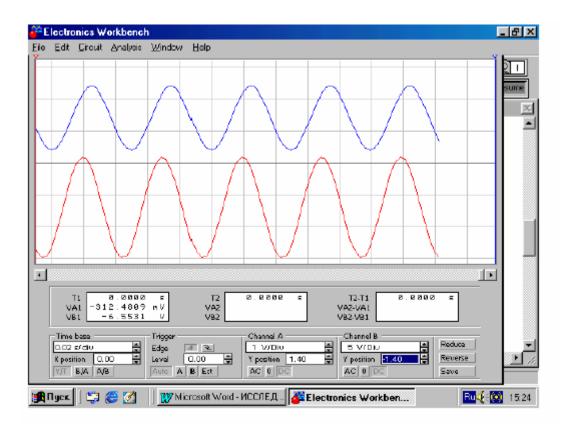
Порядок выполнения работы. Выполняется компьютерное моделирование. Включите компьютер, загрузите программу EWB, откройте файл «неинвертирующий усилитель.ewb». Путь к файлу диск C: \ Program Files \ Ewb512 \ Circuits \ схемы \ неинвертирующий усилитель.ewb. Запустить процесс симуляции щелчком левой кнопки мышки по выключателю,

расположенному в верхнем правом углу экрана. Активируйте осциллограф, щелкнув левой кнопкой мышки по его значку в схеме и выбрав в появившемся меню пункт «Ореп» (открыть).



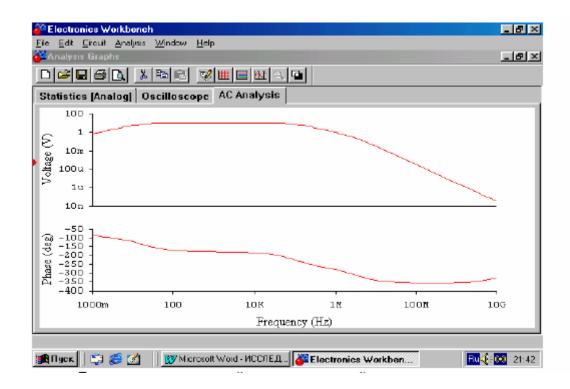
Аналогично активируйте генератор функций. С помощью мышки выставьте на генераторе частоту 100 Гц. У осциллографа настройте вертикальное отклонение каждого из лучей, скорость развёртки, смещения по осям X и Y так, чтобы одновременно наблюдать сигнал на входе и на выходе схемы усилителя. Использование двухлучевого осциллографа в данном случае очень удобно, так как позволяет видеть фазовые соотношения между входным и выходным сигналами. Входной сигнал синего цвета сдвиньте в верхнюю половину экрана, а выходной красного цвета — в нижнюю. Если выходной сигнал идёт с ограничением (в форме трапеции), то надо убавить амплитуду входного сигнала

на генераторе функций. Для удобства сравнения амплитуд входного и выходного сигналов надо нажать кнопку «Expand» (расширить) и развернуть осциллограмму во весь экран.

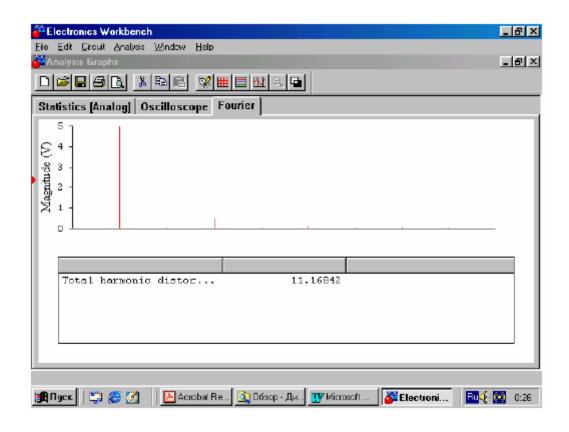


Подсчитав амплитуды по клеткам, убедитесь, что выходной сигнал больше входного, т.е. имеет место усиление. Последовательно измените сопротивление резистора R3 в цепи отрицательной обратной связи, увеличив его сначала до 500 кОм, а затем до 1МОм. Как изменилось при этом усиление схемы? Как это можно объяснить с точки зрения теории обратной связи? Соответствуют ли коэффициенты усиления схемы расчётной формуле?

Теперь посмотрим АЧХ и ФЧХ нашего усилителя. Для этого сверните осциллограф кнопкой «Reduce» (уменьшить), затем и вовсе закройте его. Для снятия АЧХ и ФЧХ используйте меню «Analysis» (анализ), пункт АС – frequency (анализ по переменному току).



Для оценки нелинейных искажений можно использовать окно гармонического анализа Фурье. Исследуйте спектральный состав выходного сигнала усилителя при разных коэффициентах усиления. Какое влияние оказывает обратная связь на нелинейные искажения?



Строка «Total harmonic distorsions» (общие гармонические искажения) показывает коэффициент нелинейных искажений.

Сохраните осциллограммы, спектрограммы, АЧХ и ФЧХ на дискете для отчёта.

Контрольные вопросы

- 1. Почему данная схема усилителя называется неинвертирующей?
- 2. На какой вход подаётся сигнал в неинвертирующем усилителе?
- 3. Какими элементами схемы определяется требуемый коэффициент усиления по напряжению?
 - 4. Подумайте о роли конденсаторов в данной схеме.

Пример расчета усилительного каскада на биполярном транзисторе

Постановка задачи

Построение однокаскадного высокочастотного транзисторного усилителя для использования в модуляторе по схеме с общим эмиттером с термостабилизацией, резистивно-емкостными связями.

Входные данные:

$$\label{eq:RH:=30mV} \begin{array}{ll} \text{RH} := 1 \cdot K\Omega \ ; & \text{Rr} := 50 \, \text{ohm} \ ; & \text{Er} := 30 \, \text{mV} \ ; \\ \text{Tmin} := -50 & \text{Tmax} := 80 \end{array}$$

S<10.

Аппроксимированные основные характеристики транзистора T=25

Обратный ток коллектора не более:

Iko :=
$$0.05 \cdot \mu A$$

Статический коэффициент передачи тока базы при напряжении коллектор-эмиттер 5B и токе коллектора 10 mA

$$\beta := \sqrt{240.60}$$

$$\beta = 120$$

Можно определить по кривой из документации: но очень неточно

Коэффициент передачи тока эмиттера: $\alpha \coloneqq \frac{\beta}{1+\beta}$ $\alpha = 0.992$

Максимальное напряжение коллектор-эмиттер:

Uкэmax := 150·volt

Максимальный постоянный ток коллектора: Iкmax := 0.6·amp Наибольшая рассеиваемая на коллекторе мощность:

 $P \max = 0.625 \text{ watt}$

Обратный ток эмиттера $190 := 0.05 \,\mu\text{A}$

Расчет по постоянному току.

Выбираем рабочую точку:

Uбэа :=
$$0.75$$
·volt Uкэа := 50 ·volt Iба := 0.4 ·mA

$$I$$
э $a := (1 + \beta) \cdot I$ ба

$$I_{9a} = 48.4 \text{mA}$$

Uкба =
$$49.25$$
volt

Задаем среднюю комнатную температуру $T := 298 \cdot K$ И по ней вычисляем температурный потенциал

$$\phi t := \frac{T}{\text{11600-K}} \cdot volt \qquad \phi t = 0.026 volt$$

Задаем максимальное входное напряжение: ΔU вхтах := 50·mV Физические параметры транзистора в рабочей точке (определены по входным и выходным BAX):

Дифференциальное сопротивление коллекторного перехода:

$$r\kappa' := 4 \cdot K\Omega$$

Входное сопротивление транзистора (по BAX): rвх := 67·ohm Рассматривая эмиттерый переход как диод, вычислим гэ:

$$r_{3} := \frac{\phi t}{I_{3}}$$
 $r_{3} = 0.531$ ohm

Коэффициент передачи обратной связи по напряжению:

$$\mu_{K} := 0.08$$

Объемное сопротивление базы:

$$r\delta := rBX - r \cdot (1 + \beta) \quad r\delta = 2.776 \text{ohm}$$

Малосигнальные параметры (определены по ВАХ):

h11∋ := rbx h11∋ = 67 ohm h12∋ :=
$$\mu$$
∋κ h21∋ := 32.5 h22∋ := $\frac{1}{r\kappa'}$ h22∋ = \blacksquare siemens

Частотные характеристики (по характеристикам):

$$\label{eq:fall_equation} \begin{split} f\!\alpha := 175 \cdot \text{MHz} \quad f\!\beta := \frac{f\!\alpha}{1+\beta} \quad f\!\beta = 1.446 \text{MHz} \end{split}$$

$$fT := \beta \cdot f\beta \quad fT = 173.554 MHz \\ C\kappa := 2.3 \cdot pF$$

Максмальная частота генерации

$$\begin{array}{l} \text{fmax} := \sqrt{\frac{f_{\Omega}}{30 \cdot r} \cdot C_{K}} & \text{fmax} = 955.863 \text{MHz} \\ & \text{fmax} = 955.863 \text{MHz} \end{array}$$

Напряжение питания каскада (без Рф):

 $E\kappa := 127 \cdot volt$

Учитывая что падение напряжения на эмиттерном резисторе должно быть порядка 0.1 Ек, получим

$$\label{eq:resolvent} \text{U} \ni := 0.15 \cdot \text{Ek} \qquad \qquad \text{R} \ni := \frac{\text{U} \ni}{\text{I} \ni \text{a}} \qquad \text{R} \ni = 393.595 \text{ohm}$$

Принимая во внимание, что R0=30-100Ом а также требуемое Rвх, получаем:

$$R0 := 30 \cdot ohm$$
 $R_{3}' := R_{3} - R_{0}$ $R_{3}' = 363.595 ohm$

Учитывая выходные параметры в рабочей точке, получим Rк Далее проверим, получим ли мы требуемое выходное сопротивление

$$R\kappa := \frac{E\kappa - U\kappa \mathfrak{I}a - U\mathfrak{I}}{I\kappa a}$$

$$\Omega$$
 $R\kappa = K\Omega$

Учитываем Rвх и то, что Rб=2..5rвх

$$R6 := (1 + \beta) \cdot (r9 + R0) \cdot 1$$
 $R6 = 3.694 \times 10^{3} \text{ ohm}$

Проверим, выполняются ли требуемые условия по температурным свойствам для выбранных номиналов Rэ и Rб:

Коэффициент нестабильности должен быть S<10 Коэффициент токораспределения базы:

$$\gamma \delta := \frac{R \vartheta}{R \vartheta + R \delta}$$
 $\gamma \delta = 0.096$

Коэффициент температурной нестабильности:

$$S:=\frac{\beta}{1+\beta\cdot\gamma\delta}\qquad S=9.559$$

Как видим S удовлетворяет заданному условию Учитывая параметры рабочей точки, получим R1 и R2 R1/(R2+R1)=Uбк/Ек, R1 \parallel R2=Rб

$$R2 := \frac{E\kappa}{U\kappa\delta a} \cdot R\delta \qquad R1 := \frac{R\delta \cdot R2}{R2 - R\delta} \qquad R1 = 6.034 \times 10^3 \text{ ohm } R2 = \blacksquare K\Omega$$

<u>Упрощенный расчет каскада по постоянному току для других схем</u>

1. Примитивная схема

$$Rб1 := \frac{E\kappa - Uбэа}{Iба}$$
 $Rб1 = \mathbb{K}\Omega$ $Rh1 := \frac{E\kappa - U\kappa эа}{I\kappa a}$

$$RH1 = 6.417 \times 10^3 \text{ ohm}$$

2. Термостабилизация резистором в эмиттерной цепи

$$U \ni 2 := 0. \cdot E \kappa$$
1
 $R 62 := \frac{E \kappa - U \ni 2 - U 6 \ni a}{I 6 a}$

$$R62 = K\Omega$$

RH2 :=
$$\frac{E\kappa - U\mathfrak{I} - U\kappa\mathfrak{I}}{I\kappa a}$$

$$RH2 = 5.358 \times 10^3 \text{ ohm}$$

$$Rэ2 := \frac{Uэ2}{Iэа}$$

$$R_{92} = 262.397$$
ohm

3. Термостабилизация резистором между базой и коллектором

$$R$$
к3 := $\frac{E$ к — U к9а R к3 = \blacksquare K Ω R б3 := $\frac{U$ кба R б3 = \blacksquare K Ω

4. Термостабилизация резистором между базой и коллектором и резистором в эмиттерной цепи

ром и резистором в эмиттернои цепи
$$R\kappa 4 := \frac{E\kappa - U\kappa 9a - U9}{I9a} \qquad R\delta 4 := \frac{U\kappa \delta a}{I\delta a} \qquad R94 := \frac{U92}{I9a}$$

$$R\kappa 4 = \mathbb{K}\Omega$$
 $R64 = \mathbb{K}\Omega$ $R94 = 262.397$ ohm

Входные и выходные характеристики схемы

Смотри далее

$$Rbx := \frac{R \vec{o} \cdot [(1+\beta) \cdot (R0+r^{-}) + r \vec{o}]}{R \vec{o} + [(1+\beta) \cdot (R0+r^{-}) + r \vec{o}]}$$

$$r\kappa := (1 + \beta \cdot \gamma \delta) \cdot r\kappa'$$

Rвых :=
$$\frac{R\kappa \cdot r\kappa}{R\kappa + r\kappa}$$

$$Ku := h21$$
 $\cdot \frac{$ $\frac{$ R вых $}{}$ R вх

Максимальный входной ток

$$\Delta Ibxmax := \frac{\Delta Ubxmax}{Rbx}$$

 $\Delta I_{BX} = 0.027 \text{mA}$

Максимальная потребляемая от генератора мощность

 $\Delta PBx := \Delta IBxmax \cdot \Delta UBxmax$

 $\Delta P_{BX} = 1.353 \times 10^{-6} \text{ watt}$

 Λ Uвыхтах := $\mathbf{K}\mathbf{u} \cdot \Lambda \mathbf{U}$ вхтах

∆Uвыхтах = ∎ volt

 Δ Івыхтах := $\mathbf{Ku} \cdot \Delta$ Івхтах

 Δ Івыхmax = ∎ mA

 ΔP max := ΔI вых max · ΔU вых max

 $\triangle Pmax = \blacksquare watt$

Мощность, рассеиваемая на коллекторе в рабочей точке

Ра := Икэа ⋅ Ік

a

Pa = 0.6watt

Максимальная мощность

 $P := Pa + \Delta Pmax$

 $\mathbf{P} = \mathbf{I}$ watt

Напряжение на выводах

 $U\kappa := U\mathfrak{d} + U\kappa\mathfrak{d}a$

 $U\kappa = 69.05 volt$

Uб := U9 + Uб9а

 $U\delta = 19.8 volt$

Параметры пассивных элементов схемы

Ток базового делителя

$$I\mathrm{Д} := \frac{\mathrm{E}\kappa}{\mathrm{R}1 \,+\, \mathrm{R}2}$$

$$PR1 := I_{\pi}^2 \cdot R1$$

PR1 = 0.402watt

$$PR2 := I_{\pi}^2 \cdot R2$$

$$PR2 = 0.635$$
watt

Выбираем номиналы резисторов: R1 1Bт, и R2 1 Вт

$$\Pr_{\mathfrak{I}} := \frac{\mathrm{U}\mathfrak{I}^2}{\mathrm{R}\mathfrak{I}}$$

 $PR_{\theta} = 0.922$ watt

$$PR\kappa := I\kappa a^2 \cdot R\kappa$$

 $PR\kappa = 0.695$ watt

Выбираем номиналы резисторов Rэ 1.5Вт и Rк 1.5Вт

Расчет по переменному току

Область средних частот.

Вычисляем входное/выходное сопротивление, коэффициенты передачи по напряжению:

$$R_{BX} := \frac{R6 \cdot [(1+\beta) \cdot (R0+r9) + r6]}{R6 + [(1+\beta) \cdot (R0+r9) + r6]}$$

$$RBX = \mathbf{K}\Omega$$

$$r\kappa := (1 + \beta \cdot \gamma \delta) \cdot r\kappa'$$

$$Rвых := \frac{R\kappa \cdot r\kappa}{R\kappa + r\kappa}$$

 \mathbf{R} вых = \blacksquare \mathbf{K} $\mathbf{\Omega}$

$$Kuxx := -h219 \cdot \frac{Rвыx}{Rвx}$$

 $Kuxx = \blacksquare$

$$Ku(R \Gamma, R \text{H}) := -\beta \cdot \frac{(\text{Rbыx} \cdot R \text{H})}{(R\text{Bыx} + R \text{H}) \cdot (R\text{Bx} + R \Gamma)}$$

 $Ku(R_{\Gamma}, 500 \cdot ohm) = \blacksquare$

$$Ku(R_{\Gamma}, 1 \cdot \underline{K\Omega}) = \blacksquare$$

 $Ku(R\Gamma, RBX) = \blacksquare$

$$\xi U \mathtt{B} \mathtt{X} \left(R \Gamma \right) := \frac{R \mathtt{B} \mathtt{X}}{R \mathtt{B} \mathtt{X} \, + \, R \Gamma}$$

 $\xi U_{BX}(R_{\Gamma}) = 0.974$

$$\xi$$
Uвых (Rн) := $\frac{R_H}{R_{BЫХ} + R_H}$

<u>{Uвых</u>(500·ohm) = ∎

$$ξ$$
Uвых $(1⋅ KΩ) = ■$

¿Uвых (Rвх) = **■**

Коэффициенты передачи по току, уточнение коэффициента токораспределения базы

$$\xi Ibx(Rr) := \frac{Rr}{Rr + Rbx}$$

$$\xi_{I_{BbIX}}(R_H) := \frac{R\kappa}{R\kappa + R_H}$$

$$KI(R\Gamma, RH) := -\beta \cdot \xi IBX(R\Gamma) \cdot \xi IBЫX(RH)$$

$$\xi IBX(R\Gamma) = 0.026$$

$$\xi$$
Івых $(500 \cdot ohm) = 0.906$

$$ξ$$
Івых $(1⋅ KΩ) = ∎$

$$\xi$$
Івых $(Rвx) = 0.723$

$$KI(R_{\Gamma}, 500 \cdot ohm) = -2.865$$

$$KI(R_{\Gamma}, 1 \cdot K_{\Omega}) = \blacksquare$$

$$KI(R_{\Gamma}, R_{BX}) = -2.287$$

На переменном токе

$$\gamma \delta 0 := \frac{r \vartheta + R 0}{r \delta + r \vartheta + R 0}$$

$$\gamma 60 = 0.917$$

$$\gamma \delta := \frac{r\vartheta + R0}{R\Gamma + r\delta + r\vartheta + R0}$$

$$\gamma \delta = 0.366$$

Учитывая обратную связь, найдем Rвх, Ku и Ki Rвхос := $(r6 + r9 + R0) \cdot (1 + \beta \cdot \gamma 60)$

$$RBXOC = KQ$$

<-- Не учтено Rб

Киосі
$$(R\Gamma, RH) := -\frac{\beta}{1 + \beta \cdot \gamma \delta} \cdot \frac{R\kappa \cdot RH}{(R\kappa + RH) \cdot (R + r\delta + r\beta)}$$

<-- Учли ОС по току

Kuoci(Rr, 500·ohm) = -22.677

 $Kuoci(Rr, 1 \cdot K\Omega) = \blacksquare$

Kuoci $(R_{\Gamma}, R_{BX}) = -66.887$

Киобщ (Rг, Rh) :=
$$\frac{\text{Ku}(\text{Rr}, \text{Rh})}{1 + \mu \varkappa \cdot \text{Ku}(\text{Rr}, \text{Rh})}$$

<-- Учли *µ* эк

 $Kuo \ni (R \Gamma, R H) := Kuo б \coprod (R, R H)$

Kuoбщ (Rг, 500·ohm) = \blacksquare

Киобщ (R Γ , 1·KΩ) = ■

Kuoбщ (Rг, Rвx) = ■

$$KIoc(R\Gamma,RH) := -\frac{\beta}{1+\beta\cdot\gamma\delta}\cdot\frac{R\kappa\cdot R\Gamma}{(R\kappa+RH)\cdot(R\Gamma+r\delta+r\vartheta+R0)}$$

<-- Учли ОС по току

 $KIoc(Rr, 500 \cdot ohm) = -1.451$

 $KIoc(R_{\Gamma}, 1 \cdot K\Omega) = \blacksquare$

 $KIoc(R\Gamma, RBX) = -1.158$

Учитывая гк', вычислим параметры.

$$\gamma \kappa' := \frac{r \kappa'}{r \kappa' + \frac{R \kappa \cdot R_H}{R \kappa + R_H}}$$

$$\gamma \kappa' = \blacksquare$$

Получим эквивалентный КП

$$\beta 0e := \gamma \kappa' \cdot \beta$$

$$Rbx := (r6 + r9 + R0) \cdot (1 + \beta 0e \cdot \gamma 60)$$

$$RBX = K\Omega$$

RBXO9 := RBX

Область низких частот и больших времен.

1. Обеспечим fн=30Гц

Положим
$$\tau$$
 (C1)= τ (C2)= τ (C3) fh := 30·Hz

$$\tau^H := \frac{1}{2\!\cdot\!\pi\!\cdot\! f_H}$$

$$\tau 1 := \tau H \cdot 3$$

$$C1 := \frac{\tau 1}{R \Gamma + \frac{R_{BX}}{R}}$$

$$C2 := \frac{\tau^1}{Rвы + \frac{R}{H}}$$

$$C\ni := \frac{\tau 1}{R\ni + r\ni}$$

$$C1 = \mu F$$

$$C2 = \mu F$$

$$C \vartheta = 40.382 \mu F$$

Выбираем ближайший номинал с запасом:

$$C := 8 \cdot \mu F$$

$$C2 := 4.7 \cdot \mu F$$

$$C3 := 50 \cdot \mu F$$

$$\tau_{H} := \frac{1}{\left[\frac{1}{C1 \cdot (R\Gamma + RBX)} + \frac{1}{C2 \cdot (RBLX + RH)} + \frac{1}{C3 \cdot (R3 + r3)}\right]}$$

$$\mathrm{fh} := \frac{1}{2 {\cdot} \pi {\cdot} \tau^{\mathbf{H}}}$$

$$\mathbf{fH} = \mathbf{I} \mathbf{Hz}$$

$$C1' := 1 \cdot \mu F$$

$$C2' := C1'$$

$$C_{\mathfrak{I}}' := 10 \cdot \mu F$$

$$\tau 1' := C1' \cdot (R\Gamma + R_{BX})$$

$$\tau 2' := C2' \cdot (Rвых + RH)$$

$$\tau \mathfrak{Z} := C \mathfrak{Z}' \cdot (R \mathfrak{Z} + r \mathfrak{Z})$$

$$\tau_{H'} := \frac{1}{\frac{1}{\tau 1'} + \frac{1}{\tau 2'} + \frac{1}{\tau 3'}}$$

$$\tau H' = \blacksquare$$

$$\text{fh'} := \frac{1}{2 \cdot \pi \cdot \tau \text{H'}}$$

3. Для заданных С' найти коэффициент спада $\,\delta\,$

$$\delta'(\tau u) := \frac{\tau^{U}}{\tau^{H'}}$$

$$8 \left(10.10^{-6} \cdot \text{sec}\right) = \blacksquare$$

$$8 \left(100.10^{-6} \cdot \text{sec}\right) = \blacksquare$$

$$8 \left(10^{-3} \cdot \text{sec}\right) = \blacksquare$$

4. Находим коэффициенты спада вершины импульса для основной схемы

$$\delta(\tau u) := \frac{\tau u}{\tau H}$$

$$\delta \left(10.10^{-6} \cdot \text{sec}\right) = \blacksquare$$

$$8(100.10^{-6} \cdot \text{sec}) = \blacksquare$$

$$\delta$$
 $\left(10^{-3} \cdot \text{sec}\right) = \blacksquare$

5. Обратная задача: по $\,\delta=0.1\,$ определить $\,$ С

$$\delta' := 0.1$$

$$\tau u' := 100 {\cdot} 10^{-6} {\cdot} sec$$

$$\tau H' := \frac{\tau H'}{\delta'}$$

$$\tau \text{H}' = 1 \times 10^{-3} \text{sec}$$

$$\tau 1 := 3 \!\cdot\! \tau_H'$$

$$C1' := \frac{\tau 1'}{R \Gamma + \frac{\textbf{Rbx}}{}}$$

$$C2' := \frac{\tau 1'}{R_{Bыx} + \frac{R_H}{R}}$$

$$C\mathfrak{3}' := \frac{\tau 1'}{R + r\mathfrak{3}}$$

$$C1' = \mu F$$

$$C2' = \mu F$$

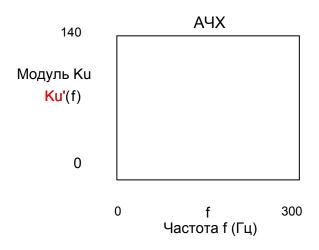
$$C\mathfrak{I}'=7.61~\mu F$$

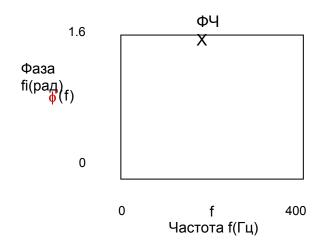
$$f := 0.1 \cdot Hz$$
, 0. $\cdot Hz$.. $400 \cdot Hz$

Здесь ' означает только то, что это функция - для удобства и чтобы не переобозначать Ки на Ки0

$$Ku'(f) := \frac{\left| Ku(Rr, Rbx) \right|}{\sqrt{1 + \left(\frac{fi}{f}\right)^2}}$$

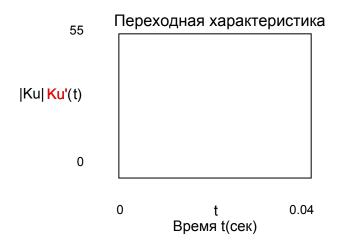
$$\phi'(f) := atan \left(\frac{fh}{f}\right)$$





7. Переходная характеристика. $t := 0 \cdot \text{sec}$, $0.001 \cdot \text{sec}$.. $0.045 \cdot \text{sec}$

$$\mathsf{Ku'}(\mathsf{t}) := \left| \mathsf{Ku}(\mathsf{Rr}, \mathsf{RH}) \right| \cdot \mathsf{exp} \left(-\frac{\mathsf{t}}{\mathsf{t}} \right)$$
 $\mathsf{tH} = \blacksquare$



Область высоких частот и малых времен.

1. Вычисляем частотные характеристики

$$\tau K := CK \cdot \frac{1}{\left(\frac{1}{r\kappa} + \frac{1}{R\kappa} + \frac{1}{R\kappa}\right)}$$

$$\tau \textbf{K'} := (1 - \gamma \textbf{K'}) \cdot \textcolor{red}{\tau \textbf{K}}$$

$$\tau\beta := \frac{1}{2 \! \cdot \! \pi \! \cdot \! f \beta}$$

$$\tau\beta':= {\color{red}\gamma}{\color{red}\kappa'}{\cdot}\tau\beta$$

$$\beta$$
oe := $\beta \cdot \gamma K'$

$$\tau K = \blacksquare$$

$$\tau \textbf{K'} = \blacksquare$$

$$\tau\beta=1.1\times~10^{-~7}\,sec$$

$$\tau \beta' = \blacksquare$$

Эквивалентная постоянная времени

$$\tau \text{Oe} := \tau \beta' \, + \, \tau \text{K'}$$

Постоянная времени на высших частотах

$$\tau\alpha := \frac{1}{2 \! \cdot \! \pi \! \cdot \! f_{\Omega}}$$

$$\tau \mathbf{B} := \frac{\tau o e}{1 + \beta o e \cdot \gamma \delta}$$

$$\tau \mathbf{B} := \frac{1}{\gamma \mathbf{6}} \cdot \left(\tau \alpha + C \kappa \cdot \frac{R \kappa \cdot R \mathbf{H}}{R \kappa \cdot \! R \mathbf{H}} \right)$$

$$\tau B = \blacksquare$$

$$f_B := \frac{1}{\tau_B \cdot 2 \cdot \pi}$$

$$\gamma \delta(Rr) := \frac{r\vartheta + R0}{Rr + r\delta + r + R0}$$

$$\tau B'(R) := \frac{\tau oe}{1 + \beta oe \cdot \gamma \delta(Rr)}$$

$$\tau B'(R\Gamma) = \blacksquare$$

2. Время нарастания импульса

Время нарастания фронта импульса:

$$tH(Rr) := \tau B'(Rr) \cdot ln(9)$$

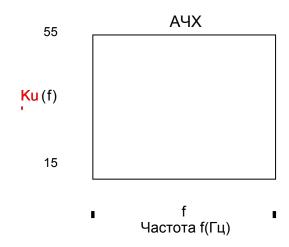
$$tH(0.ohm) = \blacksquare$$

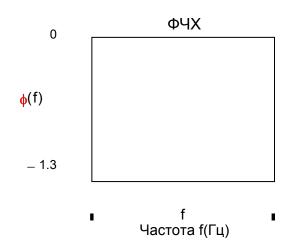
$$tH(3 \cdot ohm) = \blacksquare$$

3. АЧХ, ФЧХ и переходная характеристика

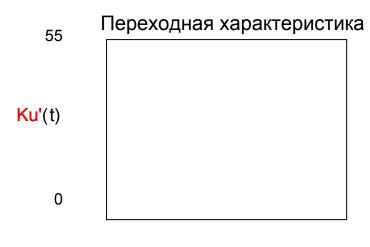
$$f := 0 \cdot MHz$$
, $0 \cdot MHz$.. $60 \cdot MHz$

$$\begin{aligned} Ku'(f) := & \frac{\left| Ku(Rr,RH) \right|}{\sqrt{1 + \left(\frac{\mathring{f}}{f_B}\right)^2}} \\ \phi(f) := & -atan \left(\frac{\mathring{f}}{f_B}\right) \end{aligned}$$





$$\begin{aligned} & \text{Ku'(t)} := \left| \text{Ku(Rr, RH)} \right| \cdot \left(1 - \text{exp} \left(-\frac{t}{\tau} \right) \right) \\ & t := 0 \cdot \text{sec}, 1 \cdot 10^{-9} \cdot \text{sec} ... \ 1 \cdot 10^{-7} \cdot \text{sec} \end{aligned}$$



t

Время t(ceк)

5

4. Вычисляем добротность.

0

$$D := |Ku(Rr, Rh)| \cdot fB$$

 $D = \blacksquare$

Добротность транзистора

$$D0 := \frac{0.45}{C\kappa \cdot (r6 + r3)}$$

$$D0 = 5.917 \times 10^{10} \, \text{sec}^{-1}$$

Rкопт:=
$$\sqrt{\frac{\tau\alpha}{C\kappa}\cdot(r\delta+r\mathfrak{b})}$$

Rкопт = 36.159ohm

$$Dmax := D0 \cdot \frac{1}{1 + \sqrt{\frac{\tau \alpha}{C\kappa \cdot (r\delta + r\vartheta)}}}$$

Dmax =
$$4.957 \times 10^9 \text{ sec}^{-1}$$

Эмиттерный повторитель.

1. Расчет по постоянному току.

$$U\mathfrak{3}=7$$
 volt

$$R9 := \frac{U9}{I9a}$$

$$R$$
эн := $\frac{R$ э· $\frac{R}{R}$ н R

$$RBx := (1 + \beta) \cdot \frac{r\kappa' \cdot (RЭH + rЭ)}{r\kappa' + (RЭH + rЭ)} + rб$$

$$RBX = K\Omega$$

$$R \sigma := 2 \cdot \textcolor{red}{R_{BX}}$$

Учитывая параметры рабочей точки получим R1 и R2 R1/R2=Uб/E0, R1||R2=Rб

$$R2 := \frac{E\kappa}{U69a} \cdot \frac{R6}{R6}$$

$$R1 := \frac{R6 \cdot R2}{R2 - R6}$$

$$\pmb{R1} = \blacksquare \; \pmb{K} \pmb{\Omega}$$

Коэффициент токораспределения базы:

$$\gamma \delta := \frac{r \mathfrak{d} + R \mathfrak{d}}{R \mathfrak{r} + r \delta + r \mathfrak{d} + R \mathfrak{d}}$$

$$\gamma \sigma = 0.968$$

Коэффициент температурной нестабильности:

$$S:=\frac{\beta}{1+\beta\!\cdot\!\gamma\! \delta}$$

$$S = 1.024$$

2. Находим Rвх БЕЗ УЧЕТА Rб

$$R$$
эн (R) : $\frac{R$ э $\cdot R$ н $}{R$ э $+ R$ н

$$R$$
вх'(Rн) := $(1 + \beta) \cdot \frac{r \kappa' \cdot (R \ni H(RH) + r)}{r \kappa' + (R \ni H(RH) + \frac{\Im}{r})} + r \delta$

При Rн=∞ получаем Rвхтах

$$Rex'max := (1 + \beta) \cdot \frac{r\kappa' \cdot (R\vartheta + r\vartheta)}{r\kappa' + (R\vartheta + r\vartheta)} + r\delta$$

$$Rex'max = K\Omega$$

При Rн=Rвхоэ

$$Rex'(Rexo3) = K\Omega$$

При заданном Rн

$$Rbx := Rbx'(RH)$$

$$Rbx = IK\Omega$$

3. Находим Rвх C УЧЕТОМ Rб

$$Rbx := \frac{Rbx \cdot R6}{Rbx + R6}$$

$$RBX = IK\Omega$$

4. Находим Ки искать будем с учетом Rб, Uвых= $(1+\beta)$ Iб[гк'||(гэ+Rэ||Rн)], найдем ток базы: Ег=IбRвх'+Rг(Iб+Ід), где Rвх' - входное сопротивление без делителя, Ід - ток через Rб. Поскольку Rб||Rвх', Ід=Iб*Rвх/Rб, и тогды: Ег=Iб*(Rвх'+Rг*(1+Rвх'/Rб)) и получим Ku

$$Ku(Rr,RH) := (1+\beta) \cdot \frac{r\kappa \cdot (r\mathfrak{I} + R\mathfrak{I} +$$

 $Ku(Rr, RH) = \blacksquare$

Hy а теперь найдем Kumax при Rг=0 и Rн= ∞

Kumax :=
$$(1 + \beta) \cdot \frac{r\kappa' \cdot (r\vartheta + R\vartheta)}{(r\kappa' + r\vartheta + R\vartheta) \cdot RBx'max}$$

Kumax = ■

что и следовало ожидать. На самом деле равен 1 ,благодаря ограничению точности, более точно равен

Kumax = ■

5. Находим Квых

Rвых :=
$$r9 + \frac{R + r6}{r_{1+\beta}}$$

Rвых = 0.967 ohm

Rвыхmin :=
$$\frac{r6}{1+\beta} + r9$$

Rвыхmi = 0.554ohm

6. Найдем коэффициенты входа и выхода и через них Ки

$$\xi \mathsf{UBx}(\mathsf{Rr}) := \frac{\mathsf{RBx}}{\mathsf{RBx} + \mathsf{Rr}}$$

$$\xi Uвых(RH) := \frac{RH}{Rвых + RH}$$

$$Ku(R, Rh) := \xi Ubx(Rr) \cdot \xi Ubhx(Rh) \cdot Kumax$$
 г

$$Ku(Rr, RH) = \blacksquare$$

7. Находим Ивхтіп, Ивхтах

$$Ubxmax := E - 2 \cdot volt$$

Из условия гэ<<Rэ||Rн (1) получим Uвхmin: положим гэ=0.1Rэ||Rн

 $remax := 0.1 \cdot Remark Remar$

Подставим в
$$r_9 = \Box t/(I_{90} + I_{9}) => I_9 = \Box t/r_9 - I_{90}$$

$$\text{lemin} := \frac{\phi t}{\text{ramer}} - \text{leo}$$

lemin = ∎ mA

=>

$$I6min := \frac{I9min - I9a}{1 + \beta}$$

 $Ubxmi := I6min \cdot Rbx'(RH)$

n

Ubxmax = 125volt

UBxmin = ■ volt

Каскад с эмиттерным входом.

1. Расчет по постоянному току.

$$Е \mathfrak{3} := E \kappa$$

$$R\kappa := \frac{E\kappa - U\kappa \delta a}{I\kappa a}$$

$$R\kappa = \mathbf{K}\Omega$$

$$R9 := \frac{E9 - Uбэа}{I9a}$$

2. Находим входные, выходные параметры.

$$\gamma \delta 0 := \frac{r \delta}{r \delta + r \vartheta}$$

$$RBx := (r9 + r6) \cdot (1 - \gamma 60 \cdot \alpha)$$

Rbx = 0.554ohm

Rвых := Rк

Rвых = $\blacksquare K\Omega$

Выходное сопротивление можно повысить увеличив Rк и напряжение Eк, но поскольку требуется использовать тот же источник питания, менять Eк мы не можем.

$$\mathsf{Kuof}(\mathsf{Rr},\mathsf{Rh}) := \alpha \cdot \frac{\mathsf{Rh} \cdot \mathsf{RK}}{(\mathsf{Rh} + \mathsf{RK}) \cdot (\mathsf{Rr} + \mathsf{RBX})}$$

Kuoб(Rr, RBxo3) = ■

$$Ki(Rr, RH) := \alpha \cdot \frac{Rr}{Rr + Rbx} \cdot \frac{R\kappa}{R\kappa + R}$$
 $Ki(Rr, Rbx03) = \blacksquare$

Каскад с эмиттерной связью.

1. Расчет по постоянному току.

Для первого транзистора рабочую точку выберем такую же как и для ОЭ, а для второго ее придется немного сдвинуть, лучше конечно было бы взять другой Т2

Сначала посчитаем Рэ рассматривая первый транзистор, при этом учтем что через него текут эмиттерные токи обоих транзисторов

$$R9 := \frac{E\kappa - U\kappa 9a}{2 \cdot I9a}$$

R9 = 795.4550 hm

Падение напряжения на нем:

 $UR_{3} := E_{K} - U_{K_{3}}$ а

Теперь обеспечим Uбэа для второго транзистора. Базовый делитель второго транзистора R3R4 для удобства заменим эквивалентным резистором между базой и +E (там где R3); учтем что через R34 течет ток базы VT2

UR34:= E — Uбэа — URэ
$$\kappa$$
 R34:= $\frac{UR34}{I6a}$

$$R34 = K\Omega$$

получили систему $R3/(R3+R4)=UR34/E\kappa$, R3||R4=R34UR34=49.2 volt

$$R4 := \frac{E\kappa}{UR34} \cdot R34$$

$$R3 := \frac{R34 \cdot R4}{R4 - R34}$$

$$R3 = K\Omega$$

$$R4 = K\Omega$$

$$U$$
кэ2 := U кэа $- 2 \cdot volt$

Посчитаем Рк:

$$R\kappa := \frac{E\kappa - U\kappa \mathfrak{I}2 - UR\mathfrak{I}}{I\kappa a}$$

$$R\kappa = 166.667$$
ohm

2. Параметры усилителя Выходное сопротивление Rвых:= Rк

$$R\kappa = 166.667$$
ohm

Входное сопротивление второго каскада $RBx2 := r9 + (1 - \alpha) \cdot r6$

Входное сопротивление усилителя, с учетом что он нагружен на второй каскад

$$\mathsf{R}\mathsf{B}\mathsf{x}\mathsf{o}\mathsf{\kappa}'(\mathsf{R}\mathsf{H}) := (1+\beta) \cdot \frac{\mathsf{r}\mathsf{\kappa}' \cdot (\mathsf{R}\mathsf{\ni}\mathsf{H}(\mathsf{R}\mathsf{H}) + \mathsf{r}\mathsf{\ni})}{\mathsf{r}\mathsf{\kappa}' + (\mathsf{R}\mathsf{\ni}\mathsf{H}(\mathsf{R}\mathsf{H}) + \mathsf{r}\mathsf{\ni})} + \mathsf{r}\mathsf{o}$$

<--- без учета Rб

$$Rbx := \frac{Rbxok'(Rbx2) \cdot R6}{Rbxok'(Rbx2) + R6}$$

Каскод.

1. Расчет по постоянному току.

$$E\kappa' := 220 \cdot volt$$

Положим, что на Рэ падает 0.1Ек'

$$U$$
91 := $0.1 \cdot E$ κ

$$R \ni := \frac{U \ni 1}{I \ni a}$$

$$R9 = 454.545ohm$$

Вычислим Кк:

$$R\kappa := \frac{E\kappa' - U\mathfrak{i}1 - 2 \cdot U\kappa\mathfrak{i}a}{I\kappa a}$$

$$R\kappa = K\Omega$$

Дифференциальный каскад.

Будем рассматривать симметричную схему.

1. Расчет по постоянному току.

Поскольку от Rэ будет зависеть КОСС, а температурные изменения в параметрах транзисторов одинаковы, выберем падение напряжения на Rэ побольше.

$$U_9 := 0.5 \cdot E_K$$

$$R9 := \frac{U9}{2 \cdot l9a}$$

$$R9 = 655.992ohm$$

$$R\kappa := \frac{E\kappa - U\kappa \mathfrak{3}a - U\mathfrak{3}}{I\kappa a}$$

$$R\kappa = \mathbf{K}\Omega$$

R1 и R2 посчитаем так же как в обычном ОЭ

$$R6 := (1 + \beta) \cdot (r9 + R0) \cdot 1$$

$$R2 := \frac{E\kappa}{U\kappa\delta a} \cdot R\delta$$

$$R1 := \frac{R6 \cdot R2}{R2 - R6}$$

$$R6 = 3.694 \times 10^3 ohm$$

$$R1 = 6.034 \times 10^{3} \text{ ohm}$$

$$R2 = K\Omega$$

2. Характеристики усилителя

Учтем, что Rвхд=2Rвхоэ

$$RBxo3 := \frac{R6 \cdot [\ r6 + (1+\beta) \cdot (r9 + R9)]}{R6 + r6 + (1+\beta) \cdot (r9 + R9)}$$

$$R$$
вхд = $\blacksquare K\Omega$

Rвхс := **R**вхоэ

 $RBXC = \mathbf{K}\Omega$

 $\mathsf{R}\mathsf{B}\mathsf{ы}\mathsf{x}\mathsf{д} := 2\mathsf{\cdot}\mathsf{R}\mathsf{k}$

Rвыхд = ■ $K\Omega$

Rвыхс := Rк

Rвыхс = $\blacksquare K\Omega$

Для вычисления Ки потребуются

$$\gamma \delta := \frac{r \vartheta}{R r + r \delta + r \vartheta}$$

$$\gamma \kappa'(RH) := \frac{r\kappa'}{r\kappa' + \frac{R\kappa \cdot RH}{R\kappa + RH}}$$

$$\gamma K' \left(\frac{R_1}{2} \right) = \blacksquare$$

Получим эквивалентный КП

$$β0e := γκ'(RH) \cdot β$$

Тогда коэффициент усиления дифференциального сигнала

$$\mathsf{K}\mathsf{u}\mathsf{Д} := -\frac{\beta 0e}{1 + \beta 0e \cdot \gamma 6} \cdot \frac{\mathsf{R}\mathsf{K} \cdot \frac{\mathsf{R}\mathsf{H}}{2}}{\left(\mathsf{R}\mathsf{K} + \frac{\mathsf{R}\mathsf{H}}{2}\right) \cdot \left(\mathsf{R}\mathsf{\Gamma} + \mathsf{r}\mathsf{G} + \mathsf{r}\mathsf{9}\right)}$$

Кид = ■

Коэффициент усиления синфазного сигнала

$$Kuc := -\frac{0e}{+ β0e \cdot γ6} \cdot \frac{Rκ \cdot RH}{(Rκ + RH) \cdot (RΓ + Γ6 + Γ3 + R3)}$$

Коэффициент ослабления синфазного сигнала

$$Kn := \frac{Kuд}{Kuc}$$

$$\text{IBxcp} = 400\,\mu\text{A}$$

Список литературы

- 1. Степаненко И.П. Основы микроэлектроники: Учебное пособие для вузов. М.: Сов. Радио, 1980. 424 с.
- 2. Гусев В.Г., Гусев Ю.М. Электроника. М.: Высшая школа, 1991. 622 с.: ил.
- 3. Опадчий Ю.Ф. и др. Аналоговая и цифровая электроника (Полный курс). М.: Горячая линия Телеком, 2000. 768 с.: ил.
- 4. Алексенко А.Г. Основы микросхемотехники .- М.: ЮНИМЕДИАСТАЙЛ, $2002.-448~\mathrm{c.:}$ ил.

Вы познакомились с азами аналоговой схемотехники, с базовыми элементами и узлами. Авторы надеются, что знание предмета «Основы схемотехники» при настойчивой постоянной и обязятельно большой самостоятельной практической работе позволит Вам освоить современные радиотехнические системы.

Авторы.

Содержание

Предисловие	3
ГЛАВА I. Усилительные каскады на биполярных транзисторах	4
1.1. Статический режим усилительного каскада	4
1.1.1. Выбор рабочей точки	4
1.1.2. Обеспечение рабочей точки	6
1.1.3. Температурная стабильность рабочей точки	8
1.1.4. Обеспечение рабочей точки транзистора с учетом зависимост	
его параметров от температуры	
1.1.5. Порядок расчета усилительного каскада на постоянном токе .	12
1.1.6. Некоторые практические схемы термостабилизации и	
термокомпенсации	15
Вопросы и задания для самопроверки к главе I	17
Глава II. Усилительный каскад по схеме с общим эмиттером	19
2.1. Общий подход	19
2.2. Область средних частот	21
2.2.1. Входное сопротивление	22
2.2.2. Выходное сопротивление	
2.2.3. Коэффициент передачи по напряжению	
2.2.4. Коэффициент передачи тока	
2.3. Внутренняя обратная связь	25
2.4 Уточнение усилительных параметров	29
2.4.1. Учет дифференциального сопротивления	
коллекторного перехода	29
2.4.2. Выходное сопротивление	30
2.4.3. Учет внутренней обратной связи по напряжению	32
2.5. Каскад в области больших времен и низших частот	32
2.6. Каскад в области малых времен и высших частот	36
Вопросы и задания для самопроверки к главе II	
Глава III. Другие однотранзисторные усилительные каскады	
с RC-связями	44
3.1. Эмиттерный повторитель	44
3.2. Каскад с эмиттерным входом	50
3.3. Фазоинверсный каскад	53
3.4. Усилители на полевых транзисторах	54

3.4.1. Усилительный каскад ОИ	54
3.4.2. Каскад с общим истоком	58
Вопросы и задания для самопроверки к главе III	59
Глава IV. Двухтранзисторные усилительные каскады	60
4.1. Составной транзистор	60
4.2. Сложные повторители	65
4.2.1. ЭП на составном транзисторе	
4.2.2. ЭП с внутренней обратной связью	
4.2.3. ЭП с динамической нагрузкой	68
4.3. Каскад с эмиттерной связью	70
4.4. Каскод	73
4.5. Фазоинверсный каскад на эмиттерной связке	77
Вопросы и задания для самопроверки к главе IV	
Глава V. Усилители постоянного тока	79
5.1. Общие сведения	79
5.2. Температурный дрейф	83
5.3. Методы борьбы с дрейфом	87
5.4. Дифференциальный каскад	91
 5.4.1. Генератор стабильного тока 	
5.4.2. Характеристики (параметры) ДК	
5.5. Аналоговый умножитель двух сигналов	105
Вопросы и задания для самопроверки к главе V	
Глава VI. Операционный усилитель	108
6.1. Схемотехника ОУ	109
6.1.1. ДК по схеме Дарлингтона	
6.1.2. ДК с динамической нагрузкой	110
6.1.3. ДК по схеме эмиттерной связки	111
6.1.4. ДК по каскодной схеме	
6.1.5. Схема перехода к несимметричному (заземленному) выходу	
6.1.6. Выходная схема	
6.1.7. Схема защиты ОУ	
6.2. Параметры ОУ	
6.3. Неинвертирующее и инвертирующее включение ОУ	
6.3.1. Неинвертирующее включение ОУ	120
о.э.д. инвертирующее включение	I 2.7.

6.4. Импульсные схемы на основе ОУ	124
6.4.1. Аналоговые компараторы	
6.4.2. Мультивибраторы	
6.5. Примеры применения операционных усилителей	134
6.5.1. Неинвертирующий сумматор	
6.5.2. Дифференциальный усилитель	
6.5.3. Резонансный усилитель	
6.5.4. Генератор синусоидальных колебаний	138
Вопросы и задания для самопроверки к главе VI	141
Задачи для самостоятельного решения	143
Примеры решения задач	153
Приложения	168
Список литературы	213

Учебное издание

Артемов Константин Серафимович **Солдатова** Нина Львовна

Основы схемотехники

Учебное пособие

Редактор, корректор А.А. Антонова Компьютерная верстка И.Н. Ивановой

Подписано в печать 11.2005 г. Формат 60х84/16. Бумага тип. Усл. печ. л. Уч.-изд. л. 5,1. Тираж 100 экз. Заказ

Оригинал-макет подготовлен В редакционно-издательском отделе ЯрГУ. Ярославский государственный университет. 150000 Ярославль, ул. Советская, 14. Отпечатано ООО «Ремдер» ЛР ИД № 06151 от 26.10.2001. г. Ярославль, пр. Октября, 94, оф. 37 тел. (0852) 73-35-03.