

CO	Y	CO	Y	CO	Y	CO	Y
0000	A+B	0111	A-1	0100	A	1010	A xor B
0001	A-B	1000	A or B	0101	B	1011	despl_izq A
0010	AB	1001	A and B	0110	A+1	1100	despl_dch A
0011	A/B		op rd,rf1,rf2	CO	rd	rf1	

Instrucción	CO Bin.	Instrucción	CO Bin.
ld	000000	ldx	000010
st	000011	stx	000101
mov	000111	movi	001000
add	001001	addi	001010
sub	001011	subi	001100
mul	001101	muli	001110
div	001111	divi	010000
and	010011	andi	010100
or	010101	ori	010110
xor	010111	xori	011000
		beq	011010

op rd,rf1,rf2

opi rd,rf1,#inmed

mov rd,rf1

movi rd,#inmed

ld rd,VAR

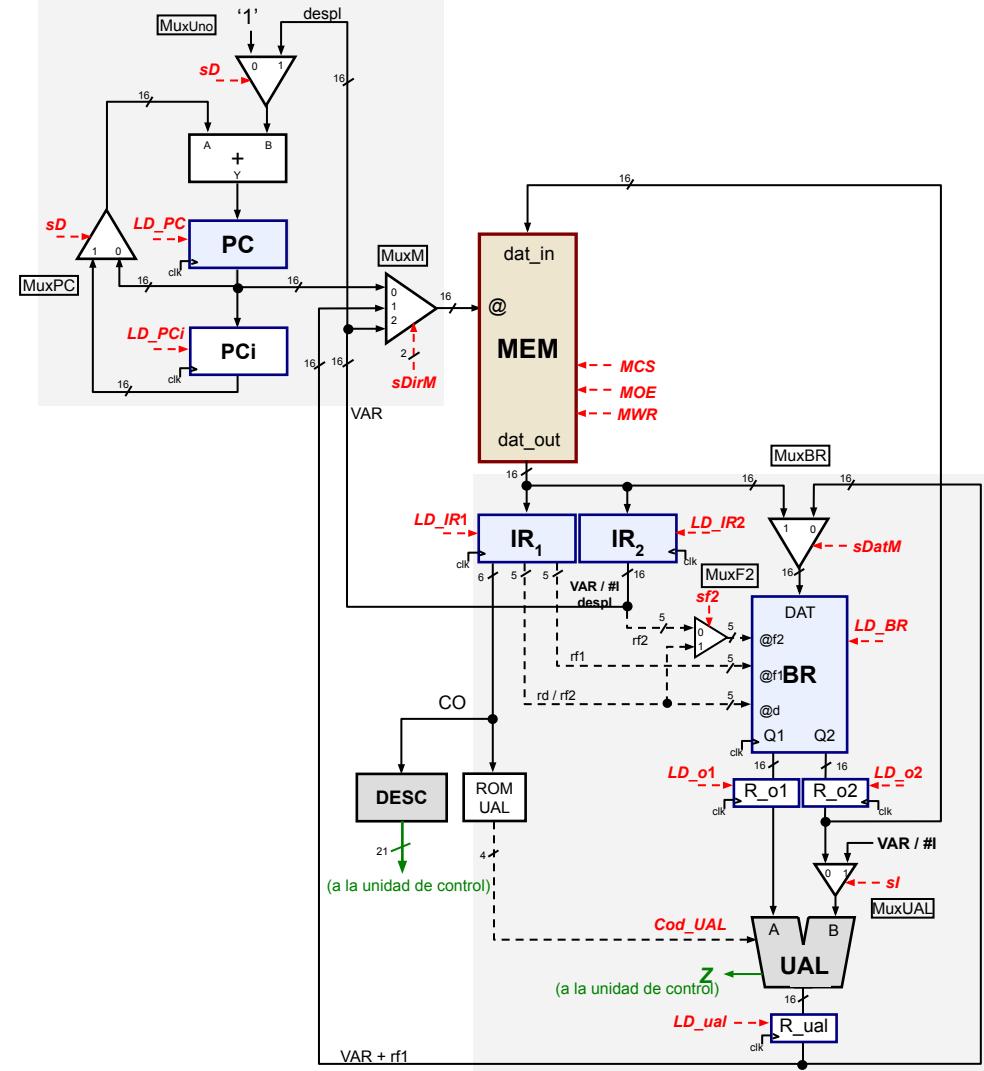
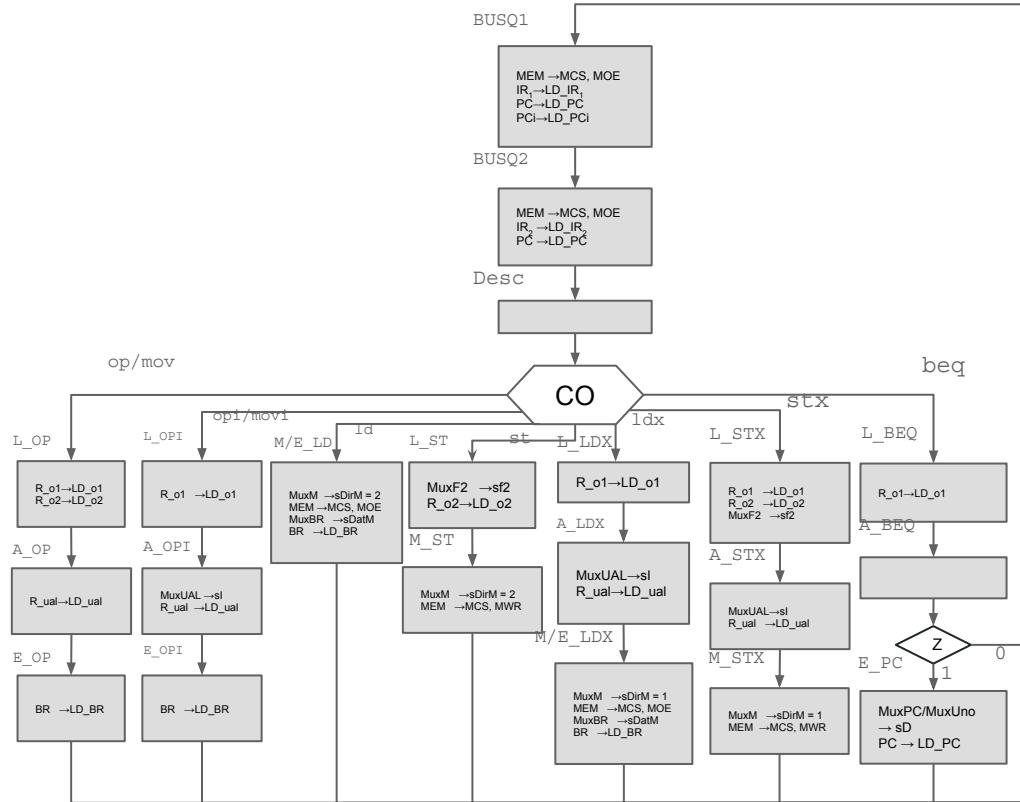
ldx rd,VAR[rf1]

st rf2,VAR

stx rf2,VAR[rf1]

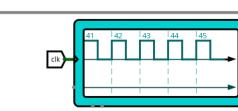
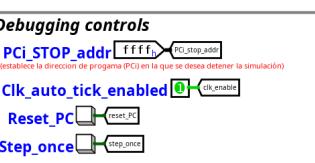
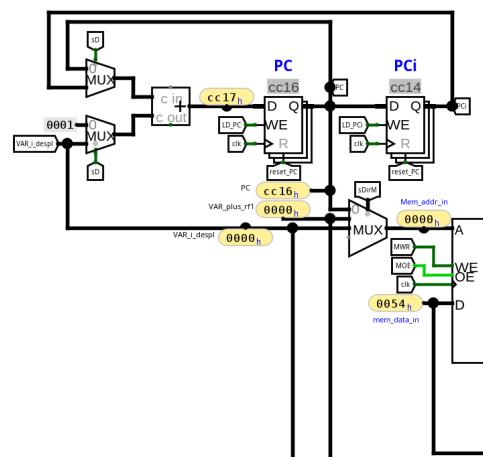
beq rf1,etiqueta

CO	rd	rf1		rf2
6	5	5	11	5
CO	rd	rf1	inmediato	
6	5	5	16	
CO	rd	rf1		
6	5	5	16	
CO	rd		inmediato	
6	5	5	16	
CO	rd		dirección	
6	5	5	16	
CO	rd	rf1	dirección	
6	5	5	16	
CO	rf2		dirección	
6	5	5	16	
CO	rf2	rf1	dirección	
6	5	5	16	
CO		rf1	desplazamiento	
6	5	5	16	



Procesador BIRD

Última modificación: 2025-12-18



- ### Instrucciones
- 1) Editar bytecode (contenido de la memoria) en un archivo de texto
 - 2) Cargar el bytecode en la memoria (right-click sobre la memoria > "Load image")
 - 3) Establecer en PCI_STOP_addr la dirección de parada (la dir. de la última instrucción)
 - 4) Resetear PC o cero o reiniciar la simulación entera
 - 5) Iniciar simulación mediante auto-tick (Ctrl+K) o manualmente (botón "Step_once")

