

DKR Prüfung

Prüfer: Wolfinger

Datum: 09.03.05

Frage 1: Abtasttheorem

Was können Sie mir über das Abtasttheorem sagen. Was passiert, wenn ich mit einer niedrigeren Frequenz abtaste. Warum...

Frage 2: CRC

Was ist CRC? Wie funktioniert es? Wie muss das Generatorpolynom aussehen um 1-Bitfehler zu erkennen (warum muss es diese Struktur haben). Wie muss das Generatorpolynom aussehen um Fehlerbüschel zu erkennen und warum.

Frage 3: Kreuzschienenverteiler

Erklären Sie den Kreuzschienenverteiler. Wo wird er benutzt. Vorteile / Nachteile gegenüber Bus. Warum eignet er sich schlecht als ATM-Vermittlungsrechner.

Frage 4: Mobilkommunikation

Was passiert, wenn ich vom Festnetz auf einem Handy anrufe? Wird das HLR ständig geupdatet? Wie sind die Frequenzen verteilt. Sind für die Netzbetreiber eher große oder kleine Zellen lukrativ.

Frage 5: ATM

Wie funktioniert ATM, VC-Switch, VP-Switch. Vorteile von ATM. Was ist AAL. Welche verschiedenen Typen gibt es.

Frage 6: Last

Wie ist die Definition von Last. Als was würde man UDP-Pakete modellieren. Was wäre die Umgebung etc.

Abschließende Bemerkung:

Prüfungsatmosphäre war sehr angenehm. Wenn ihr die Antwort nicht 100 % wisst, einfach laut denken und Vor- / Nachteile abwägen.

Habe mit Krüger/Reschke, Stallings und Tanenbaum gelernt. Für die Lastgeschichte eignet sich der Aufsatz von Herrn Wolfinger sehr gut.