

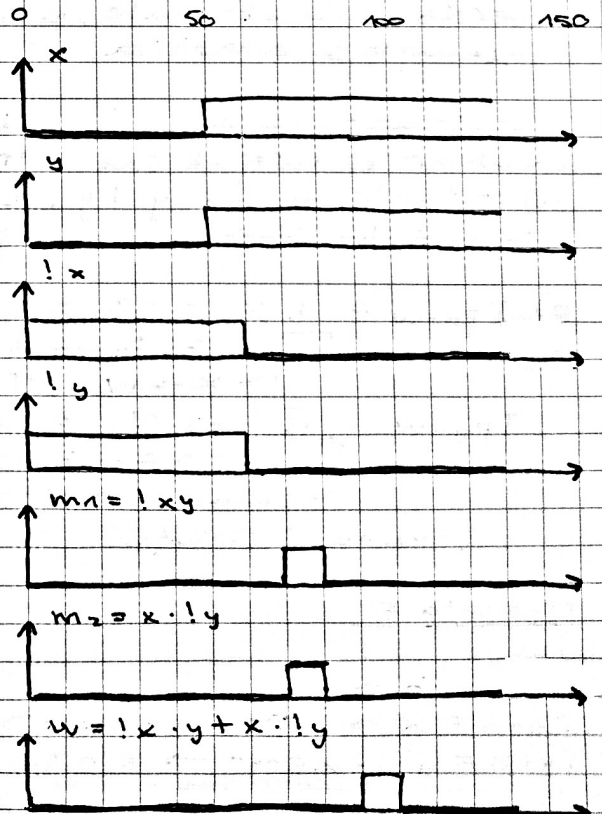
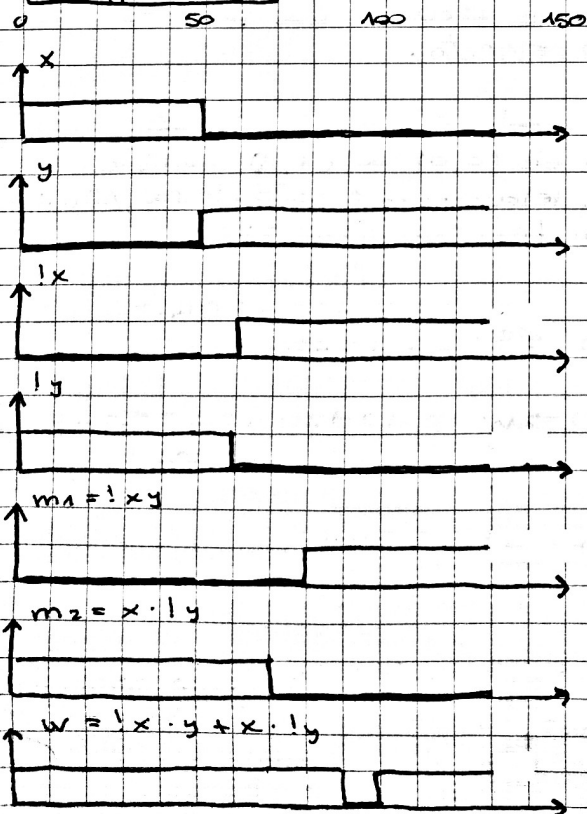
Informe final

Pregunta 1 En este caso algunos cambios en las entradas no producen cambio en la salida porque la puerta And-2 necesita un 1 en las dos entradas para dar 1 en la salida:

Valor de las entradas "c" y "d", en $t-\Delta t$	Valor de las entradas "c" y "d", en $t+\Delta t$	d (delay)
(0,0)	(0,1)	0(n.c.)
	(1,0)	0(n.c.)
	(1,1)	20
(0,1)	(0,0)	0(n.c.)
	(1,0)	0(n.c.)
	(1,1)	20
(1,0)	(0,0)	0(n.c.)
	(0,1)	0(n.c.)
	(1,1)	20
(1,1)	(0,0)	20
	(0,1)	20
	(1,0)	20

Pregunta 2

$$T_p(\text{Not-1}) = 10 \mu\text{t.} \quad T_p(\text{And-2}) = 20 \mu\text{t.} \quad T_p(\text{Or-2}) = 20 \mu\text{t.}$$

Pregunta 3

Abacus

Abacus

Abacus

Abacus

Abacus

Abacus

Abacus

Abacus

Abacus

Abacus