计算机 组成



第六章 计算机的运算方法

Contents



大 纲

(一)数制与编码

- 1. 进位计算制及其数据之间的相互转换
- 2. 定点数的编码方式

(二)定点数的表示和运算

- 1. 基本运算部件 加法器, 算数逻辑部件 (ALU)
- 2. 加/减法运算 补码加减法运算器 标志位的生成
- 乘除法运算的基本原理
 乘法电路和除法电路的基本结构

(三)整数的表示和运算

- 1. 无符号整数的表示和运算
- 2. 带符号整数的表示和运算

(四)浮点数的表示和运算

- 1. 浮点数的表示 IEEE754标准
- 2. 浮点数的加/减法运算

数制与编码

- 1. 进位计算制及其相 互转换
 - 1). 基r数制:用r个基本符号(如0,1,2,...,r-1)表示数值N。r为基数

$$N = D_{m-1}D_{m-2} \dots D_1 D_0 D_{-1} D_{-2} \dots D_{-k}$$

其中, D_i (-k≤i≤m-1) 为基本符号,小数点位置隐含在 D_0 与 D_{-1} 之间。

2). 有权基r数制:每个 D_i 的单位都赋以固定权值 w_i , w_i 为 D_i 的权。

如果该数制是逢r进位,则有

$$N = \sum_{i=-k}^{m-1} D_i \times r^i$$

其中ri为位权,称该数制为r进位数制,简称r进制,

数制与编码

3). 进制转换

(1) R进制数 => 十进制数

按"权"展开 (a power of R)

例1: $(10101.01)_2$ =1×2⁴+1×2²+1×2⁰+1×2⁻²=(21.25)₁₀

例2: $(307.6)_8 = 3 \times 8^2 + 7 \times 8^0 + 6 \times 8^{-1} = (199.75)_{10}$

例1: (3A. 1)₁₆=3×16¹+10×16⁰+1×16⁻¹=(58.0625)₁₀

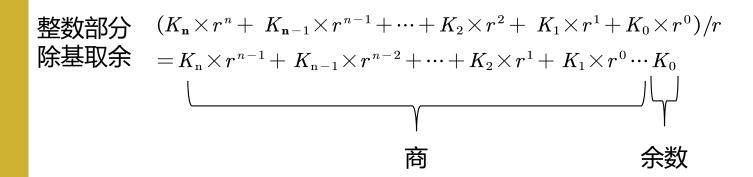
(2)十进制数 => R进制数

整数部分和小数部分分别转换

- ① 整数(integral part)----"除基取余,上右下左"
- ② 小数(fractional part)----"乘基取整,上左下右"

十进制 转换到 任意进制

r进制
$$K_n K_{n-1} \cdots K_2 K_1 K_0 K_{-1} K_{-2} \cdots K_{-m}$$
 $= K_n \times r^n + K_{n-1} \times r^{n-1} + \cdots + K_2 \times r^2 + K_1 \times r^1 + K_0 \times r^0 + K_{-1} \times r^{-1} + K_{-2} \times r^{-2} + \ldots + K_{-m} \times r^{-m}$

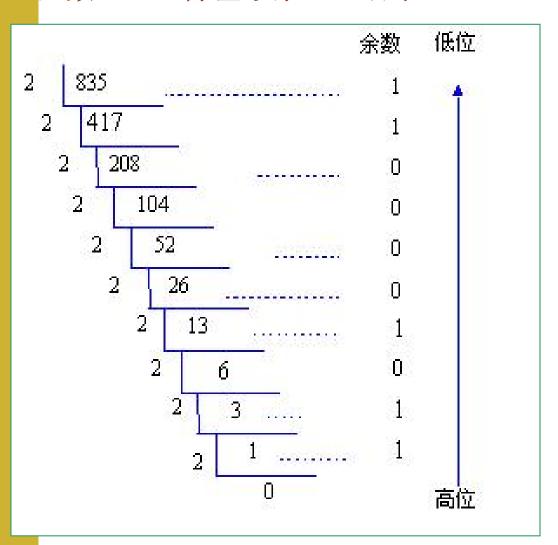


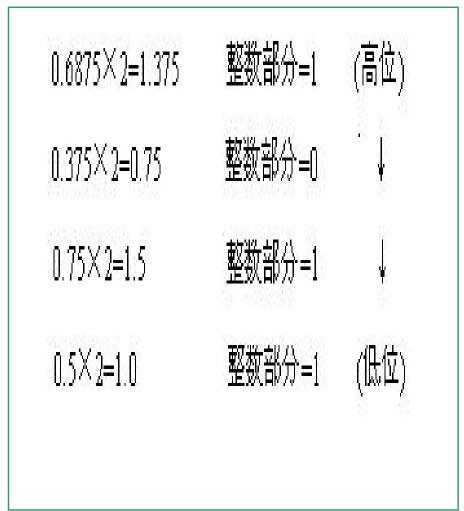
二、十进制转换

例1: $(835.6785)_{10}$ = $(1101000011.1011)_2$

整数----"除基取余,上右下左"

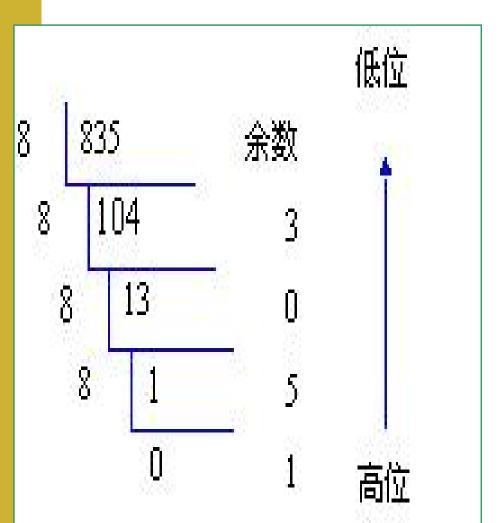
小数----"乘基取整,上左下右"





例2:(835.63)₁₀=(1503.50243...)₈

整数----"除基取余,上右下左"小数----"乘基取整,上左下右"



有可能乘积的小数部分总得不到0,此时得到一个近似值。

0.63×8=5.04	整数部分=5	(高位)
0.04×8=0.32	整数部分=0	
0.32×8=2.56	整数部分=2	
0.56×8=4.48	整数部分=4	
0.48×8=3.84	整数部分=3	(低位)
		120 400

- (3) 二/八/十六进制数的相互转换
- ①八进制数转换成二进制数

 $(13.724)_8 = (001011.111010)_2 = (1011.1110101)_2$

- ② 十六进制数转换成二进制数
- $(2B.5E)_{16} = (00101011.01011110)_2 = (101011.0101111)_2$
- ③二进制数转换成八进制数

 $(0.10101)_2 = (0.00.101.010)_2 = (0.52)_8$

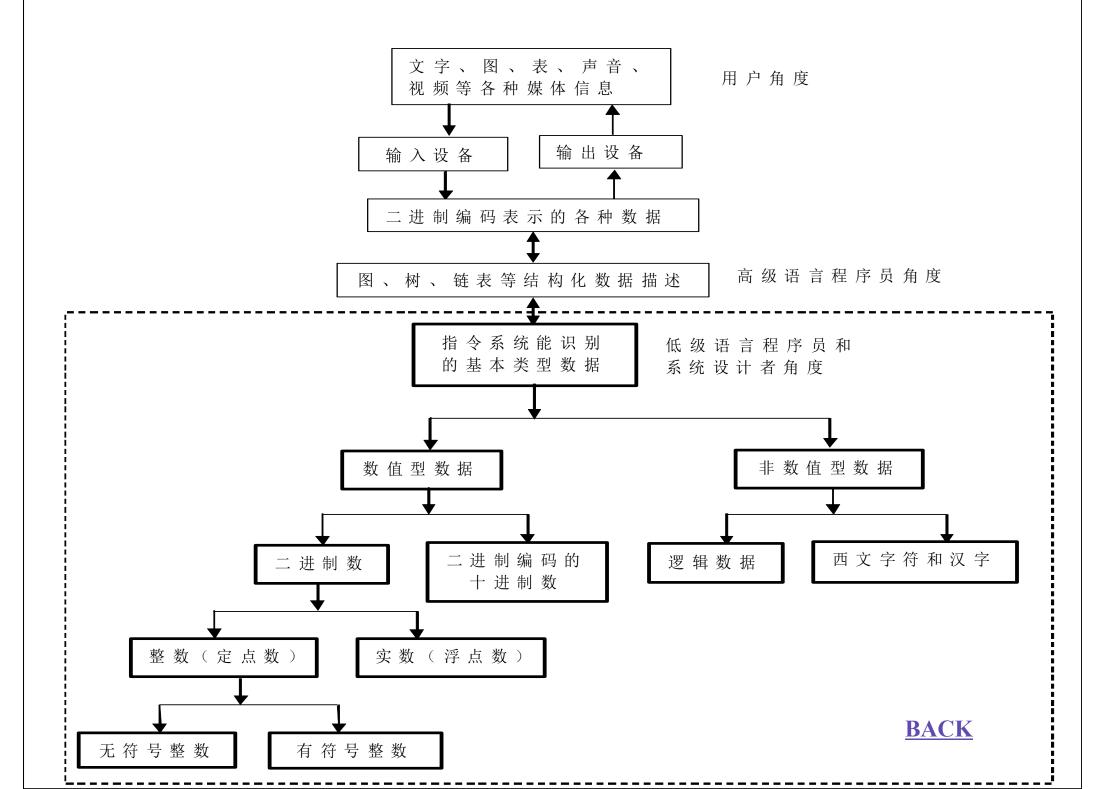
④ 二进制数转换成十六进制数

 $(11001.11)_2 = (0001 1001.1100)_2 = (19.C)_{16}$

信息的二进制编码

- 计算机的外部信息与内部机器级数据
- 机器级数据分两大类:
 - 数值数据: 无符号整数、带符号整数、浮点数(实数)、十进制数
 - 非数值数据:逻辑数(包括位串)、西文字符和汉字
- ■计算机内部所有信息都用二进制(即: 0和1)进行编码
- ●用二进制编码的原因:
 - ■制造二个稳定态的物理器件容易
 - 二进制编码、计数、运算规则简单
 - 正好与逻辑命题对应,便于逻辑运算,并可方便地用逻辑电路实现 算术运算

数值数据的表示



数值数据的表示

- 数值数据表示的三要素
 - ■进位计数制
 - ■定、浮点表示
 - ■如何用二进制编码

即:要确定一个数值数据的值必须先确定这三个要素。例如,机器数 01011001的值是多少? 答案是:不知道!

- 进位计数制
 - ■十进制、二进制、十六进制、八进制数及其相互转换
- 定/浮点表示 (解决小数点问题)
 - ■定点整数、定点小数
 - 浮点数 (可用一个定点小数和一个定点整数来表示)
- 定点数的编码(解决正负号问题)
 - ■原码、补码、反码、移码 (反码很少用)

6.1 无符号数和有符号数

一、无符号数

寄存器的位数(机器字长)

反映无符号数的表示范围



8位

 $0 \sim 255$



16 位

 $0 \sim 65535$

二、有符号数

6.1

1. 机器数与真值

真值

带符号的数

+0.1011

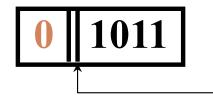
-0.1011

+ 1100

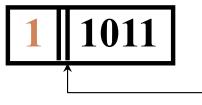
-1100

机器数

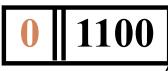
符号数字化的数



小数点的位置



小数点的位置



小数点的位置



小数点的位置

6.1

(1) 定义

整数
$$[x]_{\mathbb{R}} = \begin{cases} 0, & x & 0 \leq x < 2^n \\ 2^n - x & -2^n < x \leq 0 \end{cases}$$

$$x 为真值 \quad n 为整数的位数$$

如
$$x = +1110$$
 $[x]_{\mathbb{R}} = 0$ 1110 用 逗号 将符号位 和数值位隔开 $x = -1110$ $[x]_{\mathbb{R}} = 2^4 + 1110 = 1$ 1110 带符号的绝对值表示

小数



$$[x]_{\mathbb{R}} = \begin{cases} x & 1 > x \ge 0 \\ 1 - x & 0 \ge x > -1 \end{cases}$$

x 为真值

如 x = +0.1101

$$[x]_{\mathbb{R}} = 0$$
, 1101

用 小数点 将符号 - 位和数值部分隔开

$$x = -0.1101$$

$$[x]_{\mathbb{R}} = 1 - (-0.1101) = 1.1101$$

$$x = +0.1000000$$

$$[x]_{\mathbb{R}} = 0$$
 $\downarrow 1000000$

用小数点将符号

-位和数值部分隔开

$$x = -0.1000000$$

$$[x]_{\mathbb{R}} = 1 - (-0.1000000) = 1 \cdot 10000000$$

(2) 举例

6.1

例 6.1 已知
$$[x]_{\mathbb{R}} = 1.0011$$
 求 $x - 0.0011$ 解: 由定义得

$$x = 1 - [x]_{\text{ff}} = 1 - 1.0011 = -0.0011$$

例 6.2 已知
$$[x]_{\mathbb{R}} = 1,1100$$
 求 $x - 1100$ 解: 由定义得

$$x = 2^4 - [x]_{\text{ff}} = 10000 - 1,1100 = -1100$$

(2) 举例

6.1

例 6.1 已知
$$[x]_{\mathbb{R}} = 1.0011$$
 求 $x - 0.0011$ 解: 由定义得

$$x = 1 - [x]_{\text{ff}} = 1 - 1.0011 = -0.0011$$

例 6.2 已知
$$[x]_{\mathbb{R}} = 1,1100$$
 求 x — 1100 解: 由定义得

$$x = 2^4 - [x]_{\text{ff}} = 10000 - 1,1100 = -1100$$

原码的特点:简单、直观

6.1

但是用原码作加法时,会出现如下问题:

要求	数1	数2	实际操作	结果符号
加法	正	正	加	正
加法	正	负	減	可正可负
加法	负	正	減	可正可负
加法	负	负	加	负

能否 只作加法?

找到一个与负数等价的正数 来代替这个负数 就可使 减 —— 加 3. 补码表示法

6.1

(1) 补的概念

• 时钟

顺时针

$$\frac{6}{+9}$$

可见-3可用+9代替 减法——加法

称+9是-3以12为模的补数

记作
$$-3 \equiv +9 \pmod{12}$$

$$-5 \equiv +7 \pmod{12}$$

时钟以12为模

结论

- **6.1**
- 一个负数加上"模"即得该负数的补数
- 一两个互为补数的数 它们绝对值之和即为 模 数
 - 计数器(模 16) 1011 ──0000?

$$\begin{array}{c|c}
11 & 1011 \\
-1011 \\
\hline
0000
\end{array}$$

可见-1011 可用+0101 代替

记作
$$-1011 \equiv +0101 \pmod{2^4}$$

同理
$$-011 \equiv +101$$
 (mod 2^3)

$$-0.1001 \equiv +1.0111 \pmod{2}$$

自然去掉

(2) 正数的补数即为其本身

 $+ 0101 \pmod{2^4}$ 两个互为补数的数 -1011 分别加上模 + 10000 +10000 +10101 +0101结果仍互为补数 $(\text{mod}2^4)$ $\therefore + 0101 \equiv + 0101$ 丢掉 可见 $+0101 \rightarrow +0101$ **- 1011** $0|.0101 \rightarrow + 0101$ $1,0101 \rightarrow 71011$ -1011 = 100000 $(mod 2^{4+1})$ **-1011** 用 逗号 将符号位 1,0101 和数值位隔开

22

(3) 补码定义

整数

$$[x]_{\nmid h} = \begin{cases} 0, & x \\ 2^{n} > x \ge 0 \\ 2^{n+1} + x & 0 > x \ge -2^{n} \pmod{2^{n+1}} \end{cases}$$

x 为真值

n为整数的位数

如
$$x = +1010$$

$$x = -1011000$$

$$[x]_{\frac{1}{7}} = 2^{7+1} + (-1011000)$$

$$= 100000000$$

$$-1011000$$

$$1,0101000$$

小数



$$[x]_{\nmid h} = \begin{cases} x & 1 > x \ge 0 \\ 2 + x & 0 > x \ge -1 \pmod{2} \end{cases}$$

x 为真值

如
$$x = +0.1110$$
 $x = -0.1100000$
$$[x]_{\uparrow h} = 0.1110$$

$$[x]_{\uparrow h} = 2 + (-0.1100000)$$

$$= 10.00000000$$

$$-0.1100000$$

$$1.0100000$$
 和数值位隔开

求特殊数的补码

假定机器数有n位

①
$$[-2^{n-1}]_{\nmid k} = 2^n - 2^{n-1} = 10...0 \quad (n-1 \uparrow 0) \pmod{2^n}$$

②
$$[-1]_{\stackrel{}{\mathbb{A}}} = 2^{n} - 0...01 = 11...1 \quad (n \uparrow 1) \quad (mod 2^{n}) \quad \text{整数补码}$$

③
$$[-1.0]$$
_补= 2 - 1.0 = 1.00...0(n-1个0) (mod 2) 小数补码

4
$$[+0]_{k} = [-0]_{k} = 00...0 (n \uparrow 0)$$

特殊数的补码 (续)

• 当补码的位数为n位时,其模为2n, 所以

$$[-2^{n-1}]_{\nmid h} = 2^n - 2^{n-1} = 10...0 \ (n-1 \uparrow 0) \ (mod 2^n)$$

• 当补码的位数为n+1位时, 其模为2n+1, 所以

$$[-2^{n-1}]_{\nmid k} = 2^{n+1} - 2^{n-1} = 2^n + 2^{n-1} = 1 \ 10...0 \ (n-1 \uparrow 0) \ (mod \ 2^{n+1})$$

这说明同一个真值在不同位数的补码表示中,对应的机器数不同,因此给定编码表示时,一定要明确编码的位数,在机器内部编码的位数就是机器中运算部件的位数。

(4) 求补码的快捷方式

设
$$x = -1010$$
时

又
$$[x]_{\mathbb{R}} = 1,1010$$

当真值为负时,补码可用原码除符号位外 每位取反,末位加1求得

例 6.5 已知
$$[x]_{\stackrel{}{\text{\tiny h}}} = 0.0001$$
 求 x

解:由定义得 x = +0.0001

例 6.6 已知
$$[x]_{\stackrel{}{\mathbb{A}}} = 1.0001$$
 $[x]_{\stackrel{}{\mathbb{A}}} \stackrel{?}{\longrightarrow} [x]_{\stackrel{}{\mathbb{B}}}$ 求 x $[x]_{\stackrel{}{\mathbb{B}}} = 1.1111$ 解:由定义得 $x = [x]_{\stackrel{}{\mathbb{A}}} - 2$

= 1.0001 - 10.0000

=-0.1111

例 6.7 已知 $[x]_{\stackrel{}{\text{\tiny h}}} = 1,1110$

$$x = [x]_{\nmid h} - 2^{4+1}$$
$$= 1,1110 - 100000$$

$$[x]_{\stackrel{?}{\Rightarrow}}[x]_{\stackrel{\square}{\otimes}}$$

$$[x]_{\text{p}} = 1,0010$$

$$x = -0010$$

当真值为负时,原码可用补码除符号位外

每位取反,末位加1求得

= -0010

练习 求下列真值的补码

6.1

真值	$[x]_{\dot{\gamma}}$	[x]原
x = +70 = 1000110	0, 1000110	0,1000110
x = -70 = -1000110	1,0111010	1,1000110
x = 0.1110	0.1110	0.1110
x = -0.1110	1.0010	1.1110
$x = \boxed{0.0000} [+0]_{\mbox{$?$}} = [-$	0.0000	0.0000
x = -0.0000	0.0000	1.0000
x = -1.0000 (小数)	1.0000	不能表示
		_

由小数补码定义
$$[x]_{\stackrel{}{\uparrow}} = \begin{cases} x & 1 > x \ge 0 \\ 2+x & 0 > x \ge -1 \pmod{2} \end{cases}$$

$$[-1]_{3} = 2 + x = 10.0000 - 1.0000 = 1.0000$$

4. 反码表示法

6.1

(1) 定义

整数

$$[x]_{ar{eta}} = egin{cases} 0, & x & 2^n > x \geq 0 \ (2^{n+1}-1) + x & 0 \geq x > -2^n \pmod{2^{n+1}-1} \ x$$
 为真值 n 为整数的位数
$$m & x = +1101 & x = -1101 \ [x]_{ar{eta}} = 0,1101 & [x]_{ar{eta}} = (2^{4+1}-1) -1101 \ & = 11111 -1101 \ & = 1,0010 \ \end{pmatrix}$$
 和数值位隔开

小数

$$[x]_{\mathbb{K}} = \begin{cases} x & 1 > x \ge 0 \\ (2 - 2^{-n}) + x & 0 \ge x > -1 \pmod{2-2^{-n}} \end{cases}$$

x 为真值

如

$$x = +0.1101$$
 $x = -0.1010$
$$[x]_{\overline{\mathbb{L}}} = 0.1101$$

$$[x]_{\overline{\mathbb{L}}} = (2-2^{-4}) -0.1010$$

$$= 1.1111 -0.1010$$

$$= 1.0101$$
 和数值位隔开

例 6.8 已知
$$[x]_{\xi} = 0,1110$$
 求 x 解: 由定义得 $x = +1110$ 例 6.9 已知 $[x]_{\xi} = 1,1110$ 求 x 解: 由定义得 $x = [x]_{\xi} - (2^{4+1} - 1)$ $= 1,1110 - 11111$ $= -0001$

例 6.10 求 0 的反码

解: 设
$$x = +0.0000$$
 $[+0.0000]_{\odot} = 0.0000$ $x = -0.0000$ $[-0.0000]_{\odot} = 1.1111$

同理,对于整数
$$[+0]_{\mathbb{Z}} = 0,0000$$
 $[-0]_{\mathbb{Z}} = 1,1111$

$$\vdots \quad [+ \ 0]_{\mathbb{Z}} \neq [- \ 0]_{\mathbb{Z}}$$

三种机器数的小结



- ▶ 最高位为符号位,书写上用","(整数)或"."(小数)将数值部分和符号位隔开
- ▶ 对于正数,原码=补码=反码
- ▶ 对于负数,符号位为1,其数值部分原码除符号位外每位取反末位加1→补码原码除符号位外每位取反 → 反码

例6.11 设机器数字长为8位(其中一位为符号位)

对于整数,当其分别代表无符号数、原码、补码和反码时,对应的真值范围各为多少?

二进制代码	无符号数	原码对应	补码对应	反码对应
	对应的真值	的真值	的真值	的真值
0000000	0	+0	±0	+0
00000001	1	+1	+1	+1
00000010	2	+2	+2	+2
01111111	: 127	: +127	: +127	÷127
10000000	128	-0	-128	-127
10000001	129	-1	-127	-126
:	:	:	:	:
11111101	253	-125	-3	-2
11111110	254	-126	-2	-1
11111111	255	-127	-1	-0

解: 设
$$[y]_{\uparrow} = y_0 \cdot y_1 y_2 \cdot \cdot \cdot y_n$$

$$\langle I \rangle$$
 $y_1 = 0, y_1 y_2 \dots y_n$

[y]补连同符号位在内, 每位取反, 末位加1

即得[-y]*

$$[-y]_{\not \Vdash} = 1 \overline{y_1} \overline{y_2} \dots \overline{y_n} + 2^{-n}$$

$$\langle II \rangle$$
 $[y]_{\nmid h} = 1. y_1 y_2 \cdots y_n$

[y]_补连同符号位在内, 每位取反, 末位加 1 即得[-y]_补

$$[-y]_{\nmid h} = 0.\overline{y_1}\overline{y_2} \cdots \overline{y_n} + 2^{-n}$$

5. 移码表示法

6.1

补码表示很难直接判断其真值大小

$$x + 2^5$$

 $+10101 + 1000000 = 110101$ 大
 $-10101 + 1000000 = 001011$ 大
 $+11111 + 1000000 = 1111111$ 大
 $-11111 + 1000000 = 0000001$

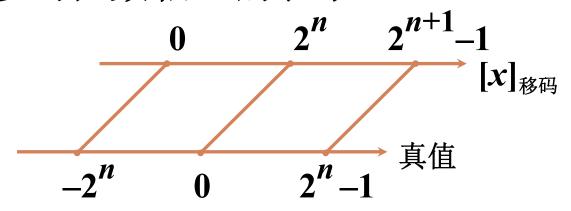
(1) 移码定义



$$[x]_{8} = 2^{n} + x (2^{n} > x \ge -2^{n})$$

x 为真值, n 为 整数的位数

移码在数轴上的表示



如
$$x = 10100$$

$$[x]_{8} = 2^5 + 10100 = 1,10100$$

 $x = -10100$

 $[x]_{33} = 2^5 - 10100 = 0,01100$

用 逗号 将符号位 和数值位隔开

(2) 移码和补码的比较

补码与移码只差一个符号位

(3) 真值、补码和移码的对照表

真值 x (n=5)	$[x]_{ eqh}$	[x] _移	[x] _移 对应的 十进制整数
-100000 -11111 -11110 : -00001 ±00000 +00001 +00010	100000 100001 100010 : 111111 00000 00000 00001	000000 000001 000010 : 011111 100000 100001	0 1 2 : 31 32 33 34
+ 11110 + 11111	0 1 1 1 1 1 0 0 1 1 1 1 1 1	1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	6263

$$\Rightarrow$$
 当 $x = 0$ 时 $[+0]_{8} = 2^{5} + 0 = 1,00000$ $[-0]_{8} = 2^{5} - 0 = 1,00000$

:
$$[+0]_8 = [-0]_8$$

 \rightarrow 当 n = 5 时 最小的真值为 $-2^5 = -100000$ $[-100000]_{8} = 2^5 -100000 = 000000$

可见,最小真值的移码为全0

用移码表示浮点数的阶码能方便地判断浮点数的阶码大小

例:无符号数在C语言中对应unsigned short、unsigned int(unsigned)、unsigned long,带符号整数表示为short、int、long类型,求以下程序段在一个32位机器上运行时输出的结果,并说明为什么。

1 int x=-1;

2 unsigned u=2 147 483 648;

3 printf (" $x = \%u = \%d \ n$ ", x , x);

4 printf ("u=%u=%d\n", u , u);

说明:

·其中printf为输出函数,指示符 %u、%d分别表示以无符号整数 和 有符号整数形式输出十进制 数的值,

• 2 147 483 648=2³¹

解: 因为现代计算机中带符号整数都是用补码表示的, -1的补码整数表示为"11...1"(共32位), 当作32位无符号数时, 因此, 十进制表示为 2³²-1=4 294 967 296-1= 4 294 967 295

2³¹的无符号整数在计算机中表示为 "**10**...**0**",当作为有符号整数输出时, 其值为最小负数**-2**³²-1=**-** 2 147 483 648

输出结果:

x= 4 294 967 295=-1 u=2 147 483 648=- 2 147 483 648 例:以下为C语言程序,用来计算一个数组a中每个元素的和,当参数 len为O时,返回值应该为O,却发生了存储器访问异常。请问这是什么原因造成的?说明如何修改。

```
float sum elements (float a[], unsigned len)
3
         int i;
         float result=0;
5
         for ( i=0; i<=len-1; i++ )
6
               result+=a[i];
          return result;
```

解: 存储器访问异常是由 于对数组a访问时产生了越 界错误造成的。循环变量i 是int型,而len是unsigned 型,当len为0时,执行len-1的结果为32个1,是最大 可表示的32位无符号数, 任何无符号数都比它小, 使循环体不断被执行,导 致数组访问越界,因而发 生存储器访问异常,应当 将len声明为int型。

6.2 数的定点表示和浮点表示

小数点按约定方式标出

一、定点表示



定点机 小数定点机 整数定点机 原码 $-(1-2^{-n}) \sim +(1-2^{-n})$ $-(2^n-1) \sim +(2^n-1)$ 补码 $-1 \sim +(1-2^{-n})$ $-2^n \sim +(2^n-1)$ 反码 $-(1-2^{-n}) \sim +(1-2^{-n})$ $-(2^n-1) \sim +(2^n-1)$

二、浮点表示

 $N = S \times r^{j}$ 浮点数的一般形式 S 尾数 i 阶码 r 基数 (基值) 计算机中r取 2、4、8、16 等

r=2 N=11.0101

二进制表示

尾数为纯 小数

= 0.110101 × 2¹⁰ 规格化数

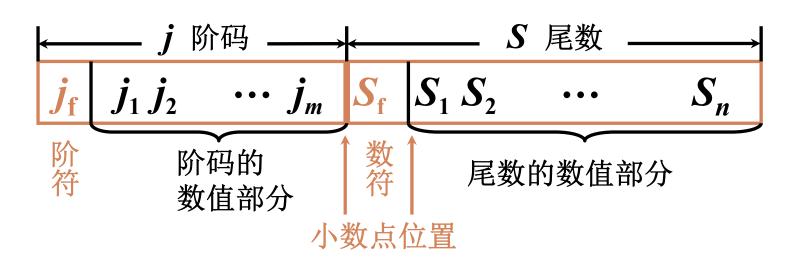
 $= 1.10101 \times 2^{1}$

 $= 1101.01 \times 2^{-10}$

 $= 0.00110101 \times 2^{100}$

计算机中 S 小数、可正可负 *i* 整数、可正可负

1. 浮点数的表示形式



S_f 代表浮点数的符号

n 其位数反映浮点数的精度

m 其位数反映浮点数的表示范围

 j_f 和m 共同表示小数点的实际位置

2. 浮点数的表示范围

6.2

阶码 > 最大阶玛 下溢 阶码 < 最小阶码 按 机器零 处理 上溢 上溢 负数区 正数区 下溢 最小负数 最大正数 $-2^{(2^{m}-1)}\times (1-2^{-n})$ $2^{(2^{m}-1)}\times (1-2^{-n})$ 最小正数 $2^{15} \times (1-2^{-10})$ $-2^{15} \times (1-2^{-10})$ $2^{-(2^m-1)} \times 2^{-n}$ $2^{-15} \times 2^{-10}$ 设 m=4最大负数 $-2^{-(2^m-1)}\times 2^{-n}$ n = 10

 $-2^{-15} \times 2^{-10}$

设机器数字长为 24 位, 欲表示±3万的十进制数, 试问在保证数的最大精度的前提下,除阶符、数符各取1 位外,阶码、尾数各取几位?

解:
$$2^{14} = 16384$$
 $2^{15} = 32768$

·· 15 位二进制数可反映 ±3 万之间的十进制数

$$2^{15} \times 0. \times \times \times \times \times$$
 18 位
 $2^{4} = 16$
 $m = 4, 5, 6 \cdots$

满足 最大精度 可取 m=4, n=18

3. 浮点数的规格化形式

6.2

4. 浮点数的规格化

左规 阶码减1 尾数左移1位, r=2阶码加1 右规 尾数右移 1 位, 左规 尾数左移 2 位, r=4阶码减1 尾数右移 2 位, 右规 阶码加1 左规 尾数左移3位,阶码减1 r = 8右规 尾数右移3位,阶码加1

基数r越大,可表示的浮点数的范围越大基数r越大,浮点数的精度降低

例如: 设m=4, n=10, r=2



尾数规格化后的浮点数表示范围

最大正数
$$2^{+1111} \times 0.11111111111$$
 $= 2^{15} \times (1-2^{-10})$
 $2^{-15} \times 2^{-10} = 2^{-25}$
最小正数 $2^{-1111} \times 0.10000000000$ $= 2^{-15} \times 2^{-1} = 2^{-16}$
 $-2^{-15} \times 2^{-10} = -2^{-25}$
最大负数 $2^{-1111} \times (-0.1000000000)$ $= -2^{-15} \times 2^{-1} = -2^{-16}$
最小负数 $2^{+1111} \times (-0.1111111111)$ $= -2^{15} \times (1-2^{-10})$

10个1

三、举例

6.2

例 6.13 将 + 19 写成二进制定点数、浮点数及在定点机和浮点机中的机器数形式。其中数值部分均取 10 位,数符取 1 位,浮点数阶码取 5 位(含1位阶符)。

解: 设
$$x = +\frac{19}{128}$$
 ?

二进制形式

x = 0.0010011

定点表示

x = 0.0010011000

浮点规格化形式 $x = 0.1001100000 \times 2^{-10}$

定点机中

 $[x]_{\text{fi}} = [x]_{\text{fi}} = [x]_{\text{fi}} = 0.0010011000$

浮点机中

 $[x]_{\mathbb{R}} = 1,0010; 0.1001100000$

 $[x]_{\lambda} = 1, 1110; 0.1001100000$

 $[x]_{rec} = 1, 1101; 0.1001100000$

例 6.14 将 -58 表示成二进制定点数和浮点数,

并写出它在定点机和浮点机中的三种机器数及阶码 为移码, 尾数为补码的形式(其他要求同上例)。

二进制形式

x = -111010

定点表示

x = -0000111010

浮点规格化形式 $x = -(0.1110100000) \times 2^{110}$

定点机中

 $[x]_{\text{ff}} = 1,0000111010$

 $[x]_{3} = 1,1111000110$

 $[x]_{red} = 1, 1111000101$

浮点机中

 $[x]_{\text{ff}} = 0,0110; 1.1110100000$

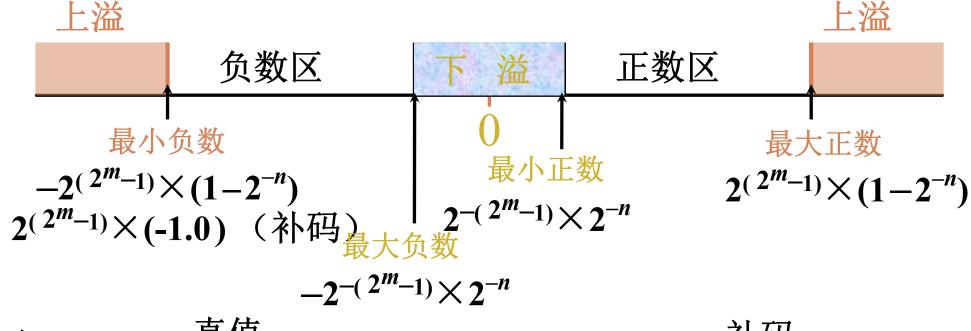
 $[x]_{k} = 0,0110; 1.0001100000$

 $[x]_{rec} = 0$, 0110; 1. 0001011111

 $[x]_{\text{max}} = 1,0110; 1.0001100000$

例6.15 写出对应下图所示的浮点数的补码

形式。 设 n=10, m=4, 阶符、数符各取 1位。



解:

真值

最大正数 $2^{15} \times (1-2^{-10})$

最小正数 2⁻¹⁵× 2⁻¹⁰

最大负数 -2⁻¹⁵× 2⁻¹⁰

最小负数 $-2^{15}\times(1-2^{-10})$

负数边界 2¹⁵×(-1.0)

补码

0,1111; 0.1111111111

1,0001; 0.000000001

1,0001; 1.1111111111

0,1111; 1.000000001

 $0,1111; 1.0000000000_{54}$

- ▶ 当浮点数尾数为 0 时,不论其阶码为何值 按机器零处理
- 当浮点数阶码等于或小于它所表示的最小数时,不论尾数为何值,按机器零处理

如
$$m=4$$
 $n=10$

当阶码和尾数都用补码表示时,机器零为

$$\times, \times \times \times \times;$$
 0.00 ··· ··· 0

(阶码 = -16) 1, 0 0 0 0; ×.×× ····×

当阶码用移码,尾数用补码表示时,机器零为 0,0000; 0.00 ······ 0

有利于机器中"判0"电路的实现

"Father" of the IEEE 754 standard

直到80年代初,各个机器内部的浮点数表示格式还没有统一因而相互不兼容,机器之间传送数据时,带来麻烦1970年代后期,IEEE成立委员会着手制定浮点数标准

1985年完成浮点数标准IEEE754的制定 现在所有计算机都采用IEEE754来表示浮点数

This standard was primarily the work of one person, UC Berkeley math professor William Kahan.



www.cs.berkeley.edu/~wkahan/ieee754status/754story.html



Prof. William Kahan

回顾移码

真值(十进制)	补码	移码
-128	10000000	00000000
-127	10000001	00000001
-126	10000010	00000010
-3	11111101	01111101
-2	11111110	01111110
-1	11111111	01111111
0	00000000	10000000
1	00000001	10000001
2	00000010	10000010
3	00000011	10000011
124	01111100	11111100
125	01111101	11111101
126	01111110	11111110
127	01111111	11111111

真值位数

移码=真值+偏置值

此处8位移码的偏置值=2ⁿ=1000 0000B=128D

真值-127=-111 1111B 移码=-111 1111+<mark>1000 0000</mark>=0000 0001

真值-3=-11B 移码=-11+<mark>1000 0000</mark>=0111 1101

真值+0=+0 移码=+0+1000 0000=1000 0000

真值+3=+11B 移码=+11+1000 0000=1000 0011

真值+127=+1111111B 移码=+1111111+<mark>1000 0000</mark>=1111 1111

IEEE754中使用的移码

真值(十进制)	补码	移码	移码	
XIII (1 Z.193)	11 # 3	偏置值=2 ⁿ	偏置值=2 ⁿ -1	
-128	10000000	00000000	11111111	
-127	10000001	00000001	00000000	
-126	10000010	00000010	00000001	
-3	11111101	01111101	01111100	
-2	11111110	01111110	01111101	
-1	11111111	01111111	01111110	
0	00000000	10000000	01111111	
1	00000001	10000001	10000000	
2	00000010	10000010	10000001	
3	00000011	10000011	10000010	
124	01111100	11111100	11111011	
125	01111101	11111101	11111100	
126	01111110	11111110	11111101	
127	01111111	11111111	11111110	

移码=真值+偏置值

此处8位移码的偏置值=2ⁿ-1= 0111 1111B=127D

真值-128=-1000 0000B

移码=-1000 0000+0111 1111=1111 1111

真值-126=-111 1110B

移码=-111 1110+0111 1111=0000 0001

真值+0=+0

移码=+0+1000 0000=1000 0000

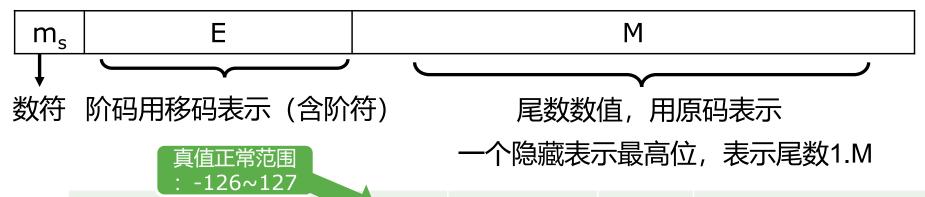
真值-126=-111 1110B

移码=-111 1110+<mark>0111 1111</mark>=0111 1111

真值+127=+1111111B

移码=+1111111+<mark>0111 1111</mark>=1111 1110

IEEE754标准



	类型	数符 阶码	尾数数值 /	总位数	偏置值 <mark>2</mark> n-1		
	父 皇	知可	PJITI	毛奴奴恒	心心又	十六进制	十进制
float	短浮点数	1	8	23	32	7FH	127
double	长浮点数	1	11	52	64	3FFH	1023
long double	临时浮点数	1	15	64	80	3FFFH	16383

float

1000 0001 1000 1010 0101 0000 1000 0000

double

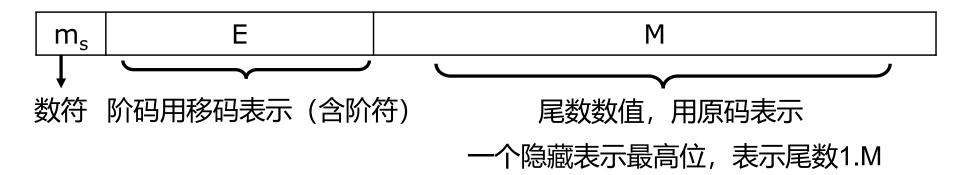
1000 0001 1100 0010 0101 0000 1000 0000 0000 0001 1111 0000 0000 0000

规格化的短浮点数的真值为: $(-1)^s \times 1.M \times 2^{E-127}$

阶码真值=移码-偏移量

规格化的长浮点数的真值为: $(-1)^s \times 1.M \times 2^{E-1023}$

IEEE754标准 举例



例:将十进制数-0.75转换为IEEE754的单精度浮点数表示。

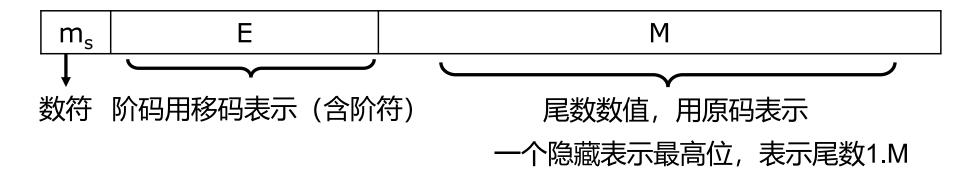
$$(-0.75)_{10} = (-0.11)_2 = (-1.1)_2 \times 2^{-1}$$

数符=1 尾数部分=.10000000.... (隐含最高位1) 阶码真值=-1

单精度浮点型的偏移量=127D

移码=阶码真值+偏移量=-1+111 1111=0111 1110 (凑足8位)

IEEE754标准的最大值和最小值



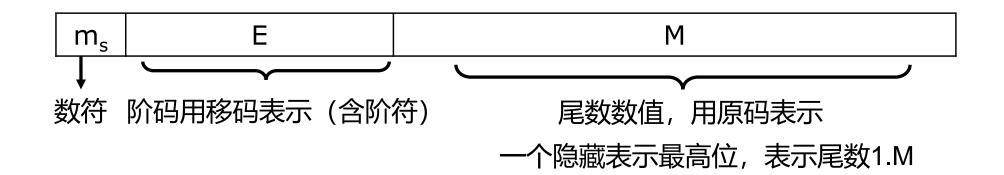
IEEE 754 单精度浮点型能表示的最小、最大绝对值是多少?

最小绝对值: 尾数全为0, 阶码真值最小-126, 真值 $(1.0)_2 \times 2^{-126}$

最大绝对值: 尾数全为1, 阶码真值最小127, 真值 $(1.1...1)_2 \times 2^{127}$

格式	规格化的最小绝对值	规格化的最大绝对值
单精度	$E=1,M=0:1.0\times2^{1-127}=2^{-126}$	$E=254, M=.111: 1.11.1\times 2^{254-127}=2^{127}\times (2-2^{-23})$
双精度	$E=1,M=0:1.0\times2^{1-1023}=2^{-1022}$	$E=2046, M=.111: 1.11.1 \times 2^{2046-1023}=2^{1023} \times (2-2^{-52})$

IEEE754标准阶码全1、全0的特殊用途



当1≤E≤254时, 真值=(-1) ms ×1.M ×2^{E-127}

隐含最高位为0

当阶码E全为0,尾数M不全为0时,表示非规格化小数 \pm (0.x...x)₂ \times 2⁻¹²⁶

当阶码E全为0, 尾数M全为0时, 表示真值±0

阶码真值固定为-126

当阶码E全为1,尾数M全为0时,表示无穷大±∞

当阶码E全为1, 尾数M不全为0时, 表示非数值"NaN" (Not a Number)

用BCD码表示十进制数

- BCD码:用4位二进制代码的不同组合来表示一个十进制数码的编码方法。
- 编码思想:每个十进数位至少有4位二进制表示。而4位二进制位可组合成16种状态,去掉10种状态后还有6种冗余状态。

用BCD码表示十进制数

编码方案

十进制数 8421

1. 十进制有权码

- 0000
- 每个十进制数位的4个二进制位(称为基2码) 都有一个确定的权。8421码是最常用的十进制 有权码。也称自然BCD(NBCD)码。
- 0010

0001

0011

2. 十进制无权码

0100

• 每个十进制数位的4个基2码没有确定的权。在

0101

- 无权码方案中,用的较多的是余3码和格雷码。
- 0110 0111
- 1000
- 1001

- 余3码: 8421码+0011
- 格雷码: 任何两个相邻代码只有一个二进制位的 状态不同

用BCD码表示十进制数

编码方案

- 1. 十进制有权码
- 2. 十进制无权码
- 3. 其他编码方案 (5中取2码、独热码等)

符号位的表示:

- "+": 1100; "-": 1101
- 例: +236=(0010 0011 0110 1100)₈₄₂₁ (占2个字节)
 - $-2369 = (0000\ 0010\ 0011\ 0110\ 1001\ 1101)_{8421}$

(占3个字节)

补0以使数占满一个字节

BCD码

十进制数	8421	5421	2421	余3码	余3循环码
0	0000	0000	0000	0011	0010
1	0001	0001	0001	0100	0110
2	0010	0010	0010	0101	0111
3	0011	0011	0011	0110	0101
4	0100	0100	0100	0111	0100
5	0101	1000	1011	1000	1100
6	0110	1001	1100	1001	1101
7	0111	1010	1101	1010	1111
8	1000	1011	1110	1011	1110
9	1001	1100	1111	1100	1010

逻辑数据的编码表示

- 表示
 - 用一位表示 真: 1 / 假: 0
 - · N位二进制数可表示N个逻辑数据,或一个位串
- 运算
 - 按位进行
 - ■如:按位与/按位或/逻辑左移/逻辑右移等
- 识别
 - ■逻辑数据和数值数据在形式上并无差别,也是一串 0/1序列,机器靠指令来识别。

西文字符的编码表示

•特点

- 是一种拼音文字,用有限几个字母可拼写出所有单词
- 只对有限个字母和数学符号、标点符号等辅助字符编码
- 所有字符总数不超过256个,使用7或8个二进位可表示
- •表示(常用编码为7位ASCII码)

要求必须熟悉数字、字母和空格(SP)的表示

- ▶ 十进制数字: 0/1/2.../9
- ■英文字母: A/B/.../Z/a/b/.../z
- 专用符号: +/-/%/*/&/......
- 控制字符(不可打印或显示)

操作

■字符串操作,如:传送/比较 等

字符串的表示与存储

字符串是指连续的一串字符,它们占据主存中连续的多个字节,每个字节存放一个字符,对一个主存字的多个字节,有按从低位到高位字节次序存放的,也有按从高位到低位字节次序存放的。表示字符串数据要给出串存放的主存起始地址和串的长度。如:

IF A>B THEN READ(C) 就可以有如下不同存放方式:

Ι	F		Α
>	В		Т
Н	Е	N	
R	Ш	A	D
(C)	

A		F	Ι
Т		В	>
	N	Е	Н
D	A	Е	R
)	С	(

假定每个字由4个字节组成

字符串的表示与存储

按从低位到高位字节次序存放

				3 <u>1 24</u>	<u>23 16</u>	15 8	3 7 (
Ι	F		A	49	46	20	41
>	В		T	3e	42	20	54
Н	Е	N		48	45	4e	20
R	E	A	D	52	45	41	44
	С)		28	43	29	20

16进制数据

汉字及国际字符的编码表示

特点

- 汉字是表意文字,一个字就是一个方块图形。
- 汉字数量巨大,总数超过6万字,给汉字在计算机内部的表示、汉字的传输与交换、汉字的输入和输出等带来了一系列问题。

• 编码形式

- ■有以下几种汉字代码:
- 输入码:对汉字用相应按键进行编码表示,用于输入
- 内码:用于在系统中进行存储、查找、传送等处理
- · 字模点阵或轮廓描述: 描述汉字字模点阵或轮廓, 用于显示/打印

汉字的输入码

向计算机输入汉字的方式:

- ① 手写汉字联机识别输入,或者是印刷汉字扫描输入后自动识别,这两种 方法现均已达到实用水平。
- ② 用语音输入汉字,虽然简单易操作,但离实用阶段还有距离。
- ③ 利用英文键盘输入汉字:每个汉字用一个或几个键表示,这种对每个汉字用相应按键进行的编码称为汉字"输入码",又称外码。输入码的码元为按键。是最简便、最广泛的汉字输入方法。

常用的方法有: 搜狗拼音、五笔字型、智能ABC、微软拼音等

使用汉字输入码的原因:

- ① 键盘面向西文设计,一个或两个西文字符对应一个按键,非常方便。
- ② 汉字是大字符集,专门的汉字输入键盘由于键多、查找不便、成本高等原因而几乎无法采用。

字符集与汉字的内码

问题:西文字符常用的内码是什么?其内码就是ASCII码。

对于汉字内码的选择,必须考虑以下几个因素:

- ① 不能有二义性,即不能和ASCII码有相同的编码。
- ② 尽量与汉字在字库中的位置有关,便于汉字查找和处理。
- ③ 编码应尽量短。

国标码 (国标交换码)

1981年我国颁布了《信息交换用汉字编码字符集·基本集》(GB2312—80)。该标准选出6763个常用汉字,为每个汉字规定了标准代码,以供汉字信息在不同计算机系统间交换使用

可在汉字国标码的基础上产生汉字机内码

GB2312-80字符集

• 由三部分组成:

- ①字母、数字和各种符号,包括英文、俄文、日文平假名与片假名、罗马字母、汉语拼音等共687个
- ② 一级常用汉字, 共3755个, 按汉语拼音排列
- ③ 二级常用汉字, 共3008个, 不太常用, 按偏旁部首排列

• 汉字的区位码

- 码表由94行、94列组成,行号为区号,列号为位号,各占7位
- 指出汉字在码表中的位置, 共14位, 区号在左、位号在右

• 汉字的国标码

- ■每个汉字的区号和位号各自加上32 (20H) , 得到其 "国标码"
- 国标码中区号和位号各占7位。在计算机内部,为方便处理与存储,前面添一个0,构成一个字节

汉字内码

- •至少需2个字节才能表示一个汉字内码。
 - ■由汉字的总数决定!
- 可在GB2312国标码的基础上产生汉字内码
 - ■为与ASCII码区别,将国标码的两个字节的第一位置"1" 后得到一种汉字内码

例如,汉字"大"在码表中位于第20行、第83列。因此区位码为0010100 1010011,国标码为00110100 01110011,即3473H。前面的34H和字符"4"的ACSII码相同,后面的73H和字符"s"的ACSII码相同,将每个字节的最高位各设为"1"后,就得到其内码:B4F3H (1011 0100 1111 0011B),因而不会和ASCII码混淆。

国际字符集

国际字符集的必要性

- ◆ 不同地区使用不同字符集内码,如中文GB2312 / Big5、日文Shift-JIS / EUC-JP等。在安装中文系统的计算机中打开日文文件,会出现乱码。
- ◆ 为使所有国际字符都能互换,必须创建一种涵盖全部字符的多字符集。

国际多字符集

- ◆ 通过对各种地区性字符集规定使用范围来唯一定义各字符的编码。
- ◆ 国际标准ISO/IEC 10646提出了一种包括全世界现代书面语言文字所使用的所有字符的标准编码,有4个字节编码(UCS-4)和2字节编码(UCS-2)。
- ◆ 我国(包括香港、台湾地区)与日本、韩国联合制订了一个统一的汉字字符集(CJK编码),共收集了上述不同国家和地区共约2万多汉字及符号,采用2字节编码(即: UCS-2),已被批准为国家标准(GB13000)。
- ◆ Windows操作系统(中文版)已采用中西文统一编码,收集了中、日、韩三国常用的约2万汉字,称为"Unicode",采用2字节编码,与UCS-2一致。

UNICODE编码

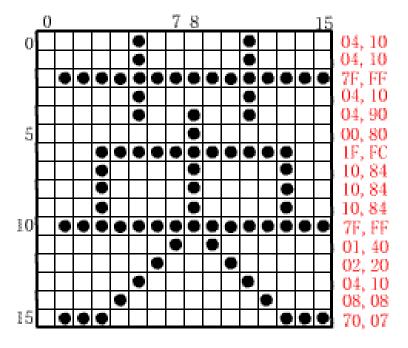
Unicode是完全双字节表示的多国文字编码体系,编码空间 0x0000-0xFFFF。可以表示65536 个字符

汉字的字模点阵码和轮廓描述

- 为便于打印、显示汉字,汉字字形必须预先存在机内
 - 字库 (font): 所有汉字形状的描述信息集合
 - 不同字体 (如宋体、仿宋、楷体、黑体等) 对应不同字库
 - 从字库中找到字形描述信息,然后送设备输出
- 字形主要有两种描述方法:
 - 字模点阵描述(图像方式)
 - 轮廓描述 (图形方式)
 - 直线向量轮廓
 - 曲线轮廓 (True Type字形)

字模点阵描述

- 字模编码
 - 字模编码是以点阵方式用来描述 汉字字形的代码,它是汉字的输 出形式。



数据的基本宽度

- 比特 (bit) 是计算机中处理、存储、传输信息的最小单位
- •二进制信息的计量单位是"字节"(Byte), 也称"位组"
 - 现代计算机中,存储器按字节编址
 - ■字节是最小可寻址单位 (addressable unit)
- 除比特和字节外, 还经常使用"字"(word)作为单位
- "字"和 "字长"的概念不同

数据的基本宽度

"字"和"字长"的概念不同

■ "字长"指数据通路的宽度。

(数据通路指CPU内部数据流经的路径以及路径上的部件,主要是CPU内部进行数据运算、存储和传送的部件,这些部件的宽度基本上要一致,才能相互匹配。因此,"字长"等于CPU内部总线的宽度、运算器的位数、通用寄存器的宽度等。)

- "字"表示被处理信息的单位,用来度量数据类型的宽度。
- 字和字长的宽度可以一样,也可不同。

例如,x86体系结构定义"字"的宽度为16位,但从386开始字长就是32位了。

6.3 定点运算

- 一、移位运算
 - 1. 移位的意义

15 米 = 1500 厘米

小数点右移 2 位

机器用语 15 相对于小数点 左移 2 位

(小数点不动)

左移 绝对值扩大

右移 绝对值缩小

在计算机中,移位与加减配合,能够实现乘除运算

6.3

2. 算术移位规则

符号位不变

	码制	添补代码
正数	原码、补码、反码	0
负数	原码	0
	补码	左移添0
	补码	右移添1
	反 码	1

设机器数字长为8位(含一位符号位),写出 A=+26时,三种机器数左、右移一位和两位后的表 示形式及对应的真值,并分析结果的正确性。

解:
$$A = +26 = +11010$$
 则 $[A]_{\mathbb{R}} = [A]_{\mathbb{A}} = [A]_{\mathbb{R}} = 0,0011010$

移位操作	机 器 数 [A] _原 =[A] _补 =[A] _反	对应的真值
移位前	0,0011010	+26
←1	0,0110100	+52
← 2	0,1101000	+104
→ 1	0,0001101	+13
→ 2	0,0000110	+6

例6.17



设机器数字长为8位(含一位符号位),写出 A=-26时,三种机器数左、右移一位和两位后的表 示形式及对应的真值,并分析结果的正确性。

解: A = -26 = -11010

原码

移位操作	机器数	对应的真值
移位前	1,0011010	- 26
←1	1,0110100	- 52
←2	1,1101000	- 104
→ 1	1,0001101	- 13
→2	1,0000110	-6

6.3

衤	 	码
---	----------	---

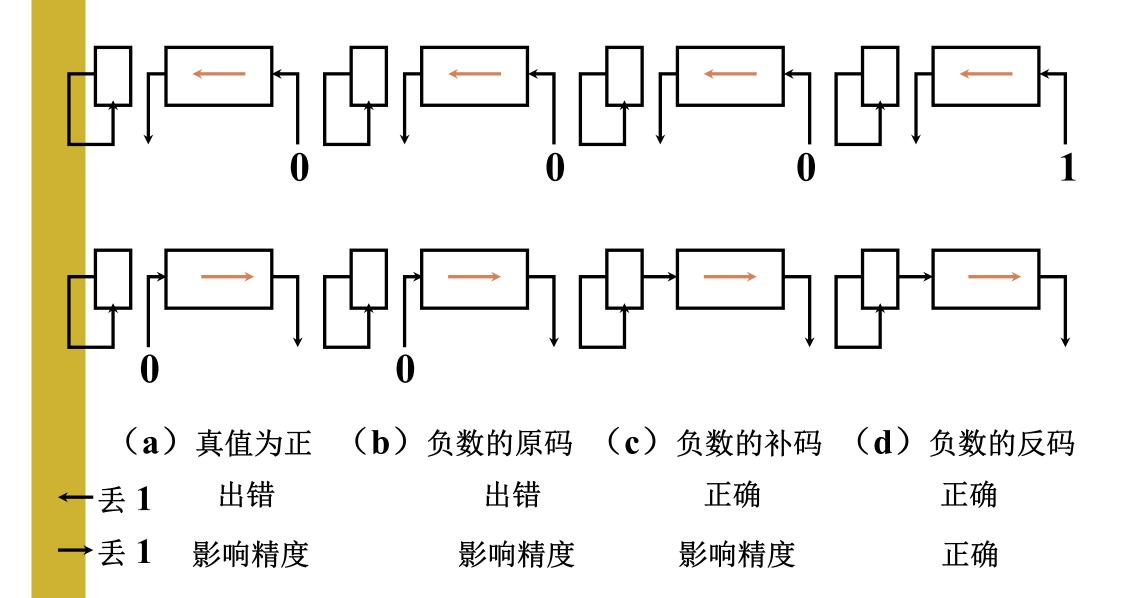
移位操作	机器数	对应的真值
移位前	1,1100110	-26
←1	1,1001100	- 52
← 2	1,0011000	- 104
→ 1	1, <mark>1</mark> 110011	- 13
→2	1,1111001	-7

反码

移位操作	机器数	对应的真值
移位前	1,1100101	-26
←1	1,1001011	- 52
← 2	1,0010111	- 104
→ 1	1,1110010	- 13
→2	1,1111001	-6

3. 算术移位的硬件实现

6.3



4. 算术移位和逻辑移位的区别

6.3

算术移位 有符号数的移位

逻辑移位 无符号数的移位

逻辑左移 低位添 0, 高位移丢

逻辑右移 高位添 0, 低位移丢

例如 11010011

逻辑左移 10100110

算术左移 10100110

高位1移丢

10110010

01011001

11011001 (补码)



10100110

逻辑右移

算术右移

二、加减法运算

6.3

1. 补码加减运算公式

(1) 加法

整数
$$[A]_{\stackrel{?}{\nmid h}} + [B]_{\stackrel{?}{\nmid h}} = [A+B]_{\stackrel{?}{\nmid h}} \pmod{2^{n+1}}$$

小数
$$[A]_{\stackrel{?}{\nmid h}} + [B]_{\stackrel{?}{\nmid h}} = [A+B]_{\stackrel{?}{\nmid h}} \pmod{2}$$

(2) 减法

$$A-B = A+(-B)$$

整数
$$[A-B]_{\stackrel{?}{\nmid h}} = [A+(-B)]_{\stackrel{?}{\nmid h}} = [A]_{\stackrel{?}{\nmid h}} + [-B]_{\stackrel{?}{\nmid h}} \pmod{2^{n+1}}$$

小数
$$[A-B]_{\stackrel{?}{\uparrow}}=[A+(-B)]_{\stackrel{?}{\uparrow}}=[A]_{\stackrel{?}{\downarrow}}+[-B]_{\stackrel{?}{\downarrow}}\pmod{2}$$

连同符号位一起相加,符号位产生的进位自然丢掉

2. 举例

6.3

例 6.18 设
$$A = 0.1011$$
, $B = -0.0101$
求 $[A + B]_{\uparrow \downarrow}$ 验证

解: $[A]_{\uparrow \downarrow} = 0.1011$
 $+[B]_{\uparrow \downarrow} = 1.1011$
 $[A]_{\uparrow \downarrow} + [B]_{\uparrow \downarrow} = 0.0110$
 $\therefore A + B = 0.0110$
例 6.19 设 $A = -9$, $B = -5$
求 $[A + B]_{\uparrow \downarrow}$ 验证

解: $[A]_{\uparrow \downarrow} = 1,0111$
 $+[B]_{\uparrow \downarrow} = 1,1011$
 $[A]_{\uparrow \downarrow} + [B]_{\uparrow \downarrow} = 1,1011$
 $[A]_{\uparrow \downarrow} + [B]_{\uparrow \downarrow} = 1,0010 = [A + B]_{\uparrow \downarrow}$

A + B = -1110

例 6.20 设机器数字长为8位(含1位符号位)

且
$$A = 15$$
, $B = 24$, 用补码求 $A - B$

解:
$$A = 15 = 0001111$$

$$B = 24 = 0011000$$

$$[A]_{\nmid k} = 0,0001111$$

$$[B]_{\nmid \mid} = 0,0011000$$

$$+ [-B]_{\nmid h} = 1,1101000$$

$$[A]_{\nmid h} + [-B]_{\nmid h} = 1,1110111 = [A-B]_{\nmid h}$$

$$A - B = -1001 = -9$$

练习 1 设
$$x = \frac{9}{16}$$
 $y = \frac{11}{16}$ 用补码求 $x+y$
$$x+y=-0.1100=-\frac{12}{16}$$
 错



练习 2 设机器数字长为 8 位(含 1 位符号位) 且 A = -97, B = +41,用补码求 A - B

$$A - B = +11101110 = +118$$

3. 溢出判断

6.3

(1) 一位符号位判溢出

参加操作的两个数(减法时即为被减数和"求补"以后的减数)符号相同,其结果的符号与原操作数的符号不同,即为溢出

硬件实现

最高有效位的进位 符号位的进位 = 1 溢出

如
$$1 \oplus 0 = 1$$
 $1 \oplus 0 = 1$ $1 \oplus 1 = 1$ $1 \oplus 1 = 0$ $1 \oplus 1 = 0$

一位符号位判溢出 举例

6.3

设机器数字长为 8 位(含 1 位符号位),A = 15,B = -24,C = 124,求 $[A + C]_{i}$ 和 $[B - C]_{i}$ 和 $[A + C]_{i} = 0,0001111 + 0,1111100 = 1,0001011$ 真值-117 $[B - C]_{i} = 1,1101000 + 1,0000100 = 0,1101100$ 真值+108

最高数值位的进位C1 符号位的进位CS 上溢 下溢 $[A+C]_{\lambda k}$ [B-C] ** CS

(2) 两位符号位判溢出

6.3

$$[x]_{\nmid h'} = \begin{cases} x & 1 > x \ge 0 \\ 4 + x & 0 > x \ge -1 \pmod{4} \end{cases}$$

$$[x]_{\not{k}} + [y]_{\not{k}} = [x + y]_{\not{k}}$$
 (mod 4)

$$[x-y]_{\nmid h'} = [x]_{\nmid h'} + [-y]_{\nmid h'} \pmod{4}$$

结果的双符号位 相同

未溢出

结果的双符号位 不同 溢出

最高符号位 代表其 真正的符号

两位符号位判溢出 举例

6.3

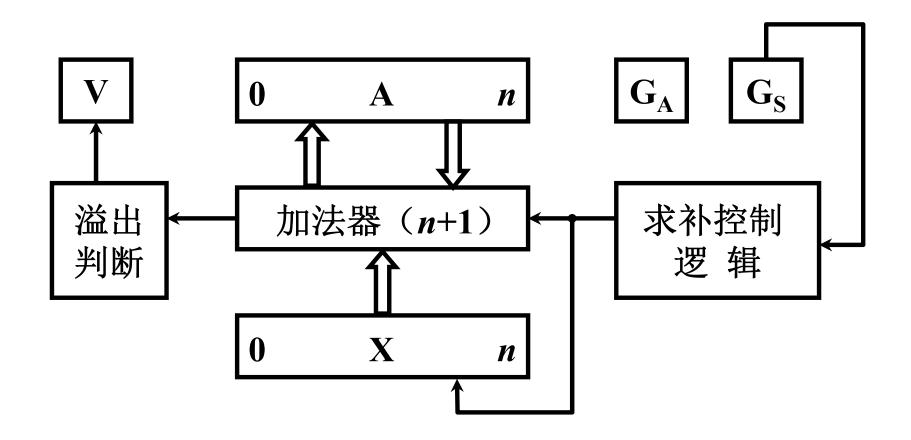
设机器数字长为 8 位(含 1 位符号位),A = 15,B = -24,C = 124,求 $[A + C]_{\stackrel{}{\uparrow}}$ 和 $[B - C]_{\stackrel{}{\uparrow}}$

 $[A+C]_{\nmid \mid} = 00,0001111+00,1111100=01,0001011$ $[B-C]_{\nmid \mid} = 11,1101000+11,0000100=10,1101100$

记两个符号位为S1和S2, V=S1⊕S2 若V=0,表示无溢出;若V=1,表示有溢出。

6.3

4. 补码加减法的硬件配置



A、X均n+1位 用减法标记 G_S 控制求补逻辑

6.3

三、乘法运算

1. 分析笔算乘法

$$A = -0.1101$$
 $B = 0.1011$

$$A \times B = -0.10001111$$
 乘积的符号心算求得

$$\begin{array}{c} 0.1101 \\ \times 0.1011 \\ \hline 1101 \end{array}$$

1101

0000

1101

0.100011111

- ✓ 符号位单独处理
- ✓ 乘数的某一位决定是否加被乘数
- ? 4个位积一起相加
- ✓ 乘积的位数扩大一倍

2. 笔算乘法改进

6.3

$$A \cdot B = A \cdot 0.1011$$

$$= 0.1A + 0.00A + 0.001A + 0.0001A$$

$$= 0.1A + 0.00A + 0.001(A + 0.1A)$$

$$= 0.1A + 0.01[0 \cdot A + 0.1(A + 0.1A)]$$

$$= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$$

$$= 2^{-1}\{A + 2^{-1}[0 \cdot A + 2^{-1}(A + 2^{-1}(A + 0))]\}$$
第一步 被乘数 $A + 0$
①
第二步 一1,得新的部分积
②
第三步 部分积 + 被乘数
:
第八步 一1,得结果

3. 改进后的笔算乘法过程(竖式)

部分积	乘数	说明
0.0000	1011	初态,部分积 = 0
0.1101		乘数为1,加被乘数
0.1101		
0.0110	1101	→1,形成新的部分积
0.1101	_	乘数为1,加被乘数
1.0011	1	
0.1001	1110	→1,形成新的部分积
0.0000		乘数为0,加0
0.1001	11	
0.0100	1 1 1 <u>1</u>	→1,形成新的部分积
0.1101	_	乘数为1,加被乘数
1.0001	111	
0.1000	1111	→1,得结果

- ▶ 乘法运算 → 加和移位。n=4,加4次,移4次
- ▶由乘数的末位决定被乘数是否与原部分积相加,然后→1,形成新的部分积,同时乘数→1(末位移丢),空出高位存放部分积的低位。
- > 被乘数只与部分积的高位相加

硬件 3个寄存器,具有移位功能 一个全加器

6.3

4. 原码乘法

(1) 原码一位乘运算规则以小数为例

设
$$[x]_{\mathbb{R}} = x_0.x_1x_2 \cdots x_n$$

$$[y]_{\mathbb{R}} = y_0.y_1y_2 \cdots y_n$$

$$[x \cdot y]_{\mathbb{R}} = (x_0 \oplus y_0).(0.x_1x_2 \cdots x_n)(0.y_1y_2 \cdots y_n)$$

$$= (x_0 \oplus y_0). x^*y^*$$
式中 $x^* = 0.x_1x_2 \cdots x_n$ 为 x 的绝对值
$$y^* = 0.y_1y_2 \cdots y_n$$
 为 y 的绝对值

乘积的符号位单独处理 $x_0 \oplus y_0$ 数值部分为绝对值相乘 $x^* \cdot y^*$

(2) 原码一位乘递推公式



$$x^{*} \cdot y^{*} = x^{*}(0.y_{1}y_{2} \dots y_{n})$$

$$= x^{*}(y_{1}2^{-1} + y_{2}2^{-2} + \dots + y_{n}2^{-n})$$

$$= 2^{-1}(y_{1}x^{*} + 2^{-1}(y_{2}x^{*} + \dots + y_{n}2^{-n}) \dots)$$

$$= z_{0} = 0$$

$$z_{1} = 2^{-1}(y_{n}x^{*} + z_{0})$$

$$z_{2} = 2^{-1}(y_{n-1}x^{*} + z_{1})$$

$$\vdots$$

$$z_{n} = 2^{-1}(y_{1}x^{*} + z_{n-1})$$

例6.21 已知 x = -0.1110 y = 0.1101 求 $[x \cdot y]_{\mathbb{R}}$

解: 数值部分	的运算,数数	说 明
$egin{array}{c} 0.0000 \ 0.1110 \ \end{array}$	1101	部分积 初态 $z_0 = 0$
$\begin{array}{r} -0.1110 \\ 0.1110 \\ 0.0111 \\ 0.0000 \end{array}$	0 1 1 0	──1 ,得 z ₁
$egin{array}{c} 0.0111 \ 0.0011 \ 0.1110 \ \end{array}$	0 1 0 1 <u>1</u>	──1 ,得 z ₂
1.0001 逻辑右移 0.1000 0.1110	1 0 1 1 0 <u>1</u>	──1 ,得 z ₃
逻辑右移 1.0110 0.1011	1 1 0 0 1 1 0	──1 ,得 z ₄



- ① 乘积的符号位 $x_0 \oplus y_0 = 1 \oplus 0 = 1$
- ② 数值部分按绝对值相乘

$$x^* \cdot y^* = 0.10110110$$

则
$$[x \cdot y]_{\mathbb{R}} = 1.10110110$$

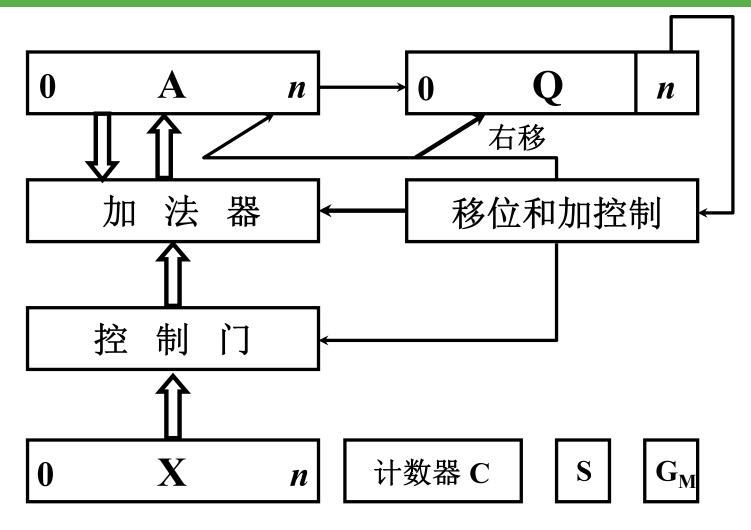
特点 绝对值运算

用移位的次数判断乘法是否结束

逻辑移位

(3) 原码一位乘的硬件配置

6.3



A、X、Q均n+1位

移位和加受末位乘数控制

(4) 原码两位乘

6.3

原码乘

符号位和 数值位 部分 分开运算

两位乘

每次用乘数的2位判断原部分积是否加和如何加被乘数

乘数y _{n-1} y _n	新的部分积
0 0	加"0"—— 2
0 1	加 1 倍的被乘数 ——2
10	加 2 倍的被乘数 ——2
1 1	加 3 倍的被乘数 ——2

先 减 1 倍 的被乘数 再 加 4 倍 的被乘数

(5) 原码两位乘运算规则



乘数判断位 $y_{n-1}y_n$	标志位 C_j	操作内容
0 0	0	$z \rightarrow 2, y^* \rightarrow 2, C_j$ 保持 "0"
0 1	0	$z+x^*\rightarrow 2, y^*\rightarrow 2, C_j$ 保持 "0"
10	0	$z+2x^*\rightarrow 2, y^*\rightarrow 2, C_i$ 保持 "0"
11	0	$z-x^* \rightarrow 2, y^* \rightarrow 2$, 置"1" C_j
0 0	1	$z+x^*\rightarrow 2, y^*\rightarrow 2,$ 置"0" C_j
0 1	1	$z+2x^*\rightarrow 2, y^*\rightarrow 2$, 置"0" C_j
1 0	1	$z-x^* \to 2, y^* \to 2, C_j$ 保持 "1"
11	1	$z \rightarrow 2, y^* \rightarrow 2, C_j$ 保持 "1"

共有操作 +x*+2x*实际操作 $+[x^*]_{i}$ $+[2x^*]_{i}$ $+[-x^*]_{i}$ 2补码移

例 6.22 已知 x = 0.1111111 y = -0.111001 求 $[x \cdot y]_{原}$

解:数值部份	乘数	C_j	说 明
000.00000	00.111001	0	初态 $z_0 = 0$
000.11111			$+x^*$, $C_j=0$
000.11111			
000.001111	11 0 0 1 1 1 0	0	→ 2
码 001.111110			$+2x^*, C_j=0$
右 移 010.001101	1 1		
000.100011	$\begin{array}{cccccccccccccccccccccccccccccccccccc$	0	→ 2
111.00001			$-x^*, C_j=1$
111.100100	0 1 1 1		
码 111.111001	$000111 \ \underline{00}$	1	→ 2
右 移			$+x^*, C_j=0$
000.111000	000111		400

- ① 乘积的符号位 $x_0 \oplus y_0 = 0 \oplus 1 = 1$
- ② 数值部分的运算

$$x^* \cdot y^* = 0.111000001111$$

则 $[x \cdot y]_{\mathbb{R}} = 1.111000001111$

特点绝对值的补码运算

用移位的次数判断乘法是否结束

算术移位

(6) 原码两位乘和原码一位乘比较

6.3

原码一位乘

原码两位乘

符号位

 $x_0 \oplus y_0$

 $x_0 \oplus y_0$

操作数

绝对值

绝对值的补码

移位

逻辑右移

算术右移

移位次数

n

 $\frac{n}{2}(n$ 为偶数)

最多加法次数

n

 $\frac{n}{2}$ +1 (n为偶数)

思考 n 为奇数时,原码两位乘 移?次最多加?次

5. 补码乘法

6.3

(以小数为例)

设被乘数
$$[x]_{\mbox{\tiny \mathbb{A}}} = x_0.x_1x_2 \dots x_n$$
 $[2^{-1} x]_{\mbox{\tiny \mathbb{A}}} = x_0.x_0 x_1x_2 \dots x_n = 2^{-1} [x]_{\mbox{\tiny \mathbb{A}}}$ $[-0.110]_{\mbox{\tiny \mathbb{A}}} = 1.010$ $[2^{-1} (-0.110)]_{\mbox{\tiny \mathbb{A}}} = [-0.0110]_{\mbox{\tiny \mathbb{A}}} = 1.1010$

乘数
$$[y]_{\stackrel{?}{\Rightarrow}} = y_0.y_1y_2 \cdots y_n$$

 $y = [y]_{\stackrel{?}{\Rightarrow}} - 2y_0$
 $= y_0.y_1y_2 \cdots y_n - 2y_0$
 $= \theta.y_1y_2 \cdots y_n - y_0$

y为正时 $y_0 = 0$ y为负时 $y_0 = 1$

(1) 补码一位乘运算规则

① 校正法

$$[x \cdot y]_{N}$$
 和原码一位乘
 $[x \cdot y]_{N}$ 知信码,部分
积石移时采用
 $[x (0.y_1 \cdots y_n - y_0)]_{N}$ 算术移位
 $= [x]_{N}(0.y_1 \cdots y_n) - [x]_{N} \cdot y_0$
 $= [x]_{N}(y_1 2^{-1} + y_2 2^{-2} + \cdots + y_n 2^{-n}) - [x]_{N} \cdot y_0$
 $= [x]_{N}(y_1 2^{-1} + y_2 2^{-2} + \cdots + y_n 2^{-n}) + [-x]_{N} \cdot y_0$

用校正法求 $[x \cdot y]_{\lambda}$ 是用 $[x]_{\lambda}$ 乘以 $[y]_{\lambda}$ 的数 y为负,加 $[-x]_{\lambda}$ 值位,最后再根据 $[y]_{\lambda}$ 的符号 y_{0} 做一次校正 y为正,不加

③ Booth 算法(被乘数、乘数符号任意)

④ Booth 算法递推公式

$$\begin{split} &[z_0]_{\nmid h} = 0 \\ &[z_1]_{\nmid h} = 2^{-1} \{ (y_{n+1} - y_n)[x]_{\nmid h} + [z_0]_{\nmid h} \} \qquad y_{n+1} = 0 \\ &\vdots \\ &[z_n]_{\nmid h} = 2^{-1} \{ (y_2 - y_1)[x]_{\nmid h} + [z_{n-1}]_{\nmid h} \} \end{split}$$

$$[x \cdot y]_{\nmid h} = [z_n]_{\nmid h} + (y_1 - y_0)[x]_{\nmid h}$$

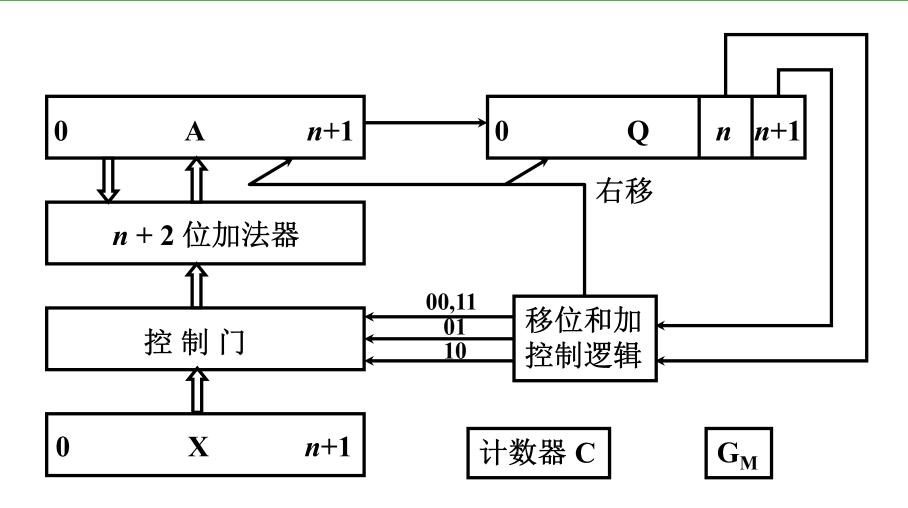
最后一步不移位

如何	实	现
y_{i+1}	$-y_i$?

$y_i y_{i+1}$	$y_{i+1}-y_i$	操作
0 0	0	→1
0 1	1	$+[x]_{\not\uparrow\downarrow} \rightarrow 1$
1 0	-1	$+[-x]_{\uparrow \downarrow} \rightarrow 1$
1 1	0	→ 1

例6.23 已知 x = +0.0011 y = -0.1011 求 $[x \cdot y]_{\mbox{\overline{A}}}$

解	2: 00.0000 11.1101	1.010100	 +[-x] _{*\}	$[x]_{\nmid h} = 0.0011$
	11.1101	1 1 0 1 0 1		$[y]_{?} = 1.0101$
	$ \begin{array}{c ccccccccccccccccccccccccccccccccccc$	$\begin{array}{ c c c c c c c c c c c c c c c c c c c$	$\rightarrow 1$ + $[x]_{\nmid h}$	$[-x]_{\nmid h} = 1.1101$
算术 移位		1 1 1 1 0 <u>1 0</u>	$\rightarrow 1$ + $[-x]_{\nmid h}$	
		1 1 1 1 1 0 1	→ 1	$\therefore [x \cdot y]_{\not = h}$
	$\begin{array}{c ccccccccccccccccccccccccccccccccccc$	111	+[x] _补	=1.11011111
	$ \begin{array}{c} 0 & 0 & 0 & 0 & 0 \\ 0 & 0 & 0 & 0 & 0 \\ 1 & 1 & 1 & 1 & 0 & 1 \end{array} $	$\begin{array}{ c c c c c c c c c c c c c c c c c c c$	$\rightarrow 1$ + $[-x]_{\nmid h}$	
		1111	最后一步	不移位



A、X、Q 均 n+2 位 移位和加受末两位乘数控制

6.3

乘法小结

- 整数乘法与小数乘法完全相同可用 逗号 代替小数点
- ▶ 原码乘 符号位 单独处理 补码乘 符号位 自然形成
- > 原码乘去掉符号位运算 即为无符号数乘法
- > 不同的乘法运算需有不同的硬件支持

四、除法运算

6.3

1. 分析笔算除法

$$\begin{array}{c} 0.1101 \\ \hline 0.1101 \\ \hline 0.10110 \\ \hline 0.01101 \\ \hline 0.010010 \\ \hline 0.001101 \\ \hline 0.0001101 \\ \hline 0.00001111 \\ \hline 0.000001111 \\ \hline \end{array}$$

- ✓商符单独处理
- ?心算上商
- ?余数不动低位补"0" 减右移一位的除数
- ?上商位置不固定

$$x \div y = -0.1101$$
 商符心算求得
余数 -0.0000111

2. 笔算除法和机器除法的比较

6.3

笔算除法

商符单独处理 心算上商

余数 不动 低位补 "0" 减右移一位 的除数

2 倍字长加法器 上商位置 不固定

机器除法

符号位异或形成

$$|x| - |y| > 0$$
 上商 1

$$|x| - |y| < 0$$
上商 0

余数 左移一位 低位补 "0" 减 除数

1 倍字长加法器

在寄存器 最末位上商

6.3

以小数为例

$$[x_0]_{\mathbb{R}} = x_0.x_1x_2 \dots x_n$$

$$[y_0]_{\mathbb{R}} = y_0.y_1y_2 \dots y_n$$

$$[\frac{x}{y}]_{\mathbb{R}} = (x_0 \oplus y_0).\frac{x^*}{y^*}$$

式中
$$x^* = 0.x_1x_2 \cdots x_n$$
 为 x 的绝对值 $y^* = 0.y_1y_2 \cdots y_n$ 为 y 的绝对值

商的符号位单独处理 $x_0 \oplus y_0$ 数值部分为绝对值相除 $\frac{x^*}{y^*}$

约定 小数定点除法 $x^* < y^*$ 整数定点除法 $x^* > y^*$ 被除数不等于 0 除数不能为 0

除前预处理

- ①若被除数=0且除数 \neq 0,或定点整数除法|被除数 |<|除数|,则商为0,不再继续
- ②若被除数 \neq 0、除数=0,则发生"除数为0"异常
- ③若被除数和除数都为0,则有些机器产生一个不发信号的NaN,即"quiet NaN"

当被除数和除数都 \neq 0,且商 \neq 0时,才进一步进行除法运算。

(1)恢复余数法

6.3

例6.24 x = -0.1011 y = -0.1101 求 $\left[\frac{x}{y}\right]_{\mathbb{R}}$

解: $[x]_{\mathbb{R}} = 1.1011$ $[y]_{\mathbb{R}} = 1.1101$ $[y^*]_{\mathbb{R}} = 0.1101$ $[-y^*]_{\mathbb{R}} = 1.0011$

(1) $x_0 \oplus y_0 = 1 \oplus 1 = 0$

② 被除数(余数)	商	说明
0.1011	0.0000	
1.0011		+[- <i>y</i> *] _补
1.1110	0	余数为负,上商 0
0.1101		恢复余数 +[y*] _补
四4日十五	0	恢复后的余数
逻辑左移 1.0110	0	←1
1.0011		+[-y*] _*
0.1001	0 1	余数为正,上商1
逻辑左移 1.0010	0 1	← 1
1.0011		+[- <i>y</i> *] _补

_
<u>-</u>
_

$$\frac{x^*}{y^*} = 0.1101$$

$$\therefore \left[\frac{x}{y}\right]_{\mathbb{R}} = 0.1101$$

余数为正 上商1

余数为负 上商 0,恢复余数

上商5次

第一次上商判溢出

移 4 次

(2) 不恢复余数法(加减交替法)

6.3

• 恢复余数法运算规则

余数
$$R_i > 0$$
 上商 "1", $R_{i+1} = 2R_i - y^*$ 余数 $R_i < 0$ 上商 "0", $R_i + y^*$ 恢复余数 $R_{i+1} = 2(R_i + y^*) - y^* = 2R_i + y^*$

• 不恢复余数法运算规则

$$R_i > 0$$
 上商"1" $R_{i+1} = 2R_i - y^*$ 加減交替 $R_i < 0$ 上商"0" $R_{i+1} = 2R_i + y^*$

例6.25 x = -0.1011 y = -0.1101 求 $\left[\frac{x}{y}\right]_{\mathbb{R}}$ 6.3

角	军: 0.1011	0.0000	
	1.0011		+[- <i>y</i> *] _补
	1.1110	0	余数为负,上商0
	1.1100	0	← 1
逻	0.1101		+[y*] _*
辑左	0.1001	0 1	余数为正,上商1
左	1.0010	0 1	←1
移	$\int 1.0011$		+[- <i>y</i> *] _补
	0.0101	011	余数为正,上商1
	0.1010	011	← 1
	1.0011		+[- <i>y</i> *] _补
	1.1101	0110	余数为负,上商0
	1.1010	0110	← 1
	0.1101		+[y*] _补
	0.0111	01101	余数为正,上商1

 $[x]_{\text{@}} = 1.1011$

 $[y]_{\mathbb{R}} = 1.1101$

 $[y^*]_{k} = 0.1101$

 $[-y^*]_{3} = 1.0011$

②
$$\frac{x^*}{y^*} = 0.1101$$

$$\therefore \left[\frac{x}{y}\right]_{\mathbb{R}} = 0.1101$$

特点 上商 n+1 次

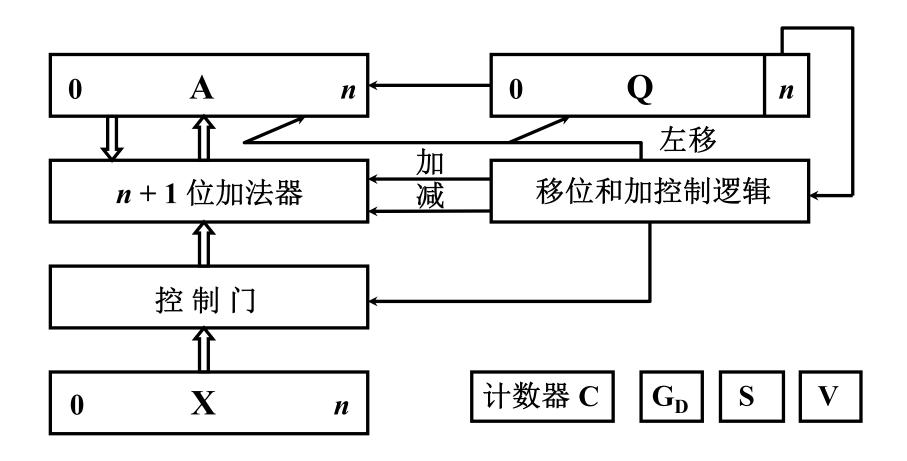
第一次上商判溢出

移n次,加n+1次

用移位的次数判断除法是否结束

(3) 原码加减交替除法硬件配置





A、X、Q均n+1位用 Q_n 控制加减交替

4. 补码除法

6.3

(1) 商值的确定

① 比较被除数和除数绝对值的大小

▶x与y同号 用减法

$$x = 0.1011$$
 $[x]_{\stackrel{?}{\Rightarrow}_{1}} = 0.1011$ $[x]_{\stackrel{?}{\Rightarrow}_{1}} = 0.1000$ "够减"

$$x = -0.0011$$
 $[x]_{\stackrel{?}{\Rightarrow}} = 1.1101$ $[x]_{\stackrel{?}{\Rightarrow}} = 1.1101$ $[x]_{\stackrel{?}{\Rightarrow}} = 1.1101$ $[x]_{\stackrel{?}{\Rightarrow}} = 1.1101$ $[x]_{\stackrel{?}{\Rightarrow}} = 0.1011$ $[x]_{\stackrel{?}{\Rightarrow}} = 0.1011$ $[x]_{\stackrel{?}{\Rightarrow}} = 0.1011$ $[x]_{\stackrel{?}{\Rightarrow}} = 0.1000$ "不够减"

▶x与y异号 用加法



$$x = 0.1011$$
 $[x]_{\uparrow h} = 0.1011$ $[x]_{\uparrow h} = 0.1011$ $[x]_{\uparrow h} = 0.1011$ $[x]_{\uparrow h} = 0.1011$ $[x]_{\uparrow h} = 0.1000$ $[x]_{\uparrow h} = 0.1011$ $[x]_{\uparrow h} = 0.1000$ "不够减"

小结

[x]补和 $[y]$ 补	求 $[R_i]_{i}$	$[R_i]_{{\mathbb{A}}} = [y]_{{\mathbb{A}}}$
同号	$[x]_{ ext{?}}$ – $[y]_{ ext{?}}$	同号,"够减"
异号	$[x]_{{\not\sim} \downarrow} + [y]_{{\not\sim} \downarrow}$	异号,"够减"

2 商值的确定 未位恒置"1"法

 \times . \times \times \times \times

 $[x]_{\lambda}$ 与 $[y]_{\lambda}$ 同号 正商

[x]_补与 [y]_补异号

负商

0. 原码 1

按原码上商

"够减"上"1"

"不够减"上"0"

 $\times.\times\times\times$

1. 反码 1

按反码上商

"够减"上"0"

"不够减"上"1"

小结

$[x]_{{\wedge}}$ 与 $[y]_{{\wedge}}$	商	$[R_i]_{{ ext{ iny }}}$ 与 $[y]_{{ ext{ iny }}}$		商值
同 号	正	够减 (同号) 不够减(异号)	1 0	原码上商
异号	负	够减 (异号) 不够减 (同号)	0 1	反码上商

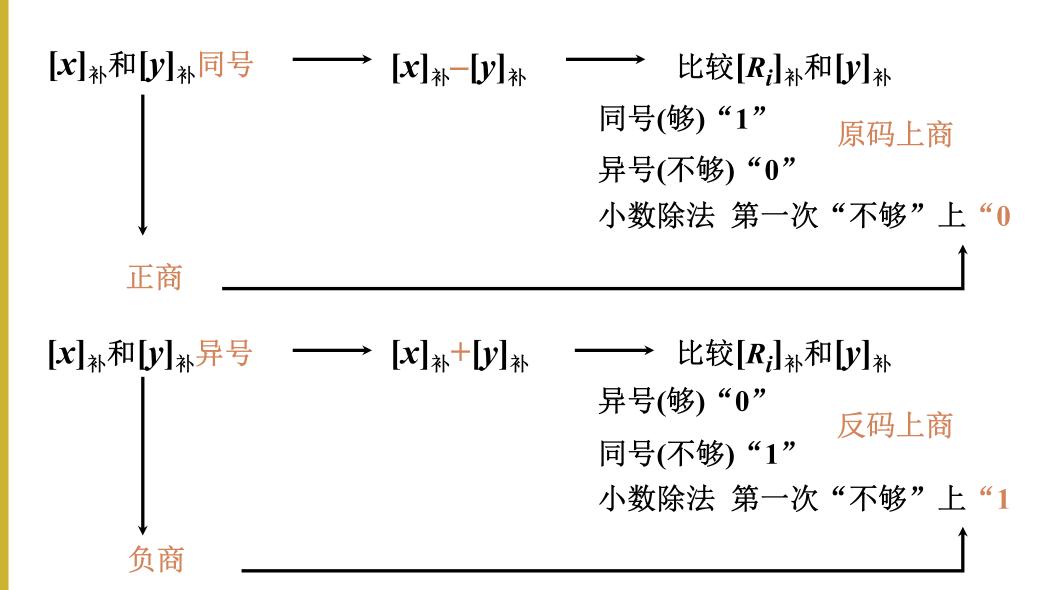
简化为

$[R_i]_{{ au}}$ 与 $[y]_{{ au}}$	商值
同号	1
异号	0

(2) 商符的形成

6.3

除法过程中自然形成



(3)新余数的形成

加减交替

$[R_i]_*$ 和 $[y]_*$	商	新余数
同号	1	$2[R_i]_{\nmid h} + [-y]_{\nmid h}$
异号	0	$2[R_i]_{\not=\downarrow} + [y]_{\not=\downarrow}$

商的校正原则

• 精度要求不高时,将商的最低位恒置1,最大误差2-n

6.3

(4) 小结

- 6.3
- ▶补码除法共上商 n+1 次 (末位恒置 1) 第一次为商符
- ➤加n次 移n次
- >第一次商可判溢出
- ▶精度误差最大为 2⁻n

十进制数的加减运算

- 有的机器有十进制加减法指令,用于对BCD码进行加减运算。所以这些机器中必须要有相应的十进制加减运算逻辑。
- 以NBCD码(8421码)为例,讨论十进制整数的加减运算。
- 一般规定数符在最低位 1100: 正, 1101: 负

或 0: 正, 1: 负

例如: +2039 0010 0000 0011 1001 1100

或 0010 0000 0011 1001 0

-1265 0001 0010 0110 0101 1101

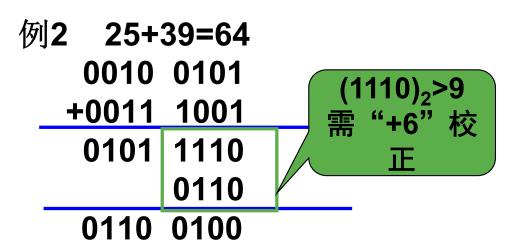
0001 0010 0110 0101 1

符号和数值部分分开处理!

十进制加法运算举例

结果<=9时,不需校正; 大于9或有进位时,需 "+6"校正

最高位有进位时,发生溢出



低位有进位,则进到高位,同时该低位"+6"校正

问题:本位和在什么 范围内需 "+6"校正

大于9: 1010,1011,.....,1111

有进位: 10000,10001,10010和10011

最大为19: 2x9+1=19, 范围为

10~19

6.4 浮点四则运算

一、浮点加减运算

$$x = S_x \cdot 2^{j_x} \qquad y = S_y \cdot 2^{j_y}$$

1. 对阶

(1) 求阶差

(1) 求阶差
$$\Delta j = j_{x} - j_{y} = \begin{cases}
= 0 & j_{x} = j_{y} & \text{已对齐} \\
> 0 & j_{x} > j_{y} \begin{cases} x \text{ 向 } y \text{ 看齐} & S_{x} \leftarrow 1, j_{x} - 1 \\ y \text{ 向 } x \text{ 看齐} & \checkmark S_{y} \rightarrow 1, j_{y} + 1 \end{cases} \\
< 0 & j_{x} < j_{y} \begin{cases} x \text{ 向 } y \text{ 看齐} & \checkmark S_{x} \rightarrow 1, j_{x} + 1 \\ y \text{ 向 } x \text{ 看齐} & S_{y} \leftarrow 1, j_{y} - 1 \end{cases}$$

(2) 对阶原则

小阶向大阶看齐 为什么?

6.4 浮点四则运算

一、浮点加减运算

$$x = S_x \cdot 2^{j_x} \qquad y = S_y \cdot 2^{j_y}$$

1. 对阶

2. 尾数相加

尾数相加与定点数加减法相同

例如
$$x = 0.1101 \times 2^{01}$$
 $y = (-0.1010) \times 2^{11}$

求 x+y

解:
$$[x]_{\stackrel{?}{\Rightarrow}} = 00, 01; 00.1101$$

$$[y]_{k} = 00, 11; 11.0110$$

1. 对阶

① 求阶差
$$[\Delta j]_{\hat{N}} = [j_x]_{\hat{N}} - [j_y]_{\hat{N}} = 00,01$$

+ 11,01
11,10

阶差为负
$$(-2)$$
 $: S_x \rightarrow 2$ $j_x + 2$

$$\therefore S_x \longrightarrow 2 \qquad j_x + 2$$

② 对阶
$$[x]_{*k'} = 00, 11; 00.0011$$

2. 尾数求和

$$[S_x]_{*,\cdot}$$
 = 00.0011 对阶后的 $[S_x]_{*,\cdot}$ + $[S_y]_{*,\cdot}$ = 11.0110
 11.1001
 ∴ $[x+y]_{*,\cdot}$ = 00, 11; 11. 1001

3. 规格化

6.4

(1) 规格化数的定义

$$r=2 \qquad \frac{1}{2} \leq |S| < 1$$

(2) 规格化数的判断

原码 不论正数、负数,第一数位为1

补码 符号位和第1数位不同

$$S = -\frac{1}{2} = -0.100 \cdots 0$$

$$[S]_{\mathbb{R}} = 1.100 \cdots 0$$

$$[S]_{3} = [1.1] 0 0 \cdots 0$$

 $\vdots \quad [-\frac{1}{2}]_{i}$ 不是规格化的数

$$S = -1$$

$$[S]_{3} = 1.000 \cdots 0$$

· [-1]_补 是规格化的数

机器判别方便

(3) 左规

尾数←1, 阶码减1, 直到数符和第一数位不同为止

上例
$$[x+y]_{\stackrel{?}{\Rightarrow}} = 00, 11; 11.1001$$

左规后
$$[x+y]_{i}=00,10;11.0010$$

$$\therefore x + y = (-0.1110) \times 2^{10}$$

(4) 右规

当尾数溢出(>1)时,需右规

即尾数出现 01. ×× ···×或 10. ×× ···×时

尾数→1, 阶码加1

[6]
$$6.27 \quad x = 0.1101 \times 2^{10} \quad y = 0.1011 \times 2^{01}$$

解:
$$[x]_{\stackrel{*}{\uparrow}} = 00, 010; 00. 110100$$
 $[y]_{\stackrel{*}{\uparrow}} = 00, 001; 00. 101100$

① 对阶

$$[\Delta j]_{\stackrel{?}{\Rightarrow}} = [j_x]_{\stackrel{?}{\Rightarrow}} - [j_y]_{\stackrel{?}{\Rightarrow}} = 00,010 \\ + 11,111 \\ \hline 100,001$$
阶差为 +1 $: S_y \longrightarrow 1, j_y + 1$

$$: [y]_{\stackrel{?}{\Rightarrow}} = 00,010;00.010110$$

②尾数求和

$$[S_x]_{\stackrel{}{ ext{\wedge}}} = 00. \ 110100$$
 $+ [S_y]_{\stackrel{}{ ext{\wedge}}} = 00. \ 010110$ 对阶后的 $[S_y]_{\stackrel{}{ ext{$\wedge$}}}$ 尾数溢出需右规

③右规

6.4

$$[x+y]_{3} = 00, 010; 01.001010$$

右规后

$$[x+y]_{3} = 00, 011; 00. 100101$$

$$\therefore x+y=0.100101\times 2^{11}$$

4. 舍入

在对阶和右规过程中,可能出现尾数末位丢失引起误差,需考虑舍入

- (1) 0 舍 1 入法: 移掉的最高位为1,尾数末尾加1;为0,舍掉。
- (2) 恒置"1" 法右移时,丢掉低位值,就将结果最低位置1。

例 6.28
$$x = (-\frac{5}{8}) \times 2^{-5}$$
 $y = (\frac{7}{8}) \times 2^{-4}$

 \vec{x}_{x-y} (除阶符、数符外, 阶码取 3 位, 尾数取 6 位)

解:

$$x = (-0.101000) \times 2^{-101}$$

$$y = (0.111000) \times 2^{-100}$$

$$[x]_{3} = 11,011;11.011000$$

$$[y]_{3} = 11, 100; 00. 111000$$

① 对阶

$$[\Delta j]_{\nmid h} = [j_x]_{\nmid h} - [j_y]_{\nmid h} = 11,011 + 00,100 11,111$$

阶差为
$$-1$$
 $\therefore S_x \longrightarrow 1$, j_x+1

$$\therefore$$
 $[x]_{\frac{1}{2}|\cdot|} = 11, 100; 11. 101100$

② 尾数求和

③ 右规

$$[x+y]_{\nmid h} = 11, 100; 10.110100$$

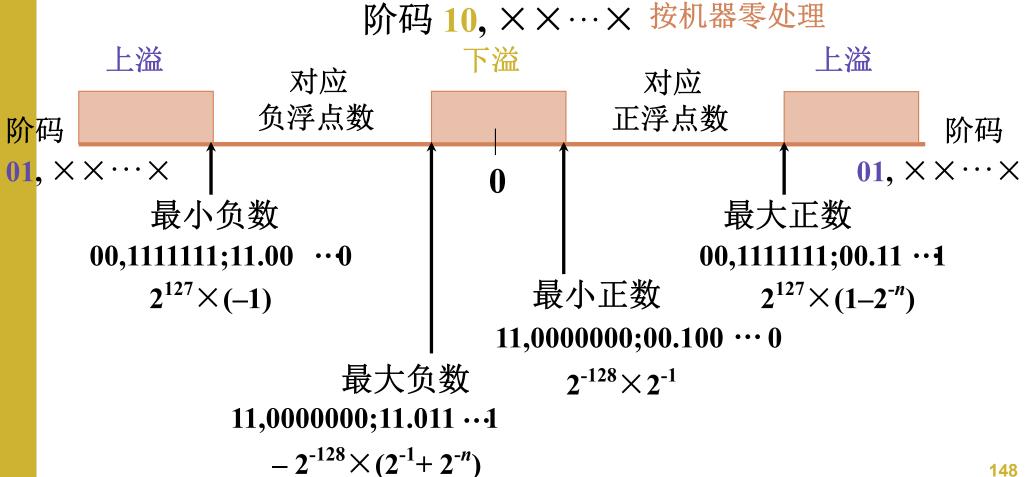
右规后

$$[x+y]_{\nmid h} = 11, 101; 11.011010$$

$$\therefore x - y = (-0.100110) \times 2^{-11}$$
$$= (-\frac{19}{32}) \times 2^{-3}$$

5. 溢出判断

设机器数为补码,尾数为 规格化形式, 设阶符取 2 位, 阶码取 7 位, 数符取 2 位, 尾数 \mathbf{p}_{n} 位,则该补码在数轴上的表示为



二、浮点乘除运算

$$x = S_x \cdot 2^{j_x} \qquad y = S_y \cdot 2^{j_y}$$

1. 乘法

$$x \cdot y = (S_x \cdot S_y) \times 2^{j_x + j_y}$$

2. 除法

$$\frac{x}{y} = \frac{S_x}{S_y} \times 2^{j_x - j_y}$$

- 3. 步骤
 - (1) 阶码运算
 - (2) 尾数乘除运算
 - (3) 规格化
- 4. 浮点运算部件 阶码运算部件, 尾数运算部件

(1) 阶码运算规则

6.4

- ①补码运算规则
- ②移码运算规则

$$[x]_{8} = 2^{n} + j_{x} (2^{n} > j_{x} \ge -2^{n})$$

$$\begin{aligned} [j_x]_{\mathcal{B}} + [j_y]_{\mathcal{B}} &= 2^n + j_x + 2^n + j_y \\ &= 2^n + (2^n + j_x + j_y) = 2^n + [j_x + j_y]_{\mathcal{B}} \end{aligned}$$

$$\mathbb{Z}\colon \left[\mathbf{j}_y\right]_{\not = 1} = 2^{n+1} + \mathbf{j}_y$$

$$\begin{aligned} [\mathbf{j}_{x}]_{\mathcal{B}} + [\mathbf{j}_{y}]_{\mathcal{A}} &= 2^{n} + j_{x} + 2^{n+1} + \mathbf{j}_{y} = 2^{n+1} + [\mathbf{j}_{x} + \mathbf{j}_{y}]_{\mathcal{B}} \\ &= [\mathbf{j}_{x} + \mathbf{j}_{y}]_{\mathcal{B}} \quad (\text{mod } 2^{n+1}) \end{aligned}$$

同理有
$$[\mathbf{j}_x]_{\mathcal{B}} + [-\mathbf{j}_y]_{\mathcal{A}} = [\mathbf{j}_x - \mathbf{j}_y]_{\mathcal{B}}$$

移码和补码的数值位相同、符号位相反

为防止溢出,采用双符号位的阶码加法器

(10) 正常 (10) 正常 (10) 正常 (10) 正常 (10) 规定: 移码的最高符号位 结果符号: 恒用 " 0 "参加运算

 10
 上溢

 11
 下溢

 例: x=011 y=110 求 $[x\pm y]_{8}$ $[x]_{8} = 01,011$ $[y]_{1} = 00,110$ $[-y]_{1} = 11,010$ $[x+y]_{8} = [x]_{8} + [y]_{4} = 01,011+00,110$ =10,001 (上溢, 9) $[x-y]_{8} = [x]_{8} + [-y]_{4} = 01,011 + 11,010$ $=00101 \pmod{2^5,-3}$

例:已知x=0.1011×2⁰¹¹⁰ y=-0.0101×2⁰⁰¹¹,试用浮点数运算方法计算x*y。要求浮点数的格式为:阶码6位(2位阶符),补码表示,尾数5位(1位数符),补码表示,并要求为规格化浮点数。

解

① 对x及y按所要求的浮点数格式编码

x已是规格化数,可直接编码

$$[x]_{\not\cong}=00,0110;0.1011$$

Y不是规格化数,先将y化为规格化数再编码

$$y=-0.0101\times 2^{0011}=-0.1010\times 2^{0010}$$

$$[y]_{\beta}=00,0010;1.0110$$

② 求x*y

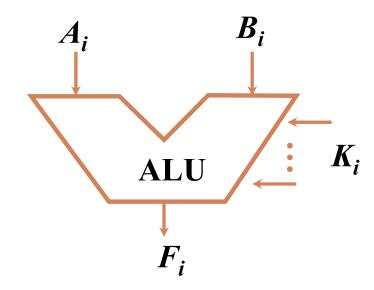
- ❖阶码相加 E=Ex+Ey=00, 0110+00, 0010=00, 1000
- ◆尾数相乘
 [M]_补=[Mx*My]_补=11.10010010
- ❖ 规格化 左规
 - ▶ 积的尾数M左移一位 [M]_补=11.0010010
 - ➤积的阶码E减1 E=00, 1000+11, 1111=00, 0111
- ❖舍入 按 "0" 舍 "1" 入法, [M]_补=1.0010
- ❖检查是否溢出 阶符为00,无溢出
 - .. [x*y]浮=00,0111;1,0010 即 $x*y=-0.1110\times 2^7$

浮点数运算总结

- ❖加减运算流程
 - 对阶 → 尾数相加减 → 规格化
 - → 舍入操作 → 判断是否溢出
- ❖乘除运算流程
 - 阶码相加(减)→尾数相乘(除)→规格化
 - →舍入操作 → 判断是否溢出

6.5 算术逻辑单元

一、ALU 电路



组合逻辑电路

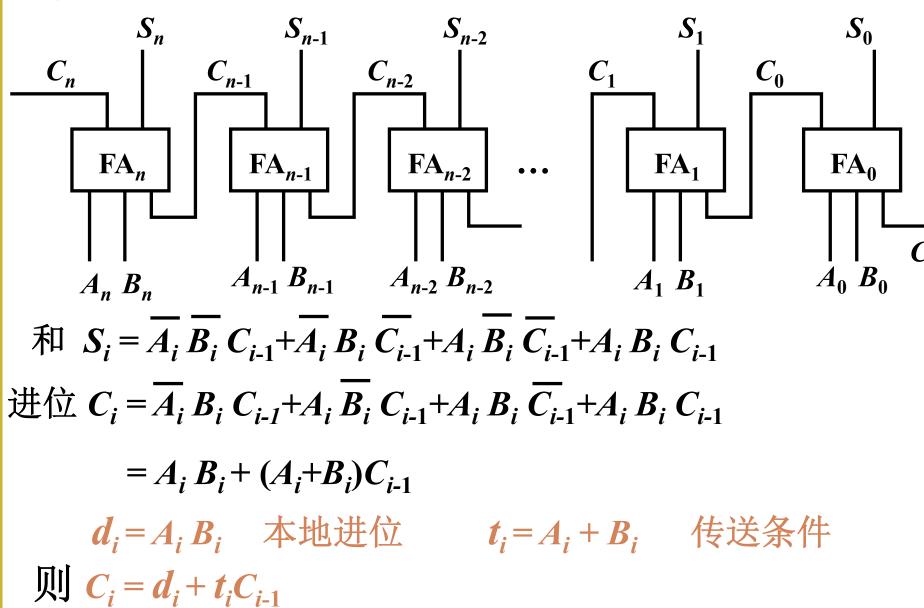
 K_i 不同取值

 F_i 不同

四位 ALU 74181

二、快速进位链

1. 并行加法器



2. 串行进位链

进位链

传送进位的电路

串行进位链

进位串行传送

以 4 位全加器为例,每一位的进位表达式为

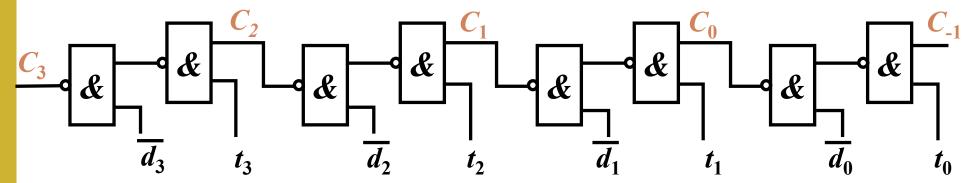
$$C_0 = d_0 + t_0 C_{-1} = \overline{d_0 \cdot t_0 C_{-1}}$$

$$C_1 = d_1 + t_1 C_0$$

$$C_2 = d_2 + t_2 C_1$$

设与非门的级延迟时间为t,

$$C_3 = d_3 + t_3 C_2$$



4位全加器产生进位的全部时间为8t,

n 位全加器产生进位的全部时间为 $2nt_v$

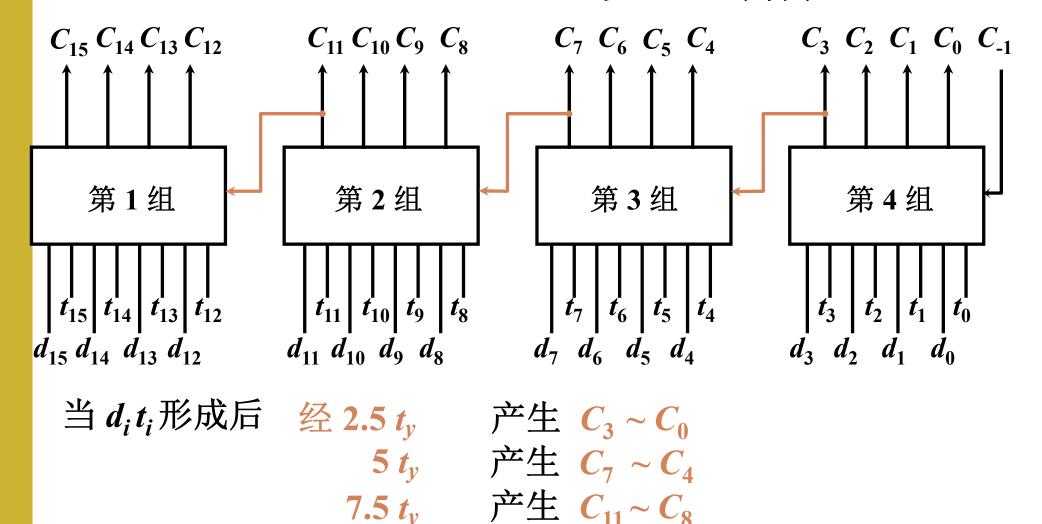
3. 并行进位链 (先行进位,跳跃进位)

n 位加法器的进位同时产生 以 4 位加法器为例

$$C_0 = d_0 + t_0 C_{-1}$$
 当 $d_i t_i$ 形成后,只需 $2.5 t_y$ 产生全部进位 $C_1 = d_1 + t_1 C_0 = d_1 + t_1 d_0 + t_1 t_0 C_{-1}$ 产生全部进位 $C_2 = d_2 + t_2 C_1 = d_2 + t_2 d_1 + t_2 t_1 d_0 + t_2 t_1 t_0 C_{-1}$ $C_3 = d_3 + t_3 C_2 = d_3 + t_3 d_2 + t_3 t_2 d_1 + t_3 t_2 t_1 d_0 + t_3 t_2 t_1 t_0 C_{-1}$ 没与或非门的延 C_2 没与或非门的延 C_2 没与或非门的延 C_2 没与或非门的证 C_3 没与或非门的证 C_4 人工 C_4 人工 C_5 人工 C_5 人工 C_6 人工 C_6

(1) 单重分组跳跃进位链

n 位全加器分若干小组,小组中的进位同时产生,小组与小组之间采用串行进位 以 n = 16 为例

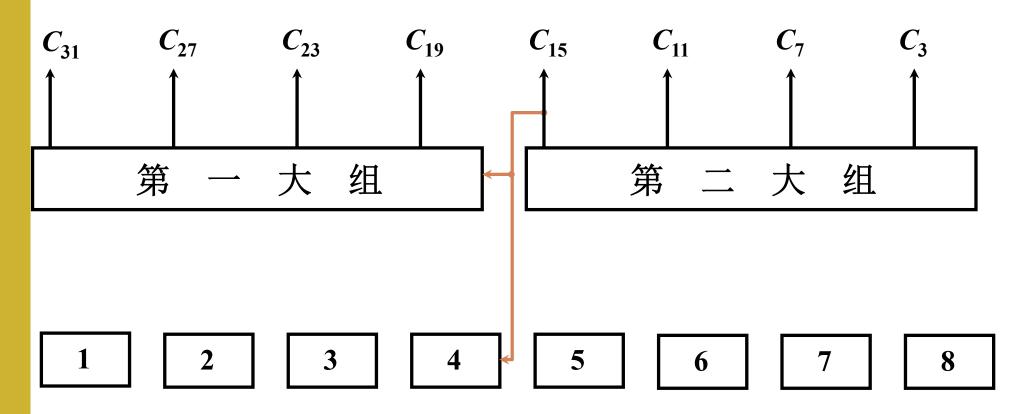


 $10t_v$ 产生 $C_{15} \sim C_{12}$

(2) 双重分组跳跃进位链

n 位全加器分若干大组,大组中又包含若干小组。每个大组中小组的最高位进位同时产生。 大组与大组之间采用串行进位。

以 n=32 为例



(3) 双重分组跳跃进位链 大组进位分析

以第8小组为例

$$C_{3} = d_{3} + t_{3}C_{2} = \underbrace{d_{3} + t_{3}d_{2} + t_{3}t_{2}d_{1} + t_{3}t_{2}t_{1}d_{0}}_{=} + \underbrace{t_{3}t_{2}t_{1}t_{0}C_{-1}}_{=} + \underbrace{T_{8}C_{-1}}$$

D₈ 小组的本地进位 与外来进位无关 T₈ 小组的传送条件 与外来进位无关 传递外来进位

同理 第
$$7$$
 小组 $C_7 = D_7 + T_7 C_3$

第 6 小组
$$C_{11} = D_6 + T_6 C_7$$

第 5 小组
$$C_{15} = D_5 + T_5 C_{11}$$

进一步展开得

$$C_3 = D_8 + T_8 C_{-1}$$

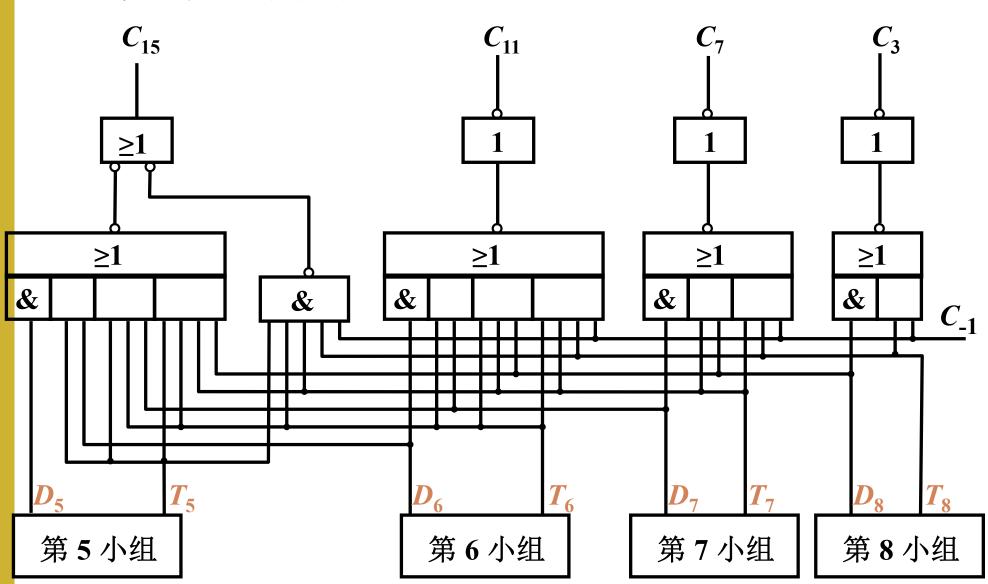
$$C_7 = D_7 + T_7 C_3 = D_7 + T_7 D_8 + T_7 T_8 C_{-1}$$

$$C_{11} = D_6 + T_6 C_7 = D_6 + T_6 D_7 + T_6 T_7 D_8 + T_6 T_7 T_8 C_{-1}$$

$$C_{15} = D_5 + T_5 C_{11} = D_5 + T_5 D_6 + T_5 T_6 D_7 + T_5 T_6 T_7 D_8 + T_5 T_6 T_7 T_8 C_{-1}$$

(4) 双重分组跳跃进位链的 大组 进位线路

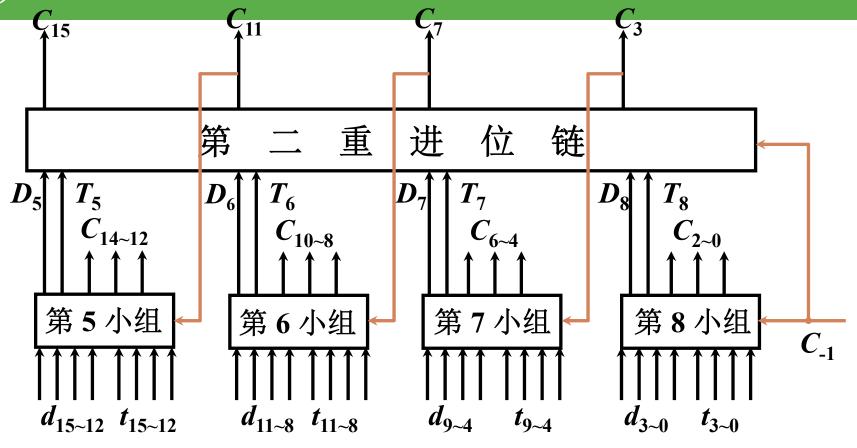
以第2大组为例



(5) 双重分组跳跃进位链的 小组 进位线路

以第8小组为例 只产生低3位的进位和本小组的 D_8 T_8 ≥1 ≥1 ≥1 ≥1 & & & & &

(6) n = 16 双重分组跳跃进位链



当 $d_i t_i$ 和 C_{-1} 形成后 经 2.5 t_y 产生 C_2 、 C_1 、 C_0 、 $D_5 \sim D_8$ 、 $T_5 \sim T_8$

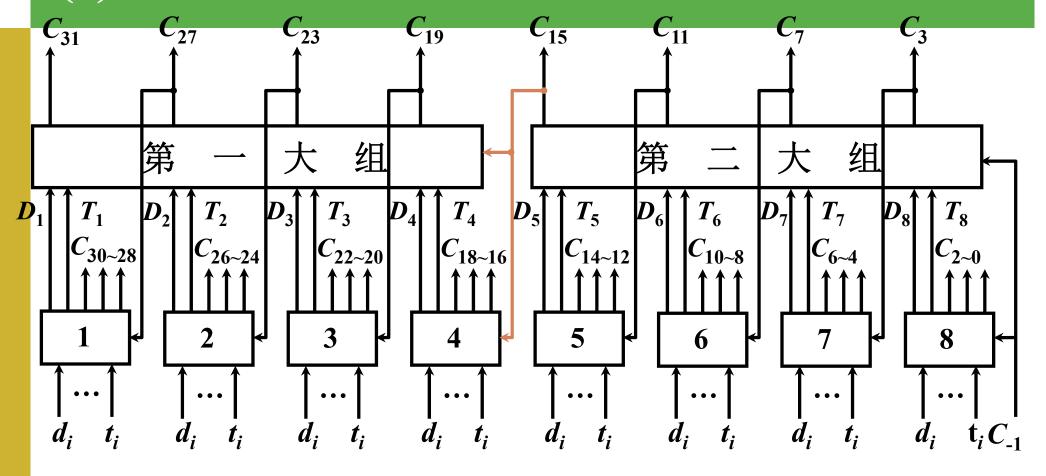
经 $5t_y$ 产生 C_{15} 、 C_{11} 、 C_7 、 C_3

经 7.5 t_y 产生 $C_{14} \sim C_{12}$ 、 $C_{10} \sim C_8$ 、 $C_6 \sim C_4$

串行进位链 经32tv 产生 全部进位

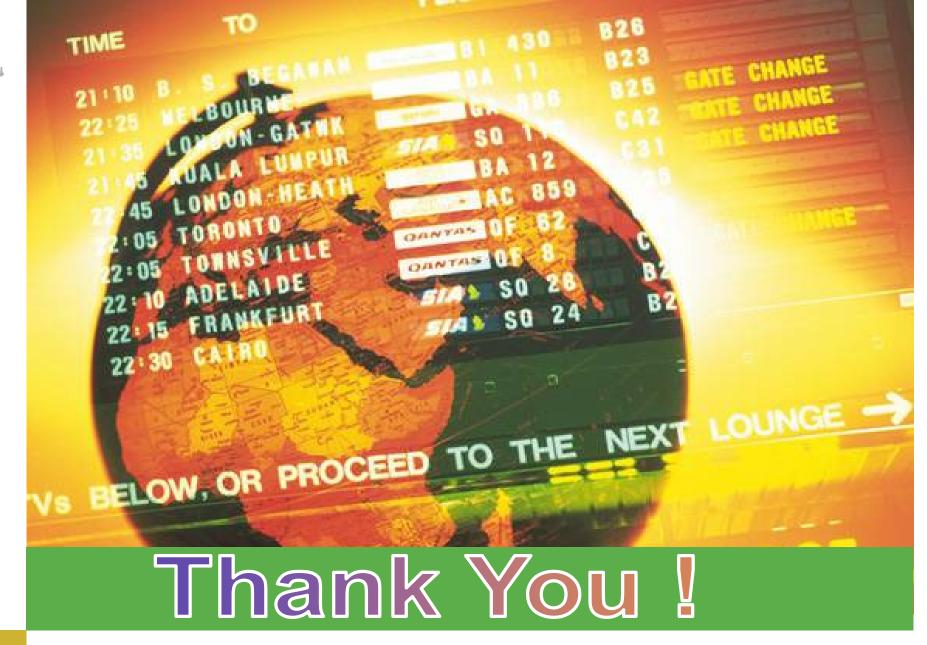
单重分组跳跃进位链 经10% 产生 全部进位

(7) n=32 双重分组跳跃进位链



当
$$d_i t_i$$
形成后 经 $2.5 t_y$ 产生 C_2 、 C_1 、 C_0 、 $D_1 \sim D_8$ 、 $T_1 \sim T_8$ 5 t_y 产生 C_{15} 、 C_{11} 、 C_7 、 C_3 7.5 t_y 产生 $C_{18} \sim C_{16}$ 、 $C_{14} \sim C_{12}$ 、 $C_{10} \sim C_8$ 、 $C_6 \sim C_4$ C_{31} 、 C_{27} 、 C_{23} 、 C_{19} 10 t_y 产生 $C_{30} \sim C_{28}$ 、 $C_{26} \sim C_{24}$ 、 $C_{22} \sim C_{20}$

计算机组成



例6.23 已知 x = -0.1011 y = -0.1101求[x·y]

解:	00.0000	1.0011	0		$[x]_{\mbox{$\stackrel{?}{\approx}$}} = 1.0101$
_	00.1011			+[-x]*	[] — 1 0011
	101				$[y]_{\begin{subarray}{c} \line \end{subarray}} = 1.0011$
	11.1110	1 1010	1	→1	$[-x]_{\nmid h} = 0.1011$
	00.0011			+[x] 补	
	00.0001	1			
	$0\ 0\ .\ 0\ 0\ 0\ 0$	11 101	0	→ 1	
_	11.1101			+[- <i>x</i>] _{ネト}	
	11.1101	11			$\therefore [x \cdot y]_{\nmid h}$
	11.1110	111 10	1	→ 1	
	00.0011			$+[x]_{i}$	=1.11011111
	00.0001	111			
	$0\ 0\ .\ 0\ 0\ 0\ 0$	1111 1	0	→ 1	
	11.1101			$+[-x]_{\stackrel{*}{\nmid}}$	
	11.1101	1111		最后一步	不移位