

**(Mã đề 24)**

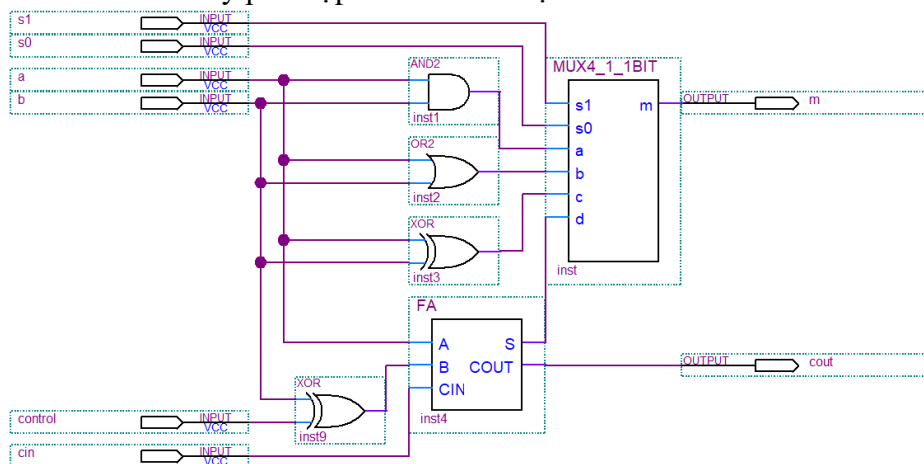
**Câu 1 :** Phát biểu nào sau đây là sai:

- A. Thanh ghi trạng thái còn gọi là thanh ghi cờ
- B. Chỉ có một loại cờ
- C. Thanh ghi trạng thái chứa các trạng thái đang xử lý
- D. Có nhiều loại cờ

**Câu 2 :** Giá trị nhị phân không dấu: “1011b” tương ứng trong hệ bát phân là:

- A. 11
- B. 31
- C. 0B
- D. 13

**Câu 3 :** Mô tả nào sau đây phù hợp với thiết kế mạch bên dưới:



- A. Mạch thực hiện chức năng cộng, trừ
- B. Mạch thực hiện chức năng AND, OR, XOR
- C. Mạch thực hiện phép toán logic và số học
- D. Tất cả các đáp án trên đều đúng

**Câu 4 :** Khi mô phỏng kết quả của mạch cộng/ trừ 2 số 4 bit có dấu. Nếu giá trị của các tín hiệu control, A, B và S lần lượt là: 0, -7, -4, 5. Điều này được giải thích là:

- A. Phương trình trạng thái không đúng
- B. Mạch vẽ sai
- C. Chọn sai hệ cơ số khi mô phỏng

**D.** Kết quả vượt ra khỏi khoảng giá trị biểu diễn của S

**Câu 5 :** Số nhị phân 0110 là bù 2 của giá trị nhị phân nào?

- A.** 1001                      **B.** 1010                      **C.** 1100                      **D.** 1000

**Câu 6 :** Đối với số nguyên có dấu, 8 bit, giá trị biểu diễn số -71 là:

- A.** 0011 0001              **B.** 1011 1001              **C.** 0011 0110              **D.** 1100 1001

**Câu 7 :** Cho bảng Karnaugh của biểu thức logic  $F(w, x, y, z)$  như hình vẽ. Biểu thức  $F(w, x, y, z)$  tối giản sẽ có dạng nào?

		y			
		00	01	11	10
wx	00				
	01	1	1		
w	11			1	1
	10			1	1

- A.**  $F(w, x, y, z) = w'.x.y' + w.y$                       **B.**  $F(w, x, y, z) = w.x.y.z$   
**C.**  $F(w, x, y, z) = w+x+y+z$                       **D.**  $F(w, x, y, z) = w.x+y.z$

**Câu 8 :** Chức năng của mạch HS là:

- A.** Trừ 2 số nhị phân                      **B.** Trừ 2 bit nhị phân  
**C.** Trừ 3 bit nhị phân                      **D.** Trừ 3 số nhị phân

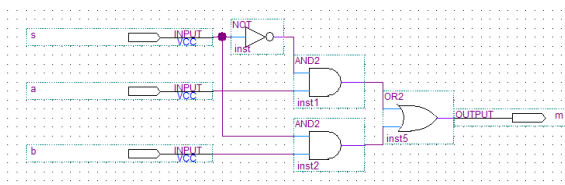
**Câu 9 :** Đối với số nguyên có dấu, 8 bit, giá trị biểu diễn số -60 là:

- A.** 1100 0100              **B.** 0000 1010              **C.** 0000 1101              **D.** 1100 1101

**Câu 10 :** Cho biểu diễn dưới dạng IEEE 754 như sau: C2 82 80 00h. Giá trị thập phân của nó là:

- A.** -65.25                      **B.** -56.25                      **C.** -65.52                      **D.** -56.52

**Câu 11 :** Cho mạch logic như hình bên dưới, ứng với trạng thái ngõ vào:  $s=1, a=1, b=0$ . Cho biết trạng thái ngõ ra:



- A.**  $m=1$                       **B.**  $m=0$   
**C.**  $m=s$                       **D.**  $m$  không xác định

**Câu 12 :** Biểu diễn khoảng giá trị -64 đến 63 cần tối thiểu bao nhiêu bit nhị phân?

- A.** 5                      **B.** 8                      **C.** 6                      **D.** 7

**Câu 13 :** Chọn phát biểu ĐÚNG về việc biểu diễn dữ liệu trên máy tính.

A. Dạng tập tin và thư mục

B. Dạng số và ký tự

C. Dạng ký tự và hình ảnh

D. Dạng nhị phân

**Câu 14 :** Giá trị thập phân không dấu: “59” được biểu diễn thành mã thập lục phân là:

A. 73

B. 3B

C. B3

D. 37

**Câu 15 :** Một mạch số có phương trình trạng thái ngõ ra được cho bên dưới, tương ứng với trường hợp ngõ vào: A=0, B=0. Cho biết trạng thái ngõ ra:

$$S = A \oplus B$$

$$C = A . B$$

A. S=1, C=0

B. S=1, C=1

C. S=0, C=0

D. S=0, C=1

**Câu 16 :** Tìm biểu thức rút gọn (tối thiểu) của biểu thức hàm Boole sau:

$$F = \sum_{ABCD}(5, 7, 13, 15)$$

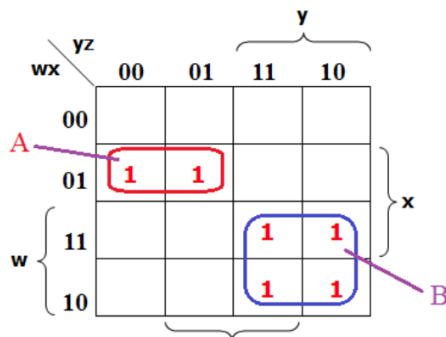
A. Không có đáp án nào đúng

B.  $F = A + C$

C.  $F = B + D$

D.  $F = A + B$

**Câu 17 :** Cho bìa Karnaugh của biểu thức logic  $F(w, x, y, z)$  như hình vẽ. Biểu thức logic tối giản của nhóm A sẽ có dạng nào?



A.  $A(w, x, y, z) = w'.x.y'$

B.  $A(w, x, y, z) = w.x.y.z$

C.  $A(w, x, y, z) = w'.x.y' + w.y$

D.  $A(w, x, y, z) = w.x + y.z$

**Câu 18 :** Cho số thực 55.75 không dấu. Giá trị của nó ở hệ nhị phân là:

A. 100011.101

B. 100101.10

C. 100010.011

D. 110111.11

**Câu 19 :** Cho biểu diễn dưới dạng IEEE 754 như sau: 42 15 00 00h. Giá trị thập phân của nó là:

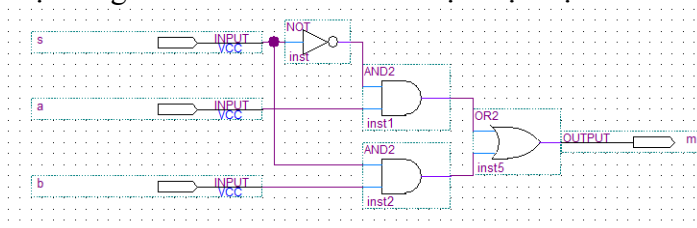
A. 73.52

B. 73.25

C. 37.52

D. 37.25

**Câu 20 :** Mạch logic như hình bên dưới thuộc loại mạch nào



A. So sánh

B. m không xác định

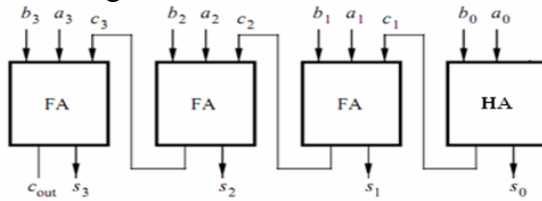
C. Đa hợp

D. Giải đa hợp

**Câu 21 :** Chỉ số O trong  $253_0$  thể hiện giá trị thuộc hệ đếm nào?

- A. Hệ thập phân  
B. Hệ bát phân  
C. Hệ thập lục phân  
D. Hệ nhị phân

**Câu 22 :** Mạch logic như hình bên dưới được sử dụng để thực hiện phép tính nào:



- A. Trừ 4 bit  
B. Chia 4 bit  
C. Cộng 4 bit  
D. Nhân 4 bit

**Câu 23 :** Mã nhị phân 4 bit 1110 tương ứng với mã GRAY nào?

- A. 1111  
B. 1101  
C. 1001  
D. 1101

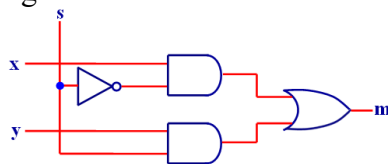
**Câu 24 :** Ngõ vào control trong mạch cộng/trừ có chức năng:

- A. Lưu trữ các bit mượn của phép trừ  
B. Lưu trữ các bit nhớ của phép cộng  
C. Báo trạng thái tràn của mạch  
D. Điều khiển chức năng cộng hoặc trừ của mạch

**Câu 25 :** Giá trị thập phân -100 tương ứng với giá trị nhị phân có dấu nào?

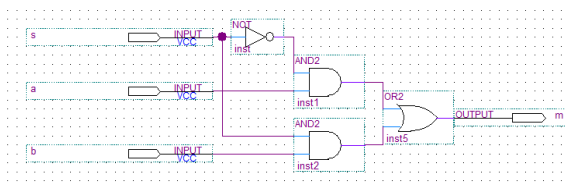
- A. 10011100  
B. 10011011  
C. 00010000  
D. 01100100

**Câu 26 :** Cho mạch logic như hình bên dưới, ứng với trạng thái ngõ vào:  $x=1, y=0, s=1$ . Cho biết trạng thái ngõ ra :



- A.  $m=1$   
B.  $m=0$   
C.  $m=s$   
D. Tất cả đều đúng

**Câu 27 :** Cho mạch logic như hình bên dưới, ứng với trạng thái ngõ vào:  $s=0, a=1, b=0$ . Cho biết trạng thái ngõ ra:



- A.  $m=1$   
B.  $m=0$   
C.  $m=s$   
D. m không xác định

**Câu 28 :** Thực hiện phép toán sau  $1001_2 + 0111_2$  trên số có dấu cho kết quả tương ứng là:

- A. 14  
B.  $0000_2$   
C.  $10000_2$   
D. 16

**A.**  $A \cdot A' = 1$

**B.**  $A + 0 = 0 + A = A$

**C.**  $A + A' = 1$

**D.**  $(A')' = A$

		b			
		00	01	11	10
a	0	1	0	0	1
	1	0	1	0	0

- A.** Từ bộ nhớ cache đến bộ nhớ ngoài, tốc độ nhanh dần
- B.** Từ thanh ghi đến bộ xử lý, tốc độ tăng dần
- C.** Từ bộ nhớ ngoài đến thanh ghi, dung lượng giảm dần
- D.** Từ bộ nhớ trong đến bộ nhớ cache, tần suất truy nhập giảm dần

**A.** 5A                      **B.** A5                      **C.** 105                      **D.** 510

**A.** 1001 1101                      **B.** 1011 1001  
**C.** Không biểu diễn được        **D.** 0111 0011

$$F = \sum_{ABC} (2, 3, 6, 7)$$

- A.**  $F=A$                       **B.**  $F=B'$                       **C.**  $F=A'$                       **D.**  $F=B$

A logic diagram of a NAND gate. It has two inputs, A and B, on the left. The output is Y, on the right. The gate symbol is a D-shaped rectangle with a small circle (bubble) at the output end.

- A. NOT**                      **B. OR**                      **C. NAND**                      **D. XNOR**

**A.** Không cho kết quả, vì tràn số

**B.** Tổng là -159

**C.** Không cho kết quả, vì có nhớ ra khỏi bit cao nhất

**D.** Tổng là 97

**Câu 37 :** Tìm biểu thức rút gọn (tối tiểu) của biểu thức hàm Boole sau:

$$F = \sum_{ABC}(0, 1, 2)$$

- A.**  $F = AB' + AC'$       **B.**  $F = A'B' + A'C'$       **C.**  $F = AB + AC$       **D.**  $F = A'B + A'C$

**Câu 38 :** Thực hiện phép toán sau  $1100_2 - 0011_2$  trên số có dấu cho kết quả tương ứng là:

- A.** 7      **B.**  $1001_2$       **C.**  $01001_2$       **D.** 9

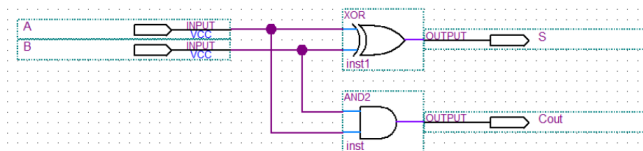
**Câu 39 :** Biểu diễn dấu chấm động của 11.8125 với độ chính xác đơn (IEEE754):

- A.** 0 11011000 000000000000000000000000      **B.** 1 10000000 011011000000000000000000  
**C.** 0 10000010 011110100000000000000000      **D.** 1 01111010 000000000000000000000000

**Câu 40 :** Phép cộng nhị phân không dấu:  $1100 + 0110$  cho kết quả bao nhiêu?

- A.** 1010      **B.** 10010      **C.** 1110      **D.** 0010

**Câu 41 :** Cho mạch logic như hình bên dưới, ứng với trạng thái ngõ vào:  $A=1, B=0$ . Cho biết trạng thái ngõ ra:



- A.**  $S=0, Cout=0$       **B.**  $S=0, Cout=1$       **C.**  $S=1, Cout=0$       **D.**  $S=1, Cout=1$

**Câu 42 :** Giá trị nhị phân có dấu: “1011011b” tương ứng trong hệ thập lục phân là:

- A.** DB      **B.** BD      **C.** B5      **D.** 5B

**Câu 43 :** Giá trị nhị phân có dấu: “111011b” tương ứng trong hệ thập lục phân là:

- A.** BF      **B.** 3B      **C.** FB      **D.** B3

**Câu 44 :** Đối với cờ carry (CF), phát biểu nào sau đây là đúng:

- A.** Không được thiết lập khi phép toán có nhớ ra khỏi bit cao nhất  
**B.** Đây là cờ báo tràn đối với số có dấu  
**C.** Được thiết lập khi phép toán có nhớ ra khỏi bit cao nhất  
**D.** Được thiết lập khi phép toán không nhớ ra khỏi bit cao nhất

**Câu 45 :** Cho  $x, y, z$  là ba biến logic có giá trị là  $x = 0, y = 1, z = 0$ , biểu thức nào sau đây có giá trị là 0?

- A.**  $(x+y').z$       **B.**  $(x.y)+z'$       **C.**  $(x+y).z'$       **D.**  $x'.y+z$

**Câu 46 :** Đối với khối ALU (trong CPU), phát biểu nào sau đây là sai:

- A.** Thực hiện phép so (XOR) bit      **B.** Thực hiện phép lấy căn bậc hai  
**C.** Thực hiện phép dịch bit      **D.** Thực hiện phép cộng và trừ

**Câu 47 :** Cho bản chân trị sau:

x	y	z	F1	F2	F3
0	0	0	0	0	0
0	0	1	0	1	1
0	1	0	0	0	0
0	1	1	0	0	1
1	0	0	0	1	1
1	0	1	0	1	1
1	1	0	1	1	0
1	1	1	0	1	0

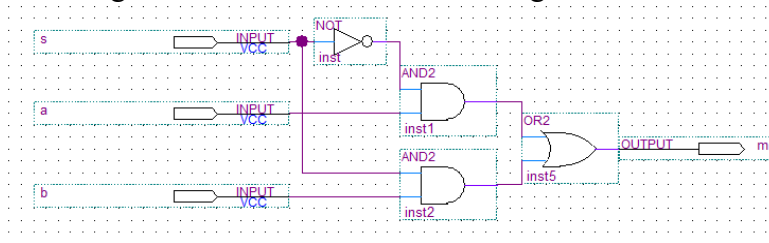
Biểu thức logic của F1 là:

- A.  $x.y.z$                       B.  $x.y.z'$                       C.  $x'.y'.z'$                       D.  $x'.y.z$

**Câu 48 :** Bộ đếm chương trình của máy tính không phải là:

- A. Thanh ghi chứa lệnh sắp thực hiện  
B. Thanh ghi chứa địa chỉ lệnh sắp thực hiện  
C. Thanh ghi  
D. Thanh ghi chứa địa chỉ lệnh

**Câu 49 :** Mạch logic như hình bên dưới, được dùng để thực hiện tính toán



- A. Chọn kênh tín hiệu a hoặc b                      B. So sánh 2 số a và b  
C. Không xác định                      D. Nhân 2 số a và b

**Câu 50 :** Cho biểu diễn dưới dạng IEEE 754 như sau: 42 22 80 00h. Giá trị thập phân của nó là:

- A. 40.625                      B. -40.625                      C. 40.25                      D. -40.25

**Câu 51 :** Cổng logic nào chỉ được cấu tạo từ 1 transistor?

- A. OR                      B. AND                      C. NAND                      D. NOT

**Câu 52 :** Tìm biểu thức rút gọn (tối thiểu) của biểu thức hàm Boole sau:

$$F = \sum_{ABCD}(0, 2, 5, 7, 8, 10, 13, 15)$$

- A.  $F = B + D$                       B.  $F = B' + D$   
C. Không có đáp án nào đúng                      D.  $F = B + D'$

**Câu 53 :** Đối với bộ nhớ RAM, phát biểu nào sau đây là đúng:

- A. RAM là viết tắt của: Read Access Memory  
B. Là loại bộ nhớ không khả biến  
C. SRAM được chế tạo từ các tụ điện

**D.** Là nơi lưu giữ thông tin mà máy tính đang xử lý

**Câu 54 :** Tìm biểu thức rút gọn (tối thiểu) của biểu thức hàm Boole sau:

$$F = \sum_{AB}(2, 3)$$

**A.**  $F = A'$

**B.**  $F = A$

**C.**  $F = B$

**D.**  $F = B'$

**Câu 55 :** Giá trị nhị phân không dấu: “110111b” tương ứng trong hệ thập lục phân là:

**A.** 73

**B.** D3

**C.** 3D

**D.** 37

**Câu 56 :** Cho số thực 51/32 không dấu. Giá trị của nó ở hệ nhị phân là:

**A.** 1.01110

**B.** 1.10011

**C.** 1.01011

**D.** 1.00111

**Câu 57 :** Bảng chân trị sau đây mô tả cổng logic nào?

A	B	Y
0	0	0
0	1	1
1	0	1
1	1	0

**A.** OR

**B.** NOT

**C.** XOR

**D.** AND

**Câu 58 :** Bộ cộng FA (full adder) có bao nhiêu ngõ vào / ra?

**A.** 1 ngõ vào / 2 ngõ ra

**B.** 2 ngõ vào / 2 ngõ ra

**C.** 2 ngõ vào / 3 ngõ ra

**D.** 3 ngõ vào / 2 ngõ ra

**Câu 59 :** Mạch tổ hợp (Combinational Circuit) là mạch:

**A.** Có trạng thái ngõ ra không phụ thuộc vào trạng thái ngõ vào

**B.** Có ngõ ra chỉ phụ thuộc vào trạng thái một ngõ vào

**C.** Có trạng thái ngõ ra chỉ phụ thuộc vào trạng thái ngõ vào

**D.** Không có ngõ vào và chỉ có duy nhất một ngõ ra

**Câu 60 :** Thành phần nào sau đây trong CPU chịu trách nhiệm xử lý các tác vụ tính toán?

**A.** CU

**B.** GPU

**C.** Thanh ghi

**D.** ALU

**Câu 61 :** Dạng biểu diễn IEEE 754 của số thực 3.65625 là:

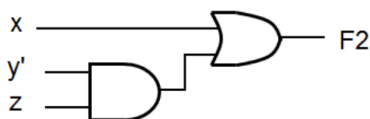
**A.** 40 6A 00 00h

**B.** 41 7C 00 00h

**C.** 40 6B 00 00h

**D.** 42 8D 00 00h

**Câu 62 :** Cho sơ đồ mạch logic như sau. Biểu thức của F2 là:



**A.**  $F2 = x' + y' + z'$

**B.**  $F2 = x + y + z$

**C.**  $F2 = x + y'.z$

**D.**  $F2 = x' + y.z$

**Câu 63 :** Dùng 12 bit biểu diễn được số có dấu trong khoảng nào?

**A.** -256 đến 255

**B.** -1024 đến 1023

**C.** -12 đến 11

**D.** -2048 đến 2047

**Câu 64 :** Dải biểu diễn số nguyên có dấu, n bit trong máy tính là:



A.  $-2^{n-1} \rightarrow 2^{n-1} - 1$

B.  $-2.n - 1 \rightarrow 2.n + 1$

C.  $-2(n-1) \rightarrow 2(n-1)$

D.  $-2^{n-1} - 1 \rightarrow 2^{n-1} - 1$

**Câu 65 :** Khi mô phỏng kết quả của mạch cộng/ trừ 2 số 4 bit có dấu. Nếu giá trị của các tín hiệu control, A, B và S lần lượt là: 0, -8, -3, 5. Điều này được giải thích là:

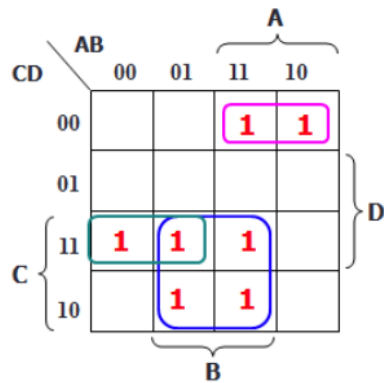
A. Mạch vẽ sai

B. Phương trình trạng thái không đúng

C. Kết quả vượt ra khỏi khoảng giá trị biểu diễn của S

D. Chọn sai hệ cơ số khi mô phỏng

**Câu 66 :** Cho sơ đồ Karnaugh sau, biểu thức  $F(A,B,C,D)$  sẽ có dạng nào?



A.  $F(A,B,C,D) = A.B'.C'.D' + A.C'.D' + B'.C' + A'.C.D$

B.  $F(A,B,C,D) = A.B'.C'.D' + A'.C.D$

C.  $F(A,B,C,D) = A.C'.D' + A.C' + B.C$

D.  $F(A,B,C,D) = CDA' + C'D'A + CB$

**Câu 67 :** Đối với số nguyên không dấu, 8 bit, giá trị biểu diễn số 67 là:

A. 1000 0011

B. 0100 0101

C. 1100 0011

D. 0100 0011

**Câu 68 :** Chọn phương pháp dùng để rút gọn biểu thức

A. Biến đổi đại số Boole

B. Quine McCluskey

C. Bìa Karnaugh

D. Tất cả đều đúng

**Câu 69 :** Bảng chân trị sau đây mô tả cổng logic nào?

A	B	Y
0	0	1
0	1	0
1	0	0
1	1	1

A. NOR

B. NAND

C. XOR

D. XNOR

**Câu 70 :** Giá trị nhị phân có dấu: “110111b” tương ứng trong hệ thập lục phân là:

A. 37

B. F7

C. 7F

D. 73

**Câu 71 :** Thực hiện phép toán sau  $10.010_2 + 01.111_2$  trên số có dấu cho kết quả tương ứng là:

- A. -0.125                      B.  $100.001_2$                       C.  $0.001_2$                       D. -3.875

**Câu 72 :** Đối với số nguyên không dấu, 8 bit, giá trị biểu diễn số 261 là:

- A. Không biểu diễn được                      B. 1001 0001  
C. 1000 0111                      D. 1010 1011

**Câu 73 :** Đối với bộ nhớ RAM, phát biểu nào sau đây là sai:

- A. Là nơi lưu giữ thông tin tạm thời                      B. Là loại bộ nhớ không khả biến  
C. Có nhiều loại RAM                      D. Là bộ nhớ đọc/ghi tùy ý

**Câu 74 :** Chức năng của mạch FS là:

- A. Trừ 2 bit nhị phân                      B. Trừ 3 số nhị phân  
C. Trừ 3 bit nhị phân                      D. Trừ 2 số nhị phân

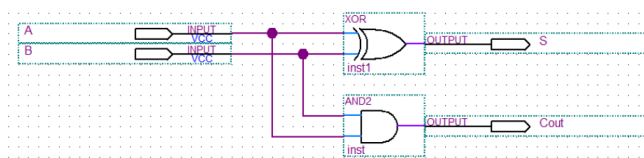
**Câu 75 :** Giá trị nhị phân có dấu: “1011011b” tương ứng trong hệ bát phân là:

- A. 337                      B. 133                      C. 331                      D. 733

**Câu 76 :** Đối với số nguyên không dấu, 8 bit, giá trị biểu diễn số 76 là:

- A. 1100 1001                      B. 0110 1101                      C. 0100 1010                      D. 0100 1100

**Câu 77 :** Cho mạch logic như hình bên dưới, ứng với trạng thái ngõ vào: A=1, B=1. Cho biết trạng thái ngõ ra:



- A. S=1, Cout=0                      B. S=1, Cout=1                      C. S=0, Cout=0                      D. S=0, Cout=1

**Câu 78 :** Biểu thức  $(v+x+y+z)'$  tương đương với biểu thức nào sau đây?

- A.  $v'.x'.y'.z'$                       B.  $v'+x+y+z'$                       C.  $v'+x'+y'+z'$                       D.  $v.x.y.z$

**Câu 79 :** Các cổng XOR trong mạch cộng/trừ có chức năng:

- A. Đảo bit của ngõ vào B khi control có giá trị 1  
B. Điều khiển chức năng cộng/trừ của mạch  
C. Thực hiện phép trừ  
D. Thực hiện phép cộng

**Câu 80 :** Một Byte bằng bao nhiêu bit?

- A. 1024                      B. 8                      C. 10                      D. 4

**Câu 81 :** Đối với số nguyên có dấu, 8 bit, giá trị biểu diễn số 124 là:

- A. 0101 1011                      B. 0111 1100  
C. Không biểu diễn được                      D. 0100 0111

**Câu 82 :** Chuẩn IEEE 754 biểu diễn:

- A. Dấu chấm động 32 bit độ chính xác kép  
 B. Dấu chấm động 32 bit độ chính xác đơn  
 C. Dấu chấm động 64 bit độ chính xác đơn  
 D. Dấu chấm động 64 bit độ chính xác kép

**Câu 83 :** Chức năng của mạch cộng/trừ 4 bit là:

- A. Cộng hoặc trừ 2 số nhị phân 4 bit  
 B. Cộng hoặc trừ 3 bit nhị phân  
 C. Cộng hoặc trừ 2 bit nhị phân  
 D. Cộng hoặc trừ 4 số nhị phân 2 bit

**Câu 84 :** Giá trị nhị phân không dấu: “1010011b” tương ứng trong hệ thập lục phân là:

- A. FA                      B. 53                      C. 35                      D. AF

**Câu 85 :** Đối với số nguyên có dấu, 8 bit, giá trị biểu diễn số 128 là:

- A. Không biểu diễn được  
 B. 0111 1111  
 C. 1111 1111  
 D. 1000 0000

**Câu 86 :** Để biểu diễn 256 giá trị cần tối thiểu bao nhiêu bit nhị phân?

- A. 6                      B. 4                      C. 8                      D. 10

**Câu 87 :** Phép trừ nhị phân 6 bit có dấu 100100 – 111000 cho kết quả bao nhiêu?

- A. 100101                      B. 101110                      C. 101100                      D. 100110

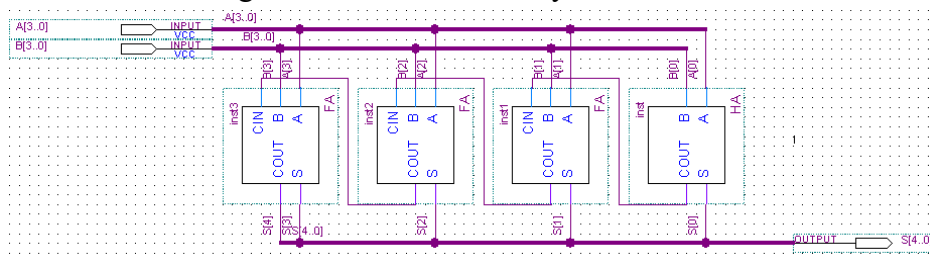
**Câu 88 :** Một Megabyte bằng bao nhiêu Byte?

- A. 1024                      B. 100                      C. 1048576                      D. 10

**Câu 89 :** Quy đổi giá trị nhị phân 111.1001 qua giá trị thập phân (dấu chấm tĩnh, không dấu):

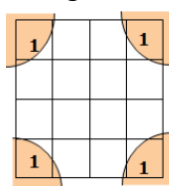
- A. 7.9                      B. 121                      C. 79                      D. 7.5625

**Câu 90 :** Cho biết chức năng chính của mạch sau đây:



- A. Cộng 2 số 4 bit không dấu                      B. Cộng 2 bit không dấu  
 C. Cộng 3 bit không dấu                      D. Cộng/trừ có dấu

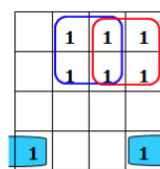
**Câu 91 :** Trong các cách nhóm các bộ số trong bìa Karnaugh sau, cách nhóm nào SAI?



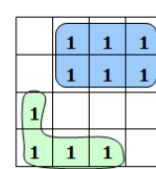
A



B



C



D

- A. A                      B. D                      C. C                      D. B

**Câu 92 :** Đối với số có dấu, kết quả là giá trị 8 bit, xét phép cộng:  $(-39) + (-42)$ . Phát biểu nào sau đây là đúng:

- A. Không cho kết quả vì tràn số
- B. Không cho kết quả vì có nhớ ra khỏi bit cao nhất
- C. Tổng là -81
- D. Tổng là 81

**Câu 93 :** Bộ xử lý gồm các thành phần (không kể bus bên trong):

- A. Các thanh ghi, DAC, khối điều khiển
- B. Khối điều khiển, ALU, các thanh ghi
- C. Khối điều khiển, các thanh ghi, cổng vào/ra
- D. ALU, các thanh ghi, cổng vào/ra

**Câu 94 :** Bộ cộng FS (full subtractor) có bao nhiêu ngõ vào / ra?

- A. 2 ngõ vào / 3 ngõ ra
- B. 2 ngõ vào / 2 ngõ ra
- C. 3 ngõ vào / 2 ngõ ra
- D. 1 ngõ vào / 2 ngõ ra

**Câu 95 :** Đối với các thanh ghi (trong CPU), phát biểu nào sau đây là đúng:

- A. Mọi thanh ghi đều có thể lập trình được
- B. Chứa lệnh vừa được xử lý xong
- C. Có loại thanh ghi không lập trình được
- D. Chứa trạng thái của các thiết bị ngoại vi

**Câu 96 :** Hình dưới đây là ký hiệu của cổng logic nào?



- A. AND
- B. NAND
- C. OR
- D. XNOR

**Câu 97 :** Dạng biểu diễn IEEE 754 của số thực 73.625 là:

- A. 42 39 04 00h
- B. 24 93 40 00h
- C. 42 39 40 00h
- D. 42 93 40 00h

**Câu 98 :** Bảng chân trị sau đây mô tả cổng logic nào?

A	Y
0	1
1	0

- A. NOT
- B. AND
- C. OR
- D. XOR

**Câu 99 :** Đối với cờ overflow (OF), phát biểu nào sau đây là đúng:

- A. Được thiết lập khi cộng hai số khác dấu cho kết quả âm
- B. Được thiết lập khi cộng hai số cùng dấu cho kết quả khác dấu

**C.** Được thiết lập khi cộng hai số cùng dấu cho kết quả cùng dấu

**D.** Đây là cờ báo tràn đối với số không dấu

**Câu 100** Có biểu diễn “1110 0010b” đối với số nguyên có dấu, 8 bit, giá trị thập phân của nó là:  
:

**A.** 136

**B.** -136

**C.** 30

**D.** -30

--- Hết ---