

3º GRADO EN INGENIERÍA INFORMÁTICA

GRANADA, 31 DE MAYO DE 2016

INGENIERÍA DE SERVIDORES (HARDWARE)

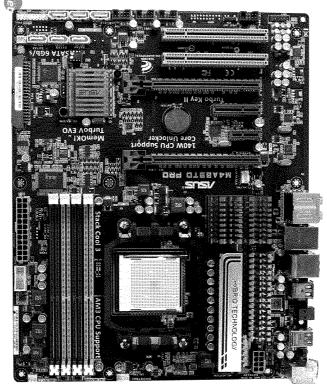
DEPARTAMENTO DE ARQUITECTURA Y TECNOLOGÍA DE COMPUTADORES

NOMBRE Y APELLIDOS:

NOTA: Cada pregunta vale 0.5 puntos (hay un total de 20 preguntas)

donde la placa recibe la energía desde la fuente de alimentación zócalos PCI? e) ¿Cuántos conectores SATA? f) Marque con un círculo al menos un conector por módulos de memoria admite? c) ¿Cuántos zócalos PCIe tiene y de qué tamaño son? d) 1.- En una placa como la de la figura, a) ¿cuántos microprocesadores admite? b) ¿Cuántos ¿Cuántos

más fallos hacen que la puntuación en esta pregunta se quede en 0 puntos Nota: Esta pregunta vale un punto. Se resta 0.25 puntos por cada apartado incorrecto o sin contestar, es decir, dos o



Conteste brevemente a las siguientes cuestiones (contestar incorrectamente no resta):

- 2.- ¿Cuál es el principal problema que surge al intentar subir la frecuencia de reloj de un protocolo paralelo como puede ser PCI o ATA y que ha motivado la aparición de PCIe y SATA?
- 3.- ¿Qué significa SAS y para qué se utiliza?
- 4.- Entre los HDD y los SSD, ¿cuál cree que tendrá?
- a) Menor consumo de potencia.
- b) Menor tiempo de respuesta
- Justifique ambas respuestas
- 5.- ¿Para qué sirve la pasta/cola térmica cuando estamos montando un servidor?
- 6.- ¿Qué son los LR-DIMM? ¿Y los U-DIMM?

- los últimos años? 7.- ¿Por qué la frecuencia de reloj de las CPU no ha seguido su progresión ascendente en
- 8.- ¿A qué nos referimos por Native Command Queueing (NCQ) cuando hablamos sobre el protocolo SATA? ¿Qué tipo de unidades de almacenamiento cree se verían favorecidos por este mecanismo?
- 9.- ¿Qué tipo de cables permiten el envío de información a mayores distancias?
- 10.- ¿A qué nos referimos cuando decimos que PCle 1.1 usa codificación 8b/10b?

Indique si las siguientes afirmaciones son verdaderas o falsas simplemente añadiendo una V o una F tras el enunciado (si quiere hacer alguna aclaración, hágalo al final del examen). Nota: Las respuestas incorrectas restan el valor de la pregunta. Una pregunta sin contestar no resta.

- 11.- Las pistas en una placa base están hechas de una resina no conductora y no
- manipular una placa base 12.- Frotándonos las manos conseguimos eliminar la electricidad estática y así poder
- 13.- Existen servidores con fuentes de alimentación reemplazables en caliente
- 14.- La memoria caché L3 se comparte por todos los cores de un microprocesador
- disminuye el voltaje. Conforme aumenta la generación de memorias DDR aumenta el ancho de banda y
- es tull-duplex. 16.- La transmisión de información entre un módulo de memoria de tipo DDR4 y la CPU
- video de altas prestaciones 17.- Los paneles traseros de placas de servidores suelen tener conectores de audio y
- norte del chipset 18.- Es la propia CPU de muchas placas base actuales la que realiza la función de puente
- 19.- El puente sur del chipset se encarga del PCle x16.
- test) se encuentran almacenadas en las primeras direcciones de la RAM 20.- El conjunto de instrucciones que ejecutan el auto-test de arranque (Power On self