EXAMEN FUNDAMENTOS FÍSICOS Y TECNOLÓGICOS

1. Un condensador cilíndrico está gormado por dos láminas conductoras, cilindricas y concentricas de radios R1 y R2 respectivamente.

a) Calcula el campo electrica creado en cualquier punto del espacio por esta extructura. Para ello supori los cilindros muy largos. (1 pto)

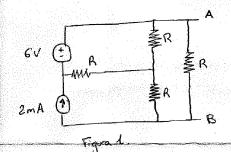
b) Calcula la copocidad del condensador resultante (1 pto)

2. En el circuito de la gigura 1:

a) Calcula el equivalente thevenin del circuita visto desde los puntos A y B si R=2KA (0'75 pto)

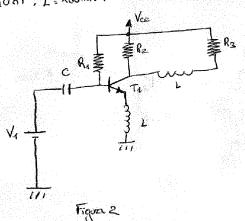
6) Calcula la potencia en coda una de los elementos del circuito justigicando si

consumida o suministrada. (0'75 ptos)



3. Calcula en el circu to de la gigura 2 el punto de golarización del transistor CIC y Vce). Dates: VBEON = 0'7 V, VCESST = 0'2 V, B=100, B1=100 KA, R2 = 5KA, B3 = 5KA,

C = 100F, L = LoomH, Voc = 5V y V1 = 10V.



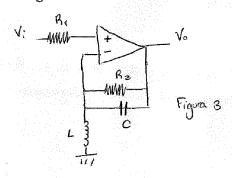
4. En el circuto de la gigora 3, Ra = 35KA. B==1KA, L=1mH y C=10nF.

a) Calcula la gunción de transgerencia (1'5 ptas)

b) Dibujar el diagrama de Bode en amplitud y en jase (1's puntos)

c) Calcula la intensidad que circula por R1 (0'es ptas)

d) i Que guraión realiza Rz en el airanto? i Es adeavado su valor? (0'25 ptos)



5. Para los circuitos de la gigura 4:

a) i Qué digerencials) hay entre los circuitos de los gigoras 4 (a) y 4 (b) desde el ponto de vista de la aperación de los comparentes? i y de la tecnología utilizada? i y de las connecterísticas de aperación? (O's ptos)

b) Elige uno de los circuitos y analiza el estado de ada transistor para cada una de las combinaciones de entrada. (0's ptos). * loncideremos S variables de entrada.

a) i Que junción lógica implementa el airouto que has ologido? (als puntos).

