

Beschreibung xLH-io-base

Der xLH-io-baseerlaubt die Integration von bestehender Infrastruktur in einer kompakten Form.

Weitere Unterlagen (Elekronikschema, Step-Datei Gehäuse, ...) sind via GitHub xLH-io-base verfügbar.

Features

- · Microcontroller M5-Stack Atom Lite
- 8 digitale Eingänge 24VDC
- 8 digitale Ausgänge 24VDC
- 2 analoge Eingänge 0-10VDC
- 2 analoge Ausgänge 0-10VDC
- Spannungsversorgung für xLH-lx-base integriert
- · kompakte Umsetzung

Software

• ??

Interface

• ??



Mechanik

- Formfaktor ?? mm x ?? mm x ?? mm
- · C-DIN-Schienenhalterung

Anwendungen

- Digitaltechnik
- · Automation
- Programmierung
- Netzwerktechnik
- · Technische Grundlagen
- Elektronik

Optionen

Der xLH-io-base kann in verschiedenen Ausführungen bestellt werden. Eine detaillierte Auflistung ist in Tabelle 1 ersichtlich.

Tabelle 1: Optionen xLH-io-base

Pos.	Anzahl	Art-Nr	Beschreibung	Ausführung	
1	1	xlh-io-base-pcb-smd	Elektronik PCB mit SMD-Bestückung		
2	1	xlh-io-base-tht	Elektronik THT Bauteile lose verpackt	Bausatz ¹	
3	1	xlh-m5s-atom-lite	Microcontroller M5-Stack Atom Lite	Dausalz	
4	1	xlh-io-base-3d-sp	Gehäuse 3D gedruckt inklusive Kleinmaterial		
5	1	xlh-io-base-assembly	Zusammenbau Elektronik und Gehäuse	montiert	
6	1	xlh-c-mount-sp	Adapter C-Schiene inklusive Kleinmaterial		
7	1	xlh-ps-24v-65w	Tischnetzgerät 24VDC/2.7A inklusive Kabel 1m	Optionen ²	
8	1	xlh-usb-c-a	USB-C Kabel (Typ A Stecker)	Optionen	
9	1	xlh-usb-iso	USB-Adapter galvanische Trennung (Typ A) ADUM3160		

¹ Standardmässige Ausführung

Applikationen

In Tabelle 2 sind die verfügbaren Applikationen aufgelistet.

Tabelle 2: Applikationen xLH-io-base

Pos.	Art-Nr	Beschreibung
1	xlh-io-base-firmware	Firmware für den Microcontroller
2	?	?

Voraussetzungen

In Tabelle 3 sind die für den Betrieb benötigten Komponenten aufgelistet.

Tabelle 3: Voraussetzungen xLH-io-base

Pos.	Art-Nr	Beschreibung
1	xlh-lx-base	CPU 1GHz quad-core, 64-bit ARM Cortex-A53, 512MB RAM
2	xlh-lx-power	CPU 1.8GHz quad-core, 64-bit ARM Cortex-A72, 8GB RAM

² können unabhängig voneinander kombiniert werden