HA	W Hamburg -	Prüfungsklaus	ur MP - Wi	intersemester	2015/16
Aufgabe	1	2	3	4	Summe
Punkte	13	28	42	17	100
	10	9	40	8	67



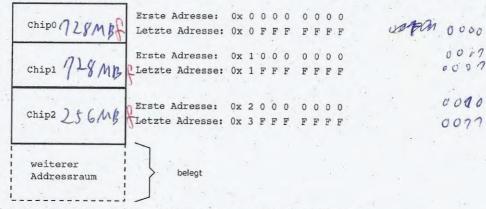


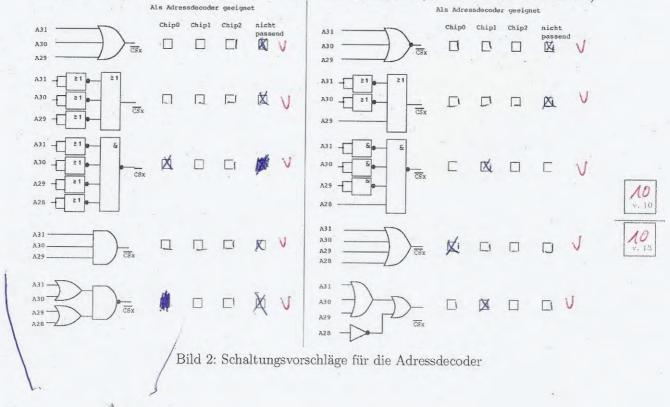
Bild 1: Speicherbelegung des Adressraums mit drei Speicherchips

1 Adressen und Adressdecoder

a) Die Speicherbelegung eines ARM-Cortex-M3-Controllers ist in Bild 1 dargestellt. Wie groß sind die drei Speicherbereiche der drei Chips ?

b) Welche Schaltungen sind geeignete Adressdecoder für die drei Chips mit Select-Eingängen in negativer Logik $(\overline{CS_x})$, welche Schaltungen sind ungeeignet? (Jeweils ankreuzen in Bild 2)





2 Bitoperationen und Pointer

```
a) Ergänzen Sie die Kommentare:
#include "lm3s9b92.h"
                                     // Headerfile mit Informationen fuer den Prozessor
#include "stdio.h"
 #define STRINGCONST "abcdefghi" // Praprozessor
                                                           ersetz4
                                         l'abcdefghi
void main(void)
                               11 Initialisiony der Voriables a, bic mit den wert of
11 Initialisiony des Charactes s mit des STRINGCONST
11 De Marring des Charactes h
11 Pointer ant das exte cher im Arrays
11 Pointer ant das vorlette chr des Arrays
11 DoMarienne Int
   {
   int a=1, b=1, c=1;
   char s[]=STRINGCONST;
   char h;
   char *p=&s[0];
   char *q=p+sizeof(s)-2;
                               11 Dellasterny Int i
   for(i=8;i>0;i--)
                               11 Hochran Wen van A a
                               11 Linksrehieben and antiture wer mit Nuten
      a=a+1;
      b=b<<1;
                               11 Mas liken c mit
      c=c | b;
                               11 Bitweise Mas Krang Ausblandung vin a mit OX9FFF
   a=a&0x1FFF;
   b=b^0x1000;
                               11 Bitweise Maskreen und & Ethy Setter
   c=c \mid 0x1E00;
  // Ausgabe von
  printf("\n a: 0x\%x\n b: 0x\%x\n c: 0x\%x\n",a,b,c);
  while(p<q)
     h=*q;
      *q=*p;
      *p=h;
  // Ausgabe von
  printf("\n s: %s \n *p: %c\n *p: %c\n ",s,(*p),(*q));
b) Schreiben Sie die erste Ausgabe auf die Console mit der Funktion printf() auf.
    9 OX9
      OX atorterAN 17 PC
      OXIEFF
c) Schreiben Sie die zweite Aufgabe auf die Console mit der Funktion printf() auf.
```



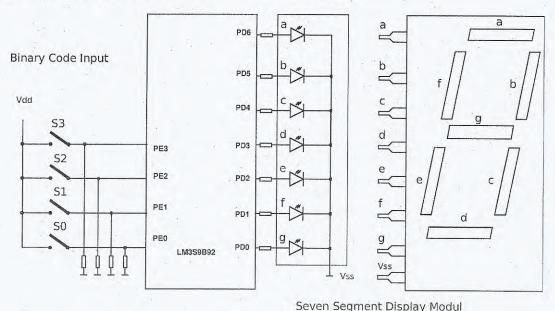
3 Hexdezimal-Anzeige

Es soll eine Hexadezimal-Anzeige-Einheit mit dem Controller LM3S9B92 erstellt werden. Mit vier Schaltern S3,S2,S1 und S0 werden vier binäre Stellen manuell eingeben. Das wird als eine hexadezimale Ziffer dargestellt. Dazu wird ein Sieben-Segment-Display benutzt.

Das Display besteht aus 7 LED mit der Kennzeichung a bis g. Die Anordnung ist in Bild 3 dargestellt. Die LED haben eine gemeinsame Kathode, die an Vss angeschlossen ist. Die Anoden der LED a bis g sind an Port D angeschlossen, wie in Bild 3 gezeigt. Die Stellung der vier Schalter soll von Ihrem C-Program laufend im Zyklus von einer halben Sekunde geprüft werden. Die Displayausgaben sollen die Ziffern 0 bis F passend darstellen.

Hinweise:

- 1) Nutzen Sie ein initialisiertes Array.
- 2) Die Zeichen b und d werden als Kleinbuchstaben ausgegeben.



seven segment display Modu

Bild Z Übersicht über Schaltung der Hexadezimalanzeige

- a) Vervollständigen Sie auf der folgenden Seite die folgende Tabelle der Anzeige-Funktionen.
- Geben Sie den binären Wert der Eingabe an.
- Kennzeichnen Sie die angeschalteten LED jeweils farbig ('Ausmalen').
- Schreiben Sie den binären Wert der Portausgaben für die LED a bis g auf.
- Errechnen Sie den Hexadezimalwert für die Portausgabe.

Input		Output			
Number hexadecimal	binary	Display	binary abcdefg	hexadecimal	
0x0	0 0 0 0	d d d	111 1110	abcdefg (hex)	F
0×1	0001		017.0000	0 X 3 0	٧
0x2	0010	1	10,7101	0×60	. V
0x3	0017	1.1	111 001	0279	V
0x4	0100	0	11.0017	0×33	V
0x5	0100	1 1	01.1697	OXSB	1
0x6	0110	7	011111	OX5 F	V
0×7	0111	111	1.0 010	0 > 7 2	V
0x8	1000	19 11	1.1111	6X7F	V
0x9	9 001	11	1.1011	OX7B	V
0xA	1000		1.6 1 17	OX 77	V.
0xb	1011	0 0	12 717	dx1 E	V
0xC	1100	10	01 100	OXYE	V
0xd	1101	0 1	1.1 401	0 x 3 D	V
0xE	a 1 1 0	10	6.1 917	dx4F	V
0xF	1907	10	6.0 011	0x47	V

void main(void)

b) Programmieren Sie das Programm der Hexadezimalanzeige, zunächst die Funktion main(). Konfigurieren Sie dort die Ports E und D und einen General Purpose Timer . Die Wertetabelle für die Sieben-Segment-Darstellung soll global angelegt werden (initialisiertes Feld). Eine Funktion bin2hex-out(char x, char *y) soll die LED-Ausgabe bewirken, können Sie in der Funktion main() schon benutzen.

Diese Funktion bekommt den Wert Schaltereingaben als Ganzzahlparameter x (call by value) und einen Zeiger auf das Feld der Wertetabelle *y (Call by reference) übergeben bekommen. Eine Wartefunktion wait_halfsec(), genutzt werden.

Beide Funktionen werden erst in separaten Teilaufgaben nachfolgend programmiert. Kommentieren Sie ausführlich.

#define PART_LM3S9B92 #include "inc/lm3s9b92.h" #define 6MO-PORTD-DATA-R void wait_halfsecond(void); // Prototype of the wait function for 0.5s void bin2hex-out(char x, char *y); // Prototype of output function

// global array for seven segment transformation Chor ques [] = E 0 x 7 E 1 0 x 3 6, 0 x 6 b, 0 x 7 9, 0 x 33, 0 x 30, OX JE, UX72, UX 7F, UX77, OX 7F, 0x4E, 0x30,0x4F, 0x473

char *p = # s[0]. MANTIVINE Oszillata and 26 m Hbz SYSCTL-RCC_R = CCSYSCTL-RCC_R lox540) & ~0x2B7); wt st; // Worte out Takt SYSCOTL_RCC_R& 1= UXOZ! // Deaktiviere into RC-USC

SYSCTL_RCGC2_R 12 0×18/1/Talton PE, pb wt ++; GPIO_PURTE_DEN_R 1= OX Fill Antivire PEO... PES GPIO_PORT D_ DEN_R 1= OX)Fi//AUtiviaePDU...PD6 GPIO_PORTE_DIR R 1= NOXF; // PEO. PEJ Einguy GPLU_PORTD_DIR_R 1= Ok3 Fi// PDO. PDG Ausgang SYSCTL_RCGC7_R 1=0x10000; // Takt on timer 0

WH ++i // Waste auf Takt

TIMERO_CTL_R &=0x0; // Stop Times, O

TIMERO_CF6_R = 0x0; // setze Time O in 32 Rit Modey

TIMERO_TAMR R 1=0x2; // setze Timero in periodic Modes

TIMERO_TAMR_R &= 0x FFFF PFEF; // Timer O zichtt runter

TIMERO_TAILR_R = 8000 000-7; // 8:706

TIMERO_TAILR_R = 8000 000-7; // Flag To zur vichsetzen

while (1)

X = (GPIO_PORTE_BATA-R &OXF); // Einleson PEO... PE3 in X bin 2 hex_out (X,P); // ii bergabe does Eingergs and des panks on Ausgabe Fun KHan

wait half sec () i // work halbe sound

S. York

c) Programmieren Sie eine Funktion wait_halfsecond()), die den Programmablauf um eine halbe Sekunde verzögert. Nutzen Sie einen General Purpose Timer, den Sie am Beginn der Funktion starten und am Ende der Funktion stoppen. Der Timer ist in main() bereits konfiguriert. Kommentieren Sie ausführlich.

void wait_halfsecond(void)

TIMERO-CTL-R 1= 0x7; // Stante Time o while C: CTIMERO_RIS_R & OX7); // policy out Flag, absolution TIMEROLCHUR & THE : 1 Stop Times O TIMERO ICR_R 1= 0x9; // kirchyeteen Flog to



d) Programmieren Sie die Funktion bin2hex-out, welche die LED-Ausgaben vornimmt. Kommentieren Sie ausführlich. Beachten Sie auf Seite 5 den zweiten Absatz.

void bin2hex+out(char x, char *y)

po de noxisti Mindreta des alter Aurgorys navinal sis gri Pate Einga bende for (Kint K=0; K = 16 i att) // Zühlschleife { if (K = = X) // Ab frage Eingabe ruhl glock Zählschliche PD 2= no x3F; 1/1 rick set zu der alten Ausgabe po 1= dyi // Ausyabe de, Inhalts der Liste an der breuki// Beenden der Zählschleife Y ++ ill Zeihlschleiße ungleich Eingang, also nachstes List en element.

4 Fragen

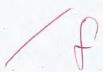
a) Nennen sind die grundsätzlichen Abarbeitungschritte eines Maschinenbefehls.

b) Erklären Sie Funktionsweise eines Flags in der hardwareorientieren Programmierung.

Ein Flag gibt den Status an. Z.B. Status keyiste der ALU setzt eine Klay mit den stotes de AEU Corry-t Cay bedentet at the tray bodes Erychnis nuch eine Addition

c) Was ist der Unterschied zwischen einer Interruptservice-Routine und einer Subroutine?





trent

d) Wodurch unterscheiden sich v. Neumann- und Harvard-Architekturen?...

V. Neuman unterscheidet nicht zwischen Code Memory and Data Memory V In der Horwood Architecture sind zwei Sperte Var handen, Data Memory and Code Memory. V Ri chquite!

e) Mit welcher Methode wird ein Makro im Quelltext verarbeitet? Welcher Teil der Entwick-

mit 7 Habatine worden Mallros gehaneichet. De Proprocessor esetet imm Quellext MAX wat durch

define MAX

f) Zu welchem Zweck nutzt man ein Paritätsbit? Mit welcher Methode kann man es einfach

Zur Horretten Uberprüfung der Korrekten is batragery -Es werden alle eigen Einsen der zu Ubertrugenden

boten gerah It and ise nach Ernstelling Grade ader ungende

1 V. Neuman

1 Marwad

1 X Daten Rus

1 X Cantroll Rus

1 X Daten-Rus

1 X Adress-Rus

1 X Adress-Rus

1 X Daten-Rus

1 X Adress-Bus

FSR E+I Klausurensammlung 2015_WS / E4 / MP / RMS / Seite 9 von 9