

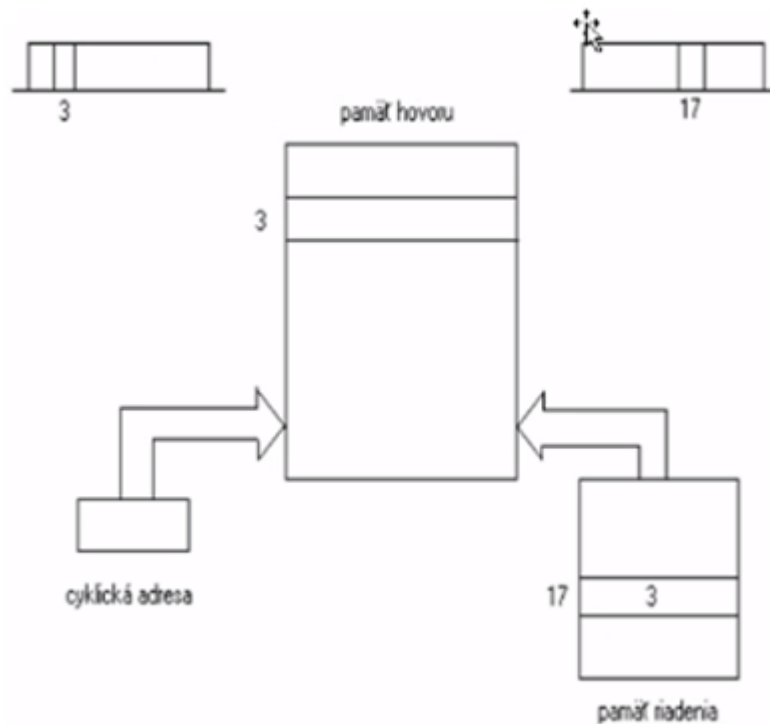
Spojovacie články

- **Časové spojovacie pole T**

- Základom časového poľa je časový spínač, ktorý umožňuje zmenu časovej polohy podľa potreby spojovania
- 8 bitové slovo prijímané v nejakom kanály na vstupe bude v časovom spínači oneskorené tak, že na výstupe bude v inom kanály
- Základom spínača je pamäť hovoru, do ktorej sa ukladajú údaje zo vstupu

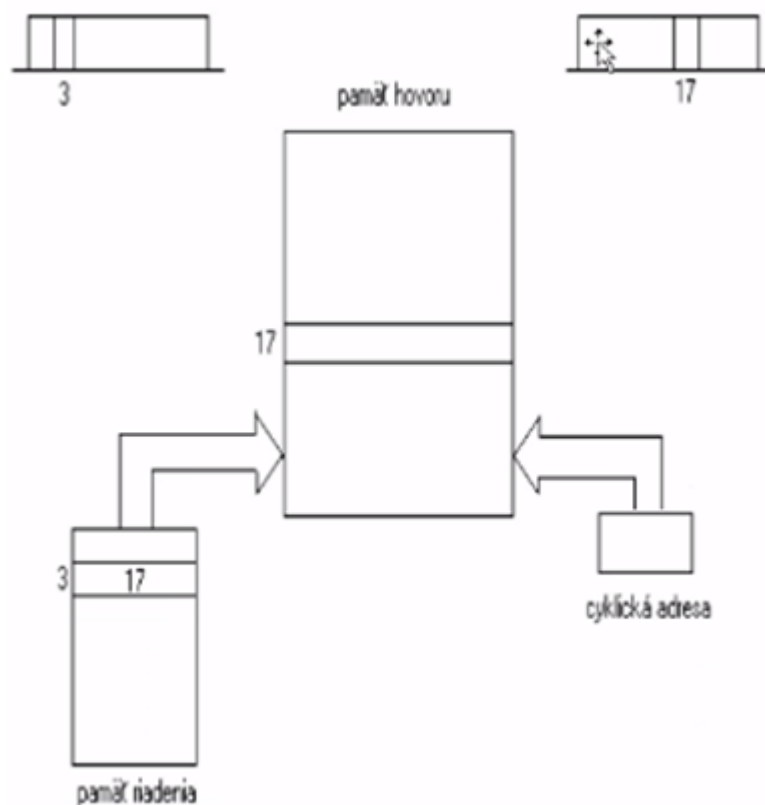
- **Spojovací článok Tr**

- Spínač s riadeným čítaním
- Jeden kanálový interval trvá 3,9 micro-sekundy, za tento čas sa musí uskutočniť zápis 8 bitového slova zo vstupu a čítanie slova do výstupu
- Zápis:
 - pri zápise prichádzajú na vstup 8 bitové slová a do pamäte hovoru sa zapisujú v takom poradí v akom prichádzajú
 - Príklad – obsah tretieho kanála sa zapíše na adresu 3
- Čítanie:
 - Pri čítaní je pamäť hovoru adresovaná z pamäti riadenia
 - Poradie adries v pamäti riadenia zodpovedá poradiu kanálov na výstupe
 - Príklad – adresa 17 = 17. výstupný kanál
 - Na každej adrese v pamäti riadenia je uložené 5 bitové slovo na adresáciu pamäte hovoru



• Spojovací článok Tw

- spínač s riadeným zápisom
- pri zápise prichádzajú na vstup 8 bitové slová kanálových intervalov
- pamäť riadenia riadi zápisy týchto slov do pamäte hovoru
- Pamäť riadenia dopredu vie aké bude číslo výstupného kanála a toto číslo posiela do pamäte hovoru odkiaľ je nasmerované na výstup
- pri čítaní e pamäť hovoru cyklicky preverovaná a ak sa objaví informácia, že je niečo na výstupnej adrese, odošle to preč



• Spojovací článok S

- Mení polohu kanálového intervalu v priestore PCM
- Časová poloha kanálového intervalu ostane zachovaná, ale na výstupe sa kanálový interval premiestni do iného rámca
- Spojovacie pole má n vstupov a n výstupov
- na vstup článku sa privádzajú PCM rámce
- na každej vertikále sa nachádza pre každý časový interval adresa hradla, na ktorej sa má priviesť logická jednotka
- tým sa spojí spínací bod a kanálový interval sa prevedie na výstup
- vždy v jednej horizontále môže byť zopnutý len jeden bod

