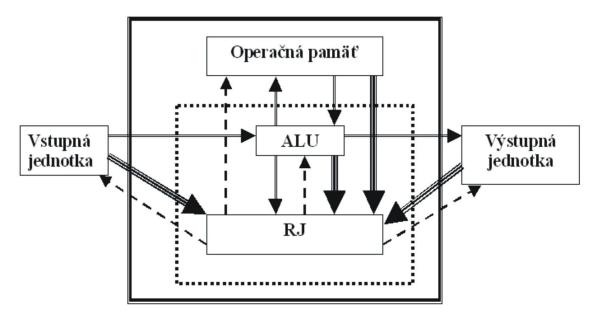
12. Operačný podsystém

- Popíšte úlohu operačného podsystému

Základným princípom, na základe ktorého pracujú súčasné počítače je tzv. koncepcia von Neumanna. Je založený na sekvenčnom spracovaní informácií a koncepcii operačnej a riadiacej jednotky. Pri riadení práce počítača sa využíva mikroprogramové riadenie. Činnosť počítača je definovaná programom uloženým v operačnej pamäti, teda procesor vykonáva program uložený v pamäti.



Pamäť je priestor, kde sa ukladajú spracovávané programy a údaje.

ALU je výkonná jednotka, ktorá robí **výpočty** (aritmetické alebo logické).

RJ je miesto, ktoré **riadi** celý proces **toku údajov** pomocou riadiacich signálov a zodpovedajúcich stavových funkcií. Na každý riadiaci signál odpovedá príslušná časť poslaním stavového signálu. **ALU a RJ** je označované ako **procesor** (mikroprocesor).

Charakteristické vlastnosti pre počítače s von Neumannovou architektúrou by sa dali zhrnúť do nasledovných bodov:

- počítač sa skladá z procesora, pamäte a vstupno-výstupných zariadení
- program je uložený v pamäti počítača
- procesor vykonáva inštrukcie programu postupne
- údaje sa spracúvajú v dvojkovej sústave

Uveďte základné typy operácií, ktoré vykonáva počítačový systém (CPU)

 ${\bf Aritmeticko\text{-}logick\'a\ jednotka\ (Arithmetic\ Logic\ Unit)\ -ALU\ -\ jednotka}$

vykonávajúca všetky **aritmetické** a **logické** operácie. Úlohou ALU je **krok po kroku vykonávať program uložený v pamäti**. Obsahuje bloky určené na operácie ako sú:

- **a) presuny údajov** presuny medzi registrami, medzi jednotlivými modulmi (registre-pamäť, ALU pamäť),
- **b)** aritmetické operácie sčítanie, odčítanie, násobenie a delenie,
- **c)** logické operácie sem môžeme okrem už známych log. operácií ako logický súčet, logický súčin, negácia zahrnúť aj napr. posuvy v rámci jedného čísla ako napr. bitový posun doľava, bitový posun doprava,
- **d) špeciálne operácie** ako napr. prevody kódov, vynechanie nuly, ...
- Vysvetlite prostriedky, ktoré obsahuje funkčná časť operačného podsystému
 Odznelo
- Načrtnite algoritmy násobenia v operačnom podsystéme

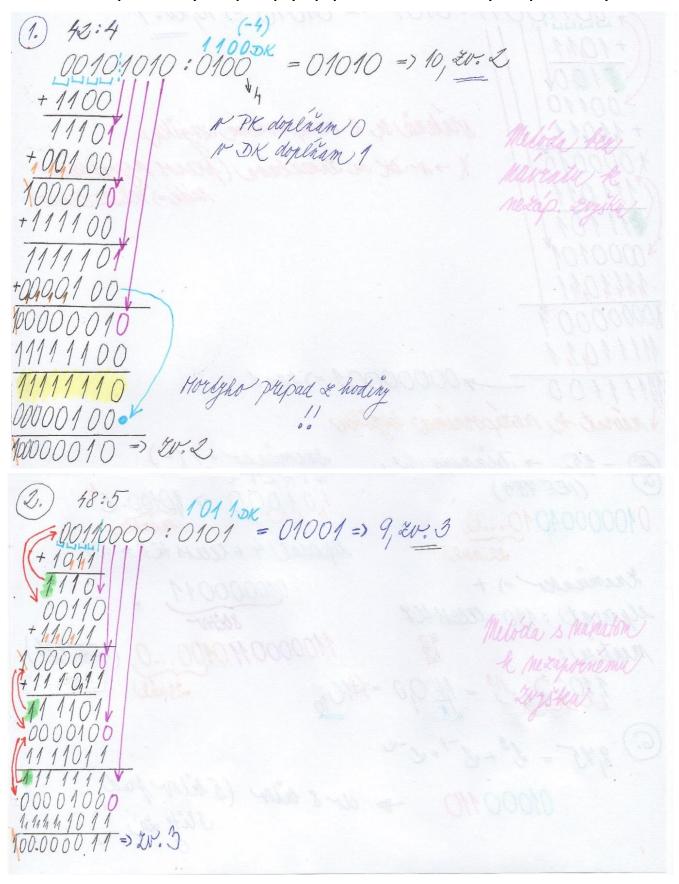
Algoritmus pomalého pripočítavania

Algoritmus postupného pripočítavania

Algoritmus postupného pripočítavania s voľbou znamienka

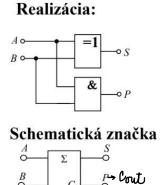
Algoritmus postupného pripočítavania cez násobiacu tabuľku

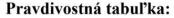
- Porovnajte algoritmy delenia metódou postupného pripočítavania s obnovou nezáporného zvyšku s postupným pripočítavaním bez obnovy nezáporného zvyšku



- Definujte polovičnú a 1-bitovú úplnú sčítačku.

Polosčítačka (HS) – sčítava dve 1-bitové binárne čísla. Vstupom sú dva 1-bitové sčítance A,B a výstup je aritmetický súčet S (hradlo XOR) a 1-bitový príznak prenosu do vyššieho rádu C (Carry Flag) – C_{i+1} (hradlo AND). Nie je použiteľná na viacbitové sčítanie, nakoľko nedokáže spracovať prenos z predchádzajúceho rádu.

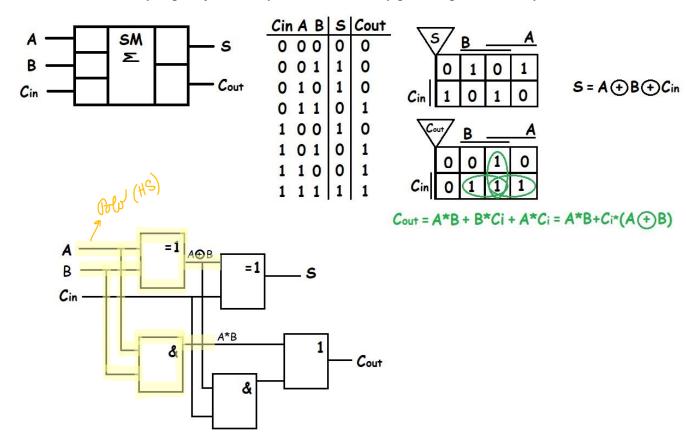




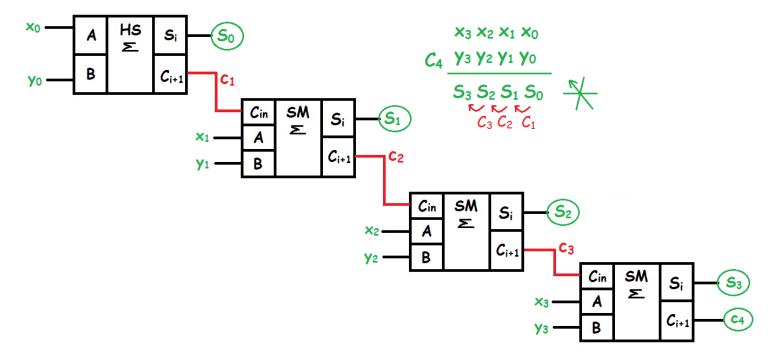
VSTUP		VÝSTUP	
В	A	S	P C
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

Booleovský zápis: $S = \overline{A} \cdot B + A \cdot \overline{B} \qquad C = A \cdot B$

1-bitová úplna sčítačka (SM) - sčítava dve 1-bitové binárne čísla a prenos z nižšieho rádu a na výstupe je súčet a prenos do vyššieho rádu. Vstupom sú tri 1-bitové sčítance **A,B,C**in a výstupom je 1-bitový súčet **S** a 1-bitový príznak prenosu do vyššieho rádu **C**out



- Načrtnite schému 4-bitovej paralelnej sčítačky



 Napíšte v jazyku C funkciu názvu Multiple, ktorá načíta dve čísla a návratovú hodnotu vráti ako súčin.

```
int multiple (int a, int b)
{
scanf("%d %d", &a, &b);
int vysledok = a * b;
return vysledok;
}
```