



China Agent # 1

姓 名: H007 性 别: 男
民 族: 汉族 户 籍: 江西吉安
年 龄: 28 婚姻状况: 未婚
身 高: 167cm
待遇要求: ¥15000 元以上/月

教育/培训

2001-09 ~2005-07 东华理工大学 自动化 本科

技能/专长

第一外语: 英语 良好
计 算 机 能 力: 全国计算机等级考试二级
计算机详细技能:
其 它 技 能: Keil C51
VHDL
VC++
Power PCB power logic
protel99se

自我评价

本人性格开朗, 工作认真负责, 做事沉重冷静, 待人友善, 有很起强的团队精神, 在毕业三年多的时间里一直从事电子方面的研发工作, 并积累了丰富的电子产品类的软硬体的开发工作经验。熟练运用 Power PCB, power logic, protel99se 电子 Layout 软件; 熟悉硬件可编程逻辑语言的编程(主要运用 Altera 公司 QuartusII 软件 VHDL 语言); 熟练应用 Keil C51 单片机的开发软件及仿真的配合工作的 Proteus 软件; 及能使用 Visual C++ 软件编写上位机运用程序!

工作经验

■ 东莞中逸电子有限公司 (2006-04 ~ 2008-09)

公司性质: 外资企业 行业类别: 电子、微电子技术

担任职位: 电子工程师/技术员

工作描述: 进行各类测试智能仪器设备(主要为电感, 马达转子/定子, 变压器的成品测试仪器)的软硬件研发工作, 职责主要有:

1. 硬件电路的设计开发及 PCB Layout 工作, 完成具功能要求各硬件模块, 如测试模块(包括外部模拟信号输入输出及信号的各项处理, 如功率放大, 高压产生及取样, 模拟信号选通, A/D 及 D/A 转换, 各数字信号选通以完成与 CPU 模块的信号链接等), CPU 及数据程序的存储模块, 人机交互及显示模块, 供电电源模块等, 搭建一个完整的测试设备硬件平台。在完成或修改以上功能模块进行整体原理图的设计及 PCB Layout(主要运用画图软件有



PowerPCB, Powerlogic, Protel 99se), 具有多层 PCB 板 Layout 经验。

2. 运用 VHDL 进行硬件可编程逻辑语言程序编写, 以实现硬件外围电路 I/O 扩展及实现外围电路控制的功能。

3. 运用软件 Keil C51 的单片机程序编写工作, 及在设计过程中自行用 visual c++ 计算机软件进行上位机的软件开发及底层程序的编写, 以实现对外围各功能模块的调试工作。

4. 制作完成各研发阶段性流程的报表。

离职原因: 另求发展

■ 东莞东聚电子有限公司 (2005-03 ~ 2005-11)

公司性质: 外资企业 行业类别: 计算机业 (软件、数据库、系统集成)

担任职位: 硬件工程师

工作描述: 主要负责鼠标类产品研发设计工作, 完成从机种的定案到量产整个流程的 EVT, DVT, MVT 各阶段性测试, 及 PCB layout 及研发阶段的各项改版工作, 熟悉 PDM (Product Data Management) 管理系统, SAP 系统!

离职原因: 参加公务员考试