

个人信息

姓名：李禾越

性别：女

出生年月：2004年3月

政治面貌：共青团员

联系方式： liheyue@whu.edu.com

 133-8757-1566

 个人主页



教育背景

武汉大学 计算机科学与技术卓越工程师班，本科

2022年9月 – 预计2026年7月毕业

主要课程：电路与电子学基础(95)，计算机组成与设计课程设计(94)，嵌入式系统(93)，计算机网络(93)，移动编程技术(93)，计算机组成与设计(92)，计算机前沿技术(91)，编译原理(90)，高级语言程序设计(90)，科技写作(90)等。

编程能力：熟悉C/C++、verilog、Python等编程语言，有算法竞赛经历，具备计算机硬件设计项目经历，同时也有数据处理、深度学习模型训练与优化经验。

英语能力：已以良好成绩通过四、六级测试，具有全英文学术论文写作的经历。

开发工具：VS Code、Xilinx Vivado、PyCharm、Visual Studio、 \LaTeX (Overleaf)、Git

所获荣誉：曾获武汉大学专项奖学金-永旺奖学金（¥8000，四院共评选25人），武汉大学优秀学生，武汉大学国际交流专项奖学金，及各类学科竞赛奖学金，在校累计获奖逾30000元。

华中师范大学第一附属中学 高中

2019年9月 – 2022年6月

竞赛经历：深入学习编程语言C/C++，数据结构与算法，参与信息学竞赛 (OI)，并于2019年11月获得CSP (等同于NOIP) 二等奖。

项目经历

基于LoongArch32R指令集的处理器微架构设计 [\[项目代码\]](#)

2024年3月-2024年8月

关键词：计算机体系结构，处理器设计，verilog，FPGA，LoongArch，微架构优化

项目介绍：本项目基于LoongArch32R指令集，设计并实现了一款高性能的处理器，具备七级流水线，频率可达100MHz，能够成功运行Linux操作系统。该项目要求具备高效的处理器微架构设计能力，且需在实际FPGA平台上实现与验证。最终，项目成绩与武汉大学历史最好成绩持平。

个人工作：

- 访存系统设计：**负责设计并优化处理器中的TLB (Translation Lookaside Buffer)、cache等访存模块，提升了系统的内存访问效率和数据吞吐量，为后续的系统运行奠定基础。
- 平台搭建与测试：**主导了基于FPGA开发板的竞赛平台(Chiplab)的部署，负责处理器微架构的测试与验证，包括FPGA开发板的测试和系统功能测试，确保了项目稳定性和性能达标。

项目成果：【主力队员】2024全国大学生计算机系统能力大赛CPU设计赛（龙芯杯）-国家级二等奖

不平衡回归的概率特征平滑高斯过程 [\[论文界面\]](#)

2024年9月-2024年10月

关键词：不平衡学习，高斯过程，贝叶斯方法，机器学习

项目介绍：本研究提出了概率特征平滑部分独立训练条件逼近 (PFS-PITC) 方法，通过等距标签间隔提取统计特征并应用核平滑，有效减少了高斯过程 (GP) 对不平衡数据的敏感度。实验结果表明，该方法能够显著提升高斯过程在不平衡回归任务中的性能，并增强其鲁棒性。

个人工作：

- 实验代码编写与参数调整：**负责完成部分对照实验的代码编写，调整模型参数，并与现有主流方法进行MSE、MAE等性能对比，同时确保实验结果的可重复性和可靠性。
- 论文撰写与数据可视化：**参与撰写了论文的附录部分，并润色了部分正文内容；负责运行主流数据集并绘制实验图像，确保论文中的数据呈现清晰且符合学术标准。

项目成果：【第二作者】论文《Probabilistic Feature Smoothed Gaussian Process For Imbalanced Regression》已投稿ICLR 2025会议（撤回提交）

✿数字媒体与智能技术研究所 实习

2024年12月-进行中

关键词: 数字版权保护, 信息隐藏与水印技术, 深度学习优化, 矢量图形自动化设计

经历介绍: 在实验室的端到端矢量字体水印生成研究中, 实现一种新颖的SDF生成流程优化方法, 通过消除对导数计算的依赖, 显著提升了水印编码生成系统在复杂环境下的鲁棒性; 采用不同神经网络架构对原本方法使用的传统MLP进行了改进, 有效增强了模型在复杂字体结构生成任务中的稳定性和精度。

✿后量子密码与通信系统实验室 实习

2023年6月-2024年12月

关键词: 后量子密码算法, 芯片设计, 硬件实现, 测试平台搭建

经历介绍: 研究Kyber、Frodo和SHA3等后量子密码算法的硬件实现, 设计应用于NTT蝶形运算单元的模乘运算器, 搭建平台并测试Frodo640、Frodo976、Frodo1344。

✿国外高校课程项目实践

- Cambridge Intensive Programme-Machine Learning [\[证明\]](#) 2023年1月-2023年2月
- MIT-Missing Semester 2023年6月-2023年7月
- Nand2teris-Building a Modern Computer-Project 1-5 2023年9月-2023年10月
- MIT 6.5930 Hardware Architecture for Deep Learning 2025年2月-进行中
- Cornell ECE 5545 Machine Learning Hardware and Systems 2025年2月-进行中
- MIT 6.5950 Secure Hardware Design 2025年2月-进行中

🏆 荣誉奖项

2024全国大学生计算机系统能力大赛CPU设计赛(龙芯杯) [证明]	国家级二等奖	2024年8月
2023中国大学生程序设计竞赛(CCPC) [证明]	银奖(国家级二等奖)	2023年10月
2022中国大学生程序设计竞赛(CCPC) [证明]	银奖(国家级二等奖)	2022年11月
2022国际大学生程序设计竞赛亚洲区域赛(ICPC沈阳站) [证明]	国家级优胜奖	2022年11月
2024中国高校计算机大赛-团体程序设计天梯赛 [证明]	国家级优胜奖	2024年4月
2023中国高校计算机大赛-团体程序设计天梯赛 [证明]	国家级优胜奖	2023年5月
2024中国大学生计算机设计大赛-中南地区赛 [证明]	省部级三等奖	2024年6月
2024蓝桥杯湖北赛区C/C++程序设计大学A组 [证明]	省部级三等奖	2024年4月
2023湖北省大学生程序设计竞赛(CCPC湖北省赛) [证明]	铜奖(省部级三等奖)	2023年4月
2023蓝桥杯湖北赛区C/C++程序设计大学A组 [证明]	省部级三等奖	2023年4月
2023武汉大学网络安全知识竞赛 [证明]	校级一等奖第一名	2023年10月
2022武汉大学新生程序设计竞赛 [证明]	铜奖(校级三等奖)	2022年10月

👤 学生工作

计算机组成与体系结构 课程助教

2025年春季-进行中

数字逻辑与数字电路 课程助教

2024年春季

主要内容: 作为助教, 参与为期一个学期的协助教学工作。帮助调试课程verilog实验代码, 参与批阅全年级学生期末答卷, 按时批改10次课程作业, 回答20+本科生课程问题, 组织并参与课后讨论, 协助教师管理80+人的课堂。

武汉大学珞源国学社(学生) 社长兼学术部长 [\[证明\]](#)

2023年6月-2024年6月

主要内容: 第三十一届武汉大学社团文化节中标项目负责人, 组织校级规模的国学知识竞赛; 与多个社团联办活动, 推动社团架构及活动形式改革, 组织一年的社团活动, 阅读经典并与社员进行知识分享, 对社团日常的学术内容进行审核, 具有跨学科思维、良好的团队意识、较强的组织和沟通能力。