杭州电子科技大学



返回

# 计算机组成原理(甲)

第1-3-4章单元测验

PBL 首页 任务 统计 资料 通知 作业 考试 讨

姓名: 张晨明 班级: (2019-2020-2)-A0507030-06030-1 成绩: 97.0分 一、单选题 (题数: 12, 共 34.0 分) 2.0分 **1** 下面三种语言中,( )既是符号化语言,又是面向机器的语言。 (2.0分) A、 机器语言 В、 汇编语言 C、 高级语言 D 操作系统语言 我的答案: B 2 只有当程序执行时,它才会去将源程序翻译成机器语言,而且一次只能读取、翻译并执行源程序中的一行语句,这样的程序称为 3.0分 ( )。(3.0分) A、目标程序 编译程序 C、解释程序 D、 汇编程序 我的答案: C 3 下列描述中()是错误的。 3.0分 (3.0分) A、 运算器的逻辑结构和功能取决于机器的指令系统、系统结构、数据表示方法和运算方法等。 控制器管理计算机的资源,控制指令的执行。 存储器的功能是存储指令和数据。 D、 输入/输出设备的主要作用是与计算机外部交换信息。 我的答案: B 4 设一个8位寄存器内容为(11111111)2,若它等于+127,则该寄存器中的数据是( )。 2.0分 (2.0分) A、 原码机器数 反码机器数 补码机器数 D、 移码机器数 我的答案: D 5 计算机中,关于浮点机器数的说法,( )是错误的。(3.0分) 3.0分

A,	浮点数的小数点位置,取决于阶码;而浮点数的符号,取决于尾数的符号。	
В、	浮点数的尾数位数越多,表示的精度就越高;而阶码的位数越多,表示的范围就越大。	
C.	浮点数的格式中,只包括尾数和阶码,而阶码的底是隐含规定的。	
D,	对于一个浮点数格式,它所能表示的数据之间的距离是相等的。	
我的	答案: D	
6	假定有4个整数用8位补码分别表示放在8位寄存器R1~R4中,R1=F2H,R2=FCH,R3=F8H,R4=C8H,若将运算结果存放在一	<b>5.0</b> 分
	个8位寄存器R5中,则下列运算会发生溢出的是( )。	
	(5.0分)	
A,	R1×R2	
В、	R2×R4	
C.	R2×R3	
D,	R1×R3	
我的:	答案: B	
7	字库中存储一个32×32点阵的汉字,它占用的存储空间字节数为( );一篇10个汉字组成的短文,其纯文本文件的存储空间字	<b>3.0</b> 分
	节数为( )。	
	(3.0分)	
A,	32, 320	
В、	128, 1280	
C.	32, 20	
D,	128, 20	
我的:	答案: D	
8	已知内存某块存储区中存储了若干西文字符和中文字符,假设从中取出了4个字节数据,值为5A BB FA 5BH,则它是( )。 (3.0分)	<b>3.0</b> 分
A,	2个中文字符	
В、	2个中文字符和1个西文字符	
C.	2个西文字符和2个中文字符	
D,	2个西文字符和1个中文字符	
E,	4个西文字符	
我的:	·····································	
9	下面哪种校验码不是纠错码: ( )。	<b>2.0</b> 分
	(2.0分)	
A,	奇 (偶) 校验码	
В、	海明校验码	
C.	CRC校验码	
我的	·····································	
10	下面有关运算器的说法中,错误的是( )。(3.0分)	<b>0.0</b> 分

_				
B.	运算器的功能就是实现数据的加减乘除运算。			
C.	串行乘法器是由加法器、右移寄存器和计数器等部件搭建成的。			
D,	由CAS构成的陈列除法器的运算原理是不恢复余数算法。			
我的很	我的答案:A			
11	与格雷码0101相邻的格雷码有( )个。	<b>3.0</b> 分		
	(3.0分)	J.C 73		
A,				
В、	2			
C.	3			
D,	4			
我的名	答案: D			
12	计算机系统软件的核心软件是(  )。	<b>2.0</b> 分		
12		2.0分		
	(2.0分)			
A,	编译程序			
В、	启动程序			
C.	操作系统			
D,	数据库管理软件			
我的很	答案: C			
	AND			
二、多	<b>6选题 (题数: 2, 共 6.0 分)</b>			
1	下面哪些是冯诺依曼体系结构计算机的特点:	<b>4.0</b> 分		
	(40())			
	(4.0分)			
Α,	由二进制表示信息;			
A., B.,				
В、	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。			
B、 C、	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。			
B, C, D,	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。			
B、 C、 D、 E、	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。			
B、 C、 D、 E、	由二进制表示信息; 硬件由輸入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。  答案: ABCE			
B、 C、 D、 E、	由二进制表示信息; 硬件由輸入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。	<b>2.0</b> 分		
B、 C、 D、 E、	由二进制表示信息; 硬件由輸入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。  答案: ABCE	2.0 分		
B、C、D、E、	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。  答案:ABCE  CPU包含: (2.0分)	2.0 分		
B、C、D、E、	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。  答案:ABCE  CPU包含: (2.0分)	2.0 分		
B、C、D、E、 <b>我的</b> ?	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。  答案:ABCE  CPU包含: (2.0分)	2.0 分		
B、C、D、E、 <b>我的</b> 。	由二进制表示信息; 硬件由輸入设备、运算器、存储器、控制器、和輸出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。  答案: ABCE  CPU包含: (2.0分)  輸入輸出设备 存储器	<b>2.0</b> 分		
B、C、D、E、	由二进制表示信息; 硬件由输入设备、运算器、存储器、控制器、和输出设备五大部件组成。 程序事先存储在存储器中,在启动后,自动高速地取出并执行。 硬件系统以存储器为中心。 程序一般按照在存储器中的顺序来执行,也可以由分支指令实现程序转移。  答案:ABCE  CPU包含: (2.0分)  输入输出设备 存储器 运算器	2.0 分		

N 光心如何处处在(1)、3 M	
<b>1</b> 假设(R0)=79H,(R1)=87H,在执行了指令"ADD R0,R1"(R0+R1→R0)后,目的寄存器R0中的值=H;标志寄存	<b>18.0</b> 分
器中的CF=、OF=、ZF=、SF=、PF=。	
(18.0分)	
我的答案:	
第一空: 00 第二空: 1	
第三空: 0	
<b>第四空</b> : 1	
第五空: 0 	
第六空: 1	
2 假设一个8位寄存器AL中存放了一个补码数据87H,则将其放到16位的寄存器BX中,为保证其值不变,则BX寄存器中为	<b>6.0</b> 分
H;然后再将BX寄存器的值,算术右移一位,BX=H。	
(6.0分)	
我的答案:	
<b>第一空</b> : FF87	
第二空: FFC3	

### 四、计算题 (题数: 3, 共 36.0 分)

写出浮点数(-15)10的IEEE754单精度浮点数。 8.0分 (8.0分)

我的答案

# 老师批语

回答正确

一个IEEE754单精度浮点数的编码为428C0000H,请写出其对应的十进制真值。

8.0分

(8.0分)

我的答案

## 老师批语

#### 回答正确

2 已知浮点数格式为:字长12位,含阶码5位、尾数7位,均用补码表示;阶码在前,尾数在后。

**20.0** 分

- 1) X = -27/64, 请写出X的规格化浮点数。(5分)
- 2) 已知Y的浮点数编码为123H, 求Y的二进制真值。(5分)
- 3) 求X+Y的规格化浮点数,列出计算步骤。(10分)

(20.0分)

#### 我的答案

$$\frac{5}{100} = \frac{7}{64} = [-2011011]_{0} = [-211011]_{0} \times 27$$

$$[Min | 001010 | [X]_{0} = [-11111 | 1001010]_{0}$$

$$[E] = 11111$$

$$Y = 123H = 0001 | 0010 | 0011$$

$$E = 00010 = +2$$

$$|M = 0100011 | X | 2^{2} = |0.0011 = 2.1875$$

3) ①对即 X右积312

③松杉
$$[M_2]_{4m} = 2111000 C(0) (E)_{4m} = 2000 0$$
④名入行
$$(2)_{4m} = 90001 0 111001$$

老师批语

回答正确