杭州电子科技大学学生考试卷(A) 卷

考试课程	计算机组成原	L组成原理		期	2022年06月 日		日	成 绩	
课程号	A0505650	教师号		任课教师姓名		章复嘉、冯建文		嘉 <i>、</i> 冯建文	
考生姓名		学号(8 位)				年级		专业	计算机科学与技术 (计算机科学英才 班)、智能计算与数 据科学(计算机科 学与技术)

题号	_	=	=	四	五	六
分数	15	23	20	20	5	17
得分						

请把答案写在答题纸规定的地方,其它地方一律无效。

答题纸

- 一、分析计算题(15分):
- 1. (本题 4 分)

因 b[5]=-1, a[5]为最大正数, 故 b[5]小于 a[5], 执行+20 操作。(2分) b[5]= 7FFF FFFFH+20=7FFF FFFFH+14H=8000 0013H (2分)

2. (本题 4 分)

CF= 0 OF= 0 ZF= 0 SF= 1

b[5]-a[5]= FFFF FFFFH+8000 0001H=8000 0000H

CF=0 OF=0 ZF=0 SF=1

评分标准: 每空1分。

- 3. (本题 7 分)
- (1)(2分)
- $(a[0])_{10} = -15.25 = -1111.01 = -0.111101 * 2^4,$

浮点数表示的 2 进制数据为: 000100 1000011000, 即十六进制的 **1218H** (1分)

 $(b[0])_{10} = 5/32 = 0.101 * 2^{-2},$

浮点数表示的 2 进制数据为: 111110 0101000000, 即十六进制的 **F940H** (1分)

(2)(5分)

a. 对阶 (小阶对向大阶): b[0]对向 a[0];

[b[0]]_#=000100 0.000000101(000000)

b. 尾数相加:

[a[0]]_#=000100 1.000011000

11.000011000

+ **00.00000101**(000000)

11.000011101(000000)

c. 结果规格化

结果为规格化浮点数, 故无需规格化

d. 舍入 (采用 0 舍 1 入法):

尾数为: 1.000011101

结果: [a[0]+b[0]]_₹=000100 1000011101, 即 121DH

评分标准: a、b、c、d各1分,结果1分

- 二、存储器设计题(23分)
- 1. (本题 14 分)

存储器按字节编址, 故最大空间是 16M×8 位, 地址 24 位;

1M×4 位存储器片内地址 A19~A0;

用 4 片 1M×4 位存储器芯片构成 2M×8 位的存储器;

程序所在空间是 100000H, 则分析地址 A23A22 A21 A20 =0001;

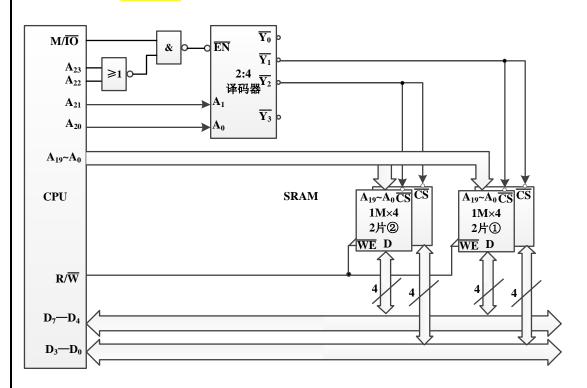
2M 地址范围: 100000H~2FFFFFH (2分)

芯片个数对: (2分)

片内地址对: (2分)

数据线及读写信号对: (2分)

译码电路对<mark>(6分)</mark>



2. (本题9分)

(1)(6分)请写出对主存地址字段的划分(包括各字段的名称及位数);

高位标记(15 位)	Cache 组地址(5 位)	块内地址(4位)
------------	----------------	----------

评分标准:每个字段的名称及位数各1分。

(2)(3分)当 CPU 访问主存地址 104184H 时,请说明该主存地址映射到 Cache 的哪一组,并写出计算过程。

第24组

高位标记(15 位)	Cache 组地址(5 位)	块内地址(4位)
0001 0000 0100 000	1 1000	0100

11000b=24

评分标准:结果对1分,过程2分。

- 三、指令系统设计(20分):
- 1. (本题 12分)

① (1)	2 F	H	(2)	80	H
2					

AND

(3)	(4)	(5)	(6)	(7)
MOV	立即寻址	1FH	ADD	变址寻址
(8)	(9)	(10)	(11)	(12)

直接寻址

25H

(R0) = 05H

评分标准:每空1分。

80H

2. (本题 8 分)

14 条三地址指令	0000	A 1	A ₂	A 3
	0001	\mathbf{A}_{1}	A ₂	A 3
	:	:	:	:
	1101	$\mathbf{A_1}$	A ₂	A 3
30条二地址指令	1110 0	000	A 1	A ₂
	:		:	:
	1110 1	111	\mathbf{A}_{1}	A ₂
	1111 0	000	$\mathbf{A_1}$	\mathbf{A}_{2}
	:		:	:
	1111 1	101	\mathbf{A}_{1}	A ₂
20 条单地址指令	1111 1	110 0	000	A
	:			:
	1111 1	110 1	111	A
	1111 1	111 0	000	A
	:			:
	1111 1	<u>111</u> 0	011	A
15 条单地址指令	1111 1	111 0	100	0000
	1111 1	111 0	100	0001
				:
	1111 1	111 0	100	1110

评分标准:每种地址指令2分,答案不唯一,编码方案合理即可。

座位号:

四、控制器设计(20分)

1. (本题 6 分)

指令: XOR DR, [A]

功能: (A) ⊕ DR→DR

寻址方式: 源操作数为直接寻址, 目的操作数为寄存器寻址

评分标准:功能3分,寻址方式3分。功能描述出来也可得分。

- 2. (本题 8 分)
 - ① PC→MAR, PC+1: PCout, MARin, PC+1
 - ② MEM→LA: M-R, LAin,
 - ③ LA⊕LB→DR: F=A⊕B, ALUout, DRin 评分标准: 每信号1分。
- 3. (本题 6 分)

控制字段	判别测试字 段	下址字段
21 位	3 位	8位

评分标准:每个字段2分。

五、IO系统(5分)

- 1、(1分)填空题:直接存储器存取或直接存储器访问
- 2、(4分)填空题:(1)<u>中断请求</u>、(2)<u>中断响应</u>、(3)<u>中断服务</u>、(4)<u>中断返回</u> 评分标准:每空1分,意思对就得分。
- 六、模型机设计(17分): 请选择以下2题中的一题做答,多做不加分。
- 1、ARM 模型机(17分)
- 1)(2分)这条指令的功能是 加法指令/ADD 指令/add 指令
- 2)(1分)该指令的操作数采用的寻址方式是 寄存器寻址
- 3)(1分)这是一条________。
- 4) (评分标准, M0 和 M1:1 分/个; M2 和 M3:2 分/个; 共 6 分)

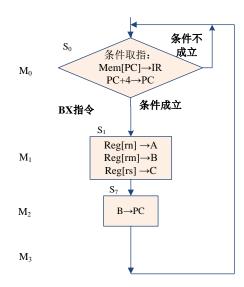
M0:write_IR, wirte_PC, PC_S=0

M1:Reg C S=0,LA,LB,LC

M2:rm imm s=0, rs imm s=0,shift op,ALU A s=0,ALU B s=0,ALU OP,LF

M3:rd s=0,W Rdata s=0,Write Reg=1

5)(评分标准1分/框,共3分)



6) (**评分标准: 指令高 4 位条件 1 分,CPSR** 中的 NZCV 1 分,是否写入 IR 1 分,改写 **PC 1 分**。共 4 分)

ARM CPU 按条件取指令的过程是:根据 PC 给出的指令地址访问指令存储器,取出来的 32 位指令的高 4 位是指令执行所要求达到的条件,从 CPSR 的高 4 位读出 NZCV 标志位,根据条件码来判断标志位是否符合要求。如果符合要求,则条件判断输出 1,配合 Write_IR=1 信号,在 clk 下跳沿将指令二进制码打入 IR 寄存器,并且 PC_New 即 PC+4 的值通过 PC_S=0,也在 clk 下跳沿改写 PC。如果条件不符合,则指令二进制码不写入 IR,但是在在 clk 下跳沿仍然用 PC+4 的值来改写 PC 寄存器。

2、RISC-V 模型机(17 分)	
(1)(4分) 指令的助记符: <u>sw rs2, imm12(rs1)</u>	
功能: <u>(rs2)→DMem[(rs1)+imm32], 存数指令, 将 rs2 寄存器内容写入到主存</u>	
单元,地址是 rs1 内容加 imm12 符号扩展成的 32 位立即数。	
评分标准:各2分;功能描述中用前面的操作或用后面的文字都算对,也可以具体解释;	
(2)(3分)sub 指令的执行阶段的操作:	
M0: IMem[PC] \rightarrow IR, PC \rightarrow PC0, PC+4 \rightarrow PC	
M1: Reg[rs1] \rightarrow A, Reg[rs2] \rightarrow B	
M2: A-B → F	
M3: $F \rightarrow Reg[rd]$	
评分标准: M1-M3, 每个 1 分; Reg 不写, 也可以。	
(3) (6分) ① <u>bne</u> <u>t6, x0, exit1</u> ② <u>addi t2, t2, 1</u>	
<pre>3</pre>	
<u>exit1: add a0, t2, x0</u>	
评分标准:每个 2 分, ④t1 和 x0 交换也对的;	
(4)(4分)选择题: <u>A E F G</u>	

座位号:		