任意波形信号发生器

* 通道数: 2
* 采样率: 最高可达125 MSps
* 分辨率: 8 bit
* 输出阻抗: 100kΩ
* 多种波形: 正弦波、方波、三角波、锯齿波、自定义波形(生成后存放在RAM指定区域即可)
* 可自定义的采样点数: 每个通道默认存储4096 点
* 最大输出电压: +/- 5.0 V，模拟信号幅值由变阻器控制
* 可动态调整的相位
* 可动态调整的数字信号幅值
* 可动态调整的最小分辨率

数字存储示波器：

* 单通道
* Analog bandwidth (-3 dB): 100 Mhz
* 最大采样频率: 1 MSps（理论最大15MSps）
* 最小采样频率: 1 KSps
* 分辨率: 8 bit
* 存储深度：1024点
* ~~Voltage ranges (with 1× probe): 10 mV, 20 mV, 50 mV, 100 mV, 200 mV, 500 mV, 1 V, 2 V per division~~
* 最大输入电压: +/- 5.0 V
* 可动态调整的触发电平和触发边沿
* 可动态调整的垂直缩放显示
* 可开关的FIR数字低通滤波器
* 可开关的FFT频域显示功能（1024点）
* 可动态调整的抽样率

逻辑分析仪：（以下是参考写法，实际可能只有通道数、采样率、触发条件和协议解析等）

**Logic Analyzer / Digital Pattern Generator**

* No. of Channels: 12 (logic analyzer / pattern generator: 6-input / 6-output; 12-input; 12-output)
* Sampling rate: max. 250 Msps
* Interface voltage: Adjustable 1,25 V - 3,3 V in 256 steps
* LA Memory depth: 128.000.000 samples per channel
* Input Impedace (Logic Analyzer): 200 kΩ
* Output Impedance (Pattern Generator): 526 Ω
* Overvoltage protection: -5 V to +15 V
* Pattern Generator memory: 32.768 samples per channel
* Pattern Generator internal clock divider: Adjustable 32-bit (250 Mhz - 0,058 Hz)