

集成多种协议、用于 USB 端口的快充协议 IC

TypeC/PD2.0/PD3.1, QC5/QC4+/QC3+/QC3.0/QC2.0, FCP, SCP, AFC, SFCP, MTK PE+ 2.0/1.1, UFCS, Apple, BC1.2

1. 特性

- 快充规格
 - ✧ 集成 USB Power Delivery (2.0/3.1)协议
 - 集成 Type-C 协议 (Source)
 - 集成 PD2.0/PD3.1/PPS/EPR 28V 协议
 - 集成对 E-Marker 线缆的识别和支持
 - ✧ 集成 QC5/QC4+/QC3+/QC3.0/QC2.0 协议
 - 支持 Class B 电压等级
 - ✧ 集成 FCP/ SCP 输出快充协议
 - ✧ 集成 AFC 输出快充协议
 - ✧ 集成 SFCP 输出快充协议
 - ✧ 集成 MTK PE+ 2.0/1.1 输出快充协议
 - PE+ 2.0: 5~20V (0.5V/step)
 - PE+ 1.1: 5V, 7V, 9V, 12V
 - ✧ 集成 UFCS 融合快充协议
 - ✧ 兼容 BC1.2, Apple, SAMSUNG 手机快充
- 内置电压基准
 - ✧ 集成可编程电压环路控制, 最小步进 10mV
 - ✧ 集成可编程电流环路控制
 - ✧ 集成低端电流检测
 - ✧ 支持线损补偿功能
- 支持多种电压调整方式
 - ✧ 控制 PWM controller feedback
 - ✧ 驱动控制光耦
 - ✧ I2C 接口控制
- 电源管理
 - ✧ 集成 NMOS 驱动
 - ✧ 集成 NMOS 压差检测
 - ✧ 内置自动控制泄放功能
 - ✧ 支持待机低功耗模式
- 多重保护、高可靠性
 - ✧ 输出过流、过压、短路保护
 - ✧ 最多 4 路 NTC 过温保护
 - ✧ DP/DM/CC1/CC2 过压保护
 - ✧ DP/DM/CC1/CC2 均支持 20V 高耐压
- 灵活定制, 支持在线升级
- 封装
 - ✧ QFN24

2. 简介

IP2736 是一款集成多种协议, 用于 USB 端口的快充协议控制 IC, 支持多种快充协议, 包括 USB TypeC DFP, PD2.0/PD3.1/PPS/EPR 28V, HVDCCP QC5/QC4+/QC3+/QC3.0/QC2.0 (Quick Charge), FCP (Hisilicon® Fast Charge Protocol), SCP (Super Fast Charge), AFC (Samsung® Adaptive Fast Charge), SFCP, MTK PE+ 2.0/1.1 (MediaTek Pump Express Plus 2.0/1.1), UFCS (Universal Fast Charging for Mobile Devices), Apple 2.4A, BC1.2 以及 SAMSUNG 2.0A。为适配器、车充等单向输出应用提供完整的解决方案。

IP2736 具备高集成度与丰富功能, 在应用时仅需极少的外围器件, 有效减小整体方案的尺寸, 降低 BOM 成本。

3. 应用

- ✧ 单向快充输出应用
- ✧ 交流电源适配器
- ✧ 移动电源
- ✧ 车载充电器
- ✧ 带 PD 输出功能的系统应用

4. 典型应用原理图

• 控制 PWM controller feedback

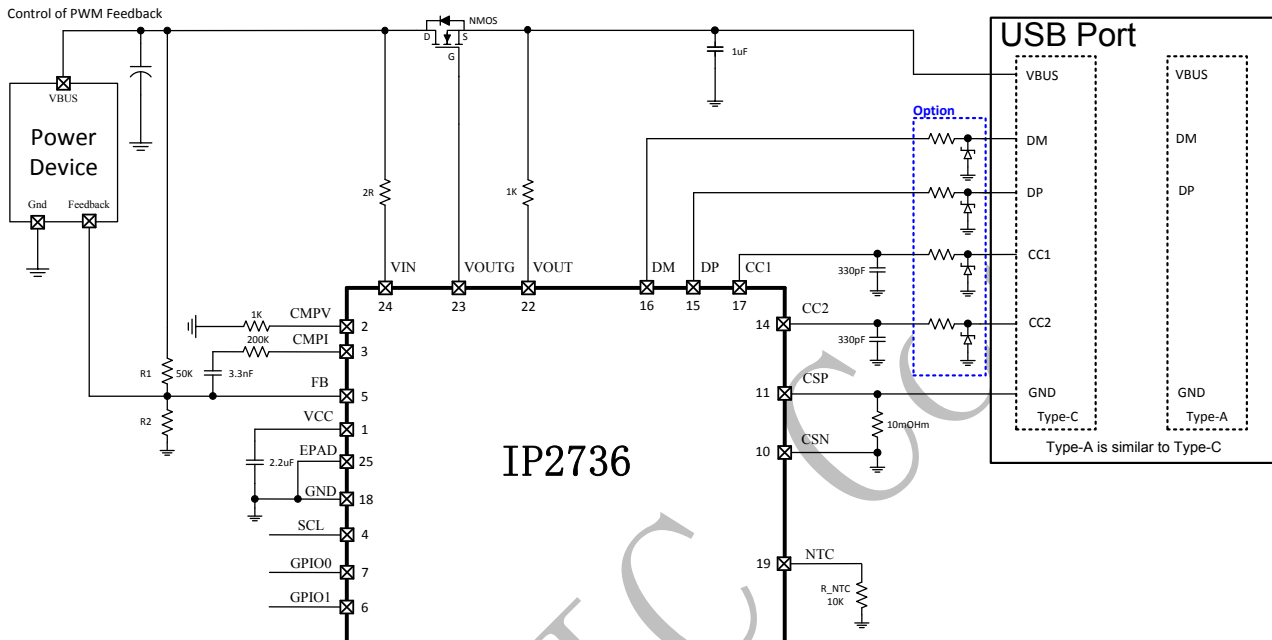


图 1. 控制 PWM controller feedback 典型应用原理图

Note:

- 1). R1 推荐采用 100kOhm(1%), R2 根据 Power Device 取值调整至默认输出 5V;
- 2). 功率路径 MOS 推荐采用 Vds 耐压在 30V 以上的 NMOS;
- 3). NTC 推荐采用 10kOhm(B=3380K);
- 4). CMPI 组成的补偿网络电阻电容值只是推荐值, 需要针对不同的 Power Device 进行调整;

- 驱动控制光耦

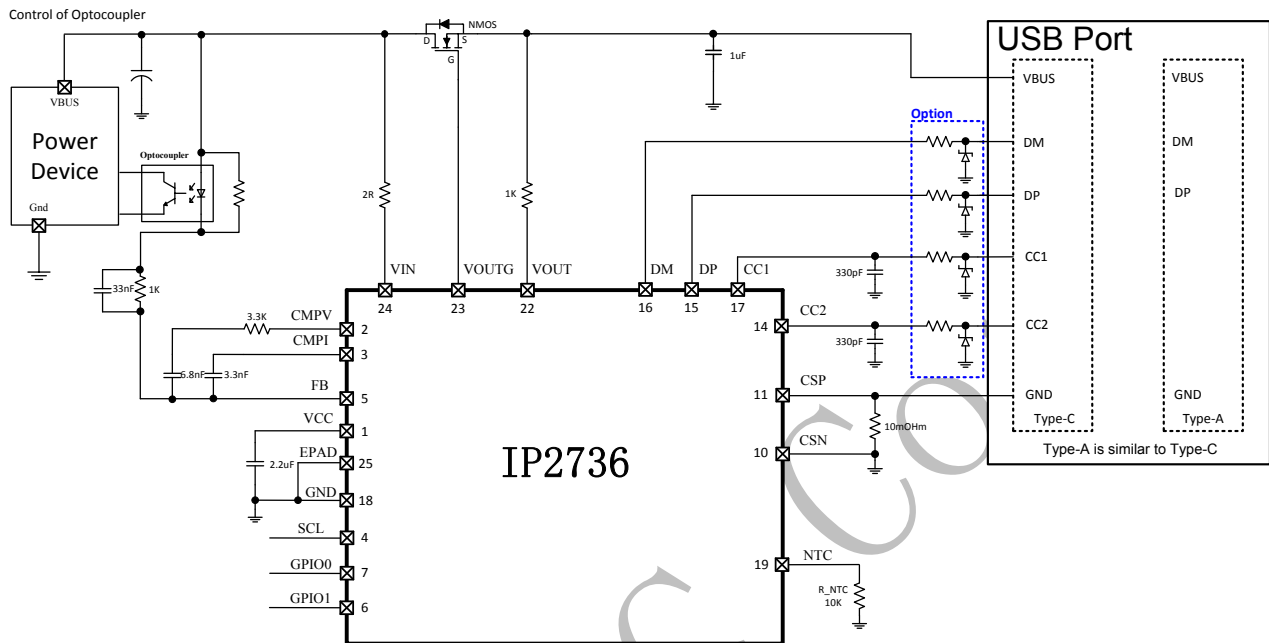


图 2. 驱动控制光耦典型应用原理图

Note:

- 1). 功率路径 MOS 推荐采用 V_{ds} 耐压在 30V 以上的 NMOS;
- 2). NTC 推荐采用 10kOhm($B=3380K$);
- 3). CMPV/CMPI 组成的补偿网络电阻电容值只是推荐值, 需要针对不同的 Power Device 进行调整;

- I2C 接口控制

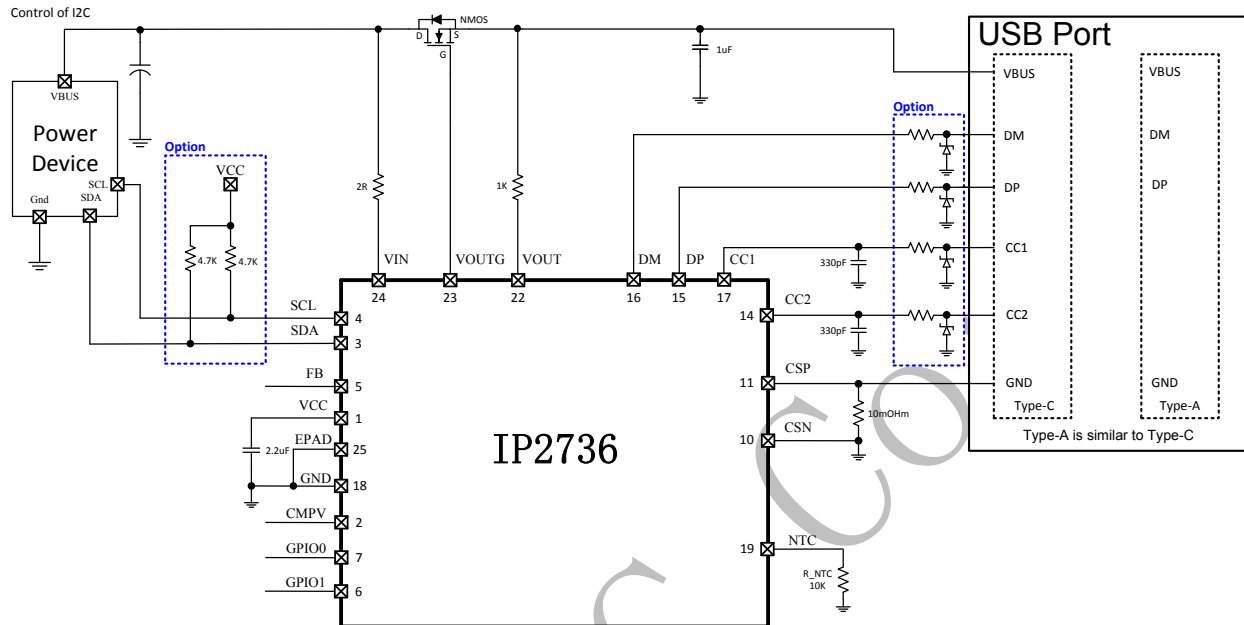


图 3. I2C 接口控制典型应用原理图

Note:

- 1). SCL/SDA 上拉电阻可选，芯片内部可配置上拉电阻，阻值 3k；
- 2). NTC 推荐采用 10kOhm(B=3380K)；
- 3). 功率路径 MOS 推荐采用 Vds 耐压在 30V 以上的 NMOS；

5. 引脚定义

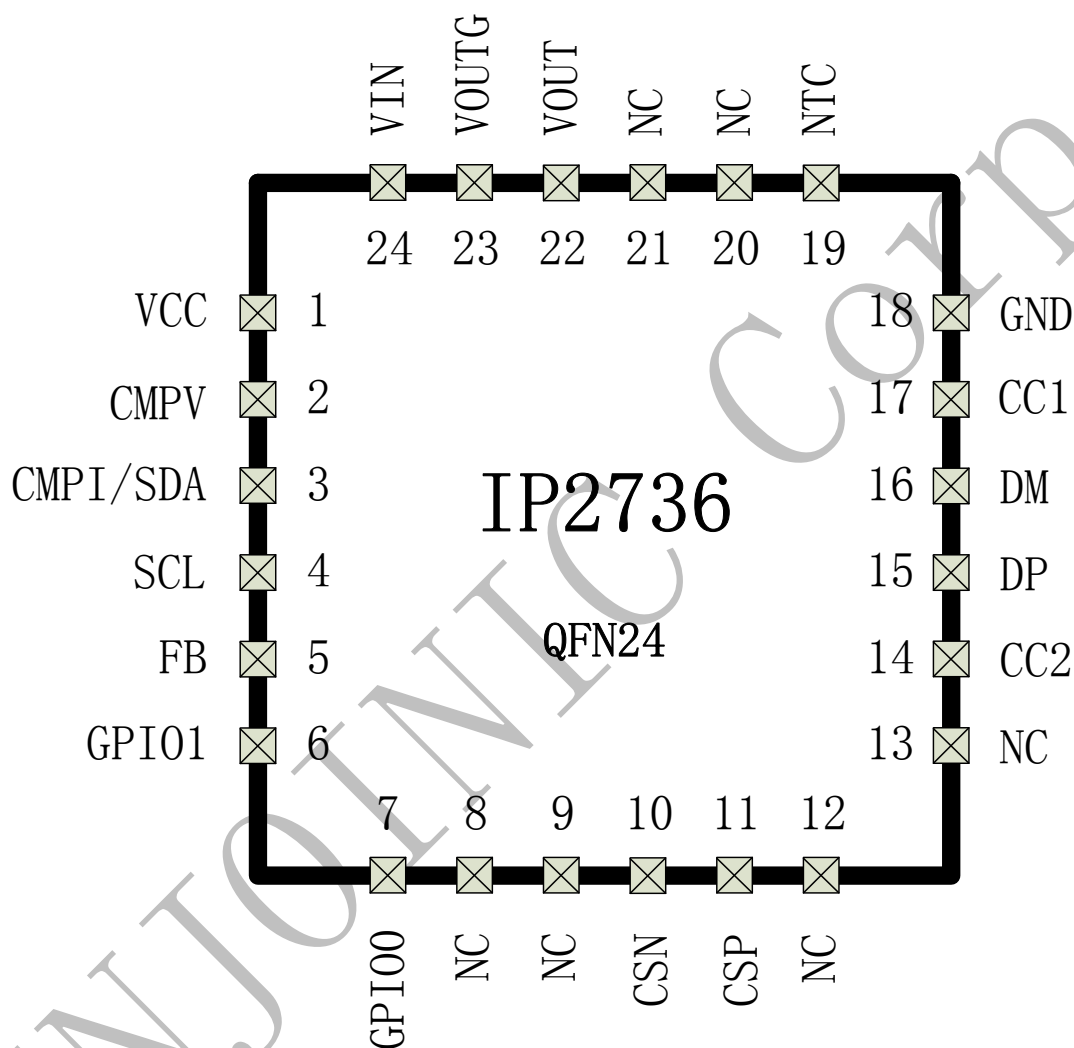


图 4. IP2736 引脚图 (顶面图)

表 1. IP2736 引脚说明

Pin No.	Pin name	Pin description
1	VCC	内部电源输出，需外接 2.2uF
2	CMPV	光耦反馈环路电压补偿
3	CMPI/SDA	光耦反馈环路电流补偿 / I2C 总线数据
4	SCL	I2C 总线时钟
5	FB	反馈环路的驱动输出端
6	GPIO1	通用输入输出接口 1，可配置为 ADC
7	GPIO0	通用输入输出接口 0，可配置为 ADC
8	NC	浮空
9	NC	浮空
10	CSN	低端电流采样负端
11	CSP	低端电流采样正端
12	NC	浮空
13	NC	浮空
14	CC2	Type-C 检测引脚 CC2
15	DP	USB DP，可配置为 UART_TX/UART_RX/GPIO
16	DM	USB DM，可配置为 UART_TX/UART_RX/GPIO
17	CC1	Type-C 检测引脚 CC1
18	GND	接地
19	NTC	温度 ADC 输入，可配置内部上拉电流源；可复用为通用输入输出接口
20	NC	浮空
21	NC	浮空
22	VOUT	功率路径电源检测引脚
23	VOUTG	功率路径 NMOS 控制
24	VIN	电源输入
25	EPAD	接地

6. 极限参数

参数	符号	值	单位
VIN 端口输入电压范围	VIN	-0.3 ~ 30	V
VOUT 端口输入电压范围	VOUT	-0.3 ~ 30	V
VOUTG 端口输入电压范围	VOUTG	-0.3 ~ 30	V
DP, DM 端口输入电压范围	V _{DP} , V _{DM}	-0.3 ~ 30	V
CC1, CC2 端口输入电压范围	V _{CC1} , V _{CC2}	-0.3 ~ 30	V
FB 端口输入电压范围	V _{FB}	-0.3 ~ 30	V
其他端口耐压范围		-0.3 ~ 6	V
结温范围	T _J	-40 ~ 150	°C
存储温度范围	T _{stg}	-60 ~ 150	°C
回流焊温度 (10sec)	T _s	260	°C
工作环境温度范围	T _A	-40~120	°C
封装热阻	θ _{JA}	90	°C/W
封装热阻	θ _{JC}	39	°C/W
人体模型 (HBM)	ESD	4	KV

*高于绝对最大额定值部分所列数值的应力有可能对器件造成永久性的损害, 在任何绝对最大额定值条件下暴露的时间过长都有可能影响器件的可靠性和使用寿命

7. 推荐工作条件

参数	符号	最小值	典型值	最大值	单位
输入电压	VIN	3		25	V
工作环境温度	T _A	-20		115	°C

*超出这些工作条件, 器件工作特性不能保证。

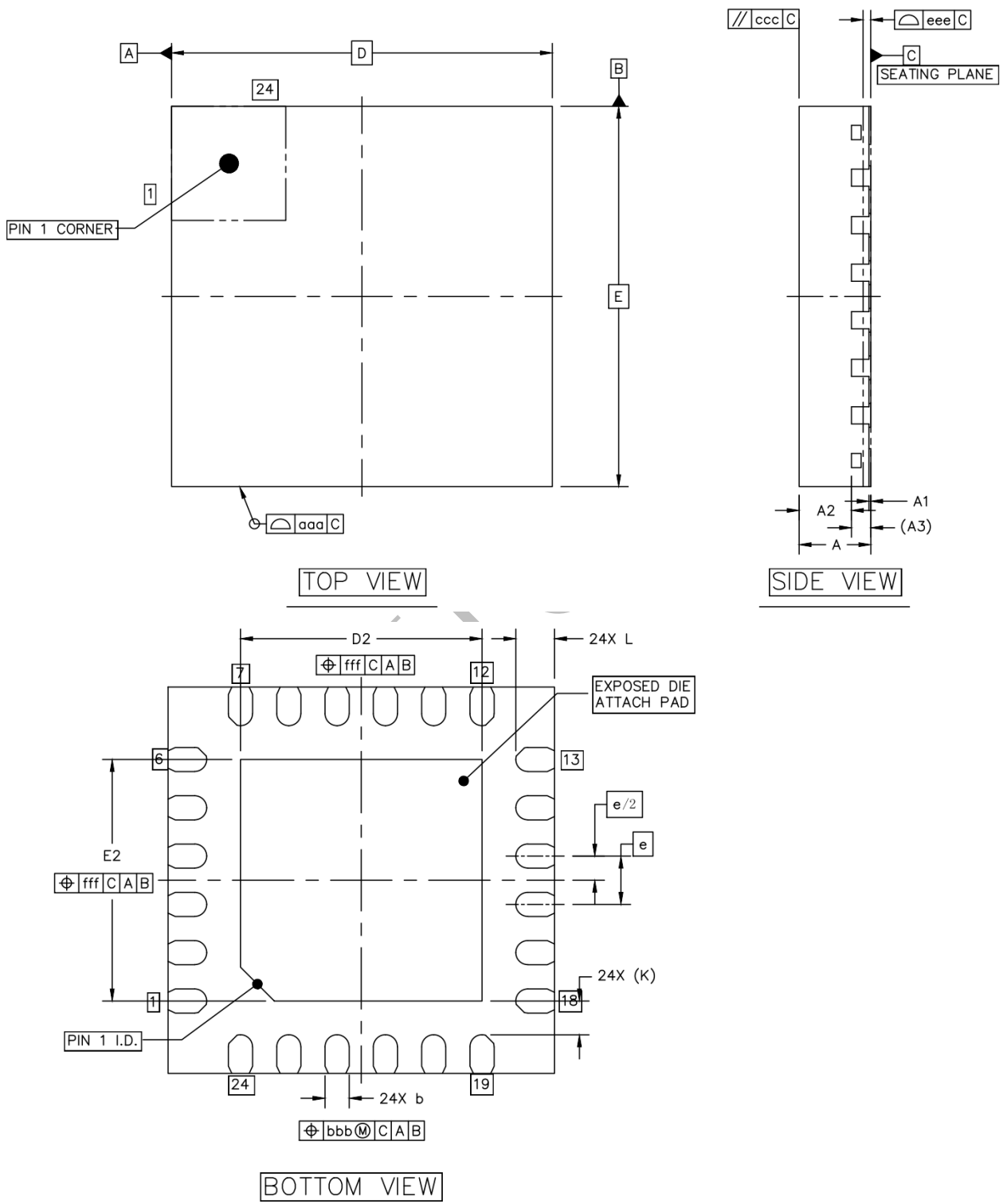
8. 电气特性

除特别说明, TA=25°C

参数	符号	测试条件	最小值	典型值	最大值	单位
输入工作电压	VIN	引脚加电压	3		25	V
输入欠压阈值	UVLO	VIN 下调	2.5		2.9	V
VCC	VCC			3.2		V
TYPE-C						

Rp_default	Default USB			80		μA
Rp_1.5A	1.5 A @ 5 V			180		μA
Rp_3.0A	3.0 A @ 5 V			330		μA
HVDCP (QC2.0&QC3.0)						
数据检测电压阈值	$V_{\text{DATA_REF}}$		0.25	0.325	0.4	V
DP 高 glitch 时间	$T_{\text{GLITCH(BC_DP_H)}}$		1000	1250	1500	ms
DM 低 glitch 时间	$T_{\text{GLITCH(BC_DM_L)}}$			2		ms
输出电压 glitch 时间	$T_{\text{GLITCH(V_CHANGE)}}$		20	40	60	ms
连续模式 glitch 时间	$T_{\text{GLITCH_CONT_CHANGE}}$		100		200	us
DM 下拉电阻	$R_{\text{DM_DOWN}}$	VDP=0.6V		20		kOhm
DP 下拉电阻	$R_{\text{DAT_LKG}}$	VDP=0.6V		768(+300 可配置)		kOhm
GPIO						
VIH	最低输入高电平		0.7VCC			V
VIL	最高输入低电平				0.3VCC	V
VOH	输出高电平			VCC		V
VOL	输出低电平			GND		V
Rpu	上拉电阻			3		k
Rpd	下拉电阻			20		k
I2C						
F_{I2C}	Bit rate		100		400	KHz

9. 封装信息



		SYMBOL	MIN	NOM	MAX
TOTAL THICKNESS		A	0.7	0.75	0.8
STAND OFF		A1	0	0.02	0.05
MOLD THICKNESS		A2	---	0.55	---
L/F THICKNESS		A3		0.203 REF	
LEAD WIDTH		b	0.2	0.25	0.3
BODY SIZE	X	D		4 BSC	
	Y	E		4 BSC	
LEAD PITCH		e		0.5 BSC	
EP SIZE	X	D2	2.4	2.5	2.6
	Y	E2	2.4	2.5	2.6
LEAD LENGTH		L	0.35	0.4	0.45
LEAD TIP TO EXPOSED PAD EDGE		K		0.35 REF	
PACKAGE EDGE TOLERANCE		aaa		0.1	
MOLD FLATNESS		ccc		0.1	
COPLANARITY		eee		0.08	
LEAD OFFSET		bbb		0.1	
EXPOSED PAD OFFSET		fff		0.1	

10. 责任及版权申明

英集芯科技有限公司有权对所提供的产品和服务进行更正、修改、增强、改进或其它更改，客户在下订单前应获取最新的相关信息，并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的销售条款与条件。

英集芯科技有限公司对应用帮助或客户产品设计不承担任何义务。客户应对其使用英集芯的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险，客户应提供充分的设计与操作安全验证。

客户认可并同意，尽管任何应用相关信息或支持仍可能由英集芯提供，但他们将独力负责满足与其产品及其应用中使用英集芯产品相关的所有法律、法规和安全相关要求。客户声明并同意，他们具备制定与实施安全措施所需的全部专业技术和知识，可预见故障的危险后果、监测故障及其后果、降低有可能造成人身伤害的故障的发生机率并采取适当的补救措施。客户将全额赔偿因在此类关键应用中使用任何英集芯产品而对英集芯及其代理造成的任何损失。

对于英集芯的产品手册或数据表，仅在没有对内容进行任何篡改且带有相关授权、条件、限制和声明的情况下才允许进行复制。英集芯对此类篡改过的文件不承担任何责任或义务。复制第三方的信息可能需要服从额外的限制条件。

英集芯会不定期更新本文档内容，产品实际参数可能因型号或者其他事项不同有所差异，本文档不作为任何明示或暗示的担保或授权。

在转售英集芯产品时，如果对该产品参数的陈述与英集芯标明的参数相比存在差异或虚假成分，则会失去相关英集芯产品的所有明示或暗示授权，且这是不正当的、欺诈性商业行为。英集芯对任何此类虚假陈述均不承担任何责任或义务。