## Questões-tipo para o questionário de MPCP (com soluções)

As questões apresentadas a seguir são exemplos de questões que poderiam estar no questionário de MPCP. Nas questões de escolha múltipla, existe apenas uma resposta certa.

1. Considere que W3=0x8ABC0DEF antes de executar o código seguinte. Indique o valor final de W3.

```
W3, [X0]
str
ldrsb
         W3, [X0]
```

- A. 0x8ABC0DEF
- B. 0xfffffff
- C. 0x000000EF
- D. 00000DEF
- 2. Qual das seguintes instruções dá erro de compilação?
  - A. SUB X2,X10,X2,ASR #2 B. ANDS W1,W2,W3 C. SMULH X0,X0,X0 D. LDR W1,[W0,#4]

3. Considere o seguinte programa composto por código C e assembly AArch64.

```
extern unsigned long int SUBR_T2(char *p);
                                                .text
                                                .global SUBR_T2
int main(void) {
                                                .type SUBR_T2, "function"
char s[] = "30 de Abril";
unsigned long int res;
                                                SUBR_T2: LDRB W1, [X0]
                                                        CBZ
                                                              W1, FIM
res = SUBR_T2(s);
                                                        ADD
                                                              X0, X0, #1
printf("0x%x\n", res); //Imprime em hexadecimal
                                                              SUBR_T2
return EXIT_SUCCESS;}
                                                FIM:
                                                        RET
```

Após execução é escrito no ecrã 0x00000000FEFFFFD3.

Qual o endereço de memória ocupado pelo primeiro elemento ('3') da cadeia de carateres s?

- A. 0x00000000FEFFFD2
- C. 0x0000000FEFFFC7

- B. 0x00000000FEFFFC8
- D. 0x0000000FEFFFBC
- 4. Suponha que x0=0x10000000 e que a tabela representa o conteúdo da memória após executar a instrução str w9, [x0]. Qual o conteúdo inicial de w9?

Endereço (hex)	Conteúdo (hex)	A 0 05246000
10000003	0F	A. 0x0F31600C
10000002	31	B. 0xC00613F0
10000001	60	C. 0xF01306C0 D. 0x0C60310F
10000000	ØC	D. 0x0C00310F

5. Considere que SP=0x0805034A0 e que após execução das instruções seguintes o estado da pilha é o indicado na tabela.

SMADDL	Х1,	W1,	W1,	X 1
STR	X1,	[SP,	# - 1	6]!

Endereço (hex.)	Conteúdo (hex.)		
0805034A8	0FF		
0805034A0	001		
080503498	000		
080503490	00C		

Nestas circunstâncias, pode afirmar-se que o valor inicial de X1 é:

- A. 1
- B. -1
- C. 0
- D. 3

6. Considere a declaração extern int cp(int x); e a respetiva rotina em assembly AArch64:

cp:	mov	w2,1			w0,w0,1
	eor	w3,w3,w3		b	<pre>lpp w0,w3,w2</pre>
lpp:	cbz	w0,stop	stop:	and	w0,w3,w2
	and	w4,w0,w2		ret	
	add	w3,w3,w4			

Assumindo que a função cp() é aplicada a cada elemento da sequência (1,3,5,7) quais os resultados obtidos ?

- A. (1,1,1,1) B. (0,0,0,0) C. (1,0,1,0) **D. (1,0,0,1)**
- 7. Qual das seguintes variantes provoca um erro de compilação?

```
A. LDR X9,[X0] B. LDRB X9,[X0] C. LDRSW X9,[X0] D. LDRSB X9,[X0]
```

8. A instrução ROR X5, X5, #32 permuta as duas *words* de X5. Indique o fragmento de código que <u>não</u> realiza esta operação.

```
A. UBFX X6, X5, 32, 32
                                                     B. REV
                                                              X5, X5
         X5, X5, 32, 32
                                                        REV32 X5, X5
  BFI
  ORR
        X5, X5, X6
C. MOV
         X6, X5
                                                     D. MOV
                                                              W6, W5
         X5, X6, 32, 32
                                                        LSR
                                                              X5, X5, 32
   BFI
   UBFX X5, X6, 32, 32
                                                        ADD
                                                              X5, X5, X6, LSL 32
```

9. Considere a declaração extern int ism(int x, int y); e respetiva rotina em assembly AArch64.

10. Considere a declaração extern int vsum(int \*a, int n); e respetiva rotina em *assembly* AArch64 que pretende calcular a soma dos elementos de um vetor.

Qual das afirmações é verdadeira?

- A. A rotina está correta.
- C. A rotina está errada pois retorna  $n \times v[0]$ .
- B. A rotina está errada pois retorna  $n \times v[1]$ .
- D. A rotina está errada pois retorna  $(n-1) \times v[1]$ .
- 11. Considerar a execução do fragmento de código indicado abaixo.
  - L1: cbz w1, L2 Inicialmente, w0=0, w1=12. Quantas instruções são ldr w2, [x6], 4 executadas? w1, w1, 1 sub w0, w0, w2 L2: b L1 R: 61 L2:

12. Considere o seguinte programa composto por dois ficheiros.

Ficheiro em linguagem C (main.c):

```
extern int SUBROT1(int *a, int d);
int main()
{
   int n = 0, tam = 5;
   int seq[] = {1, 3, 6, 1, 9};
   n = SUBROT1(seq, tam);
   printf("%d\n", n);
   return EXIT_SUCCESS;
}
```

Ficheiro em linguagem assembly:

```
SUBROT1:
STP
     X29, X30, [SP, #-16]! //<1>
MOV
     X29, SP
MOV
     W10,0
LDR
     W12, [X0]
ADD
     X0, X0, #4
     X1, X1, #1
SUB
MOV
     W11, #1
CICLO:
CBZ
     X1, FIM
     W13, [X0]
LDR
CMP
     W13, W12
B.LE FSC
                             //<2>
ADD
     W11, W11, #1
R
     PROX
```

```
FSC:
CMP
     W10, W11
B.GE PROX
MOV
     W10, W11
MOV
     W11, #1
PROX:
MOV
     W12, W13
ADD
     X0, X0, #4
SUB
     X1, X1, #1
     CICLO
FIM:
      MOV W0, W10
CMP
     W10, W11
B.GE TERMINAR
MOV
     W0, W11
TERMINAR:
LDP
     X29, X30, [SP], #16
RET
```

(a) Quanta informação, em número de palavras (words), é lida de memória?

```
A. 9 B. 5 C. 6 D. 7
```

(b) Assumindo que o valor inicial do registo SP é 0xE0, indique em que endereço da pilha se encontra armazenado o registo X30 após a execução da instrução assinalada com <1>.

```
A. 0xE0 B. 0xE8 C. 0xD8 D. 0xD0
```

(c) Para os valores de invocação indicados em main.c, quantas vezes é tomado o salto assinalado com <2>?

```
A. 2 B. 1 C. 3 D. 4
```

(d) Para os valores indicados no programa, qual é o resultado apresentado no ecrã?

```
A. 5 B. 2 C. 3 D. 9
```