1. 格雷码的特点是，当计数增加时，有 位数字状态发生变化。
2. 用8421码表示十进制数34.3： 。
3. 当多个三态门的输出端连在一条总线上时，应注意 。
4. 最基本的逻辑运算是 、 、 。
5. 计算机唯一认识的进制是 进制。
6. 2421码是有权代码，4位代码的权值从高到低依次是 、 、 、 。
7. 全部最小项的和等于 。
8. 机器数有原码、 、 、三种表示方法。
9. 格雷码有两个显著特点：相邻性、 。
10. OC门的中文是 ，多个OC门可以共用上拉电阻。

1. CMOS数字集成电路与TTL集成电路相比，优点是 。

A.功耗低 B.速度快 C.高抗干扰能力

1. 四变量最小项m7的相邻最小项是 。

A. m6 B. m15 C. m14 D.m2

2. 三态门输出高阻态时， 。

A.用电压表测量指针不动 B.相当于悬空 C.电压不高不低

1. 门电路的 参数说明了它的带负载能力。
2. 扇入系数 B.扇出系数 C.噪声容限 D. 输出数量

1.正数的原码、补码、反码相同。 （ ）

2.TTL与非门闲置输入端，可以接地。 （ ）

1．卡诺图化简****为最简与或表达式，要求画出卡诺图（2分），并在图上画圈（5分），最后写出最简表达式（3分）。（10分）



1．用卡诺图化简逻辑函数****为最简与或表达式。要求画出卡诺图（2分）并在图上画圈（5分），最后写出最简表达式（3分）。 （10分）

