《计算机组成原理》logisim部分实验课要求

**2022-2023**学年第**2**学期 计**21**

1. 上课时间： 第9周—第16周，每周三第7~8节课

上课地点： 信息楼418

1. 实验内容：

* https://www.educoder.net/classrooms/5gafrijx/shixun\_homework
* 邀请码：**WKL3A**

实验1：Logisim入门（2课时）

第1关 7段数码管驱动电路设计

第2关 4位无符号比较器设计

实验2：运算器设计（4-6课时）

第1关 8位可控加减法电路设计

第2关 CLA182四位先行进位电路设计

第3关 4位快速加法器设计

第4关 16位快速加法器设计

第5关 32位快速加法器设计

第11关 MIPS运算器设计

实验3：存储系统设计（2课时）

第2关 MIPS寄存器文件设计

第5关 直接相联cache设计

实验4：MIPS CPU设计（2-4课时）

第1关 单周期MIPS CPU设计

1. 实验报告：请详见附件，每位同学均需要提交实验报告
2. 实验工具：Logisim（windows用户请使用“logisim-hust.exe”）
3. 实验参考：

* 慕课网址：https://www.icourse163.org/course/HUST-1205809816