|  |
| --- |
| **Title of document** |

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| **Concerned Models** | **PROTO ☐** | **STM ☐** | **EM ☐** | **EQM ☐** | **FM ☐** | **FS ☐** | **ALL ☐** |

|  |  |  |
| --- | --- | --- |
| **AS RUN ☐** | **Date :** | |
| **Ref : AS RUN REFERENCE** | | **AS RUN N° :**[État ] |
| **Model :** Choisissez un élément. | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Procedure** | |  | **AS RUN** | |
| **Prepared by** | **Date and signature** | **Operator** | **Date and signature** |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
| **Verified by** | **Date and signature** | **Verified by** | **Date and signature** |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
| **Approved and Application authorized by** | **Date and signature** | **Verified by** | **Date and signature** |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Document Change Record** | | | | |
| **Edition** | **Revision** | **Date** | **Modified pages** | **Observations** |
| **1** |  |  |  |  |
|  |  |  |  |  |

|  |  |  |  |
| --- | --- | --- | --- |
| **Applicable Documents (AD)** | | | |
| **AD** | **Title** | **Reference** | **Version** |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

|  |  |  |  |
| --- | --- | --- | --- |
| **Reference Documents (RD)** | | | |
| **RD** | **Title** | **Reference** | **Version** |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

|  |  |  |  |
| --- | --- | --- | --- |
| **List of Abbreviations** | | | |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

**- Table of Contents -**

[1 Chapitre de style «titre 1» 4](#__RefHeading___Toc26081_1651870644)

[1.1 Sous-chapitre de style “Titre 2” 4](#__RefHeading___Toc26083_1651870644)

[1.1.1 Sous-chapitre de style “Titre 3” 4](#__RefHeading___Toc26085_1651870644)

[2 Chapitre (Style = titre 1  non relu) 4](#__RefHeading___Toc26087_1651870644)

[3 Procedure de test ( Style = titre 1) Contient l’ensemble des Test suites et test cases 5](#__RefHeading___Toc26089_1651870644)

[3.1 Test Suite: Modification de la carte FMC 150 (Style = Titre 2, doit contenir “Test Suite”) 5](#__RefHeading___Toc26091_1651870644)

[3.1.1 Test Case: Câblage Carte FMC 150 6](#__RefHeading___Toc26093_1651870644)

[4 Exemple: Procédure de mise à niveau du banc proto et FPASim 7](#__RefHeading___Toc26095_1651870644)

[4.1 Test Suite: Modification de la carte FMC 150 7](#__RefHeading___Toc26097_1651870644)

[4.1.1 Test Case: Câblage carte FMC 150 7](#__RefHeading___Toc26099_1651870644)

[4.1.2 Test Case: Test carte FMC 150 8](#__RefHeading___Toc26101_1651870644)

[4.2 Test Suite: Mise à niveau FPASIM 9](#__RefHeading___Toc26103_1651870644)

[4.2.1 Test Case: Câblage carte AD8138 9](#__RefHeading___Toc26105_1651870644)

[4.2.2 Vérification des polarisations 10](#__RefHeading___Toc26107_1651870644)

# **Chapitre de style «titre 1»**

## Sous-chapitre de style “Titre 2”

### Sous-chapitre de style “Titre 3”

# **Chapitre (Style = titre 1** ** non relu)**

Cette partie n’est pas relue par TestLink.

Le nombre de chapitres avant celui des «Test Suites» est indifférent.

Dans la suite tout ce qui sera :

- En vert : est relu par script pour TestLink

- En rouge : n’est pas relu par TestLink

- En bleu : optionnel (en discution ou en cours)

- En noir : commentaires

(Les couleurs sont à titre indicatif)

# Procedure de test ( **Style = titre 1) Contient l’ensemble des Test suites et test cases**

Texte, images, tableaux, listes non relus ici

Chaque sous-chapitre doit être de style « Titre 2 » et doit contenir « Test Suite », éviter les caractères spéciaux dans les titres (pas de &)

## Test Suite: Modification de la carte FMC 150 (Style = Titre 2, doit contenir “Test Suite”)

Details de la Test Suite

Texte extrait intégralement par TestLink

Listes à puces partiellement gérées (considérées comme un retour à la ligne)

Tableaux et images en cours

possibilité d’insérer du texte ou des tableaux entre les Test Case à titre informatif (ne seront pas relu par TL)(à discuter)

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Test Case: Câblage Carte FMC 150 (Style = Titre 3, doit contenir «Test Case») | | | | |
| Preconditions : | | | | |
| Preconditions du Test Case  Texte extrait intégralement par TestLink  Listes à puces partiellement gérées (considérées comme un retour à la ligne)  Tableaux et images en cours | | | | |
| N° Step | Step actions | Expected results | Execution notes | Execution status |
|  | Step actions Texte extrait intégralement par TestLink  Listes à puces partiellement gérées (considérées comme un retour à la ligne)  Tableaux et images en cours | Expected results Texte extrait intégralement par TestLink  Listes à puces partiellement gérées (considérées comme un retour à la ligne)  Tableaux et images en cours | (Observed results)  Non relu (à entrer dans TL lors des tests) | Pass ☐  Failed ☐  Non relu (à entrer dans TL lors des tests) |
|  |  |  |  |  |
| Execution notes | | | | |
| (Observed results pour le Test case) Non relu (à entrer dans TL lors des tests) | | | | |

# Exemple: **Procédure de mise à niveau du banc proto et FPASim**

## Test Suite: Modification de la carte FMC 150

Description :

La mise à niveau de cette carte consiste à :

* Permettre de passer le DC
* Adapter les filtres
* Adapter les niveaux de tensions en MC et MD

|  |  |  |  |
| --- | --- | --- | --- |
| Summary | | | |
| Id. | Title | Date & hour | Results and comments |
|  | Câblage de la carte FMC 150 |  |  |
|  | Test de la carte FMC 150 |  |  |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Test Case: Câblage carte FMC 150 | | | | |
| Preconditions : | | | | |
| Préconditions à remplir | | | | |
| N°  Step | Step actions | Expected results | Execution notes | Execution statu |
|  | Mettre à niveau la carte du point de vue composants comme décrit dans le dossier de câblage en [RD-02] chapitre 1. | Carte mise à niveau |  | Pass ☐  Failed ☐ |
| Execution notes | | | | |
|  | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Test Case: Test carte FMC 150 | | | | |
| Preconditions : | | | | |
| Préconditions à remplir | | | | |
| N° Step | Step actions | Expected results | Execution notes | Execution status |
|  | Mettre à niveau la carte du point de vue composants comme décrit dans le dossier de câblage en [RD-02] chapitre 1. | Carte mise à niveau |  | Pass ☐  Failed ☐ |
|  | Régler les alimentations du FPASim | V= 5V  Ilim = 1.5A |  | Pass ☐  Failed ☐ |
|  | Mettre ON le FPASim | V = 5 V  I=0.9 A |  | Pass ☐  Failed ☐ |
|  | Vérifier que CML\_AB est à 1.5V | V CML\_AB=1.5V |  | Pass ☐  Failed ☐ |
|  | Vérifier que CML\_AB est à 1.5V | V CML\_AB=1.5V |  | Pass ☐  Failed ☐ |
|  | etc….. |  |  |  |
| Execution notes | | | | |
|  | | | | |

## Test Suite: Mise à niveau FPASIM

Description :

Afin d’aligner les valeurs de mode commun et de mode différentiel entre le banc proto FDM du DRE et le FPASim, il est nécessaire de réaliser un circuit d’interface. Cette fonctionnalité est assurée par la carte AD8138.

|  |  |  |  |
| --- | --- | --- | --- |
| Summary | | | |
| Id. | Title | Date & hour | Results and comments |
|  | Câblage carte AD8138 |  |  |
|  | Vérification des polarisations |  |  |
|  | Assemblage du FPASim |  |  |
|  | Vérification des signaux FPASim |  |  |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Test Case: Câblage carte AD8138 | | | | |
| Preconditions : | | | | |
| Préconditions à remplir | | | | |
| N° | Step actions | Expected results | Execution notes | Execution status |
|  | Réaliser le câblage de la carte AD8138 comme décrit dans le dossier de câblage en [RD-02] chapitre 2. | Carte AD8138 soudée |  | Pass ☐  Failed ☐ |
| Execution notes | | | | |
|  | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Vérification des polarisations | | | | |
| Preconditions : | | | | |
|  | | | | |
| N°  Step | Step actions | Expected results | Execution notes | Execution status |
|  | Réaliser le setup suivant | (emplacement image setup) |  | Pass ☐  Failed ☐ |
|  | Régler l’alimentation 1 avec les paramètres suivants | Out1 (+5V):  V=+5V  Ilim=0.3A  OCP=0.15A  OVP=5.5V  Out2 (-5V):  V=-5V  Ilim=0.3A  OCP=0.15A  OVP=-5.5V |  | Pass ☐  Failed ☐ |
|  | Régler l’alimentation 2 avec les paramètres suivants | Out1 (+3.3V):  V=+3.3V  Ilim=0.01A  OCP=0.005A  OVP=4V  Out2 (+1.5V):  V=1.5V  Ilim=0.01A  OCP=0.005A  OVP=1.8V |  | Pass ☐  Failed ☐ |
|  | Mettre On l’alimentation 1 | Out1 (+5V):  V=+5V  I=0.065 A  Out2 (-5V):  V=-5V  I=0.065 A |  | Pass ☐  Failed ☐ |
|  | Mettre On l’alimentation 2. Cette alim ne sert qu’à la polarisation et doit avoir une consommation presque nulle. | Out1 (+3.3V):  V=+3.3V  I=0.00A  Out2 (+1.5V):  V=1.5V  I=0.00A |  | Pass ☐  Failed ☐ |
|  | Vérifier la valeur de Vocm : point de mesure entre R26 et C15. | SN-xxxx ; V=0.5 V  SN-xxxx ; V=0.5 V  (emplacement image carte) |  | Pass ☐  Failed ☐ |
| Execution notes | | | | |
|  | | | | |

etc.…