

# AC5201A(B)\_DualCarV\_SDK 快速使用说明

该文档为基于 AC5201A(B)\_DualCarV 的开发包软件二次开发和维护人员提供相应的快速使用文档。文档介绍了软件开发包的目录组织结构及其主要功能，开发平台使用方法。

## 目录

|       |                          |   |
|-------|--------------------------|---|
| 1.    | 开发包目录说明 .....            | 2 |
| 2.    | 开发环境介绍 .....             | 2 |
| 2.1   | 编译器设置 .....              | 2 |
| 2.1.1 | linker setting .....     | 3 |
| 2.1.2 | search directories ..... | 4 |
| 3.    | 程序下载调试说明 .....           | 4 |

## 1. 开发包目录说明

|                          |              |
|--------------------------|--------------|
| --CarV                   | SDK 主目录      |
| --CarV\Doc               | SDK 相关文档目录   |
| --CarV \ DV12_UI_double  | UI 资源及编辑工具目录 |
| --CarV \Libs             | SDK 库目录      |
| -- CarV\libs\includes    | SDK 包含文件目录   |
| --CarV \libs\code\sensor | sensor 库工程目录 |
| --CarV \verify\ car_app  | 工程目录         |

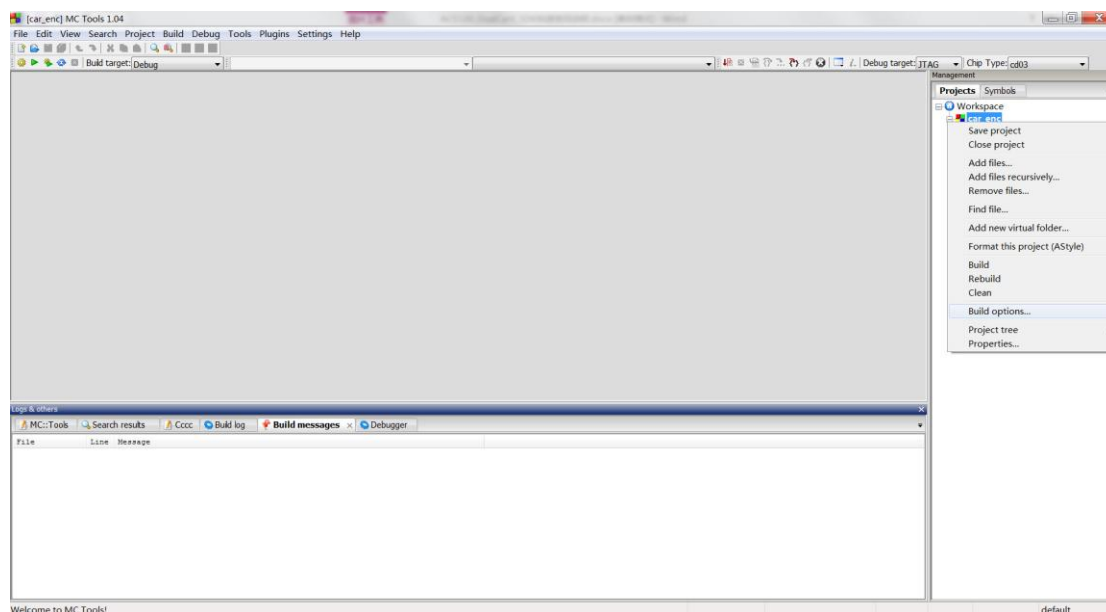
## 2. 开发环境介绍

本开发包使用 JIELI-IDE 1.05 版本，用户需安装相应的版本进行开发。

(注：版本不同可能存在编译问题)

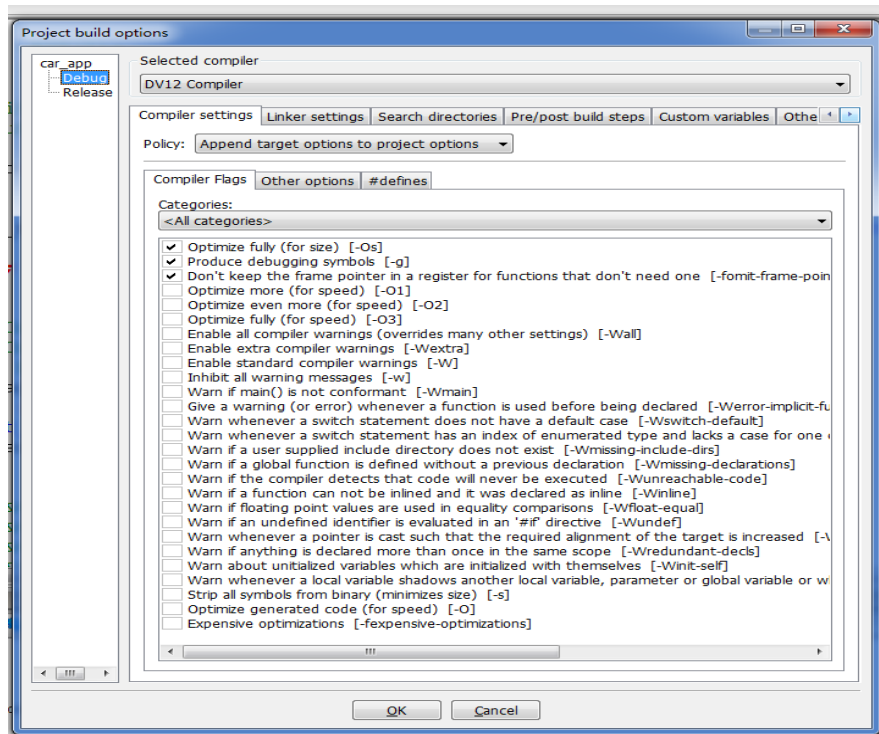
### 2.1 编译器设置

AC5201A(B)\_DualCarV 开发包内每个工程目录下的 xxx.cbp 为对应的工程文件，打开后便可以进行工程设置，右键工程名->Build options，如图 1-1 所示：



(1-1)

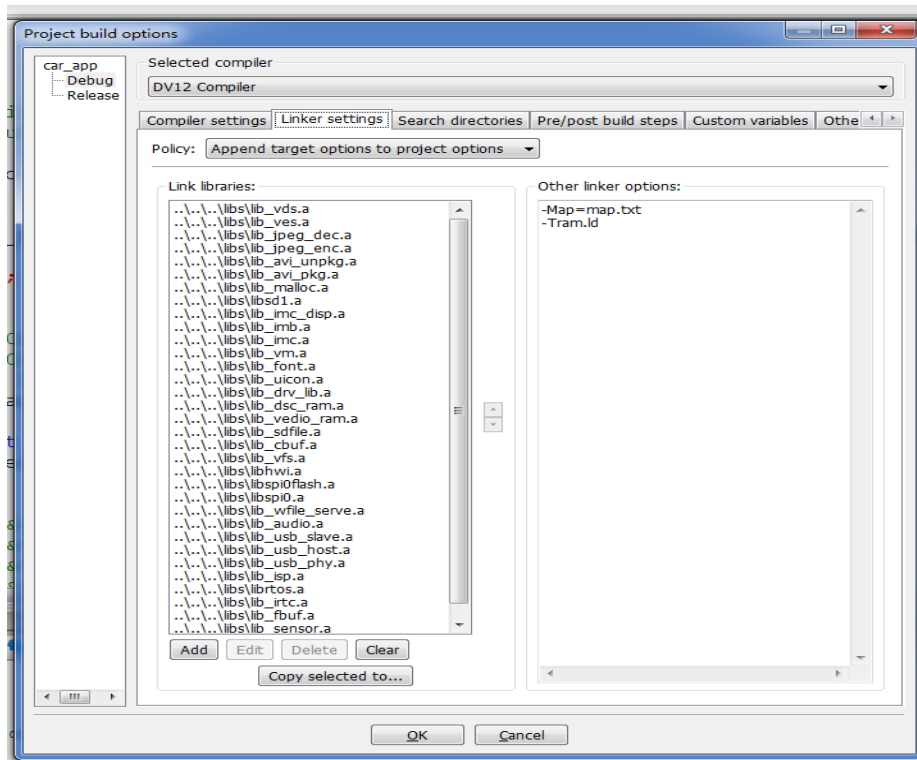
点击后进入工程设置，里面包括 compiler setting(编译器设置)，linker setting(连接器设置)，search directories (搜索路径)等用户常用的工程设置选项，如图 1-2 所示：



(1-2)

### 2.1.1 linker setting

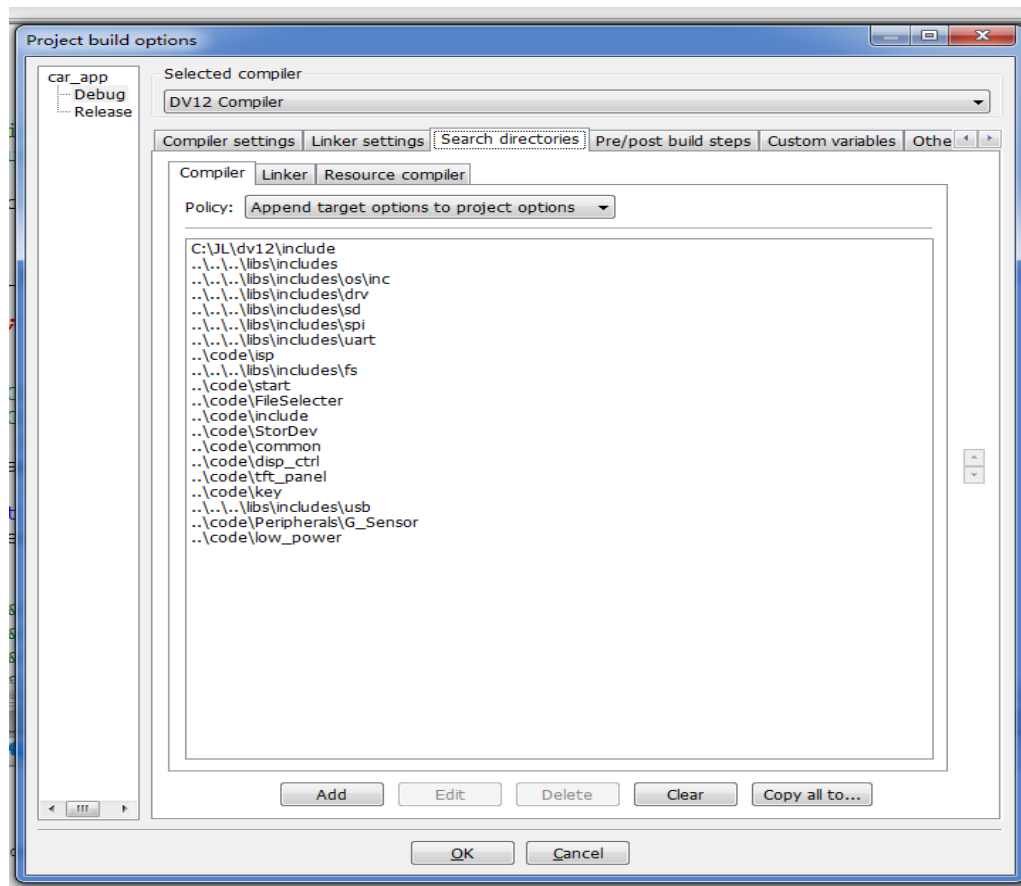
此设置页中可添加用到的一些 lib 文件, 像 libsd1.a, lib\_ves.a, lib\_vds.a 等的一些库, 用到的库需在这里添加。



(1-3)

### 2.1.2 search directories

此设置页中是工程文件中包含的文件的文件搜索路径设置，用户新增的文件路径需添加到这里来，否则会编译出错，如图 1-4：



(1-4)

说明：AC5201A(B)\_DualCarV 中的工程编译链接选项均已配置好，在不增加源文件和库文件的情况下，可不必修改，直接使用。

## 3. 程序下载调试说明

1. 将 CarV 样机通过 usb 线连接 PC ，稍等一会，pc 会描述出一个 u 盘设备。
2. 点击 IDE 上的 build 或 rebuild 按钮，编译完成后会自动开始下载文件。**每次下载只会下载有更新的 Flash block。**(如果代码没有修改，也可以直接运动工程目录下的 r\_makebin.bat 进行程序下载。)
3. 下载完成后，会提示“write file to flash ok”或 fail 的提示，如下

```

1es 1 addr: 0a00000
zone 2 addr: 0xae000
flash_id:ef4016
flash_size:400000
flash_file_size:af000
spi_run_mode:af0a
spi_div:9
flash_base:0
protected_arg:1c00
sdram_refresh_cycle:2000
sdram_refresh_time:40
sdram_cas_latency:3
sdram_trfc:3c
sdram_trp:12
sdram_trcd:12
sdram_colum:9
sdram_clk_hd_en:1
sdram_trrd:c
sdram_clkoe:1
sdram_size:10
sdram_fast_clock_rate:160000000Hz
pll_sel:40
osc_freq:32768Hz
osc_src:0
osc_hc_en:0
osc_lpin_en:0
make flash image ok
Write File 2Disk physical address:0x00000000
Erase Flash block .....
0 1 2 3 4 5 6 7 8 9 10
  write data to  block.....
1 2 3 4 5 6 7 8 9 10 0
write file to Flash ok
E:\SourceCode\DV12_20150916\verify\car_app\project>rem dv12-elf-objdump -S main.or32 > ma
Process terminated with status 0 (0 minutes, 26 seconds)

```

4. 文件下载完成后，需要手动复位程序，如果需要自动复位可在批处理文件 r\_makebin.bat 文件 末尾 加入参数 -reset。
5. 用户可以对每个工程进行修改，修改编译后，每一次编译后，必须通过 usb 下载代码，才能更新运行代码。
6. 注意：如果只修改了某个库文件，则重对工程进行 rebuild 并下载程序。