第1章 HALF设备保护系统的设计

1.1 HALF 预研工程

合肥先进光源(Hefei Advanced Light Facility,HALF)是由国家同步辐射实验室提出的第四代基于衍射极限储存环(Diffraction Limited Storage Ring,DLSR)的同步辐射光源,HALF是一个位于中低能区,以真空紫外和软 X 射线为主的,具有高亮度、低发射度和唯一全辐射谱段空间相干性最先进的衍射极限光源。HALF将集成与相干性密切关联的系列先进测量技术,具有超快时间分辨、超高空间分辨和超高能量分辨的能力,为量子信息与量子材料、能源与环境、物质科学、生命科学等前沿研究领域提供强有力的研究平台。

目前国家同步辐射实验室在中国科学院和地方政府的共同支持下开展了HALF 预研工程, 预研工程将对加速器、光束线站的核心关键技术进行攻关及样机研制, 为未来 HALF 的建设打好技术基础。HALF 预研工程计划于 2020 年底完成,目前最新设计的合肥先进光源的结构如图 1.1所示, HALF 加速器总体由注入器和存储环组成。

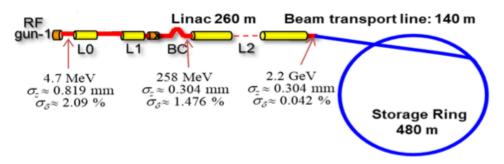


图 1.1 HALF 总体结构图

注入器由满能量直线加速器 (Linac) 和東流输运线 (Beam transport line) 组成,其中直线加速器的长度为 260 米,输运线长度为 140 米。直线加速器用于产生电子束,将其能量加速器到 2.2GeV。,输运线负责将直线加速器的电子束传输到存储环,沿储存环切线方向产生的同步辐射光通过光束线传输到实验站进行各种科学实验。

HALF存储环的光束发射度非常小,因此光束线可以将一定波长范围内的光束聚焦到其衍射极限,这种类型的存储环称为衍射极限存储环,HALF 衍射极限存储环的最新设计参数如表 1.1所示。

表 1.1 HALF 储存环主要参数值

参数	数值	单位
能量	2.2	GeV
周长	480	m
周期数	20	-
自然发射度	85.1	$pm \cdot rad$
工作点 (H/V)	48.175/17.175	-
自然色品	-75, -79	-
动量紧缩因子	6.3×10^{-5}	-
阻尼分配数(H/V/L)	1.475/1.0/1.525	-
自然阻尼时间(H/V/L)	22/32.4/21.2	ms
电子单圈弯铁辐射能量损失	217.5	keV
自然能散	0.66×10^{-3}	-
直线节数目	40个(20个长直线节+20个中直线节)	-
长直线节长度	5.5	m
长直线节中点处的 β_x/β_y /色散函数	5.445/2.533/0.0	m
中直线节长度	2.2	m
中直线节中点处的 β_x/β_y /色散函数	2.842/1.954/0.028	m

1.2 加速器中的设备保护系统

1.2.1 设备保护系统的任务

机器保护系统(Machine Protection System,MPS)是加速器控制系统的重要组成部分,负责保护加速器机器组件的安全。MPS 在加速器各分总体、系统之间建立联锁保护逻辑,当设备出现故障或者束流丢失时,MPS 能够快速地对加速器重要设备实施保护,并向中央控制系统报告设备故障信息,对故障数据进行存档和分析。根据响应时间的不同,MPS 可分为慢联锁保护系统(Slow Protection System,SPS)和快联锁保护系统(Fast Protection System,FPS),SPS 和 FPS 在不同加速器装置中的名称有所不同,例如 ALBA 光源将 SPS 称为设备保护系统(Equipment Protection System,EPS),将 FPS 称为 FIS(Fast Interlock System)。本文将 HALF MPS 中的慢联锁保护系统称为 EPS,快联锁保护系统称为 FPS。从系统响应时间的角度来看,EPS 的响应时间一般在 10ms 量级,而 FPS 的响应时间一般要求在 $10\mu s$ 量级。EPS 和 FPS 的具体应用场合如下:

- 1. EPS 监测的设备状态信号主要是真空度、温度、冷却水流量等与设备运行 安全相关的信号,经过 EPS 联锁逻辑判断后,迅速实施相应的设备保护措 施。
- 2. FPS 的应用场合是在加速器运行过程中,如果发生了束流偏离轨道达到一

定阈值或者某些设备出现故障,导致电子束流可能会损毁机器,此时必须 采取保护措施及时切断束流。

1.2.2 国内外加速器的机器保护系统调研

本节对国外加速器装置机器保护系统的结构和硬件组成进行了调研,具体情况如下:

1. LCLS 的机器保护系统

直线加速器相干光源 (Linac Coherent Light Source, LCLS) 是世界上第一个硬 X 射线自由电子激光装置,其永磁波荡器长度为 130 米,位于美国斯坦福直线加速器中心。LCLS 机器保护系统的任务是避免波荡器等重要设备受到束流照射而损坏,要求 MPS 在一个束流脉冲周期 8.33ms 内切断束流。MPS 监测的信号包括束流损失信号、束流位置信号、束流强度和插入件状态。

LCLS 机器保护系统的系统架构如图 1.2所示,机器保护系统由 32 个从节点 (Link Node) 和一个主节点 (Link Processor) 组成,主节点通过核心交换机与从节点构成星形拓扑结构,节点间通过专用的千兆以太网通信,通信协议是 LCLS 自主设计的实时协议。从节点分布于从激光注入器到 X 射线实验线站的整个装置,负责接收束流故障信号。主节点按照联锁保护逻辑处理来自从节点的束流故障信号,通过相应的控制设备(Mitigation device)切断束流。主节点和从节点同时接入到 EPICS 控制网络,用于中控系统监控机器保护系统的状态。

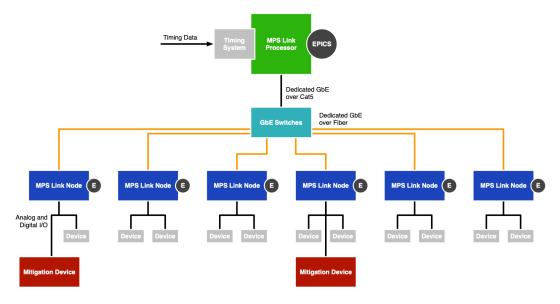


图 1.2 LCLS 机器保护系统结构图

机器保护系统的从节点基于型号为 Xilinx Vertex4 的 FPGA 芯片实现,每个连接节点可支持多达 96 路数字输入,8 路固态继电器输出,4 路 TTL 兼容逻辑电平触发输入和4 路触发输出,同时配备了单独的串口与 EPICS IOC 通信。

2. RAON 的机器联锁保护系统

Rare isotope Accelerator complex for ON-line experiment (RAON) 是一台正在建设中的重离子加速器,为在线同位素分离实验和飞行时间型碎片分离实验提供平台。RAON 由韩国基础科学研究所 (IBS) 负责, CERN, Fermilab, TRIUMF等实验室也共同参与到 RAON 项目建设中。

RAON 机器保护系统的结构如图 1.3所示,由 Slow Interlock System (SIS)、Fast Protection System (FPS)、Beam Permit System (BPS)和 Post-mortem System (PMS)组成,

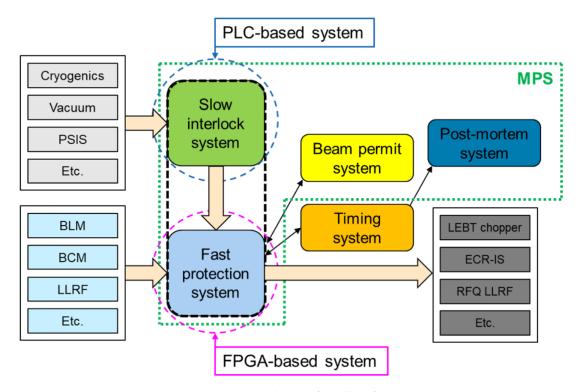


图 1.3 RAON 机器保护系统结构图

各系统具体设计如下:

- 1. SIS 基于 PLC 实现, 监测低温, 真空等系统中的设备信号, 一旦设备出现 故障, SIS 要在几十 ms 内通过 FPS 实施切断束流的设备保护措施。
- 2. FPS 各节点基于 FPGA 实现, FPS 节点监测的信号来自束流丢失监测器 (BLM)、束流流强监控器 (BCM)、低电平 (LLRF) 系统设备等, FPS 需要在几十 μs 内通过禁止高频功率输出等措施切断束流。
- 3. BPS 负责根据加速器不同的运行模式来切换 MPS 运行状态。
- 4. PMS 是用来对设备故障信号进行存档和分析的系统。

3. 上海光源储存环的机器保护系统

文献《上海光源储存环机器保护系统升级》中所描述的机器保护系统是指上海光源的设备保护系统,基于 PLC 实现,其总体结构如图 1.4所示,具体设计如

下:原有的上海光源储存环机器保护系统由 1 个储存环分总体机器保护系统控制器和 20 个机器保护系统单元控制器组成,控制器采用日本 Yokogawa FA-M3 系列 PLC,机器保护系统单元负责监控本单元的真空相关信号和冷却水状态信号,机器保护系统单元之间通过电缆相连。20 个机器保护系统单元将各单元的联锁信号传输给储存环分总体级联锁控制器,经过储存环分总体联锁控制器逻辑判断后,给出禁止高频功率输出、禁止储存环注入等保护信号。

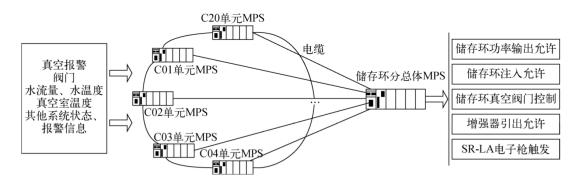


图 1.4 原有的的储存环机器保护系统结构图

上海光源线站工程(二期)为了满足超高磁场二极铁、超导扭摆器、低温波荡器等新增设备的联锁需求,在保证机器保护系统原联锁功能运行正常的情况下,对机器保护系统进行了升级。升级后的机器保护系统架构如图 1.5所示,各机器保护系统单元增加了 FL-net 专用网络通信模块,各单元通过 FL-net 专用网络连接成菊花链结构,MPS 通过 FL-net 通信解决了联锁系统跨单元通信的问题,满足了低温波荡器真空联锁系统获取相邻单元间阀门信号的联锁需求。经过在线测试,基于 FL-net 的 MPS 响应时间小于 21ms,满足上海光源加速器运行的需求。

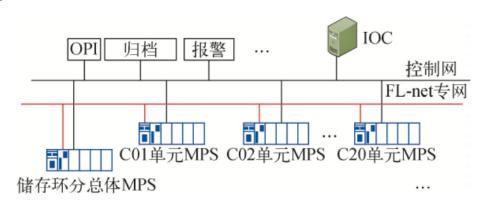


图 1.5 改造后的储存环机器联锁保护系统结构图

4. CSNS 漂移管直线加速器水冷联锁系统

中国散裂中子源 (China Spallation Neutron Source, CSNS) 是我国在 2018 年建成的全世界第四台脉冲型散裂中子源,包括一台 80MeV 负氢漂移管直线加速

器(Drift Tube Linac, DTL)、一台 1.6GeV 快循环质子同步加速器、两条束流输运线、一个靶站以及一期 3 台中子散射谱仪, CSNS 的质子束功率达到 10 kW, 脉冲重复频率达到 25Hz。

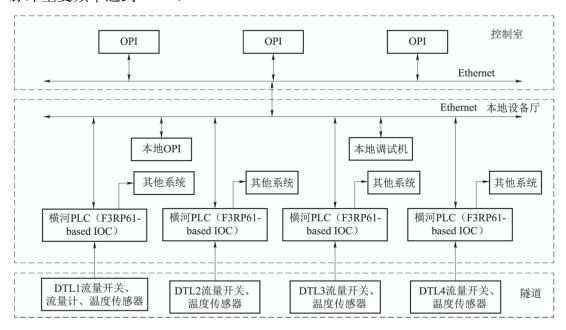


图 1.6 CSNS 漂移管直线加速器水冷联锁系统结构图

DTL 水冷联锁系统负责监测 DTL 的冷却水流量和温度信号,通过控制器逻辑处理后,为磁铁电源和射频系统提供联锁保护信号,系统架构如图 1.6所示。DTL 水冷联锁系统可分为 4 套子系统,子系统控制器为横河 FA-M3 PLC,负责监测冷却水状态信号,经过 PLC 中 CPU 模块的联锁处理后,为磁铁电源和射频系统提供保护。EPICS IOC 运行在 PLC 中的嵌入式 CPU 模块中,负责监控水冷联锁系统的状态。

5. 调研总结

一般来说,设备保护系统和快保护系统是相对独立的两个系统。其中,大部分加速器装置选择采用 PLC 作为设备保护系统的联锁控制器,例如上述中的RAON 重离子加速器和上海光源,除此之外还有西班牙的 ALBA 光源等。PLC之间有的采用硬件联锁信号相连,例如改造前的上海光源储存环机器保护系统;有的采用以太网相连,例如 ALBA 光源 PLC之间的通信是基于 POWERLINK 实现,升级后的上海光源储存环机器保护系统控制器也增加了 FL-net 专用网络通信模块。部分加速器装置选择采用 FPGA 控制器作为设备保护系统的联锁控制器,例如 LCLS 的联锁控制器,控制器之间采用专用的千兆以太网通信。对于FPS 的快联锁保护场合,一般采用 FPGA 控制器来实现,快联锁信号直接连接到联锁控制器中进行处理,例如 RAON 和 J-Parc 的快保护系统都采用 FPGA 控制器来实现快联锁响应。

对于 HALF 设备保护系统,我们计划采用前面研究过的 Zynq 控制器作为 联锁控制器,控制器之间的通信通过千兆 POWERLINK 实现。同时 Zynq 控制 器也可以作为快保护系统的联锁控制器,只是 Zynq 控制器之间只能采用联锁信 号直接相连的方式。这样,设备保护系统和快保护系统的联锁控制器可以采用 同样类型的硬件,为以后的系统运行和维护带来便利。由于本论文主要是研究 POWERLINK 在加速器装置中的应用研究,所以下文将描述基于 POWERLINK 的 HALF 设备保护系统设计。

1.3 HALF 设备保护系统设计

1.3.1 HALF 设备保护系统设计原则

1.3.2 HALF 设备保护系统任务

作为 HALF 控制系统的重要组成部分,HALF EPS 的任务是在 HALF 不同的运行模式下保证机器设备的安全。HALF EPS 在 HALF 各分总体、系统间建立联锁保护逻辑,监测的设备状态主要包括真空度、温度、冷却水流量等,在经过系统联锁逻辑判断后,给出禁止电子枪触发、禁止 RF 功率输出允许、禁止注入等联锁保护信号。HALF EPS 遍布整个装置,联锁输入信号分布广泛,数量众多,包括各设备状态信号和来自其他系统的联锁信号,具体可分为以下 11 类信号:

- (1) 电子枪状态信号;
- (2) 真空相关信号;
- (3) 冷却水状态信号;
- (4) 磁铁电源状态信号;
- (5) 微波设备状态信号;
- (6) 调制器状态信号;
- (7) 注入系统状态信号;
- (8) 储存环直空部件温度信号;
- (9) 插入件状态信号;
- (10) 来自光束线站的联锁信号;
- (11) 来自人身安全系统的联锁信号。

EPS 通过给出某些设备的禁止运行信号从而达到保护重要设备的目的,保护措施具体如下:

- (1) 关闭电子枪驱动激光的光闸;
- (2) 禁止电子枪触发;
- (3) 关闭真空阀门;

- (4) 禁止固态放大器触发;
- (5) 禁止调制器触发;
- (6) 切断高频功率输出;
- (7) 禁止储存环注入。

1.3.3 HALF 设备保护系统设计原则

HALF 设备保护系统应遵循以下设计原则:

- 1. 独立性:设备保护系统应具有独立性,体现在采用专用控制器,控制器之间通过专用网络进行通信;
- 2. 失效安全性: 当控制器出现故障或信号失联时, 仍可以最大程度上保障 HALF 装置的安全;
- 3. 可靠性: 系统应该具有高可靠性, 可以采取硬件冗余设计、自检功能、Watchdog、Heartbeat 等保证系统的可靠性;
- 4. 实时性:对于设备故障信号,设备保护系统要在确定的时间内实施保护动作
- 5. 灵活性:设备保护系统应采用模块化设计并且预留出足够数量的 IO 点,以 方便扩展。

1.3.4 HALF 设备保护系统运行模式

EPS 需要接受来自 HALF 运行管理系统的命令,切换自身的运行模式以满足 HALF 的运行管理要求。HALF EPS 设计了 5 种运行模式,分别如下:

- 1. 停机模式: 此模式下 HALF 处于停机状态, EPS 需要确保所有真空阀门均处于关闭状态,并停止所有系统设备的定时触发信号。
- 2. 直线加速器调试模式: 此模式下仅进行注入器分总体中直线加速器的束流调试, 直线加速器的 EPS 正常开启, 旁路掉输运线、储存环 EPS 的联锁输入信号和来自光束线站的联锁信号。
- 3. 注入器调试模式: 此模式下仅进行注入器分总体的束流调试, 注入器 EPS 正常开启, 旁路掉储存环 EPS 的联锁输入信号和来自光束线站的联锁信号。
- 4. HALF 加速器总体调试模式: 此模式下进行注入器和储存环的束流调试, 注 人器 EPS 和储存环 EPS 正常开启,旁路来自光束线站的联锁信号。
- 5. 运行模式: HALF 处于正常的运行状态,此时 EPS 开启全部联锁保护功能。

1.3.5 联锁输入信号的预处理

HALF设备保护系统运行在不同模式下时,需要对联锁输入信号进行不同的 预处理,具体包括旁路、锁存和复位三种处理:

- 1. 旁路:设备保护系统处于调试模式时,需要临时解除对部分联锁输入信号的联锁响应,通过将输入信号设置成旁路状态来实现这种需求。旁路的原理:输入信号被设置成旁路状态后,输入信号的实时状态仍可以正常显示,但当输入信号处于报警状态时不会引起系统的联锁保护响应。
- 2. 锁存:设备保护系统处于调试模式或者运行模式时,当联锁输入信号处于报警状态时,需要将输入信号设置成锁存状态,保持输入信号的报警状态不变。当输入信号从报警状态恢复到正常状态后,被锁存的输入信号将继续处于故障状态,输入信号引起的联锁输出信号也保持为保护状态,当操作人员解除该输入信号锁存时,才能取消信号的故障状态,从而解除相应的联锁保护。
- 3. 复位: 当输入信号从故障状态恢复到正常状态时,需要通过复位操作解除信号的锁存状态,复位可分为手动复位和自动复位两种方式。手动复位是操作人员对故障信息进行判断后,通过手动复位操作撤消故障信号的锁存状态;对于部分联锁输入信号,可能需要操作员进行频繁的复位操作,我们在采用自动复位的方式解除联锁信号的锁存状态。

联锁输入信号的预处理流程如图 1.7所示, 具体流程如下:

- 1. 联锁输入信号首先经过模式旁路和调试旁路的判断,模式旁路指在停机 或调试模式下无需对任何联锁输入信号进行处理;调试旁路是指在加速器调试 过程中,操作人员对部分输入信号进行的旁路设置,以暂时去掉对这些联锁输入 信号的保护响应;
- 2. 对联锁输入信号进行锁存处理,对于未被锁存并处于故障状态下的联锁输入信号进行锁存处理;
- 3. 对于恢复正常状态的联锁输入信号,通过自动复位或操作人员手动复位 的处理对该信号锁存状态进行解除。
 - 4. 预处理之后的联锁输入信号,再进行联锁逻辑的处理。

1.3.6 HALF设备保护系统总体结构

根据 HALF 的体系架构,我们可将 HALF EPS 由上至下分为总体级联锁、分总体级联锁、系统级联锁三个联锁层次,其中,下层系统为上层联锁提供信号,并接收来自上层的联锁保护命令。三个层次的联锁功能具体如下:

1. 总体级联锁:根据 HALF 的不同运行模式切换 EPS 的运行模式;处理 HALF 各分总体之间的联锁关系,以及接收来自人身安全系统等外部系统的联锁

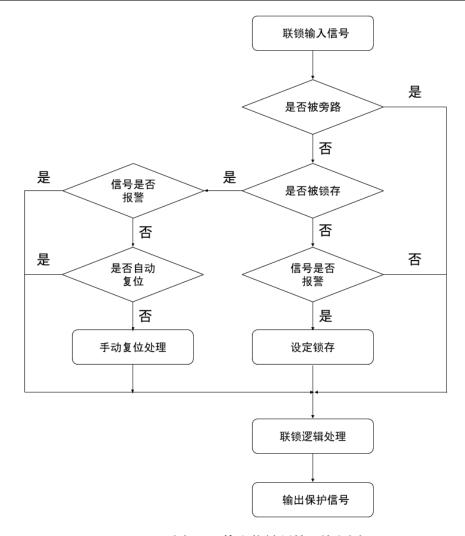


图 1.7 输入信号预处理流程图

信号,确保整个 HALF 的运行安全。

- 2. 分总体级联锁:负责分总体内各个系统之间设备的联锁保护,保证分总体的安全运行,同时向总体级联锁提供联锁输入信号。
- 3. 系统级联锁:负责各系统内部设备的联锁保护,保证分系统运行正常,同时向分总体级联锁系统提供联锁输入信号。

根据 HALF 设备保护系统层次化的结构特点,我们设计了如图 1.8所示的 HALF EPS 总体结构,可以概括如下:

- 1. HALF EPS 分为注入器分总体 EPS 和储存环分总体 EPS 两部分,分总体 EPS 负责本分总体范围内的设备安全。按照不同的联锁保护逻辑,我们将注入器分总体 EPS 分为电子枪联锁系统、真空联锁系统、磁铁电源联锁系统、微波联锁系统、冷却水联锁系统,储存环分总体 EPS 可分为真空联锁系统、冷却水联锁系统、真空部件温度联锁系统、磁铁电源联锁系统、高频联锁系统、注入联锁系统、插入件联锁系统。
- 2. 各分总体 EPS 基于独立的千兆 POWERLINK 网络设计,由一个主站控制

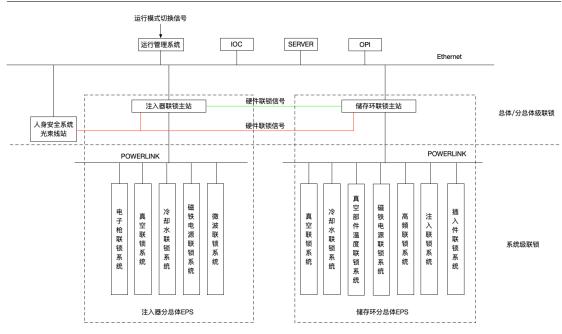


图 1.8 HALF EPS 总体结构图

器和多个从站控制器组成,控制器均采用 Zynq 控制器。主站控制器负责处理本分总体内各个系统之间的联锁保护关系,从站作为分总体内各系统的 EPS 控制器,负责收集并处理系统内的设备联锁信号。从站将设备联锁信号通过 POWERLINK 上传至主站控制器,经过主站控制器的联锁逻辑处理之后,主站通过 POWERLINK 网络将保护命令传输至相应的从站实施保护。

- 3. 注入器 EPS 主站和储存环 EPS 主站之间通过硬件信号相连,处理分总体之间的联锁保护关系。
- 4. 来自人身安全系统和光束线站的联锁信号采用硬件信号的形式接入分总体 EPS 主站,通过分总体内相应从站实施保护动作。
- 5. EPS 主站通过千兆以太网接入 HALF 控制系统网络中,将设备故障信息和 联锁保护信息通过 IOC 上传至 HALF 控制系统。同时 EPS 主站通过控制 系统网络接受来自运行管理系统的模式切换命令,切换自身的运行模式以 满足 HALF 的运行管理要求。

下面分别对 HALF 注入器和储存环分总体 EPS 的设计进行阐述。

1.4 注入器 EPS 设计

注入器由直线加速器和输运线组成,直线加速器包括 1 台光阴极微波电子枪和主加速器,其中光阴极微波电子枪由 1 台 80MW 速调管通过波导功分器提供微波功率,主加速器中一共有 20 个 S 波段 6m 等梯度加速段 (每个 6m 等梯度加速段均由 2 根 3m 等梯度加速管组合而成),使用 20 套 80MW 速调管为主加

速器提供微波功率。

注入器分总体 EPS 的任务是当注入器分总体内各系统设备出现故障或者接收到来自注入器分总体外部的联锁故障信号时,经过注入器联锁主站的联锁逻辑判断后,通过联锁从站实施相应的保护动作。图 1.9描述了注入器 EPS 的联锁保护功能。

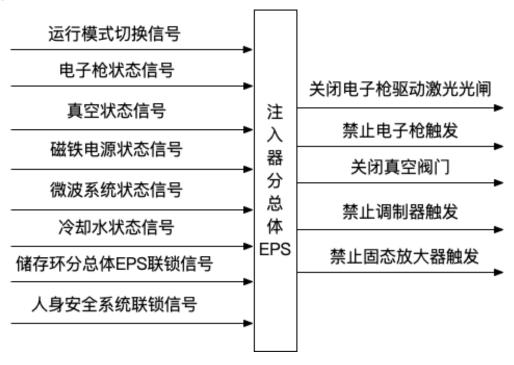


图 1.9 注入器 EPS 联锁保护功能图

注入器 EPS 的输入联锁信号较多,包括运行管理系统的联锁模式切换信号; 注入器分总体范围内的真空度信号、冷却水流量和温度信号、电子枪系统状态信 号、磁铁电源系统状态信号和微波系统状态信号;来自储存环分总体 EPS 的联 锁信号;来自人身安全系统的联锁信号。注入器 EPS 提供的保护包括关闭电子 枪的驱动激光光闸、关闭真空阀门、禁止电子枪、调制器和固态放大器的时序触 发信号。

根据目前 HALF 注入器的设计参数,注入器分总体 EPS 可由 1 台联锁主站和 13 台联锁从站组成,13 台从站按照束流的走向进行部署。直线加速器范围内部署了 11 台联锁从站,其中电子枪区域内的设备安全由 1 台从站负责,另外 10 台从站负责主加速器区域的设备安全,每台从站负责监测连续两个加速段区域内的设备状态信号。输运线范围内的设备较少,部署了 2 台联锁从站。

输运线范围内的设备较少, 部署了2台联锁从站。

联锁主站具有运行模式切换的功能,综合当前运行模式和联锁输入信号,做 出相应的逻辑判断,通过相应的从站实施保护。联锁从站负责所在区域内设备的 安全,从站的联锁输入信号包括所在区域内的真空度信号、冷却水流量与温度信 号以及相应的系统状态信号。联锁输入信号经过从站的联锁逻辑处理后,从站直接实施相应的本地保护,同时将联锁输入信号提供给主站进行联锁逻辑处理。

由于 HALF 工程还处于预研阶段,注入器各系统的设计细节尚未明确,所以注入器 EPS 各联锁从站的部署位置以及输入/输出信号数量还未确定,无法描述每个从站的联锁逻辑。下面我们从联锁保护逻辑的角度,以电子枪联锁系统、真空联锁系统和冷却水联锁系统为例,对这些系统相关联锁信号的保护逻辑进行描述。

1.4.1 电子枪联锁系统

电子枪联锁系统的保护任务是对电子枪系统内的联锁信号提供本地保护,同时接收来自主站的保护命令为其他系统的联锁故障信号提供保护。图 1.10所示的是电子枪联锁系统的结构图。电子枪联锁系统由电子枪联锁从站负责,输入信号包括电子枪冷却水温度/流量信号、电子枪真空度预警/报警信号、屏蔽间门状态信号、电子枪相应的速调管真空度预警/报警信号和冷却水温度/流量信号、相应的波导真空度报警/预警信号和冷却水温度/流量信号,经过电子枪联锁从站的逻辑判断后,电子枪联锁从站直接实施相应的的保护动作。

电子枪联锁系统的本地保护逻辑如下:

- 1. 当电子枪系统内以下联锁输入信号故障时,包括屏蔽间门状态信号、电子枪冷却水温度/流量信号和真空度预警信号、电子枪相应的速调管冷却水温度/流量信号和真空度预警信号、相应波导的冷却水温度/流量信号状态和和真空度预警信号,电子枪联锁从站均会关闭驱动激光的光闸、禁止电子枪及其相应的调制器和固态放大器的时序触发信号以停止束流。
- 2. 当电子枪、相应的速调管和波导真空度报警时且束流已被打掉,电子枪联锁从站要立即关闭电子枪真空阀门以防止真空泄漏扩散,同时电子枪联锁从站还需要将电子枪真空度故障信号提供给联锁主站,通过相应的从站关闭其余真空阀门。

除了本地保护之外, 当其他系统联锁信号出现故障时, 注入器联锁主站需要通过电子枪联锁从站实施相应保护, 具体的联锁保护逻辑如下:

- 1. 当注入器分总统范围内的真空度信号出现故障时,电子枪联锁从站会关闭 电子枪真空阀门以防止真空泄漏扩散,同时关闭驱动激光的光闸和切断电 子枪的时序触发信号以停止束流。
- 2. 当注入器分总体内冷却水温度/流量信号、磁铁电源状态信号、来自储存环 分总体和人身安全系统的联锁信号出现故障时,电子枪联锁从站实施关闭 驱动激光的光闸和切断电子枪时序触发信号的保护动作。

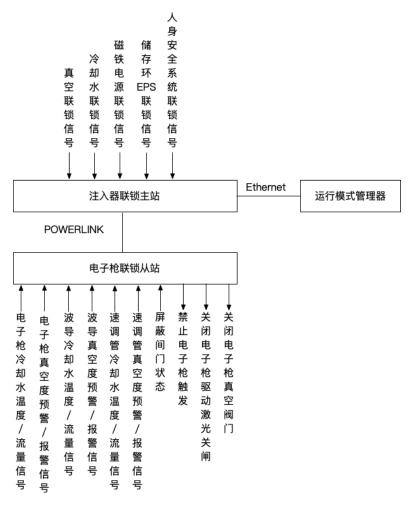


图 1.10 电子枪系统联锁功能图

1.4.2 真空联锁系统

真空联锁系统的任务是对注入器范围内的真空度联锁信号提供相应的保护措施,联锁输入信号包括真空度预警信号和报警信号,其中真空度预警值小于真空度报警值,图 1.11所示的是真空联锁系统结构图,联锁输入信号具体包括电子枪区域内的电子枪、波导管、速调管的真空度预警/报警信号;主加速器区域内 20 个加速段的真空度预警/报警信号、40 根波导管的真空度预警/报警信号、20 台速调管的真空度预警/报警信号;输运线真空度预警/报警信号。真空联锁系统的输出保护信号包括禁止电子枪、21 台固态放大器和 21 台调制器的时序触发信号和关闭注入器范围内相应的真空阀门,其中注入器范围内的真空阀门共 22 台,分别位于电子枪出口处、每个加速段出口处和输运线出口处。

电子枪的真空联锁保护逻辑已在电子枪联锁系统中进行了描述,其余设备的真空联锁保护逻辑具体如下:

1. 加速段真空保护: 当加速段的真空度处于预警值和报警值之间时,负责监测此加速段的从站直接切断相应的固态放大器和调制器时序触发信号,同

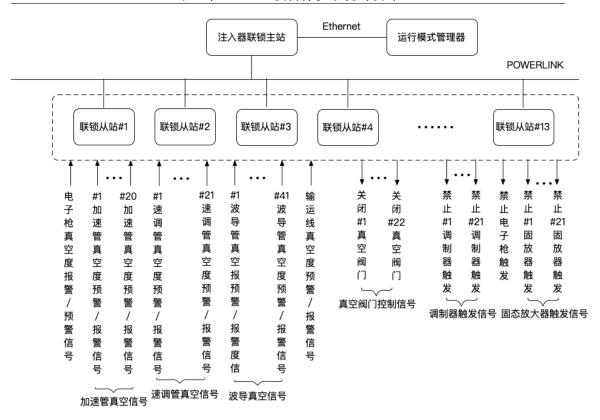


图 1.11 真空联锁系统结构图

时将预警信息上传到联锁主站,通过电子枪从站实施关闭激光光闸、切断电子枪和电子枪对应的固态放大器和调制器时序触发信号。

当加速段真空度大于报警值且束流已被打掉后,负责监测此加速段的从站 直接关闭此区域的真空阀门,同时将报警信息上传到联锁主站,主站通过 相应的从站关闭相应的真空阀门以防止真空进一步泄漏。

- 2. 速调管真空保护: 当速调管的真空度处于预警值和报警值之间时,负责监测此速调管的从站直接切断相应的固态放大器和调制器时序触发信号,同时将预警信息上传到联锁主站,通过电子枪从站实施关闭激光光闸、切断电子枪和电子枪对应的固态放大器和调制器时序触发信号。
 - 当速调管真空度大于报警值且束流已被打掉后,负责监测此速调管的从站 直接该区域的真空阀门,同时将报警信息上传到联锁主站,主站通过相应 的从站关闭相应的真空阀门以防止真空进一步泄漏。
- 3. 波导真空保护: 当波导的真空度处于预警值和报警值之间时,负责监测此波导的从站直接切断相应的固态放大器和调制器时序触发信号,同时将预警信息上传到联锁主站,通过电子枪从站实施关闭激光光闸、切断电子枪和电子枪对应的固态放大器和调制器时序触发信号。

当波导真空度大于报警值且束流已被打掉后,负责监测此速调管的从站直接关闭该区域的真空阀门,同时将报警信息上传到联锁主站,主站通过相

应的从站关闭相应的真空阀门以防止真空进一步泄漏。

4. 当输运线的真空度处于预警值和报警值之间时,输运线从站将预警信息上传到联锁主站,通过电子枪从站实施关闭激光光闸、切断电子枪和电子枪对应的固态放大器和调制器时序触发信号。注入器联锁主站还会通过将故障信息通过硬件信号传输给储存环联锁主站,储存环 EPS 实施禁止高频功率输出和禁止储存环注入的保护动作。

当输运线真空度大于报警值且束流已被打掉后,负责监测此输运线的从站 直接关闭该区域的真空阀门,同时将报警信息上传到联锁主站,主站通过 相应的从站关闭相应的真空阀门以防止真空进一步泄漏。

1.4.3 冷却水联锁系统

磁铁线圈与磁铁电源的冷却水温度/流量信号直接与其磁铁电源相连,综合成为一路电源状态信号输入到相应联锁从站,

冷却水联锁系统的任务是对注入器范围内的冷却水温度/流量信号提供相应的保护措施。冷却水联锁系统的结构如图 1.12所示,冷却水联锁系统的输入信号是注入器各区域的冷却水温度/流量信号,具体包括电子枪及其速调管和波导的冷却水温度/流量信号、主加速器区域内 40 根加速管的冷却水温度/流量信号、40 根波导管的冷却水温度/流量信号和 20 台速调管的冷却水温度/流量信号,除此以外磁铁线圈与磁铁电源的冷却水温度/流量信号直接与其磁铁电源相连,综合成为一路电源状态信号输入到相应联锁从站。注入器电源分为直线段和输运线段 2 个单元,直线段预估包括中功率电源 3 台、小功率电源 84 台,输运线段预估包括大中功率电源 11 台、小功率电源 89 台,注入器的磁铁电源状态信号一共是 187 路。

冷却水 EPS 的输出保护信号包括禁止电子枪、22 台固态放大器和 22 台调制器的时序触发信号。

电子枪冷却水联锁保护逻辑已在电子枪联锁系统中进行了描述,其余设备的冷却水联锁保护逻辑具体如下:

- 1. 磁铁及磁铁电源磁铁的冷却水联锁保护: 当磁铁电源状态信号信号出现故障时,经过联锁主站逻辑处理后,通过电子枪从站实施关闭驱动激光的光闸和切断电子枪、调制器和固态放大器时序触发信号的保护动作。
- 2. 加速管冷却水联锁保护:当加速管的冷却水温度/流量信号出现故障时,负责此区域的从站直接切断此加速管对应的固态放大器和调制器时序触发信号;同时将故障信息上传到联锁主站,主站通过电子枪从站关闭驱动激光的光闸和切断电子枪、调制器和固态放大器时序触发信号。
- 3. 速调管冷却水保护: 当速调管的冷却水温度/流量信号出现故障时, 负责此

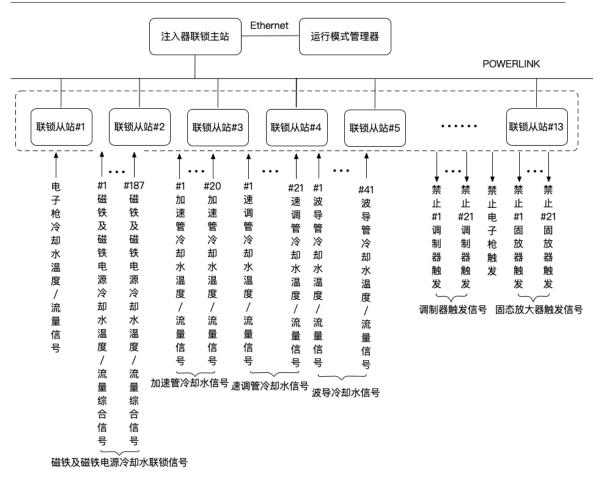


图 1.12 冷却水 EPS 联锁保护功能图

区域的从站直接切断此速调管对应的固态放大器和调制器时序触发信号。

4. 波导冷却水保护: 当波导的冷却水温度/流量信号出现故障时,负责此区域的从站直接切断此波导对应的固态放大器和调制器时序触发信号。

1.4.4 注入器分总体 EPS 联锁信号总结

根据最新的 HALF 设计参数,我们对注入器 EPS 分总体的联锁信号进行了初步统计,各系统联锁信号数量如表 1.2所示。

1.5 储存环分总体 EPS 设计

HALF 储存环由 20 个全同的多弯铁消色散结构 (MBA) 的聚焦单元组成,每个单元长度为 24m,可提供一个 5.5m 的长直线节和一个 2.2m 的中直线节。储存环周长为 480m,可以提供 20 个长直线节和 20 个中直线节,除了两个直线节分别安装注入系统和高频系统外,其中至少 35 个直线节可用于安装插入元件,目前一期 HALF 工程计划建设 10 条插入件光束线。

储存环分总体 EPS 的任务是当储存环分总体内各系统设备出现故障或者接

表 1.2	注人男	EPS	的联锁信号数量统计表
1X 1.4	-(T. /\fir	ט בעבין	即极限的 复数单沉的仪

系统名称	联锁输入信号	联锁保护信号
电子枪联锁系统	1	2
真空联锁系统	168	22
磁铁电源联锁系统	187	0
微波联锁系统	21	42
冷却水联锁系统	166	0
储存环分总体 EPS	1	0
人身安全系统	1	0
总计	545	66

收到来自储存环分总体外部的联锁故障信号时,经过储存环联锁主站的逻辑处理后,通过联锁从站实施相应的保护动作。图 1.13描述了储存环分总体 EPS 的联锁保护功能。

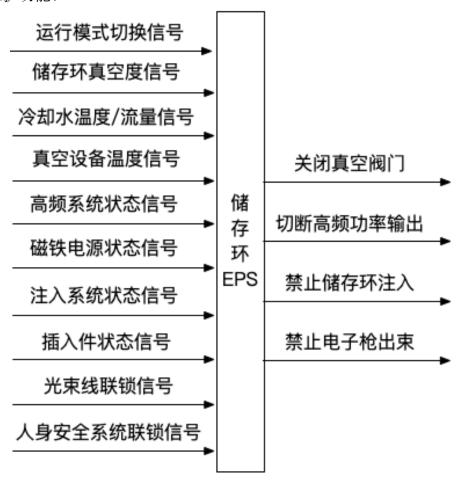


图 1.13 储存环 EPS 联锁保护功能图

储存环 EPS 的输入联锁信号较多,包括来自运行管理系统的联锁模式切换

信号;储存环分总体范围内的真空度信号、冷却水温度/流量信号、真空部件温度信号、磁铁电源状态信号、高频系统状态信号、注入系统状态信号、插入件系统状态信号;来自光束线站和人身安全系统的联锁信号。储存环 EPS 提供的保护措施具体如下:关闭储存环范围内的真空阀门、禁止高频功率输出、禁止储存环注入和通过注入器联锁主站停止电子枪出束。

根据目前 HALF 储存环的设计参数,储存环分总体 EPS 可由 1 台联锁主站和 20 台联锁从站组成,20 台从站按照 20 个 MBA 单元的位置部署在整个储存环分总体范围内。联锁主站具有运行模式切换的功能,综合当前运行模式和联锁输入信号,做出相应的逻辑判断,通过相应的从站实施保护措施。20 台联锁从站负责所在区域内设备的安全,从站的联锁输入信号包括所在区域内的真空度信号、冷却水流量/温度信号、真空设备温度信号以及相应的系统状态信号。联锁输入信号经过从站的联锁逻辑处理后,从站直接实施相应的本地保护,同时将联锁输入信号提供给主站进行逻辑处理。

由于 HALF 工程还处于预研阶段,储存环各系统的设计细节尚未明确,所以储存环 EPS 各联锁从站的部署位置以及输入/输出信号数量还未确定,无法描述每个从站的联锁逻辑。。下面我们从联锁保护逻辑的角度,以真空联锁系统、冷却水联锁系统、真空部件温度联锁系统、高频联锁系统和注入联锁系统为例,对这些系统相关联锁信号的保护逻辑进行描述。

1.5.1 真空联锁系统

真空联锁系统的输入信号是储存环范围内的真空度信号,包括真空度预警信号和报警信号,其中真空度预警值小于真空度报警值。全环一共120个真空度联锁输入信号,由20个联锁从站负责,每个从站负责相应区域内的3个真空度预警信号和3个真空度报警信号,这里暂时不考虑光束线前端区和光束线站的真空度联锁信号,光束线的真空保护由光束线联锁保护系统负责。联锁从站的输出信号是真空阀门控制信号,全环共20台真空阀门,分别位于相邻两个MBA单元之间。

图 1.14所示的是真空联锁系统结构图。

对于真空度预警信号和真空度报警信号,真空联锁系统的具体保护措施如 下:

- 1. 当储存环真空度处于预警值和报警值之间时,负责此区域的联锁从站将故障信息上传到联锁主站,主站通过相应的从站实施禁止高频功率输出和储存环注入的保护动作,同时将联锁故障信号传输给注入器联锁主站,通过电子枪从站实施关闭激光光闸和切断电子枪时序触发信号的保护动作。
- 2. 当储存环真空度高于报警值且束流已被打掉后,负责监测此真空度信号的

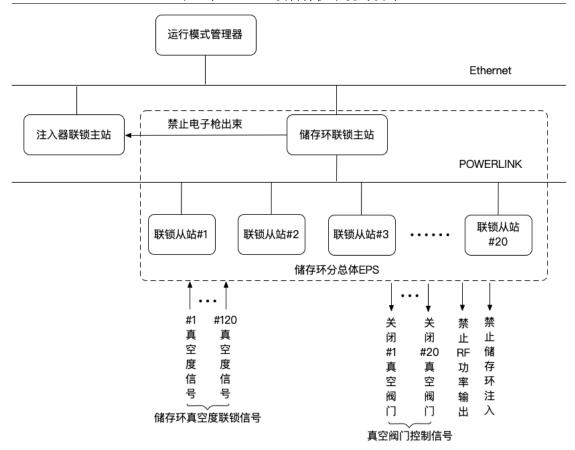


图 1.14 真空联锁系统结构图

从站直接关闭此单元的真空阀门,同时将报警信息上传到联锁主站,主站通过相应的从站关闭相应的真空阀门以防止真空进一步泄漏。

1.5.2 冷却水联锁系统

冷却水联锁系统的输入信号是储存环各区域的冷却水温度/流量信号,号具体如下:

- 1. 真空部件的冷却水温度/流量信号:每个联锁从站负责相应区域的弯段、光 子吸收器和波纹管共 24 个冷却水温度/流量信号,全环共 480 个真空部件 的冷却水温度/流量信号;
- 2. 磁铁及磁铁电源的冷却水温度/流量信号:储存环磁铁电源系统设计为20个单元,每个单元磁铁包括6块纵向梯度二极铁、4块二四极组合铁、16块四极铁、6块六极铁、2台八极铁和12块校正铁,其中四极铁和校正铁均单独供电,其他磁铁是分成若干组串联供电。各单元中的磁铁线圈与磁铁电源的冷却水温度/流量信号直接与其磁铁电源相连,综合成为一路电源状态信号输入到相应联锁从站,每个从站的联锁输入信号具体包括16路四级铁电源状态信号、12路校正铁电源状态信号、1路二级铁电源状态信号、1路六级铁电源状态信号和1路八级铁电源状态信号,共31路联锁输

入信号,全环共620路磁铁电源状态信号。

3. 10 个插入件的冷却水温度/流量信号,由相应的联锁从站负责。 图 1.15所示的是冷却水联锁系统功能图,

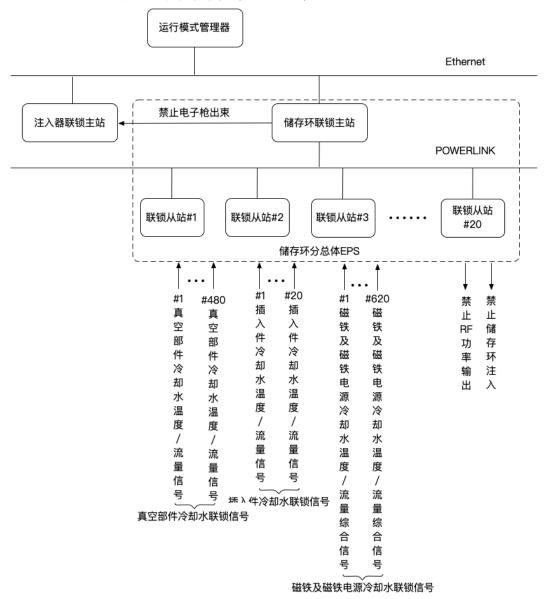


图 1.15 冷却水联锁系统结构图

冷却水联锁系统的具体联锁保护逻辑如下:

- 1. 真空部件冷却水联锁保护: 当真空盒、光子吸收器和波纹管等真空部件的冷却水温度高于阈值,或这些这些真空部件的冷却水流量低于阈值时,相应的联锁从站将故障信息提供给联锁主站,经过主站的逻辑处理后,通过高频系统从站切断高频功率输出;通过注入系统联锁从站实施禁止储存环注入的保护动作;同时将联锁故障信号传输给注入器联锁主站,通过电子枪从站关闭激光光闸并切断电子枪、调制器和固态放大器时序触发信号。
- 2. 高频腔冷却水联锁保护: 当高频腔冷却水温度/流量信号出现故障时, 高频

腔联锁从站实施切断高频功率输出的本地保护措施;同时从站将故障信息上传到联锁主站,经过联锁主站逻辑处理后,通过注入系统联锁从站实施禁止储存环注入的保护动作;同时将联锁故障信号传输给注入器联锁主站,通过电子枪从站关闭激光光闸并切断电子枪、调制器和固态放大器时序触发信号。

- 3. 磁铁冷却水联锁保护: 当磁铁线圈的冷却水温度/流量信号出现故障时,相应的联锁从站将故障信息提供给联锁主站,经过主站逻辑处理后,通过高频系统从站切断高频功率输出;通过注入系统联锁从站实施禁止储存环注入的保护动作;同时将联锁故障信号传输给注入器联锁主站,通过电子枪从站关闭激光光闸并切断电子枪、调制器和固态放大器时序触发信号。
- 4. 插入件冷却水联锁保护: 当插入件的冷却水温度/流量信号出现故障时,相应的联锁从站将故障信息提供给联锁主站,经过联锁主站逻辑处理后,通过高频系统从站切断高频功率输出;通过注入系统联锁从站实施禁止储存环注入的保护动作;同时将联锁故障信号传输给注入器联锁主站,通过电子枪从站关闭激光光闸并切断电子枪、调制器和固态放大器时序触发信号。

1.5.3 真空部件温度联锁系统

真空部件温度联锁系统的输入信号是储存环范围内真空盒、光子吸收器和波纹管等真空部件的外壁温度信号,每个联锁从站包括相应区域的真空部件共30个温度信号,全环共600个真空部件温度联锁信号,

图 1.11所示的是真空部件温度联锁系统结构图。当真空盒、光子吸收器和波纹管等部件的外壁温度超过阈值,相应的联锁从站将故障信息提供给联锁主站,经过主站逻辑处理后,通过高频系统从站切断高频功率输出;通过注入系统联锁从站实施禁止储存环注入的保护动作;同时将联锁故障信号传输给注入器联锁主站,通过电子枪从站关闭激光光闸并切断电子枪、调制器和固态放大器时序触发信号。

1.5.4 高频联锁系统

高频联锁系统的任务是对高频系统内的联锁输入信号提供本地保护措施,同时接收来自主站的保护命令为其他系统的联锁故障信号实施保护措施。图 1.17所示的是高频联锁系统结构图。高频联锁系统由高频从站负责,从站的输入信号包括高频腔冷却水温度/流量信号、高频腔真空度预警/报警信号、高频腔温度信号和高频腔的输入和反射功率,输出保护动作是切断高频功率的输出。

当高频系统内的联锁信号出现故障时,高频腔联锁从站直接实施切断高频 功率输出的本地保护动作;同时将联锁故障信号传输给注入器联锁主站,经过联

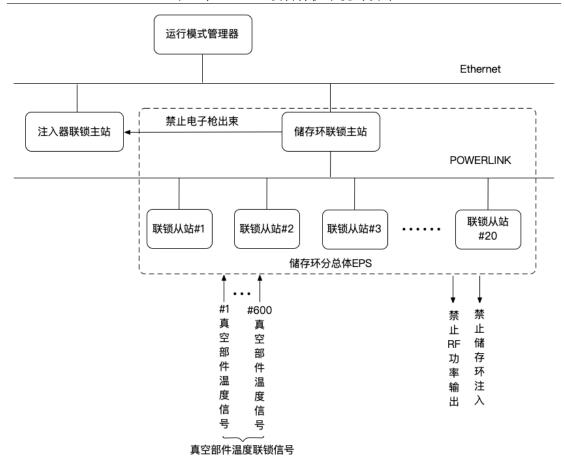


图 1.16 真空部件温度联锁系统结构图

锁主站逻辑处理后通过注入系统联锁从站禁止储存环注入,将联锁故障信号传输给注入器联锁主站,通过电子枪从站实施关闭激光光闸和切断电子枪、调制器和固态放大器序触发信号的保护动作。

当其他系统联锁信号出现故障时,联锁主站需要通过高频系统联锁从站实施相应保护,具体的联锁保护逻辑如下:当储存环分总体内真空度信号、真空部件温度信号、冷却水温度/流量信号、磁铁电源状态信号、来自注入器分总体联锁信号、人身安全系统联锁信号出现故障时,经过主站联锁逻辑处理后,通过高频系统从站实施切断高频功率输出的保护动作。

1.5.5 注入联锁系统

注入联锁系统是对注入系统内的联锁输入信号提供本地保护措施,同时接收来自主站的保护命令为其他系统的联锁故障信号实施保护措施。图 1.18所示的是注入联锁系统结构图。注入联锁系统由注入从站负责,从站的输入信号包括冲击磁铁和切割磁铁的磁铁电源综合状态信号,输出保护动作是禁止储存环注入。

当注入系统内的磁铁电源综合状态信号出现故障时,注入联锁从站直接实

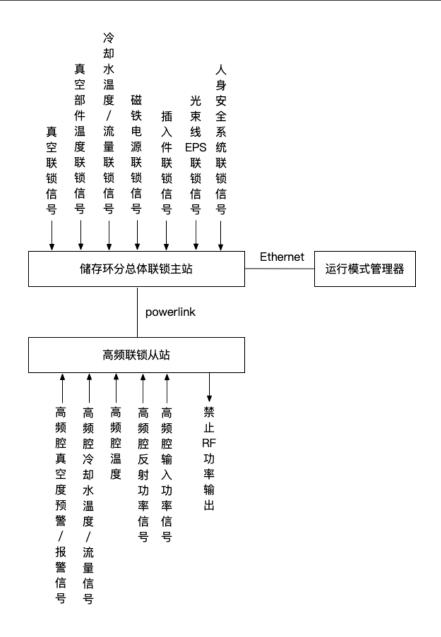


图 1.17 高频联锁系统结构图

施禁止储存环注入的本地保护动作;同时将联锁故障信号传输给储存环联锁主站,经过主站逻辑处理后,通过高频系统联锁从站切断高频功率输出;同时将联锁故障信号传输给注入器联锁主站,通过电子枪从站实施关闭激光光闸和切断电子枪触发信号的保护动作。

当其他系统联锁信号出现故障时,联锁主站需要通过注入系统联锁从站实施相应保护,具体的联锁保护逻辑如下:当储存环分总体内真空度信号、真空部件温度信号、冷却水温度/流量信号、磁铁电源状态信号、来自注入器分总体联锁信号、人身安全系统联锁信号出现故障时,经过主站联锁逻辑处理后,通过高频系统实施禁止储存环注入的保护动作。

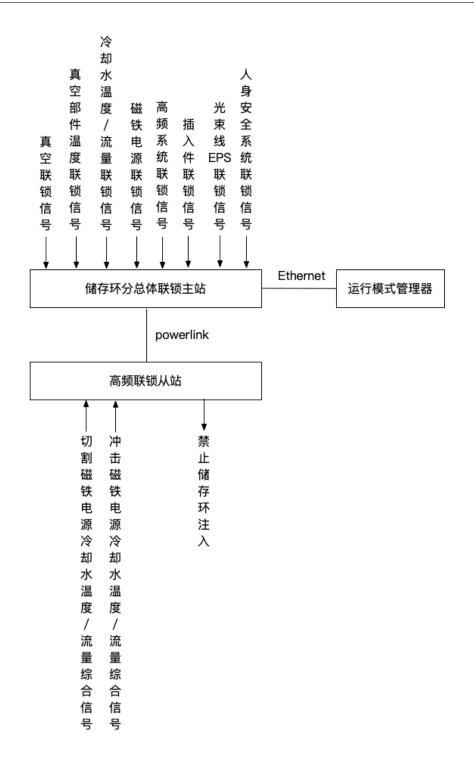


图 1.18 注入联锁系统功能图

1.5.6 储存环分总体 EPS 联锁信号总结

根据最新的 HALF 设计参数,我们对储存环分总体 EPS 的联锁信号进行了 初步统计,各系统联锁信号数量如表 1.3所示。

系统名称	联锁输入信号	联锁保护信号
真空联锁系统	120	30
冷却水联锁系统	500	0
真空部件温度联锁系统	600	0
磁铁电源联锁系统	620	0
高频联锁系统	2	1
注人联锁系统	2	1
插入件联锁系统	20	0
光束线联锁系统	10	0
人身安全系统	1	0
总计	1875	32

表 1.3 储存环分总体 EPS 的联锁信号数量统计表

1.6 HALF 注入器设备保护原型系统

根据 HALF 注入器设备保护系统的联锁功能和结构特点,我们设计并搭建了相应的原型系统,并进行了相关的性能测试,以下将分别介绍原型系统的系统设计、软件开发和性能测试。

1.6.1 原型系统设计和硬件组成

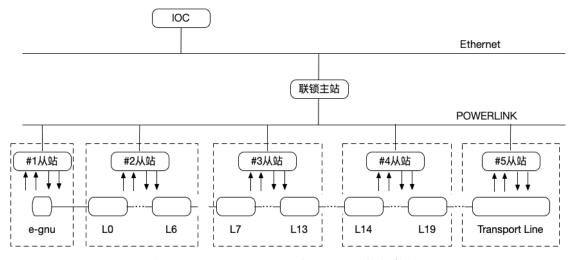


图 1.19 HALF 直线加速器原型系统结构图

对于 HALF 注入器设备保护原型系统,我们可以基于第 3.2 节中基于 POW-ERLINK 的分布式 IO 测试系统的硬件设备来进行开发,设计方案如图 1.19所示。原型系统由 1 个联锁主站和 5 个联锁从站组成,主站与从站均采用基于 Zynq 的控制器,其中 1 号从站负责电子枪区域的设备安全,2 号到 4 号从站负责监测主

加速器区域内的设备安全,5号从站负责输运线区域内的设备安全。每台联锁从站有128路 DI通道,负责接收相应区域内的联锁输入信号;16路 DO通道负责输出相应的联锁保护信号。

主站负责处理注入器的联锁保护逻辑,主站通过千兆以太网与运行在Linux-PC上的 IOC 应用程序通信,主站会将来自各联锁从站的设备故障信息和联锁保护信息传输给 IOC 应用程序,并接收来自 IOC 应用程序的控制命令。

1.6.2 软件开发

原型系统的软件开发包括了联锁从站程序的开发、联锁主站程序的开发、 EPICS 设备驱动程序的开发和 OPI 的开发,下面将分别介绍程序的设计和开发。

1. 联锁从站程序的开发

联锁从站的程序结构如图 1.20所示,POWERLINK 协议的数据链路层和物理层基于 FPGA 实现,运行在 ARM 上的 POWERLINK 应用层负责处理来自 "I/O module"的输入信号和来自主站的保护命令,预处理模块 "Preprocess" 首先对输入信号进行处理,具体包括对联锁输入信号进行旁路、锁存和复位的预处理,预处理流程如图 1.20所示,其中旁路和手动复位的设置是操作人员通过 OPI 来进行操作。预处理之后的信号会经过本地联锁算法模块 "Interlock Algorithm"的处理,最后通过 "Send"模块输出相应的本地保护动作,同时将与此输入信号相关的数据全部传输给主站,具体包括该信号的实时状态、预处理状态以及相关的保护信号状态。

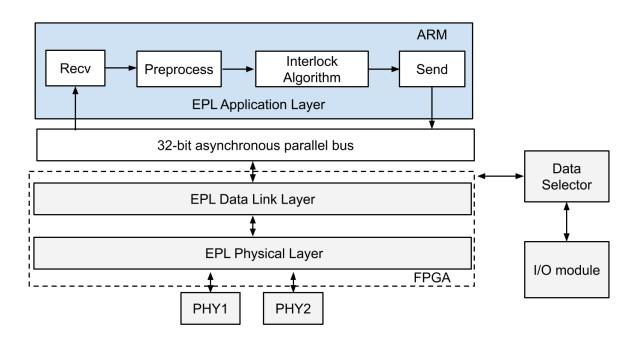


图 1.20 原型系统控制器软件结构图

2. 联锁主站程序与 EPICS 设备驱动程序开发

联锁主站的软件架构如图 1.21所示的 "MN" 部分,其中 POWERLINK 协议的数据链路层和物理层基于 FPGA 实现,POWERLINK 协议的应用层程序负责处理整个直线加速器各从站间的联锁逻辑。它收集来自各联锁从站的联锁输入数据,这些数据被存入 "Input Data" 的应用层缓存区,存储在 "Input Data" 中的数据将被传输到 IOC 应用程序,同时会 "Input Data" 中的数据经过 "Interllock Algorithm" 联锁算法功能模块之后,存入 "Output Data" 缓存区,被发送到相应的联锁从站输出保护。来自 IOC 应用程序的控制参数也存入 "Output Data" 缓存区,被发送到相应的联锁从站进行联锁信号的处理。

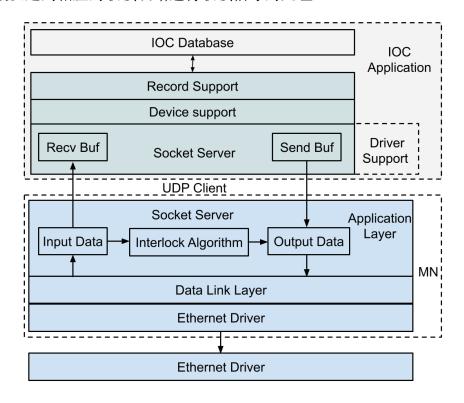


图 1.21 主站与 IOC 的软件架构

EPICS 设备驱动程序的架构如图 1.21所示, IOC 应用程序和主站之间的通信 采用 UDP Socket 的方式,信号类型主要为数字输入和数字输出,所以可以直接 采用用标准的 EPICS DI 和 DO 记录来监控设备状态信号。

3. 原型系统 OPI 的开发

Phoebus/Display Builder 是 EPICS 社区最新发布的 OPI 图形界面开发软件, Phoebus 是用于对大规模控制系统进行监控和操作的一个软件框架和工具集, 它是 Control System Studio(CS-Studio) 工具集的最新升级版本, 不需要再依赖于 Eclipse 的 RCP 和 SWT 开发工具, 也不再使用 Workspace, 提高了软件使用的方便性。我们采用 Phoebus/Display Builder 作为注入器设备保护原型系统的控制界

面开发工具。

原型系统的 OPI 和 IOC 运行在同一台 PC 上,图 1.22所示的为注入器设备保护原型系统的主界面,图中采用颜色来表示信号的状态,其中绿色表示数字信号"0",红色表示数字信号"1"。当系统中联锁输入信号出现故障时(数字信号"1")时,该系统图标颜色会变成深灰色,图标下的箭头会变成红色。五个保护动作图标上方的箭头颜色为红色(数字信号"1")时,表示输出相应的保护动作,绿色(数字信号"0")表示未实施保护。图 1.22中所示的情况是某真空联锁信号处于故障状态,输出的保护动作包括关闭电子枪驱动光闸、禁止电子枪触发、关闭真空阀门、禁止调制器和固态放大器的触发。

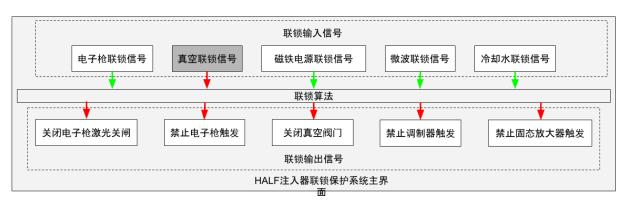


图 1.22 注入器设备保护系统主界面

当点击联锁系统图标时,会弹出新界面,显示该系统中各信号的详细状态。图 1.23所示的为真空联锁系统详细界面,界面分为电子枪、加速段、波导、速调管、输运线 5 个部分,分别详细展示了注入器各设备的真空联锁信号状态。真空联锁信号包括预警信号和报警信号,信号状态由不同的颜色来表示,红色、绿色和黑色分别表示了信号处于故障、正常或失联状态。操作人员可以直接在面板上点击旁路或复位的图标对信号进行相应的处理,图标颜色为绿色时,表示处理已开启,灰色图标表示处理已关闭。图 1.23中所示的情况为,第 20 台速调管的真空信号(KI-VS20)处于真空预警状态。

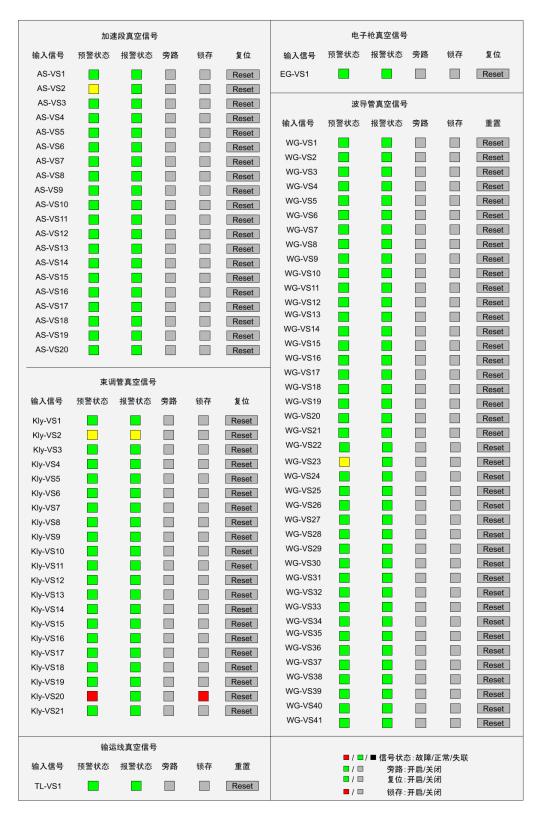


图 1.23 真空联锁系统界面

1.6.3 性能测试

原型系统的 POWERLINK 通信周期被配置为 50μs, 我们对图 1.23和 图 1.22中的联锁保护场合进行了响应时间的测试,即速调管真空信号 (KI-VS20)

处于真空预警状态时,此信号由 4 号联锁从站负责, 4 号从站会实施禁止相应调制器和固态放大器触发的本地联锁保护动作。同时通过主站联锁逻辑处理后, 1 号从站实施禁止电子枪触发信号和切断光闸的联锁保护动作。

我们将 4 号从站控制器的输入和输出信号连接到示波器上,以输入和输出信号的上升沿时间差来表示本地保护响应时间。测试结果如图 1.24所示, Ch2(青色线)代表速调管的真空信号, Ch3(红色线)代表本地保护动作,响应时间约为 5μ s。

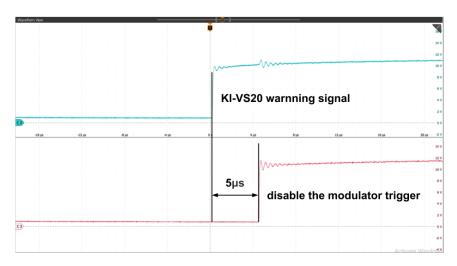


图 1.24 本地保护响应时间测试结果

电子枪系统由 1 号联锁从站负责,我们将 1 号从站的输出信号和 4 号从站的输入信号连接到示波器上,以输入和输出信号的上升沿时间差来表示 1 号从站输出保护动作的响应时间。测试结果如图 1.25所示,Ch2(青色线)代表速调管的真空信号;Ch1(黑线)代表禁止电子枪触发信号,响应时间约为 160μs。

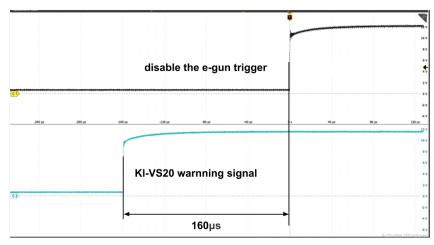


图 1.25 1号从站输出保护的响应时间测试结果