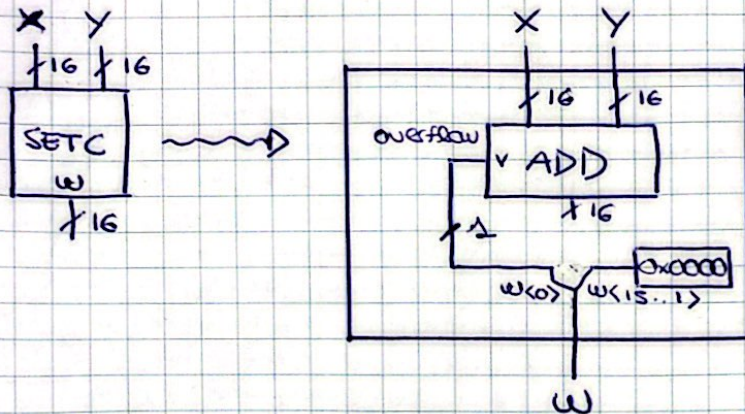


① SETC Rd, Ra, Rb

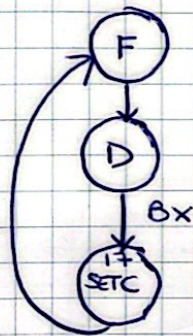
↳ * $Rd \leftarrow 1$ si $Ra + Rb \geq 2^{16}$
 * $Rd \leftarrow 0$ en cas contrari.

format: 1 0 1 1 a a a b b b d d d x x x

* Modifiquem el bloc MISC de la ALU per afegir un nou bloc "SETC" connectat a l'entrada 4 del MUX (100).



** El nostre graf d'estats de la unitat de control tindrà un nou estat:



*** En conseqüència tant la ROM_Q+ com la ROM_OUT tindran noves paraules.

ROM_Q+ [0x056] = ROM_Q+ [0x057] = 0x11

ROM_OUT [0x11] = 0x041230

BZ	BZ?	WtMem	RdIn	WtOut	WtD	WtI	Byte	PC/PC	ALU/RQ	PC/RX	R/N	PLU/LA	Op	Z	MxF	F	MxD
0	0	0	0	0	1	x	x	0	x	0	1	0	1	0	1	0	0