

Nombre: Dña. Zaida

Día

Mes

Año

Folio

Tema:

# CISC

Conjunto de instrucciones complejas.

Modelo de arquitectura de computadores.

Los microprocesadores CISC tienen un conjunto de instrucciones que se caracteriza por ser muy amplio y permitir operaciones complejas entre operandos situados en la memoria o en los registros internos, en contraposición a la arquitectura RISC.

Este tipo de arquitectura dificulta el paralelismo entre instrucciones, por lo que, en la actualidad, la mayoría de los sistemas CISC, de alto rendimiento implementan un sistema que convierte dichas instrucciones complejas en varias instrucciones simples del tipo RISC. llamadas generalmente microinstrucciones.

## Instrucciones

Machine Instructions



Microcode Conversion



Microinstructions



Microinstruction Execution