

TASK	Alfonso Cannavale	Antonio Scognamiglio	Domenico Antonio Gioia	Antonio D'Amato	Domenico D'Urso	Francesco Saporito	Gabriel Matteo Balasa	Giuseppe Raiola Paduano	Ludovica D'Amato	Raffaele Curcio	Raffaele Vietri
Training - React	C	C	C	R	R	R	R	R	R	R	R
Training - Node.js	C	C	C	R	R	R	R	R	R	R	R
Training - Git	C	C	C	R	R	R	R	R	R	R	R
Training - Tools per IA	C	C	C	R	R	R	R	R	R	R	R
Training - Testing	C	C	C	R	R	R	R	R	R	R	R
Scenario sistema attuale	C	C	C	A		R		R	I	R	
Analisi sistema attuale	C	C	C		A				R		
Requisiti funzionali	C	C	C	R	R	R - A	R	R	R	R	R
Requisiti non funzionali	C	C	C	R	R	R	R - A	R	R	R	R
Identificazione attori	C	C	C	I	I	I	R	A	I	I	I
Scrittura scenari e use case	C	C	C	R	R	R	R	R	R - A	R	R
Use case diagram	C	C	C	R				R	R	A	
Identificazione oggetti	C	C	C	R	R	R	R	R	R	R	R - A
Costruzione class diagram	C	C	C	R	R	R	R	R	R - A	R	R
Sequence diagram	C	C	C	R	R	R	R	R	R	R - A	R
Activity diagram e statechart	C	C	C	R	R	R	R	R	R		R - A
Navigational path e mockup	C	C	C	R	R	R	R	R - A	R	R	R
Stesura e revisione RAD	C	C	C	R	R	R - A	R	R	R	R	R
Identificazione design goal e tradeoff	C	C	C	R	R	R	R - A	R	R	R	R
Scelta architettura del sistema	C	C	C	R - A	R	R	R	R	R	R	R
Diagramma architetturale dei sottosistemi	C	C	C	R - I	R	R - A	R	R	R	R	R
Diagramma delle dipendenze tra sottosistemi	C	C	C	R	R - A	R	R	R	R	R	R
Mapping hardware software	C	C	C	R	R	R	R	R	R	R	R - A
Schema ER	C	C	C			I	R	A	R	R	I
Schema logico	C	C	C	I	I	R		R		A	R
Schema fisico	C	C	C	R	R	I			A	I	I
Controllo degli accessi	C	C	C				A			R	
Flusso di controllo globale	C	C	C	A		R					
Condizioni limite	C	C	C	R	A						R
Identificazione servizi dei sottosistemi	C	C	C	A	R	R	R	R	R	R	R
Stesura e revisione SDD	C	C	C	R	R - A		R	R	R	R	R
Identificazione casi di test	C	C	C	R	R	R - A	R	R	R	R	R
Stesura specifica test di sistema	C	C	C	R	R	R	R - A	R	R	R	R
Test Plan e Test Specification	C	C	C	R	R	R	R	R - A	R	R	R
Realizzazione presentazione intermedia	C	C	C	R	R	R	R	R	R - A	R	R
Identificazione object design goals e tradeoff	C	C	C	I	R	I	R	R	I	A	R
Identificazione dei packages	C	C	C	R	I	R	I	I	R	R	A
Identificazione interfacce delle classi e dei sottosistemi	C	C	C	R - A	R	R	R	R	R	R	R
Class diagram	C	C	C	R	R - A	R	R	R	R	R	R
Identificazione design pattern	C	C	C	R	I	R	A	I	R	R	I
Stesura e revisione ODD	C	C	C	I	R	A	R	R	I	I	R
Setup ambiente di sviluppo	C	C	C	R	R	R	R - A	R	R	R	R
Setup database	C	C	C	R	R	R	R	R - A	R	R	R
Implementazione frontend	C	C	C	R	R	R	R		R - A	R	R
Implementazione backend	C	C	C	R	R	R	R	R	R	R - A	R
Implementazione modulo IA	C	C	C	A	R			R			R
Implementazione pipeline CI/CD	C	C	C	R	A	R	R		R	R	
Documentazione codice sorgente	C	C	C	R	R	R - A	R	R	R	R	R
Implementazione test di unità	C	C	C	R	R	R	R - A	R	R	R	R
Implementazione test di integrazione	C	C	C	R	R	R	R	R - A	R	R	R
Implementazione test di sistema	C	C	C	R	R	R	R	R	R - A	R	R
Stesura manuale d'uso	C	C	C	R		R	R				A
Stesura manuale d'installazione	C	C	C		R				R	A	R
Report dei test	C	C	C					R		R	R - A

TASK	Alfonso Cannavale	Antonio Scognamiglio	Domenico Antonio Gioia	Antonio D'Amato	Domenico D'Urso	Francesco Saporito	Gabriel Matteo Balasa	Giuseppe Raiola Paduano	Ludovica D'Amato	Raffaele Curcio	Raffaele Vietri
Realizzazione presentazione finale	C	C	C	R	R	R	R	R - A	R	R	R