## 01076006 Digital System Fundamentals 2562/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

## <u>การทดลองที่ 6</u> การออกแบบวงจรดิจิตอลด้วยวิธี Schematic โดยกระบวนการ Top-Down Design <u>วัตถุประสงค์</u>

- 1. เพื่อให้เข้าใจการออกแบบวงจรดิจิตอลด้วยวิธี Schematic
- 2. เพื่อให้สามารถออกแบบวงจรดิจิตอล โดยกระบวนการ Top-Down Design

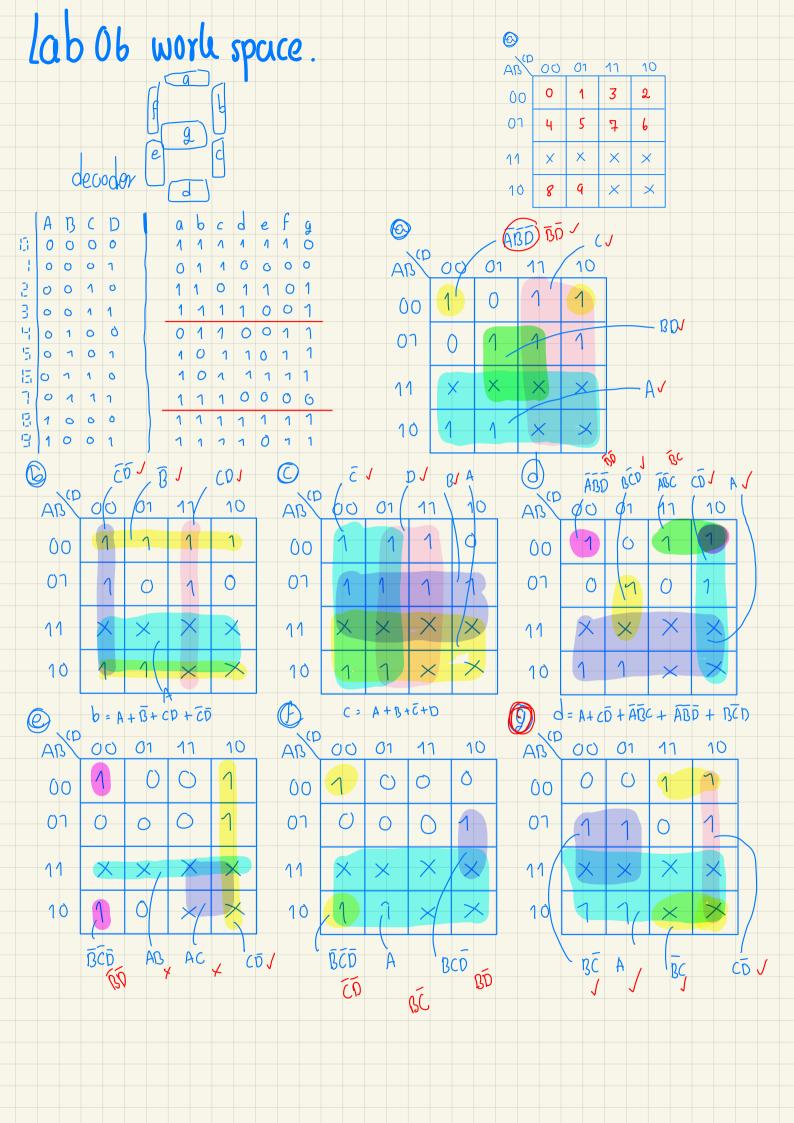
## <u>การทดลอง</u>

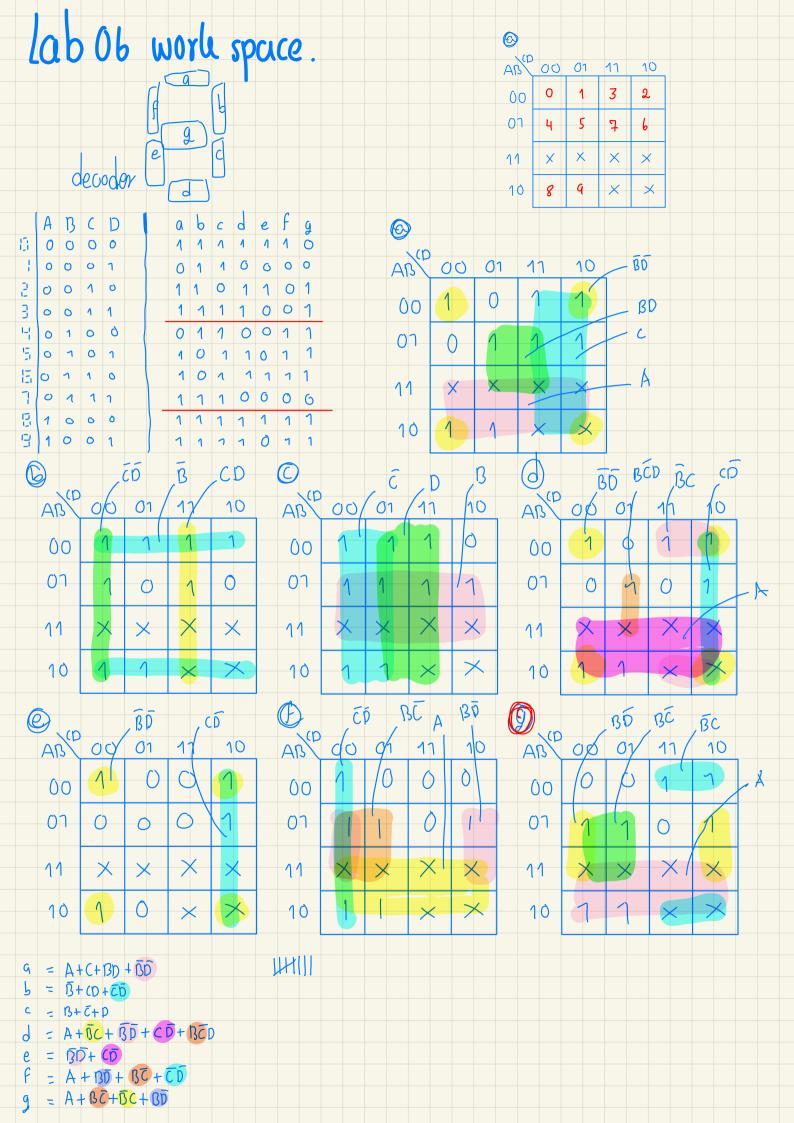
- 1. ให้นักศึกษานำเอกสารใบตรวจการทดลองให้อาจารย์ผู้ควบคุมการทดลองเซนรับรองเอกสารก่อน เริ่มทำการทดลอง
- 2. ให้นักศึกษาสร้างวงจรลูกเต๋าดิจิตอล โดยมีการทำงานและอินพุทเอ้าท์พุทดังนี้
  - 2.1. อินพุทเป็นสวิทซ์กดติดปล่อยดับจำนวน 1 ตัว
  - 2.2. เอ้าท์พุทเป็น 7 segment ที่แสดงเลข 0-9 จำนวน 2 หลัก (00-99) และ buzzer จำนวน 1 ตัว
  - 2.3. การทำงาน เมื่อกดสวิทซ์ ตัวเลขบน 7 segment ทั้งสองหลักจะวิ่งไปเรื่อย ๆ อย่างรวดเร็วเมื่อ ปล่<mark>อยสวิทซ์ ตัวเลขบน 7 segment จะหยุดอยู่ที่เลข</mark>ใดเลขหนึ่ง ซึ่งทุก ๆ ครั้งที่กดแล้วปล่อยจะ ไม่สามารถคาดเดาได้ว่าเลขจะหยุดที่เลขใดระหว่าง 00-99 ( และ ใช้รูปแบบนี้)
  - 2.4. หากเลขทั้งสองหลักมีค่าเท่ากัน ให้ buzzer ดัง
  - 2.5. ข้อบังคับ
    - 2.5.1. ให้ออกแบบโดยใช้กระบวนการ Top-Down design โดยละเอียดและถูกต้องสมบรูณ์
    - 2.5.2. ให้สร้างวงจรโดยวิธี Schematic
    - 2.5.3. เมื่อกดสวิทซ์ ตัวเลขจะวิ่งไปเรื่อยๆ ตราบเท่าที่ยังกดสวิทซ์อยู่
    - 2.5.4. เมื่อปล่อยสวิทซ์ จะแสดงตัวเลข(กึ่ง)สุ่ม จนกว่าจะกดสวิทซ์ใหม่
- 3. ให้ออกแบบวงจรโดยกระบวนการ Top-down design ลงในกระดาษ โดยละเอียดและถูกต้อง สมบรูณ์แล้วส่งให้อาจารย์ผู้ควบคุมการทดลองตรวจ
- 4. เมื่อผ่านขั้นตอนที่ 3 แล้ว ให้สร้างวงจรโดยวิธี Schematic ตามที่ออกแบบในข้อ 3 แล้วทดสอบการ ทำงานให้สมบูรณ์ จึงส่งอาจารย์ผู้ควบคุมการทดลองตรวจ
- Hint 1. ควรออกแบบ Block diagram และ วงจรในกระดาษก่อน
  - 2. ควรแบ่งวงจรเป็นส่วนๆ ทั้งในการออกแบบและการสร้าง
  - 3. Counter + Display + Comparator

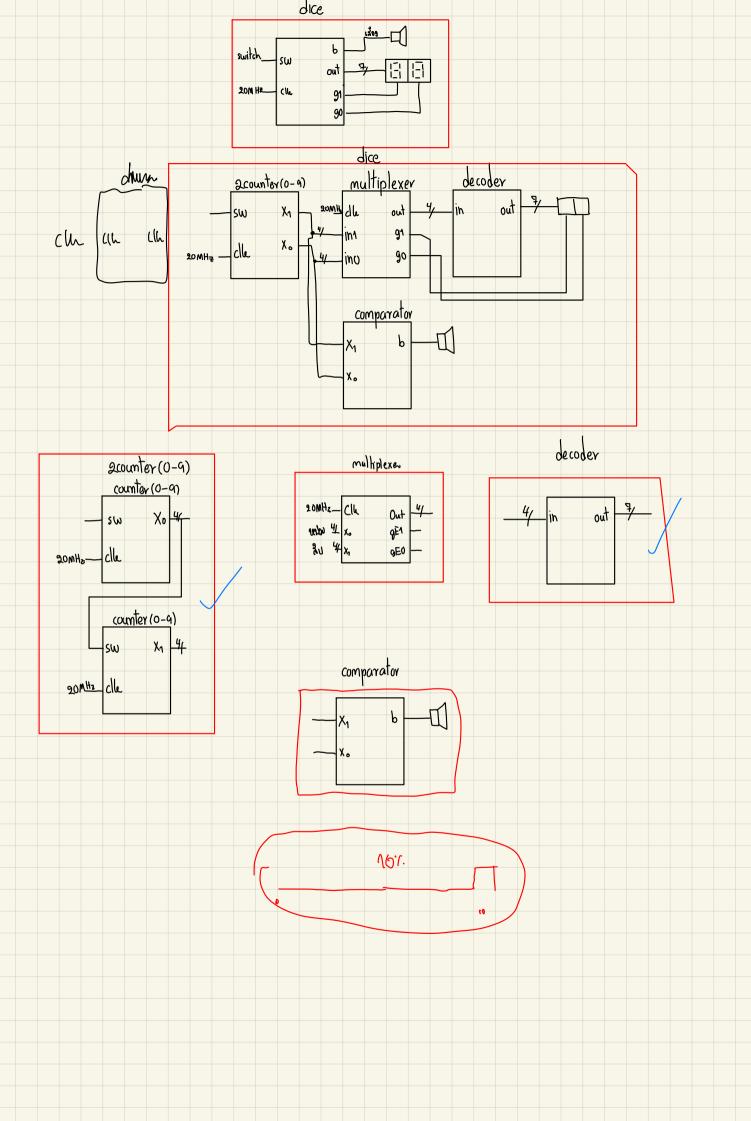
## ใบตรวจการทดลองที่ 6

วัน/เดือน/ปี		<del></del>	🗌 กลุ่มเช้า 🔲 กลุ่มบ่าย
รหัสนักศึกษา		_ ชื่อ-นามสกุล	
การตรวจการทดล	าอง		🗌 บันทึกคะแนนแล้ว
การทดลองข้อ 1	ลายเซ็นอาจารย์ _		_
การทดลองข้อ 3	ลายเซ็นอาจารย์ _		(Top-down)
การทดลองข้อ 4	ลายเซ็นอาจารย์		(Perfect circuit)

<u>หมายเหตุ ตั้งแต่การทดลองนี้เป็นต้นไป ไม่รับใบตรวจการทดลองที่</u> <u>มีร่องรอยการแก้ไข ขูด ลบ ขีด ฆ่า เปลี่ยนแปลงทุกชนิด</u>







	l	Pre	rev Next A				B					p									
	A	B	C	n	A B	( D	7	le	ナ	<u> </u>		J	le	7		le					
	0	0	0	0	0 0	0 1	0	X	0	X		0	×	1	1	×					
	0	0	0	1	0 0	1 0	0	Х	0	X		1	×		<	1					
	0	0	1	O	0 0	0 0	0	X	7	X		×   ×	0	) 1 		X 1					
	0	1	0	0	0 1	0 1	0	X	X	G		6	×			1 X 1					
	ပ	1	0	١	0 1	1 0	0	X	×	0		1	×	×							
	0	1	1	0	0 1	0 0	0	X	<b>X</b>	0		×	G	<i>&gt;</i>	1	X					
	0	0	0	0	1 0	0 1	1 ×	o X	0	1 X		< 0	1 ×		1	1 X					
	1	0	0	)	0 0	0 0	X	-1	0	X		0	×	>	<	1					
7								T							<b>-</b>						
J		(r		00	01	11	10	JB	(D	00	01	11	1	0	プ	700	(1.5)	01	12	10	
	A	15 \						) A	5 (							AB	00	01	11	10	]
	(	0		0	O	0	0	C	0	0	0	1		)		00	0	1	X	X	
	C	1	(	3	0	1	G	0	1	X	X	X	7			01	0	1	X	X	
	1	1		X	X	X	X	1	1	K	K	K	7	<		11	X	X	X	X	-
	1	0		<u> </u>	X	X	X	1	0	0	0	X	Y	(		10	0	0	X	X	
					0.6			J.				<u> </u>									
J	- D	\(r			= BC	IJ		KA .	\(D		= (	-P			K	B	=	ĀD			
	Α	13/		00	01	11	10	A	3 \	() ()	01	11	_	0	1	AB	00	<i>0</i> 1	11	10	]
	(	0	,	1	X	X	1	0	0 /	X	X	×	>	<u> </u>		00	X	X	X	X	
	C	1	,	1	X	X	1	0	1	X	X	×		4		01	0	O	1	0	
	1	1		X	X	×	X	1	1 >	<b>X</b>	X	X	5	4		11	X	X	$\times$	×	
	1	Ò	,	1	X	X	X	1	0	0	1	X	. >	_		10	X	X	×	X	
k				ì				I/			= !	D							CD		
- 1	c	(D			= 1	4.0	40	K <sub>D</sub>	(D					^							
	Αſ	3/2		0	01	11	10	Aſ		00	01	11		0							
	0	0	\ 	<b>\</b>	X	1	0	0	0 7		1	1	/	<b>\</b>							
	0	1	7		X	1	0	0	7	4	1	1	X	,							
	1	1	/	K	X	X	7	1	1 /	$\times$	X	X	. >	4							
	1	0	,	X	X	X	×	1	0 ×		1	×	۷.	4							
					- N						= 1										
					= []																

eounter (0-9)

