

マルチコアプログラミングコンテスト Cell Speed Challenge 2008 (仮称)

主催

情報処理学会

計算機アーキテクチャ研究会 (SIGARC)

組込みシステム研究会 (SIGEMB)

ハイパフォーマンスコンピューティング研究会 (SIGHPC)

協賛

ソニー 株式会社

株式会社 ソニー・コンピュータエンタテインメント

株式会社 東芝セミコンダクター社

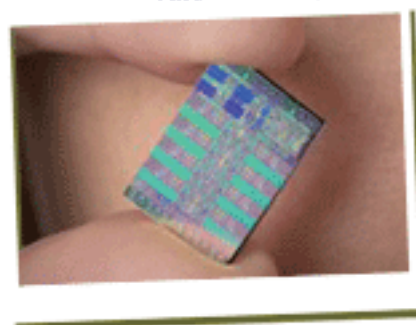
財団法人 北九州産業学術推進機構 (FAIS)



開催趣旨

Intel Core Duo, Sun UltraSPARC T1 など、マルチコアプロセッサが広く市場に出回り、また SCE の PLAYSTATION3 にはヘテロジニアスなマルチコアプロセッサである Cell が搭載されるなど、マルチコア環境はめずらしいものではなくってきました。

一方でこのようなマルチコア環境を効率的に利用するための並列化プログラミングには、スケーラビリティや並行タスクの発見、生成、スレッド化をいかに行うかが課題となります。先頃も Intel が並列化処理用ライブラリ「Threading Building Block」をオープンソース化するなど、マルチコア/マルチスレッド環境におけるアプリケーション開発が今まで以上に重要視されると考えられます。



このような中、情報処理学会 計算機アーキテクチャ研究会、組込みシステム研究会、ハイパフォーマンスコンピューティング研究会では前年「Cell プログラミングコンテスト」を開催し、多くの方のご参加とご好評をいただきました。これを受けまして来年も先進的計算基盤システムシンポジウム SACSIS2008 の併設企画として、Cell Broadband Engine™* を対象とする

マルチコアプログラミングコンテストを開催させていただき運びとなりました。

コンテストの詳細につきましては、今後、ウェブページなどを通じて随時公開していく予定です。多くの方のご参加をお待ち致しております。

* "Cell Broadband Engine" は株式会社ソニー・コンピュータエンタテインメントの商標です。

コンテスト日程 (予定)

- ・ 2007 年 11 月末 コンテスト問題の公開と参加受付開始
- ・ 2008 年 3 月下旬 コンテスト終了
- ・ 2008 年 6 月 11 日 (水) ~ 13 日 (金) SACSIS2008 にて表彰

Advisory Committee

- ・ 中村 宏 (東大)
- ・ 高田 広章 (名大)
- ・ 中島 浩 (京大)
- ・ 朴 泰祐 (筑波大)

Committee (as of Nov. 5)

- ・ 吉瀬 謙二 (東工大)
- ・ 津邑 公暁 (名工大)
- ・ 合田 憲人 (NII)
- ・ 井上 弘士 (九大)
- ・ 大津 金光 (宇都宮大)
- ・ 片桐 孝洋 (東大)
- ・ 木村 啓二 (早大)
- ・ 光来 健一 (東工大)
- ・ 近藤 正章 (東大)
- ・ 菅原 豊 (東大)
- ・ 高橋 大介 (筑波大)
- ・ 富山 宏之 (名大)
- ・ 中田 尚 (奈良先端)
- ・ 中田 秀基 (産総研)
- ・ 吉見 真聡 (慶大)
- ・ 福田 悦生 (東芝 SC)
- ・ 近藤 伸宏 (東芝 SC)
- ・ 山崎 剛 (SCE)
- ・ 瀧塚 博志 (SCE)
- ・ 有松 修一 (FAIS)