





MIO

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

9	AT[0]
10	AT[1]
11	AT[2]
13	AT[3]
14	AT[4]
15	AT[5]
16	AT[6]
17	AT[7]

9	AT[8]
10	AT[9]
11	AT[10]
13	AT[11]
14	SC-A
15	SC-D
16	SC-RW
17	SD-A

9	SD-D
10	SD-RW
11	SS-A
13	SS-D
14	SS-RW
15	RP-A
16	RP-D
17	RP-RW

9	RS-A
10	RS-D
11	RS-RW
13	RA-A
14	RA-D
15	RA-RW
16	RB-A
17	RB-D

MI4

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

9	RB-RW
10	RC-A
11	RC-D
13	RC-RW
14	RD-A
15	RD-D
16	RD-RW
17	MEM-CE

9	MEM-OE
10	MEM-WE
11	CHK-A-B
13	CHK-A<B
14	CHK-A>B
15	CHK-A>E
16	CHK-A<B
17	CHK-A<-B

9	ALU-S0
10	ALU-S1
11	ALU-S2
13	ALU-S3
14	ALU-M
15	ALU-CN
16	ALU-F
17	RT0-A

9	RT0-D
10	RT0-RW
11	RT1-A
13	RT1-D
14	RT1-RW
15	RI-OE
16	RI-LE
17	RF-OE

MI8

AC[0]	8	A0	D0
AC[1]	7	A1	D1
AC[2]	6	A2	D2
AC[3]	5	A3	D3
AC[4]	4	A4	D4
AC[5]	3	A5	D5
AC[6]	2	A6	D6
AC[7]	1	A7	D7
AC[8]	23	A8	
AC[9]	22	A9	
AC[10]	19	A10	
AC[11]	21	A11	
GND	18	\overline{CE}	
GND	20	OE/VPP	

9	RF-LE
10	AL-OE
11	AL-CLR
13	AH-0
14	
15	
16	
17	



