

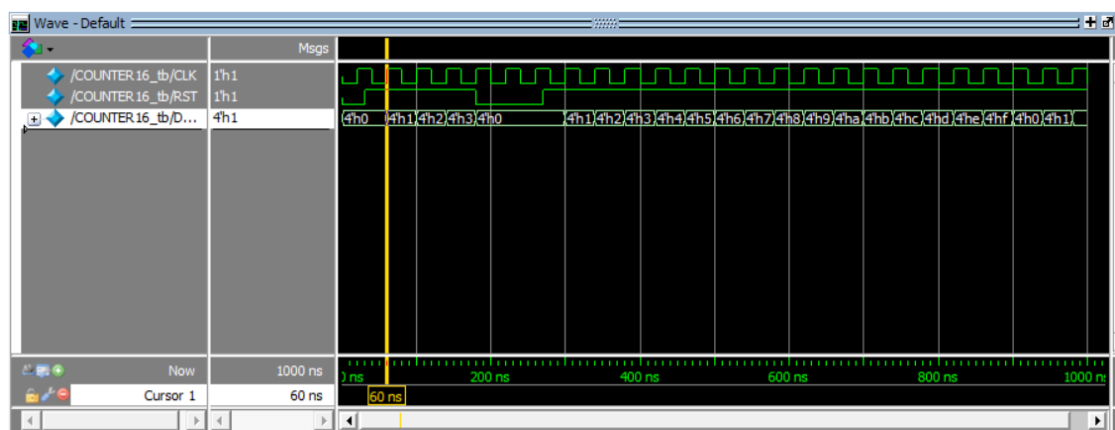
第一次实验报告

徐震 PB20051102

实验流程

1. 创建文件夹放置项目文件，选择与硬件相同的实验箱型号，选择好仿真工具
2. 在项目下创建代码文件
3. 分析综合检查语法错误
4. 添加仿真文件，分析综合
5. 仿真，查看效果
6. 添加管脚约束，以便烧写到实验箱上
7. 全编译，生成 sof 文件
8. 烧写到实验箱上，查看硬件实现效果

仿真时序图



DOUT 是计数器的输出

RST 是异步复位信号

每到 CLK 上升沿记一次数，16 进制进位

总结

在硬件烧写之前不要忘记生成全编译文件！